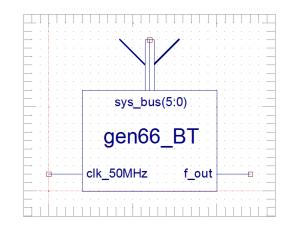
Regulowany generator częstotliwości BT

wejścia:

clk_50MHz – wymaga podłączenia sygnału o częstotliwości 50MHz (z zewnątrz układu, np. port B8 płyty Nexys2)

wyjścia:

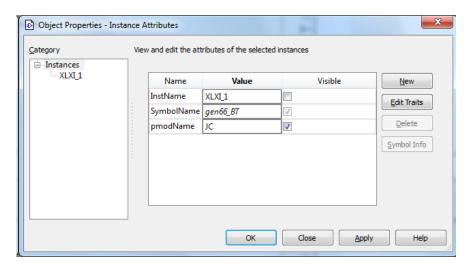
f_out – wyjściowy przebieg prostokątny o wypełnieniu 50%. Zakres regulacji od 1Hz do ~66MHz. Nastawa co 1Hz.



<u>Uwagi</u>:

- moduł nie wymaga przypisania wyprowadzeń na porcie sys_bus (na schemacie umieścić tylko marker portu)
- do poprawnego działania modułu BT wymagane jest zasilanie +3.3V, przełącznik JPx przy użytym porcie Pmod powinien być ustawiony w pozycji '3V3'

Moduł transivera Bluetooth BTM112 z profilem portu szeregowego SPP (oddzielna płyta PCB) należy przyłączyć do jednego z portów Pmod płyty prototypowej. Przypisanie wyprowadzeń realizowane są automatycznie na podstawie atrybutu PmodName definiowanego na poziomie schematu (patrz rysunek poniżej). Możliwe wartości atrybutu to JA, JB, JC, JD (zwróć uwagę na wielkość znaków).



Po wyszukaniu i sparowaniu urządzenia (PIN 0000 lub 1234) układ pracuje jak uniwersalny kanał szeregowy. Nastawa częstotliwości obywa się poprzez interfejs Bluetooth (dowolny program terminala, np. PuTTY [PC], BlueTerm [Android], BT Terminal [Windows Phone]). Wpisaną wartość częstotliwości (do 66000000) należy zakończyć znakiem 's' (set). Przy wysyłaniu nie używać znaków końca linii (LF i CR).

Pliki:

gen66_BT.sym – symbol dla edytora schematów gen66_BT.vhd – model do symulacji i implementacji

<u>Uwaga:</u> w celu użycia w projekcie pliki skopiować do katalogu głównego i gen66_BT.vhd dodać jako istniejące źródło