Universidad De Buenos Aires

FACULTAD DE INGENIERÍA

66.20 Organización De Computadoras

Trabajo Práctico 0

Integrantes:

Gonzalo Beviglia - 93144

Federico Quevedo - 93159

Damián Manoff - 93169



10 de Septiembre de 2013

${\rm \acute{I}ndice}$

1.	Diseño e implementación
2.	Performance 2.1. Tiempo ownRev 2.2. Tiempo Unix rev 2.3. Comparación grafica
3.	Compilación del programa
4.	Pruebas
5.	Código Fuente 5.1. Código fuente C

1. Diseño e implementación

Uno de los principales limitantes de las soluciones que pudimos implementar era el largo del archivo a invertir, ya que este podia llegar a ocupar mucho lugar en la memoria. Buscamos mejorar esta situación leyendo e invirtiendo de a un archivo por vez, para evitar tener mas de uno en memoria. También evitamos tener que declarar otro espacio de memoria del mismo tamaño del archivo original, donde iria la cadena invertida, haciendo una inversion in situ de la cadena, es decir, sobre la misma memoria reservada a donde se cargo el archivo. Esto ademas de ahorrarnos duplicar la memoria usada nos ahorra el tiempo de reservar la misma. Sobre la cadena original se realizan swaps espejados hasta llegar a la cadena invertida.

2. Performance

La performance se evaluó invirtiendo el libro "El Príncipe" de Nicolás Maquiavelo, y se comparó la performance del comando realizado para este trabajo práctico con la del comando unix rev. El tamaño de dicho texto en formato de texto plano es de 305864 bytes (298KB).

Los tiempos se midieron utilizando el comando Unix time.

2.1. Tiempo ownRev

```
real 0m0.539s
user 0m0.008s
sys 0m0.016s
```

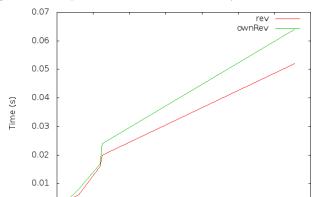
2.2. Tiempo Unix rev

```
real 0m0.540s
user 0m0.012s
sys 0m0.024s
```

2.3. Comparación grafica

Los textos utilizados para esta comparación fueron:

- \blacksquare The Divine Comedy Dante Alighieri (627KB)
- Adventures of Huckleberry Finn Mark Twain (596KB)
- Les Miserables Victor Hugo (3.2MB)
- Metamorphosis Franz Kafka (139KB)
- The Prince Nicolo Machiavelli (299KB)



1500

Size (KB)

2000

2500

3000

3500

Figura 1: Comparacion entre rev de Unix y nuestro "ownRev"

3. Compilación del programa

Para el compilado del programa hicimos el siguiente makefile:

0

500

1000

```
CFLAGS=-Wall -pedantic -std=c99 -g
MEMFLAGS=valgrind --leak-check=full --track-origins=yes -v
CC=gcc
INPUT=ownRev.c
MIDDLEFILE=ownRev.o
EXEC=ownRev
TESTSCRIPT=TestFiles/tests.sh
all: $(EXEC) clean
test: all runTests cleanExec
. SILENT:
$ (MIDDLEFILE):
        (CC) (CFLAGS) (INPUT) -c
. SILENT:
$(EXEC): $(MIDDLEFILE)
        $(CC) $(CFLAGS) $(MIDDLEFILE) -o $(EXEC)
.\,\mathrm{SILENT}:
run: $(EXEC)
         . / $ (EXEC)
.SILENT:
runTests: $(EXEC)
        ./$(TESTSCRIPT)
. SILENT:
memCheck: $(EXEC)
        $(MEMFLAGS) ./$(EXEC) TestFiles/test TestFiles/test1 TestFiles/test2
.SILENT:
clean: $(MIDDLEFILE)
        rm *.o
```

```
.SILENT:
cleanExec: $(EXEC)
rm $(EXEC)
```

La ejecución normal de este make file produce el archivo ejecutable y ademas elimina los intermediarios.

Se puede tambien llamar pasando como parametro el nombre del archivo intermediario para generarlo, o el nombre del ejecutable, que realizara lo mismo que la ejecución por defecto pero sin eliminar el intermediario.

Para corroborar que no se estuviera perdiendo memoria tambien incluimos el parametro memCheck que corre el programa con valgrind informando si hubo o no alguna perdida.

Desde el mismo makefile tambien incluimos la posibilidad de correr las pruebas, y por ultimo, la de eliminar los archivos generados, tanto intermediarios como programa final.

4. Pruebas

Para las pruebas hicimos el siguiente script de bash:

```
\#!/bin/bash
FILES="TestFiles/test
TestFiles/test1
TestFiles/test2"
for f in $FILES
do
        ./ownRev $f > auxRev
        rev $f > auxCompRev
        DIFF=$(diff auxRev auxCompRev)
        if [ "$DIFF" != "" ]
        then
                 echo "[ERROR] _$f_was_not_reversed_correctly"
        else
                 echo "[OK] _$f_was_reversed_correctly"
        fi
        rm auxRev
        rm auxCompRev
done
```

Se toman lineas de un archivo, en este caso llamado test, y se las invierte usando tanto nuestro programa como el comando rev de linux, si los resultados son iguales la prueba es valida.

5. Código Fuente

5.1. Código fuente C

```
* attr: The string with the option received.
 */
int checkOption(char* attr) {
        // Match version option.
        if( !strcmp(attr, "-v") || !strcmp(attr, "-version") ) {
                printf("Version 1.0.0\n");
                return 1;
        }
        // Match help option.
        else if (!strcmp(attr, "-h") || !strcmp(attr, "-help") ) {
                printf("Usage\n");
                return 1;
        }
        return 0;
}
* Makes a swap in the given string. The positions swapped are pos1
* and pos2.
 * string: The string whose characters the function will swap.
 * pos1: First position in the string to swap.
 * pos2: Second position in the string to swap.
void swapChars(char* string, int pos1, int pos2) {
        if (pos1 = pos2) return;
        char aux = string [pos2];
        string[pos2] = string[pos1];
        string[pos1] = aux;
}
* Copies the source string in a new space of memory and reverses
* this copy. Returns the copy's reference.
 * source: The string to reverse.
char* reverseString(charWrap* source) {
        unsigned len = source -> length;
        // One more character for \setminus 0 terminator.
        char* reversed = (char*) malloc((len + 1) * sizeof(char));
        strncpy (reversed, source -> string, len);
        int posInitial = 0;
        // Start counting from 0, so length - 1. One less for n.
        int posFinal = len - 2;
        while( posInitial < posFinal )</pre>
                swapChars(reversed, posInitial++, posFinal--);
```

```
reversed [len] = ^{\prime}\0';
        return reversed;
}
* \ Reads \ a \ line \ from \ the \ given \ filePtr. \ If \ the \ line \ is \ empty\,,
 st returns NULL. If the line is not empty, returns a reference
 * to the string. reference must be freed after.
  filePtr: filePtr to be read.
charWrap* readFromFile(FILE* filePtr) {
        // Initial buffer length.
        unsigned bufferLength = 30;
        // Allocate memory for buffer length and \backslash 0 terminator.
        char* finalString = (char*) malloc( (bufferLength + 2) * sizeof(char) );
        // Memory alloc error handling.
        if( finalString == NULL ) {
                 fprintf(stderr, "Error: _unable_to_allocate_%d_bytes_on_line_88\n", (bufferLen
                return NULL;
        }
        // Initialize aux variables.
        char* auxString = NULL;
        int character = 0;
        int length = 0;
        // Parse stdin until we get \n (should be EOF).
        character = fgetc(filePtr);
        while( !feof(filePtr) ) {
                length++;
                 // Buffer has been filled. Allocate more memory.
                 if( (length + 1) = bufferLength ) {
                         bufferLength = 2 * bufferLength;
                         auxString = (char*) realloc( finalString, bufferLength * sizeof(char)
                         // Memory alloc error handling.
                         if ( auxString == NULL ) {
                                  fprintf(stderr, "Error: unable to allocate Mubytes on line 1
                                  free (finalString);
                                 return NULL;
                         finalString = auxString;
                 finalString[length-1] = character;
                 if( character == '\n' ) break;
                 character = fgetc(filePtr);
        }
        if (length = 0) {
                 free (finalString);
                return NULL;
        auxString = (char*) realloc( finalString, length * sizeof(char) );
```

```
// Memory alloc error handling.
        if ( auxString == NULL ) {
                fprintf(stderr, "Error: _unable_to_allocate_%_bytes_on_line_126", bufferLengt
                return NULL;
        charWrap* retVal = (charWrap*) malloc( sizeof(charWrap) );
        if ( retVal == NULL ) 
                fprintf(stderr, "Error: _unable_to_allocate_%_bytes_on_line_132", sizeof(char
                return NULL;
        }
        retVal -> string = auxString;
        retVal -> length = length;
        return retVal;
}
 * Prints the output of the given file after its lines were
* reversed. File pointer must be already opened for reading
 * and must be closed after this call.
 * fPtr: file to be reversed.
void reverseFile(FILE* fPtr) {
        char* reversed = NULL;
        charWrap* fileString = readFromFile(fPtr);
        while (file String != NULL) {
                reversed = reverseString(fileString);
                printf("%", reversed);
                free(fileString -> string);
                free (fileString);
                free (reversed);
                fileString = readFromFile(fPtr);
        }
}
int main(int argc, char** argv) {
        FILE* fPtr = NULL;
        // Rev from stdin.
        if(argc == 1) {
                reverseFile(stdin);
                return 0;
        }
        // Option may have been passed.
        if (argc == 2)
                // Option was matched.
                if( checkOption(argv[1]) ) return 0;
        unsigned i;
        for(i = 1 ; i < argc ; i++)  {
                fPtr = fopen(argv[i], "r");
```

5.2. Código assembly MIPS

A continuación se detallará el código assembly para la arquitectura MIPS de nuestro programa en C

```
. file
                   1 "tp0v1.c"
          . section . mdebug. abi32
          . previous
          . abicalls
          . rdata
          .align
LC0:
                   "-v \setminus 000"
          . ascii
          . align
$LC1:
          . ascii
                   "--version \setminus 000"
          . align
                   2
$LC2:
          . ascii
                   "Version 1.0.0 \n 000"
          . align
LC3:
          . ascii
                   "-h\000"
          . align
$LC4:
                   "--help\000"
          . ascii
          . align
$LC5:
          . a\,s\,c\,i\,i
                   "Usage\n\000"
          .text
                   2
          . align
          . globl
                   checkOption
          .\ ent
                   checkOption
checkOption:
                   p,48,ra
                                                 \# vars= 8, regs= 3/0, args= 16, extra= 8
          . frame
          . \, mask
                   0 \times d00000000, -8
                   0 \times 000000000,
          . fmask
          .set
                   noreorder
          .cpload $t9
          .set
                   reorder
                   $sp,$sp,48
          subu
          .cprestore 16
                   $ra,40($sp)
          sw
                    $fp,36($sp)
          sw
                   $gp,32($sp)
          sw
         move
                   fp, sp
                   $a0,48($fp)
          sw
                   $a0,48($fp)
          lw
                   $a1,$LC0
          la
          la
                   $t9, strcmp
```

```
$ra,$t9
         jal
         beq
                   $v0, $zero, $L19
                   $a0,48($fp)
         lw
                   $a1,$LC1
         la
                   $t9, strcmp
         la
                   $ra,$t9
         jal
         bne
                   $v0,$zero,$L18
$L19:
         la
                   $a0,$LC2
         la
                   $t9, printf
         jal
                   $ra,$t9
         li
                   $v0,1
                                               \# 0x1
                   $v0,24($fp)
         sw
         b
                   $L17
$L18:
         lw
                   $a0,48($fp)
                   $a1,$LC3
         la
                   $t9, strcmp
         la
         jal
                   $ra,$t9
         beq
                   $v0,$zero,$L22
         lw
                   $a0,48($fp)
                   $a1,$LC4
         la
                   $t9, strcmp
         la
         jal
                   $ra,$t9
         bne
                   $v0,$zero,$L20
$L22:
                   $a0,$LC5
         la
         la
                   $t9, printf
                   $ra,$t9
         jal
         li
                   $v0,1
                                               \# 0x1
         sw
                   $v0,24($fp)
         b
                   $L17
$L20:
                   $zero, 24($fp)
         sw
$L17:
         lw
                   $v0,24($fp)
         move
                   $sp,$fp
         lw
                   $ra,40($sp)
                   $fp,36($sp)
         lw
         addu
                   $sp,$sp,48
                   $ra
         j
         . end
                   checkOption
         .size
                   checkOption, .-checkOption
         . align
         .globl
                   swapChars
         .ent
                   swapChars
swapChars:
                                               \# \text{ vars} = 8, \text{regs} = 2/0, \text{args} = 0, \text{extra} = 8
         . frame
                   $fp,24,$ra
         . \, mask
                   0x500000000, -4
                   0 \times 000000000,
         . fmask
                   noreorder
         .set
         .cpload $t9
         .set
                   reorder
         subu
                   $sp,$sp,24
         .cprestore 0
                   $fp,20($sp)
         sw
```

```
$gp,16($sp)
         sw
                  $fp,$sp
         move
                  $a0,24($fp)
         sw
                  $a1,28($fp)
         sw
                  $a2,32($fp)
         sw
                  $v1,28($fp)
         lw
                  $v0,32($fp)
         lw
         bne
                  $v1,$v0,$L24
         b
                  $L23
$L24:
         lw
                  $v1,24($fp)
                  $v0,32($fp)
         lw
         addu
                  $v0,$v1,$v0
         lbu
                  $v0,0($v0)
         sb
                  $v0,8($fp)
                  $v1,24($fp)
         lw
         lw
                  $v0,32($fp)
         addu
                  $a0,$v1,$v0
         lw
                  $v1,24($fp)
         lw
                  $v0,28($fp)
                  v0, v1, v0
         addu
         lbu
                  $v0,0($v0)
                  $v0,0($a0)
         sb
         1w
                  $v1,24($fp)
         lw
                  $v0,28($fp)
                  v1, v1, v0
         addu
                  $v0,8($fp)
         lbu
         sb
                  $v0,0($v1)
$L23:
         move
                  $sp, $fp
                  $fp,20($sp)
         lw
         addu
                  p \ , p \ , 24
         j
                  $ra
                  swapChars
         . end
         .size
                  swapChars, .-swapChars
         . align
         . globl
                  reverseString
                  {\tt reverseString}
         .ent
reverseString:
                                              \# vars= 16, regs= 3/0, args= 16, extra= 8
         . frame
                  $fp,56,$ra
         . mask
                  0 \times d00000000, -8
                  0 \times 000000000,
         . fmask
         .set
                  noreorder
         .cpload $t9
                  reorder
         .set
         subu
                  $sp,$sp,56
         .cprestore 16
         sw
                  $ra,48($sp)
                  $fp,44($sp)
         sw
                  $gp,40($sp)
         sw
         move
                  $fp,$sp
                  $a0,56($fp)
         sw
                  $a0,56($fp)
         lw
         la
                  $t9, strlen
                  $ra,$t9
         jal
         sw
                  $v0,24($fp)
```

```
$v0,24($fp)
         lw
         addu
                  $v0,$v0,1
         move
                  $a0,$v0
         la
                  $t9, malloc
         jal
                  $ra,$t9
                  $v0,28($fp)
         sw
         1w
                  $a0,28($fp)
         lw
                  $a1,56($fp)
         la
                  $t9, strcpy
         jal
                  $ra,$t9
                  $zero, 32($fp)
         sw
                  $v0,24($fp)
         lw
                  v0, v0, -2
         addu
         sw
                  $v0,36($fp)
L26:
                  $v0,32($fp)
         lw
         lw
                  $v1,36($fp)
         slt
                  $v0,$v0,$v1
         bne
                  $v0,$zero,$L28
         b
                  L27
$L28:
         addu
                  $v1,$fp,32
         lw
                  $v0,0($v1)
         move
                  $a1,$v0
         addu
                  $v0,$v0,1
                  $v0,0($v1)
         sw
                  $v1,$fp,36
         addu
                  $v0,0($v1)
         lw
         move
                  $a2,$v0
         addu
                  v0, v0, -1
         sw
                  $v0,0($v1)
         lw
                  $a0,28($fp)
         la
                  $t9, swapChars
                  $ra,$t9
         jal
         b
                  $L26
$L27:
         lw
                  $v0,28($fp)
         move
                  p, fp
         lw
                  $ra,48($sp)
         lw
                  $fp,44($sp)
         addu
                  $sp,$sp,56
                  $ra
         .\,\mathrm{end}
                  reverseString
         .size
                  reverseString, .-reverseString
         . align
                  readFromStdin
         . globl
         .ent
                  readFromStdin
readFromStdin:
         . frame
                  $fp,64,$ra
                                              \# \text{ vars} = 24, regs= 3/0, args= 16, extra= 8
                  0 \times d00000000, -8
         . mask
         . fmask
                  0 \times 000000000,
         .set
                  noreorder
         .cpload $t9
         .set
                  reorder
         subu
                  p, p, p, 64
         .cprestore 16
```

```
$ra,56($sp)
         sw
                  $fp,52($sp)
         sw
         sw
                  $gp,48($sp)
                  fp, sp
         move
                                             # 0x1e
         li
                  $v0,30
                  $v0,24($fp)
         sw
         lw
                  $v0,24($fp)
         addu
                  $v0,$v0,2
         move
                  a0, v0
                  $t9, malloc
         lа
                  $ra,$t9
         jal
                  $v0,28($fp)
         sw
                  $zero, 32($fp)
         sw
         sb
                  $zero, 36($fp)
                  $zero, 40($fp)
         sw
$L30:
         lw
                  v0, -sF+4
                  v0, v0, -1
         addu
                  v0, -sF+4
         sw
         bgez
                  $v0,$L33
                  a0, rsF
         la
         la
                  $t9,__srget
                  $ra,$t9
         jal
         sb
                  $v0,44($fp)
         b
                  $L34
$L33:
                  v0, -sF
         la
         lw
                  $v1,0($v0)
                  $a0,$v1
         move
         lbu
                  $a0,0($a0)
         sb
                  $a0,44($fp)
         addu
                  $v1,$v1,1
                  $v1,0($v0)
         sw
L34:
         lbu
                  $v0,44($fp)
         sb
                  $v0,36($fp)
         sll
                  $v0,$v0,24
                  v1, v0, 24
         \operatorname{sra}
                                             # 0xa
         li
                  $v0,10
                  $v1,$v0,$L32
         bne
         b
                  $L31
$L32:
                  $v0,40($fp)
         lw
         addu
                  $v0,$v0,1
                  $v0,40($fp)
         sw
         lw
                  $v0,40($fp)
                  $v1,$v0,2
         addu
         lw
                  $v0,24($fp)
         bne
                  v1 , v0 , L35
                  $v0,24($fp)
         lw
         sll
                  $v0,$v0,1
         sw
                  $v0,24($fp)
         lw
                  $a0,28($fp)
         lw
                  $a1,24($fp)
         la
                  \$t9, realloc
         jal
                  $ra,$t9
```

```
$v0,32($fp)
         sw
                  $v0,32($fp)
         lw
         sw
                  $v0,28($fp)
L35:
                  $v1,28($fp)
         lw
                  $v0,40($fp)
         lw
         addu
                  $v0,$v1,$v0
         addu
                  v1, v0, -1
         lbu
                  $v0,36($fp)
         sb
                  $v0,0($v1)
         b
                  $L30
$L31:
         addu
                  $a1,$fp,40
         lw
                  $v1,0($a1)
         move
                  $a0, $v1
                  $v0,28($fp)
         lw
         addu
                  $a0,$a0,$v0
         lbu
                  $v0,36($fp)
         sb
                  $v0,0($a0)
         addu
                  $v1,$v1,1
                  $v1,0($a1)
         sw
         addu
                  $a1,$fp,40
                  $v1,0($a1)
         lw
         move
                  $a0,$v1
         lw
                  $v0,28($fp)
         addu
                  $v0,$a0,$v0
                  $zero,0($v0)
         sb
         addu
                  $v1,$v1,1
         sw
                  $v1,0($a1)
         lw
                  $a0,28($fp)
         lw
                  $a1,40($fp)
         la
                  \$t9, realloc
                  $ra,$t9
         jal
                  $v0,32($fp)
         sw
         lw
                  $v0,32($fp)
                  $sp,$fp
         move
         lw
                  $ra,56($sp)
                  $fp,52($sp)
         lw
         addu
                  $sp,$sp,64
                  $ra
         j
         . end
                  readFromStdin
                  readFromStdin, .-readFromStdin
         .size
         . align
         . globl
                  readFromFile
         .ent
                  readFromFile
readFromFile:
                  $fp,64,$ra
                                             \# \text{ vars} = 24, regs= 3/0, args= 16, extra= 8
         . frame
         . mask
                  0 \times d00000000, -8
         . fmask
                  0x000000000,0
         .set
                  noreorder
         .cpload $t9
         .set
                  reorder
                  p, p, p, 64
         subu
         .cprestore 16
                  $ra,56($sp)
         sw
         sw
                  $fp,52($sp)
```

```
$gp,48($sp)
         sw
         move
                  $fp,$sp
        sw
                  $a0,64($fp)
         l i
                  $v0,30
                                             # 0x1e
                  $v0,24($fp)
        sw
                  $v0,24($fp)
        lw
         addu
                  $v0,$v0,2
                  $a0,$v0
        move
         la
                  $t9, malloc
                  $ra,$t9
         jal
                  $v0,28($fp)
         sw
                  $zero, 32($fp)
         sw
         sb
                  $zero, 36($fp)
         sw
                  $zero, 40($fp)
L37:
                  $a0,64($fp)
         lw
         la
                  $t9, fgetc
         jal
                  $ra,$t9
         sb
                  $v0,36($fp)
         lbu
                  $v0,36($fp)
         sll
                  v0, v0, 24
                  $v1,$v0,24
         sra
                                             # 0xffffffffffffffff
                  $v0,-1
         li
                  $v1,$v0,$L39
         bne
        b
                  $L38
$L39:
                  $v0,40($fp)
         lw
         addu
                  $v0,$v0,1
         sw
                  $v0,40($fp)
         lw
                  $v0,40($fp)
         addu
                  $v1,$v0,1
         lw
                  $v0,24($fp)
                  $v1,$v0,$L40
         bne
                  $v0,24($fp)
         lw
                  $v0,$v0,1
         sll
                  $v0,24($fp)
         sw
         lw
                  $a0,28($fp)
                  $a1,24($fp)
         lw
         la
                  $t9, realloc
                  $ra,$t9
         jal
                  $v0,32($fp)
         sw
                  $v0,32($fp)
        lw
                  $v0,28($fp)
         sw
$L40:
         lw
                  $v1,28($fp)
         lw
                  $v0,40($fp)
         addu
                  $v0,$v1,$v0
         addu
                  v1, v0, -1
         lbu
                  $v0,36($fp)
                  $v0,0($v1)
         sb
         1b
                  $v1,36($fp)
                                             # 0xa
         li
                  $v0,10
         bne
                  $v1,$v0,$L37
$L38:
         addu
                  $a1,$fp,40
         lw
                  $v1,0($a1)
```

```
$a0,$v1
         move
                  $v0,28($fp)
         lw
         addu
                  $v0,$a0,$v0
         sb
                  $zero,0($v0)
         addu
                  $v1,$v1,1
                  $v1,0($a1)
         sw
         lw
                  $v1,40($fp)
         li
                  $v0,1
                                              \# 0x1
         bne
                  v1, v0, L42
         lw
                  $a0,28($fp)
         la
                  $t9, free
                  $ra,$t9
         jal
                  $zero,44($fp)
         sw
         b
                  $L36
L42:
         lw
                  $a0,28($fp)
         lw
                  $a1,40($fp)
         la
                  $t9, realloc
         jal
                  $ra,$t9
         sw
                  $v0,32($fp)
                  $v0,32($fp)
         lw
                  $v0,44($fp)
         sw
$L36:
         lw
                  $v0,44($fp)
         move
                  $sp, $fp
         lw
                  $ra,56($sp)
                  $fp,52($sp)
         lw
         addu
                  $sp,$sp,64
         j
                  $ra
         . end
                  readFromFile
                  readFromFile, .-readFromFile
         .size
         . rdata
         .align
                  2
$LC6:
         . ascii
                  " %s\000"
         .text
         . align
         .globl
                  reverseFile
         .ent
                  reverseFile
reverseFile:
         . frame
                  $fp,48,$ra
                                              \# vars= 8, regs= 3/0, args= 16, extra= 8
                  0 \times d00000000, -8
         . mask
         . fmask
                  0 \times 000000000,
         .set
                  noreorder
         .cpload $t9
                  reorder
         .set
         subu
                  $sp,$sp,48
         .cprestore 16
                  $ra,40($sp)
         sw
                  $fp,36($sp)
         sw
                  $gp,32($sp)
         sw
                  $fp,$sp
         move
                  $a0,48($fp)
         _{\rm SW}
                  $zero, 24($fp)
         sw
                  $a0,48($fp)
         lw
         la
                  $t9, readFromFile
```

```
$ra,$t9
         jal
                   $v0,28($fp)
         sw
L44:
                   $v0,28($fp)
         lw
         bne
                   $v0, $zero, $L46
         b
                   $L43
$L46:
         lw
                   $a0,28($fp)
         la
                   $t9, reverseString
         jal
                   $ra,$t9
                   $v0,24($fp)
         sw
                   $a0,$LC6
         la
                   $a1,24($fp)
         lw
         la
                   $t9, printf
         jal
                   $ra,$t9
                   $a0,28($fp)
         lw
         la
                   $t9, free
         jal
                   $ra,$t9
         lw
                   $a0,24($fp)
         la
                   $t9, free
                   $ra,$t9
         jal
         lw
                   $a0,48($fp)
                   $t9, readFromFile
         la
         jal
                   $ra,$t9
         sw
                   $v0,28($fp)
         b
                   L44
$L43:
         move
                   $sp, $fp
                   $ra,40($sp)
         lw
         lw
                   $fp,36($sp)
         addu
                   $sp,$sp,48
                   ra
         j
                   reverseFile
         . end
         .size
                   reverseFile , .-reverseFile
         . rdata
         . align
                   2
$LC7:
         . ascii
                   "r\000"
         .text
         . align
                   2
         . globl
                   main
          .ent
                   main
main:
                   $fp,64,$ra
                                                \# \text{ vars} = 24, regs= 3/0, args= 16, extra= 8
          . frame
          . \, mask
                   0 \times d00000000, -8
          . fmask
                   0 \times 000000000,
         .\,\mathrm{set}
                   noreorder
          .cpload $t9
         .set
                   reorder
         subu
                   $sp,$sp,64
          .cprestore 16
                   $ra,56($sp)
         sw
                   $fp,52($sp)
         _{\rm SW}
         sw
                   $gp,48($sp)
                   fp, sp
         move
         sw
                   $a0,64($fp)
```

```
$a1,68($fp)
         sw
                  $zero, 24($fp)
         sw
         sw
                  $zero, 28($fp)
                  $zero, 32($fp)
         sw
         lw
                  $v1,64($fp)
                  $v0,1
                                             \# 0x1
         li
         bne
                  $v1,$v0,$L48
         la
                  $t9, readFromStdin
         jal
                  $ra,$t9
                  $v0,24($fp)
         sw
         lw
                  $a0,24($fp)
                  $t9, reverseString
         la
         jal
                  $ra,$t9
         sw
                  $v0,28($fp)
         la
                  $a0,$LC6
         lw
                  $a1,24($fp)
         la
                  $t9, printf
         jal
                  $ra,$t9
         lw
                  $a0,24($fp)
         la
                  $t9, free
                  $ra,$t9
         jal
         lw
                  $a0,28($fp)
                  $t9, free
         la
         jal
                  $ra,$t9
         sw
                  $zero, 40($fp)
         b
                  L47
L48:
         lw
                  $v1,64($fp)
                                             \# 0x2
         li
                  v0, 2
         bne
                  $v1,$v0,$L49
                  $v0,68($fp)
         lw
         addu
                  $v0,$v0,4
         lw
                  $a0,0($v0)
         la
                  $t9, checkOption
         jal
                  $ra,$t9
                  $v0, $zero, $L49
         beq
         sw
                  $zero, 40($fp)
                  L47
         b
L49:
         li
                  $v0,1
                                             \# 0x1
                  $v0,36($fp)
         sw
$L51:
         lw
                  $v0,36($fp)
         lw
                  $v1,64($fp)
         sltu
                  $v0,$v0,$v1
         bne
                  $v0, $zero, $L54
         b
                  $L52
L54:
         lw
                  $v0,36($fp)
                  $v1,$v0,2
         sll
         lw
                  $v0,68($fp)
         addu
                  $v0,$v1,$v0
         lw
                  $a0,0($v0)
         la
                  $a1,$LC7
         la
                  $t9, fopen
         jal
                  $ra,$t9
```

```
v0,32(fp)
        sw
        lw
                 $a0,32($fp)
                 \$t9, reverse File
        la
                 $ra,$t9
        jal
                 $a0,32($fp)
        lw
                 $t9, fclose
        la
                 $ra,$t9
        jal
                 $v0,36($fp)
        lw
        addu
                 $v0,$v0,1
                 $v0,36($fp)
        sw
        b
                 L51
$L52:
                 $zero,40($fp)
        sw
L47:
        lw
                 $v0,40($fp)
        move
                 p, fp
        lw
                 $ra,56($sp)
        lw
                 $fp,52($sp)
                 p, p, p, 64
        addu
        j
                 ra
         .\,\mathrm{end}
                 main
                 \min, .-\min
        .size
                 "GCC: (GNU) 3.3.3 (NetBSD nb3 20040520)"
        .ident
```