Versión en C del comando rev

Lucas Simonelli, *Padrón Nro. 93111* lucasp.simonelli@gmail.com

Tomás Boccardo, *Padrón Nro. 93637* tomasboccardo@gmail.com

Andrés Sanabria, *Padrón Nro. 93403* andresg.sanabria@gmail.com

2do. Cuatrimestre de 2013 66.20 Organización de Computadoras — Práctica Martes Facultad de Ingeniería, Universidad de Buenos Aires

Resumen

El presente trabajo consiste en la implementación de un programa, similar al comando rev de Unix, encargado de concatenar y escribir en stdout el contenido invertido de cada línea, de uno o más archivos pasados como parámetros. El mismo contiene adjunto el código fuente en lenguaje C, el código MIPS32 generado por el compilador y un instructivo para la compilación de código fuente. Además se incluyen algunos ejemplos de uso del programa, con el objetivo de mostrar su funcionalidad completamente, y se mencionan ciertos aspectos que consideramos importantes sobre el diseño e implementación del Programa.

1. Introducción

El objetivo del trabajo desarrollado en este informe es familiarizarse con las herramientas a utilizar en trabajos posteriores. Entre ellas se destacan el compilador GCC y el programa GXemul, el cual se utilizará para simular un entorno de desarrollo de una máquina MIPS corriendo una versión del sistema operativo NetBSD. Para ello se implementará un programa con funcionalidad similar al rev de Unix¹.

2. Función

El ejecutable tendrá el mismo objeto que el comando rev, es decir, leerá un archivo por alguno de los canales ofrecidos y lo invertirá línea a línea.

3. Desarrollo

3.1. Diseño e Implementación

Algunas suposiciones realizadas y detalles de implementación fueron los siguientes:

- Cada caracter mide 1 byte.
- El programa recibe como parámetros los archivos sobre los que trabajar.
 En caso de no recibir ningún parámetro, opera sobre los datos provenientes de stdin.
- Dividimos nuestro programa en 3 módulos básicos, cada uno de los cuales tiene una tarea específica.

leerLinea: Se encarga, como su nombre lo indica, de leer caracter por caracter el contenido de una línea hasta encontrar el fin de archivo o el caracter de fin de línea. Recibe como parámetro el descriptor del archivo del que debe leer o el descriptor de stdin si este fuera el caso. Además recibe un puntero a un int donde almacenará el tamaño de la línea leida y un puntero a char pointer para almacenar los caracteres leidos. Devuelve 0 si la lectura fue exitosa o un número mayor a 0 si hubo un error.

invertirLinea: Este módulo se utiliza para invertir el orden de aparición de los caracteres en una línea. De este modo, el último caracter de la línea quedará en primer lugar y el primero último, y de forma análoga se intercambiaran el resto de los caracteres. Recibe como parámetro un buffer con la línea en su estado original y devuelve en ese mismo buffer, la línea invertida.

main: Por último, tenemos la función principal que se encarga de interpretar los parámetros con los que fue llamado el programa y llamar a los módulos antes mencionados cuando sea necesario. De acuerdo a los parámetros que le sean ingresados el programa se comportará de distinta manera:

¹http://linux.about.com/library/cmd/blcmdl_rev.htm

Si recibe como párametro '-h' muestra por pantalla una breve explicación del uso del programa.

En caso de recibir el parámetro '-V' muestra la versión del programa en ejecución.

De no recibir parámetros lee por entrada standard e invierte el contenido de cada línea.

En otro caso, abre e invierte las líneas de los archivos pasados como parámetro. En caso de fallar alguno de ellos, informa por stdout el nombre del archivo que no encontró. Retorna 0 si la ejecución fue exitosa o un número mayor a 0 en otro caso.

4. Comandos para la compilación

Para compilar el programa, deberá introducirse el siguiente comando:

4.1. Sintaxis de uso

```
$ ./tp0 -h
Usage:
./tp0 -h
./tp0 -V
./tp0 [file...]
Options:
-V, --version, print version and quit.
-h, --help, print this information and quit.

Examples:
./tp0 foo.txt bar.txt
./tp0 gz.txt
echo "Hola mundo" | ./tp0
```

5. Corridas de prueba

(Los archivos se facilitan junto con este informe en la entrega digital)

5.1. Corrida con archivo de parámetro

```
$./tp0 ejemplo.txt
1elif ed aenil aremirp al se atsE
.adnuges al se atse y
```

5.2. Corrida con entrada de stdin

```
~$echo "Hola mundo" | ./tp0 odnum aloH
```

6. Código fuente

```
#include <stdio.h>
#include <stdlib.h>
#include <string.h>
#include <stdbool.h>
#include <unistd.h>
#include <math.h>
#define TAM_INI_CADENA 40
#define MALLOCERROR 1
#define REALLOCERROR 2
#define FGETC 3
//Lee una linea de tamanio arbitrario. Devuelve 0 si la lectura fue exitosa o v
int leerLinea(FILE* archivo, char** linea,int* size){
    int tam = TAM\_INI\_CADENA, i = 0;
    *linea = (char*) malloc(sizeof(char)*tam);
    if (!(* linea))
        return MALLOCERROR;
    char letra;
    do {
        letra = fgetc(archivo);
        if (ferror (archivo)!=0)
                 return FGETC;
        (*linea)[i]=letra;
        if (tam=i+1){
                 tam = (int) pow((double) tam, 1.51);
            char *aux=(char*) realloc(*linea, sizeof(char)*tam);
            if (!aux) {
                 return REALLOC_ERROR;
            } else {
                 *linea=aux;
        i++;
    } while (letra!='\n' && letra!=EOF);
    *size=i;
    return 0;
}
void invertirLinea(char* linea, int len){
        if (! linea || len < 3)
```

```
return;
    int i = 0;
    int 1 = len - 2;
    \mathbf{while} \ (l > i) \{
         //Swap
         char aux = linea[i];
         linea [i]=linea [l];
         linea[1]=aux;
         i++;
         1--;
    }
}
int main(int argc, char** argv){
         //FILE* ejemplo = fopen("ejemplo", "r");
         int nFiles = argc - 1;
         FILE* file;
         bool noFile = false;
         if (nFiles == 0)
                   file = stdin;
                   nFiles = 1;
                   noFile = true;
         else if (strcmp(argv[1],"-h")==0 && (nFiles==1)){
                   return 0;
         \mathbf{else} \quad \mathbf{if} \quad (\, \operatorname{strcmp}\, (\, \operatorname{argv}\, [\, 1\, ]\,\,, "-V"\,) \! = \! = \! 0 \,\, \&\& \,\, (\, \operatorname{nFiles} \, = \! = \! 1)) \{
                   printf("Tp0_Version_1.0");
                   return 0;
         int i = 0;
         int error = 0;
         while (i < nFiles && error==0){
                   if (! noFile){
                            file = fopen(argv[i+1],"r");
                   }
                   if (! file){
                            fprintf(stderr, "Error_in_File_%_open\n", argv[i+1]);
                   }
                   else{
                            while (!feof(file)&& error==0){
                                     char* s=NULL;
                                     int size = 0;
                                      error=leerLinea (file, &s, & size);
```

```
if(error==0){
                                            invertirLinea(s, size);
                                            if (s)
                                                     if(s[size-1]==EOF)
                                                              size --;
                                                     write(1,s,size);
                                   } if(s)
                                            free(s);
                          }
                 }
                 i++;
                 if (! noFile && file){
                          fclose (file);
                 }
        return error;
}
```

7. Código MIPS32

. file

1 "poder.c"

.section .mdebug.abi32

\$fp,\$sp

\$a0,64(\$fp)

\$a1,68(\$fp)

move

 \mathbf{sw}

 \mathbf{sw}

```
.previous
           .abicalls
           . rdata
           . align
$LC0:
                      -1030792151
           . word
           . word
                      1073228021
           . text
                     2
           . align
                     leerLinea
           . globl
                      leerLinea
           .ent
leerLinea:
                      p,64, ra
           . frame
                                                      \# vars = 24, regs = 4/0, args = 16, extra = 1
           . \, \mathrm{mask}
                     0 \times d0010000, -4
           . fmask
                     0 \times 000000000,
                      noreorder
           .set
           .cpload $t9
                      reorder
           .set
          subu
                      p, p, p, 64
           .cprestore 16
                      $ra,60($sp)
          \mathbf{sw}
          \mathbf{s}\mathbf{w}
                      $fp,56($sp)
          \mathbf{sw}
                      p = 32 (p)
          \mathbf{sw}
                      $s0,48($sp)
```

```
$a2,72($fp)
         \mathbf{sw}
                                                 # 0x28
         li
                   v0,40
                   $v0,24($fp)
         \mathbf{sw}
         \mathbf{sw}
                   $zero, 28($fp)
         lw
                   $s0,68($fp)
                   $a0,24($fp)
         lw
         la
                   $t9, malloc
         jal
                   $ra,$t9
                   v0,0(s0)
         \mathbf{sw}
         lw
                   $v0,68($fp)
                   $v0,0($v0)
         lw
         bne
                   v0, zero, L18
                                                 # 0x1
         li
                   v0,1
         \mathbf{sw}
                   $v0,40($fp)
         b
                   $L17
$L18:
                   noreorder
          .set
         nop
          .set
                   reorder
$L19:
                   $a0,64($fp)
         lw
         la
                   $t9, fgetc
         jal
                   $ra,$t9
         \mathbf{sb}
                   $v0,32($fp)
         lw
                   $v0,64($fp)
         lhu
                   $v0,12($v0)
         srl
                   $v0,$v0,6
                   v0, v0, 0x1
         andi
         beq
                   $v0, $zero, $L22
                                                 # 0x3
         li
                   $v1,3
         \mathbf{sw}
                   $v1,40($fp)
         b
                   $L17
$L22:
                   $v0,68($fp)
         lw
         lw
                   $v1,0($v0)
         lw
                   $v0,28($fp)
         addu
                   $v1,$v1,$v0
         lbu
                   $v0,32($fp)
         \mathbf{sb}
                   $v0,0($v1)
         lw
                   $v0,28($fp)
         addu
                   $v1,$v0,1
                   $v0,24($fp)
         lw
                   v0, v1, L23
         bne
                   $f0,24($fp)
         1.s
         cvt.d.w
                   $f0,$f0
         1 . d
                   $f2,$LC0
         mov.d
                   $f12,$f0
         mov.d
                   $f14,$f2
         la
                   $t9, pow
         jal
                   $ra,$t9
```

```
trunc.w.d $f0,$f0,$v0
                   $f0,24($fp)
                   $v0,68($fp)
         lw
         lw
                   $a0,0($v0)
         lw
                   $a1,24($fp)
         la
                   $t9, realloc
                   $ra,$t9
         jal
         \mathbf{sw}
                   $v0,36($fp)
                   $v0,36($fp)
         lw
                   $v0, $zero, $L24
         bne
                                                # 0x2
         li
                   v1, 2
                   $v1,40($fp)
         \mathbf{sw}
                   $L17
         b
L24:
         lw
                   $v1,68($fp)
                   $v0,36($fp)
         lw
                   $v0,0($v1)
         \mathbf{sw}
$L23:
                   $v0,28($fp)
         lw
         addu
                   $v0,$v0,1
                   $v0,28($fp)
         sw
         lb
                   $v1,32($fp)
         li
                   $v0,10
                                                # 0xa
                   v1, v0, L20
         beq
         lb
                   $v1,32($fp)
         li
                   $v0,-1
                                                \# \ 0 \ xfffffffffffffff
                   v1, v0, L19
         bne
$L20:
         lw
                   $v1,72($fp)
         lw
                   $v0,28($fp)
         \mathbf{sw}
                   $v0,0($v1)
                   $zero, 40($fp)
         \mathbf{sw}
$L17:
                   $v0,40($fp)
         lw
         move
                   $sp, $fp
         lw
                   $ra,60($sp)
         lw
                   $fp,56($sp)
                   $s0,48($sp)
         lw
         addu
                   $sp,$sp,64
                   $ra
         j
                   leerLinea
         . end
                   leerLinea, .-leerLinea
         .size
         . align
                   invertir Linea\\
         .globl
         .ent
                   invertir Linea\\
invertirLinea:
         . frame
                   p,32,ra
                                                \# vars = 16, regs = 2/0, args = 0, extra =
                   0x500000000, -4
         .\, {\rm mask}
                   0 \times 0000000000,
          . fmask
          .set
                   noreorder
```

```
.\ cpload\ \$t9
          .\,\mathrm{set}
                     reorder
          subu
                     $sp,$sp,32
          .cprestore 0
                     $fp,28($sp)
          \mathbf{sw}
                     $gp,24($sp)
          \mathbf{sw}
          move
                     $fp,$sp
                     $a0,32($fp)
          \mathbf{sw}
                     a1,36(fp)
          \mathbf{sw}
                     $v0,32($fp)
          lw
                     $v0, $zero, $L28
          beq
          lw
                     $v0,36($fp)
          slt
                     v0, v0, 3
          bne
                     $v0,$zero,$L28
          \mathbf{sw}
                     $zero, 8($fp)
          l\mathbf{w}
                     v0,36(fp)
          addu
                     v0, v0, -2
                     $v0,12($fp)
          \mathbf{sw}
$L31:
          lw
                     $v0,12($fp)
          lw
                     $v1,8($fp)
          \mathbf{slt}
                     $v0,$v1,$v0
          bne
                     $v0, $zero, $L33
          b
                     $L28
$L33:
                     $v1,32($fp)
          lw
          lw
                     $v0,8($fp)
          addu
                     $v0,$v1,$v0
          lbu
                     $v0,0($v0)
          \mathbf{sb}
                     $v0,16($fp)
          lw
                     $v1,32($fp)
          lw
                     $v0,8($fp)
          addu
                     $a0,$v1,$v0
                     $v1,32($fp)
          lw
                     $v0,12($fp)
          lw
          addu
                     $v0,$v1,$v0
          lbu
                     $v0,0($v0)
          \mathbf{sb}
                     $v0,0($a0)
          lw
                     $v1,32($fp)
          lw
                     $v0,12($fp)
          addu
                     $v1,$v1,$v0
                     $v0,16($fp)
          lbu
          \mathbf{sb}
                     $v0,0($v1)
          lw
                     $v0,8($fp)
          addu
                     $v0,$v0,1
          \mathbf{sw}
                     $v0,8($fp)
          lw
                     $v0,12($fp)
          addu
                     v0, v0, -1
                     $v0,12($fp)
          \mathbf{sw}
          \mathbf{b}
                     $L31
```

```
$L28:
                   p, fp
         move
         lw
                   $fp,28($sp)
         addu
                   p, p, p, 32
                   $ra
         j
                   invertir Linea\\
         . end
                   invertirLinea, .-invertirLinea
         .size
         .rdata
         .align
                   2
$LC1:
                   "-h\000"
          . ascii
         . align
$LC2:
         . ascii
                   "Usage:\n"
         . ascii
                   "tp0 -h n"
                   "tp0 -V n"
         . ascii
                   "tp0 [file...]\n"
         . ascii
                   "Options:\n"
         . ascii
                   "-V, --version Print version and quit.\n"
          . ascii
         . ascii
                   "-h, —help Print this information and quit.\n"
                   "Examples:\n"
         . ascii
                   "tp0 foo.txt bar.txt\n"
         . ascii
                   "tp0 gz.txt\n\000"
         . ascii
         . align
$LC3:
                   "-V\000"
         . ascii
         . align
$LC4:
                   "Tp0 Version 1.0\000"
         . ascii
         . align
$LC5:
                   "r\000"
         . a\,s\,c\,i\,i
          . align
$LC6:
         . a\,s\,c\,i\,i
                   "Error in File % open\n\sqrt{000}"
         . text
         . align
         .globl
                   main
         .ent
                   main
main:
                                                \# vars = 32, regs = 3/0, args = 16, extra = 3
         .\ frame
                   $fp,72,$ra
         . \, mask
                   0 \times d00000000, -8
                   0 \times 0000000000
         . fmask
                   noreorder
         .set
         .cpload $t9
         .set
                   reorder
         subu
                   p, p, p, 72
         .cprestore 16
                   $ra,64($sp)
         \mathbf{sw}
                   $fp,60($sp)
         \mathbf{sw}
```

```
p \ 56 (sp)
         \mathbf{s}\mathbf{w}
                    fp, sp
         move
                    $a0,72($fp)
         \mathbf{sw}
         \mathbf{sw}
                    $a1,76($fp)
          lw
                    $v0,72($fp)
                    v0, v0, -1
          addu
                    $v0,24($fp)
         \mathbf{sw}
          \mathbf{sb}
                    $zero, 32($fp)
                    $v0,24($fp)
          lw
                    $v0, $zero, $L35
          bne
          la
                    v0, -sF
          \mathbf{sw}
                    $v0,28($fp)
                    v0,1
          li
                                                   # 0x1
          \mathbf{sw}
                    $v0,24($fp)
          li
                    $v0,1
                                                   # 0x1
          \mathbf{sb}
                    $v0,32($fp)
          b
                    $L36
$L35:
                    $v0,76($fp)
          lw
          addu
                    v0, v0, 4
          lw
                    $a0,0($v0)
                    $a1,$LC1
          la
          la
                    $t9, strcmp
                    $ra,$t9
          jal
          bne
                    v0, zero, L37
                    $v1,24($fp)
          lw
                                                   # 0x1
          li
                    $v0,1
          bne
                    v1, v0, L37
                    $a0,$LC2
          la
          la
                    $t9, printf
          jal
                    $ra,$t9
          \mathbf{sw}
                    $zero,52($fp)
          b
                    L34
$L37:
          lw
                    $v0,76($fp)
          addu
                    v0, v0, 4
          lw
                    $a0,0($v0)
          la
                    $a1,$LC3
          la
                    $t9, strcmp
          jal
                    $ra,$t9
          bne
                    $v0, $zero, $L36
                    $v1,24($fp)
          lw
                    v0,1
          li
                                                   # 0x1
                    v1, v0, L36
          bne
          la
                    $a0,$LC4
          la
                    $t9, printf
          jal
                    $ra,$t9
                    $zero,52($fp)
          \mathbf{sw}
          b
                    L34
$L36:
```

```
$zero, 36($fp)
         \mathbf{sw}
                   $zero, 40($fp)
         \mathbf{sw}
L40:
         lw
                   $v0,36($fp)
         l\mathbf{w}
                   $v1,24($fp)
                   $v0,$v0,$v1
         slt
                   $v0, $zero, $L41
         beq
         lw
                   $v0,40($fp)
         bne
                   $v0, $zero, $L41
         lbu
                   $v0,32($fp)
                   $v0, $zero, $L44
         bne
         lw
                   $v0,36($fp)
          sll
                   v1, v0, 2
         lw
                   $v0,76($fp)
         addu
                   $v0,$v1,$v0
         addu
                   $v0,$v0,4
         lw
                   $a0,0($v0)
                   $a1,$LC5
         la
                   $t9, fopen
         la
         jal
                   $ra,$t9
                   $v0,28($fp)
         \mathbf{sw}
L44:
         lw
                   $v0,28($fp)
                   v0, zero, L47
         bne
         lw
                   $v0,36($fp)
          sll
                   $v1,$v0,2
         lw
                   $v0,76($fp)
         addu
                   $v0,$v1,$v0
         addu
                   $v0,$v0,4
         la
                   a0, -sF + 176
         la
                   $a1,$LC6
         lw
                   $a2,0($v0)
                   $t9, fprintf
         la
         jal
                   $ra,$t9
         b
                   $L46
L47:
         l\mathbf{w}
                   $v0,28($fp)
         lhu
                   $v0,12($v0)
         srl
                   $v0,$v0,5
         andi
                   v0, v0, 0x1
         bne
                   $v0, $zero, $L46
         lw
                   $v0,40($fp)
                   v0, zero, L46
         bne
                   $zero,44($fp)
         \mathbf{sw}
         \mathbf{s}\mathbf{w}
                   $zero, 48($fp)
         addu
                   $v0,$fp,44
         addu
                   v1, fp, 48
                   $a0,28($fp)
         lw
                   $a1,$v0
         move
         move
                   $a2,$v1
```

```
la
                   $t9,leerLinea
                   $ra,$t9
         jal
                   $v0,40($fp)
         \mathbf{sw}
         lw
                   $v0,40($fp)
         bne
                   $v0, $zero, $L51
         lw
                   $a0,44($fp)
                   $a1,48($fp)
         lw
         la
                   $t9, invertirLinea
         jal
                   $ra,$t9
         lw
                   $v0,44($fp)
                   $v0, $zero, $L52
         beq
         lw
                   $v1,44($fp)
         lw
                   $v0,48($fp)
         addu
                   $v0,$v1,$v0
         addu
                   v0, v0, -1
         lb
                   $v1,0($v0)
         li
                   $v0,-1
                                                \# \ 0 \ xffffffffffffffff
                   $v1,$v0,$L52
         bne
                   $v0,48($fp)
         lw
         addu
                   v0, v0, -1
                   $v0,48($fp)
         \mathbf{sw}
$L52:
                                                # 0x1
         li
                   $a0,1
         lw
                   $a1,44($fp)
         lw
                   $a2,48($fp)
                   $t9, write
         la
         jal
                   $ra,$t9
$L51:
         l\mathbf{w}
                   $v0,44($fp)
         beq
                   $v0, $zero, $L47
         lw
                   $a0,44($fp)
         la
                   $t9, free
                   $ra,$t9
         jal
         b
                   L47
$L46:
         lw
                   $v0,36($fp)
         addu
                   v0, v0, 1
                   $v0,36($fp)
         \mathbf{sw}
         lbu
                   $v0,32($fp)
         bne
                   $v0, $zero, $L40
         lw
                   $v0,28($fp)
                   $v0, $zero, $L40
         beq
                   $a0,28($fp)
         lw
                   $t9, fclose
         la
         jal
                   $ra,$t9
         b
                   L40
$L41:
         lw
                   $v0,40($fp)
                   $v0,52($fp)
         \mathbf{s}\mathbf{w}
$L34:
```

```
$v0,52($fp)
lw
         p, fp
move
         $ra,64($sp)
lw
lw
         $fp,60($sp)
addu
         $sp,$sp,72
         ra
j
. end
         main
. size
        main, .-main
         "GCC: (GNU) 3.3.3 (NetBSD nb3 20040520)"
.ident
```

8. Conclusiones

La utilización del emulador GX emul nos permitió simular una máquina MIPS en la que corrimos como sistema operativo una versión de NETBSD. Además, utilizamos como sistema operativo host Linux en un arquitectura INTEL. Con la compilación de nuestro código C y su posterior ejecución en ambas arquitecturas con sistemas operativos diferentes pudimos comprobar la portabilidad de nuestro código. Por otro lado, luego de utilizar el compilador GCC para obtener el código Assembler de nuestro programa y compararlo con el código C del mismo, pudimos observar la enorme diferencia entre el número de instrucciones de un lenguaje de bajo nivel(Assembler) y uno de alto nivel(C).

9. Enunciado

66:20 Organización de Computadoras Trabajo práctico 0: Infraestructura básica

1. Objetivos

Familiarizarse con las herramientas de software que usaremos en los siguientes trabajos, implementando un programa (y su correspondiente documentación) que resuelva el problema piloto que presentaremos más abajo.

2. Alcance

Este trabajo práctico es de elaboración grupal, evaluación individual, y de carácter obligatorio para todos alumnos del curso.

3. Requisitos

El trabajo deberá ser entregado personalmente, en la fecha estipulada, con una carátula que contenga los datos completos de todos los integrantes.

Además, es necesario que el trabajo práctico incluya (entre otras cosas, ver sección 6), la presentación de los resultados obtenidos, explicando, cuando corresponda, con fundamentos reales, las causas o razones de cada resultado obtenido.

El informe deberá respetar el modelo de referencia que se encuentra en el grupo 1, y se valorarán aquellos escritos usando la herramienta T_EX / $I_E^AT_EX$.

4. Recursos

Usaremos el programa GXemul [2] para simular el entorno de desarrollo que utilizaremos en este y otros trabajos prácticos, una máquina MIPS corriendo una versión reciente del sistema operativo NetBSD [3].

En la clase del 20/8 hemos repasado, brevemente, los pasos necesarios para la instalación y configuración del entorno de desarrollo.

 $^{^{1} \}verb|http://groups.yahoo.com/group/orga-comp|$

5. Implementación

5.1. Programa

El programa, a escribir en lenguaje C, es una versión del comando rev de UNIX. El mismo concatena y escribe en stdout el contenido de uno o mas archivos, invirtiendo el orden de los caracteres de cada línea. En nuestro caso, se asume que cada caracter mide 1 byte.

Retorna 0 sólo en caso de éxito. Todos los errores deben ser impresos por ${\tt stderr}.$

5.1.1. Parámetros

El programa debe recibir como parámetros los archivos sobre los que va a trabajar. En caso de no recibir ningún parámetro, entonces deberá operar sobre los datos provenientes de stdin. Debido a que el tamaño de la información a recibir es desconocida, debe utilizarse memoria dinámica. Cualquier error debe ser informado debidamente.

5.2. Ejemplos

Primero, usamos la opción -h para ver el mensaje de ayuda:

```
$ tp0 -h
Usage:
  tp0 -h
  tp0 -V
  tp0 [file...]
Options:
  -V, --version
-h, --help
                    Print version and quit.
                     Print this information and quit.
Examples:
   tpO foo.txt bar.txt
   tp0 gz.txt
   A continuación, ejecutamos algunas pruebas:
$ cat > file1
Esta es la primera línea de file1
y esta es la segunda.
$ ./tp0 file1
1elif ed aeníl aremirp al se atsE .adnuges al se atse y
$ cat > file2
Ahora es el turno
de file2.
$ ./tp0 return.txt status.txt
1elif ed aeníl aremirp al se atsE
.adnuges al se atse y
onrut le se arohA
.2elif ed
$ cat file1 | ./tp0
1elif ed aeníl aremirp al se atsE
.adnuges al se atse y
$ ./tp0 file1 | rev
Esta es la primera línea de file1
 y esta es la segunda.
```

5.3. Portabilidad

Como es usual, es necesario que la implementación desarrollada provea un grado mínimo de portabilidad. Para satisfacer esto, el programa deberá funcionar al menos en NetBSD/pmax (usando el simulador GXemul [2]) y la versión de Linux (Knoppix, RedHat, Debian, Ubuntu) usada para correr el simulador, Linux/i386.

6. Informe

El informe deberá incluir:

- Documentación relevante al diseño e implementación del programa;
- Comando(s) para compilar el programa;
- Las corridas de prueba, con los comentarios pertinentes;
- El código fuente, en lenguaje C;
- El código MIPS32 generado por el compilador;
- Este enunciado.

7. Fechas

- Entrega: 10/9/2013.
- Última revisión: 17/9/2013.
- Vencimiento: 24/9/2013.

Referencias

- [1] NetBSD rev manual page. http://netbsd.gw.com/cgi-bin/man-cgi?rev+1.NONE+NetBSD-current.
- $[2] \ \ GXemul, \ {\tt http://gavare.se/gxemul/}.$
- $[3]\ {\it The\ NetBSD\ project}, {\it http://www.netbsd.org/}.$