

UNIVERSIDAD DE BUENOS AIRES

FACULTAD DE INGENIERÍA

66.17 SISTEMAS DIGITALES

Trabajo Práctico 1

Federico QUEVEDO - 93159



26 de Septiembre de 2013

Índice

1. Objetivos	2
1.1. Diagrama en bloques	2

1. Objetivos

El presente Trabajo Práctico consta en especificar, diseñar, describir una arquitectura, simular, sintetizar e implementar en FPGA un sistema digital para un contador BCD de 4 dígitos con salida a un display de 7 segmentos.

1.1. Diagrama en bloques

Se seguira la siguiente arquitectura:

