## Arquitetura de Computadores II

### Docentes da ACII

- José Luís Azevedo, TP1, P8, P12, P15 e P16 (jla at ua pt) [regente coordenador]
- Tomás Oliveira e Silva, TP2, P2 e P6 (tos at ua pt)
- Bernardo Cunha, TP3, P3, P4,P9 e P10 (mbc at det ua pt)
- António Navarro, P1, P5, P13 e P14 (navarro at ua pt)
- Pedro Cabral, P7 e P11 (pcabral at ua pt)

Esta introdução não invalida a obrigatoriedade da leitura do Dossiê Pedagógico da unidade curricular, disponível no moodle

José Luís Azevedo, Tomás Oliveira e Silva, Bernardo Cunha

## Introdução

### Conhecimentos prévios

- Sistemas Digitais, Laboratório de Sistemas Digitais
- Programação em C e Assembly do MIPS
- Arquitetura de Computadores I

#### Arquitetura de Computadores II

- organização dos outros componentes dos sistemas de computação:
  - o sistema de entradas-saídas
  - interfaces e barramentos
  - sistema de memória
- componente prática:
  - programação de entradas-saídas
  - dispositivos periféricos
  - sistema de interrupções
  - barramentos de comunicação série

## Bibliografia principal

- David A. Patterson, John L. Hennessy, "Computer Organization & Design – The Hardware/Software Interface", Morgan Kaufmann Publishers
- V. P. Heuring, H. F. Jordan, "Computer Systems Design and Architecture", Addison-Wesley, 1997 (capítulos 7 e 8)
- W. Stallings, "Computer Organization and Architecture designing for performance", Prentice-Hall
- Slides das aulas teóricas
- Vídeos das aulas teóricas do ano anterior

# Avaliação (1)

- Componente teórica 60%
- Componente prática 40%
- Nota mínima em qualquer das componentes:
  - 7.5 valores (arredondada com 1 casa decimal)
- A falta a qualquer momento de avaliação (da componente T ou P) implica nota 0 (zero)

# Avaliação (2)

- Teórica: avaliação final em época de Exames
  - (dia e hora marcados centralmente pelos serviços)
- Nota da componente laboratorial
  - 2 testes práticos individuais, presenciais, realizados nas aulas
    - 1º 45% (4 e 6 de maio)
    - 2º 55% (15 e 17 de junho)
  - NOTA\_P = 0.45 \* TP1 + 0.55 \* TP2
- Alunos com estatuto de Trabalhador Estudante
  - Têm que estar inscritos numa turma prática
  - Realizam os testes práticos na turma em que estão inscritos

## Regime de faltas

- Componente teórica-prática:
  - Não serão marcadas faltas.
- Componente prática:
  - Não é permitido faltar, injustificadamente, <u>a mais do que 20%</u> das aulas práticas:
    - Máximo de 2 faltas não justificadas
    - Mais de 2 faltas => RPF
- Justificação de faltas:
  - O documento de justificação deverá ser entregue, <u>apenas</u>, na secretaria do DETI, que remeterá cópia para o regente coordenador.
  - Prazos para justificação de faltas: consultar ponto 9.2 do DP
  - Faltas justificáveis: consultar ponto 9.2 do DP

## Funcionamento das aulas práticas

- Durante a aula é disponibilizada, a cada grupo de dois alunos, uma placa DETPIC32
- Os alunos que o pretendam, podem usar uma placa idêntica em horário extra-curricular, nas condições definidas no ponto 9.6 do DP
- Na UC de Arquitetura de Computadores II, não será permitida a utilização de smartphones, durante as aulas práticas, pelo que esses dispositivos deverão estar guardados e com o som desligado.
- Software para uso da Placa DETPIC32
  - Software de desenvolvimento em S.O. Linux, *freeware* (disponível no site de ACII)

## Envio de emails aos docentes da UC

- e-mails sobre questões relativas à componente prática:
  - obrigatoriamente dirigidos ao docente responsável pela turma a que o remetente pertence
- e-mails sobre questões relativas à componente teórica:
  - obrigatoriamente dirigidos ao docente responsável pela turma a que o remetente pertence
- e-mails sobre questões relacionadas com o <u>funcionamento da UC</u>:
  - obrigatoriamente dirigidos ao coordenador da UC (jla at ua pt).
  - Não será dada resposta a questões que estejam devidamente clarificadas no Dossiê Pedagógico
- Só será dada resposta a e-mails que, no corpo da mensagem, indiquem explicitamente o nome e o número mecanográfico do remetente.

## Placa DETPIC32

