

|                | RESET    | START | READ1 | READ0 | READADDR | MEMREAD  | MEMWRITE | DONE      |
|----------------|----------|-------|-------|-------|----------|----------|----------|-----------|
| o_z0[8]        | 0        | 0     | -     | -     | -        | -        | -        | uscite(0) |
| o_z1[8]        | 0        | 0     | -     | -     | -        | -        | -        | uscite(1) |
| o_z2[8]        | 0        | 0     | -     | -     | -        | -        | -        | uscite(2) |
| o_z3[8]        | 0        | 0     | -     | -     | -        | -        | -        | uscite(3) |
| o_done         | 0        | 0     | -     | -     | -        | -        | -        | 1         |
| o_mem_addr[16] | 0        | 0     | -     | -     | -        | mem_addr | mem_addr | -         |
| o_mem_we       | 0        | 0     | -     | -     | -        | 0        | -        | -         |
| o_mem_en       | 0        | 0     | -     | -     | -        | 1        | 0        | -         |
| target(1)      | 0        | 0     | i_w   | -     | -        | -        | -        | -         |
| target(0)      | 0        | 0     | -     | i_w   | -        | -        | -        | -         |
| mem_addr[16]   | 0        | 0     | -     | -     | ---      | -        | -        | -         |
| i_mem_data     | ingresso |       |       |       |          |          |          |           |
| uscite(0)      | 0        | -     | -     | -     | -        | -        | -        | una       |
| uscite(1)      | 0        | -     | -     | -     | -        | -        | -        | delle     |
| uscite(2)      | 0        | -     | -     | -     | -        | -        | -        | quattro   |
| uscite(3)      | 0        | -     | -     | -     | -        | -        | -        | cambia    |