Arquitectura de Computador Apellido y Nombre:	as 2015	Parcial I - 08/10/2013 Nro. de Legaĵo:
-	puestas con tinta. Cada ejercicio indica su valor en pu	
	entran habilitadas si el registro IMR del PIC tiene el v	
2. ¿Ante que evento se genera t	una interrupción de DMA? (1 pto)	
	na en la pila al atenderse un pedido de interrupción? (	1 pto)
4. ¿Para qué se usan las instruc		
5. ¿Qué modo de comunicació valor 00H ? (1 pto)	ón entre el HANDSHAKE y el microprocesador se o	esta utilizando si el registro de ESTADO tiene e
	(an intercambiarse los contenidos de los registros C. (1,5 pts)	:
7. En el siguiente fragmento o registros AX, BX y CX. India ORG 2000H MOV BX, OFFSET DATO MOV AX, [BX] MOV CX, NUM1 CALL SUBRUTINA	de programa se hace un llamado a una subrutína, a l car cuáles de estos parámetros son pasados por valor y  Por valor:  Por referencia:	y cuáles por referencia. (1,5 pts)
Algebra, and a property of the	que utiliza la configuración del PIO con llaves y luces	s, detallar la funcionalidad del mismo: (2 pts)
DIO POU 204	ORG 2000H	
PIO EQU 30H  ORG 1000H  NUM DB 1	MOV AL, 0 OUT PIO+3, AL MOV AL, NUM MOV AH, 80H POLL: OUT PIO+1, AL ADD AL, AL CMP AH, AL JNS POLL HLT END	
9. ¿Qué ocurre al ejecutar el p 00H"? (2 pts)	programa del punto 8, si se reemplaza la instrucción	"MOV AH, 80H" por la instrucción "MOV AH