

- ① Que interrupciones se encuentran habilitadas si el registro IMR del PIC tiene valor 0F5H (1 pts)
- ② Ante que evento se genera una interrupción de DMA? (1 pt)
- ③ Que información se Almacena en la pila al atenderse un pedido de interrupción? (1 pts)
- ④ Para que usan las instrucciones CLI y STI (1pts)?
- ⑤ Que modo de comunicación entre el HANDSHAKE y el microprocesador se esta utilizando si el registro de estado tiene el valor 00H? (1 pts)
- ⑥ Indicar de que parrilla podrian intercambiarse lo contenido de los registros CX y BX a traves de la pila, utilizando solamente instrucciones push y pop (1,5 pts)
- ⑦ En el siguiente fragmento de programa Se hace un llamado a la Subrutina, a la cual se le pasan tres parametros a traves de los registros AX, BX y CX. Indicar cuales de estos parametros son pasados por valor y cuales por referencia (1,5 pts)

org 2000H

MOV BX, offset DATA1

VALOR :

MOV AX, [0x]

MOV CX, NUM1

Referencia:

call subrutina