

---

# Memoria Final

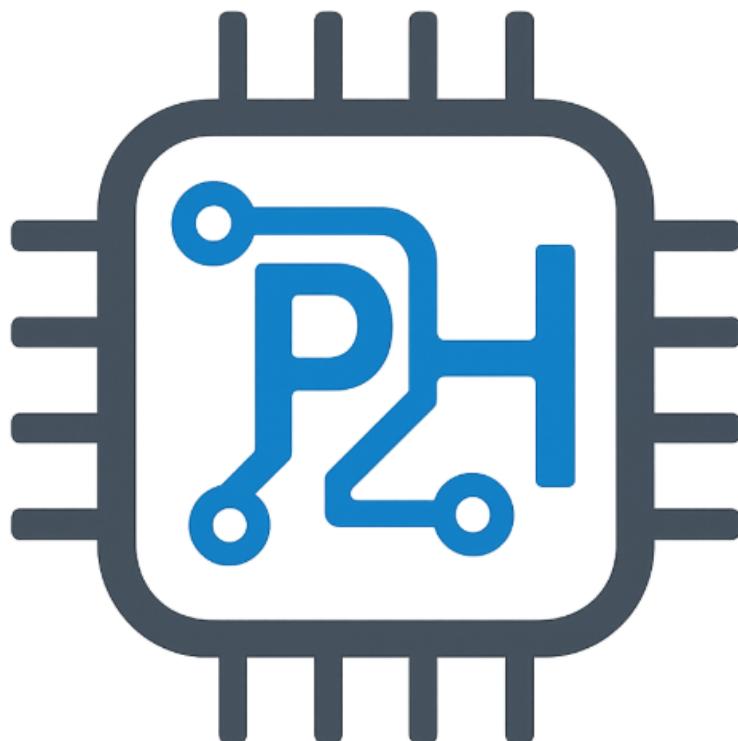
## Proyecto Hardware 2025

Beat Hero

---

### Autores:

Fernando Pastor Peralta (897113)  
Guillermo Ledesma Uche (896594)



Universidad de Zaragoza  
Escuela de Ingeniería y Arquitectura  
Grado en Ingeniería Informática

Proyecto Hardware  
Diciembre 2025

# Índice

<b>Resumen Ejecutivo</b>	<b>4</b>
<b>1. Introducción</b>	<b>5</b>
1.1. Contexto del Proyecto . . . . .	5
1.2. Plataformas Objetivo . . . . .	5
1.3. Alcance Funcional . . . . .	5
<b>2. Objetivos</b>	<b>5</b>
<b>3. Metodología</b>	<b>6</b>
3.1. Arquitectura General del Sistema . . . . .	6
3.1.1. Visión por Capas . . . . .	6
3.1.2. Descripción de Capas . . . . .	6
3.1.3. Justificación del Modelo Orientado a Eventos . . . . .	7
3.1.4. Separación Hardware / Software . . . . .	7
3.2. Entorno de Desarrollo . . . . .	7
3.2.1. Keil µVision . . . . .	7
3.2.2. Configuraciones de Compilación . . . . .	8
3.3. Gestión del Tiempo . . . . .	8
3.3.1. Reloj Monótono de 64 bits . . . . .	8
3.3.2. Precisión y Rango . . . . .	9
3.3.3. Conversión Ticks-Tiempo . . . . .	9
3.3.4. Temporización Periódica . . . . .	9
3.4. Gestión de Periféricos . . . . .	9
3.4.1. LEDs . . . . .	9
3.4.2. Botones e Interrupciones Externas . . . . .	10
3.4.3. Diferencias de Implementación ISR . . . . .	11
3.4.4. Monitores GPIO . . . . .	11
3.5. Watchdog . . . . .	11
3.6. Modelo de Concurrencia y Eventos . . . . .	11
3.6.1. Definición de Eventos . . . . .	11
3.6.2. Cola FIFO de Eventos . . . . .	12
3.6.3. Gestión de Overflow . . . . .	12
3.6.4. Secciones Críticas . . . . .	12
3.7. Gestión de Energía . . . . .	12
3.7.1. Modos de Consumo . . . . .	12
3.7.2. Espera Activa vs Bajo Consumo vs Dormir Profundo . . . . .	12
3.7.3. Despertar por Botón . . . . .	13
3.7.4. Timeout por Inactividad . . . . .	13
3.8. Servicios del Sistema . . . . .	13
3.8.1. Servicio de Alarmas . . . . .	13
3.8.2. Gestor de Eventos (Dispatcher) . . . . .	14
3.8.3. Suscripción y Cancelación . . . . .	14
<b>4. Resultados</b>	<b>15</b>
4.1. Bit Counter Strike . . . . .	15
4.1.1. Descripción Funcional . . . . .	15
4.1.2. Diagrama de estados del juego . . . . .	15
4.1.3. Parámetros de Configuración . . . . .	16

4.1.4. Progresión de Dificultad . . . . .	16
4.1.5. Integración con el Sistema . . . . .	16
4.2. Juego Final: Beat Hero . . . . .	16
4.2.1. Descripción Funcional . . . . .	16
4.2.2. Diagrama de estados del juego . . . . .	17
4.2.3. Sistema de Puntuación . . . . .	17
4.2.4. Progresión de Dificultad . . . . .	18
4.2.5. Métricas y Estadísticas . . . . .	18
4.2.6. Reinicio por Pulsación Larga . . . . .	18
4.3. Validación y Pruebas . . . . .	19
4.3.1. Pruebas de Módulos . . . . .	19
4.3.2. Test de Overflow de Cola . . . . .	19
4.3.3. Verificación de Watchdog . . . . .	19
4.3.4. Mediciones de Consumo . . . . .	20
<b>5. Conclusiones</b>	<b>23</b>
5.1. Grado de Cumplimiento . . . . .	23
5.2. Conclusiones y qué se ha aprendido . . . . .	23
5.3. Notas de Autoevaluación . . . . .	24
<b>Referencias</b>	<b>25</b>
<b>Anexos</b>	<b>26</b>
Anexo A: Estadísticas . . . . .	26
Anexo B: Juego Beat Hero . . . . .	27
Anexo C: Gestor de Eventos . . . . .	34
Anexo D: Cola FIFO . . . . .	36
Anexo E: Random LPC . . . . .	38
Anexo F: Random nRF . . . . .	38
Anexo G: Secciones Críticas LPC . . . . .	39
Anexo H: Secciones Críticas nRF . . . . .	39
Anexo I: Driver de Botones . . . . .	40
Anexo J: Servicio de Alarmas . . . . .	44

## Índice de figuras

1.	Máquina de estados del driver de botones con antirrebotes . . . . .	10
2.	Diagrama de estados del juego Bit Counter Strike . . . . .	15
3.	Diagrama de estados del juego Beat Hero . . . . .	17
4.	Medición de consumo - Blink v2 (espera activa) . . . . .	20
5.	Medición de consumo - Blink v3 (bajo consumo con WFI) . . . . .	20
6.	Medición de consumo - Blink v3 bis (modo despierto) . . . . .	21
7.	Medición de consumo - Blink v3 bis (modo dormido/System OFF) . . . . .	21
8.	Medición de consumo - Beat Hero durante ejecución del juego . . . . .	22
9.	Medición de consumo - Beat Hero con procesador dormido . . . . .	22

## Índice de cuadros

1.	Comparación de características entre plataformas LPC2105 y nRF52840 DK . . . . .	5
2.	Arquitectura de capas del sistema empotrado . . . . .	6
3.	Configuraciones de compilación en Keil µVision . . . . .	8
4.	Precisión y rango del reloj monótono de 64 bits . . . . .	9
5.	Modos de consumo energético del sistema . . . . .	12
6.	Parámetros de configuración del juego Bit Counter Strike . . . . .	16
7.	Sistema de puntuación del juego Beat Hero . . . . .	17
8.	Resultados de pruebas de módulos por sesión . . . . .	19
9.	Comparación de consumo energético entre estados . . . . .	23
10.	Grado de cumplimiento de objetivos del proyecto . . . . .	23
11.	Autoevaluación de los autores del proyecto . . . . .	24

## Resumen Ejecutivo

Este documento presenta la memoria técnica del proyecto Beat Hero, desarrollado en el marco de la asignatura “Proyecto Hardware” del Grado en Ingeniería Informática. El proyecto consiste en el desarrollo de un sistema empotrado con arquitectura orientada a eventos, implementando un juego de ritmo completo y funcional.

El sistema se ha desarrollado siguiendo un modelo de capas que garantiza la portabilidad entre dos plataformas ARM diferentes: LPC2105 (ARM7TDMI) y nRF52840 DK (ARM Cortex-M4F). El proyecto evolucionó a través de ocho sesiones de prácticas, desde un parpadeo básico de LED hasta un juego interactivo completo con gestión avanzada de eventos, alarmas software, bajo consumo energético y watchdog hardware.

Los objetivos principales alcanzados incluyen: el desarrollo de una arquitectura software modular y portable, la implementación de un modelo de programación orientado a eventos, la gestión eficiente del tiempo mediante temporizadores hardware con extensión a 64 bits, la minimización del consumo energético mediante modos de bajo consumo (WFI, System OFF), y la garantía de robustez mediante watchdog y manejo de condiciones de carrera (sección crítica).

Se ha seguido una metodología de desarrollo incremental, construyendo el sistema en capas: HAL (Hardware Abstraction Layer), Drivers, Runtime, Servicios y Aplicación. El desarrollo se realizó utilizando Keil µVision 5 como entorno de desarrollo, con configuraciones separadas para depuración (O0) y producción (O3). Se implementaron mecanismos de protección mediante secciones críticas para evitar condiciones de carrera, y se utilizaron monitores GPIO para correlacionar el estado del software con mediciones de osciloscopio.

El sistema final implementa exitosamente el juego Beat Hero, un juego de ritmo donde el jugador debe pulsar botones correspondientes a patrones de LEDs al ritmo de un tempo que aumenta progresivamente. El juego incluye: un sistema de puntuación basado en precisión temporal, tres niveles de dificultad, y gestión completa de estados. Se han completado satisfactoriamente todas las sesiones de desarrollo, implementando gestión de eventos con cola FIFO (esta se asegura de evitar condiciones de carrera), sistema de alarmas software (periódicas y esporádicas), modos de bajo consumo con despertar por inactividad, y watchdog hardware. Las mediciones de consumo realizadas con Nordic PPK2 demuestran la eficiencia energética del sistema. El sistema es completamente portable entre las dos plataformas objetivo.

Todos los objetivos planteados han sido cumplidos satisfactoriamente. El sistema implementa una arquitectura robusta de 5 capas que garantiza la portabilidad, un modelo orientado a eventos eficiente, gestión de tiempo de 64 bits, bajo consumo energético, y watchdog para recuperación ante bloqueos. El juego Beat Hero funciona correctamente y demuestra la viabilidad del sistema completo. El proyecto ha permitido adquirir amplios conocimientos en el desarrollo de sistemas empotrados, gestión de concurrencia en los mismos, optimización energética y diseño de arquitecturas software portables.

## 1. Introducción

### 1.1. Contexto del Proyecto

El presente proyecto corresponde a la asignatura “Proyecto Hardware” y aborda el desarrollo de un sistema empotrado con arquitectura orientada a eventos, siguiendo un modelo de capas que garantiza la portabilidad entre diferentes plataformas hardware.

El sistema evoluciona a través de ocho sesiones de prácticas, partiendo de un parpadeo básico de LED (blink v1) basado en espera activa, hasta alcanzar un juego interactivo completo (Beat Hero) con gestión de eventos, alarmas software, bajo consumo energético y watchdog hardware.

### 1.2. Plataformas Objetivo

El sistema se ha desarrollado para dos plataformas ARM:

Característica	LPC2105	nRF52840 DK
Arquitectura	ARM7TDMI	ARM Cortex-M4F
Frecuencia	15 MHz (PCLK)	16 MHz (Timer)
LEDs disponibles	4	4
Botones	3 (EINT0-2)	4 (GPIOE)
Temporizadores	Timer0, Timer1	TIMER0, TIMER1
Bajo consumo	Idle, Power-Down	WFI, System OFF

Cuadro 1: Comparación de características entre plataformas LPC2105 y nRF52840 DK

### 1.3. Alcance Funcional

El sistema final implementa:

- Juego Beat Hero: juego de ritmo con patrones de LEDs, niveles de dificultad progresiva, y sistema de puntuación.
- Juego Bit Counter Strike: juego de reflejos LED-botón con dificultad creciente.
- Gestión completa de eventos con cola FIFO y suscripciones por prioridad.
- Sistema de alarmas software (periódicas y esporádicas).
- Modos de bajo consumo con despertar por inactividad.
- Watchdog hardware para recuperación ante bloqueos.

## 2. Objetivos

Los objetivos principales de este proyecto son:

- Desarrollar una arquitectura software modular y portable entre diferentes microcontroladores ARM.
- Implementar un modelo de programación orientado a eventos que desacople la lógica de aplicación del hardware.
- Gestionar eficientemente el tiempo mediante temporizadores hardware con extensión a 64 bits.

- Minimizar el consumo energético mediante modos de bajo consumo (WFI, System OFF).
- Garantizar la robustez del sistema mediante watchdog y manejo de condiciones de carrera.
- Implementar un juego completo (Beat Hero) que demuestre la funcionalidad del sistema.

### 3. Metodología

La metodología seguida en este proyecto se basa en un desarrollo incremental y modular, construyendo el sistema en capas que garantizan la separación entre hardware y software. A continuación se detalla la arquitectura, herramientas y procesos utilizados.

#### 3.1. Arquitectura General del Sistema

##### 3.1.1. Visión por Capas

La arquitectura sigue un modelo de capas estricto que garantiza la portabilidad:

<b>APLICACIÓN / JUEGO</b> juego_beat.c, juego_counter.c	
<b>SERVICIOS (svc_)</b> svc_alarmas.c, svc_GE.c	
<b>RUNTIME (rt_)</b> rt_fifo.c, rt_GE.c, rt_sc.c	
<b>DRIVERS (drv_)</b> drv_leds.c, drv_botones.c, drv_tiempo.c, drv_consumo.c drv_monitor.c, drv_WDT.c	
<b>HAL (hal_)</b> hal_gpio, hal_tiempo, hal_ext_int, hal_consumo, hal_WDT	
<b>LPC2105</b> hal_*_lpc.c	<b>nRF52840</b> hal_*_nrf.c

Cuadro 2: Arquitectura de capas del sistema empotrado

##### 3.1.2. Descripción de Capas

###### HAL (Hardware Abstraction Layer):

- Define interfaces genéricas en headers compartidos (`hal_*.h`).
- Implementaciones específicas por plataforma en `src_lpc/` y `src_nrf/`.
- Abstacta registros de periféricos, vectores de interrupción y configuración de pines.

###### Drivers (drv\_):

- Ofrecen servicios de alto nivel independientes del hardware.
- Utilizan exclusivamente la API del HAL.
- Ejemplos: `drv_leds_iniciar()`, `drv_tiempo_actual_us()`, `drv_consumo Esperar()`.

**Runtime (rt\_):**

- Infraestructura de ejecución: cola de eventos, secciones críticas.
- `rt_fifo.c`: cola FIFO para eventos con sección crítica incorporada.
- `rt_GE.c`: bucle principal del gestor de eventos.
- `rt_sc.c`: sección crítica por plataforma.

**Servicios (svc\_):**

- Funcionalidad reutilizable construida sobre el runtime.
- `svc_alarmas.c`: alarmas software periódicas/esporádicas.
- `svc_GE.c`: sistema de suscripción a eventos por prioridad.

**Aplicación:**

- Lógica específica del juego.
- Máquinas de estados que reaccionan a eventos.

**3.1.3. Justificación del Modelo Orientado a Eventos**

El modelo orientado a eventos ofrece ventajas significativas para sistemas empotrados:

1. **Desacoplamiento:** Los productores de eventos (ISRs, temporizadores) no conocen a los consumidores.
2. **Bajo consumo:** El procesador puede entrar en modo de bajo consumo cuando la cola está vacía.
3. **Concurrencia simplificada:** Un único bucle de despacho elimina la complejidad de múltiples hilos.
4. **Extensibilidad:** Nuevos módulos se suscriben a eventos existentes sin modificar código previo.

**3.1.4. Separación Hardware / Software**

La separación se logra mediante:

- **Headers genéricos** (`board.h`) que definen `LEDS_NUMBER`, `BUTTONS_LIST`, etc.
- **Compilación condicional** basada en la plataforma objetivo
- **Ficheros board\_\*.h** específicos (`board_lpc.h`, `board_nrf52840dk.h`)

**3.2. Entorno de Desarrollo****3.2.1. Keil µVision**

El proyecto utiliza Keil µVision 5 como entorno de desarrollo:

- **Workspace:** `blink.uvmpw` con proyectos separados para LPC y nRF
- **Carpeta lpc/keil/:** Proyecto para LPC2105 (simulado)
- **Carpeta nrf/keil/:** Proyecto para nRF52840 DK (placa física)

### 3.2.2. Configuraciones de Compilación

Se mantienen dos configuraciones de compilación:

Configuración	Optimización	Uso
Debug	-O0	Desarrollo, depuración paso a paso
Release	-O3	Pruebas de rendimiento y consumo

Cuadro 3: Configuraciones de compilación en Keil µVision

La macro SESSION controla qué versión del programa se compila (1-8).

## 3.3. Gestión del Tiempo

### 3.3.1. Reloj Monótono de 64 bits

La precisión de microsegundos requiere contadores de 64 bits. Dado que los contadores hardware son de 32 bits, se implementa extensión por software.

**LPC2105 (hal\_tiempo\_lpc.c):**

```

1 static volatile uint32_t s_overflows_t1 = 0;
2
3 void T1_ISR(void) __irq {
4     T1IR = 1;
5     s_overflows_t1++;
6     VICVectAddr = 0;
7 }
8
9 uint64_t hal_tiempo_actual_tick64(void) {
10    uint32_t hi1, lo1, hi2, lo2;
11    lo1 = T1TC;
12    hi1 = s_overflows_t1;
13    lo2 = T1TC;
14    if (lo2 < lo1) {
15        hi2 = s_overflows_t1;
16        return ((uint64_t)hi2 * 0x10000000ULL) + lo2;
17    }
18    return ((uint64_t)hi1 * 0x10000000ULL) + lo2;
19 }
```

**nRF52840 (hal\_tiempo\_nrf.c):**

```

1 static volatile uint64_t tiempo_64b = 0;
2
3 void TIMER0_IRQHandler(void) {
4     if (NRF_TIMER0->EVENTS_COMPARE[0]) {
5         NRF_TIMER0->EVENTS_COMPARE[0] = 0;
6         tiempo_64b += (1ULL << 32);
7     }
8 }
9
10 uint64_t hal_tiempo_actual_tick64(void) {
11     uint64_t t1, t2;
12     uint32_t ahora;
13     do {
14         t1 = tiempo_64b;
15         NRF_TIMER0->TASKS_CAPTURE[3] = 1;
16         ahora = NRF_TIMER0->CC[3];
17         t2 = tiempo_64b;
18     } while (t1 != t2);
19     return t1 + (uint64_t)ahora;
```

20 }

### 3.3.2. Precisión y Rango

Plataforma	Ticks/ $\mu$ s	Período overflow (32b)	Rango 64 bits
LPC2105	15	~286 segundos	~39.000 años
nRF52840	16	~268 segundos	~36.000 años

Cuadro 4: Precisión y rango del reloj monótono de 64 bits

### 3.3.3. Conversión Ticks-Tiempo

El driver `drv_tiempo.c` abstrae la conversión:

```

1 Tiempo_us_t drv_tiempo_actual_us(void) {
2     uint64_t ticks = hal_tiempo_actual_tick64();
3     return (Tiempo_us_t)(ticks / s_info.ticks_per_us);
4 }
```

### 3.3.4. Temporización Periódica

El temporizador periódico genera interrupciones a intervalos regulares para alimentar el sistema de alarmas:

```

1 void drv_tiempo_periodico_ms(Tiempo_ms_t ms,
2                               void(*callback)(uint32_t, uint32_t),
3                               uint32_t ID_evento) {
4     s_cb_app = callback;
5     s_id = ID_evento;
6     uint32_t ticks = ms * 1000 * s_info.ticks_per_us;
7     hal_tiempo_reloj_periodico_tick(ticks, drv_tiempo_RSI);
8 }
```

## 3.4. Gestión de Periféricos

### 3.4.1. LEDs

El driver `drv_leds.c` proporciona una API idempotente:

- `drv_leds_iniciar()`: configura pines como salida, apaga todos los LEDs
- `drv_led_establecer(id, estado)`: enciende/apaga un LED específico
- `drv_led_comutar(id)`: invierte el estado actual
- `drv_led_estado(id, *out)`: consulta el estado lógico

#### Abstracción de polaridad:

- LPC2105: LEDs activos a nivel alto (`LEDS_ACTIVE_STATE = 1`)
- nRF52840: LEDs activos a nivel bajo (`LEDS_ACTIVE_STATE = 0`)

```

1 static inline uint32_t hw_level_from_status(LED_status_t st) {
2     return (LEDS_ACTIVE_STATE ? (st == LED_ON) : (st == LED_OFF));
3 }
```

### 3.4.2. Botones e Interrupciones Externas

La gestión de botones se realiza en dos niveles:

**HAL (hal\_ext\_int\_\*.c):**

- Configura pines como entrada con pull-up.
- Registra ISR para detección de pulsación.
- Proporciona `hal_ext_int_habilitar/deshabilitar` para control fino.

**Driver (drv\_botones.c):**

- Implementa máquina de estados para antirrebotes.
- Detecta pulsaciones cortas y largas ( $\geq 3$  segundos).
- Encola eventos `ev_BOTON_PULSAR` y `ev_PULSACION_LARGA`.

A continuación, la máquina de estados del driver de botones:

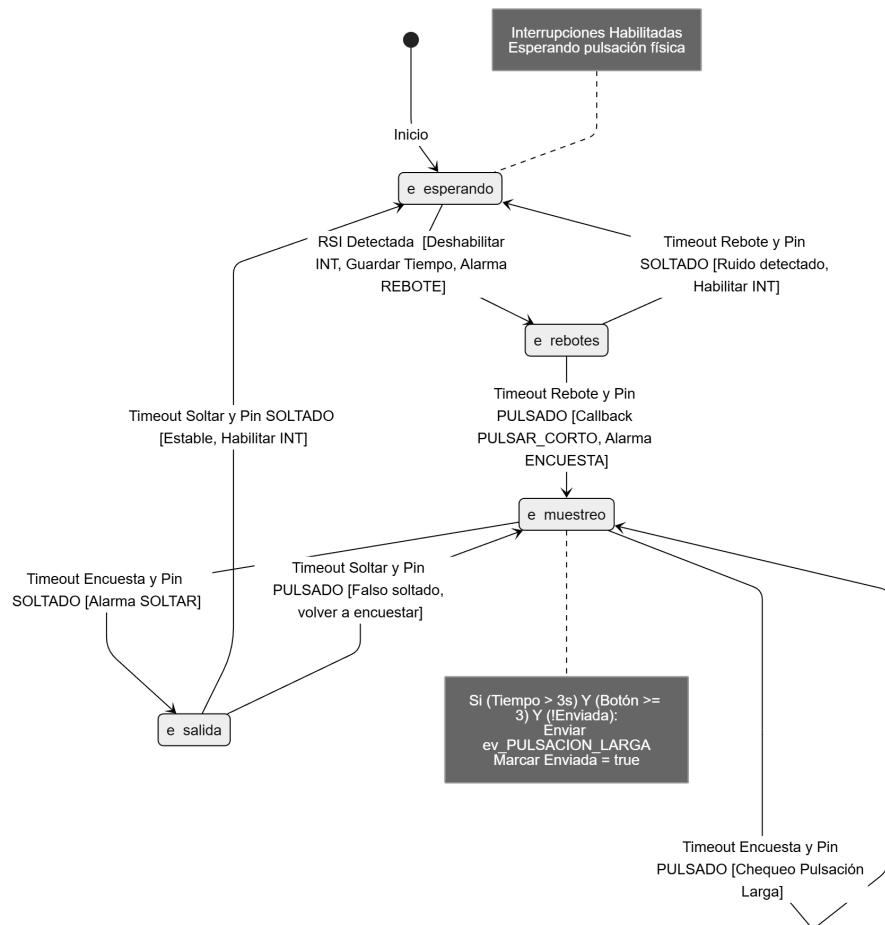


Figura 1: Máquina de estados del driver de botones con antirrebotes

#### Tiempos configurados:

- `RETARDO_REBOTE_MS` = 50: filtro tras detección de flanco
- `RETARDO_SOLTAR_MS` = 50: estabilización al soltar
- `RETARDO_ENCUESTA_MS` = 20: polling mientras está pulsado
- `PULSACION_LARGA` = 3000: umbral para pulsación larga

### 3.4.3. Diferencias de Implementación ISR

**LPC2105:** Interrupciones por nivel requiere reconfigurar PINSEL durante el antirrebote:

```
1 static void configurar_pin_como_eint(uint8_t pin) { ... }
2 static void configurar_pin_como_gpio(uint8_t pin) { ... }
```

**nRF52840:** Uso del mecanismo SENSE/LATCH de GPIOTE:

```
1 void hal_ext_int_habilitar(uint8_t id_boton) {
2     // SENSE_Low -> genera evento PORT cuando pin=0
3     cnf |= (GPIO_PIN_CNF_SENSE_Low << GPIO_PIN_CNF_SENSE_Pos);
4 }
```

### 3.4.4. Monitores GPIO

Los monitores (`drv_monitor.c`) son pines de salida usados para correlacionar el estado del software con mediciones de osciloscopio o analizador de consumo:

```
1 void drv_monitor_marcar(uint32_t id);      // pin -> HIGH
2 void drv_monitor_desmarcar(uint32_t id); // pin -> LOW
```

Uso típico (aunque puede variar según SESION a ejecutar y puede cambiarse a gusto):

- Monitor 1: indica ejecución de ISR periódica
- Monitor 2: marca overflow de reloj de 64 bits
- Monitor 3: señaliza modo de bajo consumo
- Monitor 4: marca overflow de cola de eventos, alarmas o suscripciones.

## 3.5. Watchdog

El watchdog hardware garantiza la recuperación ante bloqueos.

**Alimentación desde el bucle principal:**

```
1 void rt_GE_lanzador() {
2     while(1) {
3         drv_WDT_alimentar(); // previene reset
4         // ... procesamiento de eventos
5     }
6 }
```

## 3.6. Modelo de Conurrencia y Eventos

### 3.6.1. Definición de Eventos

Los eventos se definen en `rt_evento_t.h`:

```
1 typedef enum {
2     ev_VOID = 0,           // evento nulo
3     ev_T_PERIODICO = 1,    // tick del temporizador
4     ev_BOTON_PULSAR = 2,   // boton pulsado
5     ev_INACTIVIDAD = 3,    // timeout de inactividad
6     ev_BOTON_RETARDO = 4,   // gestion rebotes
7     ev_JUEGO_TICK = 5,     // temporizacion de juegos
8     ev_PULSACION_LARGA = 6 // pulsacion >=3s
9 } EVENTO_T;
10
11 #define EVENT_TYPES 7
```

### 3.6.2. Cola FIFO de Eventos

La cola FIFO circular (`rt_fifo.c`) almacena eventos pendientes de procesar, tiene 32 posiciones, suficiente espacio para ráfagas de eventos y limitado para detectar overflow y facilitar diagnósticos ante errores.

#### Operaciones:

- `rt_FIFO_encolar(ID_evento, auxData)`: añade evento con timestamp
- `rt_FIFO_extraer(*ID_evento, *auxData, *TS)`: extrae siguiente evento
- `rt_FIFO_estadisticas(ID_evento)`: consulta contador por tipo

### 3.6.3. Gestión de Overflow

Si la cola se llena, el sistema entra en un bucle infinito diagnóstico tras marcar un monitor:

```
1 if (cola.contador == RT_FIFO_CAPACITY) {
2     while(true) { /* overflow -> diagnostico */ }
3 }
```

Esta estrategia permite identificar el problema mediante el analizador conectado al monitor.

### 3.6.4. Secciones Críticas

Las secciones críticas protegen estructuras compartidas entre el bucle principal (modo Thread) y las ISRs (modo Handler).

#### Interface (`rt_sc.h`):

```
1 rt_sc_estado_t rt_sc_entrar(void); // deshabilita IRQ, guarda estado
2 void rt_sc_salir(rt_sc_estado_t); // restaura estado previo
```

## 3.7. Gestión de Energía

### 3.7.1. Modos de Consumo

El sistema implementa tres niveles de consumo:

Modo	Función	Comportamiento
Activo	Normal	Procesador ejecutando código
Espera	<code>drv_consumo_esperar()</code>	WFI, despierta por IRQ
Dormir	<code>drv_consumo_dormir()</code>	System OFF, requiere reset

Cuadro 5: Modos de consumo energético del sistema

### 3.7.2. Espera Activa vs Bajo Consumo vs Dormir Profundo

#### Espera activa:

```
1 delay = 1000000;
2
3 while (--delay) { /* busy loop */ }
```

- Consumo máximo constante

- No recomendado para dispositivos a batería

### Modo esperar:

- Procesador detenido hasta próxima IRQ
- Reducción significativa de consumo durante idle

### Modo Dormir Profundo:

nRF52840:

```

1 void hal_consumo_dormir(void) {
2     NRF_POWER->SYSTEMOFF = POWER_SYSTEMOFF_SYSTEMOFF_Enter;
3     __WFE();
4     while (1) { } // no retorna
5 }
```

LPC2105:

```

1 void hal_consumo_dormir(void) {
2     EXTWAKE = 7;           // EINT0,1,2 como wake-up
3     PCON |= 0x02;          // Power-down
4     Reset_Handler();      // reinicio tras despertar
5 }
```

### 3.7.3. Despertar por Botón

Antes de entrar en modo dormir, se configuran los botones para despertar al sistema:

```

1 static void preparar_despertar_por_boton(void) {
2     hal_ext_int_iniciar();
3     for (uint8_t i = 1; i <= BUTTONS_NUMBER; ++i) {
4         hal_ext_int_habilitar(i); // SENSE=LOW
5     }
6 }
```

### 3.7.4. Timeout por Inactividad

El sistema programa una alarma de inactividad de 20 segundos:

```

1 void rt_GE_lanzador() {
2     svc_alarma_activar(
3         svc_alarma_codificar(0, 20*1000, 0),
4         ev_INACTIVIDAD, 0
5     );
6     // ... bucle de eventos
7 }
```

Al recibir ev\_BOTON\_PULSAR, la alarma se reprograma.

## 3.8. Servicios del Sistema

### 3.8.1. Servicio de Alarmas

El servicio de alarmas (`svc_alarmas.c`) gestiona hasta 6 alarmas concurrentes (suficiente para: inactividad + rebotes de hasta 4 botones + tick de juego), se utilizará un timer de 1ms para actualizar todas las alarmas.

#### Tipos de alarmas:

- **Esporádicas:** disparan una vez y se desactivan

- **Periódicas:** se reprograman automáticamente tras disparar

### API:

```

1 void svc_alarma_iniciar(uint32_t monitor_overflow,
2                           void (*cb_encolar)(uint32_t, uint32_t),
3                           EVENTO_T ev_tick);
4
5 void svc_alarma_activar(svc_alarma_flags_t flags,
6                           EVENTO_T id_evento,
7                           uint32_t auxData);
8
9 void svc_alarma_actualizar(EVENTO_T id_evento, uint32_t auxData);

```

### Funcionamiento interno:

1. El timer periódico genera ev\_T\_PERIODICO
2. svc\_alarma\_actualizar decrementa contadores
3. Al vencer, encola el evento asociado
4. Las alarmas periódicas se reprograman automáticamente

### 3.8.2. Gestor de Eventos (Dispatcher)

El gestor de eventos (`rt_GE.c`) implementa el bucle principal:

```

1 void rt_GE_lanzador() {
2     while(1) {
3         drv_WDT_alimentar();
4
5         if (rt_FIFO_extraer(&id_ev, &aux, &ts) != (uint8_t)-1) {
6             // Estadísticas de latencia
7             Tiempo_us_t delta = drv_tiempo_actual_us() - ts;
8             // ...
9
10            // Invocar callbacks suscritos
11            for (uint8_t i = 0; i < ge_tabla[id_ev].num_suscriptos; i++) {
12                ge_tabla[id_ev].lista_callbacks[i](id_ev, aux);
13            }
14        } else {
15            drv_consumo Esperar(); // Cola vacía -> WFI
16        }
17    }
18}

```

### 3.8.3. Suscripción y Cancelación

El servicio de suscripción (`svc_GE.c`) permite registrar callbacks por evento y prioridad:

```

1 void svc_GE_suscribir(EVENTO_T id_evento,
2                       uint8_t prioridad,
3                       rt_GE_callback_t callback);
4
5 void svc_GE_cancelar(EVENTO_T id_evento,
6                       rt_GE_callback_t callback);

```

**Orden de ejecución:** Los callbacks se ejecutan en orden de prioridad (menor valor =>mayor prioridad).

## 4. Resultados

### 4.1. Bit Counter Strike

#### 4.1.1. Descripción Funcional

Bit Counter Strike es un juego de reflejos donde el jugador debe pulsar el botón correspondiente al LED que se ilumina antes de que expire el tiempo límite. La dificultad aumenta progresivamente reduciendo los tiempos de respuesta y la pausa entre LEDs.

#### Mecánica:

1. Se enciende un LED secuencialmente (correspondiente a un par LED-botón)
2. El jugador tiene tiempo limitado para pulsar el botón correcto
3. Si acierta: aumenta dificultad (reduce tiempos) y continúa con el siguiente LED
4. Si falla: muestra parpadeo de error pero el juego continúa
5. Si timeout: el LED se apaga y continúa con el siguiente

#### 4.1.2. Diagrama de estados del juego

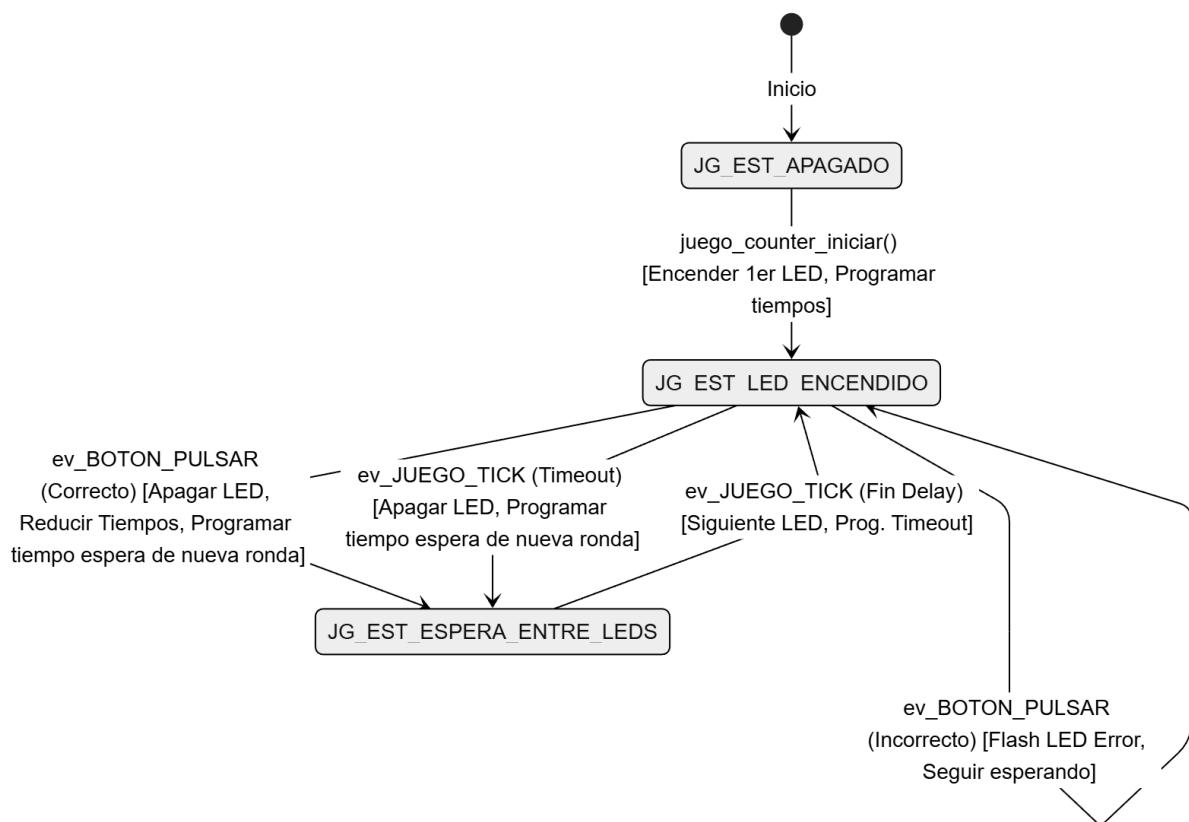


Figura 2: Diagrama de estados del juego Bit Counter Strike

#### 4.1.3. Parámetros de Configuración

Parámetro	Valor Inicial	Valor Mínimo
Tiempo de respuesta	5000 ms	500 ms
Pausa entre LEDs	2000 ms	80 ms
Reducción (respuesta)	500 ms	—
Reducción (pausa)	20 ms	—

Cuadro 6: Parámetros de configuración del juego Bit Counter Strike

#### 4.1.4. Progresión de Dificultad

Cada vez que el jugador pulsa el botón correcto a tiempo:

- Se reduce el tiempo de respuesta en 500 ms (hasta un mínimo de 500 ms).
- Se reduce la pausa entre LEDs en 20 ms (hasta un mínimo de 80 ms).

Los LEDs se encienden de forma secuencial y circular, utilizando el número de pares LED-botón válidos según la configuración de la placa.

#### 4.1.5. Integración con el Sistema

El juego se integra mediante suscripciones al gestor de eventos:

```

1 svc_GE_suscribir(ev_BOTON_PULSAR, 2, juego_counter_actualizar);
2 svc_GE_suscribir(ev_JUEGO_TICK,    2, juego_counter_actualizar);

```

### 4.2. Juego Final: Beat Hero

#### 4.2.1. Descripción Funcional

Beat Hero es un juego de ritmo donde el jugador debe pulsar los botones correspondientes a un patrón de LEDs al ritmo de un tempo (BPM) que aumenta progresivamente.

**Mecánica:**

1. Se muestran dos patrones de 2 LEDs (bits): el patrón actual y el siguiente
2. El jugador pulsa los botones correspondientes al patrón actual, botón 1 para LED 1 y botón 2 para LED 2
3. La precisión al pulsar determina la puntuación (+2, +1, 0, -1)
4. El tempo aumenta conforme se avanza en los niveles
5. La pulsación del botón 3 o 4 finaliza la partida

#### 4.2.2. Diagrama de estados del juego

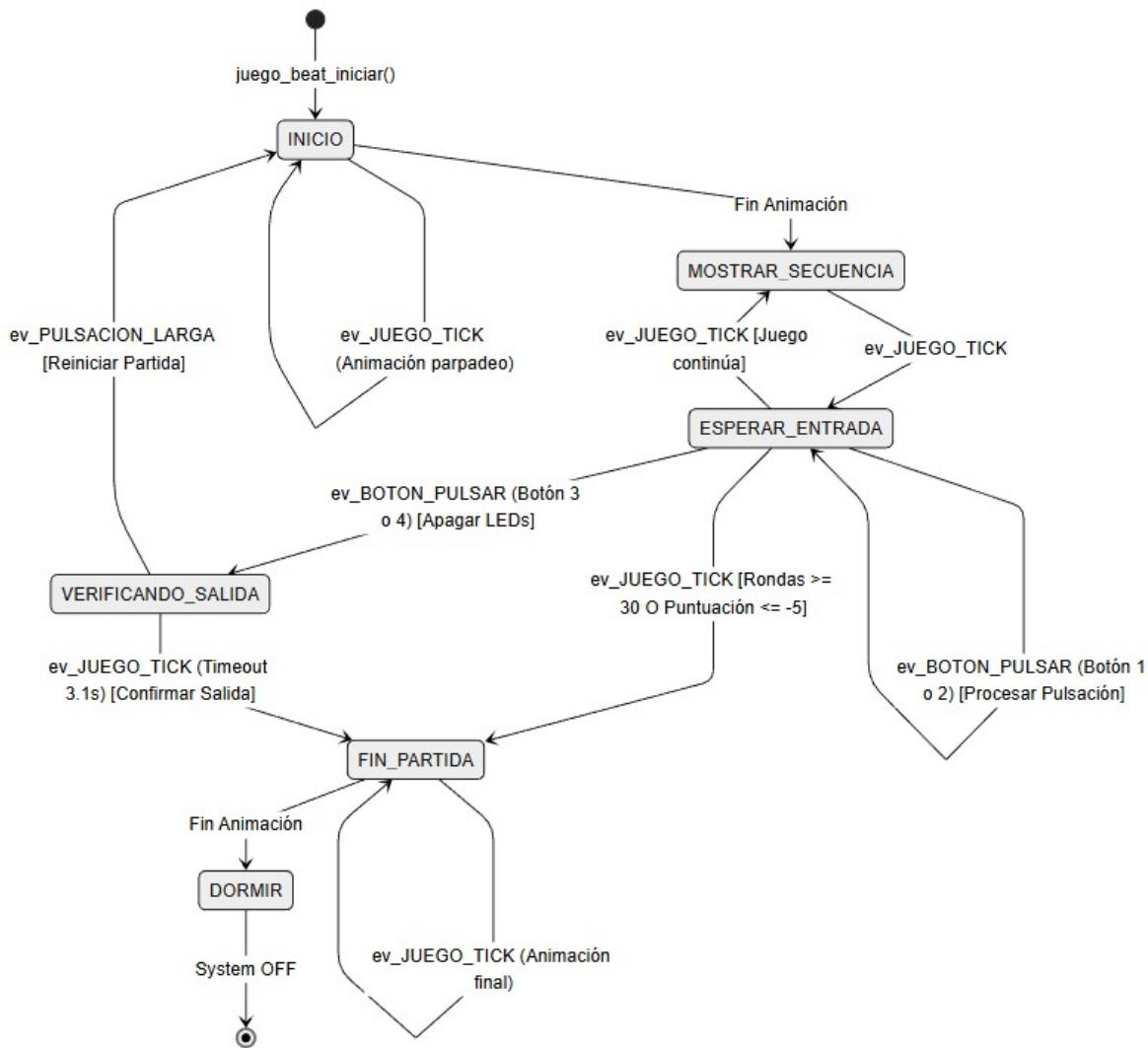


Figura 3: Diagrama de estados del juego Beat Hero

#### 4.2.3. Sistema de Puntuación

La puntuación depende de la precisión al pulsar el botón:

Precisión	Puntos	Condición
Excelente	+2	$\leq 10\%$ del período del compás
Bien	+1	$\leq 20\%$ del período
Aceptable	0	$\leq 40\%$ (ventana)
Mal	-1	$> 40\%$ o botón incorrecto

Cuadro 7: Sistema de puntuación del juego Beat Hero

#### 4.2.4. Progresión de Dificultad

- **BPM inicial:** 60
- **Compases por nivel:** configurables
- **Niveles máximos:** 3
- **En nivel máximo:** BPM aumenta +2 por compás

```

1 static void actualizar_nivel_y_bpm(void) {
2     if ((j.compases_jugados % JUEGO_COMPASES_POR_NIVEL) == 0
3         && j.nivel < JUEGO_NIVEL_MAX)
4         j.nivel++;
5
6     if (j.nivel == JUEGO_NIVEL_MAX)
7         j.bpm += 2;
8
9     j.t_compas_ms = 60000 / j.bpm;
10    j.ventana_ms = (j.t_compas_ms * JUEGO_VENTANA_PORC) / 100;
11 }
```

#### 4.2.5. Métricas y Estadísticas

El juego mantiene estadísticas detalladas:

- Puntuación total y por nivel
- Tiempo de reacción medio
- Tiempo de reacción más rápido
- Compases jugados

#### 4.2.6. Reinicio por Pulsación Larga

Una pulsación larga ( $\geq 3s$ ) en el botón 3 o 4 reinicia la partida:

```

1 if (evento == ev_PULSACION_LARGA && j.estado != DORMIR) {
2     juego_beat_iniciar();
3     return;
4 }
```

### 4.3. Validación y Pruebas

Para consultar información sobre la ejecución del proyecto, el funcionamiento en detalle del juego Beat Hero, e información sobre cómo realizar diversas pruebas en detalle; puede consultarse README\_EjecutarNuestroTestPH.pdf dentro de la carpeta del proyecto para obtener más información.

#### 4.3.1. Pruebas de Módulos

Todas las sesiones de desarrollo se completaron satisfactoriamente:

Sesión	Prueba	Resultado
1	Blink por espera activa	OK
2	Blink con temporizador	OK
3	Blink periódico + callback	OK
4	Cola FIFO de eventos	OK
5	Test de overflow de cola	OK
6	Blink con bajo consumo	OK
7	Bit Counter Strike	OK
8	Beat Hero completo	OK

Cuadro 8: Resultados de pruebas de módulos por sesión

#### 4.3.2. Test de Overflow de Cola

Con SESION en 5 se puede ejecutar un test explícito:

```

1 static void test_colas_overflow() {
2     rt_FIFO_inicializar(4);
3
4     __disable_irq();
5     for (int i = 0; i < 32; ++i) rt_FIFO_encolar(ev_VOID, 0);
6     __enable_irq();
7
8     int fin = 1; // debe alcanzarse (32 OK, no overflow).
9
10    // Overflow intencionado
11    rt_FIFO_encolar(ev_VOID, 1); // debe ir a bucle infinito por overflow
12
13    fin = -1; // nunca debe llegar aqui
14 }
```

#### 4.3.3. Verificación de Watchdog

En el estado VERIFICANDO\_SALIDA se puede descomentar un bucle infinito para probar el watchdog (línea 328 del fichero “juego\_beat.c”), después para provocar el error solo hay que pulsar el botón 3 o 4 durante la ejecución del juego:

```

1 case VERIFICANDO_SALIDA:
2     // while(1); // descomentar para comprobar watchdog
```

El watchdog de 10 segundos provoca un reset si no se alimenta.

#### 4.3.4. Mediciones de Consumo

Se realizaron capturas con Nordic PPK2 (Power Profiler Kit). Dentro de la carpeta del proyecto se puede encontrar en la subcarpeta de /contenido\_practicas\_anteriores los distintos archivos .ppk2 y algunas fotografías relacionadas a estos archivos:

- **blinkv2:** Trazado bastante plano en 6 mA con picos cuando commuta el LED/temporizador. Indica CPU siempre despierta (busy-wait).

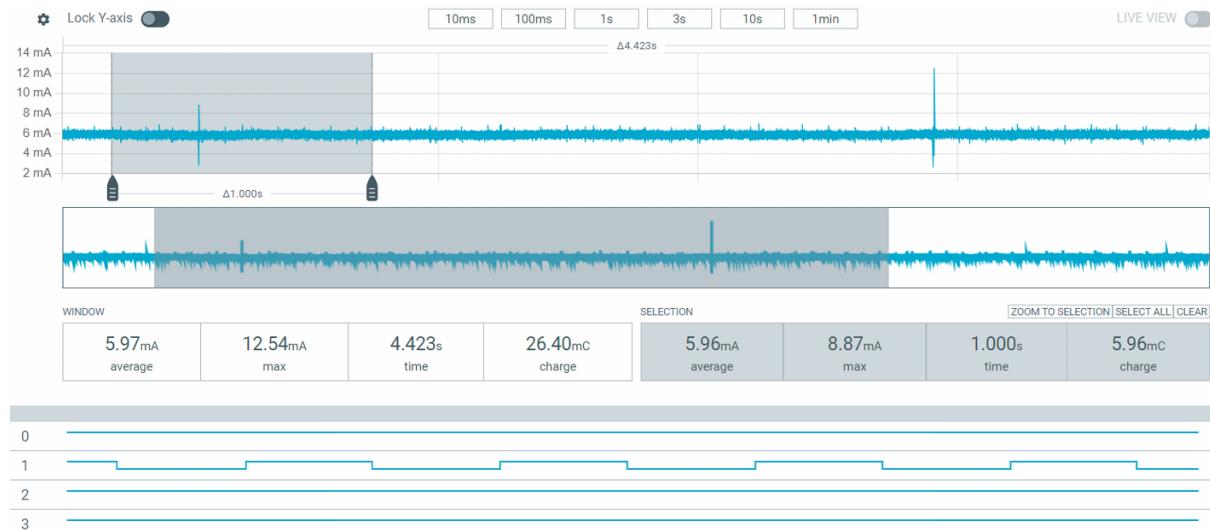


Figura 4: Medición de consumo - Blink v2 (espera activa)

- **blinkv3:** Señal con “pinchazos” estrechos: la CPU duerme y solo despierta para atender IRQ’s y commutar el LED.

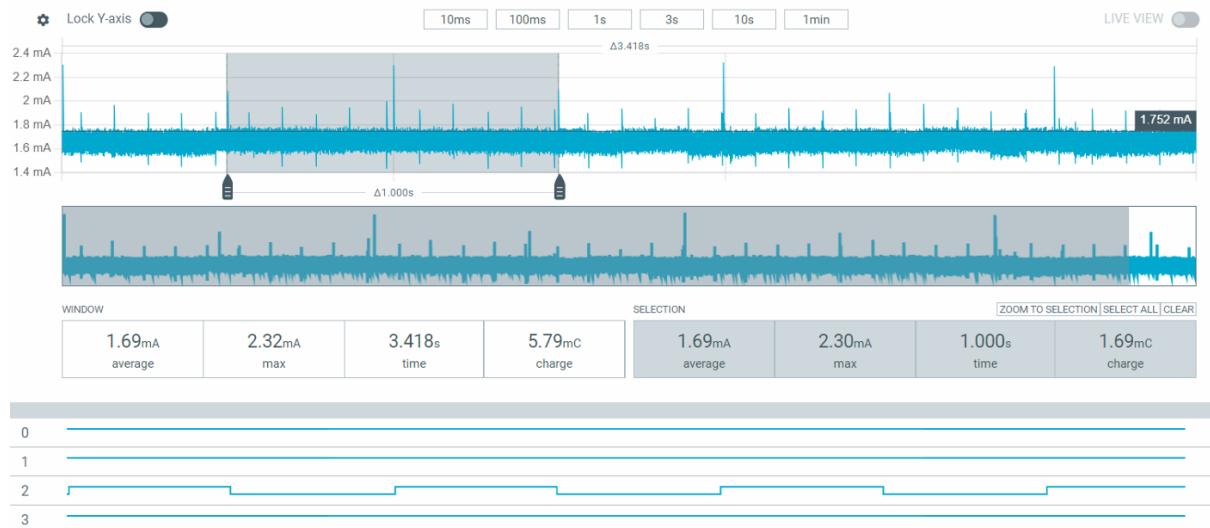


Figura 5: Medición de consumo - Blink v3 (bajo consumo con WFI)

- **blinkv3bis (despierto)**: consumo durante parpadeo activo.

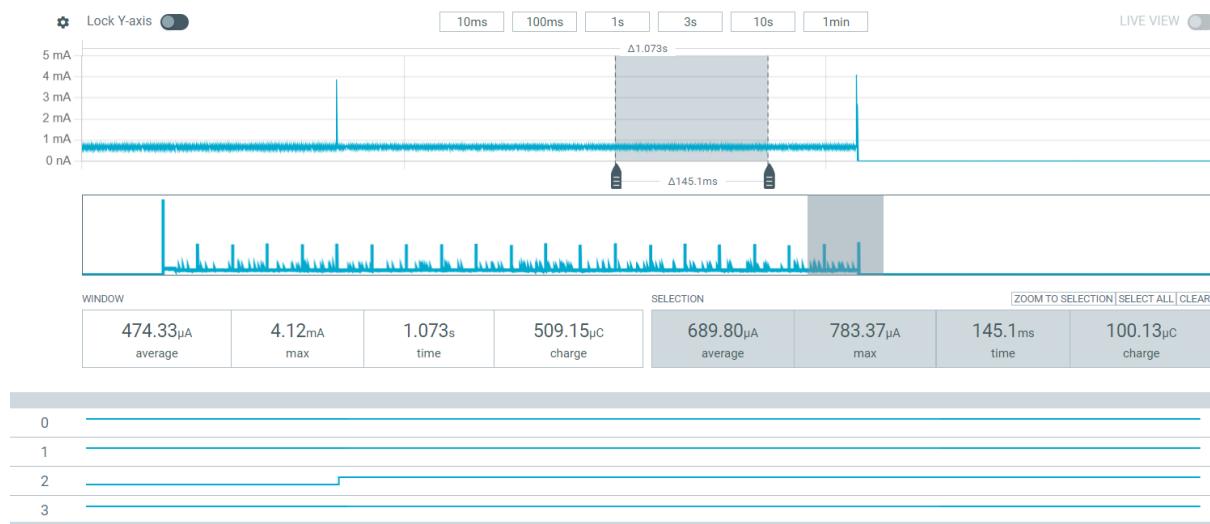


Figura 6: Medición de consumo - Blink v3 bis (modo despierto)

- **blinkv3bis (dormido)**: consumo en System OFF.

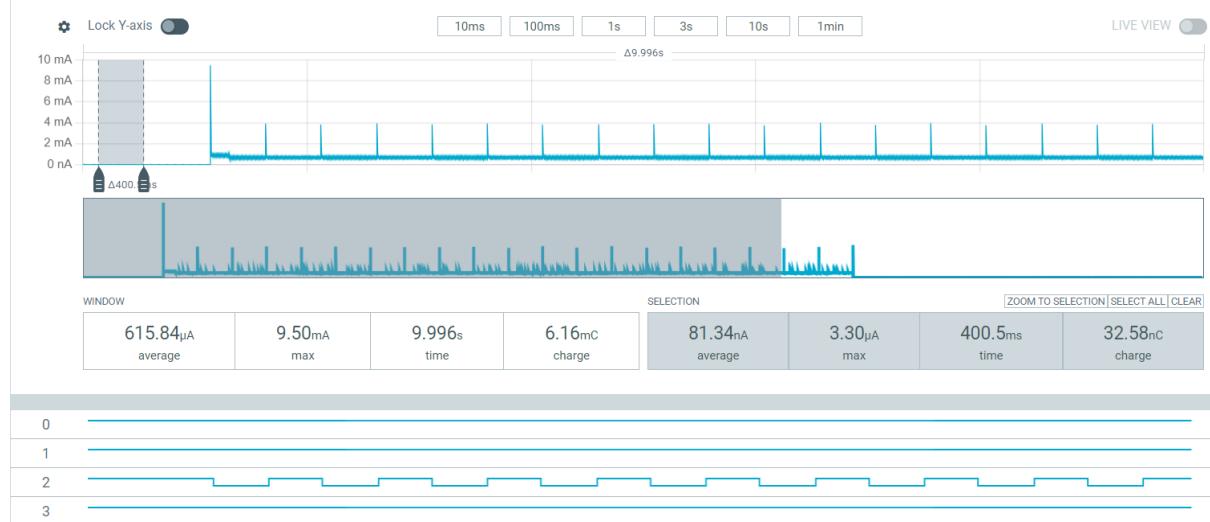


Figura 7: Medición de consumo - Blink v3 bis (modo dormido/System OFF)

■ Beat Hero:

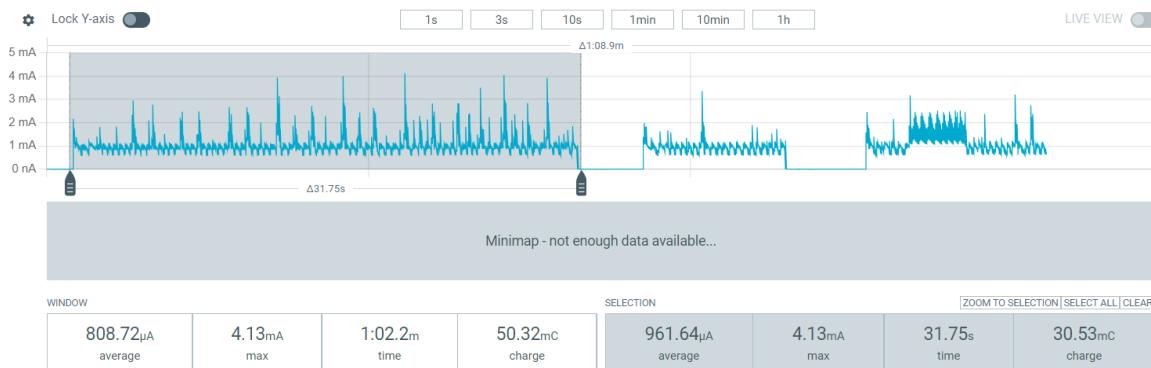


Figura 8: Medición de consumo - Beat Hero durante ejecución del juego

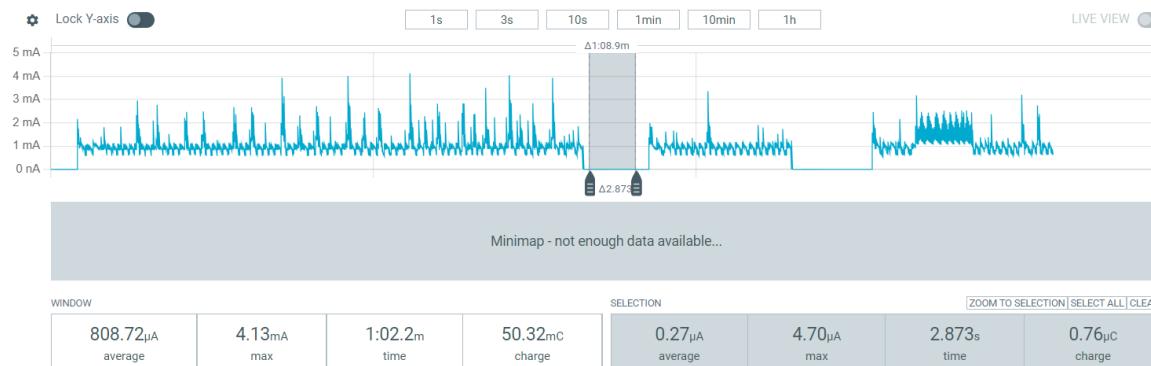


Figura 9: Medición de consumo - Beat Hero con procesador dormido

Para evaluar el comportamiento energético del sistema se han realizado mediciones de consumo sobre la placa nRF52840, diferenciando dos escenarios: ejecución activa del juego y procesador en modo dormido.

**Consumo durante la ejecución del juego:**

La medición correspondiente a una partida completa (duración: 31,75 s) muestra:

- Consumo medio: 961,64  $\mu$ A
- Consumo máximo: 4,13 mA
- Carga total: 30,53 mC

El perfil presenta un nivel base cercano a 1 mA con picos periódicos de hasta 4 mA, correspondientes a la atención de interrupciones, ejecución del planificador, gestión de eventos y activación de periféricos. Este comportamiento es coherente con un sistema orientado a eventos donde el procesador se despierta únicamente cuando existe trabajo que realizar.

**Consumo en modo dormido (WFI):**

Con el procesador en modo de bajo consumo sin eventos pendientes(duración: 2,873 s):

- Consumo medio: 0,27  $\mu$ A

- Consumo máximo: 4,70  $\mu\text{A}$
- Carga total: 0,76  $\mu\text{C}$

El consumo se sitúa en el rango de submicroamperios, una reducción de más de tres órdenes de magnitud respecto a la ejecución activa.

#### Comparación de resultados:

Estado del sistema	Consumo medio
Juego en ejecución	~962 $\mu\text{A}$
Procesador dormido	~0,27 $\mu\text{A}$

Cuadro 9: Comparación de consumo energético entre estados

El consumo en reposo es aproximadamente 3500 veces menor que durante la ejecución activa, confirmando que el diseño orientado a eventos cumple los objetivos de eficiencia energética: se elimina la espera activa, el procesador solo se mantiene despierto cuando es necesario, y se maximiza el tiempo en modo de bajo consumo sin perder capacidad de respuesta.

## 5. Conclusiones

### 5.1. Grado de Cumplimiento

Objetivo	Estado
Arquitectura por capas	✓ Cumplido
Portabilidad LPC/nRF	✓ Cumplido
Modelo orientado a eventos	✓ Cumplido
Gestión de tiempo 64 bits	✓ Cumplido
Bajo consumo	✓ Cumplido
Watchdog	✓ Cumplido
Juego Beat Hero	✓ Cumplido
Antirrebotes	✓ Cumplido

Cuadro 10: Grado de cumplimiento de objetivos del proyecto

### 5.2. Conclusiones y qué se ha aprendido

Este proyecto ha permitido alcanzar todos los objetivos planteados y adquirir competencias fundamentales en desarrollo de sistemas empotrados. A lo largo de las ocho sesiones de trabajo, hemos aprendido a diseñar e implementar una arquitectura software modular de cinco capas (HAL, drivers, runtime, servicios y aplicación) que garantiza la portabilidad entre diferentes plataformas ARM, comprendiendo la importancia de la abstracción de hardware y la separación de responsabilidades.

Hemos adquirido experiencia práctica en programación orientada a eventos, implementando un sistema de gestión de eventos con cola FIFO circular y suscripciones por prioridad, lo que nos ha enseñado a manejar la concurrencia mediante secciones críticas y a evitar condiciones de carrera. El desarrollo del sistema de alarmas software nos ha permitido comprender la gestión temporal en sistemas empotrados, incluyendo la extensión de contadores de 32 bits a 64 bits mediante técnicas de software. Además, hemos aprendido técnicas de optimización energética mediante modos de bajo consumo (WFI, System OFF) y hemos implementado mecanismos de robustez

como el watchdog hardware para recuperación ante bloqueos.

La implementación exitosa de los juegos Beat Hero y Bit Counter Strike demuestra la viabilidad del sistema completo y nos ha permitido aplicar todos estos conceptos en un proyecto práctico e integrador, desarrollando competencias en depuración de sistemas empotrados, uso de herramientas como Keil µVision, medición de consumo con Nordic PPK2, y comprensión de las diferencias entre plataformas de hardware.

### 5.3. Notas de Autoevaluación

Nombre	NIP	Nota	Comentarios
Fernando	897113	8	He aprendido mucho sobre sistemas emportados y ha sido un placer trabajar por primera vez con mi compañero Guillermo.
Guillermo	896594	8	El llevar a cabo un proyecto como este donde la carga de trabajo ha sido considerablemente superior a lo que estamos acostumbrados ha supuesto un gran reto. Sin embargo, considero que he aprendido mucho en cuanto a organización y coordinación, ya que aunque era la primera vez que trabaja con mi compañero Fernando, hemos logrado cumplir con el objetivo entre los dos.

Cuadro 11: Autoevaluación de los autores del proyecto

## Referencias

- NXP Semiconductors. *UM10275: LPC2104/05/06 User Manual* (Rev. 02). NXP B.V., 8 de abril de 2009. Disponible en: [https://www.keil.com/dd/docs/datasheets/philips/user\\_manual\\_lpc2104\\_2105\\_2106.pdf](https://www.keil.com/dd/docs/datasheets/philips/user_manual_lpc2104_2105_2106.pdf)
- Nordic Semiconductor. *nRF52840 Product Specification v1.10* (4413 417). Nordic Semiconductor ASA, 4 de julio de 2024. [En línea]. Disponible en: [https://docs.nordicsemi.com/bundle/ps\\_nrf52840/page/keyfeatures\\_html5.html](https://docs.nordicsemi.com/bundle/ps_nrf52840/page/keyfeatures_html5.html)
- Nordic Semiconductor. *nRF52840 DK User Guide v1.0.0* (4440 050). Nordic Semiconductor ASA, 3 de diciembre de 2020.
- Nordic Semiconductor. *Power Profiler Kit II User Guide*. Nordic Semiconductor ASA, 2020.
- Arm Limited. *DUI 0553B: Cortex-M4 Devices Generic User Guide*. Arm Limited, 3 de agosto de 2011.
- Arm Limited. *100166\_0001\_00\_en: ARM Cortex-M4 Processor Technical Reference Manual* (Revision r0p1). Arm Limited, 23 de febrero de 2015.
- Arm Limited. *DDI 0403E.e: Arm v7-M Architecture Reference Manual*. Arm Limited, 15 de febrero de 2021.
- ARM Limited. *ARM7TDMI Technical Reference Manual*. ARM Limited, 1995.
- Keil. *μVision User's Guide*. ARM Keil, 2024.
- Profesorado de la asignatura "Proyecto Hardware". *Material docente y guías de laboratorio*. Universidad de Zaragoza, 2025.

## Anexos

### Anexo A: Estadísticas

#### Estadísticas de la Cola FIFO

El módulo `rt_fifo.c` mantiene estadísticas de eventos que son accesibles públicamente mediante la función `rt_FIFO_estadisticas()`:

- `estadisticas[EVENT_TYPES]`: contador de eventos encolados por tipo
- `total`: total histórico de eventos encolados

#### Uso:

```
1 uint32_t total_eventos = rt_FIFO_estadisticas(ev_VOID);
2 uint32_t eventos_boton = rt_FIFO_estadisticas(ev_BOTON_PULSAR);
```

#### Métricas de Latencia del Gestor de Eventos

El gestor de eventos `rt_GE.c` calcula métricas de latencia internamente para análisis de rendimiento:

- `tiempo_max_sin_tratar`: máxima latencia entre encolado y procesamiento
- `media_tiempo_sin_tratar`: latencia media acumulada
- `eventos_tratados`: contador total de eventos procesados
- `tiempo_sin_tratar`: acumulador de latencia total

**Nota:** Estas variables son internas al módulo y no están expuestas mediante una API pública. Solo son accesibles mediante debugger para diagnóstico.

#### Estadísticas del Juego Beat Hero

El juego Beat Hero (`juego_beat.c`) mantiene estadísticas propias de rendimiento del jugador:

- `puntuacion`: puntuación total acumulada
- `puntuacion_por_compas`: puntuación media por compás
- `puntuacion_por_nivel[4]`: puntuación acumulada por cada nivel
- `tiempo_reaccion_total`: suma de todos los tiempos de reacción
- `tiempo_reaccion_medio_ms`: tiempo de reacción medio
- `tiempo_reaccion_mas_rapido_ms`: mejor tiempo de reacción registrado

Estas estadísticas se actualizan en tiempo real durante la partida y se utilizan para evaluar el rendimiento del jugador.

## Anexo B: Juego Beat Hero (juego\_beat.c)

```

1 #include "juego_beat.h"
2 #include "drv_leds.h"
3 #include "svc_alarmas.h"
4 #include "drv_tiempo.h"
5 #include "board.h"
6 #include "drv_consumo.h"
7 #include "drv_random.h"
8 #include <stdint.h>
9 #include <stdbool.h>
10 #include <stdlib.h>
11
12 // =====
13 // CONSTANTES
14 // =====
15 #define JUEGO_BPM_INICIAL 60
16 #define JUEGO_COMPASES_MAX 30
17 #define JUEGO_PUNTOS_MIN -5
18 #define JUEGO_VENTANA_PORC 40
19 #define JUEGO_PRECISION_10 10
20 #define JUEGO_PRECISION_20 20
21 #define JUEGO_COMPASES POR_NIVEL 7
22 #define JUEGO_TIMEOUT_INACTIVIDAD_MS 10000
23 #define JUEGO_NIVEL_MAX 4
24
25 #define ANIM_PARPADEO_MS 500
26 #define ANIM_FIN_MS 300
27
28 // ----- Estado interno -----
29 typedef enum {
30     INICIO = 0,
31     MOSTRAR_SECUENCIA = 1,
32     ESPERAR_ENTRADA = 2,
33     VERIFICANDO_SALIDA = 3,
34     FIN_PARTIDA = 4,
35     DORMIR = 5
36 } juego_estado_t;
37
38 typedef struct {
39     juego_estado_t estado;
40     uint8_t compas[3];
41     uint8_t nivel;
42     uint8_t bpm;
43     uint32_t t_compas_ms;
44     uint32_t ventana_ms;
45
46     int8_t compases_jugados;
47
48     uint32_t timestamp_inicio;
49     uint8_t patron_recibido;
50     bool primera_pulsacion;
51     uint32_t timestamp_primera_pulsacion;
52
53     uint8_t paso_animacion;
54     bool anim_exito;
55
56     //----Estadísticas-----
57     int32_t puntuacion;
58     uint8_t puntuacion_por_compas;
59     uint8_t puntuacion_por_nivel[4];
60     uint32_t tiempo_reaccion_total;
61     uint32_t tiempo_reaccion_medio_ms;

```

```

62     uint32_t tiempo_reaccion_mas_rapido_ms;
63 } juego_t;
64
65 static juego_t j;
66
67 // ----- Helpers -----
68
69 static void juego_apagar.todos(void){
70     for (uint8_t i = 1; i <= LEDS_NUMBER; ++i) drv_led_establecer((LED_id_t)i,
71         LED_OFF);
72 }
73
74 static void juego_encender.todos(void){
75     for (uint8_t i = 1; i <= LEDS_NUMBER; ++i) drv_led_establecer((LED_id_t)i,
76         LED_ON);
77 }
78
79 static void juego_reprogramar(uint32_t retardo_ms){
80     svc_alarma_activar(svc_alarma_codificar(0, retardo_ms, 0), ev_JUEGO_TICK, 0)
81     ;
82 }
83
84 static void juego_resetear_inactividad(void) {
85     svc_alarma_activar(svc_alarma_codificar(0, JUEGO_TIMEOUT_INACTIVIDAD_MS, 0),
86     ev_INACTIVIDAD, 0);
87 }
88
89 // ----- Lógica -----
90
91 static uint8_t generar_compas(void){
92     static uint8_t ultimo_generado = 0;
93     uint32_t r;
94     uint8_t resultado = 0;
95
96     do {
97         r = drv_random_generar_rango(4); // Genera 0, 1, 2, 3
98
99         switch (j.nivel) {
100             case 1:
101                 //Nivel 1: SOLO un LED encendido (1 o 2).
102                 //No se permiten vacíos (0) ni dobles (3).
103                 if (r == 0) resultado = 1;
104                 else if (r == 3) resultado = 2;
105                 else resultado = (uint8_t)r;
106                 break;
107
108             case 2:
109                 //Nivel 2: Se permiten compases sin leds (0).
110                 //NO se permiten dobles (3).
111                 if (r == 3) resultado = 0;
112                 else resultado = (uint8_t)r;
113                 break;
114
115             default:
116                 //Nivel 3 y 4: Permitir dos LEDs (3).
117                 resultado = (uint8_t)r;
118                 break;
119         }
120
121         //En nivel 1 forzamos alternancia para que sea visualmente claro.
122         if (j.nivel == 1 && ultimo_generado != 0 && resultado == ultimo_generado)
123             {
124                 //Si sale repetido en nivel 1, forzamos el contrario.
125             }
126     }
127 }
```

```

120         resultado = (resultado == 1) ? 2 : 1;
121     }
122
123 } while (resultado == ultimo_generado && j.nivel > 1); //Evitar repetición
124   exacta en niveles altos.
125
126 ultimo_generado = resultado;
127 return resultado;
128 }
129
130 static void avanzar_compas(void){
131     j.compas[0] = j.compas[1];
132     j.compas[1] = j.compas[2];
133     j.compas[2] = generar_compas();
134 }
135
136 static void mostrar_compases(void){
137     juego_apagar_todos();
138     //ARRIBA (Leds 1 y 2).
139     if (j.compas[2] & 0x01) drv_led_establecer(1, LED_ON);
140     if (j.compas[2] & 0x02) drv_led_establecer(2, LED_ON);
141
142     //ABAJO (Leds 3 y 4).
143     if (j.compas[1] & 0x01) drv_led_establecer(3, LED_ON);
144     if (j.compas[1] & 0x02) drv_led_establecer(4, LED_ON);
145 }
146
147 static void procesar_pulsacion(uint32_t boton_id) {
148     uint32_t ahora = drv_tiempo_actual_ms();
149     if (!j.primera_pulsacion) {
150         j.primera_pulsacion = true;
151         j.timestamp_primera_pulsacion = ahora;
152         j.patron_recibido = 0;
153     }
154     if (boton_id == 1) j.patron_recibido |= 0x01;
155     if (boton_id == 2) j.patron_recibido |= 0x02;
156 }
157
158 static void evaluar_ronda(void){
159     if (!j.primera_pulsacion) {// Si no pulsó nada...
160         if (j.compas[0] != 0) j.puntuacion--;
161         return;
162     }
163
164     uint32_t tiempo = j.timestamp_primera_pulsacion - j.timestamp_inicio;
165
166     //Fuera de ventana (>40%): -1 punto.
167     if (tiempo > j.ventana_ms) {
168         j.puntuacion -= 1;
169         return;
170     }
171
172     //Patrón incorrecto: -1 punto.
173     uint8_t esperado = j.compas[0];
174     if (j.patron_recibido != esperado) {
175         j.puntuacion -= 1;
176         return;
177     }
178
179     //Calcular precisión.
180     uint32_t porcentaje = (tiempo * 100) / j.t_compas_ms;
181
182     //Asignación de puntos:

```

```

182     if (porcentaje <= JUEGO_PRECISION_10) {
183         j.puntuacion += 2; //+2 si 10%
184     }
185     else if (porcentaje <= JUEGO_PRECISION_20) {
186         j.puntuacion += 1; //+1 si 20%
187     }
188     //0 si del 20 al 40% (no hacemos nada).
189
190     // Actualizar estadísticas
191     j.puntuacion_por_nivel[j.nivel - 1] += j.puntuacion;
192     if (j.compases_jugados > 0) j.puntuacion_por_compas = j.puntuacion / j.
193         compases_jugados;
194     j.tiempo_reaccion_total += tiempo;
195     if (j.compases_jugados > 0) j.tiempo_reaccion_medio_ms = j.
196         tiempo_reaccion_total / j.compases_jugados;
197     if (tiempo < j.tiempo_reaccion_mas_rapido_ms) j.
198         tiempo_reaccion_mas_rapido_ms = tiempo;
199 }
200
201 static void actualizar_nivel_y_bpm(void){
202     //Si se han superado todos los compases del nivel se pasa al siguiente
203     //si aún quedan.
204     if ((j.compases_jugados % JUEGO_COMPASES_POR_NIVEL) == 0 && j.nivel <
205         JUEGO_NIVEL_MAX)
206         j.nivel++;
207
208     if (j.nivel == JUEGO_NIVEL_MAX) j.bpm += 2; //Aumenta dificultad.
209
210     j.t_compas_ms = 60000 / j.bpm;
211     j.ventana_ms = (j.t_compas_ms * JUEGO_VENTANA_PORC) / 100;
212 }
213
214 // ----- Interfaz pública -----
215
216 void juego_beat_iniciar(void){
217     juego_apagar_todos();
218     j.nivel = 1;
219     j.bpm = JUEGO_BPM_INICIAL;
220     j.puntuacion = 0;
221     j.puntuacion_por_compas = 0;
222     for (uint8_t i=0; i<JUEGO_NIVEL_MAX; i++) j.puntuacion_por_nivel[i] = 0;
223     j.tiempo_reaccion_total = 0;
224     j.tiempo_reaccion_medio_ms = 0;
225     j.tiempo_reaccion_mas_rapido_ms = j.ventana_ms; //no puede reaccionar má
226     s lento que la ventana porque perdería un punto.
227     j.compases_jugados = -1; //comienza en -1 porque tiene que bajar el primer
228     //pixel hasta abajo para empezar.
229     j.t_compas_ms = 60000/ j.bpm;
230     j.patron_recibido = 0;
231     j.primer_pulsacion = false;
232     j.timestamp_primer_pulsacion = 0;
233
234     j.compas[0] = 0;
235     j.compas[1] = 0;
236     j.compas[2] = generar_compas();
237
238     juego_resetear_inactividad();
239
240     j.paso_animacion = 0;
241     j.estado = INICIO;
242     juego_encender.todos();
243     juego_reprogramar(ANIM_PARPADEO_MS);

```

```

238 }
239
240 void juego_beat_actualizar(EVENTO_T evento, uint32_t auxData){
241
242     //Si vence el periodo de inactividad se duerme.
243     if (evento == ev_INACTIVIDAD && j.estado != DORMIR) {
244         juego_apagar.todos();
245         j.estado = DORMIR;
246         juego_reprogramar(1);
247         return;
248     }
249     //Si se detecta una pulsación larga se inicia nueva partida.
250     if (evento == ev_PULSACION_LARGA && j.estado != DORMIR) {
251         juego_beat_iniciar();
252         return;
253     }
254
255     switch (j.estado) {
256         case INICIO:
257             if (evento == ev_JUEGO_TICK) {
258                 //Realizar animación comienzo partida.
259                 j.paso_animacion++;
260                 switch(j.paso_animacion) {
261                     case 1: juego_apagar.todos(); juego_reprogramar(
262                         ANIM_PARPADEO_MS); break;
263                     case 2: juego_encender.todos(); juego_reprogramar(
264                         ANIM_PARPADEO_MS); break;
265                     case 3: juego_apagar.todos(); juego_reprogramar(200);
266                         break;
267                     default:
268                         //Cuando acaba la animación se
269                         //pasa a MOSTRAR_SECUENCIA.
270                         j.estado = MOSTRAR_SECUENCIA;
271                         juego_reprogramar(1);
272                         break;
273
274         case MOSTRAR_SECUENCIA:
275             if (evento == ev_JUEGO_TICK) {
276                 //Se muestra la secuencia de leds al jugador y se
277                 //pasa a esperar a entrada.
278                 mostrar_compas();
279                 j.timestamp_inicio = drv_tiempo_actual_ms();
280                 j.patron_recibido = 0;
281                 j.primera_pulsacion = false;
282                 juego_reprogramar(j.t_compas_ms);
283                 j.estado = ESPERAR_ENTRADA;
284             }
285             break;
286
287         case ESPERAR_ENTRADA:
288             if (evento == ev_BOTON_PULSAR) {
289                 //Si llega una pulsación se resetea la
290                 //inactividad.
291                 juego_resetear_inactividad();
292                 //Si se pulsa el botón 3 o 4 significa que se
293                 //acaba la partida o se reinicia
294                 //así que se pasa a VERIFICANDO_SALIDA
295                 if (auxData >= 3) { // Salir
296                     juego_apagar.todos();
297                     j.estado = VERIFICANDO_SALIDA;
298                 }
299             }
300         }
301     }
302 }
```

```

294         juego_reprogramar(3100); //más de 3 segundos para que de
295             tiempo a pulsación reinicio
296             return;
297         }
298         // Si no se procesa la pulsación del botón para
299             luego ver si ha acertado el jugador o no
300         if (auxData == 1 || auxData == 2) procesar_pulsacion(auxData);
301
302     } else if (evento == ev_JUEGO_TICK) {
303         //Cuando vence la reprogramación con el compás
304             se calcula la puntuacion y estadísticas.
305         j.compases_jugados++;
306         evaluar_ronda();
307         avanzar_compas();
308             //Actualizar nivel, si procede.
309         actualizar_nivel_y_bpm();
310
311         //Fin de partida si llega al máximo de compases o
312             si hace una mala puntuación.
313         if (j.compases_jugados >= JUEGO_COMPASES_MAX || j.puntuacion <=
314             JUEGO_PUNTOS_MIN) { //comentar "|| j.puntuacion <=
315             JUEGO_PUNTOS_MIN)" para no perder por puntos y ver apagado
316             por inactividad.
317         j.estado = FIN_PARTIDA;
318
319         if (j.compases_jugados >=
320             JUEGO_COMPASES_MAX) {
321             j.anim_exito = true; //Ganar.
322         } else {
323             j.anim_exito = false; //Perder.
324         }
325         //Se prepara la animación de fin de
326             partida.
327         j.paso_animacion = 0;
328         juego_reprogramar(1);
329     } else {
330         //Si no ha acabado se pasa a la
331             siguiente ronda/compás.
332         j.estado = MOSTRAR_SECUENCIA;
333         juego_reprogramar(1);
334     }
335     break;
336     case VERIFICANDO_SALIDA:
337         //while(1); //descomentar para comprobar el whatchdog
338
339         //Si llega el evento de pulsación larga: REINICIAR
340         if (evento == ev_PULSACION_LARGA) {
341             juego_beat_iniciar();
342
343             //Si se acaba el tiempo (Tick de 3100ms) y no llegó pulsación larga:
344                 fin de partida.
345             else if (evento == ev_JUEGO_TICK) {
346                 j.estado = FIN_PARTIDA;
347                 j.paso_animacion = 0;
348                 juego_reprogramar(1);
349             }
350             break;
351
352         case FIN_PARTIDA:
353             if (evento == ev_JUEGO_TICK) {
354                 // Mostrar animación
355                 j.paso_animacion++;

```

```
346     if (j.paso_animacion < 8) {
347         if (j.paso_animacion % 2 != 0) {
348             //Distinguir animaciones.
349             if (j.anim_exito) {
350                 juego_encender_todos(); //VICTORIA, todo luz.
351             } else {
352                 //DERROTA:Cruz Leds 1 y 4
353                 juego_apagar_todos();
354                 drv_led_establecer(1, LED_ON);
355                 drv_led_establecer(4, LED_ON);
356             }
357         }
358         else juego_apagar_todos();
359
360         juego_reprogramar(ANIM_FIN_MS);
361     } else {
362         //Cuando se acaba la animación pasa a
363         //dormirse.
364         j.estado=DORMIR;
365         juego_reprogramar(1);
366     }
367     break;
368
369 case DORMIR:
370     juego_apagar_todos();
371     drv_consumo_dormir();
372     break;
373 }
374 }
```

### Anexo C: Gestor de Eventos (rt\_GE.c)

```

1 #include "rt_fifo.h"
2 #include "drv_tiempo.h"
3 #include "drv_monitor.h"
4 #include "drv_consumo.h"
5 #include "rt_GE.h"
6 #include "svc_GE.h"
7 #include "rt_evento_t.h"
8 #include "svc_alarmas.h"
9 #include "board.h"
10 #include "hal_ext_int.h"
11 #include "drv_WDT.h"
12
13
14 // Estructura para almacenar las suscripciones
15 uint32_t rt_monitor_overflow;
16 GE_suscripcion_t ge_tabla[EVENT_TYPES];
17 Tiempo_us_t tiempo_max_sin_tratar;
18 uint32_t eventos_tratados;
19 Tiempo_us_t tiempo_sin_tratar;
20 Tiempo_us_t media_tiempo_sin_tratar;
21
22
23
24 void rt_GE_iniciar(uint32_t monitor_overflow){
25     tiempo_max_sin_tratar = 0;
26     eventos_tratados = 0;
27     media_tiempo_sin_tratar = 0;
28     tiempo_sin_tratar = 0;
29     rt_monitor_overflow = monitor_overflow;
30     for (uint8_t i = 0; i < EVENT_TYPES; i++) {
31         ge_tabla[i].num_suscritos = 0;
32         for (uint8_t j = 0; j < rt_GE_MAX_SUSCRITOS; j++) {
33             ge_tabla[i].lista_callbacks[j] = NULL;
34         }
35     }
36 }
37
38
39
40 void rt_GE_lanzador(){
41
42     svc_alarma_activar(svc_alarma_codificar(0,20*1000,0), ev_INACTIVIDAD, 0); // 
43     // alarma por inactividad a los 20 segundos sin hacer nada.
44     EVENTO_T id_ev;
45     uint32_t aux;
46     Tiempo_us_t ts;
47     while(1){
48
49         drv_WDT_alimentar(); //vamos alimentando al watchdog
50
51         //si hay eventos en FIFO
52         if(rt_FIFO_extraer(&id_ev, &aux, &ts) != (uint8_t)-1){
53             //Actualizar estadísticas
54             Tiempo_us_t ahora = drv_tiempo_actual_us();
55             Tiempo_us_t delta = ahora - ts;
56             eventos_tratados++;
57             tiempo_sin_tratar += delta;
58             media_tiempo_sin_tratar = tiempo_sin_tratar / eventos_tratados;
59             if (delta > tiempo_max_sin_tratar) tiempo_max_sin_tratar = delta
60             ;
61             //recorer fila del evento llamando funciones
62         }
63     }
64 }
```

```

60         if ((uint8_t)id_ev < EVENT_TYPES) {
61             for (uint8_t i = 0; i < ge_tabla[(uint8_t)id_ev].num_suscritos;
62                 i++) {
63                 if (ge_tabla[(uint8_t)id_ev].lista_callbacks[i]
64                     != NULL) {
65                     ge_tabla[(uint8_t)id_ev].lista_callbacks[i](
66                         id_ev, aux);
67                 }
68             }
69         } else{
70             //sino esperar
71             drv_consumo_esperar();
72         }
73     }
74
75 //helper
76 static void preparar_despertar_inactividad(void){
77 #if BUTTONS_NUMBER > 0
78     for (uint8_t i = 1; i <= BUTTONS_NUMBER; ++i) {
79         hal_ext_int_habilitar(i);    // SENSE=LOW en TODOS los botones
80     }
81 #endif
82 }
83
84
85 static uint32_t contador_alarma = 0;
86
87 //Reprograma
88 void rt_GE_actualizar(EVENTO_T ID_EVENTO, uint32_t auxData){
89
90     switch((uint8_t)ID_EVENTO){
91         case ev_INACTIVIDAD:
92             preparar_despertar_inactividad();
93             drv_consumo_dormir();
94             break;
95
96         case ev_BOTON_PULSAR:
97             contador_alarma++;
98             svc_alarma_activar(
99                 svc_alarma_codificar(0, 20000, 0),
100                 ev_INACTIVIDAD,
101                 contador_alarma
102             );
103             break;
104
105         default:
106             break;
107     }
108 }
```

## Anexo D: Cola FIFO (rt\_fifo.c)

```

1 #include "rt_fifo.h"
2 #include "drv_tiempo.h"
3 #include "drv_monitor.h"
4 #include "rt_sc.h"
5
6 // Parmetros de la cola.
7 #ifndef RT_FIFO_CAPACITY
8 #define RT_FIFO_CAPACITY 32
9 #endif
10
11
12 // Estado interno.
13 typedef struct {
14     EVENTO eventos_encolados[RT_FIFO_CAPACITY];
15     volatile uint32_t head;                                // puntero xima
16     posicion libre para escribir
17     volatile uint32_t tail;                               // puntero xima
18     posicion con dato para leer (main)
19     uint32_t estadisticas[EVENT_TYPES];                // contadores por tipo
20     uint32_t total;                                     // total
21     encolados historico
22     uint32_t mon_overflow;                            // monitor a marcar
23     en overflow (0 => ninguno)
24     volatile uint32_t contador;                      // contador actual de
25     elementos encolados del 1 al RT_FIFO_CAPACITY, 0 si cola vacia
26 } fifo_t;
27
28
29 static fifo_t cola;
30
31 void rt_FIFO_inicializar(uint32_t monitor_overflow) {
32     cola.head = 0;
33     cola.tail = 0;
34     cola.contador = 0;
35     for (uint32_t i = 0; i < EVENT_TYPES; ++i) cola.estadisticas[i] = 0;
36     cola.total = 0;
37     cola.mon_overflow = monitor_overflow;
38 }
39
40 void rt_FIFO_encolar(uint32_t ID_evento, uint32_t auxData) {
41     // Entrar en sección crítica
42     rt_sc_estado_t sc = rt_sc_entrar();
43
44     if (cola.contador == RT_FIFO_CAPACITY) {
45         if (cola.mon_overflow) drv_monitor_marcar(cola.mon_overflow);
46         while(true){ /* overflow -> bucle infinito para diagnóstico */ }
47     }
48
49     uint32_t pos = cola.head;
50     cola.eventos_encolados[pos].ID_EVENTO = (EVENTO_T)ID_evento;
51     cola.eventos_encolados[pos].auxData = auxData;
52     cola.eventos_encolados[pos].TS = drv_tiempo_actual_us();
53
54     cola.head = (pos + 1) % RT_FIFO_CAPACITY;
55     cola.contador++;
56
57     // Estadísticas

```

```
57     if (ID_evento < EVENT_TYPES) cola.estadisticas[ID_evento]++;
58     cola.total++;
59
60     //salir de la sección crítica
61     rt_sc_salir(sc);
62 }
63
64
65 uint8_t rt_FIFO_extraer(EVENTO_T *ID_evento, uint32_t *auxData, Tiempo_us_t *TS)
66 {
67
68     //entrar en sección crítica
69     rt_sc_estado_t sc = rt_scEntrar();
70
71     uint32_t t = cola.tail;
72     if (cola.contador == 0){
73         rt_sc_salir(sc);
74         return (uint8_t)-1;
75     }
76
77     if (ID_evento) *ID_evento = cola.eventos_encolados[t].ID_EVENTO;
78     if (auxData) *auxData = cola.eventos_encolados[t].auxData;
79     if (TS) *TS = cola.eventos_encolados[t].TS;
80
81     cola.tail = (t + 1) % RT_FIFO_CAPACITY;
82     cola.contador--;
83
84     //devolver cantidad de eventos a n sin procesar tras la extracción.
85     uint32_t pendientes = cola.contador;
86     if (pendientes > 254) pendientes = 254;
87
88     //salir de la sección crítica
89     rt_sc_salir(sc);
90
91     return (uint8_t)pendientes;
92 }
93
94 uint32_t rt_FIFO_estadisticas(EVENTO_T ID_evento) {
95     if (ID_evento == ev_VOID) return cola.total;
96     if ((uint32_t)ID_evento < EVENT_TYPES) return cola.estadisticas[(uint32_t)
97         ID_evento];
98     return 0;
99 }
```

## Anexo E: Random LPC (hal\_random\_lpc.c)

```

1 #include "hal_random.h"
2 #include <LPC210x.H>
3
4 /*
5  * Necesitamos acceso a algn contador de tiempo para "simular" entropia
6  * Se asume que hal_tiempo ha iniciado el Timer 1.
7  * Si no, devolveremos un valor fijo y dependeremos de la semilla manual del
8  * main.
9 */
10 void hal_random_iniciar(void) {
11     //En el LPC2105 no hay hardware especifico de generador aleatorio a
12     //iniciar.
13 }
14 uint8_t hal_random_generar_u8(void) {
15     //Usa el valor actual del Timer 1 (T1TC) como fuente de "ruido".
16     uint32_t entropia_simulada = T1TC;
17
18     //Cogemos el byte bajo.
19     return (uint8_t)(entropia_simulada & 0xFF);
20 }
21 }
```

## Anexo F: Random nRF (hal\_random\_nrf.c)

```

1 #include "hal_random.h"
2 #include <nrf.h>
3
4 void hal_random_iniciar(void) {
5     /*
6      * Configurar el generador de numeros aleatorios.
7      * Activar corrección de sesgo.
8      */
9     NRF_RNG->CONFIG = RNG_CONFIG_DERCEN_Enabled;
10
11     //Arrancar la tarea.
12     NRF_RNG->TASKS_START = 1;
13 }
14
15 uint8_t hal_random_generar_u8(void) {
16     //Limpiar evento previo por seguridad.
17     NRF_RNG->EVENTS_VALRDY = 0;
18
19     // Esperar a que haya un valor listo. El tiempo es indeterminado pero
20     // r pido para 1 byte.
21     while (NRF_RNG->EVENTS_VALRDY == 0);
22
23     //Limpiar evento para la próxima lectura
24     NRF_RNG->EVENTS_VALRDY = 0;
25
26     //Leer el valor del registro VALUE.
27     return (uint8_t)(NRF_RNG->VALUE);
28 }
```

## Anexo G: Secciones Criticas LPC (rt\_sc\_lpc.c)

```

1 #include <LPC210x.H>
2 #include <stdint.h>
3 #include "rt_sc.h"
4
5
6 rt_sc_estado_t rt_sc_entrar(void){
7     __disable_irq();
8
9     //Para esta práctica no usamos el valor previo, así que devolvemos 0.
10    return 0;
11 }
12
13 void rt_sc_salir(rt_sc_estado_t estado_prev){
14     (void)estado_prev;    //No lo usamos en esta versión simple.
15     __enable_irq();
16 }
```

## Anexo H: Secciones Criticas nRF (rt\_sc\_nrf.c)

```

1 #include <stdint.h>
2 #include <nrf.h>
3 #include "rt_sc.h"
4
5 /*
6  * - PRIMASK = 1 => IRQs deshabilitadas
7  * - PRIMASK = 0 => IRQs habilitadas
8  */
9
10 rt_sc_estado_t rt_sc_entrar(void)
11 {
12     //Guardamos el estado previo.
13     uint32_t primask = __get_PRIMASK();
14     //Deshabilitamos interrupciones.
15     __disable_irq();
16     return primask;
17 }
18
19 void rt_sc_salir(rt_sc_estado_t estado_prev)
20 {
21     //Restauramos exactamente el estado previo.
22     __set_PRIMASK(estado_prev);
23 }
```

## Anexo I: Driver de Botones (drv\_botones.c)

```

1 #include "drv_botones.h"
2 #include "svc_GE.h"
3 #include "board.h"
4 #include "hal_ext_int.h"
5 #include "svc_alarmas.h"
6 #include "drv_tiempo.h"
7
8 #define RETARDO_REBOTE_MS 50      // Tiempo rebote presión
9 #define RETARDO_SOLTAR_MS 50      // Tiempo rebote al soltar
10 #define RETARDO_ENCUESTA_MS 20    // Tiempo encuesta periódica (revisar si sigue
11     pulsado)
12 #define PULSACION_LARGA 3000     // 3 segundos como pulsación larga
13
14 typedef enum {
15     e Esperando,
16     e Salida,
17     e Rebotes,
18     e Muestreo,
19 } boton_estado_t;
20
21 typedef struct {
22     boton_estado_t estado;
23     uint8_t pin;
24     uint32_t inicio_pulsacion; // Timestamp de cuando se ha pulsado el botón
25     bool larga_enviada;
26 } boton_t;
27
28 static boton_t botones[BUTTONS_NUMBER] = {
29     {e_Salida, BUTTON_1},
30     {e_Salida, BUTTON_2},
31     {e_Salida, BUTTON_3}
32     #if BUTTON_4
33     ,
34     {e_Salida, BUTTON_4}
35     #endif
36 };
37
38 //Callback a nivel superior.
39 static drv_botones_callback_t drv_botones_callback;
40
41 void drv_botones_iniciar(drv_botones_callback_t botones_callback, EVENTO_T ev1,
42                           EVENTO_T ev2){
43     drv_botones_callback = botones_callback;
44     hal_ext_int_registrar_callback(drv_botones_pulsar_RSI);
45     hal_ext_int_iniciar();
46
47     //Estado inicial: esperando pulsaciones.
48     for (uint8_t i = 0; i < BUTTONS_NUMBER; ++i) {
49         botones[i].estado = e Esperando;
50     }
51
52     //Habilitar SENSE (LOW) en todos los botones.
53     for (uint8_t i = 1; i <= BUTTONS_NUMBER; ++i) {
54         hal_ext_int_habilitar(i);
55     }
56
57     svc_GE_suscribir(ev1, 1, drv_botones_actualizar);
58     if (ev2 != ev_VOID) {
59         svc_GE_suscribir(ev2, 1, drv_botones_actualizar);
60     }
61 }
```

```

60
61
62 //Llamada desde la RSI del HAL al detectar una pulsación.
63 void drv_botones_pulsar_RSI(uint8_t id_boton){
64
65     if (id_boton == 0 || id_boton > BUTTONS_NUMBER) return;
66
67     //Solo procesar si estamos esperando (evita crear múltiples alarmas)
68     if (botones[id_boton - 1].estado != e Esperando) {
69         return; //Ya estamos procesando este botón, ignorar
70     }
71
72     // Se pulsa el botón y se guarda su timestamp
73     botones[id_boton - 1].inicio_pulsacion = drv_tiempo_actual_ms();
74
75     //Reseteamos la "flag" de pulsación larga.
76     botones[id_boton - 1].larga_enviada = false;
77
78
79     //NOTA: Para LPC con interrupciones por nivel, la ISR ya deshabilita la
80     //interrupción.
81     //Para NRF con interrupciones por flanco, necesitamos deshabilitarla aquí.
82     //Como esta función se llama desde la ISR, la interrupción ya está
83     //deshabilitada en LPC.
84     hal_ext_int_deshabilitar(id_boton);
85
86     svc_alarma_activar(svc_alarma_codificar(0, RETARDO_REBOTE_MS, 0),
87                         ev_BOTON_RETARDO, id_boton);
88 }
89
90 void drv_botones_actualizar(EVENTO_T evento, uint32_t auxiliar){
91     uint32_t ahora; // variable para medir el tiempo pulsado del botón
92     uint8_t id_boton = (uint8_t)auxiliar;
93
94     //Botón fuera de rango? return...
95     if (id_boton == 0 || id_boton > BUTTONS_NUMBER) {
96         return;
97     }
98
99     switch (evento) {
100
101         //Evento interno: timeout de las alarmas de rebote/soltar.
102         case ev_BOTON_RETARDO:
103             switch (botones[id_boton - 1].estado){
104
105                 //Acabamos de detectar RSI y estamos en antirrebotes.
106                 case e_rebotes:
107                     if (hal_ext_int_obtener_estado(id_boton)) {
108                         //Sigue pulsado después del retardo: pulsaci
109                         //ón válida.
110                         botones[id_boton - 1].estado = e_muestreo;
111
112                         if (drv_botones_callback) {
113                             drv_botones_callback(ev_BOTON_PULSAR, id_boton);
114                         }
115
116                         //Programar alarma para comprobar periódicamente.
117                         svc_alarma_activar(svc_alarma_codificar(0,
118                                         RETARDO_ENCUESTA_MS, 0), ev_BOTON_RETARDO, id_boton)
119                         ;
120
121             }
122
123         }
124
125     }
126
127 }
```

```

117         } else {
118             //Era ruido/rebote: volver a
119             //esperar y re-habilitar.
120             botones[id_boton - 1].estado = e_esperando;
121             hal_ext_int_habilitar(id_boton);
122         }
123         break;
124
125     //Estamos esperando a que se suelte el botón.
126     case e_muestreo:
127         ahora = drv_tiempo_actual_ms();
128
129         //Comprobamos si se sigue pulsando físicamente.
130         if(hal_ext_int_obtener_estado(id_boton)) {
131
132             //Calculamos cuánto tiempo lleva pulsado.
133             uint32_t duracion = ahora - botones[id_boton - 1].
134                 inicio_pulsacion;
135
136             //Si lleva más de 3 segundos Y todavía no hemos avisado
137             //Y que venga del botón 3 o 4 (auxData >= 3).
138             if (duracion >= PULSACION_LARGA && !botones[id_boton - 1].larga_enviada && id_boton >= 3) {
139
140                 //Enviamos el evento al juego.
141                 if (drv_botones_callback) {
142                     drv_botones_callback(ev_PULSACION_LARGA,
143                         id_boton);
144                 }
145
146                 //Marcamos que ya lo enviamos para no spamear.
147                 botones[id_boton - 1].larga_enviada = true;
148             }
149
150             //Seguimos muestreando periódicamente mientras siga
151             //pulsado.
152             svc_alarma_activar(
153                 svc_alarma_codificar(0, RETARDO_ENCUESTA_MS, 0),
154                 ev_BOTON_RETARDO,
155                 id_boton
156             );
157
158         } else {
159             //Si ya no está pulsado: pasar a salida.
160             botones[id_boton - 1].estado = e_salida;
161
162             //Retardo de rebote al soltarse.
163             svc_alarma_activar(svc_alarma_codificar(0,
164                 RETARDO_SOLTAR_MS, 0), ev_BOTON_RETARDO, id_boton);
165         }
166         break;
167
168     //Tras soltar, esperamos a que se estabilice en reposo antes de
169     //rearmar SENSE.
170     case e_salida:
171         if (!hal_ext_int_obtener_estado(id_boton)) {
172             //listo para nueva pulsación.
173             botones[id_boton - 1].estado = e_esperando;
174             hal_ext_int_habilitar(id_boton);
175         } else {
176             //Si sigue pulsado, volvemos a muestreo.
177             botones[id_boton - 1].estado = e_muestreo;

```

```
171         svc_alarma_activar(svc_alarma_codificar(0,
172             RETARDO_ENCUESTA_MS, 0), ev_BOTON_RETARDO, id_boton)
173             ;
174     }
175     break;
176
177     case e Esperando:
178     default:
179         break;
180     break;
181
182     case ev_BOTON_PULSAR:
183         break;
184
185     default:
186         break;
187     }
188 }
```

## Anexo J: Servicio de Alarmas (svc\_alarmas.c)

```

59         s.cb_encolar((uint32_t)a->id_evento, a->aux);
60     }
61 }
62
63 //Operaciones públicas
64 void svc_alarma_iniciar(uint32_t monitor_overflow, void (*cb_encolar)(uint32_t
65 id_ev, uint32_t aux), EVENTO_T ev_a_notificar){
66
67     for (int i = 0; i < (int)svc_ALARMAS_MAX; ++i) {
68         s.alarmas[i].activa = false;
69         s.alarmas[i].flags = 0;
70         s.alarmas[i].restante_ms = 0;
71         s.alarmas[i].id_evento = ev_VOID;
72         s.alarmas[i].aux = 0;
73     }
74
75     s.monitor_overflow = monitor_overflow;
76     s.cb_encolar = cb_encolar;
77     s.ev_tick = ev_a_notificar;
78 }
79
80 void svc_alarma_activar(svc_alarma_flags_t flags, EVENTO_T id_evento, uint32_t
81 auxData){
82     rt_sc_estado_t sc = rt_sc_entrar();
83     //Buscamos si la alarma del evento existe y está actuiva
84     int id_alarma = buscar_por_evento(id_evento, auxData);
85
86     //Si retardo_ms == 0 => CANCELA la alarma (si existe).
87     uint32_t retardo = periodo_ms(flags);
88     if (retardo == 0) {
89         if (id_alarma >= 0) {
90             s.alarmas[id_alarma].activa = false;
91         }
92         return;
93     }
94
95     //Si no vamos a reprogramra, buscamos el siguiente espacio de alarma libre.
96     if (id_alarma < 0) id_alarma = buscar_libre();
97
98     //Si no hay libres levantamos el monitor.
99     if (id_alarma < 0) {
100         if (s.monitor_overflow) drv_monitor_marcar(s.monitor_overflow);
101         while(true){ /* Todas las alarmas ocupadas */ }
102     }
103
104     //Si repogramamos o creamos la alarma, rellenamos con los nuevos datos.
105     s.alarmas[id_alarma].activa = true;
106     s.alarmas[id_alarma].flags = flags;
107     s.alarmas[id_alarma].restante_ms = retardo;
108     s.alarmas[id_alarma].id_evento = id_evento;
109     s.alarmas[id_alarma].aux = auxData;
110     rt_sc_salir(sc);
111 }
112
113 void svc_alarma_actualizar(EVENTO_T id_evento, uint32_t auxData){
114
115     if (id_evento != s.ev_tick) return;
116
117     //tomamos auxData como ms transcurridos desde el último tick (si viniera a
118     // 0, usamos al menos 1).
119     uint32_t transcurrido = (auxData == 0) ? 1 : auxData;

```

```
119     rt_sc_estado_t sc = rt_sc_entrar();
120
121     for(int i = 0; i < (int)svc_ALARMAS_MAX; ++i){
122
123         if(!s.alarmas[i].activa) continue;
124
125         if(transcurrido >= s.alarmas[i].restante_ms){
126             // VENCE
127             disparar(&s.alarmas[i]);
128
129             if(es_periodica(s.alarmas[i].flags)) {
130                 //Reprogramación periódica.
131                 uint32_t periodo = periodo_ms(s.alarmas[i].flags);
132                 uint32_t overshoot = transcurrido - s.alarmas[i].restante_ms;
133
134                 if(periodo == 0) periodo = 1;
135                 // Si el overshoot es múltiplo del periodo, disparamos una vez y
136                 // dejamos periodo entero
137                 s.alarmas[i].restante_ms = periodo - (overshoot % periodo);
138                 if(s.alarmas[i].restante_ms == 0) s.alarmas[i].restante_ms =
139                     periodo;
140             } else {
141                 //Espiródica: se desactiva.
142                 s.alarmas[i].activa = false;
143             }
144         }else{
145             // Aún no vence: decrementa
146             s.alarmas[i].restante_ms -= transcurrido;
147         }
148
149     rt_sc_salir(sc);
150 }
```