Университет ИТМО

Факультет программной инженерии и компьютерной техники

Кафедра вычислительной техники

Информационно-управляющие системы Лабораторная работа №2 Вариант №8

Выполнили:

Милосердов А. О.

Калугин Ф. И.

Группа Р3410

Преподаватель:

Ключев А. О.

Санкт-Петербург 2017 г.

Описание задания

Разработать и реализовать драйвер системного таймера микроконтроллера и драйвер звукового излучателя, позволяющий задавать частоту для ADuC812. Написать тестовую программу с использованием разработанного драйвера по алгоритму: контроллер SDK-1.1 циклически проигрывает нисходящую гамму нот второй октавы (длительность каждой ноты – 0,5 секунды) и на линейку светодиодов выводит количество замыканий входа INT1. В результате выполнения работы должны быть разработаны драйверы системного таймера, звукового излучателя, светодиодных индикаторов, счетчика срабатываний внешнего прерывания.

Модель взаимодействия

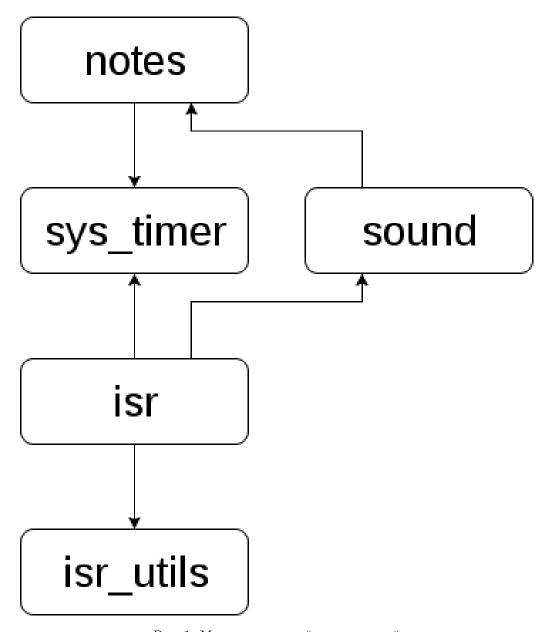


Рис. 1: Модель взаимодействия модулей

Листинги

```
isr.h
   #pragma once
   // Set interrupts vectors
   void set_vectors( );
   isr.c
   #include "isr_utils.h"
   #include "isr.h"
   #include "sys_timer.h"
   #include "aduc812.h"
   #include "max.h"
   #include "sound.h"
   #include "led.h"
   // INT1 counter
   unsigned char k;
   // Toggler for ENA in TO ISR
12
   char t;
14
   char g_note_h;
15
   char g_note_1;
16
17
   unsigned long systime = 0;
18
   // Handler for INT1 interrupt, controls LED output
   void INT1_ISR( void ) __interrupt {
           k++;
           leds( k );
23
   }
24
   // Handler for timer1 interrupts, interrupts every millisecond
   void T1_ISR ( void ) __interrupt {
27
     systime++;
     TH1 = MS_H;
     TL1 = MS_L;
31
32
   // Handler for timer0 interrupts, generates sound of set frequency
   void T0_ISR( void ) __interrupt {
     if( t ) {
       write_max(ENA, VOL1);
38
       t = 0;
     } else {
       write_max(ENA, VOL0);
41
       t = 1;
42
     }
     TH0 = g_note_h;
44
     TL0 = g_note_1;
45
  }
```

```
void set_vectors( ) {
     set_vector( 0x200B, (void *)T0_ISR );
49
     set_vector( 0x2013, (void *)INT1_ISR );
     set_vector( 0x201B, (void *)T1_ISR );
   }
52
   isr_utils.h
   #pragma once
   // Set user interrupts handlers
   void set_vector( unsigned char __xdata * Address, void * Vector );
   isr utils.c
   #include "isr_utils.h"
   void set_vector( unsigned char __xdata * Address, void * Vector ) {
     unsigned char __xdata * TmpVector;
     *Address = 0x02;
     TmpVector = (unsigned char __xdata *) (Address + 1);
     *TmpVector = (unsigned char) ((unsigned short) Vector >> 8);
     ++TmpVector;
     *TmpVector = (unsigned char) Vector;
12
13
   }
   sound.h
   #pragma once
   // Volume levels
   #define VOL0 0
   #define VOL1 0b00011100
   // Note frequency data
   extern char g_note_h;
   extern char g_note_1;
   // Set sound frequency
11
   {f void} set_note( {f int} hz );
   sound.c
   #include "sound.h"
   #include "notes.h"
   void set_note( int hz ) {
     g_note_h = note_h( hz );
     g_note_1 = note_1(hz);
7 }
```

${\bf notes.h}$

1	#pragma	once	
2			
3	#define	C_NOTE_0	16.4
4	#define	C_SHARP_NOTE_0	17.3
5	#define	D_NOTE_0	18.4
6	#define	D_SHARP_NOTE_0	19.5
7	#define	E_NOTE_0	20.6
8	#define	F_NOTE_0	21.8
9	#define	F_SHARP_NOTE_0	23.1
10	#define	G_NOTE_0	24.5
11	#define	G_SHARP_NOTE_0	26
12	#define	A_NOTE_0	27.5
13	#define	A_SHARP_NOTE_0	29.1
14	#define	B_NOTE_0	30.9
15			
16	#define	C_NOTE_3	130.81
17	#define	C_SHARP_NOTE_3	138.59
18	#define	D_NOTE_3	146.83
19	#define	D_SHARP_NOTE_3	155.56
20	#define	E_NOTE_3	164.81
21	#define	F_NOTE_3	174.61
22	#define	F_SHARP_NOTE_3	185.00
23	#define	G_NOTE_3	196.00
24	#define	G_SHARP_NOTE_3	207.65
25	#define	A_NOTE_3	220.00
26	#define	A_SHARP_NOTE_3	233.08
27	#define	B_NOTE_3	246.94
27 28	#define	B_NOTE_3	246.94
		B_NOTE_3 C_NOTE_4	246.94 261.63
28	#define		
28 29	#define #define	C_NOTE_4	261.63
28 29 30	#define #define #define	C_NOTE_4 C_SHARP_NOTE_4	261.63 277.18
28 29 30 31	#define #define #define #define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4	261.63 277.18 293.66
28 29 30 31 32	#define #define #define #define #define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4	261.63 277.18 293.66 311.13 329.63 349.23
28 29 30 31 32 33	#define #define #define #define #define #define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4	261.63 277.18 293.66 311.13 329.63
28 29 30 31 32 33 34	#define #define #define #define #define #define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4	261.63 277.18 293.66 311.13 329.63 349.23
28 29 30 31 32 33 34 35	#define #define #define #define #define #define #define #define #define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4	261.63 277.18 293.66 311.13 329.63 349.23 369.99
28 29 30 31 32 33 34 35 36	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00
28 29 30 31 32 33 34 35 36 37	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16
28 29 30 31 32 33 34 35 36 37 38	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00
28 29 30 31 32 33 34 35 36 37 38 39	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88
28 29 30 31 32 33 34 35 36 37 38 39 40	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_NOTE_4 A_NOTE_4 C_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88
28 29 30 31 32 33 34 35 36 37 38 39 40 41	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_NOTE_4 C_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88
28 29 30 31 31 32 33 34 35 36 37 38 39 40 41 42	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_NOTE_4 A_NOTE_4 C_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5 D_SHARP_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5 D_SHARP_NOTE_5 E_NOTE_5 E_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25 659.25
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5 D_SHARP_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25 659.25 698.46
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5 D_NOTE_5 D_SHARP_NOTE_5 F_NOTE_5 F_NOTE_5 F_SHARP_NOTE_5 F_SHARP_NOTE_5 F_SHARP_NOTE_5 F_SHARP_NOTE_5 F_SHARP_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25 659.25 698.46 739.99
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5 D_NOTE_5 D_SHARP_NOTE_5 F_NOTE_5 F_NOTE_5 F_SHARP_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25 659.25 698.46 739.99 783.99
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_5 C_SHARP_NOTE_5 D_SHARP_NOTE_5 F_NOTE_5 F_NOTE_5 F_NOTE_5 F_SHARP_NOTE_5 G_NOTE_5 G_SHARP_NOTE_5 G_SHARP_NOTE_5 G_SHARP_NOTE_5 G_SHARP_NOTE_5 G_SHARP_NOTE_5 G_SHARP_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25 659.25 698.46 739.99 783.99 830.61
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48 49	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5 D_SHARP_NOTE_5 F_NOTE_5 F_NOTE_5 F_NOTE_5 F_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 A_NOTE_5 A_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25 659.25 698.46 739.99 783.99 830.61 880
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48 49 50	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5 D_SHARP_NOTE_5 E_NOTE_5 F_NOTE_5 F_NOTE_5 F_NOTE_5 G_NOTE_5 G_SHARP_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 A_NOTE_5 A_NOTE_5 A_SHARP_NOTE_5 A_SHARP_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25 659.25 698.46 739.99 783.99 830.61 880 932.33
28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48 49 50 51	#define	C_NOTE_4 C_SHARP_NOTE_4 D_NOTE_4 D_SHARP_NOTE_4 E_NOTE_4 F_SHARP_NOTE_4 G_NOTE_4 G_SHARP_NOTE_4 A_NOTE_4 A_SHARP_NOTE_4 B_NOTE_4 C_NOTE_5 C_SHARP_NOTE_5 D_SHARP_NOTE_5 F_NOTE_5 F_NOTE_5 F_NOTE_5 F_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 G_NOTE_5 A_NOTE_5 A_NOTE_5	261.63 277.18 293.66 311.13 329.63 349.23 369.99 392.00 415.30 440.00 466.16 493.88 523.25 554.37 587.33 622.25 659.25 698.46 739.99 783.99 830.61 880

```
short note( int hz );
   char note_h( int hz );
   char note_l( int hz );
   notes.c
   #include "notes.h"
   #include "sys_timer.h"
   short note( int hz ) {
     // hz is multiplied by 2 cause we handle a note in two half periods
     return 0xFFFF - MCLKIN / ( ( hz * 2 ) ) / 12;
   }
   char note_h( int hz ) {
     return ( note( hz ) >> 8 ) & 0xFF;
   }
11
   char note_l( int hz ) {
     return ( note( hz ) & 0xFF );
14
15
   sys_timer.h
   #pragma once
   // For init set
   #define A_H 0xFB
   #define A_L 0x8B
   // Define main clock speed
   #define MCLKIN 11059200
   // Calculate timer ticks to count a millisecond
   #define MS 0xFFFF - ( MCLKIN / 12 ) / 1000
   // Break ms into two 8 bit values
   #define MS_H ( MS >> 8 ) & 0x00FF
   #define MS_L MS & 0x00FF
   // Time in ms since timer1 start
   extern unsigned long systime;
   // Get current systime
   unsigned long get_ms_counter( void );
21
   // Get time difference
   unsigned long d_time_ms( unsigned long t2 );
   // Set delay in ms
   void delay_ms( unsigned long ms );
   // Init timers
   void init_timers( );
```

sys timer.c #include "sys_timer.h" #include "notes.h" #include "aduc812.h" unsigned long get_ms_counter(void) { unsigned long res; ET1 = 0;res = systime; ET1 = 1;return res; 11 } 12 unsigned long d_time_ms(unsigned long t2) { 13 unsigned long t1 = get_ms_counter(); 14 return t1 - t2; 16 17 void delay_ms(unsigned long ms) { unsigned long t1 = get_ms_counter(); 19 while (1) $\{$ if (d_time_ms(t1) > ms) break; 21 } 22 } 23 void init_timers() { // Set TO and T1 to timer mode 27 TMOD = 0x11;// Set INT1 edge-sensitive IT1 = 1;32 // Timers priorities 33 PT1 = 0;PT0 = 1;35 // Start values for T0 $TH0 = A_H;$ $TL0 = A_L;$ // Start values for T1 41 $TH1 = MS_H;$ 42 $TL1 = MS_L;$ 44 // Start timers TO and T1 TR1 = 1;TR0 = 1;47 // Enable timers TO and T1 ET1 = 1;50 ET0 = 1;51 // Enable external interrupt 1 53 EX1 = 1;54

```
// Allow interrupts
     EA = 1;
57
   main.c
   #include "sys_timer.h"
   #include "isr.h"
   #include "sound.h"
   #include "notes.h"
   #include "MasterOfPuppets.h"
   #define DELAY_MS 500
   void main( void ) {
     init_timers( );
     set_vectors( );
10
     while( 1 ) {
12
13
        set_note( B_NOTE_4 );
        delay_ms( DELAY_MS );
15
        set_note( A_NOTE_4 );
        delay_ms( DELAY_MS );
        set_note( G_NOTE_4 );
        delay_ms( DELAY_MS );
21
        set_note( F_NOTE_4 );
        delay_ms( DELAY_MS );
        set_note( E_NOTE_4 );
        delay_ms( DELAY_MS );
        set_note( D_NOTE_4 );
        delay_ms( DELAY_MS );
        set_note( C_NOTE_4 );
        delay_ms( DELAY_MS );
33
34
   }
```

Вывод

В результате выполнения лабораторной работы были разработаны и реализованы драйвер системного таймера микроконтроллера и драйвер звукового излучателя, позволяющий задавать частоту для ADuC812.