Digitaltechnik & Rechnersysteme Automatenentwurf

Martin Kumm

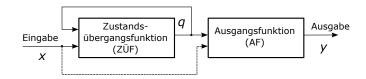


WiSe 2023/2024

Was bisher geschah...



- Schaltwerksanalyse
- 2 Zustandsübergangs- u. Ausgangsfunktion
- 3 Zustands(übergangs-)graph
- S-Latch
- Taktpegelgesteuertes D-Latch
- Taktflankengesteuertes D-Flipflop
- JK-Flipflop und T-Flipflop



Komplexere Schaltwerke



Eine wichtige Schaltungsklasse der Digitaltechnik bilden endliche Zustandsautomaten, im Englischen: finite state machines (FSM)

Automatensynthese

Einfache Zustandsautomaten mit wenigen Zuständen lassen sich durch Schaltwerke realisieren.

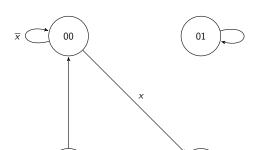
Bei mehreren Zustandsbits müssen Zustandswechsel verhindert werden bei denen sich mehr als ein Bit verändert. Ansonsten können fehlerhafte (Zwischen-)Zustände erreicht werden.

- ⇒ Diese lassen sich in asynchronen Schaltwerken nicht verhindern!
- ⇒ Für komplexere Automaten wird daher der Zustandsübergang immer mit FFs synchronisiert (\Rightarrow synchroner Automat).

11

Angewandte Informatik

Beispiel



 \bar{x}

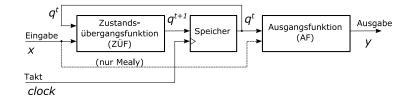
Geht der Automat von $00 \rightarrow 11$ über 01 oder 10?

⇒ Der Weg über 01 führt in eine Sackgasse!

10

Wrap-Up





Durch das Hinzufügen eines synchronen Speichers in die Rückkopplung wird die taktsynchrone Änderung des Zustandsvektors erzwungen.

Taktperiode muss hierbei größer als die Laufzeiten der Zustandsübergangsfunktionen sein.

Wahl des synchronen Speichers



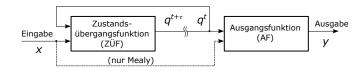
Der taktsynchrone Speicher kann prinzipiell beliebigen Typs sein

Jedoch müssen i.A. entsprechende Ansteuergleichungen ermittelt werden, bei denen bestimmt wird, wie die Eingänge gesetzt werden müssen um ein Zustandsbit zu speichern.

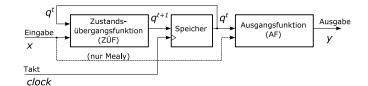
Im Falle von D-Flipflops als Speicher vereinfachen sich die Ansteuergleichungen drastisch (Identität).

Im Weiteren werden ausschließlich synchrone Automaten mit D-Flipflops betrachtet.









Automatensynthese



Ausgehend von einer Problembeschreibung soll ein synchroner Automat entworfen werden, das diese Beschreibung realisiert. Ausgegangen wird meist von einer verbalen Aufgabenstellung.

Automatensynthese

രറററററ്റററററ

Ablauf:

- Festlegung der Ein- und Ausgangsvariablen
- Pestlegung ob Moore/Mealy-Automat
- Bestimmung der Anzahl der Zustände
- Ermittlung des Zustandsgraphen
- Zustandskodierung
- Bestimmung Zustandsübergangs- und Ausgangstabelle
- Ermittlung (minimaler) Übergangs- und Ausgangsfunktionen
- Erstellung des Schaltbildes aus Gattern und FFs

Entwickeln Sie einen Automaten, der in einer Sequenz aus Binärziffern den Wechsel von einer Null auf eine Eins erkennt und daraufhin für einen Takt eine Eins ausgibt. Bei mehreren Einsen, die aufeinander folgen, soll der Automat lediglich für die erste Eins eine Eins ausgeben.

Automatensynthese

0.000000000000

Beispiel:

Wrap-Up

Zustandsvariablen und -kodierung



Der Zustand lässt sich durch die Zustandsvariablen q_i beschreiben:

$$q^{t} = (q_0, q_1, \ldots, q_i, \ldots, q_{n-1}), \quad q^{t} \in B^{n}$$

Mindestanzahl erforderlicher Zustandsvariabeln bei k Zuständen ist $n \ge \log_2 k$, n ganzzahlig.

Die Zuordnung der Zustände zu den Werten der Zustandsvariablen bezeichnet man als **Zustandskodierung**.

Die Zustandskodierung kann prinzipiell eine **beliebige** aber **eindeutige** Kodierung sein

Die Zustandskodierung hat Einfluss auf Komplexität und Laufzeit.

Zustandskodierung

Binärcodierung

- Jedem Zustand wird eine Binärzahl zugeordnet
- Kompakte Kodierung, erfordert wenige Flipflops
- Beispiel f
 ür 4 Zust
 ände: 00, 01, 10, 11

One-Hot Codierung

- Jedem Zustand wird ein Zustandsbit zugeordnet
- Zu jedem Zeitpunkt ist immer genau ein Zustandsbit »1«.

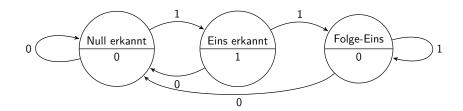
Automatensynthese

- Beispiel f
 ür 4 Zust
 ände: 0001, 0010, 0100, 1000
- Benötigt mehr Flipflops
- Zustandsübergangs- und Ausgangsfunktionen vereinfachen sich oft

Zustandscodierung

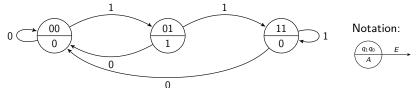


Zustandsdiagramm:



Automatensynthese

Zustandsdiagramm mit Zustandscodierung:

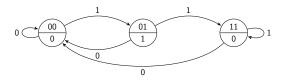


Wrap-Up

Eins-Detektor als Moore-Automat

Al Angewandte Informatik

Vorlesungsaufgabe: Bestimmen Sie die Zustandsübergangsund Ausgangstabelle



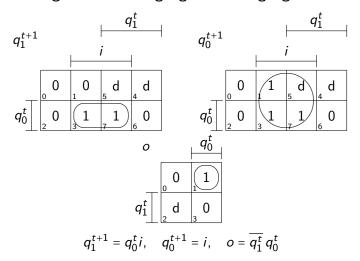
•	q_1^t	q_0^t	i	q_1^{t+1}	q_0^{t+1}
	0	0	0		
	0	0	1		
	0	1	0		
	0	1	1		
	1	0	0		
	1	0	1		
	1	1	0		
	1	1	1		

q_1^t	q_0^t	0
0	0	
0	1	
1	0	
1	1	

Eins-Detektor als Moore-Automat

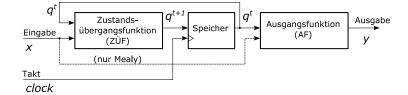
All Angewandte Informatik

Minimierung Zustandsübergangs- und Ausgangsfunktionen:



Wrap-Up



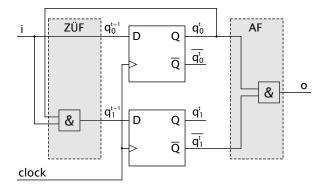


Automatensynthese 0000000000000

Eins-Detektor als Moore-Automat



Schaltbild:



Automatensynthese

00000000000000

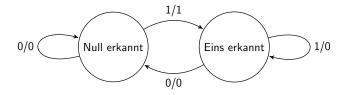
ZÜF: Zustandsübergangsfunktion

AF: Ausgangsfunktion

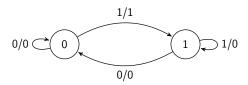
Eins-Detektor als Mealy-Automat



Zustandsdiagramm:



Zustandsdiagramm mit Zustandscodierung:

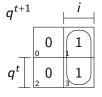


Eins-Detektor als Mealy-Automat

All Angewandte Informatik

Zustandsübergangs- und Ausgangstabelle + Minimierung

q ^t	i	q^{t+1}	0
0	0	0	0
0	1	1	1
1	0	0	0
1	1	1	0



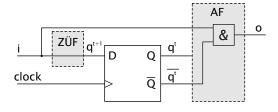


$$q^{t+1} = i$$
, $o = \overline{q^t}i$



Schaltbild:

Wrap-Up



ZÜF: Zustandsübergangsfunktion

AF: Ausgangsfunktion

Wrap-Up

Die Automatensynthese bietet ein mächtiges Werkzeug um Systeme mit Gedächtnis zu entwerfen

Die Automatensynthese ist ein kreativer Prozess. D.h. oft sind mehrere Iterationen notwendig um zur finalen Lösung zu kommen

Automatensynthese

0000000000000

Moore- und Mealy-Automaten führen je zu anderen Lösungen

Moore-Automaten benötigen oft mehr Zustände als Mealy-Automaten



Im Folgenden entwickeln wir zusammen einen sog. Modulo-4 (Mod-4) Zähler mit enable.

Dieser soll immer wenn e = 1 ist die Ausgabe Y um eins erhöhen.

Nach Y = 3 fängt dieser wieder von vorne an (Y = 4 mod 4 = 0)

D.h. Y=0,1,2,3,0,1,2,3,...

Angewandte Informatik

Ablauf:

- Festlegung der Ein- und Ausgangsvariablen ✓
 - \rightarrow Eingabe: e,
 - → Ausgabe: Y mit Werten zwischen 0 und 3
 - \rightarrow Binärcodiert, 2 Bit $\rightarrow v_1, v_0$
- ② Festlegung ob Moore/Mealy-Automat ✓
 - → Moore-Automat (aus Aufgabenstellung)
- Bestimmung der Anzahl der Zustände
 √
 - → 4 Zustände (→ min. 2 Zustandsbits)
- Ermittlung des Zustandsgraphen

All Angewandte Informatik

Vorlesungsaufgabe: Vervollständigen Sie das folgende Zustandsdiagramm zu einem mod-4 Zähler.













Ablauf:

- Festlegung der Ein- und Ausgangsvariablen ✓
- Festlegung ob Moore/Mealy-Automat √
- Bestimmung der Anzahl der Zustände
 √
- Ermittlung des Zustandsgraphen
- Zustandskodierung

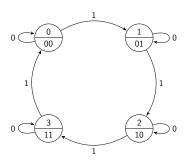
Prinzipiell beliebig, da hier jede Ausgabe eindeutig ist kann Zustandskodierung = Ausgangskodierung gewählt werden:

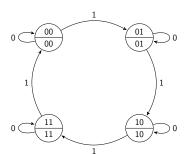
$$q_0 = y_0$$

$$q_1 = y_1$$

Al Angewandte Informatik

Zustandskodierung:





Notation:



Notation:

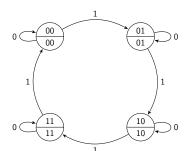
$$\begin{pmatrix} q_1 & q_0 \\ y_1 & y_0 \end{pmatrix}$$
 e

Wrap-Up

- Festlegung der Ein- und Ausgangsvariablen ✓
- ② Festlegung ob Moore/Mealy-Automat ✓
- Bestimmung der Anzahl der Zustände ✓
- Ermittlung des Zustandsgraphen ✓
- Zustandskodierung
 √
- 6 Bestimmung Zustandsübergangs- und Ausgangstabelle

Automatensynthese





e	q_1^t	q_0^t	q_1^{t+1}	q_0^{t+1}
0	0	0	0	0
0	0	1	0	1
0	1	0	1	0
0	1	1	1	1
1	0	0	0	1
1	0	1	1	0
1	1	0	1	1
1	1	1	0	0

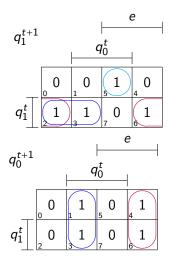
Wrap-Up

Angewandte Informatik

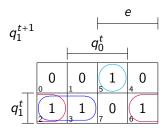
- Festlegung der Ein- und Ausgangsvariablen ✓
- ② Festlegung ob Moore/Mealy-Automat ✓
- Bestimmung der Anzahl der Zustände ✓
- Ermittlung des Zustandsgraphen ✓
- Zustandskodierung
 √
- Bestimmung Zustandsübergangs- und Ausgangstabelle ✓
- Trmittlung (minimaler) Übergangs- und Ausgangsfunktionen

Al	Angewandte Informatik	
----	-----------------------	--

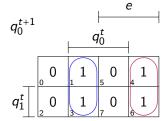
e	q_1^t	q_0^t	q_1^{t+1}	q_0^{t+1}
0	0	0	0	0
0	0	1	0	1
0	1	0	1	0
0	1	1	1	1
1	0	0	0	1
1	0	1	1	0
1	1	0	1	1
1	1	1	0	0







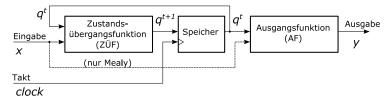
$$q_1^{t+1} = \overline{e} \, q_1^t + e q_0^t \overline{q_1^t} + \overline{q_0^t} \, q_1^t$$



$$q_0^{t+1} = \overline{e} \, q_0^t + e \overline{q_0^t}$$



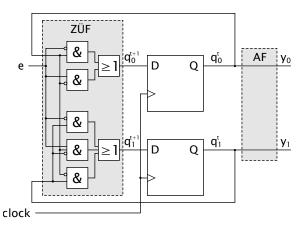
- Festlegung der Ein- und Ausgangsvariablen ✓
- Festlegung ob Moore/Mealy-Automat ✓
- Bestimmung der Anzahl der Zustände ✓
- Ermittlung des Zustandsgraphen ✓
- Zustandskodierung
 √
- Bestimmung Zustandsübergangs- und Ausgangstabelle ✓
- Ermittlung Ubergangs- und Ausgangsfunktionen ✓
- 8 Erstellung des Schaltbildes aus Gattern und FFs



All Angewandte Informatik

$$\begin{split} \mbox{Z\"{UF}} \colon & q_0^{t+1} = \overline{e} \, q_0^t + e \overline{q_0^t} \\ & q_1^{t+1} = \overline{e} \, q_1^t + e q_0^t \overline{q_1^t} + \overline{q_0^t} \, q_1^t \end{split}$$

AF:
$$y_0 = q_0^t$$
$$y_1 = q_1^t$$

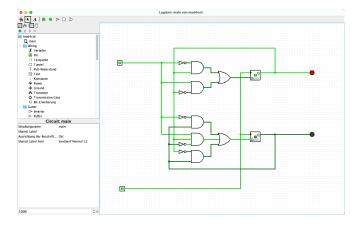


Wrap-Up

Simulation: Mod-4 Zähler mit enable



Bei Automaten bietet sich die Simulation an um den Ablauf besser zu verstehen:





Frohe Weihnachten