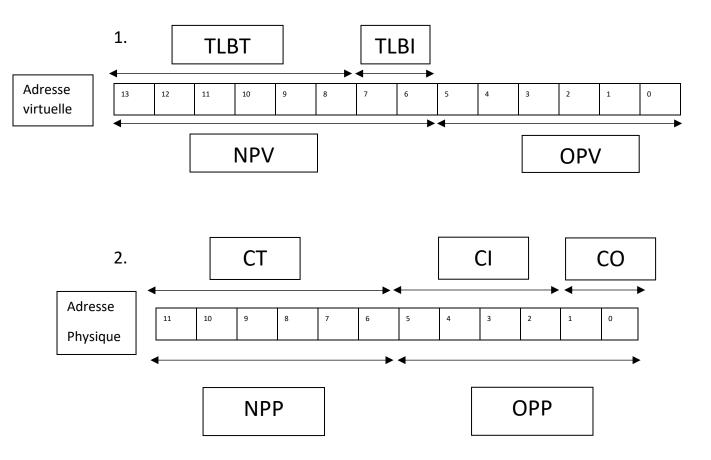
## Exercice 9 du TD 4



# 3. <u>0**X0369**</u>

 $0_{16}:00_2$ 

 $3_{16}:0011_2$ 

 $6_{16}$ :  $0110_2$ 

 $9_{16}:1001_2$ 

On a alors donc l'adresse virtuelle sur 14 bits

Ī	13	12	11	10	9	8	7	6	5	4	3	2	1	0
	0	0	0	0	1	1	0	1	1	0	1	0	0	1

NPV:  $0000\ 1101_2 = 0D_{16}$  OPV:  $10\ 1001_2 = 29_{16}$ 

TLBT:  $00\ 0011_2 = 03_{16}$  TLBI:  $01_{16}$ 

On trouve le PPN dans le TLB set 1 tag 03

PPN:2D

On fait NPP + OPP pour obtenir l'adresse physique

Adresse physique: 2D29

2<sub>16</sub>: 10<sub>2</sub>

D<sub>16</sub>: 1101<sub>2</sub>

2<sub>16</sub>: 10<sub>2</sub>

 $9_{16}$ : 1001<sub>2</sub>

Ī								4			1	0
	0	0	1	1	0	1	1	0	1	0	0	1

CT: 2D<sub>16</sub>

 $CI: 1010_2 = A_{16}$ 

 $CO: 01_{16}$ 

On trouve la donnée à l'index A, le tag coïncide avec le CT, on regarde dans le bloc 1, la donnée est 15<sub>16</sub> les octets retournés sont

 $0001\ 0101_2 = 25_8$ 

### <u>0x027c</u>

 $0_{16}:00_2$ 

 $2_{16}:0010_2$ 

 $7_{16}:0111_2$ 

 $C_{16}$ : 1100<sub>2</sub>

				9									0
0	0	0	0	1	0	0	1	1	1	1	1	0	0

NPV:  $0000\ 1001_2 = 09_{16}$  OPV:  $11\ 1100_2 = 3C_{16}$ 

TLBT:  $00\ 0010_2 = 02_{16}$  TLBI:  $01_{16}$ 

On va dans le TLB set 1 tag 02, on a défaut TLB car le bit de validité est à 0 On se rend donc dans la Table des pages on va à la ligne 09<sub>16</sub>, la NPP est

donc 17<sub>16</sub>.

Adresse physique: 173C

1<sub>16</sub>: 01<sub>2</sub>

 $7_{16}:0111_2$ 

3<sub>16</sub>: 11<sub>2</sub>

C<sub>16</sub>: 1100<sub>2</sub>

Ī	11	10	9	8	7	6	5	4	3	2	1	0
	0	1	0	1	1	1	1	1	1	1	0	0

CT:  $17_{16}$  CI:  $1110_2 = F_{16}$  CO:  $01_{16}$ 

On se rend au cache index F, on va avoir un défaut cache car le CT est différent du tag, aucune information n'est renvoyée dans ce contexte.

#### <u>0x3a9</u>

 $0_{16}:00_2$ 

 $3_{16}:0011_2$ 

 $A_{16}$ : 1010<sub>2</sub>

9<sub>16</sub>: 1001<sub>2</sub>

13	12	11	10	9	8	7	6	5	4	3	2	1	0
0	0	0	0	1	1	1	0	1	0	1	0	0	1

NPV:  $0000\ 1110_2 = 0E_{16}$  OPV:  $10\ 1001_2 = 29_{16}$ 

TLBT:  $00\ 0011_2 = 03_{16}$  TLBI:  $10_2 = 2_{16}$ 

On se rend au TLB set 2 tag 03, or le bit de validité est à 0, on a donc un défaut TLB.

On se rend alors à la Table des pages, avec le NPV : OE donc on a un NPP de  $11_{16}$ .

Adresse physique: 1129

1<sub>16</sub>: 01<sub>2</sub>

1<sub>16</sub>: 0001<sub>2</sub>

2<sub>16</sub>: 10<sub>2</sub>

 $9_{16}$ : 1001<sub>2</sub>

11	10	9	8	7	6	5	4	3	2	1	0
0	1	0	0	0	1	1	0	1	0	0	1

CT:  $11_{16}$  CI:  $1010_2 = A_{16}$  CO:  $01_{16}$ 

On se rend au cache index A, le tag n'est pas valide CT n'est pas égale au tag, on a donc un défaut cache aucune information n'est retourné dans ce contexte.

#### <u>0X0040</u>

 $0_{16}:00_2$ 

 $0_{16}:0000_2$ 

 $4_{16}:0100_2$ 

 $0_{16}:0000_2$ 

13	12	11	10	9	8	7	6	5	4	3	2	1	0
0	0	0	0	0	0	0	1	0	0	0	0	0	0

NPV:  $0000\ 0001_2 = 01_{16}$  OPV:  $00\ 0000_2 = 00_{16}$ 

TLBT:  $00\ 0000_2 = 00_{16}$  TLBI:  $01_2 = 1_{16}$ 

On se rend au set 1 avec le tag 00, aucun tag ne coïncide avec le TLBT.

On a donc un défaut TLB, on se rend donc à la Table des pages avec le NPV  $01_{16}$  or le bit de validité est à 0, on a donc un défaut de page, on obtient donc pas l'adresse physique, on ne peut pas aller au cache aucune information n'est renvoyé.

#### Exercice 8 du TD5

1.

T6 terminée

T3 terminée

T4 terminée

T7 terminée

T1 terminée

T5 terminée

T2 terminée

2.

Statut:

File 1

File 2

File 3

T5

T6

T2 T7 T3 T4 T1

3) T6: 4-1 = 3s

4) T6: 3-1 = 2s

Statut:

File 1

File 2

File 3

T2 T7 T4

T5 T6 T1

T3

T4 terminée

T7 terminée

Statut:

File 2 File 3

T1

T6 T3

Statut inchangé

10) T5 : 1-1 = 0s

T5 terminée

Statut:

File 1

File 2

File 3

T2 T1

T6 T3

12) T2 : 
$$2-1 = 1s$$

Statut:

File1

File 2

File 3

T2 T1 T6 T3

13) T3: 4-1 = 3s 14) T6: 2-1 = 1s 15) T1: 5-1 = 4s 16) T2: 1-1 = 0s

T2 terminée

17) T3 : 3-1 = 2s 18) T6 : 1-1 = 0s 19) T1 : 4-1 = 3s 20) T3 : 2-1 = 1s

T6 terminée

21) T1 : 3-1 = 2s 22) T3 : 1-1 = 0s 23) T1 : 2-1 = 1s 24) T1 : 1-1 = 0s

T3 terminée T1 terminée