



Thierry AGUET

Ingénieur Vérification et Validation en Logiciels

📍 19, Rue de la Plaine, 31490 BRAX, France

✉ aguet.thierry@gmail.com ☎ +33 680439840 📅 02/02/1969

🇫🇷 Français 🏠 Pacsé 2 enfants 🚗 Permis B

in [linkedin.com/in/thierry-ague-39b9043](https://www.linkedin.com/in/thierry-ague-39b9043)

🐙 github.com/ThierryAguet/CV/blob/main/CV_Thierry_Aguet.po

📄 Profile

- J'ai une solide expérience dans le développement et la V&V (Vérification et Validation) de logiciels embarqués.
- Je suis passionné par ce métier et également par l'innovation et la gestion de projets et des équipes.

🎓 Education

**Ingénieur en Electronique
option traitement du signal**

ECE Paris

1990 - 1993

Mathématiques Spéciales TS

Lycée Gustave Eiffel

Bordeaux

1989 - 1990

**BTS d'Electronique option
informatique industrielle**

Lycée Technique Agen

1987 - 1989

🗣 Languages

Anglais

B2-C1

Espagnol

A2

🧠 Skills

Langages

Python, C, C++, ADA, Shell-script, Assembleur, Basic, Perl, Pascal.

Outils de développement

ALM(Jira, Crucible, Confluence), Doors, GCC, Makefile, VisualStudio, LDRA, VectorCast, Matlab/Simulink (MBD), VAPS, Notepad++, LaTeX, TeamSpace, Apex, Attol (RTRT), CodeTest, Eclipse, Emulateur/Debugger, FrameMaker, TestMate, Tornado.

Gestion de Configuration

SVN, GIT, CMS, CVS, VSS.

Normes, Protocoles et Bus

DO178, A429, A661, AFDX, ICAO 9896, LonWorks, CAD, TCP/IP, X10, X3000, CENELEC, IEE488, ISO.

Méthodes et CAO

Devops: (Agile + CI/CD) , CMM, IMap, Orcad.

Matériel et Micro

PC, Windows, HP, UNIX, VAX, Bios, Dos, Linux, LynxOs, 6809, 68HC11, 68000, 80x86, 8051, ST6, Z8, Neuron Chip, PowerPC.

Divers

Analyseur de spectre, DataTrack, Oscilloscope, Electronique, CEM, Courants Porteurs.

Achievements

Développement:

- **8 certifications displays - D0178B (EASA/FAA)** pour Leonardo et Airbus Helicopters.
- **Amélioration** des process et mise en œuvre de ces améliorations.
- **Développement logiciel** Display (MBD) et Datalink (ATN/IPS).
- **Tests** logiciels en boîte noire et blanche.
- **Formation des équipes** françaises, chinoises et indiennes sur les outils de tests logiciels.
- **Tuteur** sur 3 ans d'un apprenti ENAC.
- **Couverture** structurelle du code.
- Rédaction des documents de **certification** pour les SOI.
- Relecture des **TSO** compliance.
- **Relationnel** avec les collègues américains et indiens.

Management:

- **Planification** des tâches de vérification (tests, revues, livraison SOI) et mise à jour.
- Prévision **staffing** et plan de **formation**.
- Suivi des **ETC** (mise à jour TAD, CAM review, Risques & Opportunités).
- Capture des **métriques** d'avancement et présentation aux clients internes et externes.
- **Cotation** des impacts pour la V&V.
- **Livraison** des artefacts de certification (SwVTCPR, checklists de revues).

Professional Experience

Chef de projet.

COLLINS AEROSPACE ☑

2001 - 2021

Ingénieur développement et expert de l'intégration, vérification et validation des logiciels devant être certifiés D0-178 sur plusieurs CDS (Cockpit Display System for **AW609, AW101, A109, C130, C295**).

Business trip:

- **Hyderabad:** Formation de l'équipe Indienne aux tests sur Fusion.
- **Cedar Rapids:** Formation sur la baseline Fusion.
- **Shanghai:** Formation de l'équipe chinoise aux environnements de tests en python.

Ingénieur développement soft.

ALTEN ☑

1998 - 2001

- **Matra Transport International** (Logiciel du Pilote Automatique du métro de Prague Ligne C).
 - **Verifone** (Logiciel du Pin-Pad).
- Business trip:

- **Prague:** Campagne de tests du métro.

Ingénieur Hard et Soft.

TECHNOLOGY RESCUE

1995 - 1998

Ingénieur systèmes embarqués, domotique et courants porteurs.

Scientifique du Contingent.

LRBA ☑

1993 - 1994

Service militaire. Habilité confidentiel défense.

Stagiaire.

GERS ELECTRONIQUE, DASSAULT AVIATION, S.A.V. et AEROSPATIALE
1988 - 1993

Interests

Judo (Ceinture Marron) | **Vélo, Marche, Rameur** | **Bricolage**