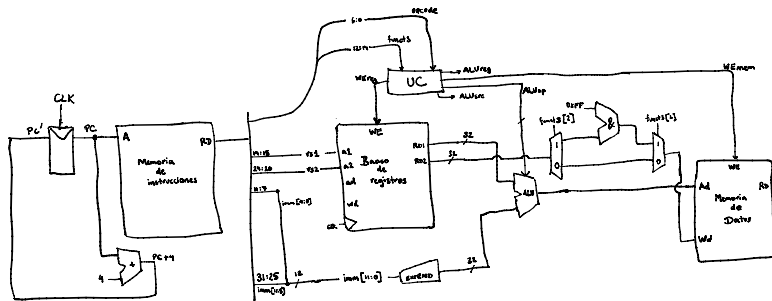# RISCV 2.0

Tuesday, October 4, 2022   5:53 PM

Instrucciones que debe soportar:
- SW → Guarda 32 bits en memoria
- Sb → Guarda 8 bits (bajos) en memoria

Circuito para instrucciones tipo S:

Circuito para instrucciones tipo I:

Operaciones I : que debe soportar
- ADDI
- ANDI
- LW
- LI → addi (cargar inmediato)
- LBU → Carga 8 bits de memoria y extiende con ceros

Diseño final propuesto :

31	30	25	24	21	20	19	15	14	12	11	8	7	6	0	
funct7			rs2			rs1		funct3		rd			opcode		R-type
imm[11:0]						rs1		funct3		rd			opcode		I-type
imm[11:5]			rs2			rs1		funct3		imm[4:0]			opcode		S-type
imm[12]	imm[10:5]		rs2			rs1		funct3		imm[4:1]	imm[11]		opcode		B-type
imm[31:12]										rd			opcode		U-type
imm[20]	imm[10:1]			imm[11]		imm[19:12]				rd			opcode		J-type