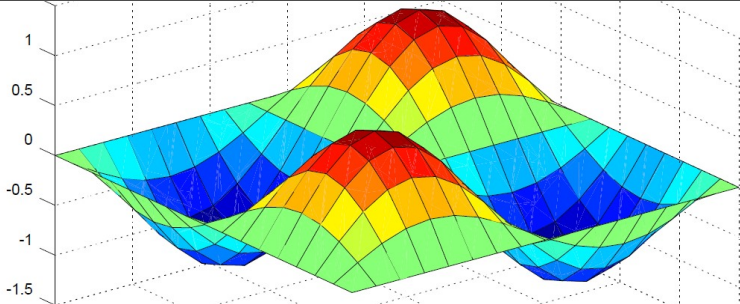


Projekt 1

Arbeiten mit OpenMP und FEM

Thore Mehr, Fabian Miltenberger, Sébastien Thill | 11.01.2017

LEHRSTUHL FÜR RECHNERARCHITEKTUR UND PARALLELVERARBEITUNG (ITEC)



1 Parallelitätsfehler

- Fehlerursache beschreiben
- Testfall Zuverlässigkeit
- Zwei Mögliche Lösungen mit Begründung
→ Begründung und zweite Variante nicht vergessen

Es gibt beim parallelen Ablauf Verzögerungen. Manchmal geht es gerade noch gut, manchmal hat man Pech.

Es gibt beim parallelen Ablauf Verzögerungen. Manchmal geht es gerade noch gut, manchmal hat man Pech.

↪ Dies war eine Abgabe für Aufgabe 1 b).

Was wollen wir erreichen?

- Programm in Zwischensprache übersetzen
- KFG aus Zwischensprache generieren
- Anhand KFG Aussagen über Abdeckung treffen