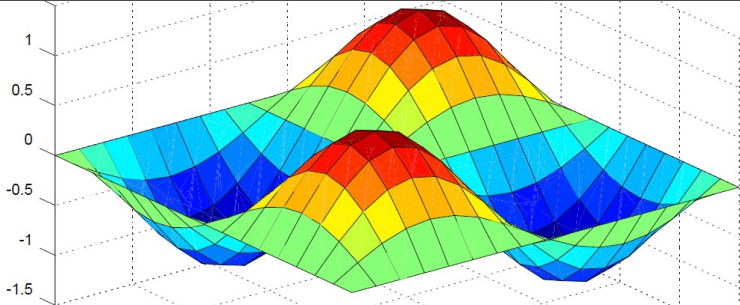


# Projekt 2

Arbeiten mit CUDA

Thore Mehr, Fabian Miltenberger, Sébastien Thill | 04.02.2017

LEHRSTUHL FÜR RECHNERARCHITEKTUR UND PARALLELVERARBEITUNG (ITEC)



- 1 Aufgabe 1
- 2 usw.

## PI

- Reihenfolge der Threads nicht deterministisch
- Per Core parallel langsamer als sequenziell
- Mit großen N und reduction Speedup nahe Kernzahl

## Mandelbrot

- Speedup kleiner
- wegen Speicherverwaltung und Caches

Mit *CUDA* lässt es sich parallelisieren.