# 16 半導体デバイスキャリア統計と電子輸送現象 総合報告書

電子情報工学科 03-190449 堀 紡希

10月26日

### 1 抄録

半導体のキャリアの振る舞いを、代表的なデバイスにおける電子電動現象とホール効果の測定を通じて体感することで、半導体物性と電子デバイスについて理解する。

# 2 目的

半導体のキャリアの振る舞いを、代表的なデバイスにおける電子電動現象とホール効果の測定を通じて体感することで、半導体物性と電子デバイスについて理解する。実験結果を理論と比較検討することにより、半導体のキャリア統計と電子伝導の現象の基礎を学ぶ。

### 3 実験

#### 3.1 原理

ホール効果の概要を図1に示す。

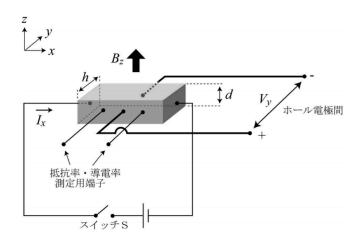


図1 ホール効果の測定

図のように x,y,z 軸をそれぞれ定めると、厚さ  $d(\mathbf{m})$  の試料に電流  $I_x(\mathbf{A})$ , 磁束密度  $B_z(\mathbf{T})$  をかけたとき、ホール電圧  $V_u(\mathbf{V})$  が

$$V_y = R_H \frac{I_x B_z}{d} \tag{1}$$

生じる。ここで $R_H$ は試料によって定まるホール係数である。

図 1 において、試料が p 型半導体と仮定して、ドリフト速度  $v_x$  で移動すると仮定すると正孔が受けるローレンツ力は正孔の電荷を q として、

$$F_y = -qv_x B_z \tag{2}$$

と表される。定常状態において、ローレンツ力と、密度勾配によって生じる電界が釣り合うので、 $qE_y=qv_xB_z$ が成り立つから、正孔の密度を  $p[1/cm^3]$  とすると、 $I_x=pqv_xhd$  より

$$V_y = E_y h (3)$$

$$=v_x B_z h \tag{4}$$

$$=\frac{1}{pq}\frac{I_x B_z}{d} \tag{5}$$

となる。(1)と比較して、

$$R_H = \frac{1}{pq} \tag{6}$$

である。

n型の場合は、p = -n とすればそのまま成り立つ。

しかし、本実験では半導体がボルツマン分布に従い、電子や正孔が熱散乱を受けると考え、

$$R_H = \frac{3\pi}{8pq}, -\frac{3\pi}{8nq} \tag{7}$$

とする。

ホール効果の測定から測定試料のキャリア濃度と移動度を求めるために、パウ法 (後述) で電導率  $\sigma$  を求め、p型半導体の場合は、

$$p = \frac{3\pi}{8} \frac{1}{qR_H} \tag{8}$$

$$\mu_p = \frac{8}{3\pi} \sigma R_H \tag{9}$$

と求められる。(n型も同様)

次にパウ法によって試料の抵抗率、ホール係数を測定する方法を紹介する。

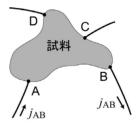


図2 パウ法による測定

試料の厚さが均一のとき、図 2 のようにサイクリックに電極を配置し (電極の位置は任意) 電極 A から電極 B に電流  $j_{AB}$  を流したときに、電極 C,D 間に生じる電位差を  $V_D-V_C$  とする。 $R_{AB\cdot CD}$  を

$$R_{\text{AB-CD}} = \frac{V_D - V_C}{j_{AB}} \tag{10}$$

と定義すると、抵抗率 $\rho$ は

$$\rho = \frac{\pi d}{\ln 2} \frac{R_{\text{AB-CD}} + R_{\text{BC-DA}}}{2} f\left(\frac{R_{\text{AB-CD}}}{R_{\text{BC-DA}}}\right)$$
(11)

と表せる。ただし f は

$$\frac{R_{\text{AB-CD}} + R_{\text{BC-DA}}}{R_{\text{AB-CD}} - R_{\text{BC-DA}}} = \frac{f}{\ln 2} \left( \cosh^{-1} \frac{exp(\ln 2/f)}{2} \right)$$
(12)

を満たす。

またホール係数は試料に垂直に磁場 B をかけたときの  $R_{AC\cdot BD}$  の変化を  $\Delta R_{AC\cdot BD}$  とすると、

$$R_{\rm H} = \frac{d}{B} \cdot \Delta R_{\rm AC \cdot BD} \tag{13}$$

移動度は

$$\mu = \frac{d}{B} \cdot \frac{\Delta R_{\text{AC-BD}}}{\rho} \tag{14}$$

と表される。

## 3.2 方法

#### 3.2.1 実験(1)室温

実験班 5 人の中で 2 グループに分かれ、Ge, 厚さが異なる Si, GaAs 試料のそれぞれについて、電流  $I_x$  を流し、室温における導電率をパウ法を使って求め、次に磁場  $B_z$  を変化させながらかけて、ホール電圧を測定することでホール係数を求め、さらにそこから、キャリア密度、ホール移動度計算する。

また、ホール係数の符号から試料の導電型を判定する。

#### 3.2.2 実験(2)温度変化

室温で行った実験をクライオスタット、液体窒素を用いて温度を変えながら行うことで、移動度、キャリア密度の変化を求める。

具体的には-196 ℃から 0 ℃まで 7 点、30 ℃から 130 ℃まで 7 点測定する。

#### 3.2.3 実験 異常ホール効果

強磁性半導体である GaMnAs を 4K から 100K までの間で-500G から 500G の磁場の間でホール効果を測定することで異常ホール効果を観測する。

なお本実験はプログラムを用いて測定する。

# 4 結果

### 5 考察

### (1) 移動度

移動度は、電界 E 中の、キャリアの平均速度 < v > を用いて

$$\mu = \frac{\langle v \rangle}{E} \tag{15}$$

と定義される。

移動度を測定することにより、キャリアの結晶中での移動するときの通りやすさがわかる。

### (2) 移動度の性質

同種の半導体で、不純物濃度が同じなら、n型の方が移動度が大きい。なぜなら、(15)式と等価な式

$$\mu = \frac{q\tau}{m^*} \tag{16}$$

が成り立ち、正孔より電子の方が有効質量が小さいからである。

- (3)
- (4)
- (5)
- (7)

## 6 結論

### 7 参考文献

- [1] 東京大学工学部:「電気電子情報第一 (前期) 実験テキスト」, 2019.
- [2] 廣瀬明:「電気電子計測」, 数理工学社, 2003.
- [3] 日高邦彦:「高電圧工学」, 数理工学社, 2013