



Proyecto Final (Fase #2)

Equipo #1 :

Abraham Magaña Hernández - 220791217

Damián Guevara - 220791063

Samuel Espinoza Sucilla - 214017739

Seminario de Arquitectura en Computación.
López Arce Delgado Jorge Ernesto.
D13 Martes y Jueves 7:00 AM a 9:00 AM.

Código de Verilog

En las primeras reuniones se habló de cómo se estructuraban los buffers, empezamos el código de los mismos, no hubo un problema, los buffers funcionan por sí solos, no había fallas en sus conexiones y todo funcionaba también de acuerdo al clk.

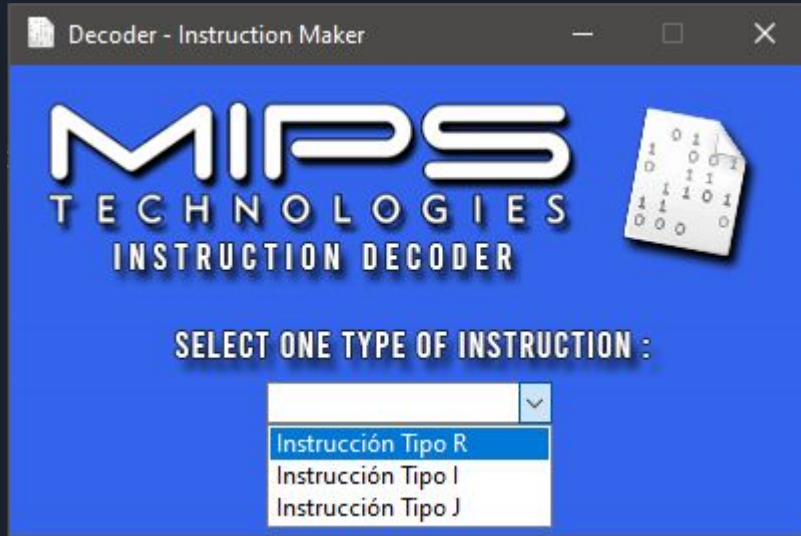
/IF_ID/clk	1					
/IF_ID/Mem_Inst_in	82	82				
/IF_ID/PC_Adder_in	169	169				
/IF_ID/Mem_Inst_out	82	0		82		
/IF_ID/PC_Adder_out	169	0		169		

```
//Addi
6'b001000:
begin
    RegDst = 0;
    Branch = 0;
    MemRead = 0;
    MemToReg = 0;
    AluOp = 3'b000;
    MemToWrite = 0;
    AluSrc = 1;
    RegWrite = 1;
end
```

También se agregaron los case para la Unidad de Control y como esta debía tomar las instrucciones de Tipo I, esto se habló en varias reuniones y fue tema de varios errores al momento de hacer la simulación sin los buffers, pero al final se comprobó el output de cada instrucción, consiguiendo que todas funcionaran como deberían por separado.

Decodificador de Instrucciones - GUI

El decodificador está programado en Python 3.9.2 y cumple con la función de dar output al momento de Instrucciones de Tipo R y Tipo I.



Es importante denotar que esta interfaz gráfica recibe los datos en decimal, nos da una previsualización de la instrucción en su formato de bits, bloquea las instrucciones erróneas, resetea archivos de memoria y también el archivo que contiene las instrucciones escritas en su formato de ensamblador.

Escritura de Archivo de Memoria y Ensamblador

El archivo de la derecha es el output de la instrucción detectada como una válida escrita en el formato para que la segunda fase de este proyecto funcione.

R Type Instruction Decoder

MIPS TECHNOLOGIES

INSTRUCTION R TYPE OUTPUT :

op	rs	rt	rd	shamt	funct
000000	01010	01111	00011	000000	100000

INSTRUCTION R TYPE INPUT :

Default	10	15	3	Default	ADD
---------	----	----	---	---------	-----

Convert Save Reset

¡Instrucción Guardada!

Por otro lado, el archivo de la izquierda es la misma instrucción pero escrita en ensamblador, ambos archivos se pueden resetear simultáneamente.

MachineCode.txt Memory.txt

MachineCode.txt Memory.txt

1	add \$3 \$10 \$15	1	00000001
2		2	01001111
		3	00011000
		4	00100000
		5	

Verificador de Instrucciones

Esta es más una herramienta usada también para mejorar el procedimiento para la creación de la propuesta en ensamblador, el decoder funciona para crear las instrucciones, pero

lo que hace especial esta herramienta es que no hay que ejecutar algo como tal, solamente es un comando de discord, como tenemos un servidor de en esta app para llevar el trabajo de todo el proyecto tener un bot que con un comando haga un manejo de datos de todo lo que necesitamos, agiliza la forma de trabajar.



!Abraham Yesterday at 10:48 AM

`-mips 00110000000010100000000000001010`



CUCEI BOT Yesterday at 10:48 AM

Detector de Instrucciones MIPS :

```
-Instrucción : 00110000000010100000000000001010
-Tipo : I
-OpCode = 001100
-RS = 00000
-RT = 01010
-Offset = 0000000000001010
-Funct = ANDI
```

`-mips`
`-bi`

`-hexa`
`-clear`