

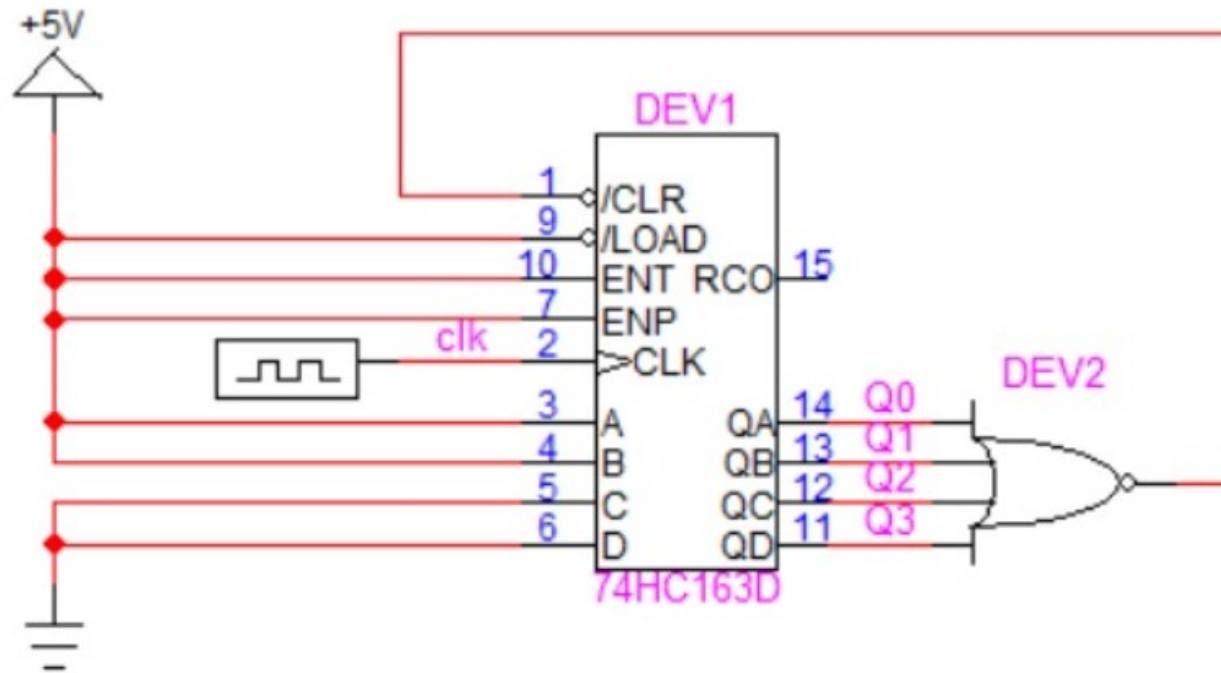
Question 2

Incorrect

Mark 0.0 out of 2.5

Flag question

Considere o circuito da figura que inclui um contador binário de 4 bits com entradas de *clear* (CLR_L) e *load* (LD_L) síncronas.



O módulo deste contador é:

Answer: 6

