

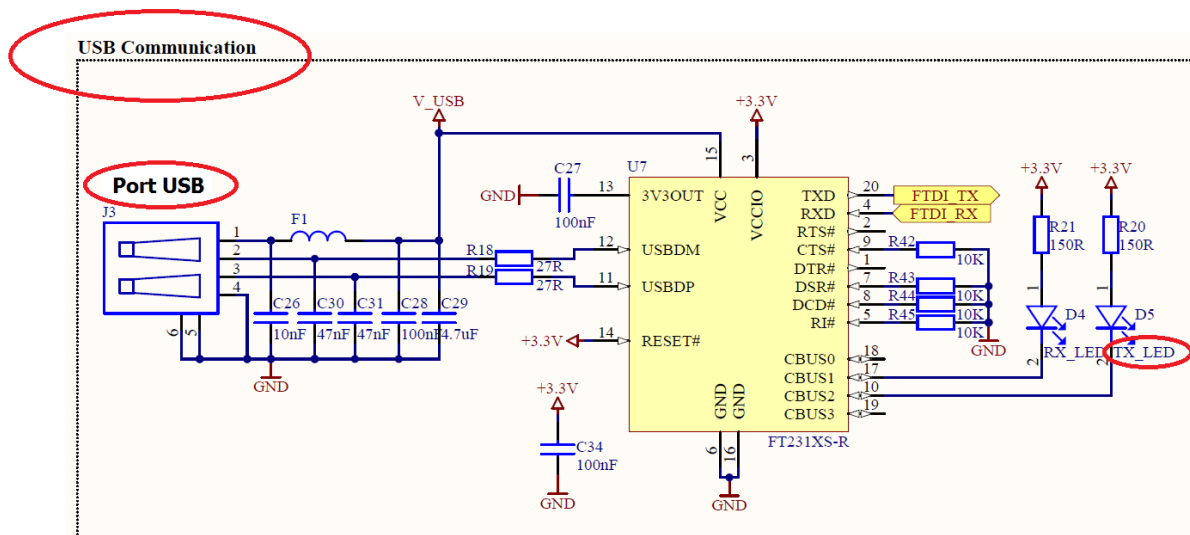
Conception électronique

Erreurs de dessin fréquentes

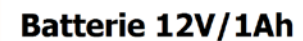
Cartouche complet

| | | | |
|--|------------------------|----------------------------|--|
| <div>haute école neuchâtel berne jura</div> <div>arc</div> <div>ingénierie www.he-arc.ch</div> | | | |
| Title Microcontroller | | | Laboratoire de Systèmes Embarqués 7, rue de la Serre 2610 Saint-Imier / Switzerland |
| Size: A3 | Author: Y.Meyer | Revision: V2.1 | |
| Date: 12.03.2015 | Time: 10:59:57 | Sheet 1 of 4 | |
| File: P:\Formation\010-Bachelor\020-Niveau-2\030-Professeurs\2280-Projet_P2_INF\2014-2015 Local positioning | | | |

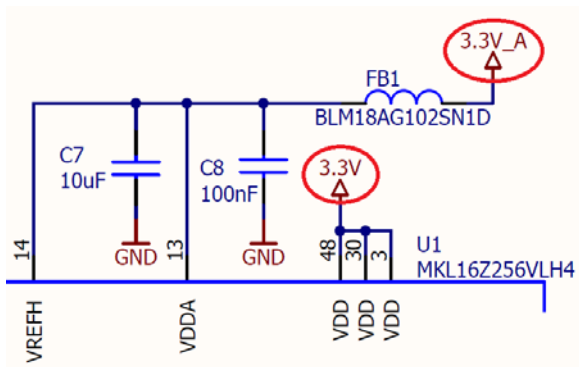
Découpe du schéma en pages et blocs fonctionnels aux interfaces commentées



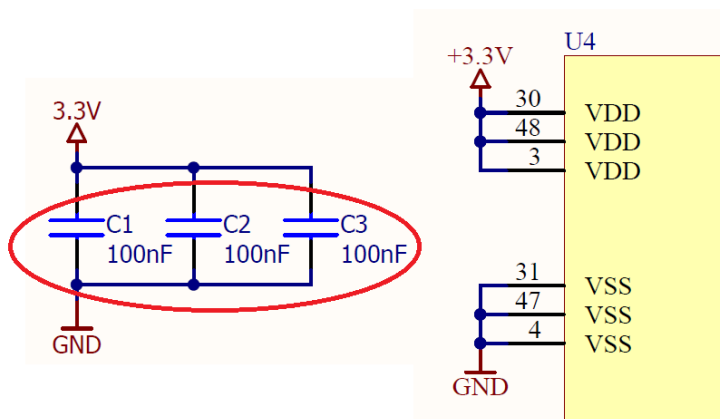
Numéros des pins, noms des signaux et polarités sur les connecteurs



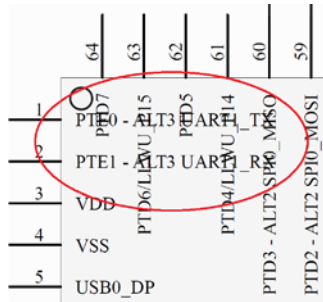
Valeurs et plages des tensions utilisées



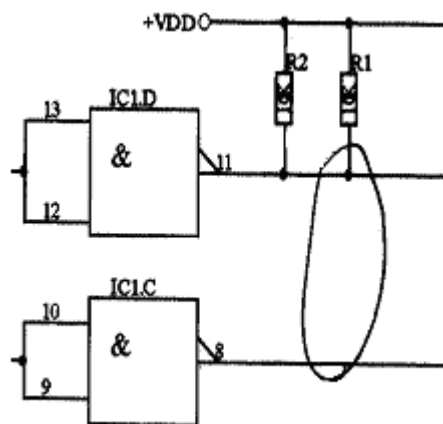
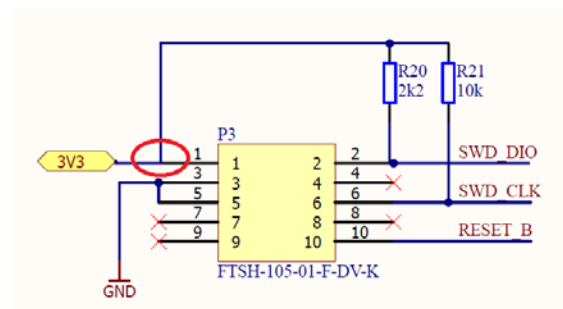
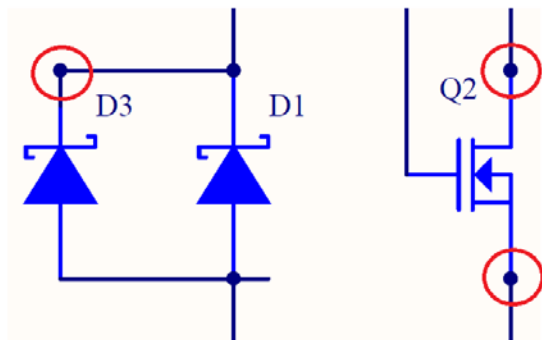
Capacités de découplage spécialement sur uC



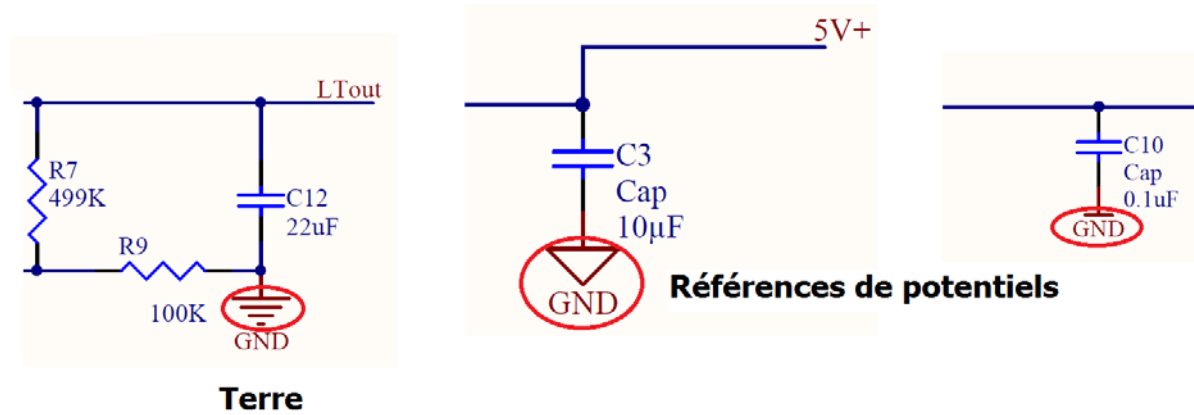
Textes illisibles



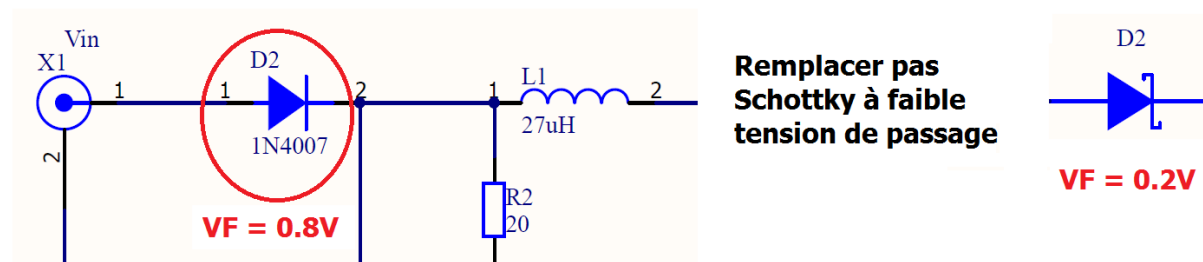
Mauvaises connexions



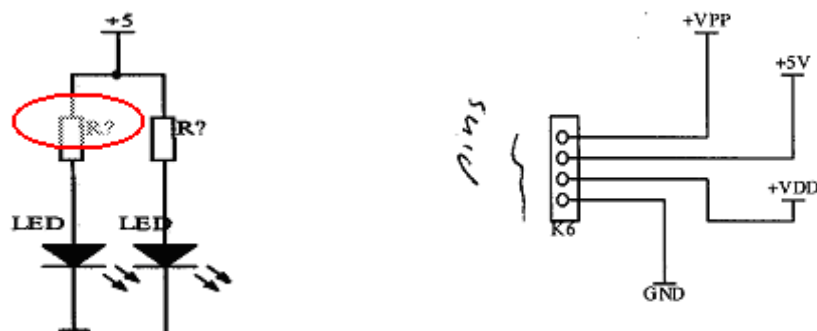
Mauvais symboles



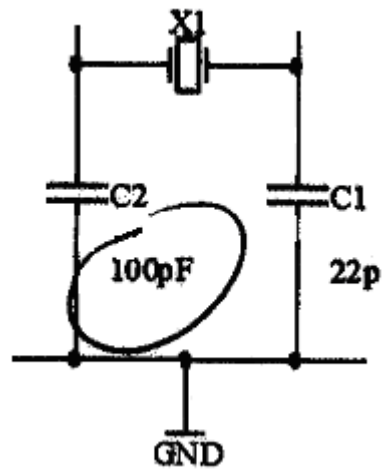
Diodes de blocage dans les circuits d'alimentations



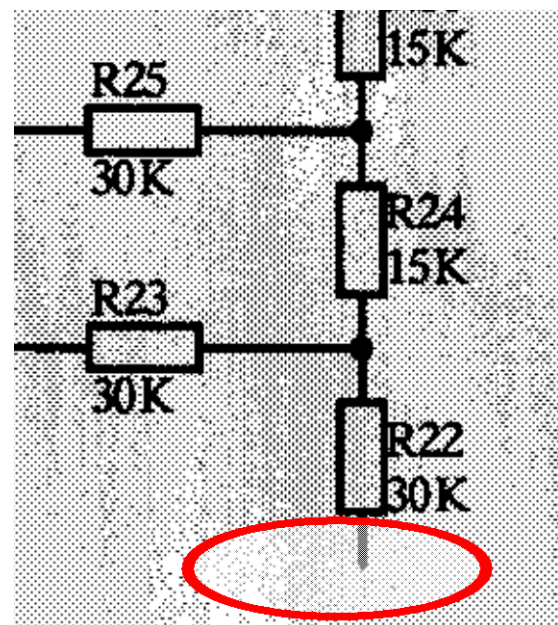
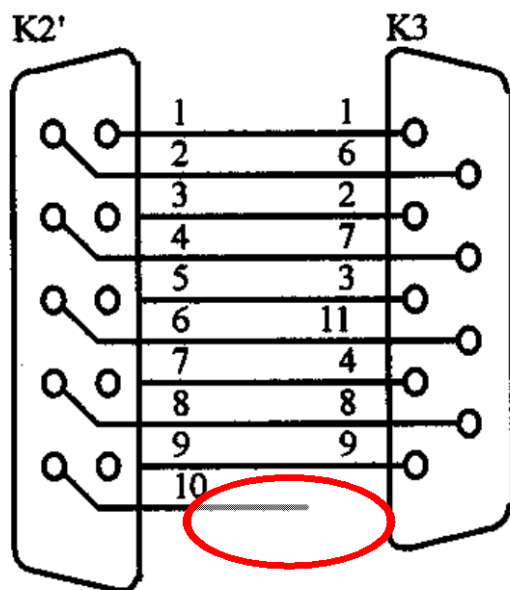
Références manquantes



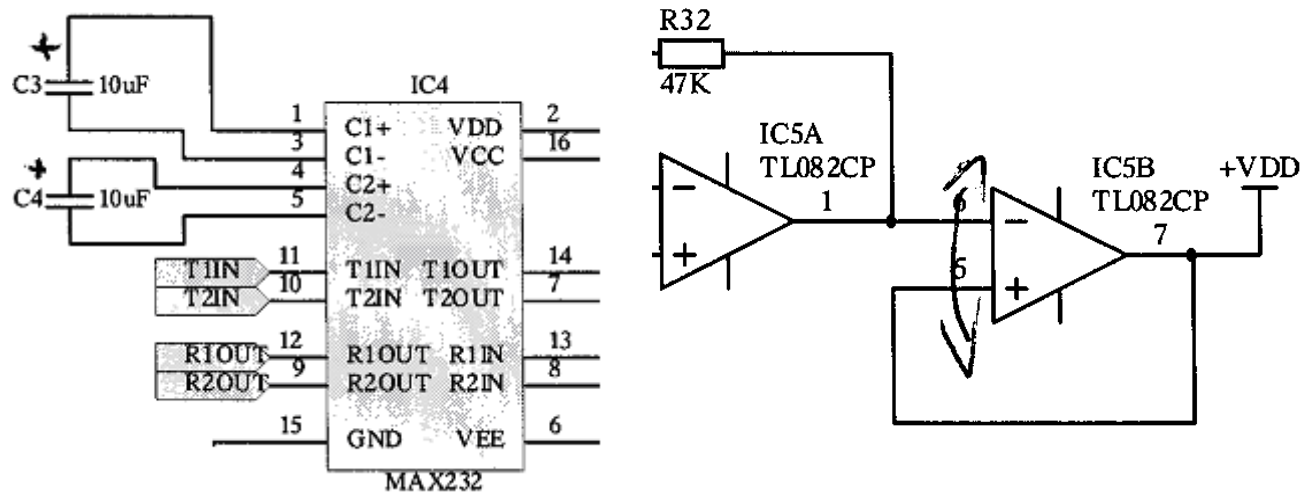
Mauvaises valeurs



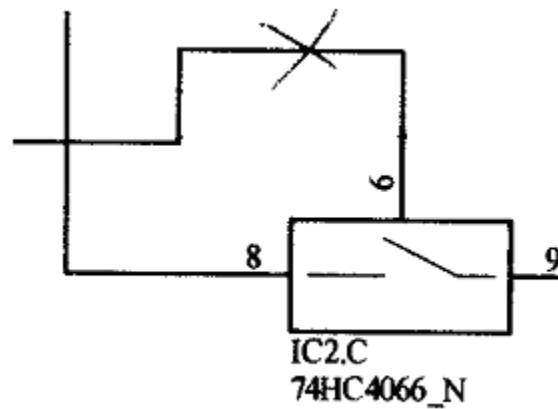
Entrées "En l'air"



Manques ou inversions de polarités



Mauvais tracés



Commentaires manquants ou peu explicites

