

ON TX RX L RN5 Z2 Z1	RN4 IC6 RN3 Y1 IC7 F1 R	NI D3 D2 RN2 RESET L2 C10	L1 R2 R1 C1 C2 PC1 PC2 IC	4 IC3 X1 D1 IC1
				+
				■

Board Stack Report