

1. Defina el concepto de granularidad. ¿Qué relación existe entre la granularidad de programas y de procesadores?

La granularidad de una aplicación está dada por la relación entre el cómputo y la comunicación. Una aplicación es de Grano fino es aquella que requieren muchas comunicaciones y poco cálculo, En caso contrario es de Grano grueso.

En una arquitectura de grano fino existen muchos procesadores pero con poca capacidad de procesamiento por lo que son mejores para programas que requieran mucha comunicación. Entonces, los programas de grano fino son los apropiados para ejecutarse sobre esta arquitectura ya que se dividen en muchas tareas o procesos que requieren de poco procesamiento y mucha comunicación.

Por otro lado, en una arquitectura de grano grueso se tienen pocos procesadores con mucha capacidad de procesamiento por lo que son más adecuados para programas de grano grueso en los cuales se tienen pocos procesos que realizan mucho procesamiento y requieren de menos comunicación.

2. Explique sintéticamente los 7 paradigmas de interacción entre procesos en programación distribuida. Ejemplifique en cada caso. Indique ¿qué tipo de comunicación por mensajes es más conveniente y qué arquitectura de hardware se ajusta mejor? Justifique sus respuestas.

Servidores replicados: Los servidores manejan (mediante múltiples instancias) recursos compartidos tales como dispositivos o archivos. Su uso tiene el propósito de incrementar la accesibilidad de datos o servicios donde cada servidor descentralizado interactúa con los demás para darles la sensación a los clientes de que existe un único servidor. Un ejemplo de servidores replicados es la resolución descentralizada al problema de los filósofos donde cada proceso interactúa con otros para obtener los tenedores pero esto es transparente a los procesos filósofos.

Algoritmos de heartbeat: es un esquema “divide & conquer” se distribuye la carga (datos) entre los workers; cada uno es responsable de actualizar una parte. Los nuevos valores dependen de los mantenidos por los workers o sus vecinos inmediatos. Cada “paso” debiera significar un progreso hacia la solución. Ejemplos de problemas que se pueden resolver son computación de grillas (labeling de imágenes) o autómatas celulares (el juego de la vida).

Algoritmos de pipeline: La información recorre una serie de procesos utilizando alguna forma de receive/send donde la salida de un proceso es la entrada del siguiente. Ejemplos son las redes de filtros o tratamiento de imágenes.

Algoritmos probe (send)/echo (receive): se basa en el envío de un mensaje (“probe”) de un nodo al sucesor, y la espera posterior del mensaje de respuesta (“echo”). Los probes se envían en paralelo a todos los sucesores. Los algoritmos de prueba-eco son particularmente interesantes cuando se trata de recorrer redes donde no hay (o no se conoce) un número fijo de nodos activos (ejemplo: redes móviles).

Algoritmos de Broadcast: La idea del algoritmo es cual transmitir un mensaje de un procesador a todos los otros. Podemos usar broadcasts para diseminar o reunir información; También podemos usarlo para resolver muchos problemas de sincronización distribuidos. Un ejemplo típico es la sincronización de relojes en un Sistema Distribuido de Tiempo Real.

Algoritmos Token passing: En muchos casos la arquitectura distribuida recibe una información global a través del viaje de tokens de control o datos. Permita realizar exclusión mutua distribuida y la toma de decisiones distribuidas. Un ejemplo podría ser el de determinar la terminación de un proceso en una arquitectura distribuida cuando no puede decidirse localmente.

Master/workers: Implementación distribuida del modelo de bag of tasks que consiste en un proceso controlador de tareas y múltiples procesos workers que acceden a él para poder obtener una tarea para ejecutarlas en forma distribuida. Por ejemplo: se utiliza para resolver multiplicación de matrices ralas.

En una arquitectura de memoria distribuida, tiene que usarse alguna forma de MP, explícita o implícita. En este caso, si el flujo de información es unidireccional (por ejemplo, en redes de filtros –pipeline–) entonces el mecanismo más eficiente es AMP. También AMP es el más eficiente y el más fácil de usar para peers interactuantes (por ejemplo en algoritmos heartbeat, probe/echo, servers replicados, token passing). Broadcast es más difícil de usar con SMP. Sin embargo, para interacción cliente/servidor, la comunicación bidireccional obliga a especificar dos tipos de canales (requerimientos y respuestas). RPC y Rendezvous son técnicas de comunicación y sincronización entre procesos que suponen un canal bidireccional. Por esto son ideales para programar aplicaciones C/S (por ejemplo manager/workers).

3. Describa los 5 paradigmas de resolución de programas concurrentes: paralelismo iterativo, paralelismo recursivo, productores-consumidores, clientes-servidores, y peers. Ejemplifique en cada caso.

En el paralelismo recursivo: el problema puede descomponerse en procesos recursivos que trabajan sobre partes del conjunto total de datos (Dividir y conquistar). Por ejemplo, el sorting by merging.

En el paralelismo iterativo: un programa consta de un conjunto de procesos (posiblemente idénticos) cada uno de los cuales tiene 1 o más loops. Cada proceso es un programa iterativo. Los procesos cooperan para resolver un único

problema, pueden trabajar independientemente, comunicarse y sincronizar por memoria compartida o pasaje de mensajes. Generalmente, el dominio de datos se divide entre los procesos siguiendo diferentes patrones. Un ejemplo es la multiplicación de matrices.

En el esquema de Productores- Consumidores, los procesos deben comunicarse y la comunicación fluye en una dirección por lo que generalmente se organizan en pipes donde la salida de uno será la entrada de su sucesor. Es decir, cada proceso es un filtro que consume la salida de su predecesor y produce una entrada para su sucesor. Por ejemplo, secuencias de filtros sobre imágenes.

En el esquema Cliente- Servidor, que es el predominante en los sistemas distribuidos, el servidor es un proceso que espera pedidos de servicio de múltiples clientes. Este tipo de esquema requiere de comunicación bidireccional y permite que clientes y servidores puedan ejecutarse en diferentes procesadores. La atención de clientes puede ser de a uno por vez (Rendezvous) o varios simultáneamente (RPC). Por ejemplo, la mayoría de los servicios en internet son de tipo cliente/ servidor.

Con pares interactuantes los procesos (que forman parte de un programa distribuido) resuelven partes de un problema, intercambian información mediante mensajes y a veces deben sincronizar para llegar a una solución. Este tipo de esquema permite mayor grado de asincronismo que el esquema de cliente-servidor. Existen diferentes configuraciones posibles: grilla, pipe circular, uno a uno, arbitraria.

4. ¿Cuál es el objetivo de la programación paralela?

El objetivo principal es reducir el tiempo de ejecución, o resolver problemas mas grandes o con mayor precisión en el mismo tiempo, usando una arquitectura multiprocesador en la que se pueda distribuir la tarea global en tareas que puedan ejecutarse en distintos procesadores.

5. Define las métricas de speedup y eficiencia. ¿Cuál es el significado de cada una de ellas (que miden) y su rango de valores? Ejemplifique.

Ambas son métricas asociadas al procesamiento paralelo.

El speedup es una medida de la mejora de rendimiento (performance) de una aplicación al aumentar la cantidad de procesadores (comparado con el rendimiento al utilizar un solo procesador). El mismo se calcula:

$$\text{Speedup} \Rightarrow S = T_s / T_p$$

S es el cociente entre el tiempo de ejecución secuencial del algoritmo secuencial conocido más rápido (T_s) y el tiempo de ejecución paralelo del algoritmo elegido (T_p).

El rango de valores de S va desde 0 a p, siendo p el número de procesadores.

La eficiencia es una medida relativa que permite la comparación de desempeño en diferentes entornos de computación paralela. La misma se calcula:

$$\text{Eficiencia} \Rightarrow E = S / P$$

Es el cociente entre speedup y número de procesadores. El valor está entre 0 y 1, dependiendo de la efectividad en el uso de los procesadores. Cuando es 1 corresponde al speedup perfecto.

6. ¿En qué consiste la “ley de Amadhi”?

La ley de Amadhi dice que para un problema dado existe un máximo speedup alcanzable independiente del número de procesadores. Esto significa que es el algoritmo el que decide la mejora de velocidad dependiendo de la cantidad de código no paralelizable y no del número de procesadores, llegando finalmente a un momento que no se puede paralelizar más el algoritmo.

7. Mencione las tres técnicas fundamentales de la computación científica. Ejemplifique.

Entre las diferentes aplicaciones de cómputo científicas y modelos computacionales existen tres técnicas fundamentales:

(1) Computación de grillas (soluciones numéricas a PDE, imágenes). Dividen una región espacial en un conjunto de puntos.

(2) Computación de partículas. Modelos que simulan interacciones de partículas individuales como moléculas u objetos estelares.

(3) Computación de matrices. Sistemas de ecuaciones simultáneas.

8. ¿Qué significa que un problema sea de “exclusión mutua selectiva”?

En los problemas de exclusión mutua selectiva, cada proceso compite por sus recursos no con todos los demás procesos sino con un subconjunto de ellos. Dos casos típicos de dicha competencia se producen cuando los procesos compiten por los recursos según su tipo de proceso o por su proximidad. Por ejemplo los problemas de lectores/escritores y filósofos.

9. ¿El problema de los lectores-escritores es de exclusión mutua selectiva? ¿Por qué?

Si, ya que la exclusión mutua selectiva se da entre clases de procesos: los procesos lectores como clase de proceso compiten con los escritores, esto se debe a que cuando un lector está accediendo a la BD otros lectores pueden acceder pero se excluye a los escritores.

El problema de los lectores-escritores es de exclusión mutua selectiva, ya que los lectores compiten solamente con los escritores para acceder al recurso.

10. ¿Si en el problema de los lectores-escritores se acepta sólo 1 escritor o 1 lector en la BD, tenemos un problema de exclusión mutua selectiva? ¿Por qué?

En este caso, al ser un único proceso lector el que compite el problema se convierte en un problema de exclusión mutua; Porque compiten entre todos los procesos por el acceso a un recurso compartido ya que no existen más lectores para acceder a la BD y lectores y escritores por definición se excluyen mutuamente.

Si en el problema de los lectores-escritores se acepta sólo 1 escritor o 1 lector en la BD, no tenemos un problema de exclusión mutua selectiva ya que ambos compiten entre sí (o sea entre todos los procesos).

11. ¿De los problemas de los baños planteados en teoría, cuál podría ser de exclusión mutua selectiva? ¿Por qué?

Opción 1: Un baño único para varones o mujeres (excluyente) sin límite de usuarios. Exclusión mutua selectiva porque tanto las mujeres o los hombres pueden seguir entrando después que uno de su clase obtuvo el acceso.

Opción 2: Un baño único para varones o mujeres (excluyente) con un número máximo de ocupantes simultáneos (que puede ser diferente para varones y mujeres). Es exclusión mutua general ya que cuando alguna de las clases que está ocupando un baño llega a su valor máximo de ocupantes simultáneos empieza a excluir a los de su propia clase, es decir a competir entre todos.

Opción 3: Dos baños utilizables simultáneamente por un número máximo de varones (K_1) y de mujeres (K_2), con una restricción adicional respecto que el total de usuarios debe ser menor que K_3 ($K_3 < K_1 + K_2$). Similar a la opción 2 hay un tope en las cantidades de cada clase por lo que en algún momento se empezaran a excluir entre todos.

12. ¿Por qué el problema de los filósofos es de exclusión mutua selectiva? ¿Si en lugar de 5 filósofos fueran 3, el problema seguiría siendo de exclusión mutua selectiva? ¿Por qué?

Un problema es de exclusión mutua selectiva cuando cada proceso compite por el acceso a los recursos no con todos los demás procesos sino con un subconjunto de ellos. El problema de los filósofos es de exclusión mutua selectiva ya que para comer un filósofo no compite con todos los demás sino que solo compite con sus adyacentes. En el caso de que fueran 3 filósofos y no 5 como en la definición del problema general, no sería de exclusión mutua selectiva ya que un proceso compite con todos los demás procesos y no solo con un subconjunto de ellos, dado que el resto de los procesos son sus adyacentes.

13. ¿El problema de los filósofos resuelto en forma centralizada y sin posiciones fijas es de exclusión mutua selectiva? ¿Por qué?

Sin posiciones fijas se refiere a que cada filósofo solicita cubiertos y no necesariamente los de sus adyacentes, el coordinador o mozo se los da si es que hay dos cubiertos disponibles sin tener en cuenta vecinos, el problema no sería de exclusión mutua selectiva ya que competirían entre todos por poder acceder a los tenedores para poder comer.

El problema de los filósofos resuelto en forma centralizada y sin posiciones fijas no es de exclusión mutua selectiva ya que al no haber posiciones fijas cualquiera puede agarrar los cubiertos para comer, por lo tanto todos los procesos compiten entre si.

14. ¿A qué se denomina propiedad de programa? ¿Qué son las propiedades de vida y seguridad? Ejemplifique.

Una propiedad de un programa es un atributo que es verdadero en cualquier posible historia del programa, y por lo tanto de todas las ejecuciones del programa. Cada propiedad puede ser formulada en términos de dos clases especiales de propiedades: seguridad (safety) y vida (liveness). Una propiedad de seguridad asegura que el programa nunca entra en un estado malo (es decir uno en el que algunas variables tienen valores indeseables). Una propiedad de vida asegura que el programa eventualmente entra en un estado bueno (es decir, uno en el cual todas las variables tienen valores deseables).

La corrección parcial es un ejemplo de una propiedad de seguridad. Asegura que si un programa termina, el estado final es correcto (es decir, se computó el resultado correcto). Si un programa falla al terminar, puede nunca producir la respuesta correcta, pero no hay historia en la cual el programa terminó sin producir la respuesta correcta. Terminación es un ejemplo de propiedad de vida. Asegura que un programa eventualmente terminará (es decir, cada historia del programa es finita). Corrección total es una propiedad que combina la corrección parcial y la terminación. Asegura que un programa siempre termina con una respuesta correcta.

La exclusión mutua es otro ejemplo de propiedad de seguridad. Asegura que a lo sumo un proceso a la vez está ejecutando su sección crítica. El estado malo en este caso sería uno en el cual las acciones en las regiones críticas en distintos procesos fueran ambas elegibles para su ejecución. La ausencia de deadlock es otro ejemplo de propiedad de seguridad. El estado malo es uno en el que todos los procesos están bloqueados, es decir, no hay acciones elegibles. Finalmente, un entry eventual a una sección crítica es otro ejemplo de propiedad de vida. El estado bueno para cada proceso es uno en el cual su sección crítica es elegible.

15. Defina fairness. Relacione con las políticas de scheduling (NO DESCRIBA LOS DISTINTOS TIPOS DE FAIRNESS).

En un sistema concurrente fairness es el equilibrio en el acceso a recursos compartidos por todos los procesos. Trata de asegurar que un proceso tenga la posibilidad de avanzar sin importar lo que hagan el resto de los procesos. Dado que el avance de un proceso está dado por la elección de la próxima sentencia atómica que él debe ejecutar, el concepto de fairness está relacionado estrechamente con las políticas de scheduling ya que estas son las que deciden cual es la próxima sentencia atómica a ejecutarse.

16. Describa los distintos tipos de fairness.

Fairness incondicional: Toda acción atómica incondicional que es elegible es eventualmente ejecutada.

Fairness débil: Es incondicionalmente fair y toda acción atómica condicional que se vuelve elegible es ejecutada, asumiendo que su guarda se pone en true y se mantiene así hasta que es vista por el proceso que ejecuta la acción atómica condicional.

Fairness fuerte: Es incondicionalmente fair y toda acción atómica condicional que se vuelve elegible es ejecutada si su guarda es true con infinita frecuencia.

17. ¿Describa las propiedades que debe cumplir un protocolo de E/S a una sección crítica? ¿Cuáles son de seguridad y cuáles de vida?

Estos protocolos deben cumplir con 4 propiedades:

- Exclusión mutua: Solo un proceso a la vez puede estar ejecutando su sección crítica. Es una propiedad de seguridad.
- Ausencia de deadlock: Si uno o más procesos están intentando entrar a su sesión crítica al menos uno de ellos tendrá éxito. Es una propiedad de seguridad.
- Ausencia de demora innecesaria: si un proceso está intentando acceder a su sesión crítica y ningún otro proceso está ejecutando su sesión crítica o está en su sesión NO crítica o terminaron, el primero no está impedido de ingresar. Es una propiedad de seguridad.
- Eventual entrada: Un proceso que está intentando entrar a su sesión crítica eventualmente lo hará. Es una propiedad de vida.

18. ¿Cuáles son los defectos que presenta la sincronización por busy waiting? Diferencie esta situación respecto de los semáforos.

La sincronización por busy waiting es ineficiente cuando los procesos son implementados por multiprogramación ya que se mantendrá ocupado un procesador realizando un spinning cuando este podría ser usado por otro proceso. También tiene el problema de que al estar chequeando por una variable compartida que es modificada por otros procesos muchas veces ese valor se encuentra invalidado en la caché lo que requiere que se acceda a memoria; este problema es muy notorio en implementaciones de acceso a sesión crítica.

Busy waiting y semáforos son herramientas que sirven para sincronización pero son distintas ya que semáforos evitan los problemas que tiene busy waiting. Al bloquearse en un semáforo un proceso no consume tiempo de procesamiento hasta que no tenga posibilidad de ejecutarse, en cuyo caso, es puesto en la cola de listos para poder usar el procesador.

Problemas busy waiting: Los protocolos de sincronización que usan solo busy waiting pueden ser difíciles de diseñar, entender y probar su corrección. La mayoría de estos protocolos son bastante complejos, no hay clara separación entre las variables usadas para sincronización y las usadas para computar resultados.

19. Explique la semántica de la instrucción de grano grueso AWAIT y su relación con instrucciones tipo Test & Set o Fetch&Add.

<AWAIT B -> S;> Sintaxis de la sentencia AWAIT de grano grueso.

Semánticamente, B es una expresión booleana que especifica una condición de demora y S es una secuencia de sentencias que se garantiza que terminan. También, se garantiza que B es true al momento de ejecutar S, y ningún estado interno de S es visible para los otros procesos.

La sentencia await es muy poderosa ya que puede ser usada para especificar acciones atómicas arbitrarias coarse grained. Esto la hace conveniente para expresar sincronización tanto por condición como exclusión mutua. Este poder expresivo también hace a await muy costosa de implementar. Sin embargo, hay casos en que puede ser implementada eficientemente, como por ejemplo con las instrucciones T&S y F&A. Estas últimas están presentes en casi todos los procesadores y pueden ser utilizadas para implementar la instrucción AWAIT.

```
process SC [i=1..n]
{ while (true)
  {(await (not lock) lock= true);}
  sección crítica;
  lock = false;
  sección no crítica;
}
```

```
bool lock=false;      # lock compartido
process SC[i=1 to n] {
  while (true) {
    while (TS(lock)) skip ; # protocolo de entrada
    sección crítica;
    lock = false;          # protocolo de salida
    sección no crítica;
  }
}
```

```
bool TS(bool lock) {
  (bool initial = lock; # guarda valor inicial
  lock = true;          # setea lock
  return initial; )     # devuelve valor inicial
}
```

20. ¿En qué consiste la técnica de “passing the baton” y cuál es su utilidad? ¿Qué relación tiene con “passing the condition”?

Passing the baton proveer exclusión y controlar cuál proceso demorado es el próximo en seguir. Puede usarse para implementar sentencias await arbitrarias y así implementar sincronización por condición arbitraria. La técnica también puede usarse para controlar precisamente el orden en el cual los procesos demorados son despertados.

El funcionamiento es el siguiente: cuando un proceso está ejecutando su sección crítica, puede pensarse que posee la "posta" o "baton", esto significa que tiene permiso de ejecución. Cuando este proceso termina, pasa la posta a otro. Si alguno está esperando por una condición que es ahora verdadera, la posta se le otorga al mismo. Este a su vez, ejecuta su SC y la pasa a otro. Cuando no hay procesos esperando por la condición verdadera, la posta se pasa al próximo proceso que trate de entrar en su SC por primera vez.

Ambas técnicas ("passing the baton" y "passing the condition") tienen la misma utilidad que es la de proveer un orden en la ejecución de procesos.

La relación que tiene Passing the Baton con Passing the Condition reside en que ambas técnicas permiten determinar qué proceso es quien puede acceder a la sección crítica. Passing the baton se utiliza en semáforos, mientras que passing the condition con monitores.

a. Aplicar este concepto a la resolución del problema de lectores y escritores:

Los contadores dr y dw representa la cantidad de lectores y escritores esperando, respectivamente.

Los contadores nr y nw representa la cantidad de lectores y escritores en la bd, respectivamente.

El semáforo de entrada e , controla el acceso a variables compartidas.

El semáforo r representa la condición de demora del lector ($nw = 0$), y w representa la condición de demora del escritor ($nr = 0 \wedge nw = 0$).

init $nr = 0, nw = 0, dr = 0, dw = 0;$	sem $e = 1, r = 0, w = 0;$
<pre> process Lector [i = 1 to M] { while(true) { P(e); if (nw > 0) {dr = dr+1; V(e); P(r); } nr = nr + 1; if (dr > 0) {dr = dr - 1; V(r); } else V(e); lee la BD; P(e); nr = nr - 1; if (nr == 0 and dw > 0) {dw = dw - 1; V(w); } else V(e); } } </pre>	<pre> process Escritor [j = 1 to N] { while(true) { P(e); if (nr > 0 or nw > 0) {dw = dw+1; V(e); P(w);} nw = nw + 1; V(e); escribe la BD; P(e); nw = nw - 1; if (dr > 0) {dr = dr - 1; V(r); } elseif (dw > 0) {dw = dw - 1; V(w); } else V(e); } } </pre>

En esta solución, la última sentencia if en los escritores es no determinística. Si hay lectores y escritores demorados, cualquiera podría ser señalado cuando un escritor termina su protocolo de salida. Además, cuando finaliza un escritor, si hay más de un lector demorado y uno es despertado, los otros son despertados en forma de "cascada". El primer lector incrementa nr , luego despierta al segundo, el cual incrementa nr y despierta al tercero, etc. El baton se va pasando de un lector demorado a otro hasta que todos son despertados.

21. ¿En qué consiste la comunicación guardada (introducida por CSP) y cuál es su utilidad?

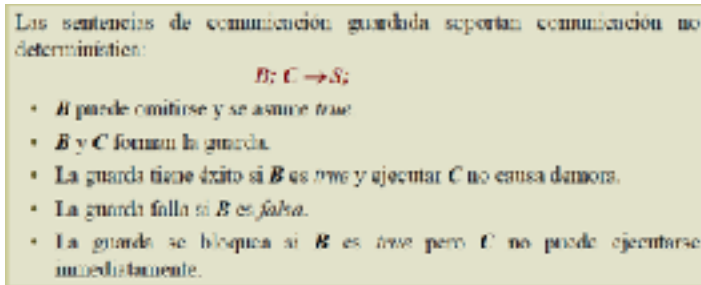
Con frecuencia un proceso se quiere comunicar con más de un proceso, quizás por distintos canales y no sabe el orden en el cual los otros procesos podrían querer comunicarse con él. Es decir, podría querer recibir información desde diferentes canales y no querer quedar bloqueado si en algún canal no hay mensajes. Para poder comunicarse por distintos canales se utilizan sentencias de comunicación guardadas.

Las sentencias de comunicación guardada soportan comunicación no determinística: $B; C \rightarrow S$;

B es una expresión booleana que puede omitirse y se asume true.

B y C forman la guarda.
 La guarda tiene éxito si B es true y ejecutar C no causa demora.
 La guarda falla si B es falsa.
 La guarda se bloquea si B es true pero C no puede ejecutarse inmediatamente.

22. Describa cómo es la ejecución de sentencias de alternativa e iteración que contienen comunicaciones guardadas.



Sea la sentencia de alternativa con comunicación guardada de la forma:

```
If B1; comunicacion1 -> S1
□ B2; comunicacion2 -> S2
Fi
```

Primero, se evalúan las expresiones booleanas, B_i y la sentencia de comunicación.

- Si todas las guardas fallan (una guarda falla si B es false), el if termina sin efecto.
- Si al menos una guarda tiene éxito, se elige una de ellas (no determinísticamente).
- Si algunas guardas se bloquean (B es true pero la ejecución de la sentencia de comunicación no puede ejecutarse inmediatamente), se espera hasta que alguna de ellas tenga éxito.

Segundo, luego de elegir una guarda exitosa se ejecuta la sentencia de comunicación asociada.

Tercero, y último, se ejecutan las sentencias S relacionadas.

La ejecución de la iteración es similar realizando los pasos anteriores hasta que todas las guardas fallen.

23. Describa brevemente en qué consisten los mecanismos de RPC y Rendezvous. ¿Para qué tipo de problemas son más adecuados?

RPC solo provee un mecanismo de comunicación y la sincronización debe ser implementada por el programador utilizando algún método adicional. En cambio, Rendezvous es tanto un mecanismo de comunicación como de sincronización.

En RPC la comunicación se realiza mediante la ejecución de un CALL a un procedimiento, este llamado crea un nuevo proceso para ejecutar lo solicitado. El llamador se demora hasta que el proceso ejecute la operación requerida y le devuelva los resultados. En Rendezvous la diferencia con RPC está en cómo son atendidos los pedidos, el CALL es atendido por un proceso existente, no por uno nuevo. Es decir, con RPC el proceso que debe atender el pedido no se encuentra activo sino que se activa para responder al llamado y luego termina; en cambio, con Rendezvous el proceso que debe atender los requerimientos se encuentra continuamente activo. Esto hace que RPC permita servir varios pedidos al mismo tiempo y que con Rendezvous solo puedan ser atendidos de a uno por vez.

Estos mecanismos son más adecuados para problemas con interacción del tipo cliente servidor donde la comunicación entre ellos debe ser bidireccional y sincrónica, el cliente solicita un servicio y el servidor le responde con lo solicitado ya que el cliente no debe realizar ninguna otra tarea hasta no obtener una respuesta del servidor.

RPC (Remote Procedure Call) y Rendezvous: técnicas de comunicación y sincronización entre procesos que suponen un canal bidireccional ideales para programar aplicaciones C/S. RPC y Rendezvous combinan una interfaz “tipo monitor” con operaciones exportadas a través de llamadas externas (CALL) con mensajes sincrónicos (demoran al llamador hasta que la operación llamada se termine de ejecutar y se devuelvan los resultados).

Diferencias entre RPC y Rendezvous

Difieren en la manera de servir la invocación de operaciones:

Un enfoque es declarar un procedure para cada operación y crear un nuevo proceso (al menos conceptualmente) para manejar cada llamado (RPC porque el llamador y el cuerpo del procedure pueden estar en distintas máquinas). Para el cliente, durante la ejecución del servicio, es como si tuviera en su sitio el proceso remoto que lo sirve (Ej: JAVA).

El segundo enfoque es hacer rendezvous con un proceso existente. Un rendezvous es servido por una sentencia de Entrada (o accept) que espera una invocación, la procesa y devuelve los resultados (Ej: Ada).

24. ¿Por qué es necesario proveer sincronización dentro de los módulos en RPC? ¿Cómo puede realizarse esta sincronización?

Por sí mismo, RPC es puramente un mecanismo de comunicación. Aunque un proceso llamador y su server sincronizan, el único rol del server es actuar en nombre del llamador. Conceptualmente, es como si el proceso llamador mismo estuviera ejecutando el llamado, y así la sincronización entre el llamador y el server es implícita.

También necesitamos alguna manera para que los procesos en un módulo sincronicen con cada uno de los otros. Estos incluyen tanto a los procesos server que están ejecutando llamados remotos como otros procesos declarados en el módulo. Como es habitual, esto comprende dos clases de sincronización: exclusión mutua y sincronización por condición. Hay dos aproximaciones para proveer sincronización en módulos, dependiendo de si los procesos en el mismo módulo ejecutan con exclusión mutua o ejecutan concurrentemente. Si ejecutan con exclusión (es decir, a lo sumo hay uno activo por vez) entonces las variables compartidas son protegidas automáticamente contra acceso concurrente. Sin embargo, los procesos necesitan alguna manera de programar sincronización por condición. Para esto podríamos usar automatic signalig (await B) o variables condición.

Si los procesos en un módulo pueden ejecutar concurrentemente (al menos conceptualmente), necesitamos mecanismos para programar tanto exclusión mutua como sincronización por condición. En este caso, cada módulo es en sí mismo un programa concurrente, de modo que podríamos usar cualquiera de los métodos descriptos anteriormente. Por ejemplo, podríamos usar semáforos dentro de los módulos, monitores locales, o podríamos usar Rendezvous (o usar MP).

25. ¿Qué elementos de la forma general de Rendezvous no se encuentran en el lenguaje ADA?

Rendezvous provee la posibilidad de asociar sentencias de scheduling y de poder usar los parámetros formales de la operación tanto en las sentencias de sincronización como en las sentencias de scheduling. Ada no provee estas posibilidades.

Otra:

ADA no provee la expresión de Scheduling "ei" la cual se usa para alterar el orden de servicio de invocaciones por default en las guardas.

26. Describa los mecanismos de comunicación y sincronización provistos por MPI, Ada, Java y Linda.

Linda utiliza memoria compartida como mecanismo de comunicación y pasaje de mensajes asincrónico como mecanismo de sincronización. En la memoria compartida hay tuplas que pueden ser activas (tareas) y pasivas (datos) pero el núcleo de LINDA es el espacio de tuplas compartido (TS) que puede verse como un único canal de comunicaciones compartido. Si bien hablamos de memoria compartida el espacio de tuplas puede estar distribuido en una arquitectura multiprocesador.

Java provee concurrencia mediante el uso de threads, los threads comparten la zona de datos por lo que el mecanismo que utilizan para comunicarse es memoria compartida. Como método de sincronización java permite utilizar la palabra clave synchronized sobre un método lo que brinda sincronización y exclusión mutua. También permite la sincronización por condición con los métodos wait, notify y notifyAll, similares al "wait" y "signal" de los monitores, que deben usarse siempre dentro de un bloque synchronized. La semántica que utiliza el notify es de signal and continue.

Ada utiliza Rendezvous como mecanismo de sincronización y comunicación. En Ada un proceso realiza pedidos haciendo un call de un entry definido por otro proceso, este llamado bloquea al proceso llamador hasta que termina la ejecución del pedido. Para servir los llamados a sus entrys una task utiliza la sentencia accept que lo que hace es demorar a la tarea hasta que haya una invocación para el entry asociado a esa sentencia. Cuando recibe una invocación copia los parámetros y ejecuta la lista de sentencias correspondiente; al terminar copia los parámetros de salida y tanto el como el invocador pueden continuar su ejecución. Además, provee tres clases de sentencias select: wait selectivo que permite comunicación guardada, entry call condicional y entry call timed.

Wait selectivo: Select when B1 => Sentencia accept; sentencias

Or...

Or when Bn => sentencia accept; sentencias

End select.

Se puede poner una sentencia else que es seleccionada si ninguna otra alternativa puede serlo, sentencia delay o sentencia terminate.

Entry call condicional: select entry call, sentencias
 Else sentencias
 End select

Solo se selecciona el entry call si puede ser ejecutado inmediatamente sino se selecciona el else.

Entry call timed: Select entry call; sentencias
 Or delay; sentencias
 End select

En este caso, el entry call se selecciona si puede ser ejecutado antes de que expire el intervalo delay.

27. ¿Qué significa el problema de “interferencia” en programación concurrente? ¿Cómo puede evitarse?

La interferencia se da cuando un proceso toma una acción que invalida alguna suposición hecha por otro proceso. Para evitar la interferencia entre procesos se usa la sincronización cuyo rol es restringir las historias (interleaving de sentencias) de un programa concurrente sólo a las deseables. Para hacerlo existen dos mecanismos de sincronización: exclusión mutua o por condición.

28. ¿En qué consiste la propiedad de “A lo sumo una vez” y qué efecto tiene sobre las sentencias de un programa concurrente? De ejemplos de sentencias que cumplan y de sentencias que no cumplan con ASV.

Referencia crítica en una expresión es la referencia a una variable que es modificada por otro proceso.
 Instrucción atómica es aquella cuya ejecución no puede ser interrumpida.

Una sentencia de asignación $x = e$ satisface la propiedad de “A lo sumo una vez” si:
 I. e contiene a lo sumo una referencia crítica y x no es referenciada por otro proceso, o
 II. e no contiene referencias críticas, en cuyo caso x puede ser leída por otro proceso

En una expresión que no se encuentra en sentencias de asignación, se dice que cumple la propiedad de a lo sumo una vez si dicha expresión no contiene más de una referencia crítica.

El efecto que tiene sobre las sentencias de un programa concurrente es que si una sentencia de asignación cumple la propiedad ASV, entonces su ejecución parece atómica, pues la variable compartida será leída o escrita sólo una vez.

Ejemplos:

- `int x=0, y=0;` No hay ref. críticas en ningún proceso.
 `co x=x+1 // y=y+1 oc;` En todas las historias $x = 1$ e $y = 1$
- `int x = 0, y = 0;` El 1er proceso tiene 1 ref. crítica. El 2do ninguna.
 `co x=y+1 // y=y+1 oc;` Siempre $y = 1$ y $x = 1$ o 2
- `int x = 0, y = 0;` Ninguna asignación satisface ASV.
 `co x=y+1 // y=x+1 oc;` Posibles resultados: $x=1$ e $y=2$ / $x=2$ e $y=1$
 Nunca puede ocurrir $x = 1$ e $y = 1$

29. Defina el concepto de “sincronización barrier”. ¿Cuál es su utilidad? Mencione alguna de las soluciones posibles usando variables compartidas.

Como muchos problemas pueden ser resueltos con algoritmos iterativos paralelos en los que cada iteración depende de los resultados de la iteración previa es necesario proveer sincronización entre los procesos al final de cada iteración, para realizar esto se utilizan las barreras. Las barreras son un punto de encuentro de todos los procesos luego de cada iteración, aquí se demoran los procesos hasta que todos hayan llegado a dicho punto y cuando lo hagan recién pueden continuar su ejecución.

Es útil para poner un punto de encuentro entre los procesos de un programa concurrente a la espera de una determinada condición que le permita proseguir su curso normal. Dicha condición puede ser para mantener la integridad de los datos o bien para realizar una nueva iteración de los procesos.

La sincronización barrier establece que el punto de demora al final de cada iteración es una barrera a la que deben llegar todos antes de permitirles pasar.

Soluciones posibles usando variables compartidas:

I. Contador Compartido: emplea un entero compartido, cantidad, el cual es inicialmente 0. Asumimos que hay n procesos worker que necesitan encontrarse en una barrera. Cuando un proceso llega a la barrera, incrementa cantidad. Por lo tanto, cuando cantidad es n, todos los procesos pueden continuar.

Usando la instrucción Fetch-and-Add lo podemos implementar de la siguiente forma:

```
FA(cantidad,1);  
while (cantidad < n) skip;
```

problemas: resetear cantidad a 0 y “memory contention”, todos los procesos consultan sobre la misma variable cantidad.

II. Flags y Coordinadores: Se dispone de dos arreglos de enteros inicializados en 0 (arribo[1:n] y continuar[1:n]) llamadas flags variables y un proceso coordinador adicional. Dado un proceso p[i] al llegar a la barrera setear arribo[i] en 1, y luego se demora esperando que continuar[i] sea seteada en 1. El proceso Coordinador espera a que todos los elementos de arribo se vuelvan 1, luego setea todos los elementos de continuar en 1.

```
int arribo[1:n] = ([n] 0), continuar[1:n] = ([n] 0);  
# arribo y continuar son "flags"  
process Worker[i=1 to n] {  
  while (true) {  
    código para implementar la tarea i;  
    arribo[i] = 1;  
    { await (continuar[i] == 1); }  
    continuar[i] = 0;  
  }  
}  
process Coordinador {  
  while (true) {  
    for [i=1 to n] {  
      { await (arribo[i] == 1); }  
      arribo[i] = 0;  
    }  
    for [i = 1 to n] continuar[i] = 1;  
  }  
}
```

Mejora: los procesos esperan que distintas variables sean seteadas y estas variables podrían estar almacenadas en distintas unidades de memoria (evita “memory contention”) .

Problema: requiere proceso extra, coordinador.

III. Árboles: Cada proceso hace labores de coordinador y están organizados en un árbol. Los procesos envían señales de arribo hacia arriba en el árbol y señales de continuar hacia abajo. En particular, un nodo proceso primero espera a que sus hijos arriben, luego le dice a su nodo padre que él también arribó. Cuando el nodo raíz sabe que sus hijos han arribado, sabe que todos los otros procesos también lo han hecho. Por lo tanto la raíz puede decirle a sus hijos que continúen; estos a su vez pueden decirle a sus hijos que continúen, etc.

```

Nodo hoja i: arriba[i] := 1
              { await continuar[i] = 1 }; continuar[i] := 0

Nodo interno i: { await arriba[left] = 1 }; arriba[left] := 0
                { await arriba[right] = 1 }; arriba[right] := 0
                arriba[i] := 1
                { await continuar[i] = 1 }; continuar[i] := 0
                continuar[left] := 1; continuar[right] := 1

nodo raiz r: { await arriba[left] = 1 }; arriba[left] := 0
             { await arriba[right] = 1 }; arriba[right] := 0
             continuar[left] := 1; continuar[right] := 1

```

Ventaja: Más eficiente en la transmisión de mensaje de continuar, sobre todo cuando n es grande.
Desventaja: Los procesos juegan diferentes roles.

IV. Butterfly Barrier: En esta técnica se combinan las barreras para dos procesos para construir una barrera n-proceso. Para la sincronización entre 2 procesos dados cada proceso tiene un flag que setea cuando arriba a la barrera. Luego espera a que el otro proceso setee su flag y finalmente limpia la bandera del otro.

```

W[i]::( await (arriba[i] == 0); )      W[j]::( await (arriba[j] == 0); )
      arriba[i] = 1;                  arriba[j] = 1;
      { await (arriba[j] == 1); }      { await (arriba[i] == 1); }
      arriba[j] = 0;                  arriba[i] = 0;

```

Una butterfly barrier tiene $\log_2 n$ etapas. Cada proceso sincroniza con un proceso distinto en cada etapa. En particular, en la etapa s un proceso sincroniza con un proceso a distancia 2^{s-1} . Se usan distintas variables flag para cada barrera de dos procesos. Cuando cada proceso pasó a través de $\log_2 n$ etapas, todos los Workers deben haber arribado a la barrera y por lo tanto todos pueden seguir. Esto es porque cada proceso ha sincronizado directa o indirectamente con cada uno de los otros.

30. ¿Qué es una barrera simétrica?

Una barrera simétrica es un conjunto de barreras entre pares de procesos que utilizan sincronización barrier. En cada etapa los pares de procesos que interactúan van cambiando dependiendo a algún criterio establecido.

Otra:

Una barrera simétrica para n procesos se construye a partir de pares de barreras simples para dos procesos. Consiste en que cada proceso tiene un flag que setea cuando arriba a la barrera. Luego espera a que el otro proceso setee su flag y finalmente limpia la bandera del otro.

31. Describa “combining tree barrier” y “butterfly barrier”. Marque ventajas y desventajas en cada caso.

En un combining tree barrier los procesos se organizan en forma de árbol y cumplen diferentes roles. Básicamente, los procesos envían el aviso de llegada a la barrera hacia arriba en el árbol y la señal de continuar cuando todos arribaron es enviada de arriba hacia abajo. Esto hace que cada proceso debe combinar los resultados de sus hijos y luego se los pase a su padre.

Con butterfly barrier lo que se hace es en cada etapa diferente (son $\log_2 n$ etapas) cada proceso sincroniza con uno distinto. Es decir, si s es la etapa cada proceso sincroniza con uno a distancia 2^{s-1} . Así al final de las $\log_2 n$ etapas cada proceso habrá sincronizado directa o indirectamente con el resto de los procesos.

Combining tree barrier

Ventajas: Su implementación es más sencilla.

Desventajas: Los procesos no son simétricos ya que cada uno cumple diferentes roles, por lo que los nodos centrales realizarán más trabajo que los nodos hoja y la raíz.

Butterfly barrier

Ventajas: La implementación de sus procesos es simétrica ya que todos realizan la misma tarea en cada etapa que es la de sincronizar con un par a distancia 2s-1.

Desventajas: Su implementación es más compleja que la del combining tree barrier y además cuando n no es par puede usarse un n próximo par para sustituir a los procesos perdidos en cada etapa; sin embargo esta implementación no es eficiente por lo que se usa una variante llamada Dissemination barrier.

32. Defina programa concurrente, programa paralelo y programa distribuido.

Un programa concurrente consiste en un conjunto de tareas o procesos secuenciales que pueden ejecutarse intercalándose en el tiempo y que cooperan para resolver un problema. Básicamente, es un concepto de software que dependiendo de la arquitectura subyacente da lugar a las definiciones de programación paralela o distribuida.

Un programa concurrente es un programa que tiene más de un hilo de ejecución o flujo de control, es decir, está dividido en tareas que pueden ejecutarse en paralelo o simultáneamente. No depende de un número determinado de procesadores ni de una arquitectura particular.

La programación paralela consiste en un programa concurrente que se ejecuta sobre múltiples procesadores que pueden tener una memoria compartida y que son utilizados para incrementar la performance de un programa concurrente.

La programación distribuida es un caso especial de la programación concurrente en la que se cuenta con varios procesadores pero no se posee una memoria compartida. Los procesos se interconectan por una red de comunicaciones, para interactuar se comunican mediante pasaje de mensajes.

33. Compare la comunicación por mensajes sincrónicos y asincrónicos en cuanto al grado de concurrencia y posibilidad de entrar en deadlock.

Con pasaje de mensajes asincrónico los canales de comunicación son colas ilimitadas de mensajes. Un proceso agrega un mensaje al final de la cola de un canal ejecutando una sentencia send. Dado que la cola conceptualmente es ilimitada la ejecución de send no bloquea al emisor. Un proceso recibe un mensaje desde un canal ejecutando la sentencia receive que es bloqueante, es decir, el proceso no hace nada hasta recibir un mensaje en el canal. La ejecución del receive demora al receptor hasta que el canal este no vacío, luego el mensaje al frente del canal es removido y almacenado en variables locales al receptor. El acceso a los contenidos de cada canal es atómico y se respeta el orden FIFO, es decir, los mensajes serán recibidos en el orden en que fueron enviados. Se supone que los mensajes no se pierden ni se modifican y que todo mensaje enviado en algún momento puede ser leído. Los procesos comparten los canales.

En el pasaje de mensajes sincrónico tanto send como receive son primitivas bloqueantes. Si un proceso trata de enviar a un canal se demora hasta que otro proceso este esperando recibir por ese canal. De esta manera, un emisor y un receptor sincronizan en todo punto de comunicación. La cola de mensajes asociada a un send sobre un canal se reduce a un mensaje. Esto significa menor memoria. Los procesos no comparten los canales. El grado de concurrencia se reduce respecto a pasaje de mensaje asincrónico. Como contrapartida los casos de falla y recuperación de errores son más fáciles de manejar. Con SMP se tiene mayor probabilidad de deadlock: el programador debe ser cuidadoso para que todos los send y receive hagan matching.

34. Defina el concepto de “continuidad conversacional” entre procesos.

Es un modo de interacción entre clientes y servidores en File Servers, en los cuales contamos con un canal abrir compartido por cualquier FS, donde cada canal puede tener un solo receptor; por lo tanto para mantener una continuidad conversacional necesitamos un alocador de archivos separado que reciba pedidos de abrir y aloque un FS libre a un cliente. Cuando estos son liberados se debe avisar de dicho acontecimiento al alocador.

35. Indique por qué puede considerarse que existe una dualidad entre los mecanismos de monitores y pasaje de mensajes. Ejemplifique.

Existe dualidad entre monitores y PM porque cada uno de ellos puede simular al otro. Por ejemplo los simularemos usando procesos servidores y MP, como procesos activos en lugar de como conjuntos pasivos de procedures.

Dualidad entre Monitores y Pasaje de Mensajes

Programas con Monitores

Variables permanentes
Identificadores de procedures
Llamado a procedure
Entry del monitor
Retorno del procedure
Sentencia wait
Sentencia signal
Cuerpos de los procedure

Programas basados en PM

Variables locales del servidor
Canal request y tipos de operación
send request(); receive respuesta
receive request()
send respuesta()
Salvar pedido pendiente
Recuperar/ procesar pedido pendiente
Sentencias del “case” de acuerdo a la
clase de operación.

36. Defina sincronización entre procesos y mecanismos de sincronización.

La sincronización entre procesos puede definirse como el conocimiento de información acerca de otro proceso para coordinar actividades. Esta coordinación de actividades puede darse cuando se necesita acceder a valores compartidos, esperar resultados de otro proceso, etc.

Existen dos mecanismos de sincronización:

Por exclusión mutua: asegurar que solo un proceso tenga acceso a un recurso compartido en un determinado instante de tiempo. Si un programa tiene secciones críticas que pueden ser compartidas por más de un proceso, este mecanismo evita que varios procesos puedan encontrarse en la misma sección crítica en el mismo tiempo.

Por condición: Permite bloquear la ejecución de un proceso hasta que se cumpla una determinada condición.

37. Defina el concepto de no determinismo. Ejemplifique.

El concepto no determinístico refiere al hecho de que no se puede saber de antemano cuál será el comportamiento del programa concurrente. Esto se debe a que en la programación concurrente se ejecutan varios procesos simultáneamente. Dentro de cada proceso la ejecución es secuencial, pero el intercalado de la ejecución de las instrucciones de todos los procesos en curso puede variar. De este modo no podemos determinar a priori cuál será el resultado exacto. A lo sumo, podemos determinar algunos posibles resultados.

Tomemos como ejemplo el siguiente código:

Ejemplo:

```
process imprime10 {  
  for (i=1 to n)  
    write(i);  
}
```

```
process imprime1 [-1 to 10] {  
  write(i);  
}
```

Al ejecutarse concurrentemente una vez el proceso imprime10 y los 10 procesos imprime1 los resultados en pantalla se intercalarán. Si se vuelve a ejecutar una segunda vez, puede darse que los resultados se intercalen de otra manera distinta, por lo tanto estaríamos frente a una situación de no determinismo.

38. ¿Por qué las propiedades de vida dependen de la política de scheduling? ¿Cuándo una política de scheduling es fuertemente fair?

Las propiedades de vida en los programas concurrentes hacen referencia a pedidos de servicio que eventualmente serán atendidos, que un mensaje eventualmente alcanzará su destino, y que un proceso eventualmente entrará a su sección crítica. Es por eso que se ven afectadas por las políticas de scheduling, ya que estas son las que determinan cuáles acciones atómicas elegibles son las próximas en ejecutarse.

Una política de scheduling es fuertemente fair si:

I. es incondicionalmente fair (es decir que toda acción atómica incondicional que es elegible eventualmente es ejecutada) y

II. toda acción atómica condicional que se vuelve elegible eventualmente es ejecutada si su guarda es true con infinita frecuencia.

39. Describa cómo es la ejecución de sentencias de alternativa e iteración que contienen sentencias guardada.

Las sentencias de alternativa (if) e iterativa (do) contienen una o más sentencias guardadas, cada una de la forma:

$B \rightarrow S$

Aquí, B es una expresión booleana llamada guarda y S es una sentencia simple o compuesta. La expresión booleana B “guarda” a S en el sentido de que S no se ejecuta a menos que B sea verdadera.

Una sentencia alternativa contiene una o más sentencias guardadas:

```
if B1 → S1
□ ...
□ Bn → Sn
fi
```

Las guardas son evaluadas en algún orden arbitrario. Si la guarda B_i es verdadera, entonces se ejecuta la sentencia S_i. Si más de una guarda es verdadera, la elección de cuál se ejecuta es no determinística. Si ninguna guarda es verdadera, la ejecución del if no tiene efecto.

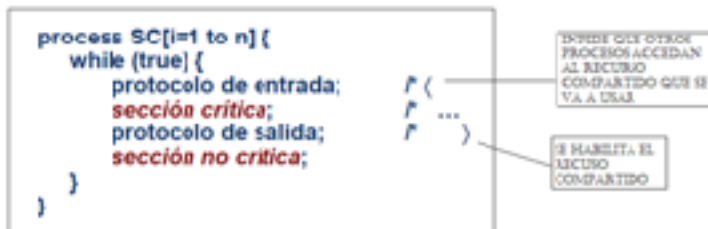
La sentencia iterativa es similar a la alternativa, excepto que las sentencias guardadas son evaluadas y ejecutadas repetidamente hasta que todas las guardas sean falsas. La forma del do es:

```
do B1 → S1
□ ...
□ Bn → Sn
od
```

Como en el if, las guardas se evalúan en algún orden arbitrario. Si al menos una guarda es verdadera, se ejecuta la correspondiente sentencia, y se repite el proceso de evaluación. Como el if, el do es no determinístico si más de una guarda es verdadera. La ejecución termina cuando no hay más guardas verdaderas.

40. Defina el problema de sección crítica. Compare los algoritmos para resolver este problema (spin locks, Ticket, Bakery). Marque ventajas y desventajas de cada uno.

En este problema, n procesos repetidamente ejecutan una sección crítica de código, luego una sección no crítica. La sección crítica está precedida por un protocolo de entrada y seguido de un protocolo de salida.



Spin locks

Se utiliza una variable booleana, llamada lock, que indica cuando un proceso está en su SC. Se utilizan instrucciones especiales como Test & Set (TS), Fetch & Add (FA) o Compare & Swap, presentes en casi todas las máquinas, que permiten implementar el protocolo de entrada a la sección crítica.

Por ejemplo la instrucción TS toma una variable compartida lock como argumento y devuelve un resultado booleano. Acción= reserva de recurso, de forma atómica.

```

bool TS(bool lock) {
    (bool initial = lock; # guarda valor inicial
    lock = true;          # setea lock
    return initial; )     # devuelve valor inicial
}

```

Se utilizan loops que no terminan hasta que lock es false, y por lo tanto TS setea initial a falso. Si ambos procesos están tratando de entrar a su SC, solo uno puede tener éxito en ser el primero en setear lock en true; por lo tanto, solo uno terminará su protocolo de entrada. Cuando se usa una variable de lockeo de este modo, se lo llama spin lock pues los procesos “dan vueltas” (spinning) mientras esperan que se libere el lock.

```

bool lock=false;      # lock compartido
process SC[i=1 to n] {
    while (true) {
        while (TS(lock)) skip ; # protocolo de entrada
        sección crítica;
        lock = false;          # protocolo de salida
        sección no crítica;
    }
}

```

Funcionamiento:

Si el recurso esta libre, entonces TS(lock=false). Al setear lock = true, lo estamos reservando. Como devuelve el valor original de lock, false, al retornar se sale del while interno, ingresando a la sección critica del proceso.

Si el recurso esta ocupado, entonces TS(lock=true). El seteo no produce ningún cambio. Al retornar con un valor true, el while interno sigue iterando.

Desventaja:

- 1) En multiprocesadores puede llevar a baja performance si varios procesos están compitiendo por el acceso a una SC. Esto es porque lock es una variable compartida y todo proceso demorado continuamente la referencia. Esto causa “memory contention”, lo que degrada la performance de las unidades de memoria y las redes de interconexión procesador-memoria.
- 2) El scheduling debe ser fuertemente fair para asegurar la eventual entrada
- 3) La instrucción TS escribe en lock cada vez que es ejecutada, aun cuando el valor de lock no cambie. Dado que la mayoría de los multiprocesadores emplean caches para reducir el tráfico hacia la memoria primaria, esto hace a TS mucho más cara que una instrucción que solo lee una variable compartida (al escribir un valor en un procesador, deben invalidarse o modificarse los caches de los otros procesadores). Aunque el overhead por invalidación de cache puede reducirse modificando el entry protocol para usar un protocolo test-and-test-and-set como sigue:

```

bool lock=false;
process SC[i=1 to n]
{ while (true)
  { while (TS(lock)) skip ;
    sección crítica;
    lock = false;
    sección no crítica;
  }
}

```

```

while (lock) skip ;      # spin mientras lock es true
while (TS(lock)) { ;     # intenta tomar el lock
while (lock) skip ;     # si falla, spin nuevamente

```

Tie-Breaker

Si hay n procesos, el protocolo de entrada en cada proceso consiste de un loop que itera a través de n-1 etapas. En cada etapa, determinamos si el proceso o un segundo proceso avanzan a la siguiente etapa. Si aseguramos que a lo

sumo a un proceso a la vez se le permite ir a través de las $n-1$ etapas, entonces a lo sumo uno a la vez puede estar en su SC.

Sean $in[1:n]$ y $ultimo[1:n]$ arreglos enteros, donde $n > 1$. El valor de $in[i]$ indica cuál etapa está ejecutando $p[i]$; el valor de $ultimo[j]$ indica cuál proceso fue el último en comenzar la etapa j . Estas variables son usadas de la siguiente manera:

```

int in[1:n] = ([n] 0), ultimo[1:n] = ([n] 0);
process SC[i = 1 to n] {
  while (true) {
    for [j = 1 to n] { # protocolo de entrada
      # el proceso i está en la etapa j y es el último
      ultimo[j] = i; in[i] = j;
      for [k = 1 to n st i <math>\neq k</math>] {
        # espera si el proceso k está en una etapa más alta
        # y el proceso i fue el último en entrar a la etapa j
        while (in[k] >= in[i] and ultimo[j] == i) skip;
      }
    }
    sección crítica;
    in[i] = 0;
    sección no crítica;
  }
}

```

Ventajas:

- 1) Solo requiere scheduling incondicionalmente fair para satisfacer la propiedad de eventual entrada.
- 2) No requiere instrucciones especiales del tipo Test-and-Set

Desventajas:

- 1) El algoritmo es mucho más complejo que la solución spin lock.

Ticket

Se basa en repartir tickets (números) y luego esperar turno. Este algoritmo es implementado por un repartidor de números y por un display que indica qué cliente está siendo servido.

Sean $numero$ y $próximo$ enteros inicialmente 1, y sea $turno[1:n]$ un arreglo de enteros, cada uno de los cuales es inicialmente 0. Para entrar a su SC, el proceso $P[i]$ primero setea $turno[i]$ al valor corriente de $numero$ y luego incrementa $numero$. El proceso $P[i]$ luego espera hasta que el valor de $próximo$ es igual a su número.

Algunas máquinas tienen instrucciones que retornan el viejo valor de una variable y la incrementan o decrementan como una operación indivisible simple. Como ejemplo específico, Fetch-and-Add es una instrucción con el siguiente efecto:

```
FA(var,incr): ( temp := var; var := var + incr; return(temp) )
```

Solucion Ticket con instrucción Fetch-and-add


```

int numero = 1, proximo = 1, turno[1:n] = ( [n] 0 );
process SC [i: 1..n]
{ while (true)
  { turno[i] = FA (numero, 1);
    while (turno[i] <> proximo) skip;
    sección crítica;
    proximo = proximo + 1;
    sección no crítica;
  }
}

```

Ventaja:

- 1) Es más fácil de comprender que el algoritmo Tie-Breaker.

Desventaja:

- 1) Si el algoritmo corre un tiempo largo, se puede alcanzar un overflow en las variables numero y próximo. Aunque se puede resolver reseteando los contadores a un valor chico (digamos 1) cada vez que sean demasiado grandes. Si el valor más grande es al menos tan grande como n, entonces los valores de turno[i] se garantiza que son únicos.
- 2) Limitado porque es necesario utilizar instrucciones de máquina como Fetch-and-add. Aunque se podría resolver la sección crítica con un algoritmo spin locks o tie-breaker

Bakery

Es un algoritmo de tipo ticket, donde los procesos puede obtener el mismo número, pero hay una técnica de desempate en caso de que efectivamente ocurra eso.

Como en el algoritmo ticket, sea turno[1:n] un arreglo de enteros, cada uno de los cuales es inicialmente 0. Para entrar a su SC, el proceso p [i] primero setea turno[i] a uno más que el máximo de los otros valores de turno. Luego p[i] espera hasta que turno[i] sea el más chico de los valores no nulos de turno.

$$\begin{aligned}
 & (\forall j : 1 \leq j \leq n, j \neq i : \text{turn}[j] = 0 \vee \text{turn}[i] < \text{turn}[j] \\
 & \vee (\text{turn}[i] = \text{turn}[j] \wedge i < j))) \} \\
 P[i: 1..n] :: & \text{var } j : \text{int} \\
 & \text{do true} \rightarrow \\
 & \quad \text{turn}[i] := 1; \text{turn}[i] := \max(\text{turn}[1:n]) + 1 \\
 & \quad \text{fa } j := 1 \text{ to } n \text{ st } j \neq i \rightarrow \\
 & \quad \quad \text{do } \text{turn}[j] \neq 0 \text{ and } (\text{turn}[i], i) > (\text{turn}[j], j) \rightarrow \text{skip} \text{ od} \\
 & \quad \text{af} \\
 & \quad \text{critical section} \\
 & \quad \text{turn}[i] := 0 \\
 & \quad \text{non-critical section} \\
 & \text{od}
 \end{aligned}$$

Ventaja:

- 1) No necesita de instrucciones de máquina especiales.

41. Defina procesamiento secuencial, concurrente y paralelo. Ejemplifique en cada caso. Marque especialmente ventajas e inconvenientes en cada uno de ellos.

Procesamiento secuencial: Cuando se tiene un único hilo de ejecución o control.

Procesamiento concurrente: Cuando se tiene más de un hilo de ejecución o control, no implicando la existencia de más de un procesador.

Procesamiento paralelo: Procesamiento concurrente sobre más de un procesador, ejecutando cada uno un hilo diferente en un momento dado.

En Programación Concurrente los procesos no son completamente independientes y comparten recursos. La necesidad de utilizar mecanismos de exclusión mutua y sincronización agrega complejidad a los programas a menor confiabilidad.

Los procesos iniciados dentro de un programa concurrente pueden NO estar “vivos”. Esta pérdida de la propiedad de liveness puede indicar deadlocks o una mala distribución de recursos.

Hay un no determinismo implícito en el interleaving de los procesos concurrentes. Esto significa que dos ejecuciones del mismo programa no necesariamente son idénticas a dificultad para la interpretación y debug.

La comunicación y sincronización produce un overhead de tiempo, inútil para el procesamiento. Esto en muchos casos desvirtúa la mejora de performance buscada.

La mayor complejidad en la especificación de los procesos concurrentes significa que los lenguajes de programación tienen requerimientos adicionales. a mayor complejidad en los compiladores y sistemas operativos asociados.

Aumenta el tiempo de desarrollo y puesta a punto respecto de los programas secuenciales. También puede aumentar el costo de los errores a mayor costo de los ambientes y herramientas de Ingeniería de Software de sistemas concurrentes.

La paralelización de algoritmos secuenciales NO es un proceso directo, que resulte fácil de automatizar.

Para obtener una real mejora de performance, se requiere adaptar el software concurrente al hardware paralelo.

42. Explique el concepto de broadcast y sus dificultades de implementación en un ambiente distribuido, con mensajes sincrónicos y asincrónicos.

El concepto de broadcast consiste en enviar concurrentemente un mismo mensaje a varios procesos.

En un ambiente compartido es más fácil que la información de un proceso pueda ser conocida por todos los demás al poner el dato, por ejemplo, en una variable compartida por todos ellos. En un ambiente distribuido esto no se puede ya que no hay variables compartidas por lo que sí o sí se debe mandar la información por medio de mensajes.

Con PMA existen dos opciones:

1) Utilizar el único canal desde donde todos los procesos pueden tomar el dato por lo que el emisor deberá enviar tanto mensajes como procesos receptores existan.

2) Utilizar un canal privado para comunicarse (enviar el mensaje) con cada uno de los procesos receptores.

El primer caso es mejor porque no hay demoras innecesarias ya que ni bien haya un mensaje en el canal este puede ser tomado por un receptor. En cambio, con la segunda opción un proceso que está listo para recibir el mensaje debe esperar a que el emisor le deposite el mensaje en su canal.

Con PMS no se puede usar un canal compartido porque todos son punto a punto, por lo tanto es más complejo e ineficiente. Es similar a la segunda opción con PMA ya que se debe enviar si o si un mensaje a cada proceso y además entre cada envío se debe esperar (SEND bloqueante) que el proceso lo haya recibido. Hay formas de optimizarlo como poner un buffer por cada proceso, y el emisor se lo envía a cada uno de esos buffer por si el proceso real está haciendo otro trabajo.

43. Defina scheduling, deadlock, fairness, inanición y overloading. Ejemplifique cada uno.

La inanición se refiere a algún proceso en particular que queda postergado permanentemente por algún motivo, como baja prioridad.

Ocurre deadlock cuando dos (o más) procesos se quedan esperando que el otro libere un recurso compartido.

Con overloading de un proceso, nos referimos a cuando la carga asignada excede su capacidad de procesamiento.

fairness se refiere al equilibrio en el acceso a los recursos compartidos por todos los procesos.

Las políticas Scheduling plantean estrategias para determinar que proceso será el siguiente en ejecutarse.

44. Analice que tipo de mecanismo de pasaje de mensajes son más adecuados para resolver problemas de tipo cliente-servidor, pares que interactúan, filtros y productores-consumidores. Justifique

Pares que interactúan, filtros y productor-consumidor: Es más adecuado el uso PM ya que el flujo de comunicación es unidireccional. Además con RPC los procesos no pueden comunicarse directamente por lo que la comunicación debe ser implementada y con Rendezvous aunque los procesos si pueden comunicarse pero no pueden ejecutar una llamada seguida de una entrada de datos por lo que deberían definirse procesos asimétricos o utilizar procesos helpers.

Dependiendo de tipo de problema particular dependerá si es más adecuado PMA que provee buffering implícito y mayor grado de concurrencia o PMS que provee mayor sincronización.

Cliente-servidor: Es más adecuado el uso de RPC o Rendezvous ya que el problema requiere de un flujo de comunicación bidireccional el cliente solicita un servicio y el servidor responde a la solicitud, es decir que no solo el cliente le envía información para llevar a cabo la operación sino que el servidor le debe devolver los resultados de dicha ejecución, también no es necesario que el cliente siga procesando ya que antes de realizar otra tarea requerirá los

resultados por parte del servidor. Ambos mecanismos proveen este flujo de comunicación bidireccional con PM deberían utilizarse dos canales uno para las solicitudes y otro para las respuestas.

Otra:

Los mecanismos de Remote Procedure Call [RPC] y Rendezvous son ideales para interacciones cliente/servidor. Ambas combinan aspectos de monitores y pasaje de mensaje sincrónico (SMP). Como con monitores, un módulo o proceso exporta operaciones, y las operaciones son invocadas por una sentencia call. Como con las sentencias de salida en SMP, la ejecución de call demora al llamador. La novedad de RPC y Rendezvous es que una operación es un canal de comunicación bidireccional desde el llamador al proceso que sirve el llamado y nuevamente hacia el llamador. En particular, el llamador se demora hasta que la operación llamada haya sido ejecutada y se devuelven los resultados. Es por esto que son más adecuados para problemas de tipo cliente/servidor ya que se precisa de una comunicación bidireccional.

El pasaje de mensajes se ajusta bien a los problemas de filtros y pares que interactúan, ya que se plantea la comunicación unidireccional.

Para resolver C/S la comunicación bidireccional obliga a especificar dos tipos de canales (requerimientos y respuestas). Además cada cliente necesita un canal de reply distinto. RPC y Rendezvous son técnicas de comunicación y sincronización entre procesos que suponen un canal bidireccional. Por esto son ideales para programar aplicaciones C/S como así también productores y consumidores.

45. Describa el paradigma “bag of tasks”. ¿Cuál es la principal ventaja del mismo?

El concepto de bag of tasks supone que un conjunto de workers comparten una “bolsa” con tareas independientes. Los workers sacan una tarea de la bolsa, la ejecutan, y posiblemente crean nuevas tareas que ponen en la bolsa. La mayor virtud de este enfoque es la escalabilidad y la facilidad para equilibrar la carga de trabajo de los workers.

46. Defina monitores. Diferencie monitores y semáforos.

Los monitores son un mecanismo de abstracción de datos: encapsulan las representaciones de recursos abstractos y proveen un conjunto de operaciones que son los únicos medios por los cuales la representación es manipulada. En particular, un monitor contiene variables que almacenan el estado del recurso y procedimientos que implementan operaciones sobre el recurso. Un proceso puede acceder las variables en un monitor solo llamando a uno de los procedures del monitor.

SEMÁFORO	MONITOR
Las variables facilidad s son globales a todos los procesos	El monitor es compartido por los procesos y el es el que resguarda y limita el acceso a las variables compartidas. Solo los nombres de los procedures son visibles.
Las sentencias que acceden a variables compartidas pueden estar dispersas en un programa.	Las sentencias que acceden a las variables compartidas están representadas por los procedures del monitor. Están implementadas una única vez y son invisibles a los procesos. Ello sólo hacen uso de la interfaz del monitor.
Exclusión mutua y sincronización por condición son conceptos distintos, se programan de forma similar.	La ejecución de procedures en el mismo monitor no se superponen, esto brinda la exclusión mutua. Mientras que la sincronización por condición es provista por un mecanismo de bajo nivel llamado variables condición. Así, , la exclusión mutua en monitores es provista implícitamente y la sincronización por condición es programada explícitamente.
Con P, el proceso solo duerme si el semáforo es 0.	Con WAIT, el proceso siempre se duerme.

Con V, se incrementa el semáforo para que un proceso dormido o que hará un P continúe. No sigue ningún orden al despertarlos.	Con SIGNAL, si hay procesos dormidos despierta al primero de ellos. En caso contrario no tiene efecto posterior.
---	--

47. ¿Qué relación encuentra entre el paralelismo recursivo y la estrategia de dividir y conquistar? ¿Cómo aplicaría este concepto a un problema de ordenación de un arreglo?

En el paralelismo recursivo el problema se llama a sí mismos una o más veces. En cada nivel de la recursión, se aplica la estrategia de dividir y conquistar, que consta de tres pasos.

- Se divide el problema en varios subproblemas similares al problema original pero de menor tamaño (cada subproblema es asignado a un procesador distinto).
- Si los tamaños de los subproblemas son suficientemente pequeños, entonces se los resuelven de manera directa. Sino, se continúa la recursión sobre los subproblemas.
- Se combinan las soluciones para crear la solución al problema original.

Para ordenar un arreglo con el concepto mencionado podemos utilizar un algoritmo sorting by merging, se seguirán los siguientes pasos:

1. Se asigna a un procesador el proceso de ordenar el arreglo con un algoritmo sorting by merging.
2. Si la longitud del arreglo es 0 ó 1, entonces ya está ordenada. En otro caso:
3. Se divide el arreglo desordenado en dos sub-arreglos de aproximadamente la mitad del tamaño. Asignando cada uno de esos sub-arreglos a un procesador distinto.
4. Ordenar cada sublista recursivamente aplicando el ordenamiento por mezcla.
Mezclar las dos sublistas en una sola lista ordenada.

48. Analice conceptualmente la resolución de problemas con memoria compartida y memoria distribuida. Compare en términos de facilidad de programación.

La resolución de problemas con memoria compartida requiere el uso de exclusión mutua o sincronización por condición para evitar interferencias entre los procesos mientras que con memoria distribuida la información no es compartida si no que cada procesador tiene su propia memoria local y para poder compartir información se requiere del intercambio de mensajes evitando así problemas de inconsistencia. Por lo tanto, resulta mucho más fácil programar con memoria distribuida porque el programador puede olvidarse de la exclusión mutua y muchas veces de la necesidad de sincronización básica entre los procesos que es provista por los mecanismos de pasajes de mensajes. Igualmente la facilidad de programación con uno o con otro modelo también está dada por el problema particular que deba ser resuelto.

49. Analice conceptualmente los modelos de mensaje sincrónico y asincrónico. Compare en términos de concurrencia y facilidad de programación.

Con pasaje de mensajes asincrónico (AMP) los canales de comunicación son colas ilimitadas de mensajes. Un proceso agrega un mensaje al final de la cola de un canal ejecutando una sentencia send. Dado que la cola conceptualmente es ilimitada la ejecución de send no bloquea al emisor.

Un proceso recibe un mensaje desde un canal ejecutando la sentencia receive que es bloqueante, es decir, el proceso no hace nada hasta recibir un mensaje en el canal. La ejecución del receive demora al receptor hasta que el canal este no vacío, luego el mensaje al frente del canal es removido y almacenado en variables locales al receptor.

El acceso a los contenidos de cada canal es atómico y se respeta el orden FIFO, es decir, los mensajes serán recibidos en el orden en que fueron enviados. Se supone que los mensajes no se pierden ni se modifican y que todo mensaje enviado en algún momento puede ser leído. Los procesos comparten los canales. Es ideal para algoritmos del tipo HeartBeat o Broadcast.

En el pasaje de mensajes sincrónico (SMP) tanto send como receive son primitivas bloqueantes. Si un proceso trata de enviar a un canal se demora hasta que otro proceso este esperando recibir por ese canal. De esta manera, un emisor y un receptor sincronizan en todo punto de comunicación.

La cola de mensajes asociada a un send sobre un canal se reduce a un mensaje. Esto significa menor memoria. Los procesos no comparten los canales. El grado de concurrencia se reduce respecto a AMP. Como contrapartida los casos de falla y recuperación de errores son más fáciles de manejar. Con SMP se tiene mayor probabilidad de deadlock. El programador debe ser cuidadoso para que todos los send y receive hagan matching. Es ideal para algoritmos del tipo Cliente/Servidor o de Filtros.

50. Marque diferencias y similitudes entre los mecanismos de sincronización y comunicación de ADA, OCCAM, TURING PLUS, SR y LINDA.

En ADA el rendezvous es el único mecanismo de sincronización y también es el mecanismo de comunicación primario. Las declaraciones de entry tienen la forma entry identificador (formales). Los parámetros del entry pueden ser in, out o in out.

Ada también soporta arreglos de entries, llamados familias de entry.

Si la task T declara el entry E, otras tasks en el alcance de la especificación de T pueden invocar a E por una sentencia call: call T.E(reales). Como es usual, la ejecución de call demora al llamador hasta que la operación E terminó (o abortó o alcanzó una excepción).

La task que declara un entry sirve llamados de ese entry por medio de la sentencia accept. Esto tiene la forma general: accept E(formales) do lista de sentencias end;

La ejecución de accept demora la tarea hasta que haya una invocación de E, copia los argumentos de entrada en los formales de entrada, luego ejecuta la lista de sentencias. Cuando la lista de sentencias termina, los formales de salida son copiados a los argumentos de salida. En ese punto, tanto el llamador como el proceso ejecutante continúan.

Para controlar el no determinismo, Ada provee tres clases de sentencias select: wait selectivo, entry call condicional, y entry call timed.

La sentencia wait selectiva soporta comunicación guardada. La forma más común de esta sentencia es:

```
select when B1 à sentencia accept E1; sentencias1
or ...
or    when Bn à sentencia accept En; sentenciasn
end select
```

Cada línea (salvo la última) se llama alternativa. Las Bi son expresiones booleanas, y las cláusulas when son opcionales. Una alternativa se dice que está abierta si Bi es true o se omite la cláusula when. Esta forma de wait selectivo demora al proceso ejecutante hasta que la sentencia accept en alguna alternativa abierta pueda ser ejecutada, es decir, haya una invocación pendiente del entry nombrado en la sentencia accept. Dado que cada guarda Bi precede una sentencia accept, no puede referenciar los parámetros de un entry call. Además, Ada no provee expresiones de scheduling, lo cual hace difícil resolver algunos problemas de sincronización y scheduling.

La sentencia wait selectiva puede contener una alternativa opcional else, la cual es seleccionada si ninguna otra alternativa puede serlo. En lugar de la sentencia accept, el programador puede también usar una sentencia delay o una alternativa terminate. Una alternativa abierta con una sentencia delay es seleccionada si transcurrió el intervalo de delay; esto provee un mecanismo de timeout. La alternativa terminate es seleccionada esencialmente si todas las tasks que rendezvous con esta terminaron o están esperando una alternativa terminate.

Estas distintas formas de sentencias wait selectiva proveen una gran flexibilidad, pero también resultan en un número algo confuso de distintas combinaciones. Para “empeorar” las cosas, hay dos clases adicionales de sentencia select.

Un entry call condicional se usa si una task quiere hacer polling de otra. Tiene la forma:

```
select entry call; sentencias adicionales
else  sentencias
end select
```

El entry call es seleccionado si puede ser ejecutado inmediatamente; en otro caso, se selecciona la alternativa else.

Un entry call timed se usa si una task llamadora quiere esperar a lo sumo un cierto intervalo de tiempo. Su forma es similar a la de un entry call condicional:

```
select entry call; sentencias
or  sentencia de delay; sentencias
end select
```

En este caso, el entry call se selecciona si puede ser ejecutado antes de que expire el intervalo de delay. Esta sentencia soporta timeout, en este caso, de un call en lugar de un accept.

Ada provee unos pocos mecanismos adicionales para programación concurrente. Las tasks pueden compartir variables; sin embargo, no pueden asumir que estas variables son actualizadas excepto en puntos de sincronización (por ej, sentencias de rendezvous). La sentencia abort permite que una tarea haga terminar a otra. Hay un mecanismo para setear la prioridad de una task. Finalmente, hay atributos que habilitan para determinar cuándo una task es llamable o ha terminado o para determinar el número de invocaciones pendientes de un entry.

En OCCAM no se puede compartir variables es por esto que para comunicarse y sincronizar se usa canales, en particular se usan pasaje de mensajes sincrónicos. Una declaración de canal tiene la forma: CHAN OF protocol name. El protocolo define el tipo de valores que son transmitidos por el canal. Pueden ser tipos básicos, arreglos de longitud fija o variable, o registros fijos o variantes.

Los canales son accedidos por los procesos primitivos input (?) y output (!). A lo sumo un proceso compuesto puede emitir por un canal, y a lo sumo uno puede recibir por un canal.

LINDA no es en sí mismo un lenguaje de programación sino un pequeño número de primitivas que son usadas para acceder lo que llamamos espacio de tupla (tuple space, TS). El TS es una memoria compartida, asociativa, consistente de una colección de registros de datos tagged llamados tuplas. TS es como un canal de comunicación compartido simple, excepto que las tuplas no están ordenadas.

Linda generaliza y sintetiza aspectos de variables compartidas y AMP. La operación para depositar una tupla (out) es como un send, la operación para extraer una tupla (in) es como un receive, y la operación para examinar una tupla (rd) es como una asignación desde variables compartidas a locales. Una cuarta operación, eval, provee creación de procesos. Las dos operaciones finales, inp y rdp, proveen entrada y lectura no bloqueante.

En SR hay una variedad de mecanismos de comunicación y sincronización. Los procesos pueden comunicarse y sincronizar también usando semáforos, AMP, RPC, y rendezvous. Así, SR puede ser usado para implementar programas concurrentes tanto para multiprocesadores de memoria compartida como para sistemas distribuidos.

Las operaciones son declaradas en declaraciones op como con RCP. Tales declaraciones pueden aparecer en especificaciones de recurso, en cuerpos de recurso, y aún dentro de procesos. Una operación declarada dentro de un proceso es llamada operación local. El proceso declarante puede pasar una capability para una operación local a otro proceso, el cual puede entonces invocar la operación. Esto soporta continuidad conversacional.

Una operación es invocada usando call sincrónico o send asincrónico. Para especificar qué operación invocar, una sentencia de invocación usa una capability de operación o un campo de una capability de recurso. Dentro del recurso que la declara, el nombre de una operación es de hecho una capability, de modo que una sentencia de invocación puede usarla directamente. Las capabilities de recurso y operación pueden ser pasadas entre recursos, de modo que los paths de comunicación pueden variar dinámicamente.

Una operación es servida o por un procedure (proc) o por sentencias de entrada (in). Un nuevo proceso es creado para servir cada llamado remoto de un proc. Todos los procesos en un recurso ejecutan concurrentemente, al menos conceptualmente. La sentencia de entrada soporta rendezvous. Puede tener tanto expresiones de sincronización como de scheduling que dependen de parámetros. La sentencia de entrada también puede contener una cláusula opcional else, que es seleccionada si ninguna otra guarda tiene éxito.

Una declaración process es una abreviación para una declaración op y un proc para servir invocaciones de la operación. Una instancia del proceso se crea por un send implícito cuando el recurso es creado. El cuerpo de un process con frecuencia es un loop permanente. (También pueden declararse arreglos de procesos). Una declaración procedure es una abreviación para una declaración op y un proc para servir invocaciones de la operación.

Dos abreviaciones adicionales son la sentencia receive y los semáforos. En particular, receive abrevia una sentencia de entrada que sirve una operación y que solo almacena los argumentos en variables locales. Una declaración de semáforo (sem) abrevia la declaración de una operación sin parámetros. La sentencia P es un caso especial de receive, y la sentencia V un caso especial de send.

51. Analice las arquitecturas multiprocesador, vector processor, array processor, data flow y transputer. Relaciónelos con los tipos de problemas que son más adecuados para resolver en cada una de ellas.

Procesador Vectorial: son usados para operaciones con vectores. Es un diseño de CPU capaz de ejecutar la misma operación sobre múltiples datos de forma simultánea. En este tipo de procesadores, existe una memoria global compartida por los procesadores locales. El sincronismo es tal que todos los procesos tardan tiempos semejantes. La eficiencia se incrementa cuando los vectores a procesar son de dimensión mayor que el número de elementos de procesamiento. Los procesadores vectoriales son muy comunes en el área de la computación científica.

Array processor: gráficamente es una grilla de procesadores SSID conectados formando una arquitectura SIMD. La misma operación se ejecuta simultáneamente en un conjunto de procesadores con datos diferentes. Cada procesador tiene memoria local y capacidad de E/S local y puede comunicarse con procesadores adyacentes. El control es centralizado generalmente por un host SSID.

Data flow: se compone de N procesadores con arquitectura MIMD, con bajo acoplamiento. Las instrucciones no se ejecutan en secuencia ni bajo la coordinación de ninguna unidad de control: al estar disponibles el dato que requieren y algún procesador, son activadas y ejecutadas. La arquitectura global es la pipeline circular, donde los paquetes de instrucciones se van acoplando. Requieren lenguajes y compiladores especiales.

Transputer: un transputer es un microprocesador RISC de alta performance con memoria en el chip y capacidad de memoria externa. Un transputer no representa una arquitectura paralela distribuida. La arquitectura es paralela, varios transputer sobre un bus común bajo supervisión, o estructurando una grilla de transputers vinculados por comunicación de alcance localizado y coordinados por un master. La coordinación de aplicaciones que exploten el paralelismo requiere de lenguajes orientados para la arquitectura. Características de diseño: simplicidad, alto grado de escalabilidad, alta performance, alta conectividad.

52. ¿Qué es una lógica de programación y cuáles son sus componentes? ¿Qué es un invariante?

Lógica de Programación: es un sistema lógico formal (SLF) para desarrollar y analizar programas. Incluye:

- . Predicados: caracterizan estados de programa.
- . Relaciones: caracterizan el efecto de la ejecución.

Cualquier SLF consta de reglas definidas en términos de:

- . Un conjunto de símbolos.
- . Un conjunto de fórmulas construidas a partir de los símbolos.
- . Un conjunto de axiomas (formulas distinguidas).
- . Un conjunto de reglas de inferencia.

Invariante: es un predicado que se mantiene verdadero antes y después de la iteración o ejecución de una acción.

53. Mencione las características de la notación de primitivas múltiples. Ejemplifique.

Es una notación que combina RPC, Rendezvous y PMA en un paquete coherente. Provee un gran poder expresivo combinando ventajas de las 3 componentes, y poder adicional.

Como con RCP se estructura los programas con colecciones de módulos.

Una operación visible es especificada en la declaración del módulo y puede ser invocada por procesos de otros módulos pero es servida por un proceso o procedure del módulo que la declara. También se usan operaciones locales, que son declaradas, invocadas y servidas solo por el módulo que la declara.

Una operación puede ser invocada por **call** sincrónico o por **send** asincrónico y las sentencias de invocación son de la siguiente manera:

```
call Mname.op(argumentos)
send Mname.op(argumentos)
```

Como por RCP y Rendezvous el call termina cuando la operación fue servida y los resultados fueron retornados. Como con AMP el send termina tan pronto como los argumentos fueron evaluados.

En la notación de primitivas múltiples una operación puede ser servida por un procedure (**proc**) o por rendezvous (sentencias **in**). La elección la toma el programador del modulo que declara la operación. Depende de si el programador quiere que cada invocación sea servida por un proceso diferente o si es más apropiado rendezvous con un proceso existente.

En resumen, hay dos maneras de invocar una operación (call o send) y dos maneras de servir una invocación (proc o in).

54. Definir el problema general de asignación de recursos y su resolución mediante una política SJN. ¿Minimiza el tiempo promedio de espera? ¿Es fair? Si no lo es, plantee una alternativa que lo sea.

La asignación de recursos es el problema de decidir cuándo se le puede dar a un proceso acceso a un recurso. En programas concurrentes, un recurso es cualquier cosa por la que un proceso podría ser demorado esperando adquirirla. Esto incluye entrada a una SC, acceso a una BD, un slot en un buffer limitado, una región de memoria, el uso de una impresora, etc.

Existen variadas formas de resolver el problema de asignación de recursos, entre las que se encuentra SJN (shortest job next). Esta técnica en particular muestra cómo controlar explícitamente cuál proceso toma un recurso cuando hay más de uno esperando.

En el problema de asignación de recursos un proceso pide una o más unidades del recurso ejecutando un REQUEST con la cantidad de unidades que solicita y su identificación. Un REQUEST solo puede ser satisfecho si la cantidad de unidades disponibles es suficiente para satisfacer el REQUEST de lo contrario se demora hasta que haya suficientes unidades disponibles. Después de usar los recursos asignados, un proceso los retorna ejecutando la operación RELEASE.

Las operaciones de REQUEST y RELEASE deben ser atómicas ya que ambas acceden a la representación de los recursos. Se puede utilizar la técnica de PASSING THE BATON para el REQUEST y el RELEASE:

REQUEST (parámetros): P (e)

if (REQUEST no puede satisfacerse) {DELAY}
Tomar las unidades;
SIGNAL;

RELEASE (parámetros): P (e);

Retorna unidades
SIGNAL;

Su resolución mediante SJN se basa en varios procesos que requieren un único recurso compartido utilizando REQUEST como antes pero con los parámetros id y time siendo este el tiempo que retendrá el recurso para su uso. Por lo tanto, al ejecutar un REQUEST si el recurso está libre es inmediatamente asignado al proceso y en caso contrario, el proceso se demora. Cuando el recurso es liberado, utilizando el RELEASE, es asignado al proceso demorado (si lo hay) que tiene el mínimo valor de time. Si dos o más procesos demorados tienen el mismo valor de time se le asigna al que más tiempo ha estado demorado.

La política de SJN minimiza el tiempo promedio de ejecución pero es unfair ya que un proceso podría ser demorado para siempre si hay una corriente continua de REQUEST con time menor. Esta política puede modificarse para evitar esto utilizando la técnica de aging que consiste en darle preferencia a un proceso que ha estado demorado un largo tiempo. (Poner un valor fijo para determinar si un proceso espera mucho o implementar la variante del SJN, Highest Response Ratio Next que pone la prioridad como $1 + \text{tiempo espera/tiempo ejecución}$).

55. Describir la solución usando la criba de Eratóstenes al problema de hallar los números primos entre 2 y n. ¿Cómo termina el algoritmo? ¿Qué modificaría para que no termine de esa manera?

Se comienza por el primer número en la lista, en este caso el 2, y se borran todos los números que son múltiplos de este. Los números que quedan todavía son candidatos a ser primos así que se repite el mismo proceso una y otra vez hasta que todos los números son considerados. Por lo tanto, los números que queden en la lista al final serán todos los números primos entre 2 y n.

La solución a este problema utiliza un pipeline de filtros; particularmente, cada proceso filtro del pipeline recibe un stream de números de su predecesor y envía un stream de números a su sucesor realizando la eliminación de los múltiplos correspondiente. Hay un problema con esta solución y es que termina en deadlock ya que los procesos reciben dentro de un loop los valores de stream y no tienen forma de darse cuenta cuando no recibirán nuevos valores y se quedan todos esperando un nuevo valor desde su predecesor pero esto puede solucionarse utilizando centinelas. Básicamente el uso de centinelas consiste en agregar un valor especial, EOS, al stream para indicar que ya se han recibido todos los valores.

56. Sea el problema en el cual N procesos poseen inicialmente cada uno un valor V, y el objetivo es que todos conozcan cual es el máximo y cuál es el mínimo de todos los valores.

Plantee conceptualmente posibles soluciones con las siguientes arquitecturas de red: Centralizada, simétrica y anillo circular. No implementar.

En una arquitectura centralizada cada nodo o proceso le envía su dato al procesador central que es el encargado de ordenar los N valores y de reenviar el máximo y el mínimo valor a todos los demás procesos.

En la arquitectura simétrica hay un canal entre cada par de procesos y todos ejecutan el mismo algoritmo por lo tanto cada uno le envía su dato V a los n-1 procesos restantes y recibe n-1 valores. De este modo en paralelo todos están calculando el máximo y el mínimo.

Por último, en una arquitectura de anillo cada P[i] recibe mensajes de su predecesor P [i-1] y envía mensajes a su sucesor P [i+1]. Este esquema consta de 2 etapas; en la primera cada proceso recibe dos valores y los compara con su valor local, transmitiendo un máximo local y un mínimo local a su sucesor. En la segunda etapa todos deben recibir la circulación del máximo y el mínimo global.

Analice las soluciones anteriores desde el punto de vista del número de mensajes y la performance global del sistema.

Para la primera solución con arquitectura centralizada se requieren $2(n-1)$ mensajes, n-1 para enviar los valores desde los procesos hacia el coordinador y n-1 enviados por el coordinador a los procesos con el máximo y el mínimo. Los mensajes al coordinador se envían casi al mismo tiempo por lo que solo el primer RECEIVE del coordinador demora mucho. Puede reducirse a N mensajes si el proceso central cuenta con una instrucción de BROADCAST.

En cambio, con una arquitectura simétrica se envían $n(n-1)$ mensajes que pueden transmitirse en paralelo si la red soporta transmisiones concurrentes pero el OVERHEAD de comunicación acota el SPEEDUP. Aunque es la más corta y sencilla utiliza la mayor cantidad de mensajes si no existe una instrucción de BROADCAST pero si la hay solo se necesitan n mensajes.

En la arquitectura de anillo se requieren la misma cantidad que para la centralizada incluso si existe instrucción BROADCAST serán $2(n-1)$ mensajes. El último proceso debe esperar a que todos los otros (uno por vez) reciban un mensaje, hagan poco cómputo y envíen su resultado. Estos mensajes circulan 2 veces completas por el anillo por lo que la solución es lineal y lenta para este problema pero puede funcionar si cada proceso realiza mucho cómputo.

Tanto la arquitectura centralizada como en la arquitectura de anillo usan un número lineal de mensajes pero tienen distintos patrones de comunicación que llevan a distinta performance el patrón de pipeline circular de la arquitectura anillo hace que la solución sea más lenta.

57. ¿Qué se entiende por arquitecturas de grano fino? ¿Son más adecuadas para programas con mucha o poca comunicación?

Una arquitectura de grano fino posee muchos procesadores pero con poca capacidad de procesamiento esto hace que las arquitecturas de grano fino sean más adecuadas para programas con mucha comunicación, es decir programas de grano fino donde existen muchos procesos que realizan poco cómputo pero donde se requiere de mucha comunicación.

58. Analice conceptualmente los modelos de mensajes sincrónicos y asincrónicos. Compárelos en términos de concurrencia y facilidad de programación.

Con PMS el send es bloqueante por lo que el emisor no puede realizar otras operaciones mientras espera que el mensaje sea recibido pero esta primitiva bloqueante provee un punto de sincronización.

En términos de concurrencia PMA la maximiza con respecto a PMS ya que su send es no bloqueante por lo que un proceso puede seguir realizando tareas después de enviar un mensaje aunque este no haya sido recibido, para lograr esto PMA provee de buffering implícito. Además PMS tiene más riesgo de deadlock, que PMA por la semántica de la sentencia send, e implica muchas veces implementar procesos asimétrico o utilizar comunicación guardada.

Desde el punto de vista de facilidad de programación es mejor PMA aunque la sincronización deba ser implementada por el programador en muchos casos. Igualmente la elección de un tipo u otro con respecto a la facilidad dependerá del tipo de problema que se requiera resolver ya que muchos problemas pueden por ejemplo ser resueltos con ambos mecanismos pero uno de ellos se adapta mejor haciendo más fácil la resolución.

Otra respuesta:

En cuanto a la facilidad de la programación no varía mucho, lo que es importante en este aspecto es que si programamos con mensajes sincrónicos, el emisor del mensaje se va a quedar bloqueado hasta cuando el receptor lo reciba, por lo que hay que saber manejar de la manera más óptima las situaciones de comunicación para no generar demoras innecesarias, en el caso del uso de mensaje asincrónicos, el emisor del mensaje deposita el mensaje y posteriormente sigue su curso normal, no hay retraso.

En términos concurrente, el grado de concurrencia se reduce respecto de la sincronización por Pasaje de Mensaje Asincrónico, ya que siempre un proceso se bloquea. Pero en términos de memoria, utiliza menos memoria, debido a que la cola de mensajes asociada a un canal se reduce a 1 mensaje.

59. ¿En qué consisten las arquitecturas SIMD y MIMD? ¿Para qué tipo de aplicaciones es más adecuada cada una?

SIMD, Single instruction multiple data: Todos los procesadores ejecutan las mismas instrucciones pero sobre diferentes datos. Son para aplicaciones muy específicas de problemas regulares por ejemplo la multiplicación de matrices.

MIMD, multiple instruction multiple data: Cada procesador tiene su propio flujo de instrucciones y su propio conjunto de datos, es decir, cada uno ejecuta su propio programa. Pueden utilizar memoria compartida o memoria distribuida. Además pueden subclasificarse en MPMD donde cada procesador ejecuta su propio programa (PVN) y SPMD donde cada procesador ejecuta una copia del programa (MPI). Cualquier aplicación que no debe hacer lo mismo sobre distintos datos. Por ejemplo un pipeline o un master/worker o donde el trabajo es irregular, es decir que la cantidad de tiempo que lleva cada tarea depende de los datos en sí y no del tamaño de los mismos como es la ordenación de vectores.

- a) Resuelva el problema de encontrar la topología de una red utilizando mensajes asincrónicos. Muestre con un ejemplo la evolución de la matriz de adyacencia para una red con al menos 7 nodos y de diámetro al menos 4.
- b) Compare conceptualmente con una solución utilizando PMS.

La solución con PMS dificultaría el algoritmo de forma tal que incrementaría la demora ya que se debe recibir en orden uno por uno los valores de los vecinos y si uno de ellos se retrasa no podemos continuar hasta que no recibamos el valor. Además de que se deberían usar algoritmos asimétricos de forma tal de evitar deadlock o utilizar comunicación guardada tanto para las sentencias de envío como para las de recepción. Por lo que en caso de resolver este algoritmo con PMS usando comunicación guardada sería más eficiente ya que solo recibiría de los canales en los que tiene datos sin necesidad de demorarse.

60. ¿Cuál (o cuáles) es el paradigma de interacción entre procesos más adecuado para resolver problemas del tipo “Juego de la vida”?

El paradigma que mejor se adecua es el heartbeat ya que permite enviar información a todos los vecinos y luego recopilar la información de todos ellos. Entonces una célula recopila la información de sus vecinos en la cual se basa su próximo cambio de estado.

a) ¿Considera que es conveniente utilizar mensajes sincrónicos o asincrónicos?

Es mejor la utilización de mensajes asincrónicos ya que evitan problemas de deadlock cuando se debe decidir qué proceso envía primero su información. Como en el algoritmo general de heartbeat todos los procesos primero envían su información y luego recopilan la información de sus vecinos se hace intuitivo el uso de PMA para su resolución evitando tener que realizar procesos asimétricos con demora innecesaria aunque la performance podría mejorar si se utiliza comunicación guardada para las sentencias de envío y recepción.

b) ¿Cuál es la arquitectura de hardware que se ajusta mejor? Justifique claramente sus respuestas.

Es conveniente una arquitectura de grano fino, con mucha capacidad para la comunicación y poca capacidad para el cómputo ya que este tipo de programas es de grano fino muchos procesos o tareas con poco computo que requieren de mucha comunicación. Una arquitectura en forma de grilla es una forma óptima para este tipo de problemas.

61. ¿En qué consiste la utilización de relojes lógicos para resolver problemas de sincronización distribuida? Ejemplifique.

Las acciones de comunicación, tanto send como receive, afectan la ejecución de otros procesos por lo tanto son eventos relevantes dentro de un programa distribuido y por su semántica debe existir un orden entre las acciones de comunicación. Básicamente cuando se envía un mensaje y luego este es recibido existe un orden entre estos eventos ya que el send se ejecuta antes que el receive por lo que puede imponerse un orden entre los eventos de todos los procesos. Sea un ejemplo el caso en que procesos solicitan acceso a un recurso, muchos de ellos podrían realizar la solicitud casi al mismo tiempo y el servidor podría recibir las solicitudes desordenadas por lo que no sabría quién fue el primero en solicitar el acceso y no tendría forma de responder a los pedidos en orden. Para solucionar este problema se podrían usar los relojes lógicos.

Para establecer un orden entre eventos es que se utilizan los relojes lógicos que se asocian mediante un timestamp a cada evento. Entonces, un reloj lógico es un contador que es incrementado cuando ocurre un evento dentro de un proceso ya que el reloj es local a cada proceso y se actualiza con la información distribuida del tiempo que va obteniendo en la recepción de mensajes. Este reloj lógico (rl) será actualizado de la siguiente forma dependiendo del evento que suceda:

Cuando el proceso realiza un SEND, setea el timestamp del mensaje al valor actual de rl y luego lo incrementa en 1. Cuando el proceso realiza un RECEIVE con un timestamp (ts), setea rl como $\max(rl, ts+1)$ y luego incrementa rl.

Con los relojes lógicos se puede imponer un orden parcial ya que podría haber dos mensajes con el mismo timestamp pero se puede obtener un ordenamiento total si existe una forma de identificar unívocamente a un proceso de forma tal que si ocurre un empate entre los timestamp primero ocurre el que proviene de un proceso con menor identificador.

66. ¿Qué condiciones deben darse para que ocurra deadlock?

Puede ocurrir de deadlock si ocurre:

Recursos reusables serialmente: los procesos comparten recursos que pueden usar con exclusión mutua.

Adquisición incremental: los procesos mantienen los recursos que poseen mientras esperan adquirir recursos adicionales.

No-preemption: una vez que son adquiridos por un proceso, los recursos no pueden quitarse de manera forzada sino que sólo son liberados voluntariamente.

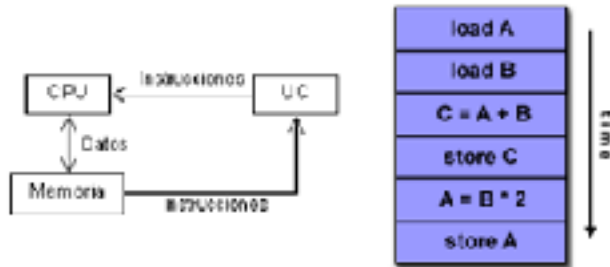
Espera cíclica: existe una cadena circular (ciclo) de procesos tal que cada uno tiene un recurso que su sucesor en el ciclo está esperando adquirir.

67. Cómo pueden clasificarse las arquitecturas multiprocesador.

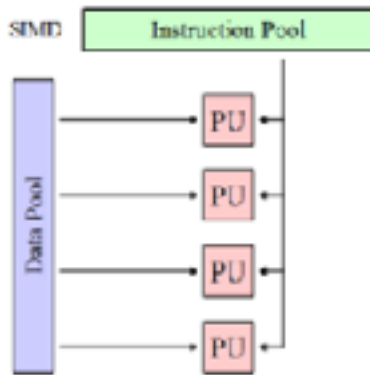
¿Según el mecanismo de control? Describa.

Esta clasificación se basa en el modo en que las instrucciones son ejecutadas sobre los datos y hay 4 variantes.

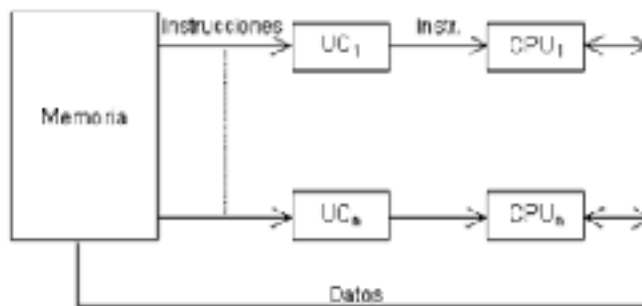
SISD, Single instruction single data: Las instrucciones son ejecutadas en secuencia, de a una por ciclo de instrucción por lo tanto su ejecución es determinística. Básicamente la CPU ejecuta instrucciones sobre los datos, la memoria recibe los datos, los almacena y también brinda los datos. Usada en uniprocesadores.



SIMD, Single instruction multiple data: Hay un conjunto de procesadores idénticos, con su memoria, que ejecutan la misma instrucción pero sobre diferentes datos. El host hace broadcast de la instrucción. Ejecución sincrónica y determinística. Pueden deshabilitarse y habilitarse selectivamente procesadores para que ejecuten o no instrucciones. Los procesadores en general son muy simples. Adecuados para aplicaciones con alto grado de regularidad, (por ej. procesamiento de imágenes).



MISD, multiple instruction single data: los procesadores ejecutan un flujo de instrucciones distinto pero comparten datos comunes. Operación sincrónica (en lockstep). No son máquinas de propósito general ("hipotéticas", Duncan). Ejemplos posibles: múltiples filtros de frecuencia operando sobre una única señal, múltiples algoritmos de criptografía



intentando crackear un único mensaje codificado.

MIMD, multiple instruction multiple data: Cada procesador tiene su propio flujo de instrucciones y su de datos, es decir, cada uno ejecuta su propio programa. Pueden utilizar memoria compartida o memoria distribuida. Además pueden subclasificarse en MPMD (multiple program multiple data) donde cada procesador ejecuta su propio programa y SPMD (single program multiple data) hay un único programa fuente y cada procesador ejecuta su copia independientemente.

¿Según la organización del espacio de direcciones? Describa

Se clasifican en memoria compartida y memoria distribuida.

Con memoria compartida la interacción se realiza modificando los datos compartidos. Pueden existir problemas de consistencia. Dentro de esta clasificación se pueden usar dos esquemas UMA y NUMA con el primero la memoria física es compartida uniformemente por todo procesadores mientras que con el esquema NUMA cada procesador tiene su propia

memoria local pero esta puede ser accedida por los demás ya que el conjunto de todas las memorias locales forman una única memoria compartida.

Con memoria distribuida cada proceso tiene su propia memoria local que es usada únicamente por él y la interacción y el intercambio de información se realiza a través de pasaje de mensajes.

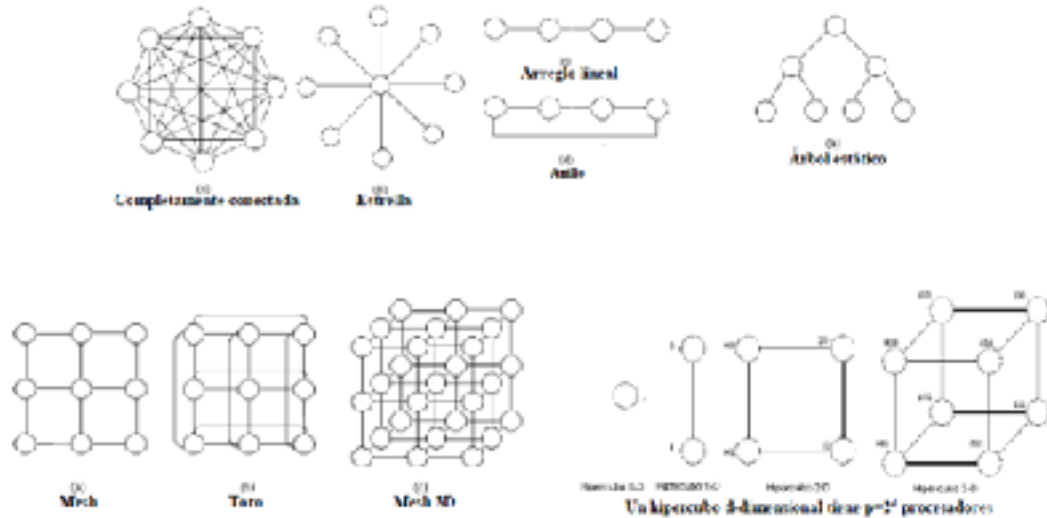
¿Según la red de interconexión? Describa.

Tanto en memoria compartida como en pasaje de mensajes las máquinas pueden construirse conectando procesadores y memorias usando diversas redes de interconexión:

Las redes estáticas: son enlaces punto a punto, típicamente se utilizan en máquinas de pasaje de mensajes .

Las redes dinámicas: están construidas con switches y enlaces de comunicación, normalmente son utilizadas para memoria compartida.

Dentro de las redes estáticas tenemos las diferentes topologías de red como anillo, estrella, árbol, hipercubo, etc.



Y dentro de las redes dinámicas tenemos las redes multistage, árbol dinámico, bus, etc.

