# LAPORAN RANGKAIAN LOGIKA MULTILEVEL NAND



Oleh:
MEYLA YAN SARI
3.34.13.1.10
IK-1B

PROGRAM STUDI TEKNIK INFORMATIKA

JURUSAN TEKNIK ELEKTRO

POLITEKNIK NEGERI SEMARANG

2014

#### PERCOBAAN 6

### **MULTILEVEL NAND**

#### **TUJUAN:**

Setelah menyelesaikan percobaan ini mahasiswa diharapkan mampu

- Memahami sifat universal dari gerbang NAND
- Mengkonversikan sebuah rangkaian logika yang terdiri dari bermacammacam gerbang menjadi hanya terdiri dari NAND saja.

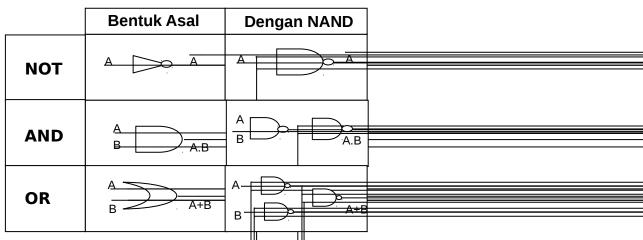
#### **PERALATAN:**

- 1. Logic Circuit Trainer ITF-02 / DL-02
- 2. Oscilloscope

#### **TEORI:**

Gerbang yang paling sering digunakan untuk membentuk rangkaian kombinasi adalah gerbang NAND dan NOR, dibanding dengan AND dan OR. Dari sisi aplikasi perangkat luar, gerbang NAND dan NOR lebih umum sehingga gerbanggerbang tersebut dikenal sebagai gerbang yang "universal".

Gerbang-gerbang NOT, AND dan OR dapat di-substitusi ke dalam bentuk NAND saja, dengan hubungan seperti gambar 6-1.



Gambar 6-1. Substitusi Beberapa Gerbang Dasar Menjadi NAND

Untuk mendapatkan persamaan dengan menggunakan NAND saja, maka persamaan asal harus dimodifikasi sedemikian rupa, sehingga hasil akhir yang didapatkan adalah persamaan dengan NAND saja.

#### Contoh:

Dapatkan persamaan NAND untuk  $y = A \cdot B \mid (C + D)$ 

#### Jawab:

Tambahkan dua buah Tanda NOT pada persamaan tersebut. Dua buah tanda ini tidak mengubah nilai dari persamaan tadi.

$$Y = AB(\overset{'}{C} + D)$$

$$Y = \overset{'}{AB}(\overset{'}{C} + D)$$

$$Y = \overset{'}{AB} + \overset{'}{C}\overset{'}{D}$$

$$Y = \overset{'}{AB} + \overset{'}{C}\overset{'}{D}$$

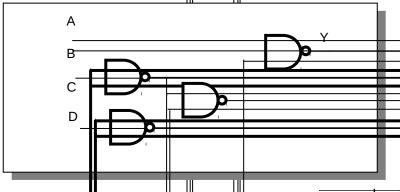
$$Y = \overset{'}{AB} \cdot \overset{'}{C}\overset{'}{D}$$

$$Y = AB \cdot \overset{'}{C}\overset{'}{D}$$

Rangkaian NAND untuk persamaan

$$Y = AB.\dot{C}\dot{D}$$

Menjadi:



Gambar 6-2. Rangkaian NAND untuk persagn= $\overline{A.B.(C^+D)}$ 

## **PROSEDUR:**

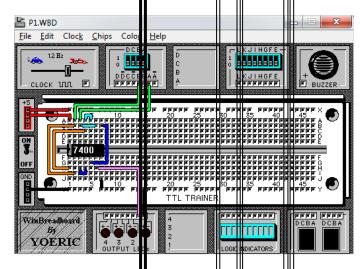
1. Pada Trainer, implementasikan rangkaian pada gambar 6-3.

Bentuk Persamaan dari garrbar 6.3:

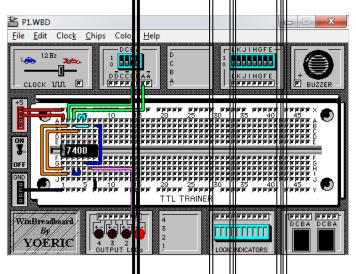
$$Y = A \cdot A \cdot B \cdot B \cdot A \cdot B$$

Rangkaian pada trainer:

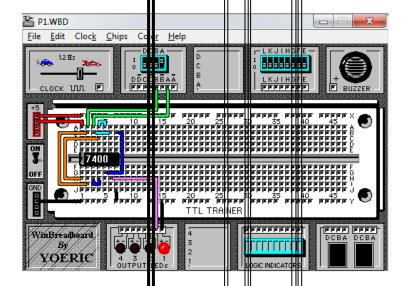
$$A = 0$$
,  $B = 0$ ,  $C = 0$ ,  $D = 0$ 



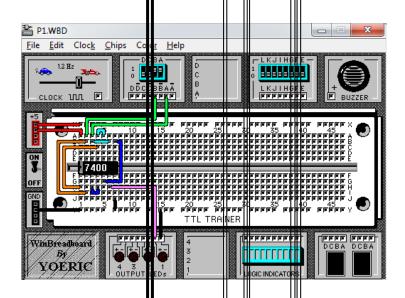
$$A = 0$$
,  $B = 1$ ,  $C = 0$ ,  $D = 0$ 



A = 1, B = 0, C = 0, D = 0



A = 1, B = 1, C = 0, D = 0



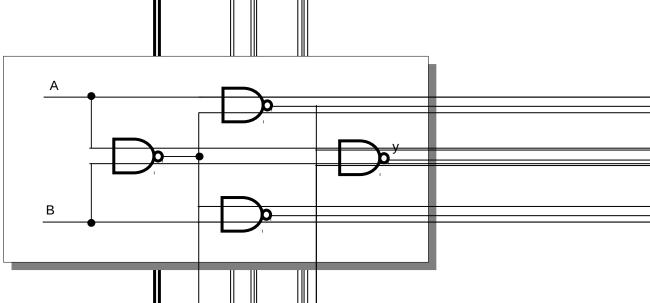
2. Buat Tabel Kebenarannya dan tentukan fungsi apakah rangkaian tersebut.

Tabel Kebenaran dari persamaan

					ш		
A	В	A'.1	<b>4</b> . <i>A</i>	• `		$B.\stackrel{'}{A.1}$	A.A.B.B.A.
					ш		•
0	0	1	1		Ш	1	0
0	1	1	1			0	1
1	0	1	0		$\ $	1	1
1	1	0	1		$\ $	1	0

Dapat di tarik kesimpulan bahwa persamaan diatas merupakan fugsi Ex-OR

3. Buat rangkaian padanannya yang terdiri dari gerbang AND, OR dan NOT. Buktikan kebenarannya.



Gambar 6-3. Rangkaian untuk percobaan Multilevel NAND

Persamaan logika gambar 6-3 adalah

$$Y=A.\overset{'}{A.B.B.}\overset{'}{B.B.}\overset{'}{A.B}$$

Pengubahan ke dalam bentuk NAND dari gambar 6-3 adalah

$$Y = A \cdot A \cdot B \cdot B \cdot A \cdot B$$

$$Y = A . A . B + . B . A . B$$

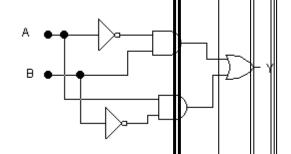
$$Y = A \cdot A \cdot B + B \cdot A \cdot B$$

$$Y = A \cdot B + B \cdot A$$

Gambar dari persamaan

$$Y = A \cdot B + B \cdot A$$

Adalah sebagai berikut :



Tabel kebenaran dari persamaan

$$Y = A \cdot B + B \cdot A$$

adalah sebagai berikut

A	В	$A.\acute{B}$	$B.\acute{A}$	$A.\acute{B}+B.\acute{A}$	
0	0	0	þ		
0	1	0	1	1 1	
1	0	1	þ	1 1	
1	1	0	þ	0	

4. Jika diketahui persamaan :  $W = A \dot{B} + A + C$ .

Buat rangkaiannya dengan hanya menggunakan gerbang NAND saja.

Pengubahan kedalam bentuk NAND dari persamaan

$$W = A \stackrel{.}{B} \stackrel{.}{C} + (A + C) \cdot \stackrel{.}{B} \stackrel{.}{C}$$

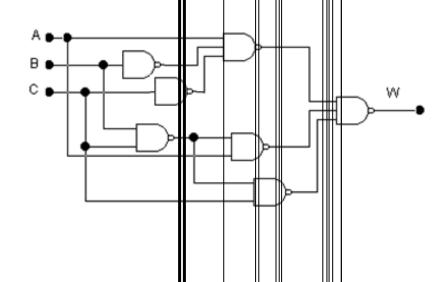
$$W = A \acute{B} \acute{C} + (A . \acute{B} C) + (C . \acute{B} C)$$

$$W \stackrel{:}{\circ} A \stackrel{:}{B} \stackrel{:}{C} + (A \stackrel{:}{B} \stackrel{:}{C}) + (C \stackrel{:}{\circ} \stackrel{:}{C})$$

$$W = A \stackrel{'}{B} \stackrel{'}{C} . A . \stackrel{'}{B} \stackrel{'}{C} . C . \stackrel{'}{B} \stackrel{'}{C}$$

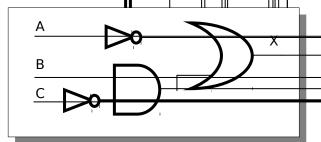
Gambar dari persamaan mutilevel NAND

$$W = A \stackrel{,}{B} \stackrel{,}{C} . A . \stackrel{,}{B} \stackrel{,}{C} . C . \stackrel{,}{B} \stackrel{,}{C}$$
  
adalah sebagai berikut



## **TUGAS:**

1. Jika diketahui rangkaian seperti gambar 6-4, ubahlah menjadi rangkaian yang hanya terdiri dari gerbang NAND saja.



G mbar 6-4. Rangkaian yaindari gerbang AND, OR,

NOT

a terd

Persamaan dari gambar 6-4 adalah :

$$X = A + B \cdot C$$

Diubah kedalam bentuk NAND:

$$X = A + B \cdot C$$

Gambar dari persamaan

$$X = A.B.C$$

Adalah sebagai berikut

Tabel kebenaran dari pesamaan

$$X = A.B.C$$

Adalah sebagai berikut:

						ш		
A	В	C	Ć	B.Ć	в.́		A+B.C	A.B.Ć
0	0	0	1	0	1	$\ $	0	1
0	0	1	0	0	1	$ lap{\parallel}$	0	1
0	1	0	1	1	0	$\ $	0	1
0	1	1	0	0	1	$ lap{I}$	0	1
1	0	0	1	0	1	$ lap{1}{1}$	1	0
1	0	1	0	0	1	$ lap{\parallel}$	1	0
1	1	0	1	1	0	$ lap{\parallel}$	0	1
1	1	1	0	0	1		1	0

2. Sebuah persamaan logika sebagai berikut

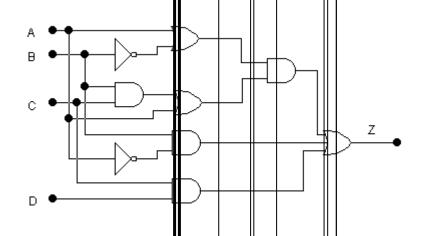
$$Z = (A + \acute{B}) \cdot (BC + A) + \acute{A} + CD$$

Buat menjadi bentuk persamaan dengan NAND saja. Gambarkan hasilnya. Lengkapi dengan Tabel Kebenaran sebelum dan sesudah dirubah ke dalam bentuk NAND.

Gambar dari persamaan

$$Z = (A + \acute{B}) \cdot (BC + A) + \acute{A}B + CD$$

Adalah sebagai berikut :



Tabel kebenaran dari persamaan

$$Z = (A + \hat{B}).(B.C + A) + \hat{A}B + C.D$$

Adalah sebagai berikut :

A	В	(	L	A + B	В.	$\mathbb{C}+A$	A .	E	C.I	$(A+\acute{B}).(B.C+A)+\acute{A}B+C.D$
0	0	0	0	1			0		0	0
0	0	0	1	1			0		0	0
0	0	1	0	1			0		0	0
0	0	1	1	1			0		1	1
0	1	0	0	0			1		0	1
0	1	0	1	0			1		0	1
0	1	1	0	0			1		0	1
0	1	1	1	0			1		1	1
1	0	0	0	1			0		0	1
1	0	0	1	1			0		0	1
1	0	1	0	1			0		0	1
1	0	1	1	1			0		1	1
1	1	0	0	1			0		0	1
1	1	0	1	1			0		0	1
1	1	1	0	1			0		0	1
1	1	1	1	1			0		1	1

Diubah dalam bentuk NAND :

$$Z = (A + \acute{B}).(B.C + A) + \acute{A}B + C.D$$

$$\stackrel{\cdot}{\iota}A.B.C+A.A+\stackrel{\prime}{B}.B$$
  $\stackrel{\cdot}{C}+\stackrel{\prime}{B}.A+\stackrel{\prime}{A}.B+C.D$ 

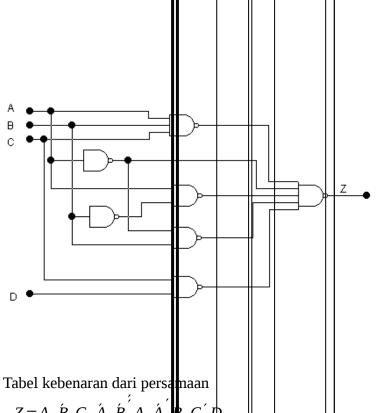
$$\stackrel{\cdot}{\iota}A.B.C+A+0+\stackrel{\cdot}{B}.A+\stackrel{\cdot}{A}.B+C.$$

$$\stackrel{\cdot}{\iota}A.B.C+A+\stackrel{\cdot}{B.A}+\stackrel{\cdot}{A}B+C.D$$

Gambar dari persamaan

$$Z=A.\dot{B}.C.\dot{A}.\dot{B}.\dot{A}.\dot{A}.\dot{B}.\dot{C}.\dot{D}$$

Adalah sebagai berikut



 $Z = A \cdot B \cdot C \cdot A \cdot B \cdot A \cdot A \cdot B \cdot C \cdot D$ 

									-		Н	,
A	В	C	L	$A.\acute{B}.$	Á	É	B. A	Á	. E	C.	I	A.B.C.Á.B.A.Á.B.C.
0	0	0	0	1	1	1	1	1		1		0
0	0	0	1	1	1	1	1	1		1		0
0	0	1	0	1	1	1	1	1		1		0
0	0	1	1	1	1	1	1	1		0		1
0	1	0	0	1	1	0	1	0		1		1
0	1	0	1	1	1	0	1	0		1		1
0	1	1	0	1	1	0	1	0		1		1
0	1	1	1	1	1	0	1	0		0		1
1	0	0	0	1	0	1	0	1		1		1
1	0	0	1	1	0	1	0	1		1		1
1	0	1	0	1	0	1	0	1		1		1
1	0	1	1	1	0	1	0	1		0		1
1	1	0	0	1	0	0	1	1		1		1
1	1	0	1	1	0	0	1	1		1		1
1	1	1	0	0	0	0	1	1		1		1
1	1	1	1	0	0	0	1	1		0		1

## **KESIMPULAN**:

- 1. Gerbang NAND merutakan gerbang Universal yang dapat menggantikan fungsi gerbang lainnya seperti NOT, AND, dan OR.
- 2. Cara pengubahan persamaan logika yang mengandung NOT, AND, dan OR ke persamaan yang hanya mengandung NAND, yaitu melalui rumus demorgan atau melalui gambar pada EWB (Electronic Work Bench).

						l	
3.	Tabel kebenaran yang	diper	oleh	seb	elum p	je	ngubahan persamaan logika dan
							i hasil yang sama atau ekuivalen.
							esalahan saat proses pengubahan
	tersebut.	ĺ			1		
4.		ND s	aia a	kan	meghen meghen	l Ma	t penggunaan chips pada trainer.
••	1 c68 aa 8 c. c a8 1 .					ľ	hen88mmm cmbo baan mamer
			1	II.	l	1	1