

## ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES Prof. Me. Antônio Clementino Neto



### CENTRO PAULA SOUZA

# Portas Lógicas

# Elementos da Eletrônica Digital



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





### Lógica Booleana

Faremos uso de outros tipos de operações sobre códigos binários. Até agora trabalhamos com operações aritméticas.

A partir de agora trabalharemos com operações lógicas ou Lógica Booleana.



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# Álgebra de Boole

Em 1854, George Boole, matemático e pensador inglês, apresentou o trabalho "An investigation of the law of thought", que serviu como base para a teoria matemática das proposições lógicas, estabelecendo os princípios de um sistema algébrico para variáveis binárias.



# ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES Prof. Me. Antônio Clementino Neto



### CENTRO PAULA SOUZA

# Álgebra de Boole

\*\* 84 anos depois...

Em 1938, Claude Elwood Shannon, engenheiro americano, aplicou a teoria de Boole na simplificação de funções usadas em telefonia, além de mostrar a aplicabilidade dessa álgebra em circuitos baseados em circuitos lógicos de relês.



#### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 

# Álgebra de Boole ou Lógica Digital

São circuitos eletrônicos digitais, mais conhecidos como portas lógicas (circuitos Lógicos).



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

Prof. Me. Antônio Clementino Neto,





# Álgebra de Boole ou Lógica Digital

O que são Portas Lógicas?

São dispositivos que operam um ou mais sinais lógicos de entrada para produzir uma e somente uma saída.



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# Álgebra de Boole

O comportamento das portas lógicas é conhecido pela tabela verdade que apresenta os estados lógicos das entradas e das saídas.



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





## Álgebra Booleana

Função E (AND)

Executa a multiplicação (conjunção) booleana de duas ou mais variáveis binárias.



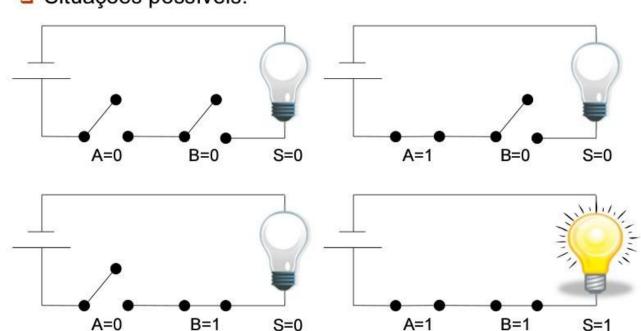
### **ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES**

**Prof. Me. Antônio Clementino Neto** 

# Álgebra Booleana

### Função E (AND)

### Situações possíveis:





### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

Prof. Me. Antônio Clementino Neto





# Álgebra Booleana

### Tabela Verdade da Função E (AND)

| Α | В | A.B |
|---|---|-----|
| 0 | 0 | 0   |
| 0 | 1 | 0   |
| 1 | 0 | 0   |
| 1 | 1 | 1   |

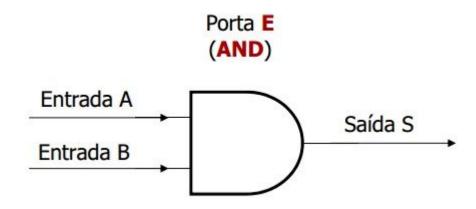


### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 

# Álgebra Booleana

### Porta Lógica E (AND)





### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

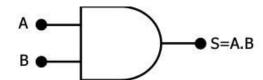
Prof. Me. Antônio Clementino Neto

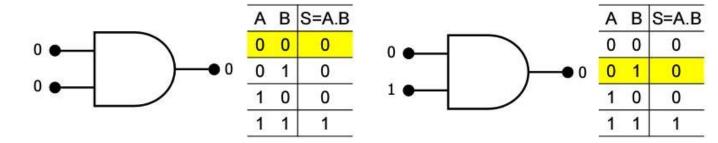


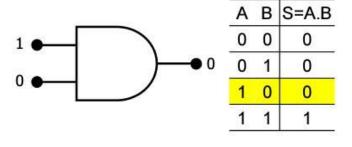


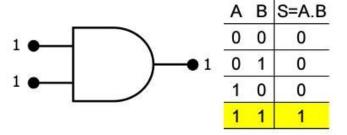
# Álgebra Booleana













### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 

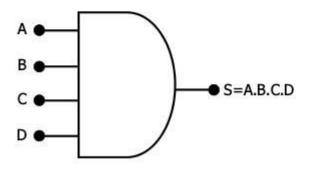




# Álgebra Booleana

### Porta Lógica E (AND)

□ Por exemplo, S=A.B.C.D



| Α | В | С | D | S |
|---|---|---|---|---|
| 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 0 | 1 | 0 |
| 0 | 0 | 1 | 0 | 0 |
| 0 | 0 | 1 | 1 | 0 |
| 0 | 1 | 0 | 0 | 0 |
| 0 | 1 | 0 | 1 | 0 |
| 0 | 1 | 1 | 0 | 0 |
| 0 | 1 | 1 | 1 | 0 |
| 1 | 0 | 0 | 0 | 0 |
| 1 | 0 | 0 | 1 | 0 |
| 1 | 0 | 1 | 0 | 0 |
| 1 | 0 | 1 | 1 | 0 |
| 1 | 1 | 0 | 0 | 0 |
| 1 | 1 | 0 | 1 | 0 |
| 1 | 1 | 1 | 0 | 0 |
| 1 | 1 | 1 | 1 | 1 |



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

### Função OU (OR)

Executa a soma (disjunção) booleana de duas ou mais variáveis binárias.



### **ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES**

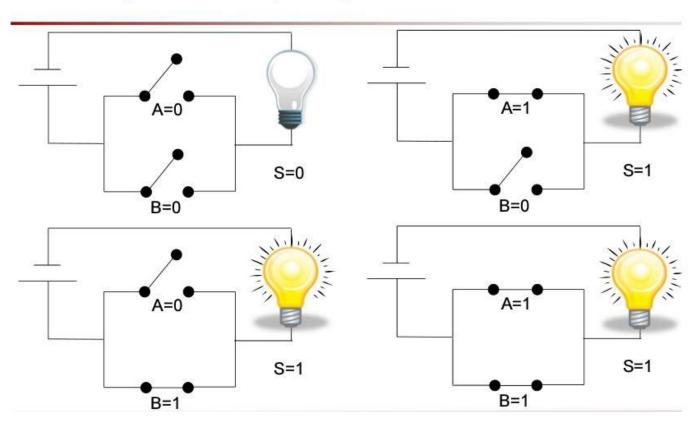
**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

### Função OU (OR)





### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

Tabela Verdade da Função OU (OR)

| Α | В | A+B |
|---|---|-----|
| 0 | 0 | 0   |
| 0 | 1 | 1   |
| 1 | 0 | 1   |
| 1 | 1 | 1   |



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

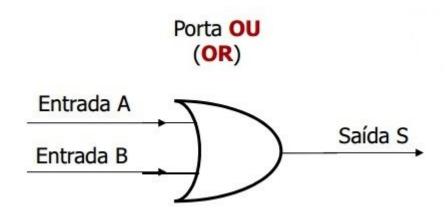
**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

### Porta Lógica OR (OU)





### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

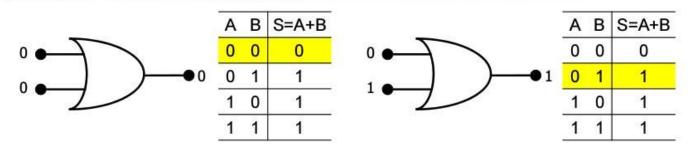
**Prof. Me. Antônio Clementino Neto** 

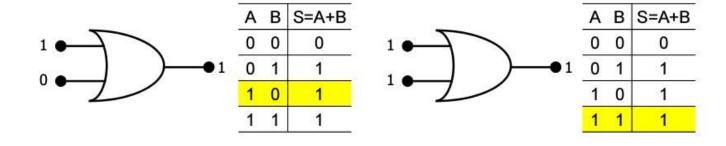




# Álgebra Booleana









### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 

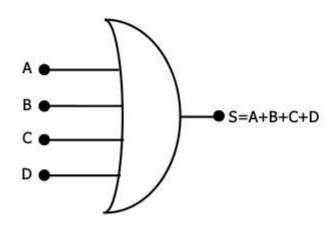




# Álgebra Booleana

### Porta Lógica OU (OR)

□ Por exemplo, S=A+B+C+D



| Α | В | С | D | S |
|---|---|---|---|---|
| 0 | 0 | 0 | 0 | 0 |
| 0 | 0 | 0 | 1 | 1 |
| 0 | 0 | 1 | 0 | 1 |
| 0 | 0 | 1 | 1 | 1 |
| 0 | 1 | 0 | 0 | 1 |
| 0 | 1 | 0 | 1 | 1 |
| 0 | 1 | 1 | 0 | 1 |
| 0 | 1 | 1 | 1 | 1 |
| 1 | 0 | 0 | 0 | 1 |
| 1 | 0 | 0 | 1 | 1 |
| 1 | 0 | 1 | 0 | 1 |
| 1 | 0 | 1 | 1 | 1 |
| 1 | 1 | 0 | 0 | 1 |
| 1 | 1 | 0 | 1 | 1 |
| 1 | 1 | 1 | 0 | 1 |
| 1 | 1 | 1 | 1 | 1 |



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

### Função NÃO (NOT)

Executa o complemento (negação) de uma variável binária.

Também chamada de função inversora.



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

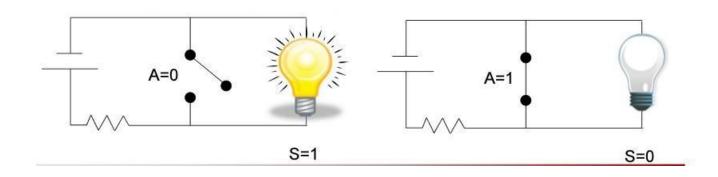
**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

### Função NÃO (NOT)





### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

### Função NÃO (NOT)

 Tabela verdade da função NÃO (NOT)

| Α | Ā |
|---|---|
| 0 | 1 |
| 1 | 0 |



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

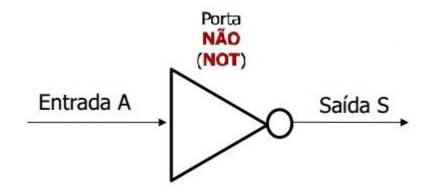
**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

### Porta Lógica NAO (NOT)





### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

Prof. Me. Antônio Clementino Neto

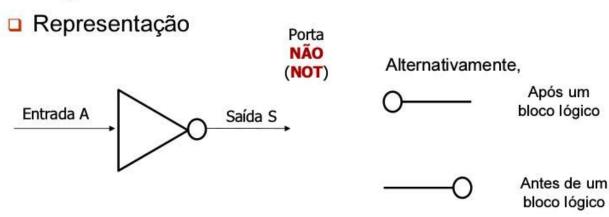




# Álgebra Booleana

### Porta Lógica NÃO (NOT)

- A porta lógica NÃO, ou inversor, é o circuito que executa a função NÃO
- O inversor executa a tabela verdade da função NÃO
  - Se a entrada for 0, a saída será 1; se a entrada for 1, a saída será
     0





### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

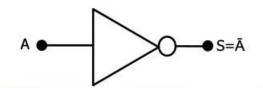
Prof. Me. Antônio Clementino Neto

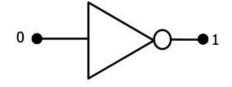


GOVERNO DO ESTADO DE SÃO PAULO

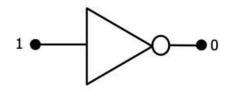
# Álgebra Booleana

Porta Lógica NÃO (NOT)





| Α | S=Ā |
|---|-----|
| 0 | 1   |
| 1 | 0   |



| Α | S=Ā |
|---|-----|
| 0 | 1   |
| 1 | 0   |



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 

# Álgebra Booleana

### Função NAO E (NAND)

Executa a composição da função E com a função NÃO, ou seja a saída é invertida da função E (AND).



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 

# **Álgebra Booleana**Função NÃO E (NAND)

#### Tabela verdade

| Α | В | S=A.B |
|---|---|-------|
| 0 | 0 | 1     |
| 0 | 1 | 1     |
| 1 | 0 | 1     |
| 1 | 1 | 0     |



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

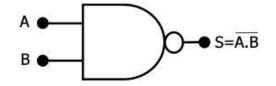
**Prof. Me. Antônio Clementino Neto** 

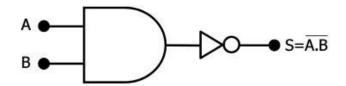




# Álgebra Booleana

### Porta NÃO E (NAND)







### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

### Função NAO OU (NOR)

Executa a composição da função OU com a função NÃO, ou seja a saída é invertida da função OU (OR).



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# **Álgebra Booleana**Função NÃO OU (NOR)

| Ta | hal | _ | ver | -4 | 24 | _ |
|----|-----|---|-----|----|----|---|
| ıα | nei | a | vei | u  | au | U |

| Α | В | S=A+B |
|---|---|-------|
| 0 | 0 | 1     |
| 0 | 1 | 0     |
| 1 | 0 | 0     |
| 1 | 1 | 0     |



### ARQUITETURA E ORGANIZAÇÃO DE COMPUTADORES

**Prof. Me. Antônio Clementino Neto** 





# Álgebra Booleana

Porta NÃO OU (NOR)

