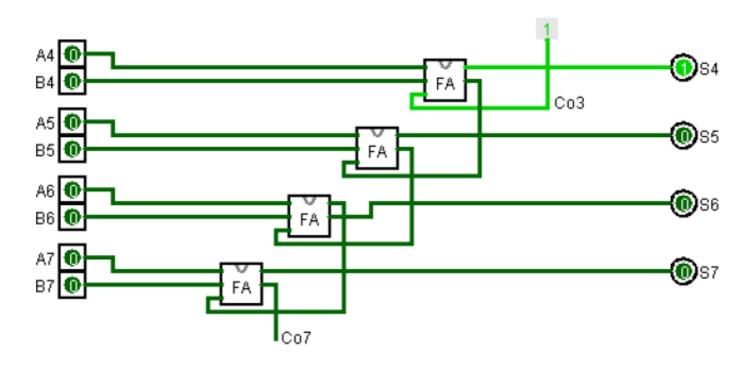
Noname, 15/11/2016, (747 x 445)

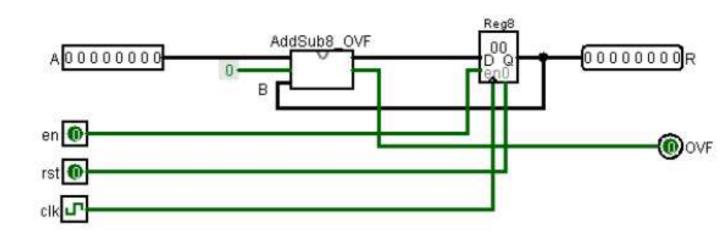
A figura seguinte mostra uma parte do circuito Add8 realizado no âmbito do trabalho prático 1.



A simulação com A=10101000 e B=01111001 não deu o resultado esperado na saída S devido a ligações erradas. Indique os 4 bits mais significativos do valor de S encontrado nestas condições.

Noname, 15/11/2016, (651 x 275)

A figura apresenta uma implementação do circuito acumulador Acc8_ovf.



Mostre como alterar o circuito para que apenas sejam acumulados valores negativos.