



TECHNICKÁ UNIVERZITA V LIBERCI
Fakulta mechatroniky, informatiky
a mezioborových studií ■

Úloha 7 - Rozdíl dvou vektorů

Zápočtová práce

Studijní program: N2610 – Elektrotechnika a informatika

Studijní obor: 1802T007 – Informační technologie

Autor práce: **Bc. Tomáš Moravec**

Akademický rok: 2016/2017



1 Zadání

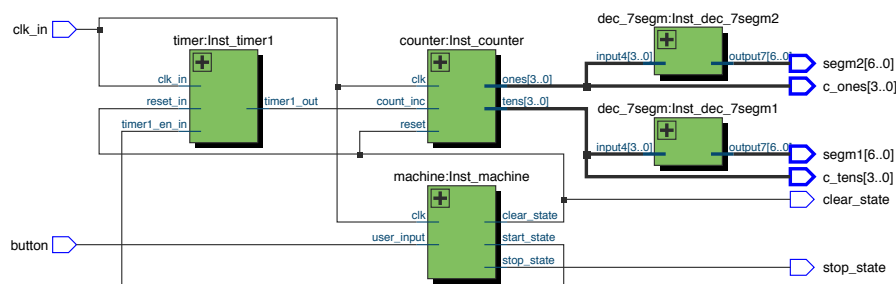
Navrhněte synchronní sekvenční obvod se dvěma jednobitovými vstupy X1 a X2. Obvod ukládá sekvenčně tyto dva vstupy do dvou n-bitových vektorů. Číslo n v rozsahu 1 až 8 je možné kdykoliv měnit opakovaných stiskem tlačítka (po hodnotě 8 následuje cyklicky hodnota 1). Výstupem je číslo udávající počet rozdílných bitů obou vektorů.

2 Řešení úlohy

Jelikož se jedná o složitější úlohu, je nutné ji rozčlenit do menších celků a ty řešit samostatně. Vznikly tak bloky realizující samotnou úlohu měření času a zobrazení na segmentovkách, detekci délky stisku tlačítka a uložení hodnoty a její zobrazení na druhých segmentovkách.

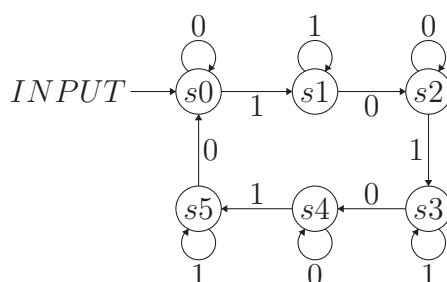
2.1 Stopky

Do tohoto bloku je jediný uživatelský vstup a to tlačítko 1, kterým se kontroluje spuštění, zastavení a nulování stopek. Dále má tento blok několik výstupů. První 2 výstupy jsou ze samotného konečného automatu, který řídí aktuální stav stopek. Jsou to výstupy označené jako „clear_state“ a „stop_state“, jež jsou velmi důležité v dalším bloku. Dále je zde výstup čítače. Pro jednoduchost byl rozdělen do 2 samostatných výstupů pro aktuální počet desítek „c_tens“ a jednotek „c_ones“. Poslední výstupy jsou pro zobrazení aktuální hodnoty na segmentovkách. Ty jsou navíc přivedeny skrz obvod pro dekódování čísla, takže je výstup ihned připraven pro zapsání hodnot na segmentovky. Celá funkcionality je založena na časovači, který periodicky inkrementuje čítač. Tento časovač je spuštěn, pouze pokud je aktivní stav „start_state“ stavového automatu.



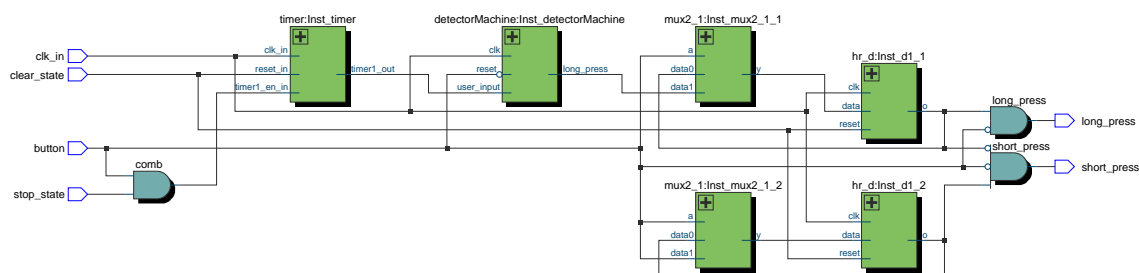
2.2 Řídící stavový automat

Stavový automat byl navržen dle přiloženého obrázku. Je vytvořen tak, aby vstup byl ošetřen a nedocházelo k několika přechodům během 1 stisku tlačítka. Bylo tak zamezeno náhodnému přepínání. Při stavech „s0“ a „s1“ je aktivní výstup „stop_state“, při stavech „s2“ a „s3“ je aktivní výstup „clear_state“ a pouze při stavu „s4“ je aktivní výstup „start_state“ tak, aby okamžitě při stisku tlačítka pro zastavení opravdu došlo k zastavení a ne až po stisku.



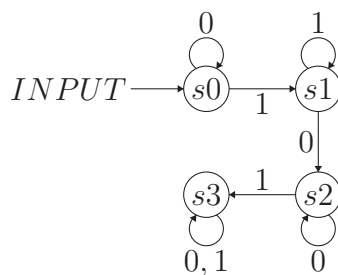
2.3 Detekce délky stisknutí tlačítka

Detekce délky stisknutí tlačítka byla již obtížnější částí úlohy. Jako vstupy jsou v tomto bloku využity „stop_state“ a „clear_state“ z předchozího bloku pro korektní nulování a funkcionalitu. Dále je zde uživatelský vstup tlačítko 2. Při držení tlačítka 2 je spuštěn časovač a logická 1 je uložena v klopném obvodu D. Výstup časovače je vstupem detekčního stavového automatu. Hodnota detekčního automatu je následně uložena pomocí multiplexoru a klopného obvodu D. Výstupy jsou ošetřeny tak, aby nebyly aktivní během držení tlačítka. Krátký stisk je dále určen dlouhým stiskem a to tak, že pokud je dlouhý stisk nadetegován, tak nemůže být aktivní krátký stisk.



2.4 Detekční stavový automat

Jedná se o velice jednoduchý automat, který má aktivní výstup pouze ve stavu „s3“. Slouží pro detekci alespoň 2 pulzů ze vstupu. Zároveň je resetován při rozepnutí tlačítka 2, protože automat nemá jak se vrátit do počátečního stavu.



2.5 Uložení a zobrazení hodnoty

Tento blok má jako vstup nadetekovanou délku stisku tlačítka 2 a aktuální hodnotu čítače z prvního bloku, tj. bloku realizují pouze stopky. Hodnoty čítače jsou přivedeny do multiplexoru, který je přepínán zjištěnou délkou stisku. Hodnoty jsou následně uloženy pomocí klopných obvodů D. Obdobně to funguje v případě zobrazení uložené hodnoty, ta se pouze uloží do dalších klopných obvodů D. Jejich výstup je následně přiveden do dekodéru a poté do segmentovek pro zobrazení hodnoty.

