

# Travail pratique #3 - IFT-2245

Christophe Apollon-Roy (920403)  
et  
Amélie Lacombe Robillard (20016735)

April 28, 2018

## 1 Introduction

Pour ce travail pratique, nous avons dû simuler la gestion de la mémoire avec une table de pages, un *Translation lookaside buffer* -que nous nommerons dorénavant TLB pour le reste de ce rapport-, une mémoire physique et une unité de gestion de mémoire virtuelle. Pour réaliser cela, nous avons, toujours à partir du code fourni, implémenter les fonctions de base du TLB (la recherche et l'ajout d'entrées), de la page de tables (la recherche et l'ajout d'entrées ainsi que le marquage des pages valides ou *dirty*) et de la mémoire physique (le chargement et la sauvegarde de pages sur le disque dur -émulé ici par un fichier contenant des caractères imprimables ASCII- ainsi que la lecture et écriture dans les *frames* de la mémoire physique), l'algorithme de remplacement utilisé par l'unité de gestion de mémoire virtuelle ainsi que divers tests visant à évaluer la performance de ces fonctionnalités. La lecture et l'analyse des requêtes envoyées à l'unité de gestion de mémoire virtuelle étant déjà traitées par les utilitaires fournis avec le code de base, le coeur du travail fut l'implémentation de l'algorithme de remplacement de pages ainsi que l'élaboration des tests.

Le rapport qui suit verra plus particulièrement les deux tâches mentionnées plus haut en examinant différents algorithmes de remplacement de pages et en expliquant la démarche derrière l'élaboration des tests utilisés.

## 2 Algorithme de remplacement des pages

Il existe plusieurs stratégies pour gérer le remplacement de pages, certaines pouvant permettre une gestion presque optimale des *page faults* et ainsi réduire leur fréquence à un minimum. Étant donné le cadre du travail (nous sommes obligés d'utiliser la pagination sur demande), nos habilités et la complexité de certains algorithmes, nous avons décidé de choisir parmi les algorithmes suivants pour

gérer les *TLB-miss* et les *page faults*:

**OPT** Optimal, permet de réduire au minimum les *page faults* en remplaçant la page dont la prochaine référence se produira le plus loin dans la queue de requêtes

**FIFO** *First In First Out*, remplace le contenu de la page la plus vieille

**CLOCK** Similaire à FIFO, mais, ne remplace une page que si le bit la marquant comme étant "référéncée" est à 0. Si ce bit de référence est à 1, il sera mis à 0 et l'algorithme passera à la prochaine victime potentielle

**LRU** *Least Recently Used*, remplace la page dont la dernière référence est la plus ancienne

**Random** Comme le nom le dit, choisir aléatoirement une page à remplacer. Cette victime peut être le choix optimal comme elle pourrait être le pire choix possible (par exemple, une page qui sera référencée très peu de temps après son remplacement), impossible de savoir.

Dans le meilleur des mondes, OPT serait le meilleur choix, mais, malheureusement, son implémentation demanderait qu'on connaisse toutes les requêtes de mémoire futures, ce qui est impossible (avec les technologies présentement disponibles). En revanche, FIFO et Random peuvent être implémentés très facilement, mais leur performance laisse souvent à désirer. LRU peut s'approcher de OPT du point de vue de la performance, mais le coût en ressources est plutôt élevé; en effet, il est souvent nécessaire d'utiliser des structures de données dispendieuses telles les listes chaînées afin de garder la trace des références à chaque page. Pour sa part, CLOCK se situe entre FIFO et LRU au niveau de la performance (peut s'approcher de LRU dépendant de la situation) et requiert un coût minimal en ressources; les variantes les plus minimalistes ne demande qu'un bit de plus pour chaque entrée de la table des page et un pointeur pour référencer la page sur laquelle se situe l'aiguille de "l'horloge".

En évaluant le rapport performance/coût de chaque algorithme, nous avons donc décidé d'implémenter CLOCK car il était beaucoup plus abordable que LRU; en effet, pour notre implémentation, nous n'avions besoin que d'ajouter un bit de références aux entrées de la table de pages et du TLB et de garder en mémoire sur la pile un entier faisant référence à l'entrée où est rendue la boucle cherchant une victime à remplacer dans le TLB et la table des pages.

### 3 Élaboration des tests

### 4 Conclusion