# **JLCPCB Capabilities**

#### **PCB**

導体層数

最大基板サイズ

寸法公差

基板厚

基板厚寸法公差

1層 - 20層

400mm × 500mm

 $\pm 0.1$ mm

0.4mm - 2.5mm

±基板厚10%

### 最小配線

配線-配線

配線幅

0.127mm (1層·2層)

0.09mm (4層以上)

0.127mm (1層·2層)

0.09mm (4層以上)

## ドリル<u>・穴サイズ</u>

ドリル穴径

0.3mm - 6.3mm

ドリル穴径公差

+0.13mm / -0.08mm

外層-内層ビア

×

内層-内層ビア

X

最小ビア直径

0.5mm (1層·2層)

0.3mm (4層以上)

最小ビア穴径

0.3mm (1層·2層)

0.2mm (4層以上)

導体穴径

0.2mm - 6.35mm

## 最小マージン

穴-穴

ビア-ビア

パッド-パッド

ビア-配線

導体穴-配線

非導体穴-配線

導体-配線

0.5mm (異ネット)

0.254mm (同ネット)

0.127mm (異ネット)

0.254mm

0.33mm

0.254mm

0.2mm