

Prova 27 Setembro 2018, questões e respostas

Circuitos Lógicos (Universidade Estadual de Campinas)



FEEC - EA-772 CIRCUITOS LÓGICOS - PROVA 2 - DATA: 27/09/2018

GABARITO

1. **(2,0)**. Dada a especificação: F(x, y, z, w) = S (0, 2, 4, 6, 8), monte a tabela verdade (**0,25**), apresente a função canônica (**0,25**), simplifique a função pelo método de Quine-McCluskey (**1,0**) e depois pelo mapa de Karnaugh (**0,5**).

TV:

linha	X	у	z	w	F(x,y,z,w)
0	0	0	0	0	1
1	0	0	0	1	0
2	0	0	1	0	1
3	0	0	1	1	0
4	0	1	0	0	1
5	0	1	0	1	0
6	0	1	1	0	1
7	0	1	1	1	0
8	1	0	0	0	1
9	1	0	0	1	0
10	1	0	1	0	0
11	1	0	1	1	0
12	1	1	0	0	0
13	1	1	0	1	0
14	1	1	1	0	0
15	1	1	1	1	0

Função Canônica: SOP = x'y'z'w' + x'y'z w' + x'yz'w' + x'y z w' + xy'z'w'

Para simlificar a função pelo método de Quine-McCluskey, No primeiro passo, montamos uma tabela com os mintermos de saída 1 e separamos por índices que indicam o número de 1s do mintermo. Depois, combinamos os mintermos dois a dois sucessivamente para encontrar os implicantes primos, combinando um mintermo com outro de índice imediatemante maior do que o seu:

ìndice	mintermo	x	у	z	w	marca
0	0	0	0	0	0	ok
2	2	0	0	1	0	ok
1	4	0	1	0	0	ok
	8	1	0	0	0	ok
2	6	0	1	1	0	ok



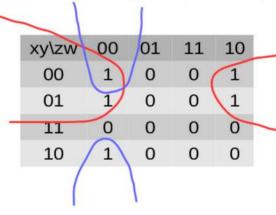
ìndice	mintermo	x	у	z	w	marca
	0,2	0	0	_	0	ok
0	0,4	0	_	0	0	ok
	0,8	_	0	0	0	Implicante primo
1	2,6	0	_	1	0	ok
	4,6	0	1		0	ok

ìndice	mintermo	x	y	z	w	marca
0	0,2,4,6	0			0	Implicante primo

No segundo passo, montamos uma tabela de Implicantes Primos, para descobrir quais são essenciais. Primeiro seleciomos (aqui em negrito) os xs que aparecem sozinhos nas suas respectivas colunas. Estes são Implicantes Primos Essenciais (IPEs).

Implicantes primos	0	2	4	6	8	
_ 0 0 0	x				x	essencial
00	x	x	x	x		essencial

O procedimento continuaria, mas aqui, já percebemos que não há mais implicantes primos a ser avalidados, portanto, temos a função simplificada: F(x,y,z,w) = y'z'w' + x'w'



F(x,y,z,w) = y'z'w' + x'w'



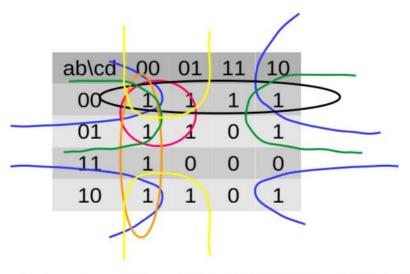
2. (1,0) Simplifique até a função mínima e escolha a alternativa (mostre a simplificação)

$$Y = \overline{(a+b) \cdot c} + \overline{a + \overline{ab}}$$

- 3. (1,0) Construa o MK para a função F (a, b, c, d) = S (0,1,2,3,4,5,6,8,9,10,12) e marque a resposta correta para a soma de produtos mínima. SOP mínima (SOP).
- a) SOP terá 11 produtos b) SOP terá 4 produtos de 2 variáveis e 1 de 3 variáveis c) SOP terá apenas 6 produtos de 2 variáveis d) SOP terá apenas 4 produtos de 2 variáveis e) nenhuma das anteriores. Justifique a resposta.

linha	x	У	z	w	F(a,b,c,d)
0	0	0	0	0	1
1	0	0	0	1	1
2	0	0	1	0	1
3	0	0	1	1	1
4	0	1	0	0	1
5	0	1	0	1	1
6	0	1	1	0	1
7	0	1	1	1	0
8	1	0	0	0	1
9	1	0	0	1	1
10	1	0	1	0	1
11	1	0	1	1	0
12	1	1	0	0	1
13	1	1	0	1	0
14	1	1	1	0	0
15	1	1	1	1	0





$$F(a,b,c,d) = a'c' + a'b' + a'd' + b'd' + b'c' + c'd'$$

Resposta: c)

4. (1,5). Demonstre <u>analiticamente</u> os seguintes teoremas, sem utilizar a função XOR.

a)
$$(a+b)' = a' \cdot b'$$
; **b)** $ab + a'c + bc = ab + a'c$

a)

Teorema 11 Lei de DeMorgan

Para todo par de elementos $a, b \in B$,

- 1. (a+b)' = a'b'
- 2. (ab)' = a' + b'

Prova Provamos primeiro que (a + b) é o complemento de a'b'. Pela definição de complemento (P4) e sua unicidade (Teorema 3), isto corresponde a mostrar que (a + b) + a'b' = 1 e que (a + b)a'b' = 0. Fazemos esta prova pelas seguintes transformações:

$$(a+b) + a'b' = [(a+b) + a'][(a+b) + b']$$
 P2(i)
$$= [(b+a) + a'][(a+b) + b']$$
 P1(i)
$$= [b+(a+a')][a+(b+b')]$$
 associatividade
$$= (b+1)(a+1)$$
 P4(i)
$$= 1 \cdot 1$$
 Teorema 3 (1)
$$= 1$$
 idempotência
$$(a+b)(a'b') = (a'b')(a+b)$$
 comutatividade
$$= (a'b')a + (a'b')b$$
 distributividade
$$= (b'a')a + (a'b')b$$
 comutatividade
$$= (b'a')a + (a'b')b$$
 comutatividade
$$= (b'a')a + (a'b')b$$
 comutatividade
$$= b'(aa') + a'(b'b)$$
 associatividade
$$= b'(aa') + a'(bb')$$
 comutatividade
$$= b'(aa') + a'(bb')$$
 comutatividade
$$= b'(aa') + a'(bb')$$
 comutatividade
$$= b' \cdot 0 + a' \cdot 0$$
 P4(ii)
$$= 0 + 0$$
 Teorema 3(2)
$$= 0$$
 Teorema 5(1)

b)
$$ab + a'c = ab + a'c + abc$$
 $= ab + (a'+ab)c$
 $= ab + (a'+b)c$
 $= ab + a'c + bc$
 $= ab + a'c + bc$



5. (1,0) Projete um circuito lógico para ligar um alarme luminoso quando o nível de voz estiver alto e houver neném em alguma das 2 incubadoras de uma UTI neo-natal. Faça a TV, MK e o circuito final mínimo (componentes). Mostre a função F(S1, I1, I2) canônica e a F (S1, I1, I2) mínima. Assuma agora, que quando o nível de voz for alto mas não houver criança nas incubadoras a saída seja don't care. Como seria a soma mínima agora? Explique com as suas palavras quando o alarme seria ligado usando don 't care e não usando don't care. Estas respostas devem ser do tipo: O alarme é ligado quando

TV

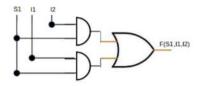
linha	S1	I1	12	F(S1,I1,I2)
0	0	0	0	0
1	0	0	1	0
2	0	1	0	0
3	0	1	1	0
4	1	0	0	0
5	1	0	1	1
6	1	1	0	1
7	1	1	1	1

Função Canônica: S11112 + S111'12 + S11112'

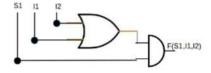
MK

S1\I1 I2	00	01	11	10
0	0	0	0	0
1	0	1 (1	1

fmin: S1I2 + S1I1



ou ainda: fmin: S1(I1+I2)





Agora, com don't care:

TV

linha	S1	I1	12	F(S1,I1,I2)
0	0	0	0	0
1	0	0	1	0
2	0	1	0	0
3	0	1	1	0
4	1	0	0	x
5	1	0	1	1
6	1	1	0	1
7	1	1	1	1

MK

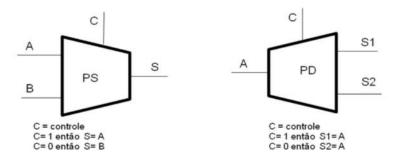
S1\I1 I2	00	01	11	10
0	0	0	0	0
1 (\propto	1	1	\supset

fmin: S1

Assim, vemos que quando não usamos don't care, o alarme soara quando o sinal de voz for ativado e quando houver pelo menos um nenem em alguma encubadora, já quando usamos don't care, o alarme soara quando o sinal de voz for ativado, independentemente de haver ou não nenem na encubadora.



6. (1,5) Projete circuitos digitais (use o MK) para as chamadas "porta de seleção" (PS) e "porta de distribuição" (PD) como indicado na figura abaixo:



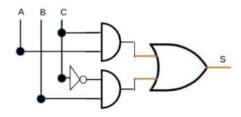
TV: PS

linha	A	В	C	S
0	0	0	0	0
1	0	0	1	0
2	0	1	0	1
3	0	1	1	0
4	1	0	0	0
5	1	0	1	1
6	1	1	0	1
7	1	1	1	1

MK:

A\B C	00	01	11	10
0	0	0	0	1
1	0 ($\sqrt{1}$	1)	1

$$S = AC + BC'$$



TV: PD

linha	A	C	S1	S2
0	0	0	x	0
1	0	1	0	x
2	1	0	x	1
3	1	1	1	x



MK: S1

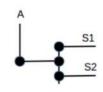
A\ C	0	1
0	×	0
1 (×	1)

$$S1 = A$$

MK: S2

A\ C	0	1
0	0	x
1	1	X

S2 = A



OU

TV: PD

linha	A	C	S1	S2
0	0	0	0	0
1	0	1	0	0
2	1	0	0	1
3	1	1	1	0

MK: S2

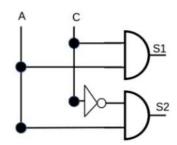
A\ C	0	1
0	0	0
1 (1	0

$$S2 = AC'$$

MK: S1

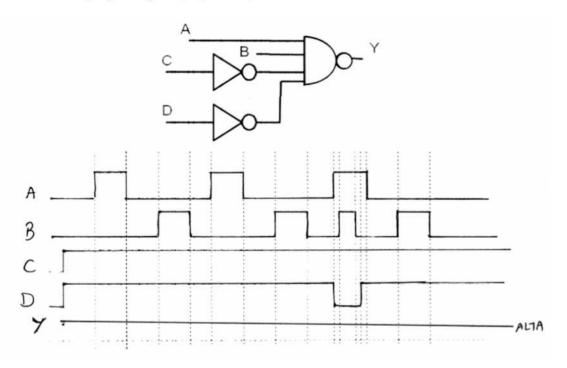
A\ C	0	1
0	0	0
1	0 (1

$$S1 = AC$$

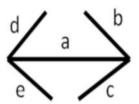




7. (1,0) Complete o diagrama de tempo com base no circuito mostrado abaixo. Faça o desenho nesta própria figura (se preferir).



8. (1,0) Na alfândega de um aeroporto há duas opções de passagem para os passageiros, que retornam de New York. Um controle é ligado aleatoriamente indicando direita (verificação de bagagem) ou esquerda (livre para a saída) quando o passageiro se aproxima com sua bagagem. Projete e construa o circuito para o painel indicador de direção conforme figura abaixo. A entrada (um número gerado aleatoriamente) é de 3 bits 11, 12 e 13. O painel indicará para a direita quando o número composto pelos 3 bits for par e para a esquerda quando for ímpar. Quando a entrada for nula o painel fica apagado. Resolva usando MK.



Cada segmento é um indicador luminoso (LED). Para indicar "vire à direita" serão ligados a, b, c e para a esquerda a, d, e.



linha	I1	I2	13	de	a	bc
0	0	0	0	0	0	0
1	0	0	1	1	1	0
2	0	1	0	0	1	1
3	0	1	1	1	1	0
4	1	0	0	0	1	1
5	1	0	1	1	1	0
6	1	1	0	0	1	1
7	1	1	1	1	1	0

MK: de

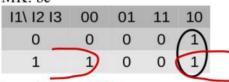
11\ 12 13	00	01	_11	10
0	0/	1	1	0
1	0	1	1)	0
de = I3		$\overline{}$		

MK: a

11\ 12 13	00	01	11	10
0 (0)	1	1	1
1	$\underbrace{}_{1}$	1	1	1

 $\begin{aligned} & Por\ maxtermo \\ & a = I1 + I2 + I3 \end{aligned}$

MK: bc



 $bc = 12\overline{13'} + 11\overline{13'}$

