**IC芯片拼凑版本：**

时钟信号：32768Hz有源晶振

分频器：CD4060

数码管译码器：74LS48 CD4511

四位二进制加法器：74LS163

四位二进制双路加法器：CD4518

四路二输入与门：CD4081

D触发器：CD4013用于二分频

**LM8361高集成版本:**

* AM/PM输出 1/40：对应引脚输出9V/0V电压 接指示灯
* 冒号 39：输出1Hz 占空比1:1 9v/0V 信号
* 12/24小时选择 38：接高为24小时制 接低12 选择24小时后需断开AM/PM指示灯
* SNOOZE 24：闹钟发声时给高电平以临时关闭闹钟 10分钟后闹钟再次响起
* ALARM OFF 26：闹钟发声时给高电平 闹钟完全关闭 直至下次到达闹钟激活时间
* SLEEP INPUT 30：用于定时关闭其他任意外围设备 按下后显示倒计时分钟数 此时按快慢调时按钮 调整倒计时时间 可调范围0-59分钟
* 27 SLEEP OUTPUT：设定倒计时后输出高电平 记时结束后下拉至低电平 此脚接入被定时控制的外围设备 如照明灯
* 37 NC (Not Connected)：空脚 未接入芯片内部电路