Heinrich Heine
Universität
Düsseldorf

INSTITUT FÜR INFORMATIK
Softwaretechnik und Programmiersprachen
Universitätsstr. 1 D–40225 Düsseldorf

Visualisieren von Algorithmen in Compilern

Tom Schreiner

Bachelorarbeit

Beginn der Arbeit:	05. November 2024
Abgabe der Arbeit:	05. Februar 2025
Gutachter:	John Witulski
	Fabian Ruhland

Ehrenwörtliche Erklärung

Hiermit versichere ich die vorliegende Bachelorarbeit selbstständig verfasst und keine anderen als die angegebenen Quellen und Hilfsmittel benutzt zu haben. Alle Stellen, die aus den Quellen entnommen wurden, sind als solche kenntlich gemacht worden. Diese Arbeit hat in gleicher oder ähnlicher Form noch keiner Prüfungsbehörde vorgelegen.

Düsseldorf, den 05. Februar 2025

Tom Schreiner

Zusammenfassung

Die Ziele dieser Bachelorarbeit waren einerseits einige Algorithmen und Konzepte aus dem Compilerbau zu visualisieren, aber auch ein Framework zu entwickeln welches diese und beliebige weitere Algorithmen verständlich und Schritt für Schritt visualisieren kann.

Folgende Algorithmen wurden implementiert:

1. Analyse von erreichenden Definitionen für Grundblöcke
2. Liveness Analyse für Grundblöcke
3. Liveness Analyse für einzelne 3-Address-Code Instruktionen
4. Erstellen von Grundblöcken für ein Programm geschrieben in 3-Address-Code
5. Erstellen eines Kontrollflussgraphen für ein 3-Address-Code Programm

Um diese Algorithmen simpel und gut verständlich zu visualisieren brauchte das Framework zwei Arten von Darstellungen:

1. Graphen: um Kontrollflussgraphen darzustellen
2. Tabellen: um Datenflusswerte darzustellen und 3-Address-Code in einer angenehmen Art und Weise zu visualisieren

Desweiteren brauchte es die Möglichkeit 3-Address-Code und Grundblöcke einfach zu verarbeiten.

Außerdem ist es durch Implementierung eines Interfaces einfach weitere Algorithmen hinzuzufügen. Es wurden weitere Interfaces implementiert mit denen häufig genutzte Funktionalitäten wie zum Beispiel einen Button, um Code aus einer Datei zu laden, einfach in neuen Plugins genutzt werden können. Somit können weitere Plugins mit sehr viel weniger Aufwand hinzugefügt werden.

Inhaltsverzeichnis

1 Einleitung

1.1 Motivation

Als ich im Wintersemester das Modul "Compilerbau"belegt habe, habe ich mich das erste mal mit einigen Algorithmen beschäftigt die eben in diesem Themengebiet angewendet werden. Dabei fiel es mir bei einigen schwer mir diese ohne weiteres vorzustellen.

In dieser Bachelorarbeit wird ein Framework in Java entwickelt, mit dem es einfach sein soll Algorithmen zu visualisieren. Zudem werden einige der Algorithmen, die im Compilerbau verwendet werden, implementiert.

Das Framework basiert darauf, dass durch Implementierung von Interfaces einfach neue "Plugins"hinzugefügt werden können.

1.2 Theoretische Grundlagen

Im folgenden Abschnitt werden die für diese Arbeit notwendigen grundlegenden Konzepte und Algorihmen erklärt da im weiteren Verlauf der Arbeit nur auf die Implementierung dieser eingegangen wird.

1.2.1 Drei Address Code

Drei Address Code ist eine Art von Zwischencode. Charakterisierend für Drei Address Code(folgend auch 3AC genannt) ist, dass einzelne Instruktionen auf maximal drei Addressen(beziehungsweise Variablen oder Konstanten) zugreifen, also die Variable in die der resultierende Wert gespeichert wird und eine oder zwei Variablen oder Konstanten aus denen sich der Resultierende Wert bildet. Dazu ist noch die Operation die ausgeführt wird angegeben.

Für diese Bachelorarbeit wurde eine Teilmenge des im Drachenbuch[Aho08] bescriebenen 3AC verwendet.
Folgende Operationen gibt es:

1. Binäre Operationen X = Y op Z
   In denen das Resultat aus einer der folgenden binären Operation in der Addresse X gespeichert wird. Implementiert wurden Addition, Subtraktion, Multiplikation und Division.

2. Die unäre Operation X = - Y
   In der der invertierte Wert von Y in X gespeichert wird.
3. Der Kopierbefehl X = Y
   In der der Wert Y in X kopiert wird
4. Der unbedingte Sprung goto X
   Hier wird kein Wert gespeichert, sondern zu der Addresse die in X gespeichert ist gesprungen
5. Die bedingten Sprünge if Y goto X und ifFalse Y goto X
   In denen wenn der Wert Y entweder true oder false repräsentiert zur Addresse X gesprungen wird, oder die nächste Instruktion ausgeführt wird wenn dies nicht der Fall ist.
6. Die bedingten Sprünge if Y relOp Z goto X
   In denen auch zu X gesprungen wird, wenn die Relation Y relOp Z wahr ist, sonst wird auch hier die nächste Instruktion ausgeführt.
   Die Implementierte Relationen sind: Y kleiner als Z, Y kleiner oder gleich Z, Y größer als Z, Y größer oder gleich Z, Y ist gleich Z und Y ist ungleich Z.

Hierbei können die Addressen X, Y und Z beliebige Zeichenfolgen sein, Y und Z können ausserdem Konstanten sein. Da sich die Algorithmen in dieser Arbeit nicht mit komplexeren Aufgaben wie Speichermanagement beschäftigen, wurde sich dagegen entschieden den 3AC umfangreichen zu Modellieren.

1.2.2 Grundblöcke

Grundblöcke sind Partitionen eines Zwischencodeprogrammes welche immer zusammen ausgeführt werden.[Aho08] Dies ermöglicht es, einen Block an Instruktionen anzuschauen und bestimmte Optimierungsalgorithmen auf sie anzuwenden, ohne Gefahr zu laufen die Semantik des Programmes zu verändern.
Um ein Programm in Grundblöcke aufzuteilen kann man wie folgt vorgehen[Aho08]:

1. Markiere die erste Instruktion des Programmes, da diese immer ausgeführt wird.
2. Markiere alle Instruktionen die Ziel eines Sprungs sind oder auf einen Sprung folgen.
3. Alle Instruktionen die auf eine markierte Instruktion folgen, bis zu einer neuen markierten Instruktion gelten nun als ein Grundblock.

Folglich kann man für jeden Grundblock bestimmen, welche Grundblöcke auf ihn folgen, daraus lässt sich ein Flussgraph bestimmen den wir, da er den Kontrollfluss beschreibt, folglich Kontrollflussgraphen nennen werden. In diesem stellt jeder Grundblock

einen Knoten dar und jede Kante einen Sprung von einem Grundblock zum anderen.

1.2.3 Kontrollflussgraphen

Gehen wir genauer auf Kontrollflussgraphen ein:
Diese sind gerichtete Graphen, deren Knoten aus Grundblöcken und deren Kanten aus den jeweilig folgenden Grundblöcken besteht.
Auf ihnen lassen sich bestimmte Mengen für alle Grundblöcke definieren, welche für die in dieser Arbeit implementierten Datenflussanalysen benötigt werden:

1. Die $gen[B]$ Menge:
   Beschreibt alle Instruktionen in einem Grundblock B welche einer Addresse einen Wert zuweisen.
2. Die $kill[B]$ Menge:
   Beschreibt alle Instruktionen ausserhalb des Grundblocks B welche einer Addresse einen Wert zuweisen, der durch eine Instruktion in der $gen[b]$ Menge überschrieben wird.
3. Die $def[B]$ Menge:
   In der $def[B]$ Menge sind alle Variablen enthalten, denen im Gundblock B ein Wert zugewiesen wird, bevor diese "verwendet"wird.
4. die $use[B]$ Menge:
   Die $use[B]$ Menge definiert alle Variablen, deren Werte vor ihrer Definition verwendet werden.

1.2.4 Erreichende Definitionen

Dies ist eine der gebräuchlichsten und nützlichsten Datenflussanalysen[Aho08, S.734].
Über sie können wir herausfinden welchen Variablen zu einem bestimmten Zeitpunkt ein Wert zugewiesen ist. Eine Anwendung wäre zum Beispiel zu kontrollieren ob eine Variable zu einem bestimmten Zeitpunkt überhaupt einen Wert hat, sofern die ursprüngliche Programmiersprache dies als notwendig erachtet. Man kann aber auch schauen, ob die Variable eine Konstante ist und somit Instruktionen gespart werden könnten.

1.2.5 Lebendige Variablen

Bei der Analyse lebendiger Variablen(folgend auch liveness Analyse genannt) bringen wir in Erfahrung ob ein bestimmter Wert zu einem bestimmten Zeitpunkt lebendig ist. Leben-

dig bedeutet in diesem Kontext, das dieser Wert definiert wurde und zu einem späteren Zeitpunkt im Programm auch noch genutzt wird.

Die analyse lebendiger Variablen hat viele Anwendungsgebiete, zum Beispiel hat ein reeller Computer nur eine begrenzte Anzahl an Registern, somit können nicht unendlich viele Variablen gleichzeitig zur Benutzung zur Verfügung stehen. Die liveness Analyse kann hier berechnen wie viele Register wir maximal benötigen, da eventuell nicht alle Variablen gleichzeitig lebendig sind, also gebraucht werden. (Frei nach dem Drachenbuch[Aho08] zitiert.)

2 Framework

In diesem Abschnitt soll es um das Implementierte Framework gehen. Aus den Theoretischen Grundlagen lässt sich schließen, dass folgende Daten(-Strukturen) unbedingt im Framework implementiert sein sollten:

1. Drei Address Code Instruktionen:

2. Drei Address Code:

3. Grundblöcke:

Da der Usecase dises Frameworkes ist Algorithmen zu visualisieren braucht es folglich eine Möglichkeit den Code, auf den die Algorithmern laufen, zu visualisieren. Hier wurde sich für eine Tabelle entschieden, da eine 3AC Instruktion in bis zu sechs [1] atomare Zellen aufgeteilt werden kann. Da es sich bei einem Programm immer um eine Liste an Instruktionen handelt, ergibt sich so ein 2-Dimensionales Feld an Daten. Ausserdem möchten wir ja auch die Daten die wir aus unseren Analysen erheben angezeigt bekommen. Auch hier ist eine Tabelle sinnvoll, zum Beispiel um Datenflussmengen unserer Grundblöcke anzuzeigen.

Ein weiterer Algorithmus der implementiert werden soll ist die Erstellung eines Kontrollflussgraphen. Hier ist es natürlich auch wichtig dass dieser dargestellt werden kann, daher sollen auch Graphen dargestellt werden können.

Aus diesen Anforderungen ergibt sich folgendes Klassendiagramm:

[1] $if\ Y\ <\ X\ goto\ L$ ist die längste legale 3AC Instruktion

2.1 Gui

2.2 Graphen

2.3 Tabellen

2.4 Drei Address Code

2.5 Implementierung von Algorithmen

3 Implementierte Algorithmen

3.1 Erstellung von Grundblöcken aus 3-Address-Code

3.2 Erstellung eines Kontrollflussgraphen aus 3-Address-Code

3.3 Analyse von erreichenden Definitionen

3.4 Analyse von lebendigen Variablen bezüglich Grundblöcken

3.5 Analyse von lebendigen Variablen bezüglich einzelnen Instruktionen

Abbildungsverzeichnis

Tabellenverzeichnis

Literatur

[Aho08] AHO, Alfred V. ; LEUSCHEL, Michael (Hrsg.): *Compiler Prinzipien, Techniken und Werkzeuge*. 2., aktualisierte Aufl., German language ed. München u.a. : Pearson Studium, 2008 (It, Informatik). https://digitale-objekte.hbz-nrw.de/storage/2008/03/03/file_131/2343468.pdf