ITE register differences - Sheet1

	IT8603E	IT8606E	IT8607E	IT8613E	IT8620E	IT8622E	IT8625E	IT8626E	IT8628E	IT8655E	IT8665E	IT8686E	IT8732	IT8790E	IT8792E
FAN1_TAC_EN		0x13[4]	0x13[4]	-	0x13[4]	0x13[4]			0x13[4]	0x13[4]	0x13[4]	0x13[4]	0x13[4]	0x13[4]	0x13[4]
AN2_TAC_EN		0x13[5]	0x13[5]	0x13[5]	0x13[5]	0x13[5]			0x13[5]	0x13[5]		0x13[5]	0x13[5]	0x13[5]	0x13[5]
AN3_TAC_EN		0x13[6]	0x13[6]	0x13[6]	0x13[6]	0x13[6]			0x13[6]	0x13[6]		0x13[6]	0x13[6]	0x13[6]	0x13[6]
FAN4_TAC_EN		0x0c[4]	oxiolol	0x0c[4]	0x0c[4]	0x0c[4]			0x0c[4]	-		0x0c[4]	0x0c[4]	-	-
FAN5_TAC_EN		0x0c[5]		0x0c[5]	0x0c[5]				0x0c[5]				0000[4]		
		UXUC[5]		UXUC[5]		0x0c[5]	001.01/010141			-		0x0c[5]	-	-	-
FAN6_TAC_EN					0x0c[2]	-	0x0b[3]/0xd3[1]		0x0c[2]	-	0x0b[3]	0x0c[2]	-	-	-
FAN6_CTL_EN					0x0b[3]		0xd3[0]						-	-	-
FAN1_TAC		0x18/0x0d	0x18/0x0d		0x18/0x0d	0x18/0x0d			0x18/0x0d	0x18/0x0d		0x18/0x0d	0x18/0x0d	0x18/0x0d	0x18/0x0d
FAN2_TAC		0x19/0x0e	0x19/0x0e	0x19/0x0e	0x19/0x0e	0x19/0x0e			0x19/0x0e	0x19/0x0e		0x19/0x0e	0x19/0x0e	0x19/0x0e	0x19/0x0e
FAN3_TAC		0x1a/0x0f	0x1a/0x0f	0x1a/0x0f	0x1a/0x0f	0x1a/0x0f			0x1a/0x0f	0x1a/0x0f		0x1a/0x0f	0x1a/0x0f	0x1a/0x0f	0x1a/0x0f
FAN4_TAC		0x81/0x80		0x81/0x80	0x81/0x80	0x81/0x80			0x81/0x80	-	0x81/0x80	0x81/0x80	0x81/0x80	-	-
FAN5_TAC		0x83/0x82		0x83/0x82	0x83/0x82	0x83/0x82			0x83/0x82	-	0x83/0x82	0x83/0x82	-	-	-
FAN6_TAC					0x4c/0x4d	-	0x94/0x93		0x4d/0x4c	-	0x94/0x93	0x4d/0x4c	-	-	-
FAN1_LIMIT		0x1b/0x10	0x1b/0x10		0x1b/0x10	0x1b/0x10			0x1b/0x10	0x1b/0x10	0x1b/0x10	0x1b/0x10	0x1b/0x10	0x1b/0x10	0x1b/0x10
FAN2_LIMIT		0x1c/0x11	0x1c/0x11	0x1c/0x11	0x1c/0x11	0x1c/0x11			0x1c/0x11	0x1c/0x11		0x1c/0x11	0x1c/0x11	0x1c/0x11	0x1c/0x11
FAN3_LIMIT		0x1d/0x12	0x1d/0x12	0x1d/0x12	0x1d/0x12	0x1d/0x12			0x1d/0x12	0x1d/0x12	0x1d/0x12	0x1d/0x12	0x1d/0x12	0x1d/0x12	0x1d/0x12
FAN4_LIMIT		OX TO/OX TZ	OXIGIOXIE	0x85/0x84	0x85/0x84	0x85/0x84			0x85/0x84	-		0x85/0x84	0x85/0x84	-	OXIGIOXIZ
_										-				-	-
FAN5_LIMIT				0x87/0x86	0x87/0x86	0x87/0x86	0.1.010.1.0		0x87/0x86	-		0x87/0x86	-	-	-
FAN6_LIMIT					0x4f/0x4e	-	0xb3/0xb2		0x4f/0x4e	-		0x4f/0x4e	-	-	-
FAN1_PWM_CTL		0x15	0x15		0x15	0x15			0x15	0x15		0x15	0x15	0x15	0x15
FAN2_PWM_CTL		0x16	0x16		0x16	0x16			0x16	0x16		0x16	0x16	0x16	0x16
FAN3_PWM_CTL		0x17	0x17		0x17	0x17			0x17	0x17	0x17	0x17	0x17	0x17	0x17
FAN4_PWM_CTL		0x7f		0x1e	0x7f	0x1e	0x1e		0x7f	-	0x1e	0x7f	?	-	-
FAN5_PWM_CTL		0xa7		0x1f	0xa7	0x1f	0x1f		0xa7	-	0x1f	0xa7	-	-	-
FAN6_PWM_CTL		0xaf			0xaf	-			0xaf	-	0x92	0xaf	-	-	-
PWM1_FREQ		0x14[6-4]	0x14[6-4]		0x14[6-4]	0x14[6-4]			0x14[6-4]	0x14[6-4]	0x14[6-4]	0x14[6-4]	0x14[6-4]	0x14[6-4]	0x14[6-4]
PWM2_FREQ		0x55[6-4]	0x55[6-4]		0x55[6-4]	0x55[6-4]			0x55[6-4]	0x55[6-4]		0x55[6-4]	0x55[6-4]	0x55[6-4]	0x55[6-4]
· WINZ_I NEQ		0x00[0 4]	OXOO[O 4]		0,00[0 4]	0.00[0 4]			0,00[0 4]	0,00[0 4]	0,00[0 4]	0.00[0 4]	0x00[0 4]	0,00[0 4]	0,000[0 4]
FAN_CTL outp mode	е	no	0x13[2-0]	no	0x13[2-0]	no	no		0x13[2-0]	no	no	no	0x13[2-0]	0x13[2-0]	0x13[2-0]
FAN_CTL ON/OFF	no	no	0x14[0-2]	no	0x14[0-2]	no	no		0x14[2-0]	no	no	no	0x14[2-0]	0x14[2-0]	0x14[2-0]
FAN CTL polarity			0x14[7]	0x14[7]	0x14[7]	0x14[7]	0x14[7]		0x14[7]	0x14[7]	0x14[7]	15/16/17/7f/a7/af[6]	0x14[7]	0x14[7]	0x14[7]
. ,					.,					.,				.,	
ADC res.	12 mV		12 mV	11 mV	12 mV	12 mV	11 mV		12 mV	10.9 mV	10.9 mV	12 mV	10.9 mV	10.9 mV	10.9 mV
	170000	170000		1700405	170000	170000	1700055		170000	1700555	ITA CASE	1700005		1707005	1707005
	IT8603E	IT8606E	IT8607E	IT8613E	IT8620E	IT8622E	IT8625E	IT8626E	IT8628E	IT8655E	IT8665E	IT8686E	IT8732	IT8790E	IT8792E
AVCC3		0x2f	0x2f		0x2f	0x2f	0x2f		0x2f	0x2f	0x2f	0x2f	-	-	-
4000		UAZI	UAZI		UXZI	UXZI	UAZI		UXZI	UXZI	UAZI	UAZI			
ГЕМР1		0x29	0x29		0x29	0x29			0x29	0x29	0x29	0x29	0x29	0x29	0x29
ГЕМР2					OALO										OMEO
		0v2a	nv2a		0v2a	0v2a			0v2a		0v2a		0v2a		0v2a
TEMP3		0x2a	0x2a		0x2a	0x2a			0x2a	0x2a		0x2a	0x2a	0x2a	0x2a
		0x2b	0x2b		0x2b	0x2b	0v2o		0x2b	0x2a 0x2b	0x2b	0x2a 0x2b	0x2a 0x2b		0x2a 0x2b
TEMP4		0x2b 0x2c	0x2b 0x2c		0x2b 0x2c (vin7)	0x2b 0x2c	0x2c		0x2b 0x2c (vin7)	0x2a 0x2b 0x2c	0x2b 0x2c	0x2a 0x2b 0x2c	0x2b -	0x2a 0x2b	0x2b -
TEMP4 TEMP5		0x2b 0x2c 0x2d	0x2b 0x2c 0x2d		0x2b 0x2c (vin7) 0x2d (vin8)	0x2b 0x2c	0x2d		0x2b 0x2c (vin7) 0x2d (vin8)	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d	0x2a 0x2b 0x2c 0x2d	0x2b - -	0x2a 0x2b -	
TEMP4 TEMP5 TEMP6		0x2b 0x2c 0x2d 0x2e	0x2b 0x2c 0x2d 0x2e		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9)	0x2b 0x2c -			0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9)	0x2a 0x2b 0x2c	0x2b 0x2c 0x2d 0x2e	0x2a 0x2b 0x2c 0x2d 0x2e	0x2b - -	0x2a 0x2b - -	0x2b - - -
TEMP4 TEMP5 TEMP6 TEMP1_MIN		0x2b 0x2c 0x2d 0x2e 0x41	0x2b 0x2c 0x2d 0x2e 0x41		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41	0x2b 0x2c - - - 0x41	0x2d		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41	0x2a 0x2b 0x2c 0x2d 0x2e 0x41	0x2b - - - 0x41	0x2a 0x2b - - - 0x41	0x2b - - - - 0x41
TEMP4 TEMP5 TEMP6 TEMP1_MIN		0x2b 0x2c 0x2d 0x2e 0x41 0x43	0x2b 0x2c 0x2d 0x2e		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43	0x2b 0x2c - - 0x41 0x43	0x2d		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9)	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41	0x2a 0x2b 0x2c 0x2d 0x2e	0x2b - -	0x2a 0x2b - -	0x2b - - -
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN		0x2b 0x2c 0x2d 0x2e 0x41	0x2b 0x2c 0x2d 0x2e 0x41		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41	0x2b 0x2c - - - 0x41	0x2d		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43	0x2a 0x2b 0x2c 0x2d 0x2e 0x41	0x2b - - - 0x41	0x2a 0x2b - - - 0x41	0x2b - - - - 0x41
TEMP3 TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN		0x2b 0x2c 0x2d 0x2e 0x41 0x43	0x2b 0x2c 0x2d 0x2e 0x41 0x43		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43	0x2b 0x2c - - 0x41 0x43	0x2d		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2a 0x2b 0x2c 0x2d 0x2e 0x41 0x43	0x2b - - - 0x41 0x43	0x2a 0x2b - - - 0x41 0x43	0x2b - - - 0x41 0x43
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP3_MIN TEMP4_MIN		0x2b 0x2c 0x2d 0x2e 0x41 0x43	0x2b 0x2c 0x2d 0x2e 0x41 0x43		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43	0x2b 0x2c - - 0x41 0x43 0x45	0x2d		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47	0x2a 0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b - - - 0x41 0x43 0x45	0x2a 0x2b - - - 0x41 0x43 0x45	0x2b - - - 0x41 0x43
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN TEMP4_MIN		0x2b 0x2c 0x2d 0x2e 0x41 0x43	0x2b 0x2c 0x2d 0x2e 0x41 0x43		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43	0x2b 0x2c - - 0x41 0x43 0x45 0x47	0x2d 0x2e 0xb5		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47	0x2a 0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0x45	0x2b - - - 0x41 0x43 0x45 -	0x2a 0x2b - - - 0x41 0x43 0x45	0x2b - - - 0x41 0x43 0x45
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN TEMP4_MIN TEMP4_MIN TEMP5_MIN		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45	0x2b 0x2c 0x41 0x43 0x45 0x47 -	0x2d 0x2e		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5	0x2a 0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x43 0x45 0x47 0xb5 0xb7	0x2b - - - 0x41 0x43 0x45 - -	0x2a 0x2b - 0x41 0x43 0x45 -	0x2b 0x41 0x43 0x45
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN TEMP4_MIN TEMP4_MIN TEMP5_MIN TEMP6_MIN TEMP6_MIN TEMP1_MAX		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45 0x40	0x2b 0x2c 0x41 0x43 0x45 0x47 0x40	0x2d 0x2e 0xb5		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45 0x40	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7	0x2a 0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0x45 0xb5 0xb7	0x2b 0x41 0x43 0x45 0x40	0x2a 0x2b - - - 0x41 0x43 0x45 - - -	0x2b 0x41 0x43 0x45 0x40
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN TEMP5_MIN TEMP6_MIN TEMP6_MIN TEMP6_MIN TEMP6_MIN TEMP6_MIN		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x41 0x43 0x45 0x40 0x42	0x2b 0x2c 0x41 0x43 0x45 0x47 - 0x40 0x42	0x2d 0x2e 0xb5		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0xb0	0x2a 0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x45 0x47 0xb5 0xb7 0x40 0x42	0x2b 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b - - 0x41 0x43 0x45 - - 0x40 0x42	0x2b 0x41 0x43 0x45 0x40 0x42
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN TEMP5_MIN TEMP6_MIN TEMP6_MIN TEMP6_MIN TEMP1_MAX TEMP1_MAX TEMP2_MAX TEMP3_MAX		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45 0x40 0x42 0x44	0x2b 0x2c 0x41 0x43 0x45 0x47 - 0x40 0x42	0x2d 0x2e 0xb5		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45 0x40	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0x40 0x40 0x42	0x2a 0x2b 0x2c 0x2d 0x2d 0x41 0x43 0x45 0x47 0xb5 0xb7 0xb7 0x40 0x40	0x2b 0x41 0x43 0x45 0x40	0x2a 0x2b - - 0x41 0x43 0x45 - - 0x40 0x42 0x44	0x2b 0x41 0x43 0x45 - 0x40
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN TEMP5_MIN TEMP6_MIN TEMP6_MIN TEMP1_MAX TEMP2_MAX TEMP2_MAX TEMP3_MAX TEMP3_MAX TEMP4_MAX		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x41 0x43 0x45 0x40 0x42	0x2b 0x2c 0x41 0x43 0x45 0x47 - 0x40 0x42 0x44	0x2d 0x2e 0xb5 0xb7		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0x40 0x42 0x44	0x2a 0x2b 0x2c 0x2d 0x2d 0x41 0x43 0x45 0x47 0xb5 0xb7 0xb0 0x40 0x40 0x44	0x2b 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b - - 0x41 0x43 0x45 - - 0x40 0x42	0x2b 0x41 0x43 0x45 0x40 0x42
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN TEMP4_MIN TEMP4_MIN TEMP6_MIN TEMP6_MIN TEMP6_MIN TEMP6_MIN		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45 0x40 0x42 0x44	0x2b 0x2c 0x41 0x43 0x45 0x47 - 0x40 0x42	0x2d 0x2e 0xb5		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0x40 0x42 0x44	0x2a 0x2b 0x2c 0x2d 0x2d 0x41 0x43 0x45 0x47 0xb5 0xb7 0xb7 0x40 0x40	0x2b 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b - - 0x41 0x43 0x45 - - 0x40 0x42 0x44	0x2b 0x41 0x43 0x45 0x40 0x42 0x44
TEMP4 TEMP5 TEMP6 TEMP1_MIN TEMP2_MIN TEMP3_MIN TEMP4_MIN TEMP5_MIN TEMP6_MIN TEMP1_MAX TEMP1_MAX TEMP2_MAX TEMP3_MAX TEMP4_MAX		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45 0x40 0x42 0x44	0x2b 0x2c 0x41 0x43 0x45 0x47 - 0x40 0x42 0x44	0x2d 0x2e 0xb5 0xb7		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b 0x2c 0x2d	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0x40 0x42 0x44	0x2a 0x2b 0x2c 0x2d 0x2d 0x41 0x43 0x45 0x47 0xb5 0xb7 0xb0 0x40 0x40 0x44	0x2b 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b - - 0x41 0x43 0x45 - - 0x40 0x42 0x44	0x2b 0x41 0x43 0x45 0x40 0x42
TEMP4 TEMP6 TEMP6 TEMP1 MIN TEMP2 MIN TEMP2 MIN TEMP4 MIN TEMP5 MIN TEMP6 MIN		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x44 0x44	0x51	0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45 0x40 0x42 0x44	0x2b 0x2c 0x41 0x43 0x45 0x47 - 0x40 0x42 0x44	0x2d 0x2e 0xb5 0xb7		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x41 0x43 0x45 0x40 0x42	0x2a 0x2b 0x2c 0x2d 0x2e	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0x40 0x42 0x44 0x46	0x2a 0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0x40 0x42 0x44 0x44 0x46 0xb4	0x2b 0x41 0x43 0x45 0x40 0x42 0x44	0x2a 0x2b - - 0x41 0x43 0x45 - - 0x40 0x42 0x44	0x2b 0x41 0x43 0x45 0x40 0x42
TEMP4 TEMP5 TEMP6 TEMP1 MIN TEMP2 MIN TEMP2 MIN TEMP5 MIN TEMP5 MIN TEMP6 MIN TEMP6 MIN TEMP6 MIN TEMP1 MAX TEMP2 MAX TEMP3 MAX TEMP8 MAX TEMP4 MAX TEMP4 MAX TEMP5 MAX TEMP5 MAX TEMP5 MAX TEMP6 MAX		0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x44 0x44 0x44	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x40 0x42 0x44	0x51 0x51	0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x41 0x43 0x45 0x40 0x42	0x2b 0x2c 0x41 0x43 0x45 0x47 - 0x40 0x42 0x44	0x2d 0x2e 0x2e 0xb5 0xb7		0x2b 0x2c (vin7) 0x2d (vin8) 0x2e (vin9) 0x2e (vin9) 0x41 0x43 0x45 0x40 0x42 0x44	0x2a 0x2b 0x2c 0x2d 0x2e 0x51[0,3]; 0x21c	0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0x40 0x42 0x44 0x46 0xb4 0xb6	0x2a 0x2b 0x2c 0x2d 0x2e 0x41 0x43 0x45 0x47 0xb5 0xb7 0x40 0x42 0x44 0x46 0xb6	0x2b 0x41 0x43 0x45 0x40 0x42 0x44 0x51	0x2a 0x2b - - 0x41 0x43 0x45 - - 0x40 0x42 0x44	0x2b 0x41 0x43 0x45 0x40 0x42

4/11/2017

1

ITE register differences - Sheet1

TEMP4_TYPE					0x77	0x55[7]; 0x51[6-7]	0x55[7]		0x77	0x21e	0x21e	0x21e	-	-
TEMP5_TYPE					0x77				0x77	0x21f	0x21f	0x21f	-	-
TEMP6_TYPE					0x77				0x77	0x21f	0x21f	0x21f	-	-
differs														
guesswork														
Warning: The EC on at least some of the multi-page chips (IT8665 confirmed) accesses the registers and changes the page while doing so(t).														

4/11/2017 2