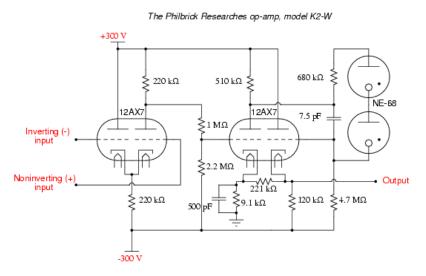
Circuitos Electrónicos I

Amplificadores Operacionales

AMPLIFICADORES OPERACIONALES (UN POCO DE HISTORIA)

La idea de construir un amplificador de gran ganancia, para ser utilizado en realimentación negativa como módulo en sistemas de procesamiento analógico de señales existe desde 1940.

En esa época solo existían las válvulas de vacío como componentes para amplificar, de modo que resultaba constructivamente complicada su implementación.







Versiones prácticas de operacionales OP AMP K2-W donde se ven las válvulas de vacío

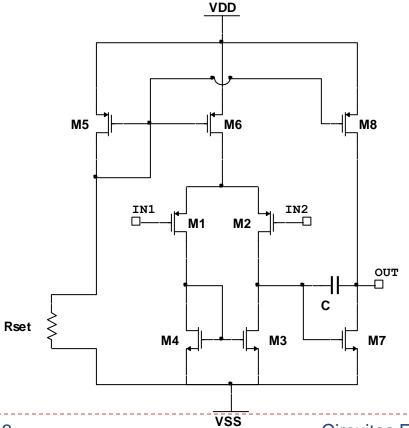
El amplificador del ejemplo tiene una ganancia de 20.000 y consume mucha potencia para calentar los filamentos termoiónicos de las válvulas. Obsérvese que las fuentes de alimentación son de \pm / \pm 300V.

AMPLIFICADORES OPERACIONALES (UN POCO DE HISTORIA)

El desarrollo de técnicas de integración ha permitido construir amplificadores operacionales con un gran número de componentes que logran ganancias de 10⁶.

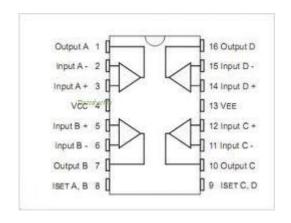
Existen amplificadores en tecnología BJT y MOS.

Existen amplificadores operacionales con prestaciones especiales.

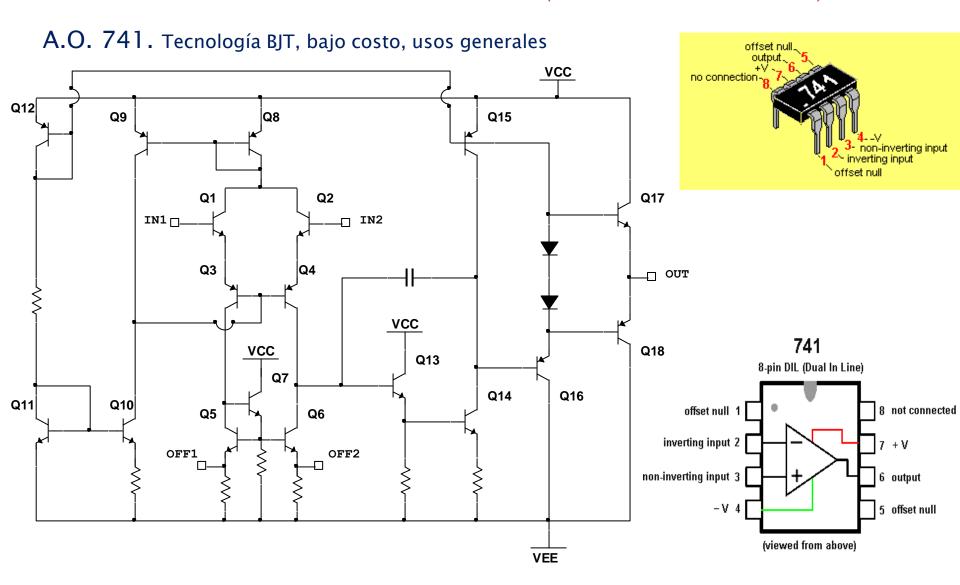


MC14573

A.O. de bajo costo, tecnología CMOS de enriquecimiento, baja disipación, polarización programable

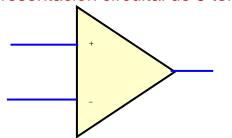


AMPLIFICADORES OPERACIONALES (UN POCO DE HISTORIA)



Los OA son amplificadores de tensión de entrada diferencial y salida single-ended

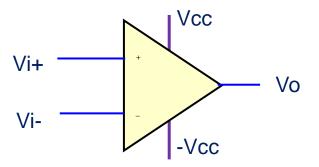
Representación circuital de 3 terminales



El OA ideal se define como un amplificador con

Entrada diferencial Un solo terminal de salida Ganancia infinita ($a=\infty$) Impedancia de entrada infinita ($R_i=\infty$) Impedancia de salida nula ($R_0=0$) Salida nula a entrada diferencial nula

Representación circuital de 5 terminales

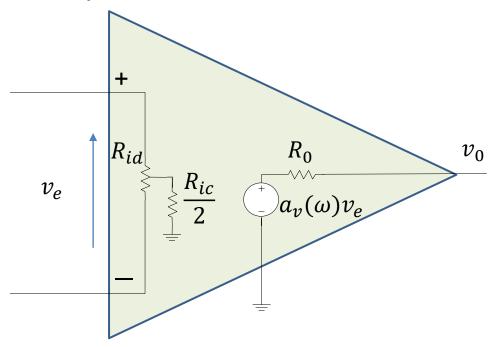


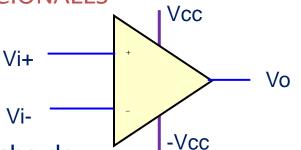
Por su alta ganancia, los OA son concebidos para funcionar realimentados, en general negativamente

Como están construidos con circuitos transistorizados, las características eléctricas de los OA reales difieren de las ideales en muchos aspectos

Comportamiento en señal del OA real

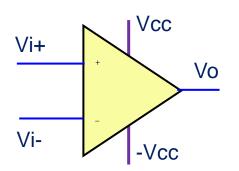
- La ganancia a_v es finita
- La ganancia $a_v(\omega)$ tiene producto ganancia x ancho de banda (ABW) limitado
- Presenta impedancia de entrada de MD y MC finitas
- Presenta impedancia de salida no nula.

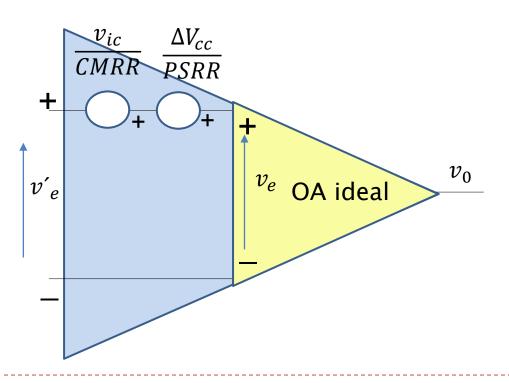


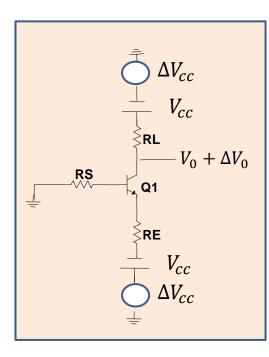


Comportamiento del OA real frente a señales espurias

- El CMRR es finito (MC de entrada produce salida)
- El PSRR (power supply rejection ratio) es finito (zumbido o interferencia a través de alimentación produce salida)

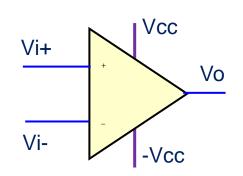


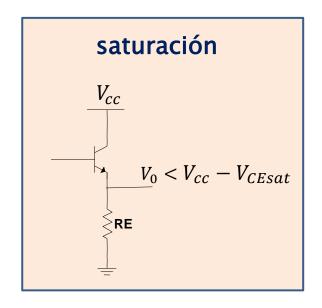


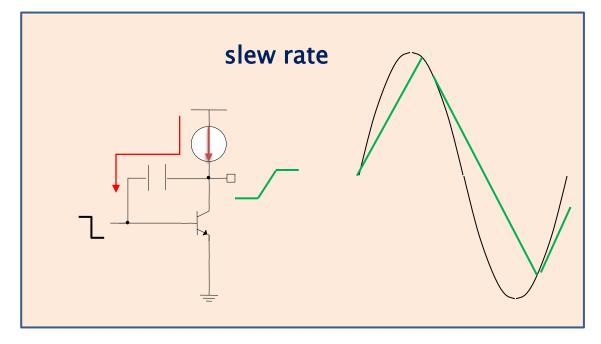


Comportamiento del OA real frente a grandes señales

- La excursión máxima de señal está limitada por debajo de la alimentación
- La velocidad de cambio de la salida (slew rate) está limitada

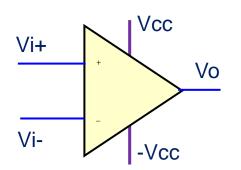


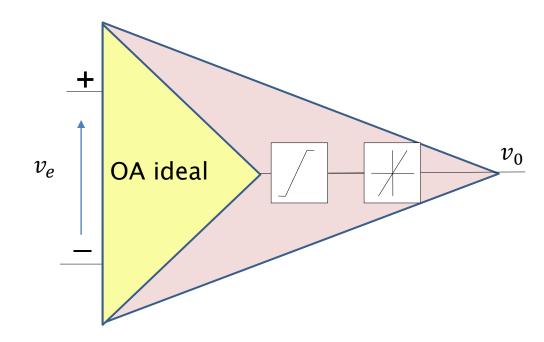




Comportamiento del OA real frente a grandes señales

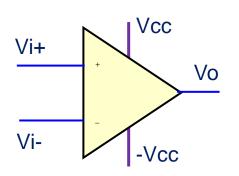
- La excursión máxima de señal está limitada por debajo de la alimentación
- La velocidad de cambio de la salida (slew rate) está limitada

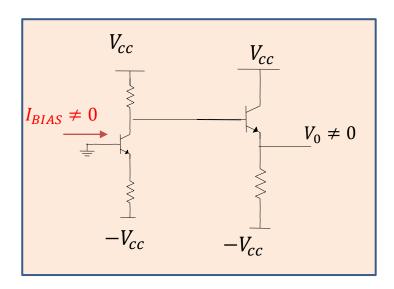




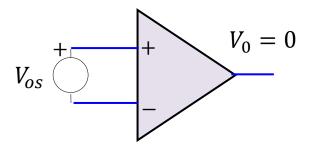
Polarización del OA real

- Corrientes de polarización no nulas por las entradas
- Tensión de salida de polarización no nula por desajustes en los circuitos de corrimiento de polarización



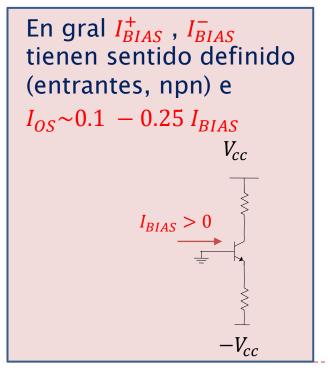


Tensión de offset: tensión diferencial de entrada de cc (V_{os}) para que la salida sea $V_0 = 0$

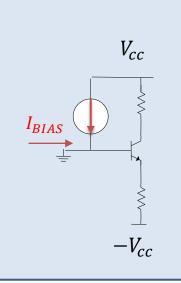


Corrientes de polarización del OA real

- Corrientes de polarización no nulas por las entradas: I_{BIAS}^+ , I_{BIAS}^- Se definen:
 - Corriente de offset: $I_{OS} = I_{BIAS}^+ I_{BIAS}^-$
 - Corriente de polarización media $I_{BIAS} = \frac{1}{2}(I_{BIAS}^+ + I_{BIAS}^-)$

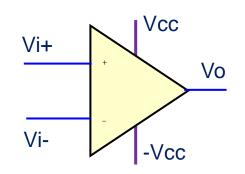


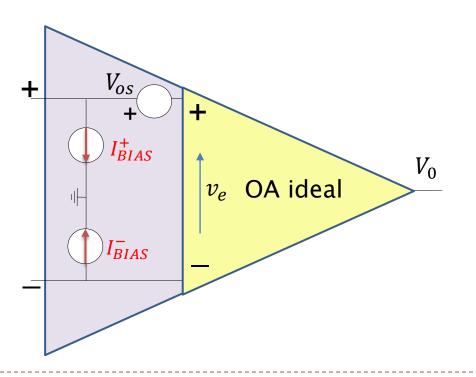
En OA con compensación de corriente de entrada I_{BIAS}^+ , I_{BIAS}^- pueden no tener sentido definido e I_{OS} puede tener valores similares a I_{BIAS}



Polarización del OA real

- Corrientes de polarización no nulas por las entradas
- Tensión de salida de polarización no nula por desajustes en los circuitos de corrimiento de polarización

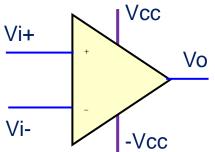


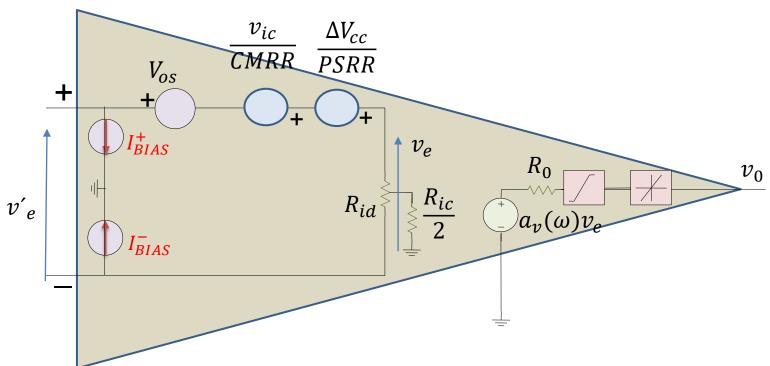


Tensión de offset: tensión diferencial de entrada de cc (V_{os}) para que la salida sea $V_0 = 0$

- Las fuentes de corriente del modelo demandan al circuito externo las corrientes de polarización.
- La Vos del modelo debe ser cancelada por una Vos en contrafase del circuito externo

Modelo "completo" del OA





El A.O. ideal se define como un amplificador con

Entrada diferencial

Un solo terminal de salida

Ganancia infinita ($a = \infty$)

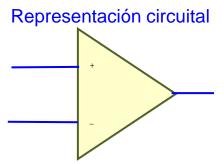
Impedancia de entrada infinita ($R_i = \infty$)

Impedancia de salida nula $(R_0 = 0)$

 $CMRR = \infty$

PSRR = ∞

Salida nula a entrada nula (offset nulo)



El A.O. real difiere del ideal principalmente en estos parámetros

Ganancia finita

Impedancias de entrada de modos diferencial y común finitas Impedancia de salida no nula

Ancho de banda finito

CMRR finito

PSRR finito

Corrientes de polarización no nulas

Offset no nulo

No linealidades (saturación y slew rate)

El A.O. real difiere del ideal principalmente en estos parámetros

Ganancia finita

Impedancias de entrada de modos diferencial y común finitas Impedancia de salida no nula

Ancho de banda finito

CMRR finito

PSRR finito

Corrientes de polarización no nulas y distintas

Offset no nulo

No linealidades: saturación y slew rate

A.O. 741

a=300.000

 $2M\Omega$

 50Ω

ABW=1,5MHz

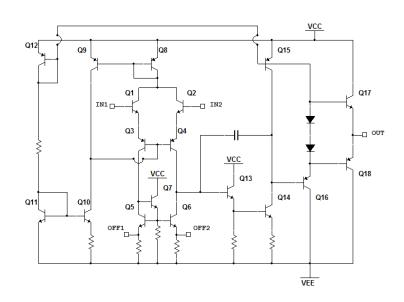
90dB

96dB

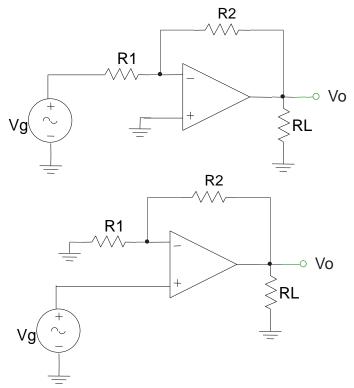
80nA+0,5nA/°C, Δ =20nA

1mV+15μV/°C

Vcc-1V; 0,5V/μs

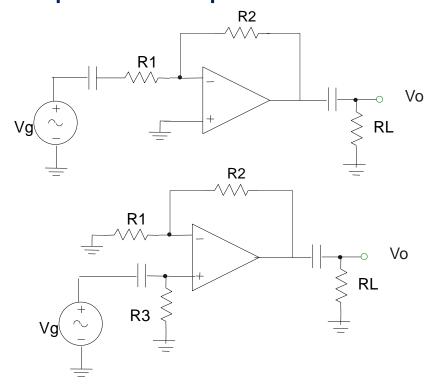


Acoplamiento Directo



- Acoplamiento de señales de baja frecuencia.
- Corrientes de polarización por fuente y carga.
- I_{BIAS} y V_{OS} afectan salida.

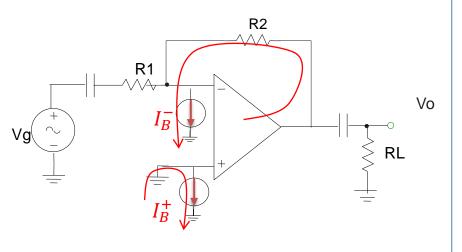
Acoplamiento Capacitivo



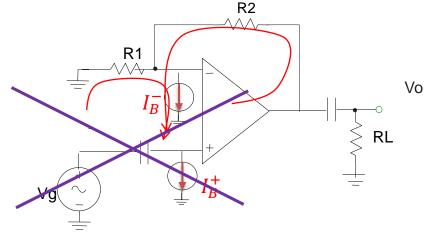
- Acoplamiento de señales de frecuencia media/alta.
- Circuitos adicionales para corrientes de polarización.
- I_{BIAS} y V_{OS} no afectan salida.

Acoplamiento Capacitivo

Configuración inversora

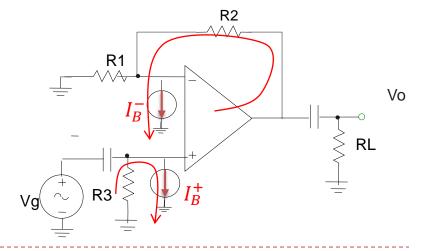


Configuración no inversora



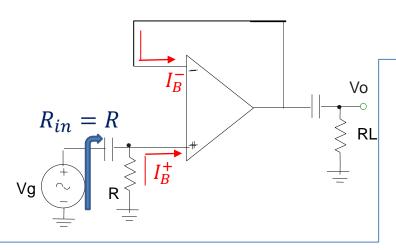
No hay camino para I_B^+ , IN+ abierta

 I_B^+ circula por R3, pero Rin cae a valor de R3



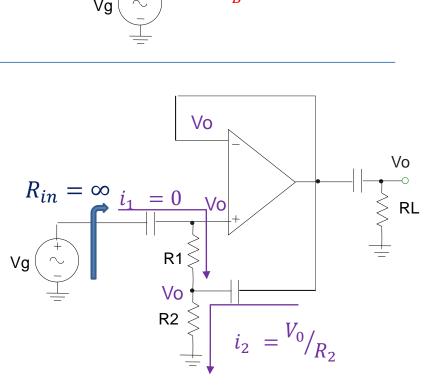
Acoplamiento Capacitivo

Buffer: el problema de pérdida de resistencia de entrada de la configuración no-inversora se vuelve crítico en el buffer, que pierde su propiedad principal: $R_{in} < \infty$.



Bootstraping: técnica para recuperar $R_{in} = \infty$ del buffer:

En alta frecuencia las C están en cc:

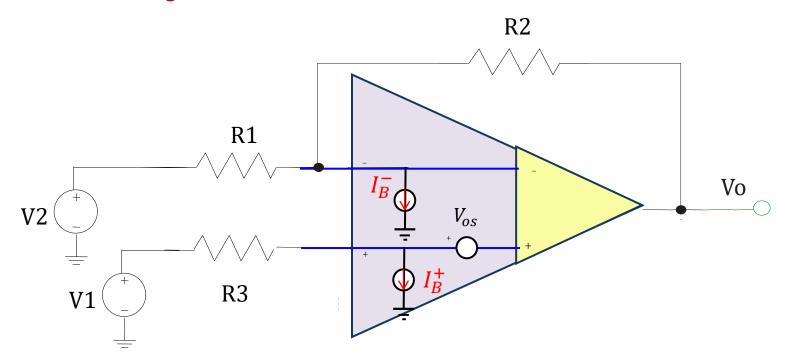


Vo

Acoplamiento Directo

Corrientes de polarización y tensión de offset afectan la salida

Configuración Inversora (V1=0) / No-Inversora (V2=0)

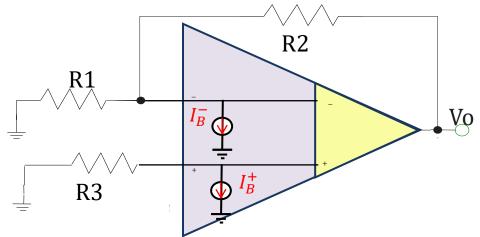


Agregamos R3 que no tiene efecto para señales V1 y V2 (OA ideal: I_{R3} =0)

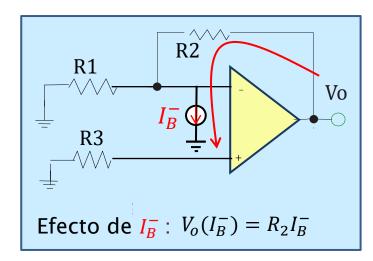
Acoplamiento Directo

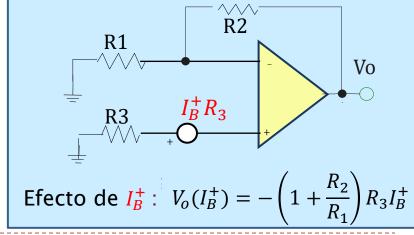
Corrientes de polarización afectan la salida

Efecto de la Polarización Configuración Inversora / No-Inversora



$$V_o = -\left(1 + \frac{R_2}{R_1}\right)R_3I_b^+ + R_2I_b^-$$

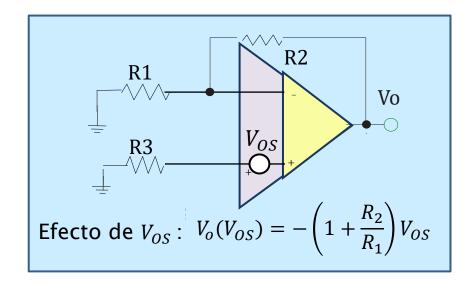




Acoplamiento Directo

Tensión de offset afecta la salida

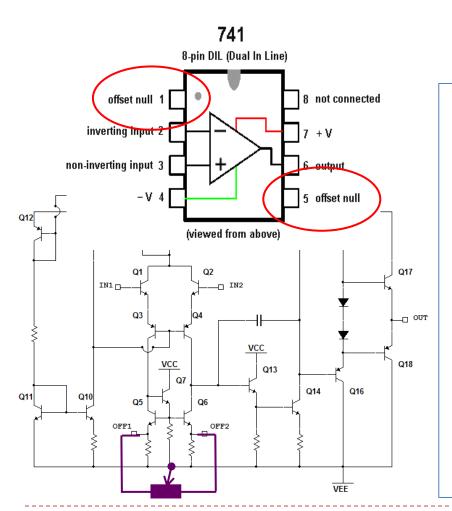
Efecto de la Polarización Configuración Inversora / No-Inversora

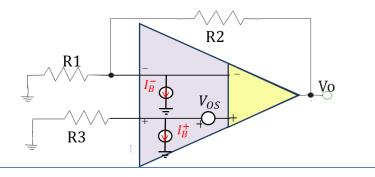


Corrientes de polarización y tensión de offset:

$$V_o = -\left(1 + \frac{R_2}{R_1}\right)V_{OS} - \left(1 + \frac{R_2}{R_1}\right)R_3I_b^+ + R_2I_b^-$$

Acoplamiento Directo Compensación de la polarización





Compensación empleando el ajuste del OA con potenciómetro externo.

Con el ajuste de offset se compensan también las corrientes de polarización.

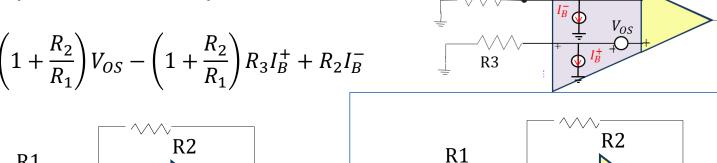
Compensación válida para el OA puntual y el circuito puntual

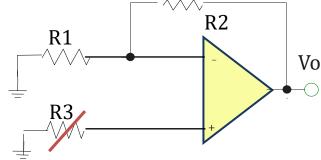
Sensible a deriva térmica

Acoplamiento Directo

Compensación de la polarización

$$V_o = -\left(1 + \frac{R_2}{R_1}\right)V_{OS} - \left(1 + \frac{R_2}{R_1}\right)R_3I_B^+ + R_2I_B^-$$



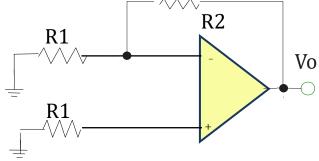


Compensación de OA sin terminales de compensación.

No asegura compensación total.

Compensación válida para el OA puntual y el circuito puntual

Sensible a deriva térmica



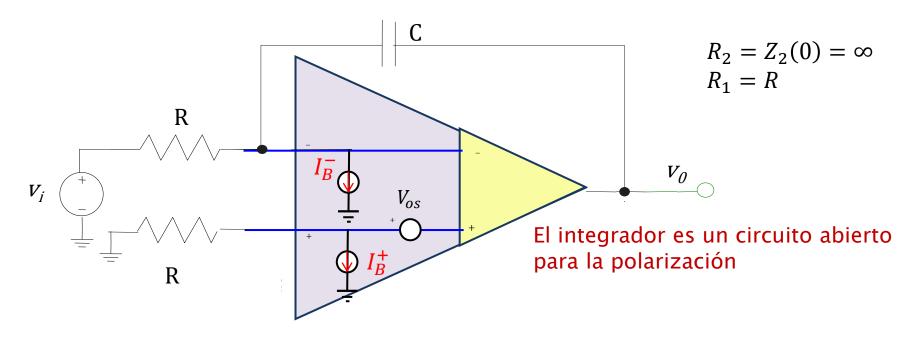
R2

Para
$$R_3 = R_1 || R_2 \cong R_1$$
:

$$-\left(1 + \frac{R_2}{R_1}\right) R_3 I_B^+ + R_2 I_B^- = R_2 I_{OS}$$

queda acotado el efecto de las I_B^- , I_B^+ Solución parcial pero simple y genérica. Útil cuando el OA no tiene compensación interna de I_B^- , I_B^+ ($I_{OS} \ll I_B^-$, I_B^+)

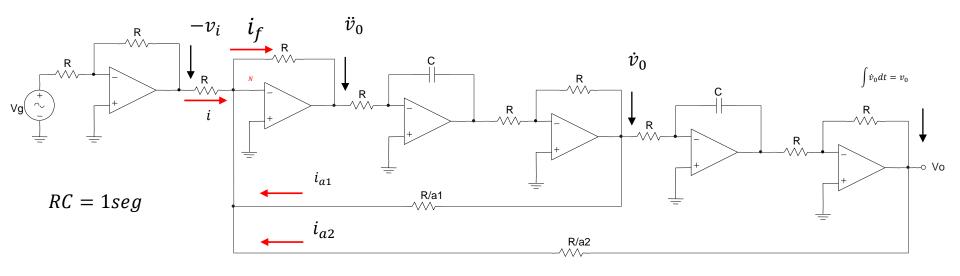
Corrientes de polarización y tensión de offset en el Integrador Operacional



$$V_{o}(s) = -\left(1 + \frac{Z_{2}(s)}{R_{1}}\right)V_{OS}(s) + Z_{2}(s)I_{OS}(s) \rightarrow v_{0}(t) = -V_{OS} + \left(\frac{I_{OS}}{C} - \frac{V_{OS}}{RC}\right)(t - t_{0})$$

 $v_0(t)$ crece linealmente hasta que el OA satura. Ídem si $v_i(t)$ tiene componente de cc. No funciona.

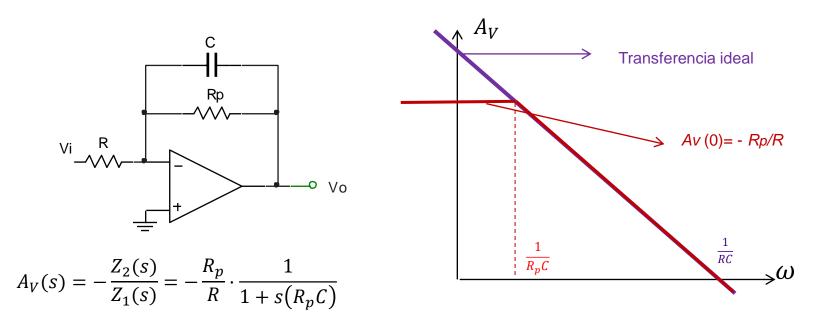
Corrientes de polarización y tensión de offset en el Integrador Operacional como parte de un circuito realimentado.



$$\ddot{v}_0(t) + a_1 \dot{v}_o(t) + a_2 v_0(t) = v_i(t)$$

Para las corrientes de polarización y tensión de offset, los OA están sin realimentar (a lazo abierto), pero la cadena de amplificadores están realimentados a través de Ria1 y Ria2. Los OA no saturan.

Corrientes de polarización y tensión de offset en el Integrador Operacional



Una solución a los problemas de corriente continua en el integrador consiste en brindar un camino de realimentación a frecuencia nula. La resistencia Rp cumple esa función.

El efecto de las corrientes de polarización y tensión de offset es el correspondiente a config inversora/no-inversora con R1=R y R2=Rp