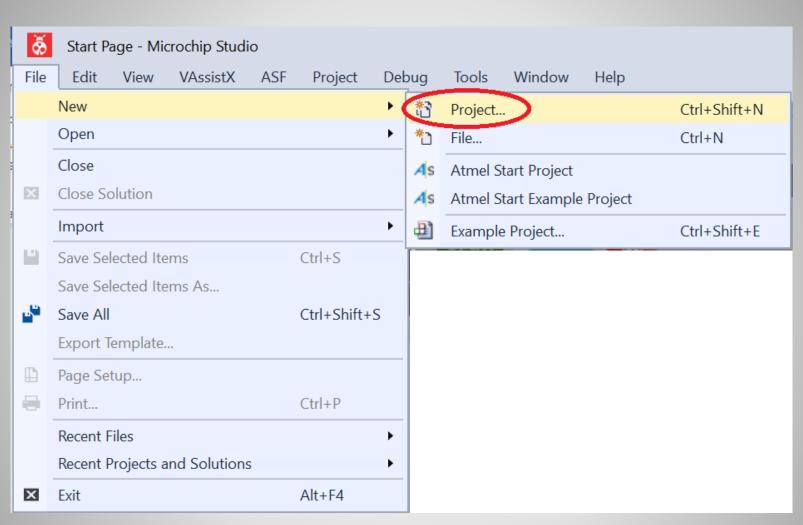
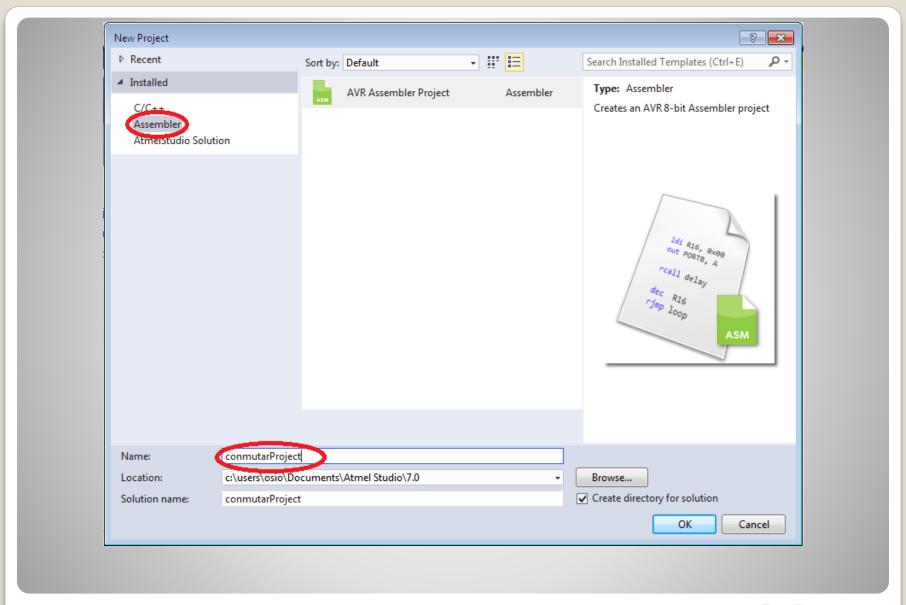
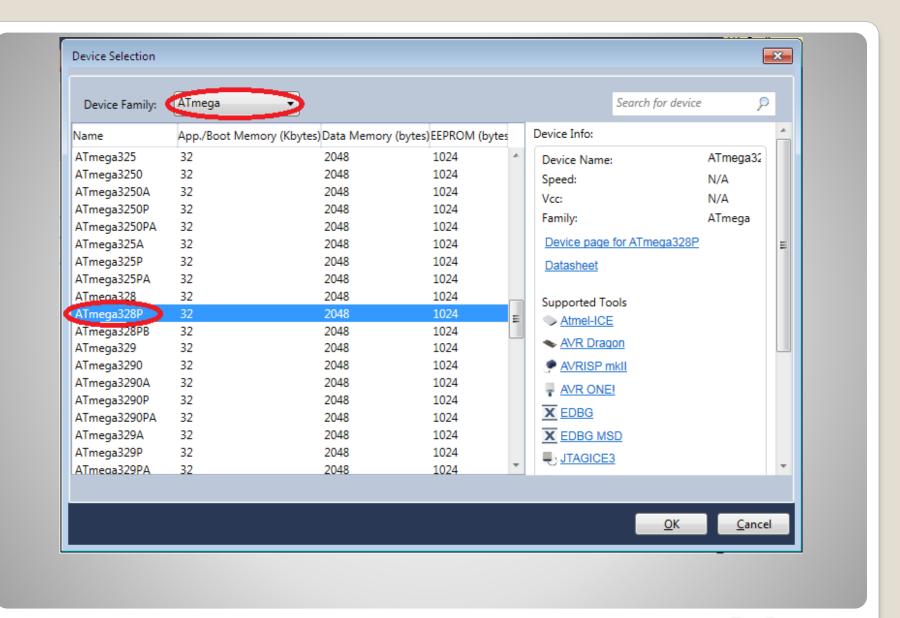
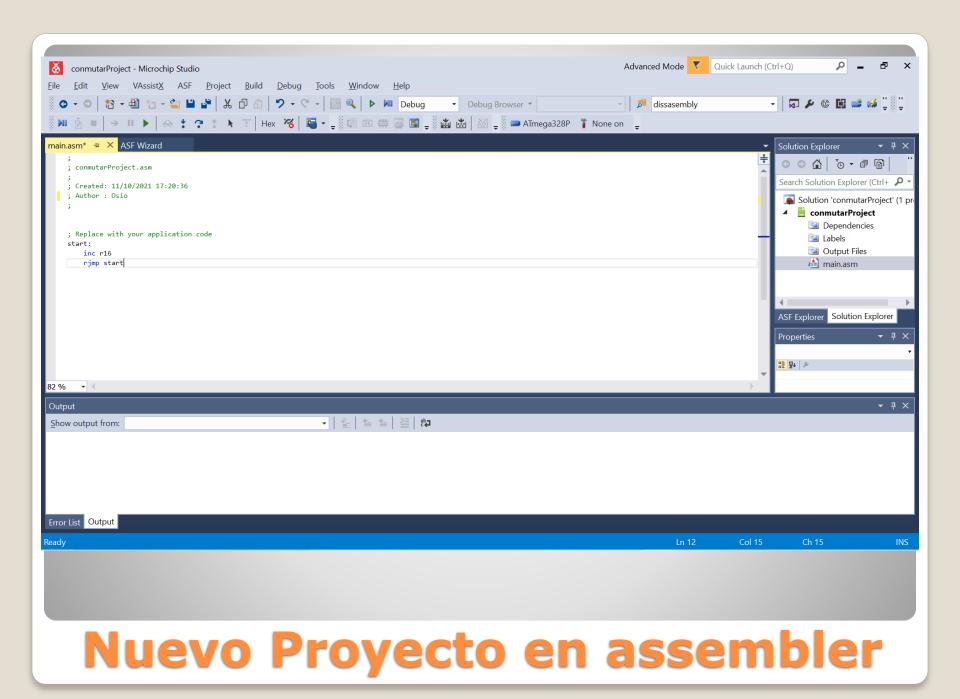


Microchip Studio y microcontrolador ATMEGA328P









```
.INCLUDE "M328PDEF.INC"

LDI R16,0xFF

OUT DDRB,R16

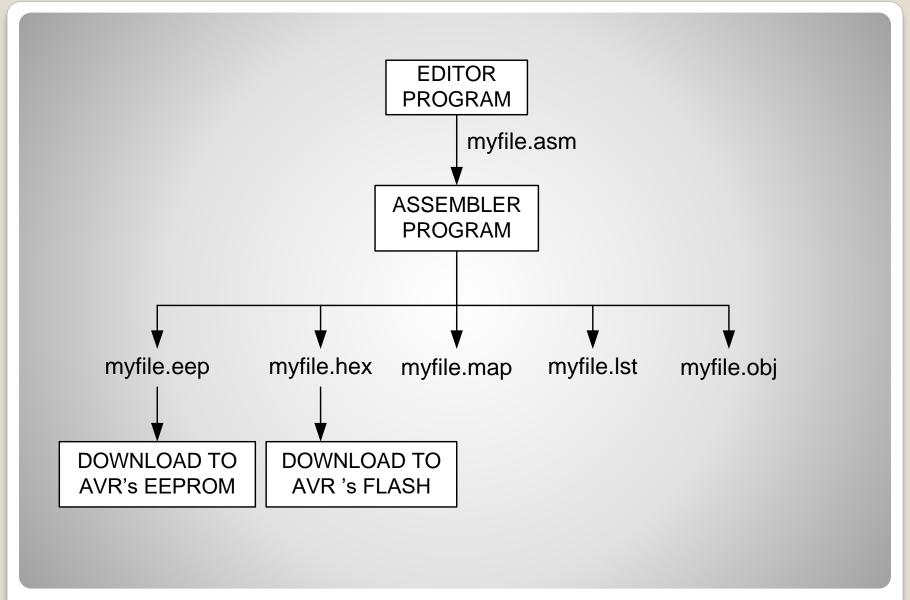
L1: OUT PORTB,R16

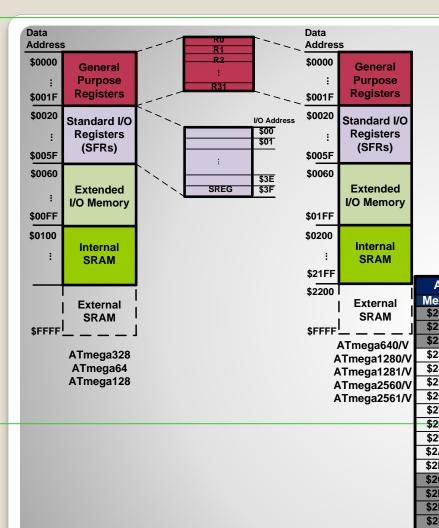
LDI R20,0

OUT PORTB,R20

RJMP L1
```

- Presione F7 para compilar, o seleccione Build Solution
- - ubicación del archivo "M328PDEF.INC"
- C:\Program Files (x86)\Atmel\Studio\7.0\packs\atmel\ATmega_DFP\1.6.364\avrasm\inc



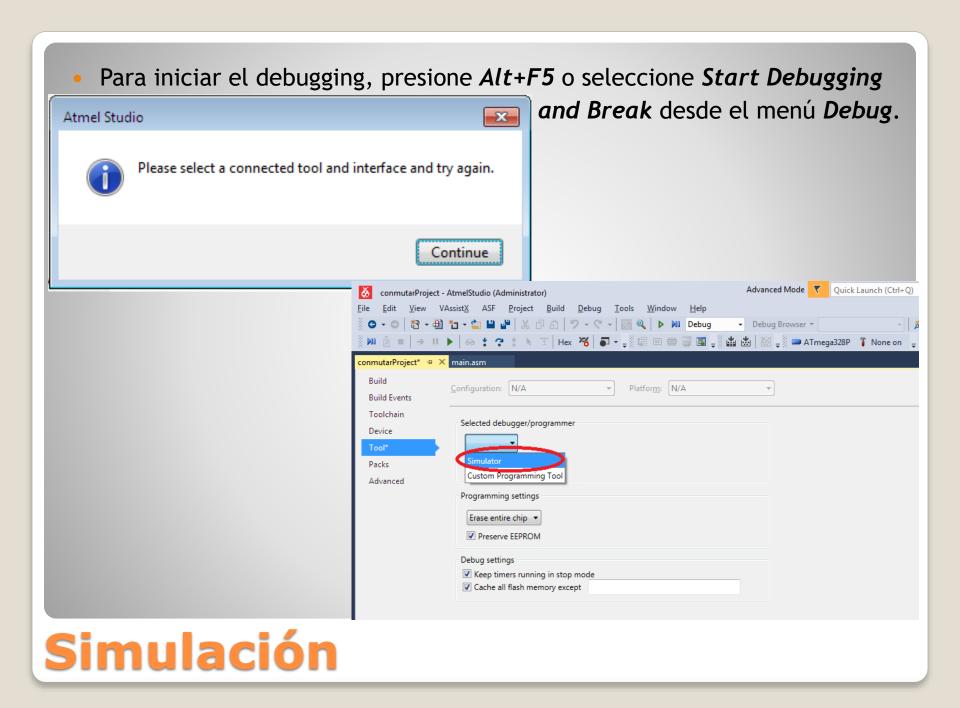


Address		ress	Name	
Mem.		1/0	Hamo	
\$2	0	\$00	-	
\$2	1	\$01	-	
\$2	2	\$02	-	
\$2	3	\$03	PINB	
\$2	4	\$04	DDRB	
\$2	5	\$05	PORTB	
\$2	6	\$06	PINC	
\$2	7	\$07	DDRC	
\$2	В	\$08	PORTC	
\$2	9	\$09	PIND	
\$2	4	\$0A	DDRD	
\$21	В	\$0B	PORTD	
\$20	С	\$0C	-	
\$21	D	\$0D	-	
\$2	E	\$0E	-	
\$2	F	\$0F	-	
\$3	0	\$10	-	
\$3	1	\$11	-	
\$3	2	\$12	-	
\$3	3	\$13	-	
\$3	\$34 \$14		-	
\$3	5	\$15	TIFR0	
			_	

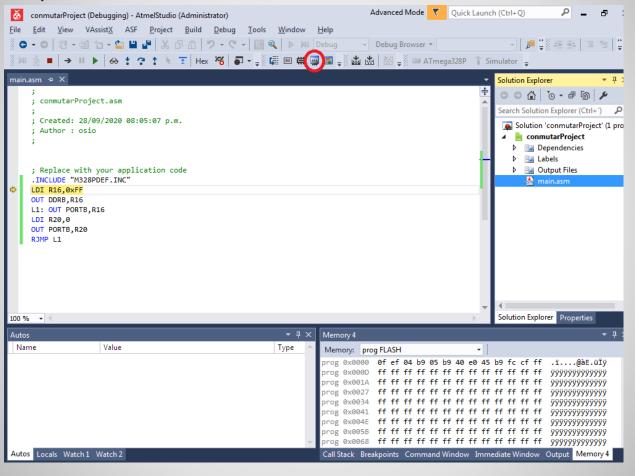
Address		Name	
Mem.	1/0	riamo	
\$36	\$16	TIFR1	
\$37	\$17	TIFR2	
\$38	\$18	-	
\$39	\$19	-	
\$3A	\$1A	-	
\$3B	\$1B	PCIFR	
\$3C	\$1C	EIFR	
\$3D	\$1D	EIMSK	
\$3E	\$1E	GPIOR0	
\$3F	\$1F	EECR	
\$40	\$20	EEDR	
\$41	\$21	EEARL	
\$42	\$22	EEARH	
\$43	\$23	GTCCR	
\$44	\$24	TCCR0A	
\$45	\$25	TCCR0B	
\$46	\$26	TCNT0	
\$47	\$27	OCR0A	
\$48	\$28	OCR0B	
\$49	\$29	-	
\$4A	\$2A	GPIOR1	
\$4A	\$2A	GPIOR2	

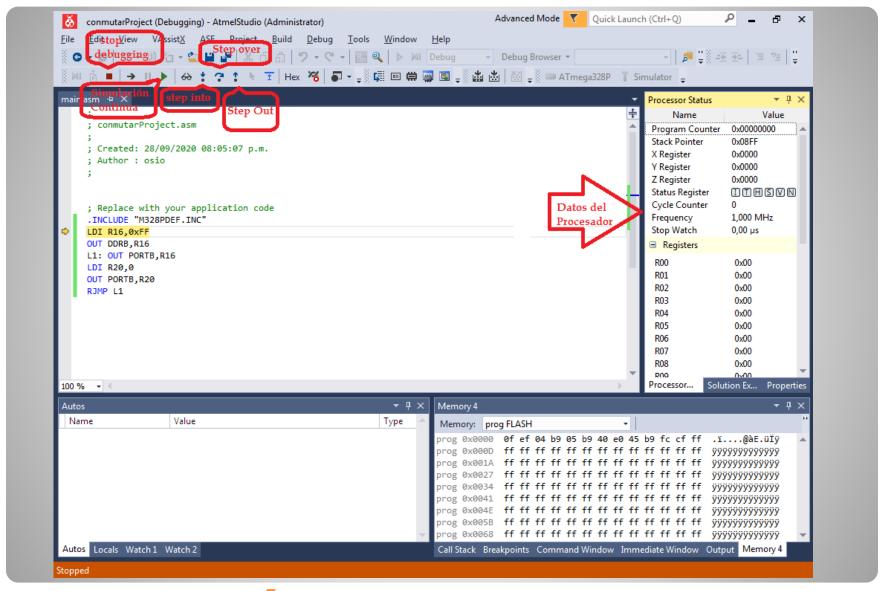
Address		Name
Mem.	1/0	00000
\$4C	\$2C	SPCR0
\$4D	\$2D	SPSR0
\$4E	\$2E	SPDR0
\$4F	\$2F	-
\$50	\$30	ACSR
\$51	\$31	DWDR
\$52	\$32	-
\$53	\$33	SMCR
\$54	\$34	MCUSR
\$55	\$35	MCUCR
\$56	\$36	-
\$57	\$37	SPMCSR
\$58	\$38	-
\$59	\$39	-
\$5A	\$3A	-
\$5B	\$3B	-
\$5C	\$3C	-
\$5D	\$3D	SPL
\$5E	\$3E	SPH
\$5F	\$3F	SREG

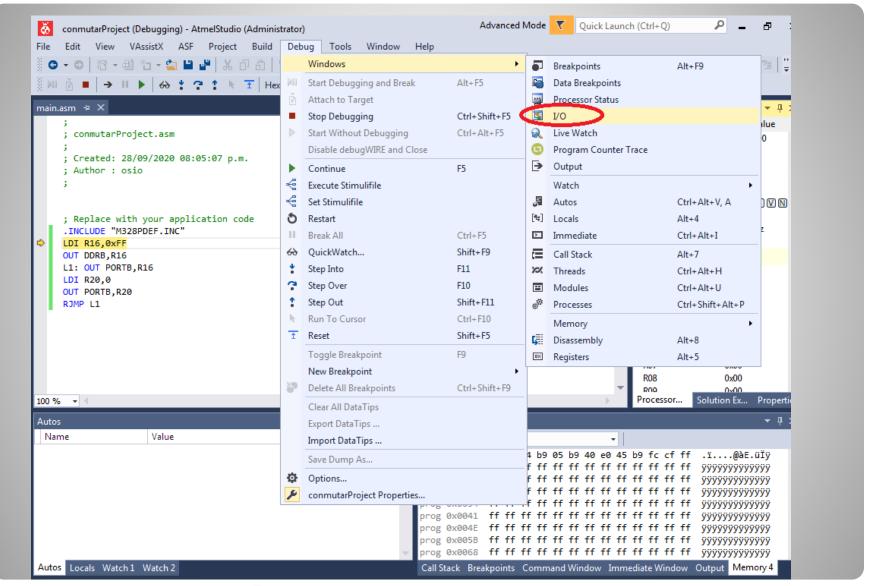
Espacios de memoria

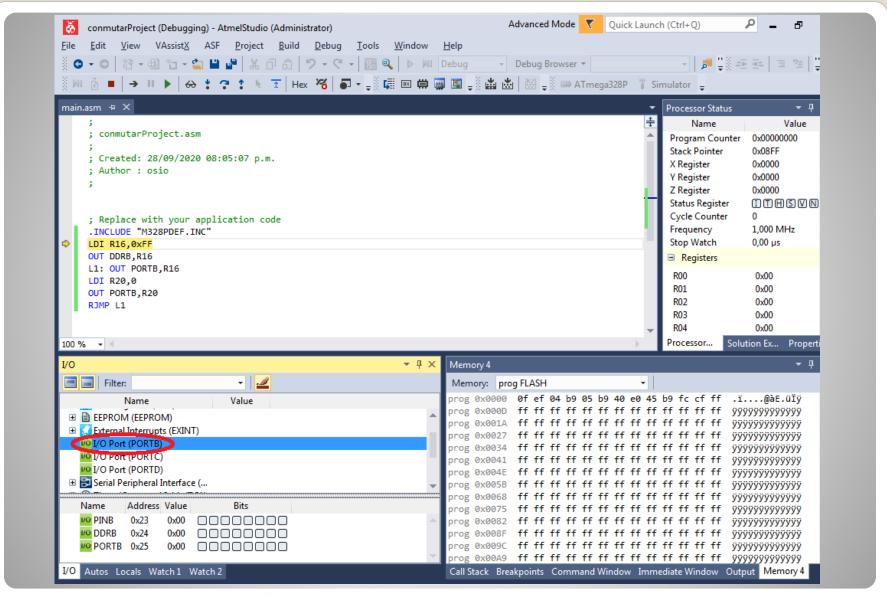


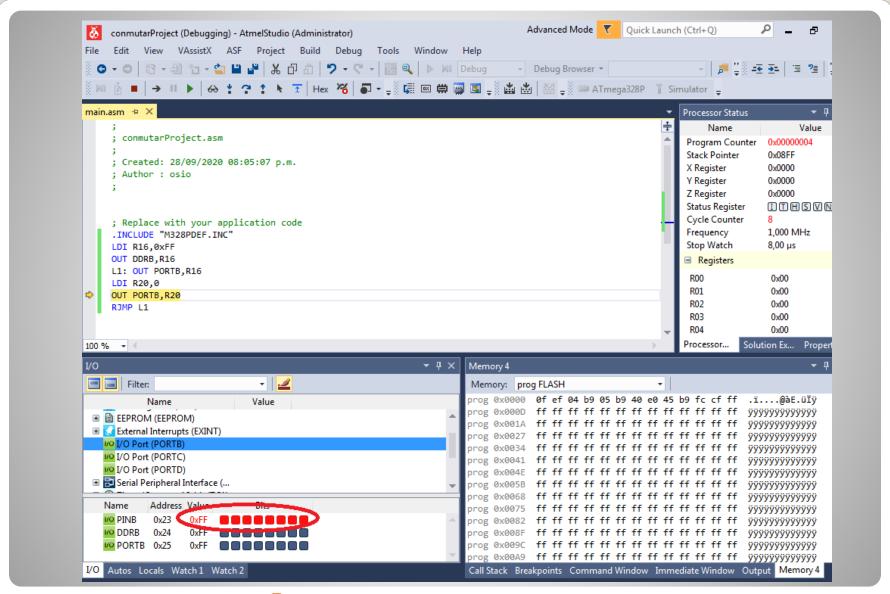
 Presione Alt+F5 nuevamente. Aparecerá una ventana de visualización de Memoria, en donde se muestra el contenido de la memoria flash.

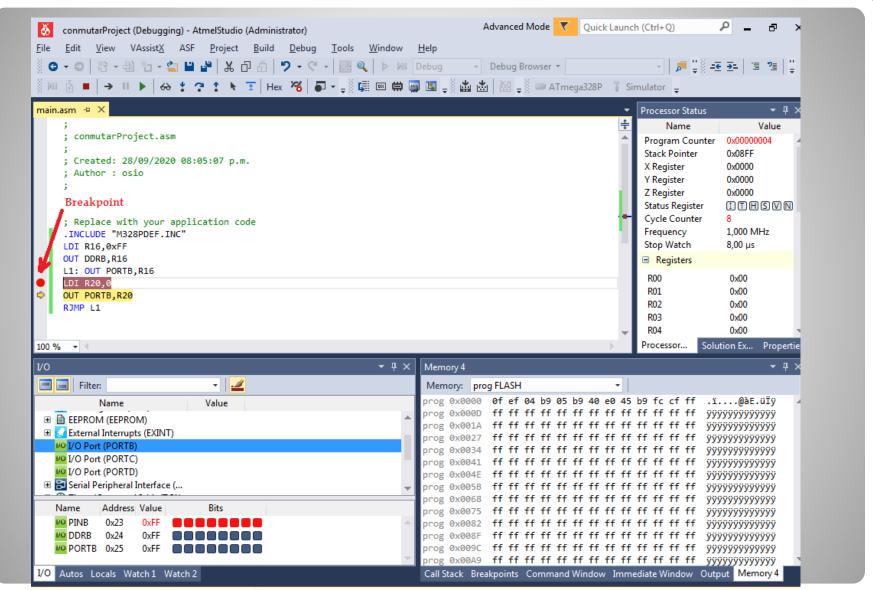


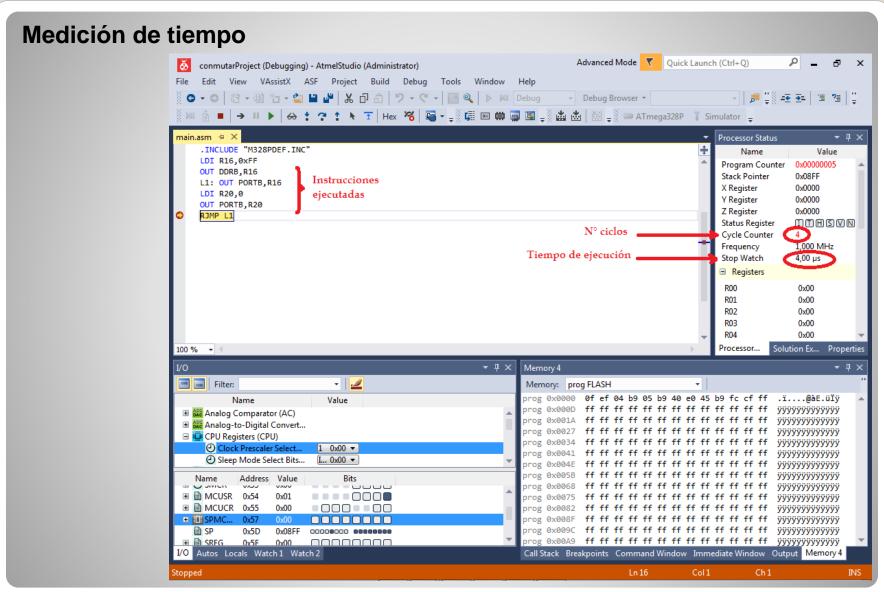












	Ejemplo
+	LDI R20,5+3 ;LDI R20,8
-	LDI R30,9-3 ;LDI R30,6
*	LDI R25,5*7 ;LDI R25,35
/	LDI R19,8/2 ;LDI R19,4

	Ejemplo	
&	LDI R20,0x50&0x10	;LDI R20,0x10
1	LDI R25,0x50 0x1	;LDI R25,0x51
^	LDI R23,0x50^0x10	;LDI R23,0x40

	Ejemplo
<<	LDI R16, 0x10<<1 ;LDI R16,0x20
>>	LDI R16, 0x8 >>2 ;LDI R16,0x2

Directivas en Assembler

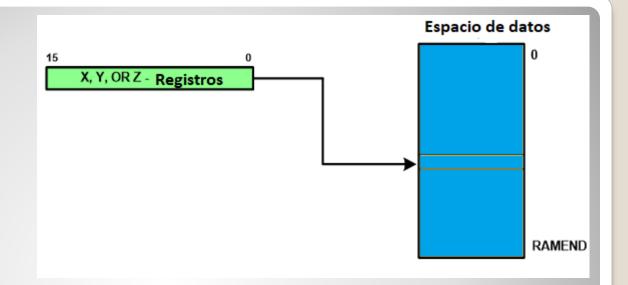
```
DATO1: .DB 28 ;DECIMAL(1C in hex)
DATO2: .DB 0b00110101 ;BINARY (35 in hex)
DATO3: .DB 0x39 ;HEX
DATO4: .DB 'Y' ;single ASCII char
DATO6: .DB "Hello ALI" ;ASCII string
```

Tipos de datos en assembler

LDI R20, LOW(0x1234)
LDI R21, HIGH(0x1234)
LDI R20, \$34
LDI R21, \$12
HIGH LOW

HIGH y LOW

- LD Rd,X
 - LD R24,X
 - LD R19,Y
 - LD R20,Z
- ST X,Rd
 - ST X,R18
 - ST Y,R20



	15	XH		XL	0_
X – register :	7		0 7		0
_		R27		R26	
	15	YH		YL	0
Y – register :	7		0 7		0
		R29		R28	
	15	ZH		ZL	0
Z – register :	7		0 7		0
		R31		R30	

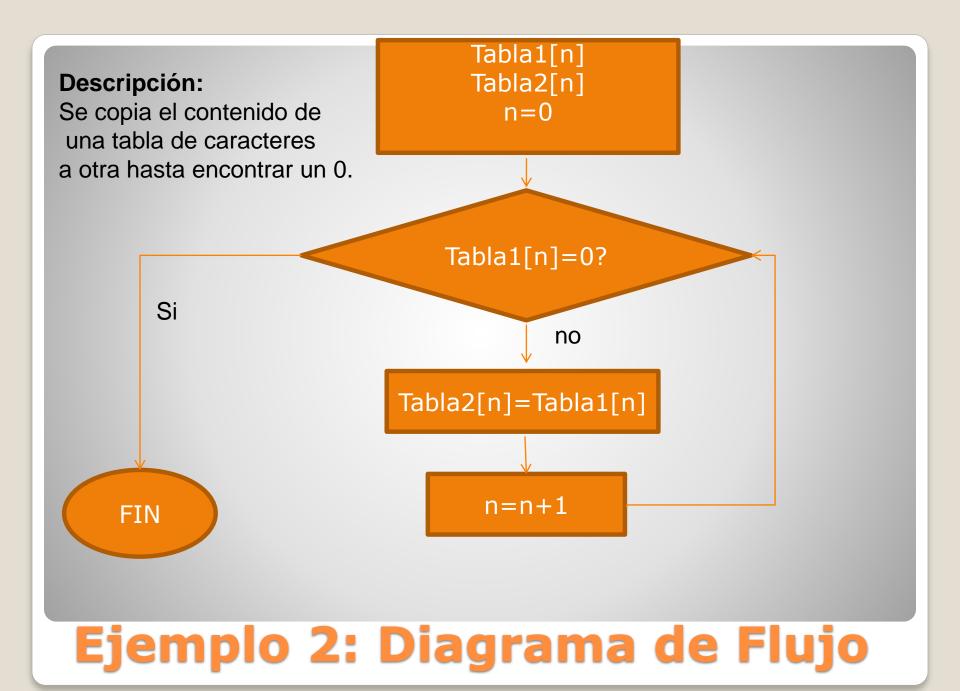
Modo de direccionamiento indirecto

- Programa que copia el valor \$33 en las direcciones de \$140 a \$144

```
LDI R19,0x5
LDI R16,0x33
LDI YL,0x40
LDI YH,0x1
L1: STY,R16
INC YL
DEC R19
BRNE L1
```

```
;R19 = 5 (R19 var contador)
;carga R16 con el 0x33
;carga la parte baja de Y con 0x40
;carga la parte alta de Y con 0x1
;copia R16 a la dirección 0x140
;incrementa parte baja de Y
;decrementa contador
;salta hasta que Contador = cero
```

Ejemplo 1: direccionamiento indirecto



Suponga que el espacio de ROM que inicia en \$500 contiene el mensaje "Las promesas incumplidas". Se escribe un programa para leer el mensaje desde la CPU de a un byte a la vez y colocar los bytes en ubicaciones de RAM a partir de la dirección \$140

```
.ORG 0
                     ;El Código se escribe a partir de la dirección 0
       LDI ZL, LOW(MYDATA<<1) ;R30 = 00 low-byte de la direcc.
              ZH, HIGH(MYDATA << 1); R31 = 0A, high-byte de la direcc
       LDI
              XL, LOW(0x140) ; R26 = 40, low-byte direcc. RAM
       LDI
              XH, HIGH(0x140) ; R27 = 1, high-byte direcc. RAM
       LDI
              R16, Z+ ;lee la tabla, y luego incrementa Z
bucle: LPM
              R16,0
       CPI
                            ;compara R16 con 0
              END
                             ;salta a END si se lee un cero
       BREQ
       ST X+, R16
                             ;quarda R16 en RAM e incrementa X
       RJMP bucle
END: RJMP END
.ORG 0x500
                     ; datos en memoria desde la dirección 0x500
MYDATA: .DB "Las promesas incumplidas",0
```

Ejemplo 2

Kit ATMEGA

Esquema de pin de E/S ATMEGA128 PUD DDRx DDxn Q OR WDx RESET pull-up resistor RDx DATA BUS PORTx Pan **PORT**xn WPx RESET SLEEP RRx schmitt trigger buffer SYNCHRONIZER RPX Plfixn analog switch 1atch flip flop PINx clk_{ro} WDx: RDx: WPx: RRx: RPx: WRITE DORX READ DORX WRITE PORTX READ PORTX REGISTER READ PORTX PIN PULLUP DISABLE SLEEP CONTROL I/O CLOCK PUD: SLEEP: dk_{l/o}:

Registros de Configuración:

- Dirección
- Pull Up/Down

Control de los puertos con tres registros

- -DDRx (ej., DDRB es el registro de dirección del port B)
- -PORTx (ej. PORTB es el registro de salida del port B)
- -PINx (ej. PINB registro de entrada del port B)

DDRB: 1 1 1 1 1 1 1 1 1 PORTB: 1 1 1 1 1 1 1 1 1 1

LDI R20,0xFF ;R20 = 11111111 OUT PORTB,R20 ;PORTB = R20 OUT DDRB,R20 ;DDRB = R20

PORTx DDRx	0	1
0	Alta impedancia	Out 0
1	Pull-up	Out 1

Registros de Entrada / Salida

```
LDI R16,0xFF;R16 = 0xFF = 0b111111111

OUT DDRB,R16;pone Port B como salida(1111 1111)

L1: LDI R16,0x55;R16 = 0x55 = 0b01010101

OUT PORTB,R16;pone 0x55 en port B

CALL DELAY

LDI R16,0xAA;R16 = 0xAA = 0b10101010

OUT PORTB,R16;pone 0xAA en port B

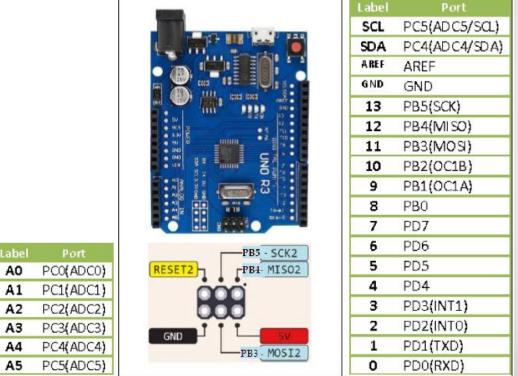
CALL DELAY

RJMP L1
```

Programa ejemplo

 Se pueden usar los leds conectados a los pines 13 (ptb5enciente en alto), 0(ptd0- enciente en bajo) y 1(ptd1enciente en bajo)

El pulsador conectado al pin 11 (PB3)



Leds y pulsadores en el kit