Amplificador de audio con boostrapping

Tomás Vidal
Circuitos Electróicos II
Facultad de Ingeniería, UNLP, La Plata, Argentina.
30 de Septiembre, 2024.

I. PLACA

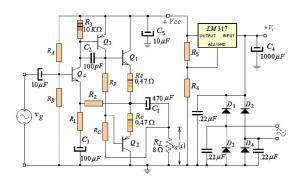


Fig. 1. Esquemático de la placa a desarrollar

El circuito a implementar consiste de una **fuente de alimentación**, un **par complementario** que amplifica la corriente, y dos etapas de **emisor común** realimentadas que amplifican tensión. Además hay una rama de realimentación de **boostrapping**.

II. CÁLCULO DE LOS PARÁMETROS DE DISEÑO

II-A. Fuente de alimentación

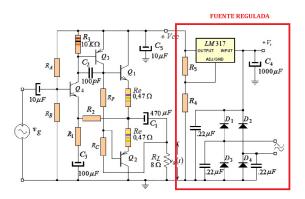


Fig. 2. Sección de la fuente regulada

Especificaciones de entrada:

- $220V_{ef}AC$ a 50hz con un ripple del $10\,\%$
- Requerimientos de salida:
 - 13V con ripple máximo de 8 %

Para cumplir con estas condiciones se empleó un análisis con las siguientes consideraciones:

- 60V y 1.5A máximos en el LM317
- 3V mínimos en el LM317
- La corriente de ajuste del LM317 tiene que ser más pequeña que la del divisor resistivo R_1 y R_2