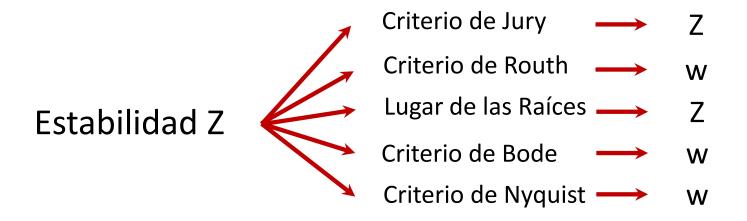
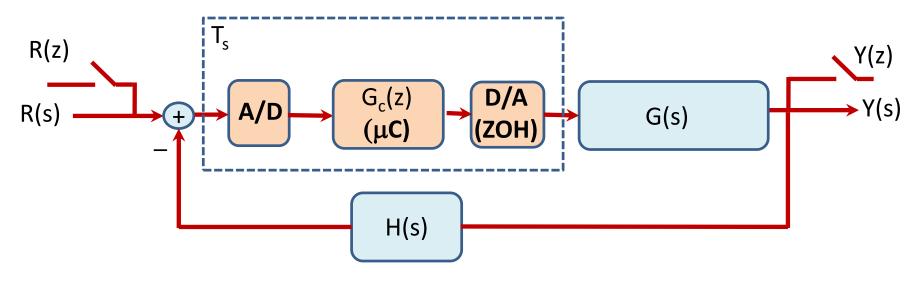


Equivalencias $s=0 \rightarrow z=1 \rightarrow w=0$



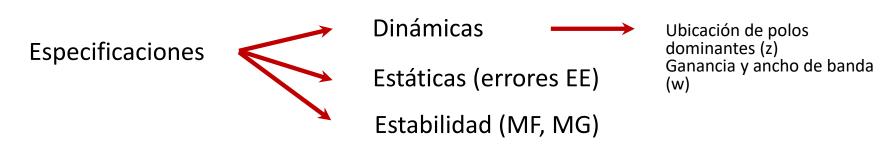
$$w = \frac{2}{T_S} \frac{(z-1)}{(z+1)} \longrightarrow z = \frac{\left(1 + \frac{wT_S}{2}\right)}{\left(1 - \frac{wT_S}{2}\right)}$$

Compensación



$$T(z) = \frac{Y(z)}{R(z)} = \frac{G_c(s)Z\{ZOH(s)G(s)\}}{1 + G_c(s)Z\{ZOH(s)G(s)H(s)\}}$$

Modificar el comportamiento del sistema de manera que cumpla con ciertos requisitos establecidos por las necesidades operativas del mismo



Compensación

- Dinámicas (posicionamiento polos LC)
- Estáticas (errores EE)

- Dinámicas (ganancia y ancho de banda)
- Estáticas (errores EE)
- Estabilidad (MG, MF)

 \longrightarrow LR (z)

 \longrightarrow Bode (w)

Compensación en LR

Dinámicas (posicionamiento polos LC)

• Estáticas (errores EE)



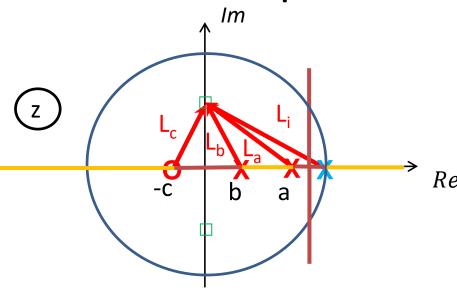
Errores nulos

Errores finitos ≠ 0

Metodología:

- 1. Corrección de errores nulos (incorporar polos en z=1) y verificación de la realimentación
- Asegurar la posición de los polos dominantes en el lugar especificado (agregando singularidades y ganancia)
- Medir el error y compensar si hiciera falta para lograr el error ≠ 0 especificado

Compensación en LR



- $P_{LC} = \pm j \beta$
- E_{ee} escalón =0

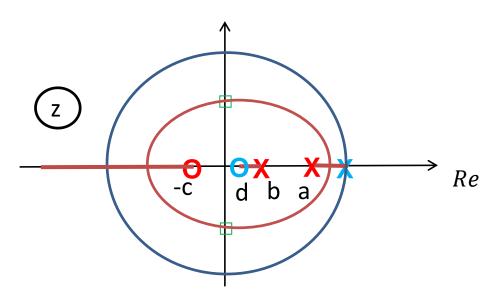
- Corrección de errores nulos (incorporar polos en z=1) Verificar realimentación correcta
 - Se corrige en Z!!
- Asegurar la posición de los polos dominantes en el lugar especificado (agregando singularidades y ganancia)

$$\phi_i \quad \phi_a \quad \phi_b \quad \phi_c \quad \longrightarrow \quad (-\varphi_i - \varphi_a - \varphi_b + \varphi_c) + \varphi_{comp} = -180^\circ \quad o \quad 0^\circ$$

$$\varphi_{comp} = -180^{\circ} - (-\varphi_i - \varphi_a - \varphi_b + \varphi_c)$$
 Realimentación negativa

$$\varphi_{comp} = -(-\varphi_i - \varphi_a - \varphi_b + \varphi_c)$$
 Realimentación positiva

Compensación en LR



- $P_{LC} = \pm j \beta$ $Re \qquad E_{ee}$ escalón =0

Ajuste de ganancia

$$G_c(z) = K \frac{z + z_d}{z - 1} \longrightarrow |G_c(z)Z\{ZOH.G.H\}|_{p_{LC}} = 1 \longrightarrow \frac{KL_cL_{zd}}{L_iL_aL_b} = 1 \longrightarrow K$$

$$G_c(z) = K \frac{z + z_d}{z - 1}$$
 Queda completamente determinado (el compensador se proyecta y escribe en la forma de lugar de raíces!!)

Verificación final importante: todos los polos de LC deben quedar dentro del círculo unitario

Se realiza en W por similitud con el plano w usando la transformación bilineal

• Estabilidad relativa (MF) Errore

Errores nulos

Estáticas (errores EE)



Errores finitos ≠ 0

Rechazo a perturbaciones de baja frecuencia

Metodología:

- Transformación del sistema del dominio Z al dominio W
- 2. Corrección de errores nulos (incorporar integradores en $G_c(w)$)
- 3. Corregir el MF con compensador de adelanto (en gral.)
- 4. Medir el error y rechazo a perturbaciones y agregar compensadores de atraso con ganancia 1 y fase despreciable en las frecuencias cercanas a W_{tg}
- Corregir los errores finitos distintos de cero y el rechazo a perturbaciones en gral. con ganancia.
- Corregir el MF con compensadores de adelanto (mas requerimiento)
- 5. Transformación del compensador del dominio W al dominio Z

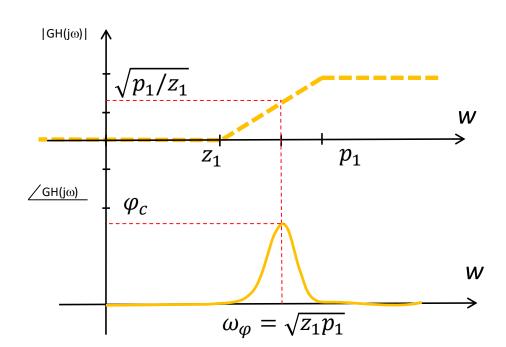
$$G_c(s) = \frac{K\left(\frac{w}{Z_1 + 1}\right)}{\left(\frac{w}{p_1 + 1}\right)}$$

Compensador de adelanto $G_c(s) = \frac{K\left(\frac{W}{Z_1+1}\right)}{\left(\frac{W}{Z_1+1}\right)}$ con $z_1 < p_1$ y escrito en la forma de Bode

Supongamos K=1

$$sen(\varphi_c) = (p_1 - z_1)/(z_1 + p_1) \longrightarrow w_{\varphi} = \sqrt{z}$$

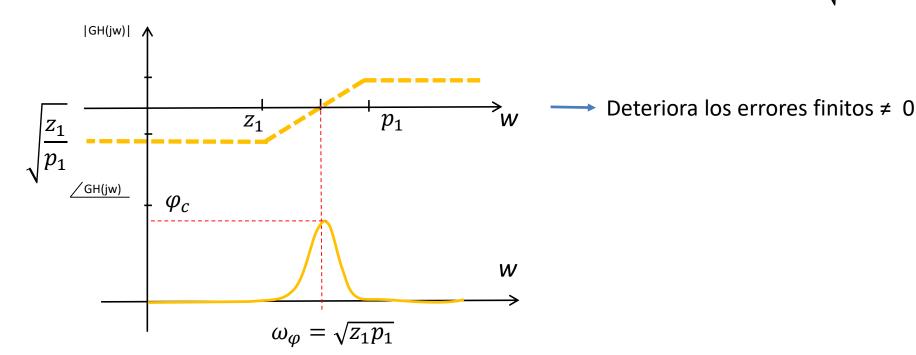
$$sen(\varphi_c) = (p_1 - z_1)/(z_1 + p_1)$$
 \longrightarrow $w_{\varphi} = \sqrt{z_1 p_1}$ $|G_c(w)|_{w_{\varphi}} = \frac{1}{\sqrt{\frac{z_1}{p_1}}} = \sqrt{\frac{p_1}{z_1}}$

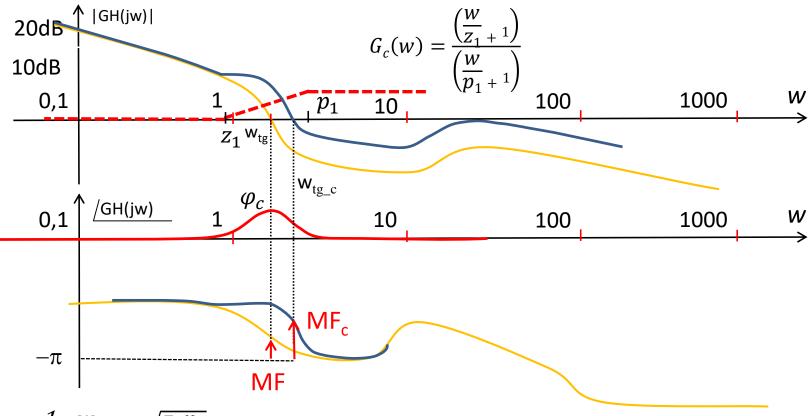


$$G_c(w) = \frac{K\left(\frac{w}{Z_1 + 1}\right)}{\left(\frac{w}{p_1 + 1}\right)} \quad \text{con } z_1 < p_1$$

Supongamos K≠1

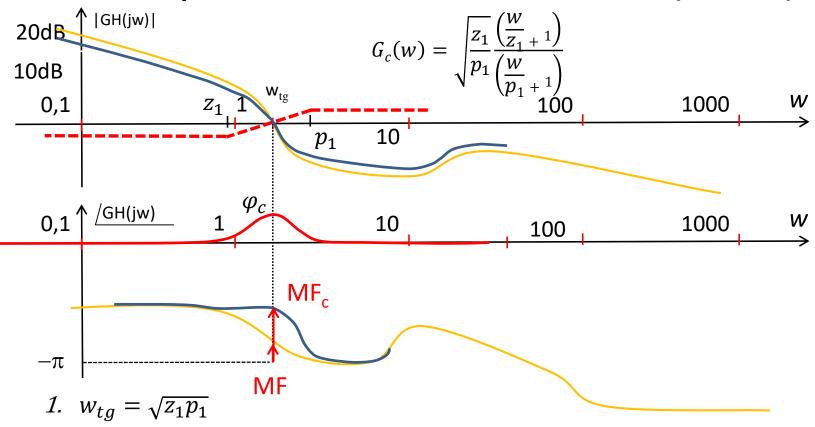
supongamos K#1
$$sen(\varphi_c) = (p_1 - z_1)/(z_1 + p_1)$$
 \longrightarrow $w_{\varphi} = \sqrt{z_1 p_1}$ $K = 1/|G_c(w)|_{w_{\varphi}} = \sqrt{\frac{z_1}{p_1}}$





- 1. $w_{tg} = \sqrt{z_1 p_1}$
- 2. $sen(\varphi_c) = (p_1 z_1)/(z_1 + p_1)$ Donde φ_c es el margen de fase deseado menos el existente en w_{tg}

Al correrse la w_{tg} el aporte de fase del compensador será menor al calculado y en gral la fase del sistema en esa nueva w_{tg_c} es aún menor. Por lo tanto hay que sobrecompensar para tener en cuenta este efecto φ_c+10°



2. $sen(\varphi_c) = (p_1 - z_1)/(z_1 + p_1)$ Do

Donde ϕ_c es el margen de fase deseado menos el existente en w_{tg}

Con esta opción de diseño la w_{tg} no cambia luego de compensar y por lo tanto no se necesita una sobrecompensación. Lo que se empeora es la ganancia de baja frecuencia, deteriorando los errores finitos distintos de cero y el RPAS

Metodología:

- 1. Transformar el sistema de S a Z y de Z a W (incluir siempre ZOH(s))
- 2. Corrección de errores nulos (incorporar integradores en el dominio W). No hacer la corrección ni en el dominio S ni en Z
- 3. Verificar la realimentación (con un LR rápido a mano alzada)
- 4. Corregir el MF con compensador de adelanto (en gral.) en cualquiera de sus dos versiones
- Medir el error y rechazo a perturbaciones y agregar compensadores de atraso con ganancia 1 en las frecuencias cercanas a w_{tg}
- 4. Corregir los errores finitos distintos de cero y el rechazo a perturbaciones en gral. con ganancia.
- 5. Corregir el MF con compensadores de adelanto (mas requerimiento) pero con la versión que presenta ganancia unitaria en bajas frecuencias

- 6. Transformar el compensador de W a Z
- 7. Hallar la ecuación recursiva (k.T_s) a implementar en el microcontrolador

Ejemplo:
$$G_c(z)=(z-0.5)/(z-1)(z-0.8)=u(z)/e(z) \rightarrow (z-0.5) e(z)=(z^2-1.8z+0.8) u(z)$$

 $(z^{-1}-0.5z^{-2})e(z)=(1-1.8z^{-1}+0.8z^{-2})*(z) \rightarrow e(k-1)-0.5e(k-2)=u(k)-1.8u(k-1)+0.8u(k-2)$
 $u(k)=e(k-1)-0.5e(k-2)+1.8u(k-1)-0.8u(k-2)$

Otras Compensaciones en Frecuencia

Compensadores del tipo PI+D se diseñan con la misma metodología empírica o analítica

- 1. Transformar el sistema de S a Z y de Z a W (incluir siempre ZOH(s))
- 2. Verificar la realimentación (con un LR rápido a mano alzada)
- 3. Realizar los cálculos de diseño del PI+D en base al MF deseado en la frecuencia especificada
- 4. Transformar el compensador de W a Z. Compensadores PI+D pueden presentar anti-causalidad.
- 5. Hallar la ecuación recursiva (k.T_s) a implementar en el microcontrolador