

2024/02/21

實驗一 軟體截圖

姓名：吳承軒 學號：11257012

班級：碩一 A

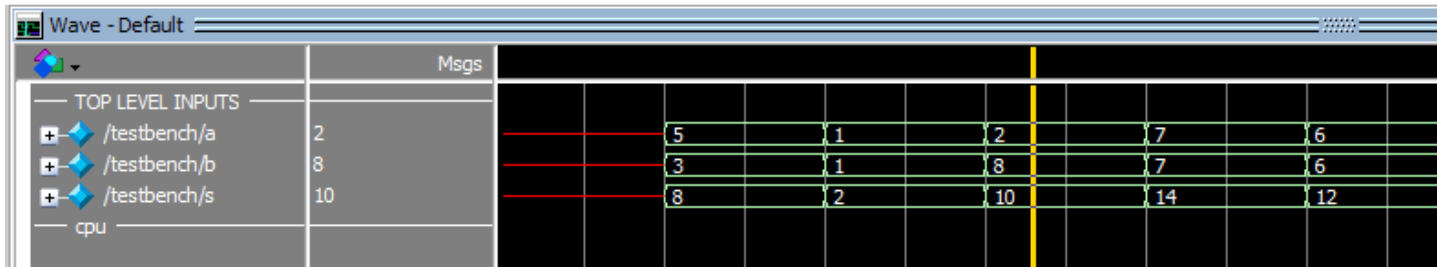
E-mail：tommy890918@gmail.com

注意

1. 繳交時一律轉 PDF 檔
2. 繳交期限為
下周上課前
3. 一人繳交一份
4. 檔名請按照作業檔名格式進行填寫
未依照格式不予批改

實驗說明：

- 請按照教材中的說明下載並安裝 Quartus19.1 與 modelsim。
- 完成後截圖軟體 icon 及啟動畫面。
- 下載助教給的範例程式，跟著教學影片中的 modelsim 使用教學跑一遍程式。
- 跑完範例程式之後截結果波形圖，如下圖。




軟體 icon 及啟動畫面截圖：

Checking Intel® Quartus® Prime design software information updates.
This may take about one minute.

Upgrade Your Lite Edition Software to a Subscription

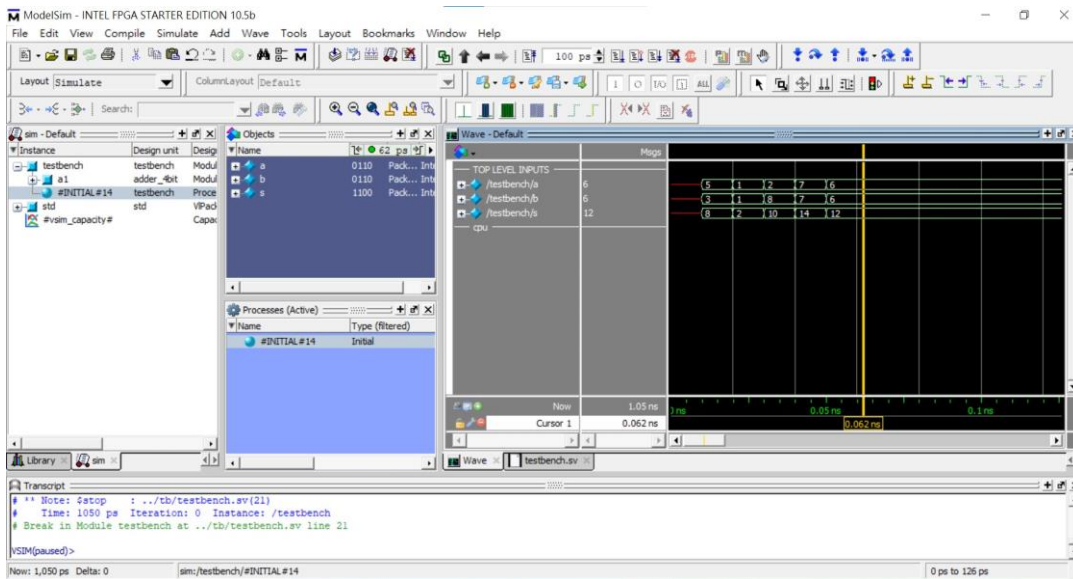
- Support for High-End Intel Stratix® FPGA Series
- Full License to IP Base Suite MegaCore® Functions
- Incremental Compilation Design Flow
- Upgrade to ModelSim® - Intel FPGA Edition for Faster Simulation

© 2019 Intel Corporation



模擬結果截圖：



結論與心得：

在這一個實驗中我學到了如何安裝 Quartus 軟體，以及讓我回想起如何燒入還有跑波形圖，感謝助教的耐心教導，讓我受益良多！