

TriggerDelayer 修正

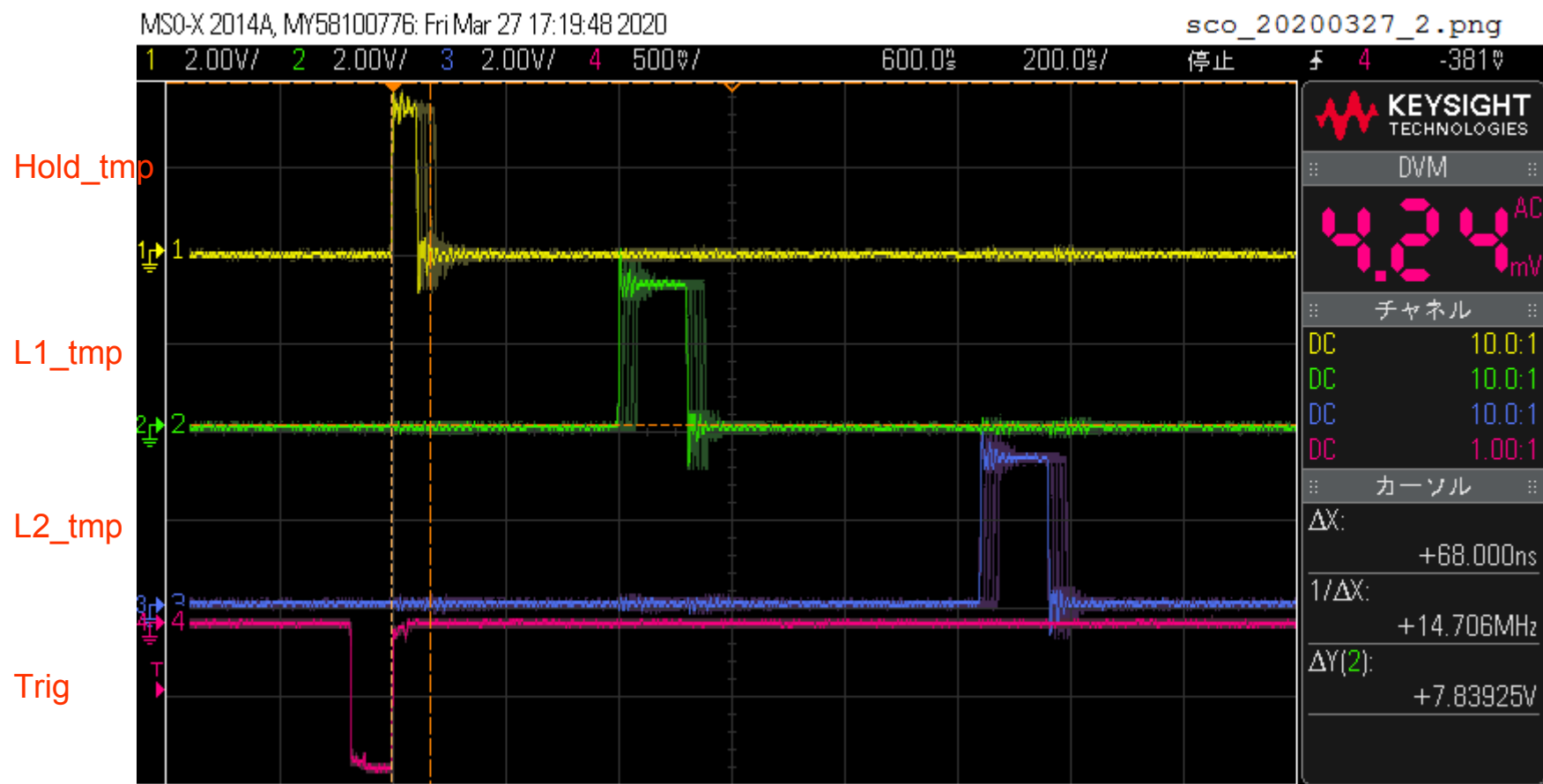
2020/3/27

→ TopLevel\_20200327.bit

500MHzのtimming violation あるがHold\_tmpは出るようになった

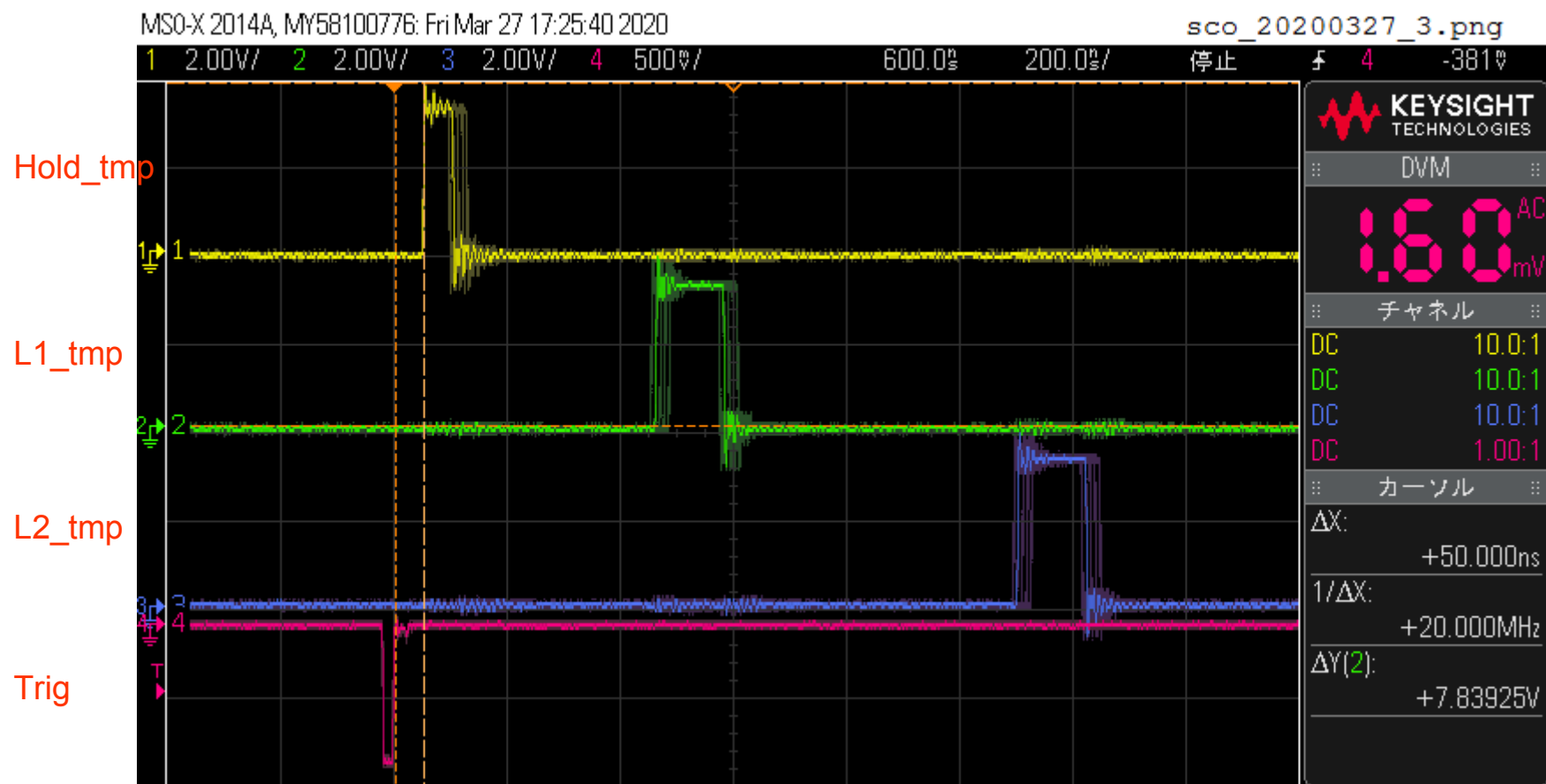
# TopLevel\_20200327.bitによるTriggerManagerのテスト

Mode:0, TriggerWidth:7 (100ns), TriggerDelay:[35,8,13]



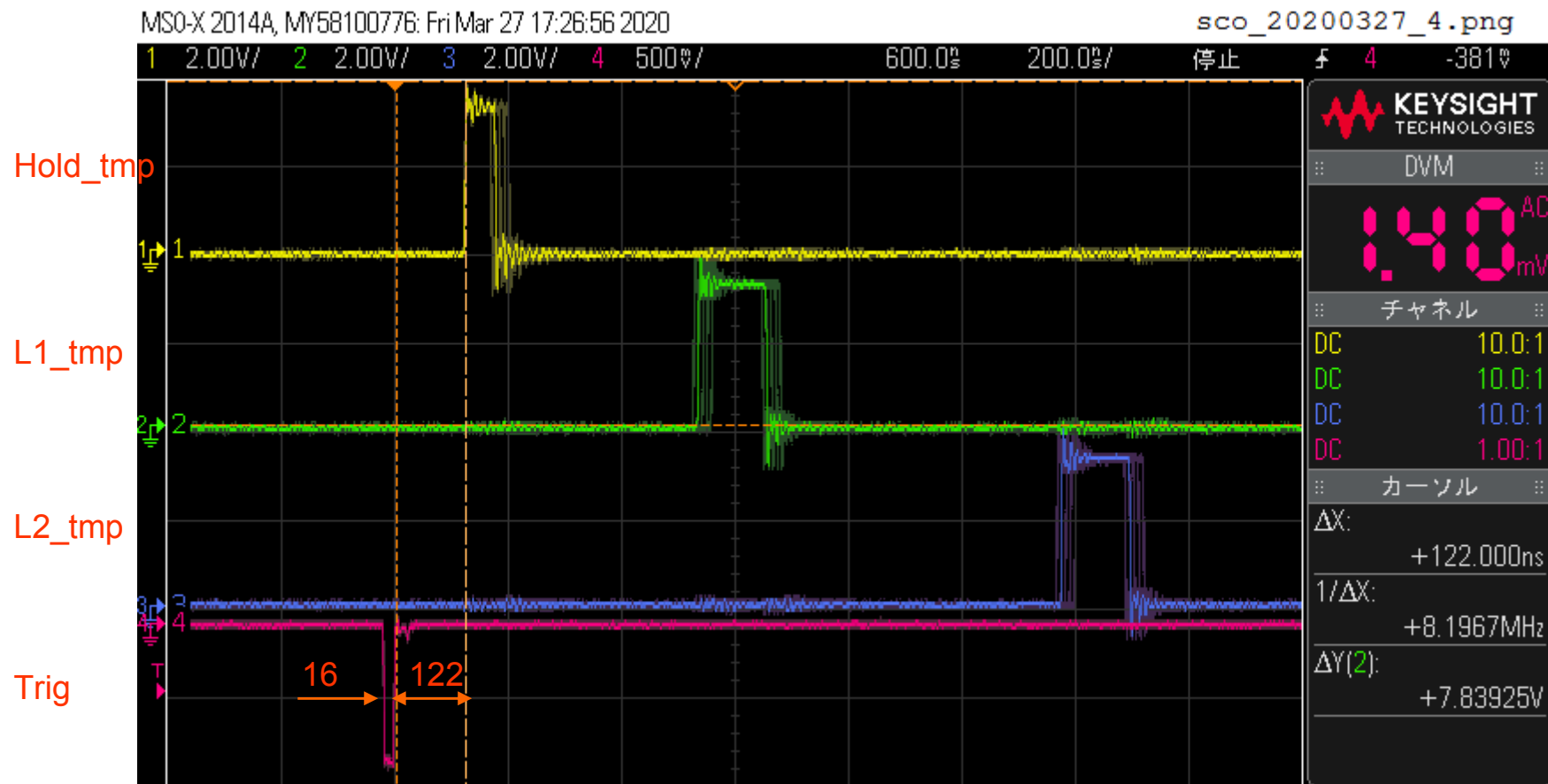
# TopLevel\_20200327.bitによるTriggerManagerのテスト

Mode:0, TriggerWidth:0(raw), TriggerDelay:[35,8,13]



# TopLevel\_20200327.bitによるTriggerManagerのテスト

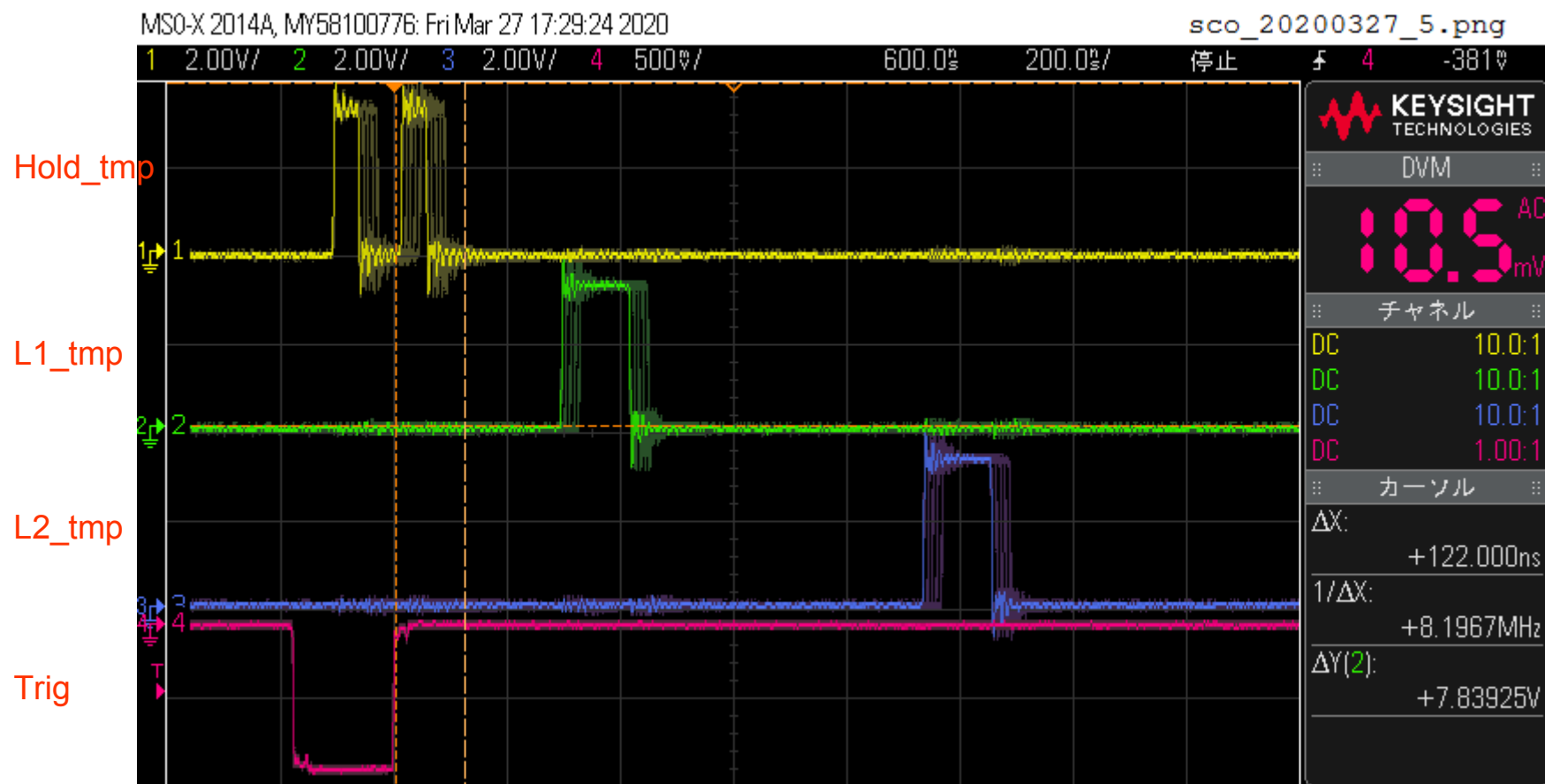
Mode:0, TriggerWidth:0 (raw), TriggerDelay:[70,8,13]



$$122+16=138 \sim 2*70 \text{ (ns)}$$

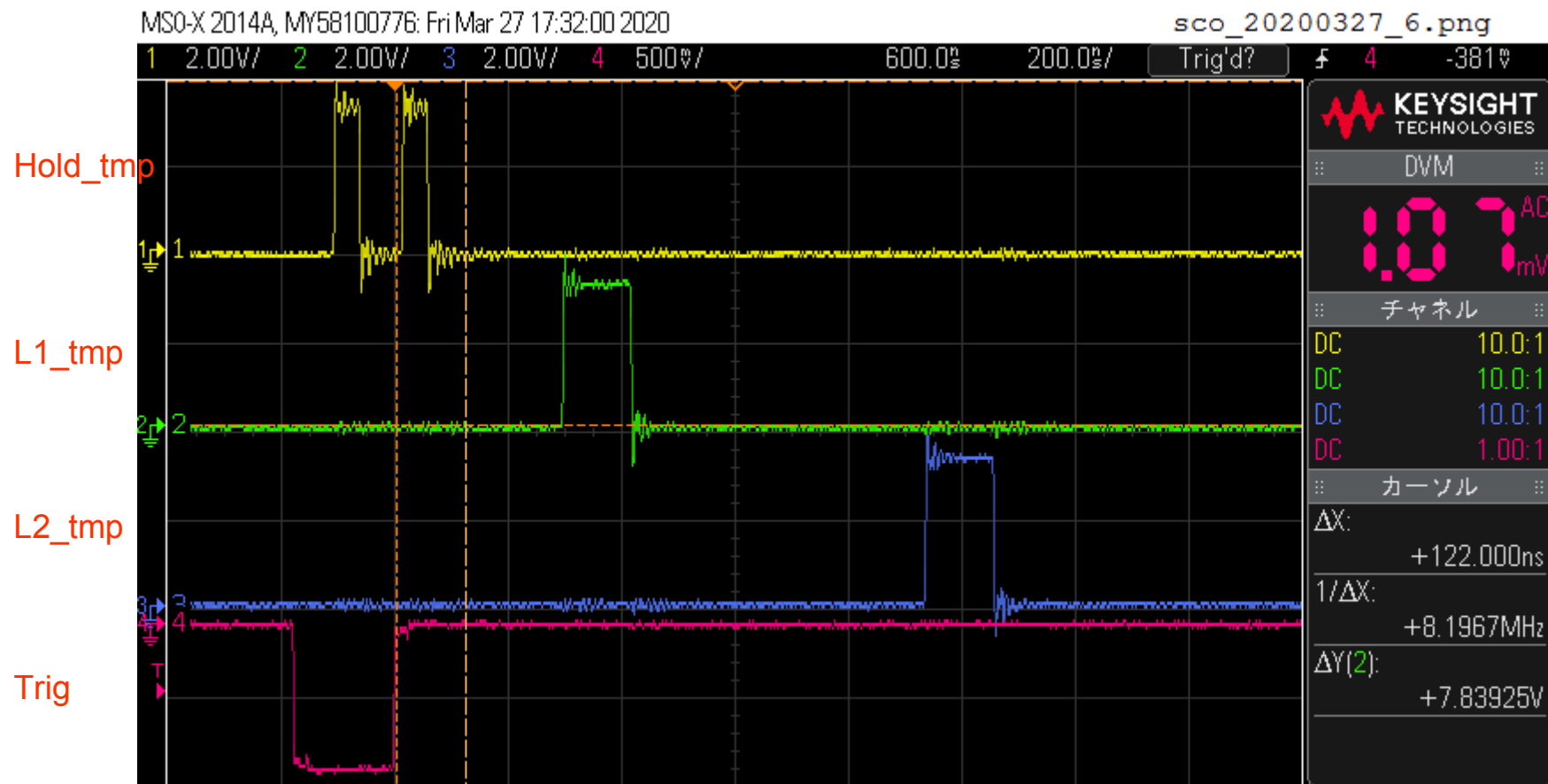
# TopLevel\_20200327.bitによるTriggerManagerのテスト

Mode:0, TriggerWidth:20 (200ns), TriggerDelay:[35,8,13]



# TopLevel\_20200327.bitによるTriggerManagerのテスト

Mode:0, TriggerWidth:20 (200ns), TriggerDelay:[35,8,13]



TriggerWidthが大きくなると(200ns)Host\_tmpが複数でるバグに対処

→ TriggerDelayer .vhd修正 2020/3/28

→ TopLevel\_20200328.bit

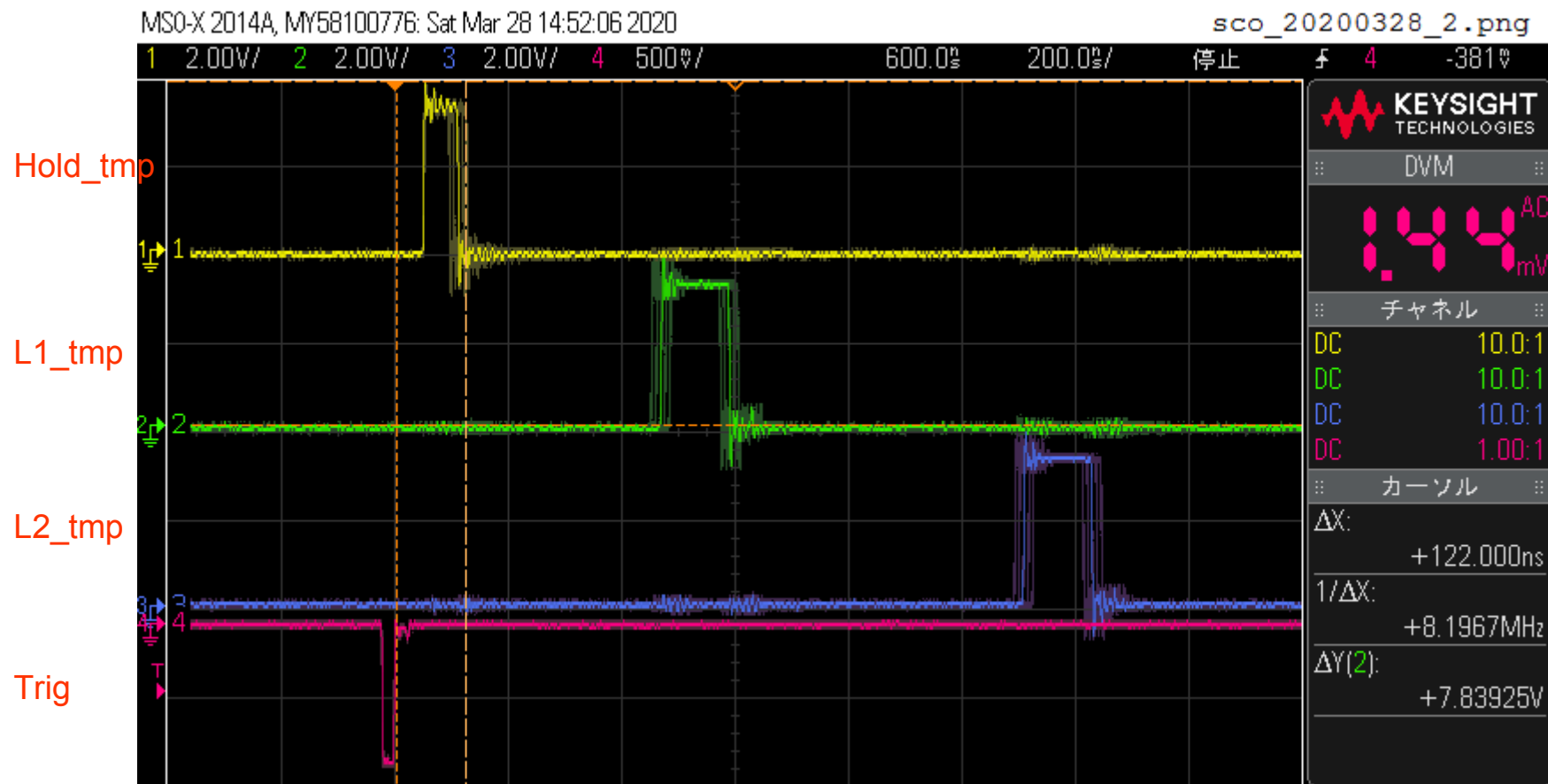
これまでの結果には書かれていないが、27日のテストで時々波形がめちゃくちゃになることがあった。TopLevel\_20200328.bitのテストではこれが顕著に現れた。原因はTriggerWidth.vhd中のWidth\_Adjuster.vhdが500MHzで動作しないことにあった。

→ Width\_Adjuster.vhd修正

→ TopLevel\_20200328a.bit、TopLevel\_20200328a.mcs

# TopLevel\_20200328.bitによるTriggerManagerのテスト

Mode:0, TriggerWidth:0 (raw), TriggerDelay:[35,8,13]

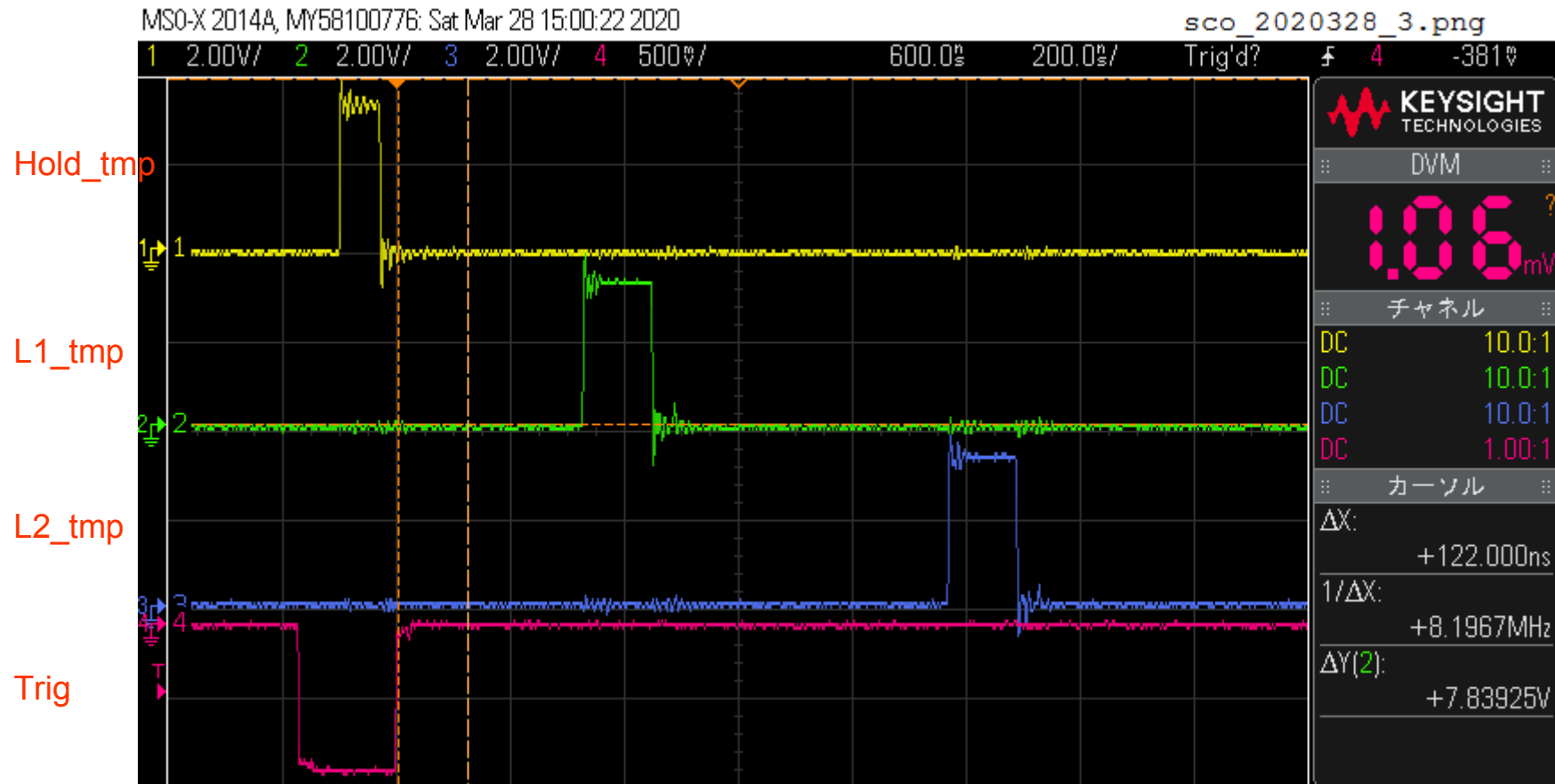




## TopLevel\_20200328.bitによるTriggerManagerのテスト

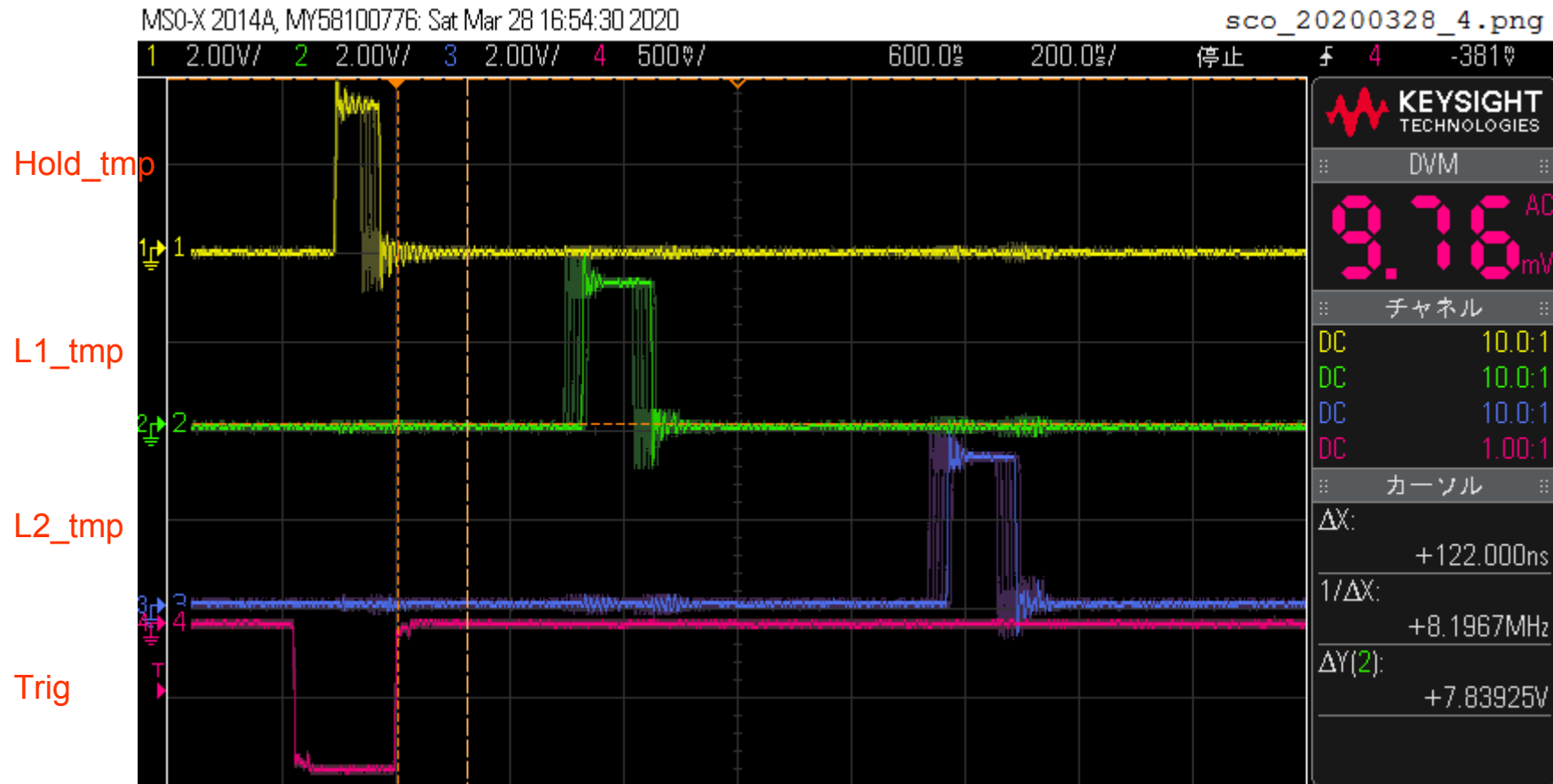
Mode:0, TriggerWidth:20 (200ns), TriggerDelay:[35,8,13]

Widthを200nsにするとTrigが発生しないが、時々発生する。下は発生したときの波形



# TopLevel\_20200328a.bitによるTriggerManagerのテスト

Mode:0, TriggerWidth:20 (200ns), TriggerDelay:[35,8,13]



# TopLevel\_20200328a.mcsによるTriggerManagerのテスト

Mode:0, TriggerWidth:25 (400ns), TriggerDelay:[35,8,13]

