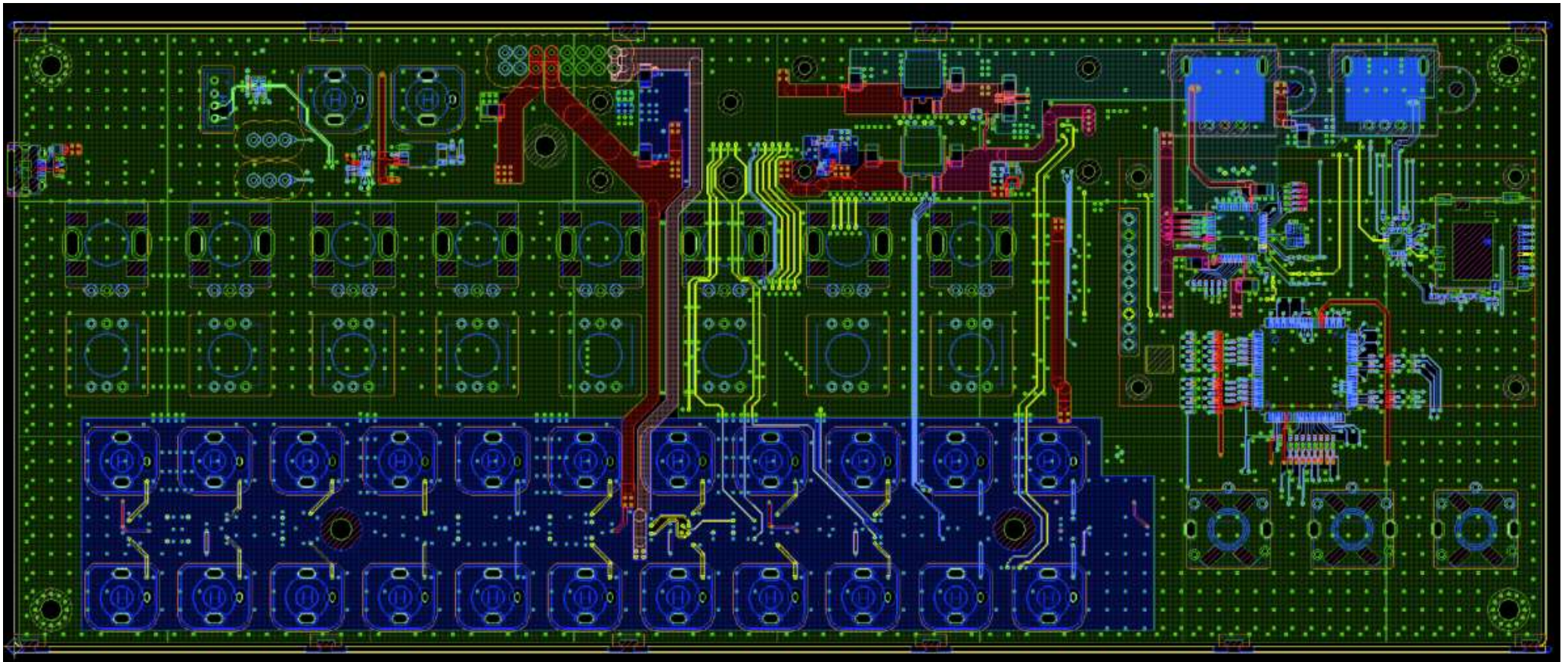
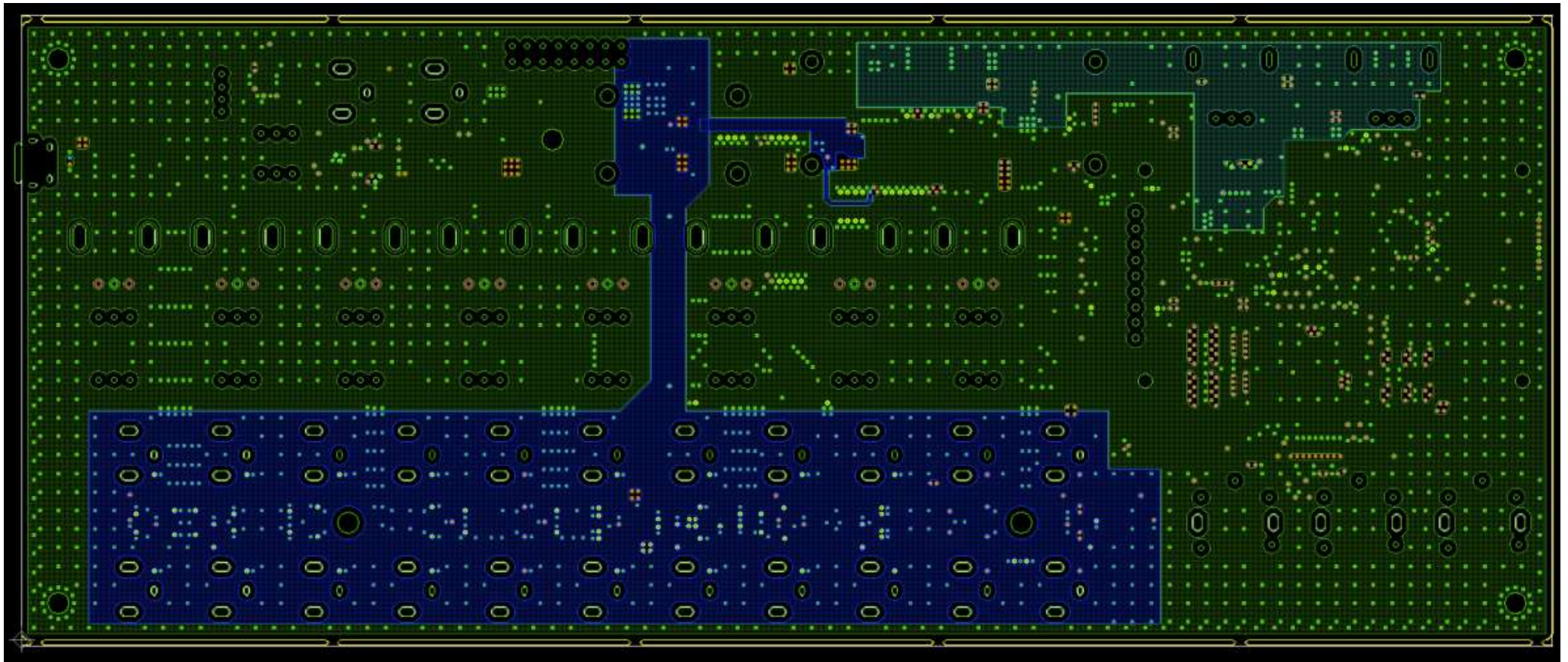


L1 (A面)



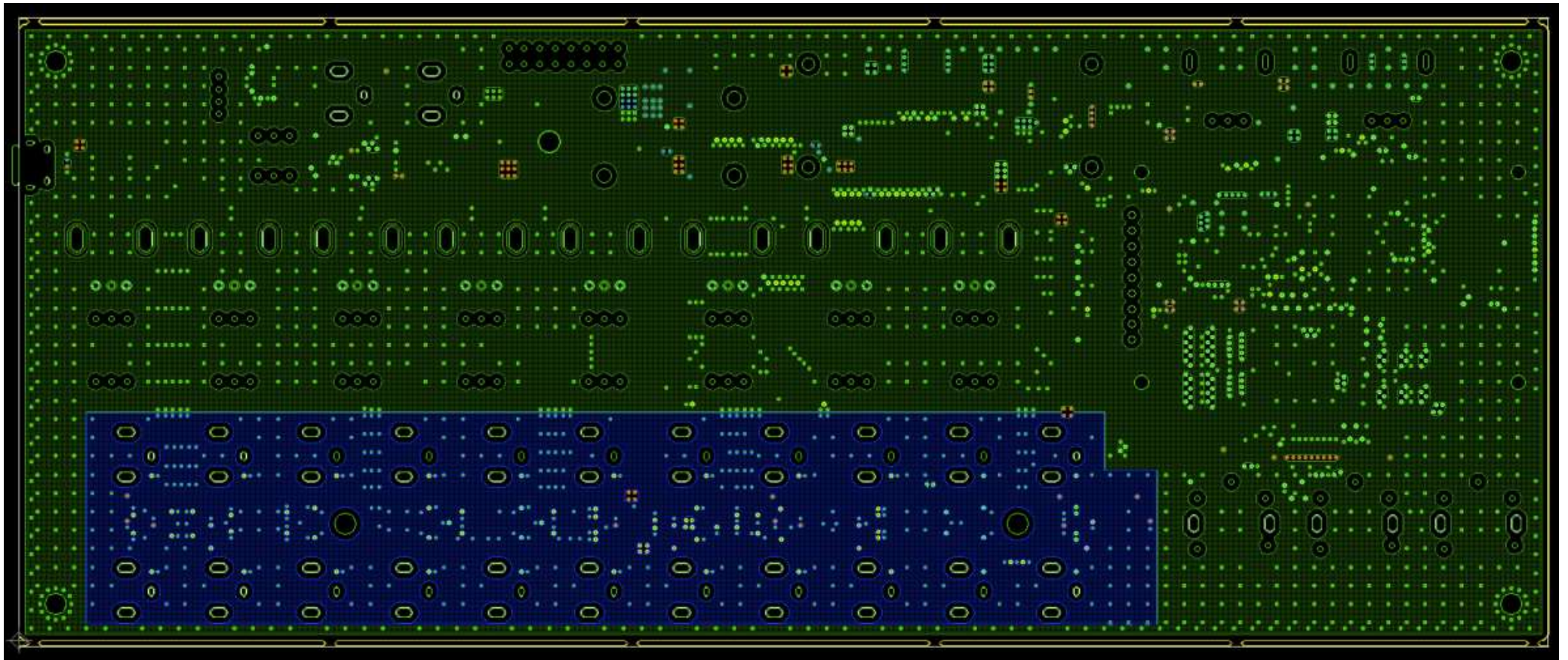
Spresynth 最終基板配置データ

L2



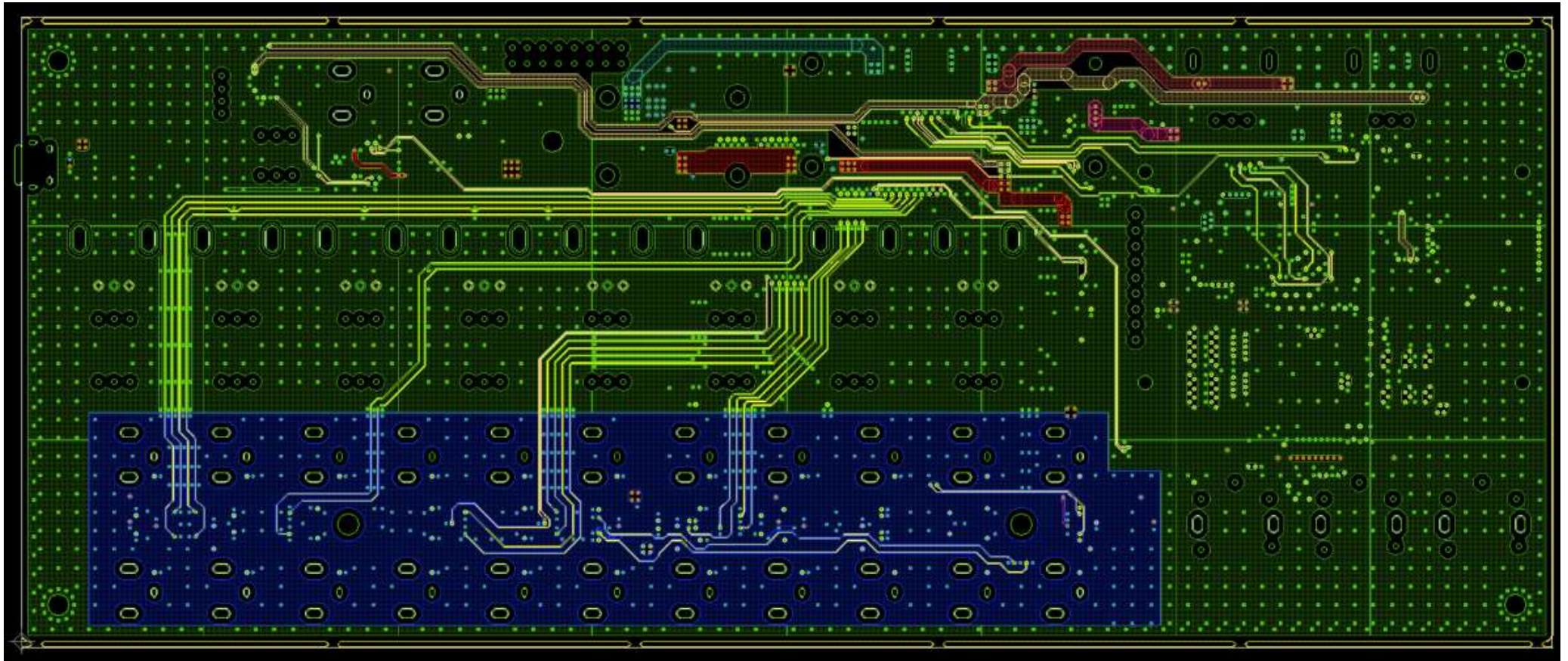
Spresynth 最終基板配置データ

L3



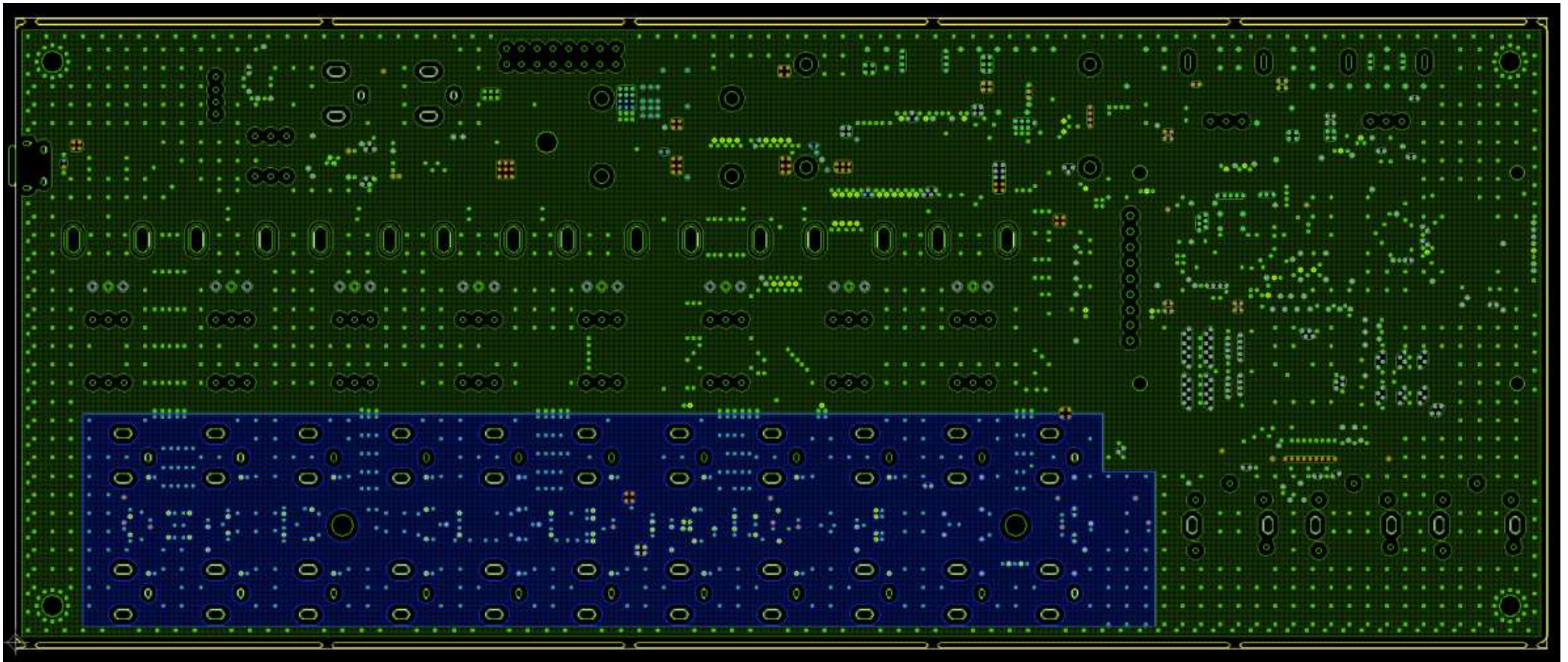
Spresynth 最終基板配置データ

L4



Spresynth 最終基板配置データ

L5



Spresynth 最終基板配置データ

L6 (B面)

