







SONY <アナログI/O Jackコネクタ回路> ジャック出力はRオープン 用途確認 3.3VではOFFSET含め電圧範囲が狭い ±12V+OFFSET回路の方が安定 入力確認 ±12v入力で0~0.7v内変換で良いか?(OK) LPADC(4): ±12V 0.7V**変換** SPR_SEN_AIN5 SP(I2S)(2): ±1.415V ±10V変換 ジャック入力はR,Sショート(TS仕様) 問題ない? 3.37×0.7補正で倍率を調整 C5035 100p 25V SP(2): 0-3.3V反転入力 R5065 lok 1/16W 《 ACP_SPAN ACP_SPAP A R5024 8.2k 1/16W AOUT1 R5037 10k 1/16W R5048 68k 1/16W HPADC(2): ±12V ±0.8V**変換** ジャック入力はR,Sショート(TS仕様) 問題ない? C5037 100p 25V PWM(2): 0-1.8V 0-5V**変換** PWM(2):0-1.8V 0-5V**変換** SPR_PWM0 R5039 10k 1/16W R5067 10k 1/16W SPR_PWM2 SPR_PWM1 R5040 10k 1/16W R5068 10k 1/16W SPR_PWM3 R5050 27k 1/16W C5038 100p 25V MIC(4): ±12V ±0.45V**変換** C5032 C5034 0.001u C5034 16V C5034 R5074 100 1/16W ジャック入力はR,Sショート(TS仕様) 問題ない? _ GPIO入力(2): MAX ± 12V 0-1.8V変換 C5069 | 1u | 16V | ACP_MICC ジャック出力はR,Sショート(TS仕様) 問題ない? C5070 1u 16V ACP_MICD GPIO出力(2):0-1.8V 0-5V**变換** SPR_SPI3_MISO Purchase recycled resins and wire rods only from the business partners that Sony approves as Green Partners. 再生樹脂・被覆電線はグリ・ンパ・トナ・認定取引先から調達すること。 CIRCUIT DIAGRAM ISO 8015 2023.4.24 15.12 F spec - D12

2023/04/24 19:51 SYNTH.cir/005.sht