

В таблице 1.1 приведена структура команды разрабатываемого микро-ЭВМ.

Таблица 1.1 – Структура команды микро-ЭВМ

Первое слово	
Биты 29-24	Биты 23-15
КОП	Адрес операнда блока памяти (MEM)
Второе слово	
Биты 14-11	Биты 10-0
Адрес операнда в памяти общего назначения (R)	Безразличные биты

В таблице 1.2 представлен список команд микро-ЭВМ с соответствующими типами адресации и кодами операций.

Таблица 1.2 – Архитектура системы команд микро-ЭВМ

№	Команда	Первое слово		Второе слово	
1	2	3		4	
1	MOV (MEM → R1)	000000	MEM	R1	XXXXXXXXXXXX
2	MOV (R1 → MEM)	000001	MEM	R1	XXXXXXXXXXXX
3	MOV (R1 → R2)	000010	MEM	R1	XXXXXXXXXXXX
4	PUSH (R1)	0000011	R1	XXXX	XXXXXXXXXXXX
5	POP (R1)	0000100	R1	XXXX	XXXXXXXXXXXX
6	SUB(MEM, R1)	0000101	MEM	R1	XXXXXXXXXXXX
7	SUB(R2, R1)	0000110	R2	R1	XXXXXXXXXXXX
8	XOR(MEM, R1) → MEM	0000111	MEM	R1	XXXXXXXXXXXX
9	XOR(R2, R1) → R2	0001000	R2	R1	XXXXXXXXXXXX
10	NAND(MEM, R1) → MEM	0001001	MEM	R1	XXXXXXXXXXXX
11	NAND(R2, R1) → R2	0001010	R2	R1	XXXXXXXXXXXX
12	ROR(MEM, R1) → MEM	0001011	MEM	R1	XXXXXXXXXXXX
13	ROR(R2, R1) → MEM	0001100	R2	R1	XXXXXXXXXXXX
14	JMP(MEM)	0001101	MEM	XXXX	XXXXXXXXXXXX
15	JAZ(MEM)	0001110	MEM	XXXX	XXXXXXXXXXXX
16	HLT	1111111	XXXXXXXXXX	XXXX	XXXXXXXXXXXX
Примечание – X обозначает безразличный бит, MEM - адрес операнда блока памяти, R1 и R2 – номера регистров из POH.					