

Contents

| | | |
|----|---|----|
| 1 | Esercizio 1 - Multiplexer | 2 |
| 2 | Esercizio 2 - Encoder BCD | 3 |
| 3 | Esercizio 3 - Riconoscitore di Sequenze | 4 |
| 4 | Esercizio 4 - Shift Register | 5 |
| 5 | Esercizio 5 - Cronometro | 6 |
| 6 | Esercizio 6 - Sistema di Testing | 7 |
| 7 | Esercizio 7 - Comunicazione con Handshaking | 8 |
| 8 | Esercizio 8 - Processor | 9 |
| 9 | Esercizio 9 - Interfaccia UART | 10 |
| 10 | Esercizio 10 - Switch Multistadio | 11 |
| 11 | Esercizio 11 - Divisore Restoring | 12 |
| 12 | Esercizio 12 - Interfaccia VGA | 13 |

1 Esercizio 1 - Multiplexer

2 Esercizio 2 - Encoder BCD

3 Esercizio 3 - Riconoscitore di Sequenze

4 Esercizio 4 - Shift Register

5 Esercizio 5 - Cronometro

6 Esercizio 6 - Sistema di Testing

7 Esercizio 7 - Comunicazione con Handshaking

8 Esercizio 8 - Processor

9 Esercizio 9 - Interfaccia UART

10 Esercizio 10 - Switch Multistadio

11 Esercizio 11 - Divisore Restoring

12 Esercizio 12 - Interfaccia VGA