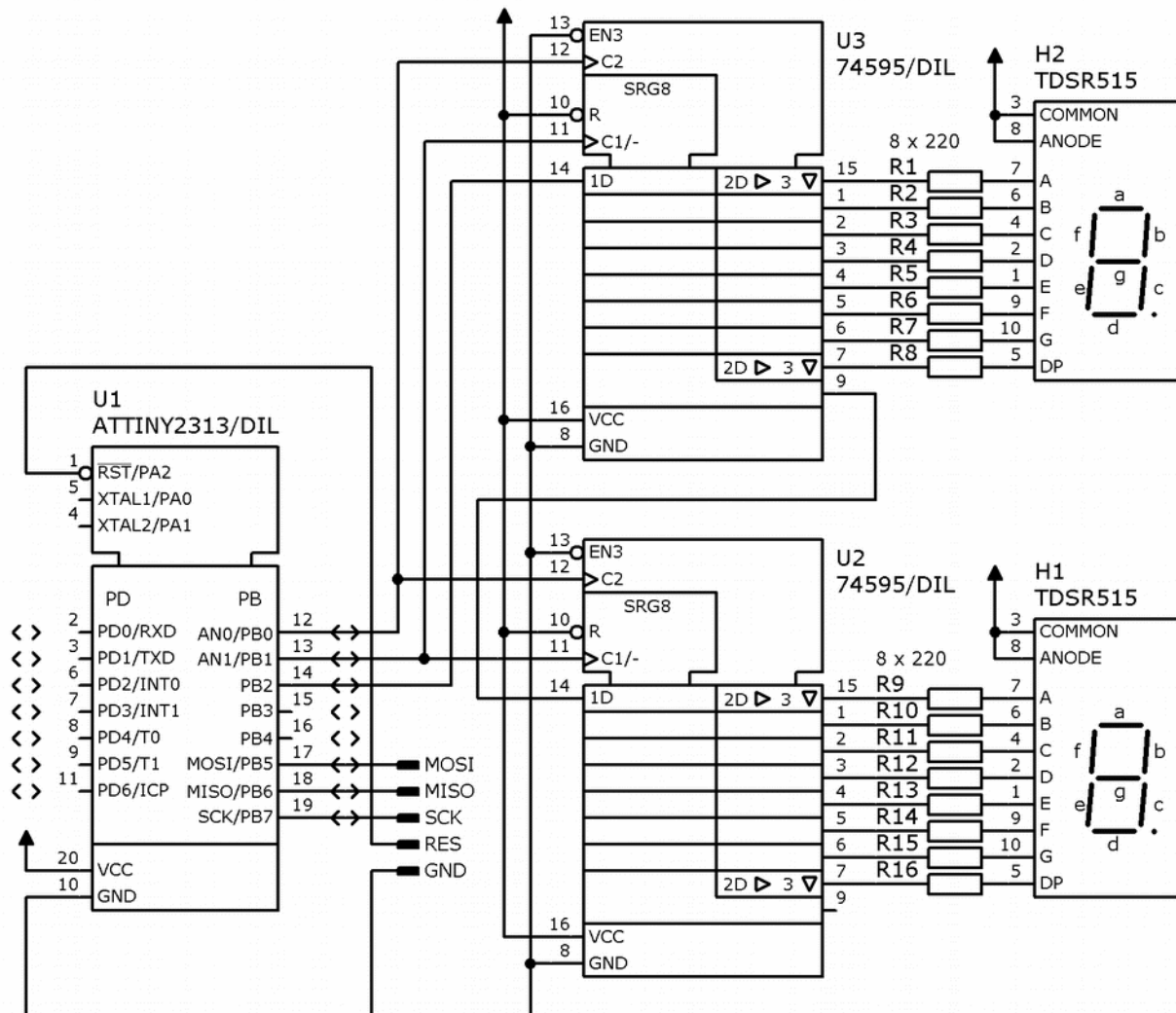


## Aufgabe 7

### Zählen auf zwei Sieben- Segment- Anzeigen aufgebaut mit Schieberegister

Schaltplan Schieberegister



Dieser Schaltplan zeigt eine Schaltung, in der die beiden Siebensegmentanzeigen von zwei kaskadierten Schieberegistern angesteuert werden. PB1 (C1 am 74595) des Attiny2313 taktet hier die eigentlichen Schieberegister und schiebt damit das Eingangsbit (1D am ersten 74595), welches von PB2 kommt, in die Register hinein. Das achte Bit des ersten Registers ist am Eingang des zweiten Registers angeschlossen. Dadurch können zwei Byte direkt hintereinander in die beiden Register getaktet werden. Mit PB0 (C2 am 74595) werden die Schiebdaten in die Ausgangsregister der 74595 übernommen. Diese Ausgänge der Schieberegisterbausteine bleiben während des Hineinschiebens neuer Daten stabil und verhindern damit ein flackern der Anzeigen.