

# ĐỀ KIỂM TRA TỔ CHỨC MÁY TÍNH FINAL

Total points 103/125 ?

Môn: Tổ chức máy tính

The respondent's email (52200051@student.tdtu.edu.vn) was recorded on submission of this form.

Mã số sinh viên \*

52200051

Họ tên sinh viên \*

Mai Nguyễn Phương Trang

Lớp \*

22050201

✓ Trong bộ nhớ ROM, thời gian truy nhập đối với ngăn nhớ có địa chỉ 00000H so với thời gian truy nhập đối với ngăn nhớ có địa chỉ 00FFFFH như thế nào? \*1/1

- ☐ A.Lớn hơn
- ☐ B.Nhỏ hơn
- ☒ C.Bằng nhau
- ☐ D.Không so sánh được



✓ Trong bộ nhớ RAM, thời gian truy nhập đối với ngăn nhớ có địa chỉ 00000H so với thời gian truy nhập đối với ngăn nhớ có địa chỉ FFFFFH như thế nào?

- ☐ A.Lớn hơn
- ☐ B.Nhỏ hơn
- ☒ C.Bằng nhau
- ☐ D.Không so sánh được



✓ Các bộ nhớ nào sau đây cho phép truy nhập ngẫu nhiên? \*

- ☐ A.DRAM
- ☐ B.ROM
- ☐ C.Cache
- ☒ D.Cả ba loại trên



✓ Đặc điểm của bộ nhớ Cache là: \*

- ☐ A.Dung lượng lớn
- ☐ B.Thời gian truy nhập lớn
- ☒ C.Thời gian truy nhập nhỏ
- ☐ D. Chi phí thấp



✓ Đặc điểm của bộ nhớ Cache là: \*

- ☐ A. Có dung lượng lớn hơn bộ nhớ RAM
- ☒ B. Cho phép truy nhập nhanh hơn so với bộ nhớ DRAM
- ☐ C. Cho phép truy nhập nhanh hơn so với các thanh ghi của CPU
- ☐ D. Là bộ nhớ cố định

✓ Chức năng của tín hiệu Chip Enable trong IC bộ nhớ là gì? \*

- ☐ A. Cho phép đọc dữ liệu trong IC bộ nhớ
- ☐ B. Cho phép ghi dữ liệu vào IC bộ nhớ
- ☒ C. Cho phép IC bộ nhớ hoạt động
- ☐ D. Cho phép đọc/ghi đồng thời đối với IC bộ nhớ

✓ Đặc điểm của bộ nhớ ROM: \*

- ☐ A. Cho phép ghi dữ liệu
- ☒ B. Chỉ cho phép đọc dữ liệu
- ☐ C. Bị mất dữ liệu khi không có nguồn cấp
- ☐ D. Cho phép ghi/đọc dữ liệu đồng thời tại một vị trí nhớ

✗ Đặc điểm của bộ nhớ RAM nói chung \*

- ☐ A. Cho phép ghi dữ liệu
- ☐ B. Chỉ cho phép đọc dữ liệu
- ☐ C. Không bị mất dữ liệu khi không có nguồn cấp
- ☒ D. Cho phép ghi/đọc dữ liệu đồng thời tại một vị trí nhớ

Correct answer

- ☒ A. Cho phép ghi dữ liệu

✓ Đặc điểm của bộ nhớ SRAM \*

- ☐ A. Phải được làm tươi theo chu kỳ
- ☒ B. Không phải làm tươi theo chu kỳ
- ☐ C. Thời gian truy nhập lớn
- ☐ D. Chi phí trên một bit nhớ thấp

✓ Đặc điểm của bộ nhớ DRAM \*

- ☐ A. Thời gian truy nhập nhỏ
- ☐ B. Chi phí trên một bit nhớ cao
- ☐ C. Không phải làm tươi theo chu kỳ
- ☒ D. Phải được làm tươi theo chu kỳ



✓ Bộ nhớ Cache được cấu trúc từ loại bộ nhớ nào trong số các bộ nhớ sau đây?

- ☒ A. SRAM
- ☐ B. DRAM
- ☐ D. Flash ROM
- ☐ ROM

✓ Chức năng của bộ nhớ Cache trong máy tính là gì? \*

- ☐ A. Giúp mở rộng dung lượng bộ nhớ
- ☐ B. Chứa các toán hạng là hằng số
- ☒ C. Lưu giữ dữ liệu mà bộ vi xử lý thường xuyên sử dụng
- ☐ D. Lưu giữ các tham số hệ thống

✓ Đường dây Read/Write trong IC bộ nhớ có chức năng là gì? \*

- ☐ A. Cho biết bộ nhớ có cho phép đọc và ghi hay không
- ☐ B. Cho biết bộ nhớ có thể đọc và ghi đồng thời hay không
- ☒ C. Cho biết thao tác được thực hiện là đọc hay ghi
- ☐ D. Cho biết bộ nhớ có bị cấm đọc hay cấm ghi không

✓ Trong các bộ nhớ sau, bộ nhớ nào yêu cầu làm tươi theo chu kỳ? \*

- ☐ A. SRAM
- ☒ B. DRAM
- ☐ C. PROM
- ☐ D. EPROM

✓ Trong các bộ nhớ SRAM và DRAM, loại nào tiêu thụ nguồn nuôi lớn hơn? \*

- ☒ A. SRAM
- ☐ B. DRAM
- ☐ C. Bằng nhau
- ☐ D. Không so sánh được

✓ Đặc điểm của bộ nhớ ROM là: \*

- ☐ A. Cho phép truy nhập nhanh hơn bộ nhớ RAM
- ☒ B. Nội dung không bị thay đổi
- ☐ C. Lưu trữ được nhiều thông tin hơn bộ nhớ RAM
- ☐ D. Được sử dụng làm bộ nhớ Cache



✓ Phát biểu nào sau đây đúng? \*

- ☐ A. Bộ nhớ SRAM rẻ hơn bộ nhớ DRAM
- ☐ B. Bộ nhớ SRAM được sử dụng chỉ tại thời điểm khởi động máy tính
- ☒ C. Bộ nhớ SRAM được sử dụng cho bộ nhớ Cache
- ☐ D. Bộ nhớ SRAM có thời gian truy nhập lớn hơn DRAM

✓ Cấu tạo của một ô nhớ DRAM như thế nào? \*

- ☐ A. Gồm hai tụ điện và một Transistor
- ☒ B. Gồm một tụ điện và một Transistor
- ☐ C. Gồm hai tụ điện và hai Transistor
- ☐ D. Gồm hai tụ điện và hai Transistor

✓ Cấu tạo của một ô nhớ SRAM như thế nào? \*

- ☐ A. Gồm hai tụ điện và ba Transistor
- ☐ B. Gồm ba tụ điện và hai Transistor
- ☐ C. Gồm bốn tụ điện và hai Transistor
- ☒ D. Gồm sáu Transistor



✓ Tốc độ truy nhập của bộ nhớ SRAM so với bộ nhớ DRAM như thế nào? \*

- ☐ A. Chậm hơn
- ☒ B. Nhanh hơn
- ☐ C. Bằng nhau
- ☐ D. Không xác định được

✓ Đối với bộ nhớ truy nhập ngẫu nhiên, điều nào sau đây đúng? \*

- ☐ A. Dữ liệu của bộ nhớ được đọc hay ghi tại các thời điểm ngẫu nhiên
- ☒ B. Thời gian truy nhập vào bất kỳ ngăn nhớ nào trong bộ nhớ đều bằng nhau
- ☐ C. Dữ liệu trong bộ nhớ có giá trị ngẫu nhiên
- ☐ D. Dữ liệu trong bộ nhớ không được đọc hay ghi một cách tuần tự

✓ Đối với bộ nhớ truy nhập ngẫu nhiên, điều nào sau đây không đúng? \*

- ☐ A. Để truy nhập vào bất kỳ ngăn nhớ nào trong bộ nhớ, ta chỉ cần xác định địa chỉ của nó
- ☐ B. Thời gian truy nhập vào bất kỳ ngăn nhớ nào trong bộ nhớ đều bằng nhau
- ☐ C. Địa chỉ các ngăn nhớ bao gồm địa chỉ hàng và địa chỉ cột
- ☒ D. Dữ liệu trong bộ nhớ không được đọc hay ghi một cách tuần tự theo địa chỉ của bộ nhớ



✓ Đối với bộ nhớ SRAM, điều nào sau đây đúng? \*

- ☐ A. Phải được làm tươi theo chu kỳ
- ☐ B. Thời gian truy nhập lớn
- ☒ C. Thời gian truy nhập nhỏ
- ☐ D. Chi phí trên một bit nhớ thấp

✓ Đối với bộ nhớ SRAM, điều nào sau đây không đúng? \*

- ☐ A. Không phải làm tươi theo chu kỳ
- ☒ B. Thời gian truy nhập lớn
- ☐ C. Được dùng làm bộ nhớ Cache
- ☐ D. Chi phí trên một bit nhớ cao

✓ Đối với bộ nhớ ROM, điều nào sau đây đúng? \*

- ☒ A. Là bộ nhớ truy nhập ngẫu nhiên
- ☐ B. Cho phép ghi dữ liệu
- ☐ C. Luôn có dung lượng lớn hơn bộ nhớ RAM
- ☐ D. Có thể được sử dụng làm bộ nhớ Cache



✓ Đối với bộ nhớ ROM, điều nào sau đây không đúng? \*

- ☐ A. Là bộ nhớ truy nhập ngẫu nhiên
- ☐ B. Chỉ cho phép đọc dữ liệu
- ☒ C. Luôn có dung lượng lớn hơn bộ nhớ RAM
- ☐ D. Không được sử dụng làm bộ nhớ Cache

✓ Trong các phát biểu sau, phát biểu nào đúng? \*

- ☐ A. Bộ nhớ ROM không phải là bộ nhớ truy nhập ngẫu nhiên
- ☐ B. Bộ nhớ trong có dung lượng lớn hơn bộ nhớ ngoài
- ☒ C. Bộ nhớ Cache có tốc độ cao hơn bộ nhớ trong
- ☐ D. Bộ nhớ RAM luôn có dung lượng nhỏ hơn bộ nhớ Cache

✓ Chương trình BIOS được lưu trữ trong bộ nhớ thuộc loại nào? \*

- ☐ A. RAM
- ☒ B. ROM
- ☐ C. Ổ đĩa cứng
- ☐ D. Cache



✓ Dung lượng của bộ nhớ được xác định bởi: \*

- ☐ A. Số lượng dây dữ liệu trên Bus dữ liệu truy nhập bộ nhớ
- ☒ B. Số lượng bit hoặc từ mà bộ nhớ có thể lưu trữ
- ☐ C. Số lượng Module nhớ có trong bộ nhớ
- ☐ D. Số lượng bit dữ liệu được bộ nhớ trao đổi trong một đơn vị thời gian

✓ Thời gian truy nhập bộ nhớ được tính bằng: \*

- ☐ A. Thời gian từ lúc khởi động chương trình tới khi nhận được dữ liệu từ bộ nhớ
- ☒ B. Thời gian từ khi nhận lệnh tới khi nhận được dữ liệu từ bộ nhớ
- ☐ C. Thời gian từ khi có tín hiệu Chip Enable tới khi nhận được dữ liệu
- ☐ D. Thời gian tồn tại của dữ liệu trên Bus hệ thống

✓ Bus địa chỉ 20 bit cho phép quản lý bộ nhớ với dung lượng tối đa bằng bao nhiêu?

- ☒ A. 1 MegaByte
- ☐ B. 4 MegaByte
- ☐ C. 8 MegaByte
- ☐ D. 16 MegaByte



✓ Bus địa chỉ 32 bit cho phép quản lý bộ nhớ với dung lượng tối đa bằng bao nhiêu?

- ☐ A. 16 MegaByte
- ☐ B. 64 MegaByte
- ☐ C. 1 GigaByte
- ☒ D. 4 GigaByte

- ✓ Bus địa chỉ 24 bit cho phép quản lý bộ nhớ với dung lượng tối đa bằng bao nhiêu?

- ☐ A. 8 MegaByte
- ☒ B. 16 MegaByte
- ☐ C. 32 MegaByte
- ☐ D. 64 MegaByte

✓ Chương trình BIOS trong các máy tính hiện đại thường được lưu trữ trong bộ nhớ loại nào?

- ☐ A. PROM
- ☐ B. EPROM
- ☒ C. EEPROM
- ☐ D. Flash ROM

✓ Đặc điểm của ROM mặt nạ (Maskable ROM) là gì? \*

- ☒ A. Được nhà sản xuất nạp sẵn dữ liệu, người dùng không thể thay đổi dữ liệu
- ☐ B. Người dùng có thể nạp dữ liệu bằng thiết bị đốt ROM. Dữ liệu đã được nạp thì không thể thay đổi được nữa
- ☐ C. Người dùng có thể nạp hoặc xóa dữ liệu bằng thiết bị sử dụng tia cực tím
- ☐ D. Người dùng có thể nạp hoặc xóa dữ liệu bằng điện

✓ Đặc điểm của PROM là gì? \*

- ☐ A. Được nhà sản xuất nạp sẵn dữ liệu, người dùng không thể thay đổi dữ liệu
- ☒ B. Người dùng có thể nạp dữ liệu bằng thiết bị đốt ROM. Dữ liệu đã được nạp thì không thể thay đổi được nữa
- ☐ C. Người dùng có thể nạp hoặc xóa dữ liệu bằng thiết bị sử dụng tia cực tím
- ☐ D. Người dùng có thể nạp hoặc xóa dữ liệu bằng điện

✓ Đặc điểm của EPROM là gì? \*

- ☐ A. Được nhà sản xuất nạp sẵn dữ liệu, người dùng không thể thay đổi dữ liệu
- ☐ B. Người dùng có thể nạp dữ liệu bằng thiết bị đốt ROM. Dữ liệu đã được nạp thì không thể thay đổi được nữa
- ☒ C. Người dùng có thể nạp hoặc xóa dữ liệu bằng thiết bị sử dụng tia cực tím
- ☐ D. Người dùng có thể nạp hoặc xóa dữ liệu bằng điện

✓ Đặc điểm của EEPROM là gì? \*

- ☐ A. Được nhà sản xuất nạp sẵn dữ liệu, người dùng không thể thay đổi dữ liệu
- ☐ B. Người dùng có thể nạp dữ liệu bằng thiết bị đốt ROM. Dữ liệu đã được nạp thì không thể thay đổi được nữa
- ☐ C. Người dùng có thể nạp hoặc xóa dữ liệu bằng thiết bị sử dụng tia cực tím
- ☒ D. Người dùng có thể nạp hoặc xóa dữ liệu bằng điện

✓ Loại ROM nào mà người dùng có thể nạp dữ liệu bằng thiết bị đốt ROM? \*

- ☐ A. ROM mặt nạ
- ☒ B. PROM
- ☐ C. EPROM
- ☐ D. EEPROM

✓ Loại ROM nào đã được nhà sản xuất nạp sẵn dữ liệu, người dùng không thể thay đổi dữ liệu?

- ☒ A. ROM mặt nạ
- ☐ B. PROM
- ☐ C. EPROM
- ☐ D. EEPROM



- 

- 

✓ Trong các máy tính hiện đại, thiết bị nhớ nào trong số các loại bộ nhớ sau thường có dung lượng lớn nhất?

- ☐ A. ROM
- ☐ B. RAM
- ☐ C. Cache
- ☒ D. Ổ đĩa cứng

✓ Trong các máy tính hiện đại, thiết bị nhớ nào trong số các loại bộ nhớ sau có thời gian truy nhập nhỏ nhất?

- ☐ A. ROM
- ☐ B. RAM
- ☒ C. Cache
- ☐ D. Ổ đĩa cứng

✓ Trong các máy tính hiện đại, thiết bị nhớ nào trong số các loại bộ nhớ sau có tốc độ truy nhập thấp nhất?

- ☐ A. ROM
- ☐ B. RAM
- ☐ C. Cache
- ☒ D. Ổ đĩa cứng





✓ Chương trình BIOS lưu trong ROM CMOS được gọi là: \*

- ☐ A. Hệ thống điều hành phần cứng cơ sở
- ☒ B. Hệ thống vào ra cơ sở
- ☐ C. Hệ thống kiểm tra máy tính khi khởi động
- ☐ D. Hệ thống quản lý phối ghép vào ra cơ sở

✓ Địa chỉ OFFSET trong bộ vi xử lý Intel 8086 có kích thước bằng bao nhiêu?

- ☐ A. 8 bit
- ☒ B. 16 bit
- ☐ C. 24 bit
- ☐ D. 32 bit

✗ Dung lượng bộ nhớ Cache của máy tính sử dụng Bộ vi xử lý 80386 bằng bao nhiêu?

- ☐ A. Khoảng dưới 1 Mbyte
- ☐ B. Khoảng trên 1 MByte
- ☒ C. Khoảng dưới 10 MByte
- ☐ D. Khoảng trên 10 MByte

Correct answer

- ☒ A. Khoảng dưới 1 Mbyte





✓ Bộ vi xử lý nào sau đây của Intel hỗ trợ chế độ quản lý bộ nhớ ảo? \*

- ☐ A. 8085
- ☐ B. 8086
- ☐ C. 8088
- ☒ D. 80286

✓ Trong chế độ địa chỉ ảo, bộ vi xử lý Intel 80286 quản lý địa chỉ logic bao nhiêu bit?

- ☐ A. 16
- ☐ B. 20
- ☐ C. 24
- ☒ D. 30

✗ Khối điều khiển bộ nhớ Cache (Cache Memory Controller) có chức năng là:

- ☒ A. Điều khiển việc truyền dữ liệu giữa bộ nhớ Cache và thiết bị ngoại vi
- ☐ B. Điều khiển việc truyền dữ liệu giữa bộ nhớ Cache và bộ nhớ ROM
- ☐ C. Điều khiển việc truyền dữ liệu giữa bộ nhớ Cache và bộ nhớ RAM
- ☐ D. Điều khiển việc truyền dữ liệu giữa bộ nhớ Cache và khối ALU

Correct answer

- ☒ C. Điều khiển việc truyền dữ liệu giữa bộ nhớ Cache và bộ nhớ RAM



✓ Trong các khối sau, khối nào không thuộc hệ thống hỗ trợ vào ra? \*

- ☐ A. Bộ điều khiển ổ đĩa
- ☐ B. Bộ phối ghép màn hình
- ☐ C. Bộ điều khiển bàn phím
- ☒ D. Các thanh ghi đa năng

✓ Trong các thiết bị sau, thiết bị nào không phải là thiết bị ngoại vi: \*

- ☐ A. Màn hình
- ☒ B. RAM
- ☐ C. Đĩa cứng
- ☐ D. Bàn phím

✓ Chức năng nào sau đây không phải là chức năng của hệ thống hỗ trợ vào ra?

- ☐ A. Phối ghép các thiết bị ngoại vi với các thành phần khác của máy tính
- ☐ B. Đảm bảo việc chuyển dữ liệu giữa máy tính và thiết bị ngoại vi
- ☒ C. Điều khiển cấp phát bộ vi xử lý cho các thao tác trong môi trường đa nhiệm
- ☐ D. Hỗ trợ việc truyền dữ liệu giữa các thiết bị ngoại vi và bộ nhớ



✓ Chức năng của hệ thống hỗ trợ vào ra là: \*

- ☐ A. Chuyển đổi dữ liệu từ môi trường bên ngoài thành dạng số và đưa vào máy tính
- ☒ B. Đảm bảo việc trao đổi dữ liệu giữa máy tính và các thiết bị ngoại vi
- ☐ C. Tiếp nhận các ngắt từ các thiết bị vào ra dữ liệu
- ☐ D. Hỗ trợ thiết lập việc truyền dữ liệu giữa các máy tính

✓ Đặc điểm của thiết bị lưu trữ ngoài là: \*

- ☐ A. Tốc độ truy cập nhanh
- ☐ B. Dung lượng nhỏ
- ☒ C. Không mất dữ liệu khi mất nguồn
- ☐ D. Giá thành cao

✓ Tốc độ quay của ổ đĩa cứng có thể lấy giá trị nào trong số các giá trị sau đây?

- ☐ A. 500 vòng/phút
- ☒ B. 7200 vòng/phút
- ☐ C. 54000 vòng/phút
- ☐ D. 72000 vòng/phút



✗ Nguyên lý của việc ghi dữ liệu trên đĩa cứng là gì? \*

- ☐ A. Các bit 1 và 0 tương ứng với các trạng thái nhiễm từ khác nhau của vật liệu từ
- ☐ B. Các bit 1 và 0 tương ứng với tốc độ di chuyển khác nhau của các điện tử trong vật liệu từ
- ☒ C. Các bit 1 và 0 tương ứng với các giá trị điện áp khác nhau trên vật liệu từ
- ☐ D. Các bit 1 và 0 tương ứng với các momen lực từ khác nhau tác động lên đầu đọc

Correct answer

- ☒ A. Các bit 1 và 0 tương ứng với các trạng thái nhiễm từ khác nhau của vật liệu từ

✓ Mỗi Sector trong đĩa cứng chứa dữ liệu với dung lượng bằng bao nhiêu? \*

- ☐ A. 128 Byte
- ☐ B. 256 Byte
- ☒ C. 512 Byte
- ☐ D. 1024 Byte

✓ Tốc độ quay của ổ đĩa cứng có thể lấy giá trị nào trong số các giá trị sau đây?

- ☐ A. 500 vòng/phút
- ☒ B. 5400 vòng/phút
- ☐ C. 54000 vòng/phút
- ☐ D. 72000 vòng/phút

✗ Các loại đĩa từ (đĩa cứng và đĩa mềm) trước khi được sử dụng để lưu trữ dữ liệu nó cần phải được:

- ☐ A. Từ hóa
- ☐ B. Định dạng
- ☐ C. Khử từ
- ☒ D. Tạo sector

Correct answer

- ☒ B. Định dạng

✓ Nguồn nuôi cho bàn phím được lấy từ đâu? \*

- ☐ A. Từ một pin nhỏ bên trong bàn phím
- ☐ B. Trực tiếp từ bộ nguồn
- ☐ C. Nhờ bộ biến đổi tiến hiệu thu từ máy tính thành nguồn cấp
- ☒ D. Từ máy tính

✓ Đầu cắm bàn phím dạng PS/2 có mấy chân? \*

- ☐ A. 5
- ☒ B. 6
- ☐ C. 7
- ☐ D. 8



✗ Giao tiếp bàn phím dạng PS/2 có mấy đường dữ liệu? \*

- ☐ A. 1
- ☒ B. 2
- ☐ C. 3
- ☐ D. 4

Correct answer

- ☒ A. 1



✓ Việc truyền dữ liệu từ bàn phím tới máy tính thường theo nguyên tắc nào? \*/1

- ☐ A. Song song
- ☒ B. Nối tiếp
- ☐ C. Song công
- ☐ D. Bán song công





✗ Nguồn nuôi cho chuột được lấy từ đâu? \*

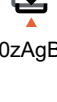
- ☒ A. Từ một pin nhỏ bên trong chuột
- ☐ B. Từ máy tính
- ☐ C. Trực tiếp từ bộ nguồn
- ☐ D. Nhờ bộ biến đổi tiền hiệu thu từ máy tính thành nguồn cấp

Correct answer

- ☒ B. Từ máy tính

✓ Trong các thiết bị sau, thiết bị nào là thiết bị ngoại vi? \*

- ☐ A. RAM
- ☐ B. Cache
- ☒ C. Máy in
- ☐ D. Mainboard



✗ Thành phần nào sau đây không phải là một bộ phận của bộ vi xử lý? \*

- ☒ A. ALU
- ☐ B. CU
- ☐ C. Các thanh ghi
- ☐ D. Bus hệ thống

Correct answer

- ☒ D. Bus hệ thống

✗ Bộ vi xử lý 32 bit có: \*

- ☒ A. 32 thanh ghi
- ☐ B. 32 thiết bị vào ra
- ☐ C. 32 Megabyte RAM
- ☐ D. Các thanh ghi và Bus 32 bit

Correct answer

- ☒ D. Các thanh ghi và Bus 32 bit



✗ Các bộ vi xử lý kiểu CISC có đặc điểm là: \*

- ☒ A. Có số lượng các lệnh ít hơn so với các bộ vi xử lý kiểu RISC
- ☐ B. Sử dụng nhiều RAM hơn so với các bộ vi xử lý kiểu RISC
- ☐ C. Có tốc độ đồng hồ trung bình
- ☐ D. Sử dụng các lệnh có kích thước khác nhau

Correct answer

- ☒ D. Sử dụng các lệnh có kích thước khác nhau

✗ Các bộ vi xử lý kiểu RISC điển hình có đặc điểm là: \*

- ☒ A. Có các bộ nhớ Cache với dung lượng lớn hơn so với các bộ vi xử lý kiểu CISC
- ☐ B. Có ít thanh ghi hơn so với các bộ vi xử lý kiểu CISC
- ☐ C. Kém tin cậy hơn so với các bộ vi xử lý kiểu CISC
- ☐ D. Thường thực hiện mỗi lệnh trong một xung nhịp Clock

Correct answer

- ☒ D. Thường thực hiện mỗi lệnh trong một xung nhịp Clock

✓ Cơ chế xử lý đường ống (pipeline) của bộ vi xử lý 80286 có tác dụng gì? \*

- ☐ A. Làm tăng tốc độ truy cập bộ nhớ RAM
- ☐ B. Làm tăng tốc độ truy cập bộ nhớ ROM
- ☐ C. Cho phép truy cập đồng thời cả ROM và RAM
- ☒ D. Cho phép bộ vi xử lý tận dụng thời gian thực hiện lệnh trước để đọc lệnh tiếp theo từ bộ nhớ

✓ Tốc độ truy nhập của các thanh ghi so với bộ nhớ RAM thì: \*

- ☒ A. Nhanh hơn
- ☐ B. Chậm hơn
- ☐ C. Xấp xỉ nhau
- ☐ D. Không so sánh được

✓ Ngắt mà được gọi bởi một lệnh trong chương trình ngôn ngữ máy thì được gọi là ngắt gì trong các loại ngắt sau đây:

- ☐ A. Ngắt cứng che được bằng cờ ngắt
- ☐ B. Ngắt cứng không che được bằng cờ ngắt
- ☒ C. Ngắt mềm
- ☐ D. Ngoại lệ phát sinh từ chính CPU



✓ Mạch logic và số học (ALU) dùng để: \*

- ☐ a. Cho kết quả sau khi xử lý dữ liệu
- ☒ c. Cả a và b đều đúng
- ☐ b. Thực hiện các phép toán luận lý
- ☐ d. Cả a và b đều sai

✓ Các phép logic cơ bản là: \*

- ☐ a. AND, OR, NOT, NAND
- ☒ b. AND, OR, NOT, XOR
- ☐ c. XOR, OR, AND, NOR
- ☐ d. AND, OR, NAND, NOR

✗ Thanh ghi (Register) là: \*

- ☐ a. Thiết bị lưu trữ dữ liệu và cung cấp chúng cho các mạch khác
- ☐ c. Thiết bị lưu 1 bit
- ☐ b. Thiết bị điều khiển mạch lật và ngõ ra
- ☒ d. Tất cả đều đúng

Correct answer

- ☒ a. Thiết bị lưu trữ dữ liệu và cung cấp chúng cho các mạch khác

✗ Kiến trúc máy tính là: \*

- ☐ a. Thiết kế của máy tính bao gồm bộ lệnh, các phần cứng và tổ chức hệ thống
- ☒ b. Kiến trúc bộ lệnh và kiến trúc hệ thống cứng
- ☐ c. Gồm đơn vị xử lý trung tâm, hệ thống lưu trữ và hệ thống nhập xuất
- ☐ d. Tất cả đều sai

Correct answer

- ☒ a. Thiết kế của máy tính bao gồm bộ lệnh, các phần cứng và tổ chức hệ thống

✗ ISA gồm: \*

- ☐ a. Các thành phần lệnh
- ☐ c. Các cấu trúc lệnh
- ☒ b. Các bộ phận mềm
- ☐ d. Các đặt tả quy định cách thức lập trình viên ngôn ngữ giao tiếp với máy

Correct answer

- ☒ d. Các đặt tả quy định cách thức lập trình viên ngôn ngữ giao tiếp với máy





✓ Trước khi sử dụng transistor thì linh kiện mạch chuyển (switch) được dùng là:

- ☐ a. Kim loại
- ☒ b. Bóng đèn chân không
- ☐ c. Bóng đèn bình thường
- ☐ d. IC điện tử

✗ Tổ chức máy tính là khái niệm có liên quan đến \*

- ☐ a. Cài đặt phần cứng cụ thể
- ☐ c. Ý tưởng thiết kế
- ☐ b. Cả a. và d. đều đúng
- ☒ d. Các đơn vị vận hành trong máy tính và sự kết nối giữa chúng

Correct answer

- ☒ a. Cài đặt phần cứng cụ thể



✓ Khi xem xét đến việc phép toán nhân trong một máy tính có được cài đặt thông qua một đơn vị nhân đặc biệt hay không, chúng ta đang bàn luận vấn đề dựa trên quan điểm

- ☐ a. Phần cứng máy tính
- ☐ b. Phần mềm máy tính
- ☒ c. Tổ chức máy tính
- ☐ d. Kiến trúc máy tính



✓ Khi xem xét đến việc một máy tính có trang bị phép toán nhân hay không, chúng ta đang thảo luận trên quan điểm

- ☐ a. Tổ chức máy tính
- ☒ b. Kiến trúc máy tính
- ☐ c. Phần cứng máy tính
- ☐ d. Phần mềm máy tính



✓ Việc di chuyển dữ liệu giữa máy tính với thiết bị nối kết trong một cự ly ngắn gọi là

- ☐ a. Tiến trình truyền dữ liệu
- ☒ b. Tiến trình nhập xuất dữ liệu
- ☐ c. Tiến trình điều khiển thiết bị
- ☐ d. Cả a. và b. đều sai



✓ Việc di chuyển dữ liệu giữa máy tính với thiết bị nối kết trong một cự ly dài gọi là

- ☒ a. Tiến trình truyền dữ liệu
- ☐ b. Tiến trình nhập xuất dữ liệu
- ☐ c. Tiến trình điều khiển thiết bị
- ☐ d. Cả a. và b. đều đúng

✓ Đơn vị luận lý số học, theo thiết kế ban đầu của von Neumann, có khả năng

- ☒ a. Tính toán trên số nguyên
- ☐ b. Tính toán trên số thực
- ☐ c. Tính toán trên cả số thực và số nguyên
- ☐ d. Không rõ

✓ Trong các máy PC sử dụng bộ vi xử lý Intel từ 80386 trở về trước, việc tính toán trên số thực do

- ☐ a. Đơn vị luận lý số học đảm nhận
- ☐ b. CPU đảm nhận
- ☒ c. Do bộ đồng xử lý toán học đảm nhận
- ☐ d. Được mô phỏng bằng phần mềm hoặc do bộ đồng xử lý toán học thực hiện



✓ Trong chu kỳ lấy lệnh, CPU lấy dữ liệu từ \*

- ☐ a. Bộ nhớ máy tính
- ☒ b. Từ các thanh ghi
- ☐ c. Đĩa cứng hay đĩa mềm
- ☐ d. Vùng nhớ lưu chỉ thị và dữ liệu của chương trình đang được thực thi

✓ Trong chu kỳ thực thi lệnh, CPU sẽ \*

- ☐ a. Lấy lệnh từ bộ nhớ
- ☐ b. Thông dịch lệnh
- ☐ c. Thực hiện thao tác được yêu cầu
- ☒ d. Cả b. và c. đều đúng

✓ Thông qua đường truyền của máy tính, \*

- ☐ a. Nhiều thiết bị có thể liên lạc với nhau một cách đồng thời
- ☐ b. Tín hiệu sẽ bị làm sai lệch sau một khoảng thời gian
- ☒ c. Chỉ có một thiết bị truyền dữ liệu ở một thời điểm thì việc truyền dữ liệu mới thành công
- ☐ d. Chỉ có tín hiệu điều khiển được truyền đi



✗ Độ dài Word thường có bao nhiêu bit \*

- ☐ a. 8
- ☐ b. 16
- ☒ c. 32
- ☐ d. 3 câu a, b, c đều đúng

Correct answer

- ☒ d. 3 câu a, b, c đều đúng

✓ Độ rộng của Bus dữ liệu có ảnh hưởng quyết định đến \*

- ☒ a. Hiệu suất của hệ thống PC
- ☐ b. Dung lượng bộ nhớ vật lí
- ☐ c. Hiệu suất của bộ nhớ
- ☐ d. Cả 3 câu a, b, c đều sai



✗ Đơn vị tính băng thông của đường truyền dữ liệu (Bus dữ liệu \*)

- ☒ a. Mbyte/s
- ☐ b. byte/s
- ☐ c. bit/s
- ☐ d. Cả 3 câu a, b, c đều sai

Correct answer

- ☒ c. bit/s

✓ Với một đĩa mềm có kích thước 360 Kb và số sector trên một track là 9, số track của đĩa mềm là

- ☒ a. 80
- ☐ b. 36
- ☐ c. 39
- ☐ d. 40

✓ Một ổ cứng có bao nhiêu Boot master \*

- ☒ a. 1
- ☐ b. 2
- ☐ c. Do người dùng quy định
- ☐ d. 1 phân vùng có 1 boot master

✓ Đơn vị lưu trữ thông tin nhỏ nhất trên đĩa về mặt vật lí là \*

- ☐ a. track
- ☒ b. Sector
- ☐ c. Cluster
- ☐ d. Cylinder

✗ về mặt vật lí, trên đĩa cứng các rãnh có cùng đường kính trên các mặt đĩa tạo thành

- ☒ a. track
- ☐ b. Sector
- ☐ c. Cluster
- ☐ d. Cylinder

Correct answer

- ☒ d. Cylinder

✗ Đối với bộ nhớ RAM, phát biểu nào sau đây là đúng: \*

- ☐ a. Là loại bộ nhớ không khả biến
- ☐ b. RAM là viết tắt của: Read Access Memory
- ☐ c. SRAM được chế tạo từ các tụ điện
- ☒ d. Là nơi lưu giữ thông tin mà máy tính đang xử lý

Correct answer

- ☒ b. RAM là viết tắt của: Read Access Memory

✓ Thanh ghi \$at có công dụng ? \*

- ☒ a. Được dành riêng cho các mục đích khác, khi viết hạn chế dùng thanh ghi này
- ☐ b. Lưu biến tạm
- ☐ b. Định vị bộ nhớ
- ☐ d. Tất cả đều sai

✓ Các thanh ghi \$v0, \$v1 có công dụng ? \*

- ☐ a. Được dành riêng cho các mục đích khác, khi viết hạn chế dùng thanh ghi này
- ☒ b. Lưu giá trị trả về của hàm
- ☐ c. Lưu biến
- ☐ d. Được dùng cho nhân HĐH sử dụng

✓ Các thanh ghi \$a0 - \$a3 có công dụng ? \*

- ☐ a. Lưu giá trị trả về của hàm
- ☐ b. Lưu biến
- ☐ c. Sử dụng cho việc gọi hàm
- ☒ d. Lưu tham số truyền vào của hàm

✓ Các thanh ghi \$t0 - \$t7 có công dụng ? \*

- ☐ a. Sử dụng cho việc gọi hàm
- ☐ b. Lưu giá trị trả về của hàm
- ☐ c. Được dành riêng cho các mục đích khác, khi viết hạn chế dùng thanh ghi này
- ☒ d. Lưu biến tạm

✓ Các thanh ghi \$k0, \$k1 có công dụng ? \*

- ☐ a. Sử dụng cho việc gọi hàm
- ☐ b. Lưu giá trị trả về của hàm
- ☐ c. Được dành riêng cho các mục đích khác, khi viết hạn chế dùng thanh ghi này
- ☒ d. Được dùng cho nhân HĐH sử dụng



✓ Thanh ghi \$ra có công dụng ? \*

- ☒ a. Return address, sử dụng cho việc gọi hàm
- ☐ b. Được dành riêng cho các mục đích khác, khi viết hạn chế dùng thanh ghi này
- ☐ c. Stack pointer
- ☐ d. Frame pointer

✓ MIPS có tổng cộng bao nhiêu thanh ghi (register) để lưu giá trị? \*

- ☐ a. 8
- ☐ b. 16
- ☒ c. 32
- ☐ d. 64

✓ MIPS chú trọng tính đơn giản của tập lệnh, vì vậy chỉ có bao nhiêu kiểu lệnh chính?

- ☐ a. 1
- ☐ b. 2
- ☒ c. 3
- ☐ d. 4



✓ MIPS có bao nhiêu kiểu lệnh chính? \*

1/1

- ☒ a. R-format, I-format, J-format.
- ☐ b. R-format, J-format.
- ☐ c. R-format, I-format.
- ☐ d. Tất cả đều sai.

✓ Các lệnh đều dùng chung opcode là 0 thì thuộc vào kiểu lệnh nào? \*

1/1

- ☒ a. R-format
- ☐ b. J-format.
- ☐ c. I-format.
- ☐ d. K-format.

✓ Các lệnh có Func là 0x20 thì opcode là? \*

1/1

- ☒ a. 0x00
- ☐ b. 0x08
- ☐ c. 0x24
- ☐ d. 0x0F
- ☐ Option 5



✓ Cấu trúc lệnh của MIPS bên dưới thuộc kiểu lệnh? \*

Tên tham số	op	rs	rt	immediate
Độ dài (bit)	6	5	5	16

- ☒ a. I-format.
- ☐ b. J-format.
- ☐ c. K-format.
- ☐ d. R-format.

✓ Cấu trúc lệnh của MIPS bên dưới thuộc kiểu lệnh? \*

Tên tham số	op	target address
Độ dài (bit)	6	26

- ☐ a. R-format.
- ☐ b. I-format.
- ☒ c. J-format.
- ☐ d. Tất cả đều sai.

✓ Cấu trúc lệnh của MIPS bên dưới thuộc kiểu lệnh? \*

Tên tham số	op	rs	rt	rd	shamt	funct
Độ dài (bit)	6	5	5	5	5	6

- ☐ a. I-format.
- ☐ b. J-format.
- ☐ c. K-format.
- ☒ d. Tất cả đều sai.

✓ Cú pháp: \*

<tên lệnh> <thanh ghi đích>, <thanh ghi 1>, <thanh ghi 2>  
lệnh nào thuộc thuộc cú pháp này?

- ☐ a. add, addi, addu.
- ☒ b. sub, add, mul.
- ☐ c. subi, addi, lw.
- ☐ d. lw, sw.

✓ **Cú pháp:** \*  
<tên lệnh> <thanh ghi đích>, <thanh ghi>, <hằng số>  
lệnh nào thuộc thuộc cú pháp này?

- ☒ a. addi, addiu
- ☐ b. subi, addi, lw.
- ☐ c. add, mul, sub
- ☐ d. addi, addiu, add

✓ **Cho dòng lệnh addi \$s0, \$s0, 123 thì \***

- ☐ a.  $\$s0 = \$s0 * 123$
- ☐ b.  $\$s0 = \$s0 - 123$
- ☐ c.  $\$s0 = \$s0 / 123$
- ☒ d.  $\$s0 = \$s0 + 123$



✓/1



✓/1



✗ Khi cần tính toán với các giá trị được lưu trên RAM, ta phải nạp giá trị lên thanh ghi trước khi tính, sau đó lưu lại kết quả vào RAM thì sử dụng thanh ghi?

- ☐ a. jar, lw.
- ☒ b. li, sw.
- ☐ c. lw, sw.
- ☐ d. ra, PC

Correct answer

- ☒ c. lw, sw.

✓ Cú pháp : \*  
<Tên lệnh> <thanh ghi 1>, <thanh ghi 2>, <địa chỉ hoặc nhãn>  
lệnh nào sau đây thuộc vào cú pháp này?

- ☐ a. branch if equal.
- ☐ b. branch if not equal.
- ☐ c. li \$v0, 4.
- ☒ d. a và b đúng.

✗

chúc thầy năm mới vui vẻ

This form was created inside of Ton Duc Thang University.

Google Forms









