

南开大学

计算机学院

编译原理实验报告

定义你的编译器、汇编编程

曹倚飞 2011745

王禹曦 2011920

年级: 2020 级

专业:计算机科学与技术

指导教师:王刚

2022年10月13日

摘要

本小组根据所选择的 sysY 语言特性,使用 CFG 进行文法设计,描述 sysY 语言子集,设计几个 sysY 程序来体现所选择的语言特性,通过编写等价的 ARM 汇编代码,用汇编器生成可执行程序、调试通过、运行得到正确的结果。

关键字: sysY 语言 CFG ARM 汇编编程

录目

一、定义编译	文 典	1			
(一) sysY	语言特性选择	1			
(二) 任务	分工	1			
(三) CFG	设计	1			
1.	sys Y 语言终结符集合 V_T	1			
2.	$\mathrm{sys} \mathrm{Y}$ 语言非终结符集合 V_N	2			
3.	开始符号 S	2			
4.	产生式 P	3			
二、ARM 汇编编程					
(一) 支持	的语言特性	5			
(二) 任务	分工	6			
(三) 设计	sysY 程序	6			
(四) 编写	ARM 汇编代码	6			
(五) 结果	验证	9			
1.	生成可执行程序	9			
2.	执行并验证	9			
二 負结		a			

一、 定义编译器

上下文无关文法(CFG)是一种用于描述程序设计语言语法的表示方式,有四个元素组成:

- 终结符集合 V_T : 有时也称为"词法单元",终结符号是该文法所定义的语言的基本符号的集合;
- 非终结符集合 V_N : 有时也称为"语法变量"。每个非终结符号表示一个终结符号串的集合;
- 开始符号 S: 指定一个非终结符号为开始符号;
- 产生式 P: 包括一个成为产生式头部的非终结符号,一个箭头,一个成为产生式右部的由终结符及非终极符组成的序列,主要用来表示某个语法构造的某种书写形式。

因此, 我们可以使用上下文无关文法对所选择的 sysY 语言特性进行描述。

(一) sysY 语言特性选择

经过小组讨论并结合实际情况,为尽可能多地体现 sysY 语言特性,我们选择要设计的语法包括:标识符、数值常量、编译单元、变量、常量、函数、语句、表达式等等。

(二) 任务分工

根据所选择的内容, 合理分配任务:

曹倚飞负责:数值常量、变量、函数、表达式的 CFG 设计; 王禹曦负责:标识符、常量、编译单元、语句的 CFG 设计。

(三) CFG 设计

1. sysY 语言终结符集合 V_T

标识符 (identifier):

identifier -> identifier nondigit

 $identifier identifier_nondigit$

 $identifier\ identifier_digit$

 $identifier_nondigit \quad -> \quad _|\mathbf{a}|\mathbf{b}|\mathbf{c}|\mathbf{d}|\mathbf{e}|\mathbf{f}|\mathbf{g}|\mathbf{h}|\mathbf{i}|\mathbf{j}|\mathbf{k}|\mathbf{l}|\mathbf{m}|\mathbf{n}|\mathbf{o}|\mathbf{p}|\mathbf{q}|\mathbf{r}|\mathbf{s}|\mathbf{t}|\mathbf{u}|\mathbf{v}|\mathbf{w}|\mathbf{x}|\mathbf{y}|\mathbf{z}$

 $identifier_digit \quad -> \quad \mathbf{0|1|2|3|4|5|6|7|8|9}$

数值常量 (IntConst):

 $integer_const \ \ -> \ \ decimal_const$

| $octal_const$

 $| hexadecimal_const$

 $decimal_const \ \ -> \ \ nonzero_digit$

| decimal_const digit

 $octal_const$ -> $\mathbf{0}|octal_const$ $octal_digit$

 $hexadecimal_const \ \ -> \ \ hexadecimal_prefix \ \ hexadecimal_digit$

 $| hexadecimal_const hexadecimal_digit$

 $hexadecimal_prefix -> \mathbf{0x}|\mathbf{0X}$

 $nonzero_digit -> 1|2|3|4|5|6|7|8|9$

 $octal_digit -> \mathbf{0}|\mathbf{1}|\mathbf{2}|\mathbf{3}|\mathbf{4}|\mathbf{5}|\mathbf{6}|\mathbf{7}$

 $hexadecimal_digit \quad -> \quad \mathbf{0}|\mathbf{1}|\mathbf{2}|\mathbf{3}|\mathbf{4}|\mathbf{5}|\mathbf{6}|\mathbf{7}|\mathbf{8}|\mathbf{9}|\mathbf{a}|\mathbf{b}|\mathbf{c}|\mathbf{d}|\mathbf{e}|\mathbf{f}|\mathbf{A}|\mathbf{B}|\mathbf{C}|\mathbf{D}|\mathbf{E}|\mathbf{F}$

2. sysY 语言非终结符集合 V_N

编译单元	CompUnit	表达式	Exp
声明	Decl	条件表达式	Cond
常量声明	ConstDecl	左值表达式	LVal
基本类型	ВТуре	基本表达式	PrimaryExp
常数定义	ConstDef	数值	Number
常量初值	ConstInitVal	一元表达式	UnaryExp
变量声明	VarDecl	单目运算符	UnaryOp
变量定义	VarDef	函数实参表	FuncRParams
变量初值	InitVal	乘除模表达式	MulExp
函数定义	FuncDef	加减表达式	AddExp
函数类型	FuncType	关系表达式	RelExp
函数形参表	FuncFParams	相等性表达式	EqExp
函数形参	FuncFParam	逻辑与表达式	LAndExp
语句块	Block	逻辑或表达式	LOrExp
语句块项	BlockItem	常量表达式	ConstExp
语句	Stmt		

3. 开始符号 S

编译单元 CompUnit

4. 产生式 P

根据 sysY 语言特性分别给出该语言各部分的产生式:

(1) 编译单元

(2) 常量、变量

常量声明
$$ConstDecl$$
 $->$ $const$ $BType$ $ConstDef$ $ConstDecl', ConstDef$ 基本类型 $BType$ $->$ int 常数定义 $ConstDef$ $->$ $Ident\{'['ConstExp']'\}' = 'ConstInitVal$ 常数初值 $ConstInitVal$ $->$ $ConstExp$ $'\{''\}'$ $'\{'InitValList'\}'$ 变量声明 $VarDecl$ $->$ $BType$ $VarDef|VarDecl', VarDef$ 变量定义 $VarDef$ $->$ $Ident\{'['ConstExp']'\}$ $Ident\{'['ConstExp']'\}' = 'InitVal$ 变量初值 $InitVal$ $->$ Exp $'\{''\}'$ $'\{'InitValList'\}'$ $InitValList$ $->$ $ConstExp|InitValList, ConstExp$

(3) 函数

函数定义
$$FuncDef$$
 $->$ $FuncType$ $Ident'(")'$ $Block$
$$| FuncType \ Ident'('FuncFParams')' \ Block$$
 函数类型 $FuncType$ $->$ $\mathbf{void}|\mathbf{int}$ 函数形参表 $FuncFParams$ $->$ $FuncFParam|FuncFParams, FuncFParam$ 函数形参 $FuncFParam$ $->$ $BType$ $Ident$
$$| BType \ Ident'["]' \\ | FuncFParam'['Exp']'$$

(4) 语句

语句块 Block -> '{'{BlockItem}'}'
语句块项 BlockItem -> Decl|Stmt 语句 Stmt -> ;|LVal'='Exp';' |Exp';' |Block | if(Cond) Stmt $|Ethorsup{if(Cond)}|$ Stmt else Stmt |Block



(5) 表达式

表达式 Exp -> AddExp条件表达式 Cond -> LOrExp左值表达式 LVal -> Ident[LVal']'Exp']'基本表达式 PrimaryExp -> '('Exp')'|LVal|Number数值 Number -> IntConst一元表达式 UnaryExp -> PrimaryExpIdent'('')'Ident'('FuncRParams')'UnaryOp UnaryExp 单目运算符 UnaryExp -> +|-|!函数实参表 FuncRParams -> Exp|FuncRParams', 'Exp|乘除模表达式 $MulExp \longrightarrow UnaryExp$ MulExp*UnaryExpMulExp/UnaryExp MulExp%UnaryExp 加减表达式 AddExpMulExpAddExp+MulExpAddExp-MulExp关系表达式 RelExpAddExpRelExp < AddExpRelExp > AddExp $RelExp \le AddExp$ RelExp > = AddExp相等性表达式 EqExpRelExpEqExp == RelExpEqExp!=RelExp逻辑与表达式 LAndExp -> EqExp|LAndExp&EqExp|逻辑或表达式 $LOrExp \longrightarrow LAndExp|LOrExp||LAndExp|$ 常量表达式 ConstExp -> AddExp

二、 ARM 汇编编程

(一) 支持的语言特性

经过小组讨论并结合实际情况,为尽可能多地体现 sysY 语言特性,我们设计的程序包括: int 型变量、一维数组、变量声明,用到赋值语句、表达式语句(基本算术运算、关系运算)、if 语句、while 语句、return 语句、函数调用(有返回值)等。

二、 ARM 汇编编程 编译原理实验报告

(二) 任务分工

根据所选择的内容, 合理分配任务:

曹倚飞负责: int 型变量、变量声明、表达式语句、while 语句、return 语句等。 王禹曦负责: 一维数组、赋值语句、if 语句、return 语句、有返回值函数调用等。

(三) 设计 sysY 程序

sysY 语言

```
#include<stdio.h>
   int arrMax(int arr[5])
       int \max = arr[0];
       int i = 0;
       while (i < 5)
           if(arr[i]>max)
               \max = arr[i];
           i = i + 1;
       return max;
16
   }
   int main()
19
       int arr [5] = \{2,1,4,5,3\};
       int max = arrMax(arr);
       printf("数组中最大值为:%d\n",max);
       return 0;
```

(四) 编写 ARM 汇编代码

学习并编写上述 sysY 语言程序等价 ARM 汇编代码:

ARM 汇编代码

```
1 .text
2 .align 1
3 .global arrMax
4 .type arrMax, %function
5 arrMax:
6 push {r7} @ 保存r7
7 @ 扩展栈, r7赋值为sp
```

二、 ARM 汇编编程 编译原理实验报告

```
\mathrm{sp}\;,\;\;\mathrm{sp}\;,\;\;\#20
             sub
             add
                      r7, sp, #0
            @ 向栈中存数, 依次是arr, max, i
             \operatorname{str}
                      r0, [r7, #4]
                      r3, [r7, #4]
             ldr
                      r3, [r3]
             ldr
                      r3, [r7, #8]
             \operatorname{str}
                      r3, #0
             movs
             \operatorname{str}
                      r3, [r7, #12]
16
                      .L2
            @ while循环体内
    .L4:
18
            @ 执行if(arr[i]>max)
19
             ldr
                      r3, [r7, #12]
             lsls
                      r3, r3, #2
             ldr
                      r2, [r7, #4]
                      r3, r3, r2
             add
             ldr
                      r3, [r3]
                                                 @ arr[i] =>r3
             ldr
                      r2, [r7, #8]
                                        @ \ \max \implies r2
                      r2, r3
                                                 @ max, arr[i]比较
            cmp
                      . L3
                                                           @ max>=arr[i]就 跳.L3 (跳过if
             bge
                 语句)
            @ 条件成立; 执行max = arr[i];
             ldr
                      r3, [r7, #12]
             lsls
                      r3, r3, #2
             ldr
                      r2, [r7, #4]
             add
                      r3, r3, r2
             ldr
                      r3, [r3]
                                                 @ arr[i] =>r3
             \operatorname{str}
                      r3, [r7, #8]
                                        @ r3 \Rightarrow max
    .L3:
35
            @ 条件不成立; 执行i++
                      r3, [r7, #12]
             ldr
                      r3, r3, #1
             adds
                      r3, [r7, #12]
                                        @ 存入i
             \operatorname{str}
    . L2:
            @ 执行判断i <5?
             ldr
                      r3, [r7, #12]
            cmp
                      r3, #4
43
            @继续循环,跳到.L4
             ble
                      . L4
            @ 终止循环,将max值返回
                     r3, [r7, #8]
             ldr
            mov
                      r0, r3
            @ 恢复栈, r7的值
             adds
                      r7, r7, #20
                      sp, r7
            mov
             ldr
                      r7, [sp], #4
             bx
                      arrMax, .-arrMax
             .size
```

二、 ARM 汇编编程 编译原理实验报告

```
. section
                                 . rodata
              . align
     .LC1:
              . ascii
                       "\ 346\ 225\ 260\ 347\ 273\ 204\ 344\ 270\ 255\ 346\ 234\ 200\ 345"
              . ascii
                       "\244\247\345\200\274\344\270\272:\%d\012\000"
              . align
                       2
     .LC0:
                       2
              . word
              . \ word
                       1
63
              . \ word
                       4
              . word
                       5
65
              . word
              .text
              . align
68
              .global main
              .syntax unified
              . thumb
              . thumb\_func
72
              .type
                       main, %function
    main:
                       {r4, r5, r7, lr}
              push
             @ 扩展栈, r7赋值为sp
76
              \operatorname{sub}
                       sp, sp, #32
              add
                       r7, sp, #0
                                                    @ r2 = GOT-(LPIC2+4)
                       r2, .L9
     . LPIC2:
80
              add
                       r2, pc
                                                      r2 = GOT
81
              mov
                       r3, #0
82
              ldr
                       r3, L9+4
                                                    @ r3 = .LC0 - (.LPIC0 + 4)
83
     .LPIC0:
                                                    @ r3 = .LC0
              add
                       r3, pc
                       r4, r7, #8
              add
                                                    @ r7+8 \implies r4
                                                                       栈存储首地址
                                                    @ r3 \implies r5
                                                                                 字符串首地址
              mov
                       r5, r3
             @ .LC0对应arr[0-4]放入栈
              ldmia
                       r5!, {r0, r1, r2, r3}
                       r4!, {r0, r1, r2, r3}
              _{\rm stmia}
              ldr
                       r3, [r5]
91
              \operatorname{str}
                       r3, [r4]
92
93
              add
                       r3, r7, #8
94
                       r0, r3
              mov
95
                       arrMax(PLT)
                                                    @ PLT
              bl
                       r0, [r7, #4]
              \operatorname{str}
              ldr
                       r1, [r7, #4]
98
                       r3, L9+8
                                                    @ r3 = .LC1 - (.LPIC1 + 4)
              ldr
    . LPIC1:
                                                    @ r3 = .LC1
              add
                       r3, pc
                                                    @ r0 = r3
                       r0, r3
              mov
102
```

三、 总结 编译原理实验报告

```
bl
                      printf (PLT)
                     r3, #0
104
             movs
             ldr
                     r1, L9+12
                                                @ r1 = \_GLOBAL\_OFFSET\_TABLE\_-(.LPIC3)
                +4)
    .LPIC3:
                                                @ r1 = GOT
             add
                     r1, pc
            mov
                     r2, #0
    .L8:
            @ 恢复栈结构
                     r0, r3
                     r7, r7, #32
             adds
            mov
                     sp, r7
                     \{r4, r5, r7, pc\}
             pop
    .L10:
             . align
                     2
    .L9:
118
                     _GLOBAL_OFFSET_TABLE_-(.LPIC2+4)
             . word
119
                     .LC0-(.LPIC0+4)
             .  word
                     .LC1-(.LPIC1+4)
             . word
                     GLOBAL OFFSET TABLE -(.LPIC3+4)
             . word
```

(五) 结果验证

1. 生成可执行程序

执行以下命令即可得到可执行程序:

命令: arm-linux-gnueabihf-gcc Final-arrMax.S -o Final-arrMax -static

2. 执行并验证

测试结果如图1所示:

- wangyuxi@wangyuxi-virtual-machine:~/CompilerTheory/Lab2\$ arm-linux-gnueabil
- wangyuxi@wangyuxi-virtual-machine:~/CompilerTheory/Lab2\$./Final-arrMax 数组中最大值为:5
- wangyuxi@wangyuxi-virtual-machine:~/CompilerTheory/Lab2\$

图 1: ARM 汇编代码结果验证

可以看出执行结果与源程序运行结果一致, 因此所编写的 ARM 汇编代码是完全正确的。

三、总结

通过本次实验,我们学习到了如何使用上下文无关文法来描述一些 sysY 语言特性,以及 CFG 的正确设计,对编译系统原理有了更深入的了解。学习并编写 ARM 汇编代码来体现 sysY

三、 总结 编译原理实验报告

语言特性,为自行设计编译器奠定基础。合理分工,培养小组协作能力。

