

**Приложение А**  
Техническое задание  
Листов 10

## **Приложение Б**

Руководство системного программиста

Листов 16

**Приложение В**  
Графический материал  
Листов 7

## **Приложение Г**

Исходный код микросервиса анализа решений

## **Приложение Д**

### **Исходные коды на языке Verilog**

## **Приложение Е**

### **Временная диаграмма в формате VCD**