

Приложение А
Техническое задание
Листов 10

Приложение Б

Руководство системного программиста

Листов 16

Приложение Г

Исходный код микросервиса анализа решений

Листов 7

Приложение Д
Исходные коды на языке Verilog
Листов 2

Приложение Е

Временная диаграмма в формате VCD

Листов 5