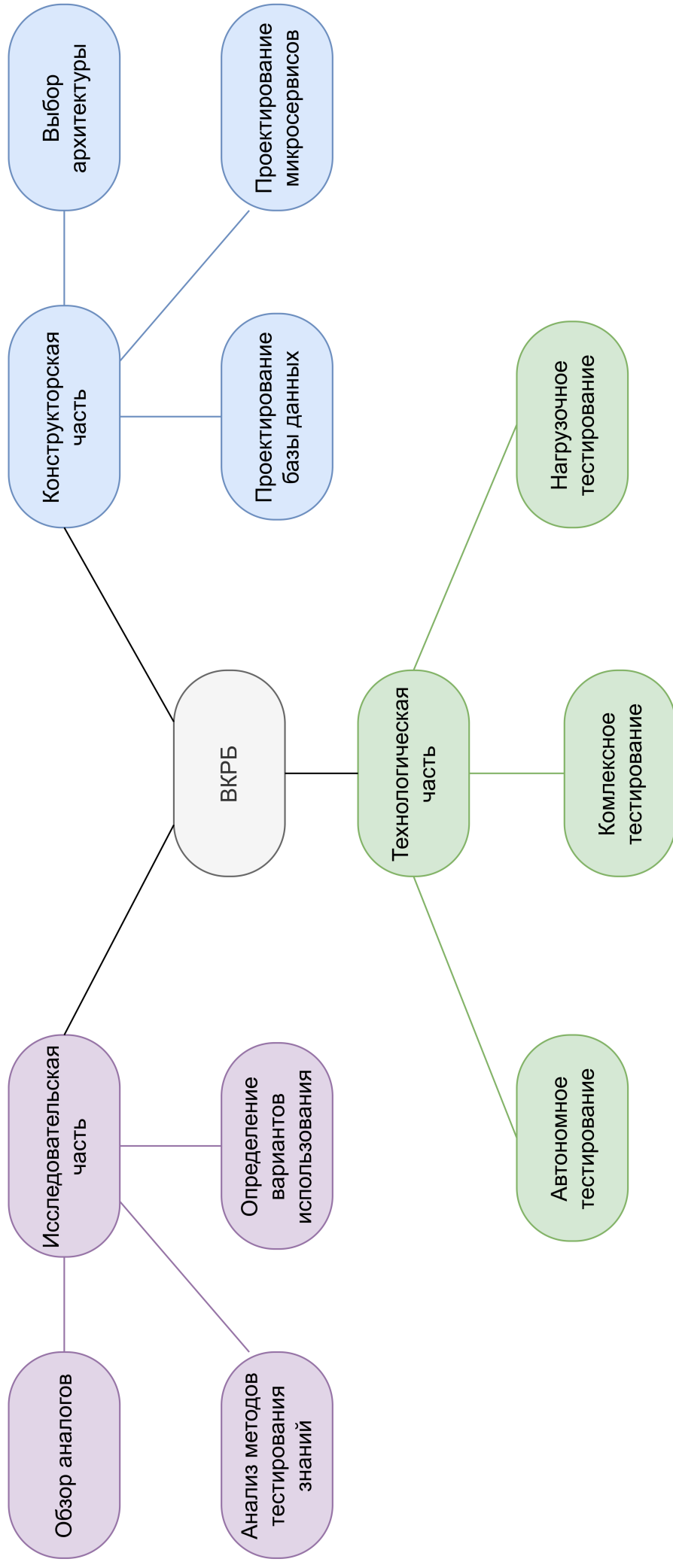


Программная подсистема тестирования знаний языков описания аппаратуры

Цель работы: разработать программную подписистему тестирования знаний языков описания аппаратуры, позволяющую управлять учебными материалами и осуществлять тестирование знаний языка описания аппаратуры Verilog, в том числе, посредством автоматической проверки задания на описание устройств на языке Verilog



Выпускная квалификационная работа кандидата				Программная редакция компьютерных языков описания аппаратуры			
Дата	№ документа	Инициалы	Подпись	Посланидочный лист		Инициалы	Подпись
Подпись	Адресован (с.е.)	Инициалы	Подпись	Лист 1	Листов 2		
Подпись	Инициалы	Подпись	Подпись	Итого 1 лист 2 страницы			
Подпись	Инициалы	Подпись	Подпись	Итого 1 лист 2 страницы			