## Программная подсистема тестирования знаний языков описания аппаратуры

языков посредством осуществлять знаний <u>Цель работы:</u> разработать программную подсистему тестирования зн описания аппаратуры, позволяющую управлять учебными материалами и тестирование знаний языка описания аппратуры Verilog, в том числе, автоматической проверки заданий на описание устройств на языке Verilog работы

