|  |  |
| --- | --- |
|  | **Министерство науки и высшего образования Российской Федерации**  **Федеральное государственное бюджетное образовательное учреждение**  **высшего образования**  **«Московский государственный технический университет**  **имени Н.Э. Баумана**  **(национальный исследовательский университет)»**  **(МГТУ им. Н.Э. Баумана)** |

ФАКУЛЬТЕТ **Информатика и системы управления**

КАФЕДРА **Компьютерные системы и сети (ИУ6)**

НАПРАВЛЕНИЕ ПОДГОТОВКИ **09.03.01 Информатика и вычислительная техника**

**РАСЧЕТНО-ПОЯСНИТЕЛЬНАЯ ЗАПИСКА**

***К НАУЧНО-ИССЛЕДОВАТЕЛЬСКОЙ РАБОТЕ***

***НА ТЕМУ:***

***\_\_\_\_\_\_Анализ систем тестирования знаний языков программирования\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_***

***\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_***

***\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_***

***\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_***

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| Студент | ИУ6-72Б |  |  | С.В. Астахов |
|  | (Группа) |  | (Подпись, дата) | (И.О. Фамилия) |
|  |  |  |  |  |
| Руководитель |  |  |  | Т.А. Ким |
|  |  |  | (Подпись, дата) | (И.О. Фамилия) |
|  |  |  |  |  |
| Консультант |  |  |  | С.С. Семенов |
|  |  |  | (Подпись, дата) | (И.О. Фамилия) |

*2022 г.*

**Министерство науки и высшего образования Российской Федерации**

**Федеральное государственное бюджетное образовательное учреждение**

**высшего образования**

**«Московский государственный технический университет имени Н.Э. Баумана**

**(национальный исследовательский университет)»**

**(МГТУ им. Н.Э. Баумана)**

**ЗАДАНИЕ**

**на выполнение научно-исследовательской работы**

по теме \_\_\_Анализ систем тестирования знаний языков программирования\_\_\_\_\_

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Студент группы ИУ6-72Б

\_\_\_\_\_\_\_\_\_\_\_\_Астахов Сергей Викторович\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

(Фамилия, имя, отчество)

Направленность НИР (учебная, исследовательская, практическая, производственная, др.)

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_исследовательская\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Источник тематики (кафедра, предприятие, НИР) \_\_\_кафедра\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

График выполнения НИР: 25% \_4\_ нед., 50% \_7\_ нед., 75% \_11\_ нед., 100% 14 нед.

Техническое задание: \_\_\_выполнить анализ систем тестирования знаний языков программирования\_, осуществить выбор способов тестирования знаний языков программирования и на их основе сформировать функциональные требования к системе тестирования знаний языков программирования\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

***Оформление научно-исследовательской работы:***

1) Расчетно-пояснительная записка на 25-30 листах формата А4.

2) Перечень графического (иллюстративного) материала (чертежи, плакаты, слайды и т.п.)

\_\_\_\_Необходимый иллюстративный графический материал включить в качестве рисунков в расчетно-пояснительную записку \_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

3) Приложение А. Техническое задание на ВКРБ на 5-8 листах формата А4.

Дата выдачи задания « 1 » сентября 2021 г.

|  |  |  |  |
| --- | --- | --- | --- |
| **Руководитель** |  |  | Т.А. Ким |
|  |  | (Подпись, дата) | (И.О. Фамилия) |
| **Студент** |  |  | С.В. Астахов |
|  |  | (Подпись, дата) | (И.О. Фамилия) |

Примечание: Задание оформляется в двух экземплярах: один выдается студенту, второй хранится на кафедре.



**РЕФЕРАТ**

Отчет Х с., Х рис., Х. ист., Х прил.

ТЕСТИРОВАНИЕ ЗНАНИЙ, ЯЗЫКИ ПРОГРАММИРОВАНИЯ, ОБРАЗОВАТЕЛЬНЫЕ ПОРТАЛЫ, ХАКАТОНЫ, CTF, LMS.

Объектом исследования являются системы тестирования знаний, ориентированные на передачу и проверку знаний в области информационных технологий и, в частности, языков программирования.

Цель работы — получение описания бизнес-процессов, (idef0) архитектурной модели (c4) и функциональных требований к подсистеме тестирования знаний языков описания аппаратуры.

В процессе работы был проведен анализ бизнес-процессов и принципов организации имеющихся систем тестирования знаний в области информационных технологий. Затем был проведен анализ полученных моделей бизнес-процессов, в результате доработки которых было получено описание бизнес-процессов, а затем и архитектурная модель разрабатываемой системы.

Актуальность тут или **дальше**?

**СОДЕРЖАНИЕ**

[**ВЕДЕНИЕ** 6](#_Toc1)

[1 Проблематика и методология 7](#_Toc2)

[1.1 Проблематика изучения языков описания аппаратуры 7](#_Toc3)

[1.2 IDEF-0 8](#_Toc4)

[1 Проблематика освоения HDL, бла-бла-бла про системный и функциональный анализ, idef0, c4 9](#_Toc5)

[2 Аналоги, курсы, их модели idef0 и возможно с4 9](#_Toc6)

[3 Обобщение и сравнительный анализ — критерии, достоинства и недостатки 9](#_Toc7)

[4 Выявление best practices, устранение недостатков, специфика работы с HDL-языками (временные диаграммы и тест-бенчи, ?синтезируемый код?), idef0 и c4 системы нашей мечты 9](#_Toc8)

[ЗАКЛЮЧЕНИЕ 10](#_Toc9)

[СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ 11](#_Toc10)

**ПЕРЕЧЕНЬ СОКРАЩЕНИЙ И ОБОЗНАЧЕНИЙ**

Бизнес процесс

Язык описания аппаратуры

ПЛИС

HDL

VCD

Tetsbench

# **ВЕДЕНИЕ**

— актуальность, высокий порог входа, моральный барьер, сложный софт, мало курсов, IT – круто, ?санкции?, профориентация

Основной целью научно-исследовательской работы является формирование функциональных требований, описание бизнес-процессов и архитектурной модели программной подсистемы тестирования знаний языков описания аппаратуры.

Такая подсистема предназначена для интеграции в архитектуру образовательной платформы для предоставления функций тестирования знаний (т.е. для проведения контрольных мероприятий), основные из которых:

* добавление, редактирование, удаление заданий;
* проверка правильности решения;
* хранение и обработка информации о решенных заданиях и др.

Актуальность исследования обусловлена тем, что несмотря на активный в последние годы рост популярности и числа образовательных онлайн-платформ и курсов, связанных с изучением информационных технологий, вплоть до настоящего момента существует дефицит ресурсов, направленных на практическое освоение языков описания аппаратуры.

# 1 Проблематика и методология

## 1.1 Проблематика изучения языков описания аппаратуры

Несмотря на наличие большого числа теоретических материалов на данную тематику, наблюдается дефицит и низкое качество организации ресурсов, ориентированных на практическое освоение языков описания аппаратуры. Абсолютное большинство таких ресурсов предоставляет лишь теоретические данные и набор практических упражнений, которые пользователю предлагается выполнить самостоятельно в стороннем программном обеспечении.

Такой подход может быть довольно сложен для новичка в силу описанных ниже проблем.

Первая проблема — установка стороннего программного обеспечения. Наиболее часто используемые для работы с HDL среды: Quartus и Xilinx. Обе они требуют большого объем как постоянной, так и оперативной памяти. Кроме того, для приобретения начальных навыков функциональность этих сред избыточна, так как значительная ее часть ориентирована на адаптацию проекта под конкретную аппаратную базу для дальнейшей прошивки в ПЛИС. Избыточная функциональность (с точки зрения рассматриваемой задачи) требует дополнительных вычислительных ресурсов и усложняет работу пользователя с этими средами.

Альтернативой Xilinx и Quartus являются такие инструменты, как Icarus Verilog. Это легковесная среда симуляции и синтеза устройств, описанных на языке Verilog. Взаимодействие с пользователем осуществляется через консольный интерфейс, результаты симуляции записываются в VCD-файл и затем отображаются графически через такие утилиты, как GTKWave. Основным недостатком в этом случае являются непривычный для новичка консольный интерфейс.

Вторая проблема — отсутствие внешнего контроля и системы оценивания. Безусловно, большинство людей в состоянии объективно оценить правильность функционирования описанного ими устройства по временным диаграммам, полученным в результате запуска Testbench-файлов, прикрепленных к заданию. Однако, обучение на основе только таких заданий не позволяет закрепить теоретические знания, которые можно было бы проверить, например, тестовыми заданиями. Кроме того, такая система усложняет контроль человека за освоением курса в целом, утрачивается ощущение объективности оценки собственного прогресса, ухудшается качество обучения [1].

Стоит отметить, что полноценное освоение языков описания аппаратуры в принципе затруднительно без знаний в области цифровой схемотехники, архитектуры ЭВМ и т.п. Однако, цель образовательных платформ, посвященных этой тематике состоит прежде всего именно в формировании базовых знаний и навыков работы с HDL для людей, интересующихся HDL, например, в качестве хобби или с целью продолжить обучение в ВУЗе и т.п.

Данная научно-исследовательская работа позволяет подойти к решению описанных выше проблем посредством формирования функциональных требований, описания бизнес-процессов (idef0) и архитектурной модели (c4) подсистемы тестирования знаний языков описания аппаратуры, полученных на основе анализа имеющихся систем тестирования знаний языков программирования.

## 1.2 IDEF-0

# 1 Проблематика освоения HDL, бла-бла-бла про системный и функциональный анализ, idef0, c4

# 2 Аналоги, курсы, их модели idef0 и возможно с4

# 3 Обобщение и сравнительный анализ — критерии, достоинства и недостатки

# 4 Выявление best practices, устранение недостатков, специфика работы с HDL-языками (временные диаграммы и тест-бенчи, ?синтезируемый код?), idef0 и c4 системы нашей мечты

# ЗАКЛЮЧЕНИЕ

# СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

1. https://cyberleninka.ru/article/n/rol-kontrolya-v-obuchenii-studentov-vuza