УДК 004.04

**ПРОГРАММНАЯ ПОДСИСТЕМА ТЕСТИРОВАНИЯ ЗНАНИЙ ЯЗЫКОВ ОПИСАНИЯ АППАРАТУРЫ**

**С.В. Астахов** fzastahov@gmail.com

**Н.В. Лапшин** 1234@mail.ru

**Т.А. Ким** 1234@mail.ru

**МГТУ им. Н.Э. Баумана, Москва, Российская Федерация**

|  |  |
| --- | --- |
| **Аннотация** | **Ключевые слова** |
| Статья посвящена разработке программной подсистемы тестирования знаний языков описания аппаратуры, которая предоставляет возможности по управлению учебными материалами и автоматической проверке заданий, в том числе, заданий на описание аппаратных устройств на языке Verilog. Проведен анализ существующих систем тестирования знаний, в ходе анализа сформулированы функциональные требования и составлена диаграмма вариантов использования программной подсистемы тестирования знаний языков описания аппаратуры. Спроектирована архитектура и компоненты подсистемы. Проведено функциональное и нагрузочное тестирование разработанной подсистемы. | Тестирование знаний, язык описания аппаратуры, HDL, Verilog, система дистанционного обучения, образовательный портал. |