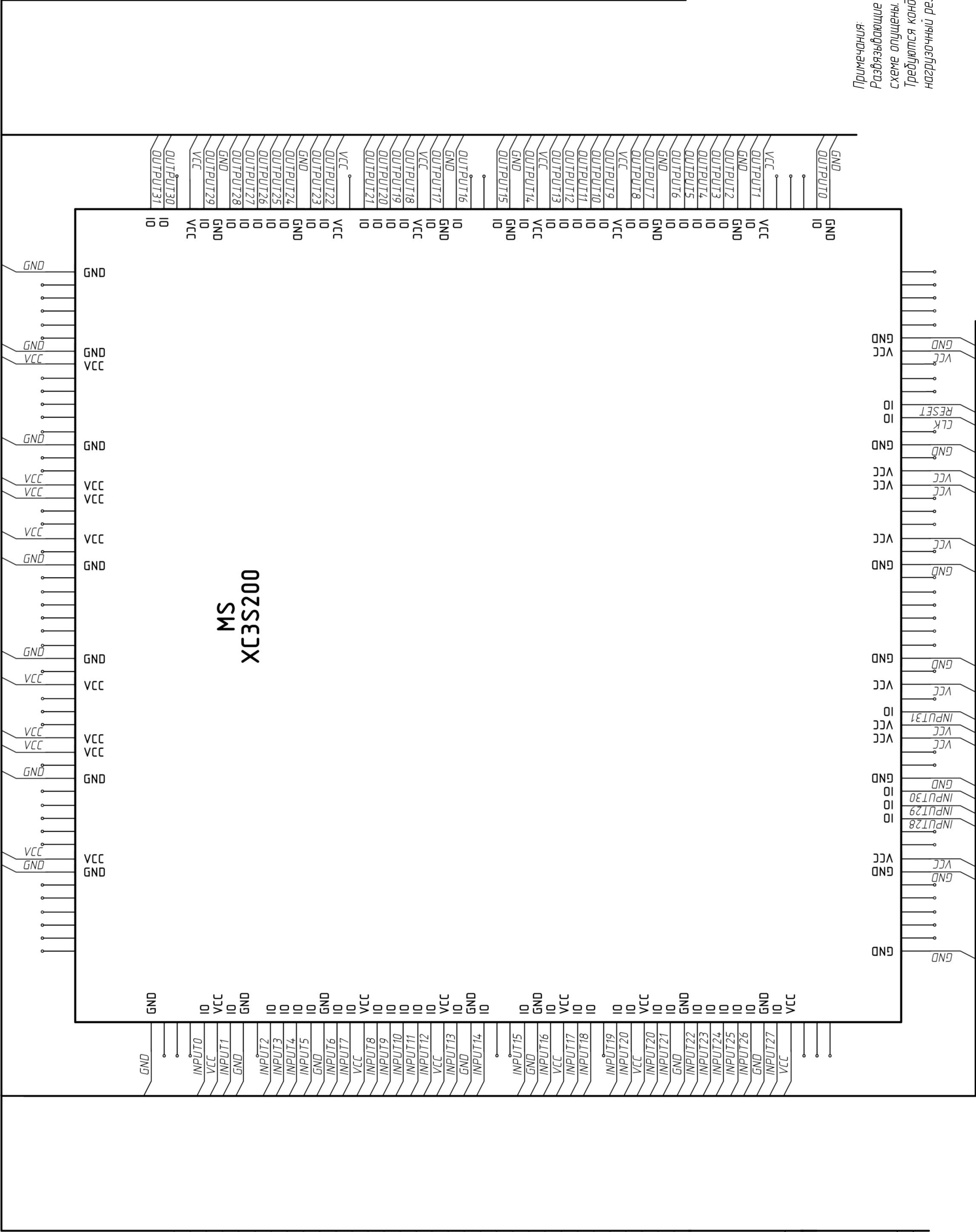


DD1



XP1

Цель	Комп.
Вход данных 1	1
Вход данных 2	2
Вход данных 3	3
Вход данных 4	4
Вход данных 5	5
Вход данных 6	6
Вход данных 7	7
Вход данных 8	8
Вход данных 9	9
Вход данных 10	10
Вход данных 11	11
Вход данных 12	12
Вход данных 13	13
Вход данных 14	14
Вход данных 15	15
Вход данных 16	16
Вход данных 17	17
Вход данных 18	18
Вход данных 19	19
Вход данных 20	20
Вход данных 21	21
Вход данных 22	22
Вход данных 23	23
Вход данных 24	24
Вход данных 25	25
Вход данных 26	26
Вход данных 27	27
Вход данных 28	28
Вход данных 29	29
Вход данных 30	30
Вход данных 31	31
Вход данных 32	32

XP2

Цель	Комп.
Сигнал сброса	1
Тактовый импульс	2

XP3

Цель	Комп.
VCC	1
GND	2

XP4

Цель	Комп.
OUTPUT0	1
OUTPUT1	2
OUTPUT2	3
OUTPUT3	4
OUTPUT4	5
OUTPUT5	6
OUTPUT6	7
OUTPUT7	8
OUTPUT8	9
OUTPUT9	10
OUTPUT10	11
OUTPUT11	12
OUTPUT12	13
OUTPUT13	14
OUTPUT14	15
OUTPUT15	16
OUTPUT16	17
OUTPUT17	18
OUTPUT18	19
OUTPUT19	20
OUTPUT20	21
OUTPUT21	22
OUTPUT22	23
OUTPUT23	24
OUTPUT24	25
OUTPUT25	26
OUTPUT26	27
OUTPUT27	28
OUTPUT28	29
OUTPUT29	30
OUTPUT30	31
OUTPUT31	32

Примечания
Развязывающие конденсаторы и нагрузочный резистор на
схеме опущены.
Требуются конденсаторы C1,C28 номиналом 100 нФ,
нагрузочный резистор R1 номиналом 51 Ом

Вычислитель SHA-256

Схема электрическая
принципиальная

Изм.	Лист	№ док-м.	Подп.	Дата	Лит.	Масса	Масштаб
Разраб.	Астахов С.В.						1:1
Проб.	Ким Т. А.						
Т. контр.							1
И. контр.							
Утв.							