Práctica 5: Caché

Gustavo Romero López

Arquitectura y Tecnología de Computadores

19 de diciembre de 2013

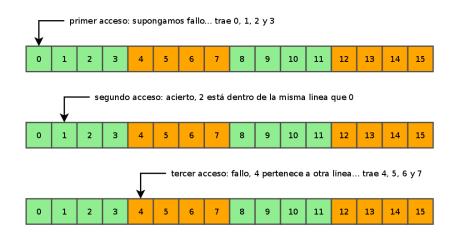
Índice

- Indice
- Objetivos
- 3 Tamaño de linea
- Tamaño de caché
- 5 Evaluación
- 6 Enlaces

Objetivos

- Comprender la importancia de la memoria caché mediante el estudio de la misma.
- Nos centraremos en dos de sus parámetros más importantes:
 - Tamaño de línea o bloque.
 - Tamaño de caché.
- Intentaremos calcularlos para el procesador que utilizamos.

Tamaño de linea



Tamaño de linea

- Una linea o bloque de caché es la cantidad de información que viaja entre los niveles de caché y la memoria principal.
- Es tan importante que a veces prevalece el acceso a los datos frente a su tratamiento.
- Veámoslo midiendo el tamaño de linea mediante la realización de un pequeño cambio en cada linea.
 - Crear un vector de tamaño considerable: 32MB ó 64MB.
 - Dentro de un bucle recorrer el vector y realizar una pequeña alteración, primero a cada uno de sus elementos, después a uno de cada dos, después a uno de cada cuatro... Repetir hasta el tamaño de linea que deseemos verificar.
 - Medir tiempos y comparar.
 - ¿Los resultados obtenidos se parecen a los esperados?
 - El resultado debería ser algo parecido al de la figura 1.
- Complete el esqueleto: line.cc, genere un gráfico y razone que tamaño de linea utiliza su procesador.

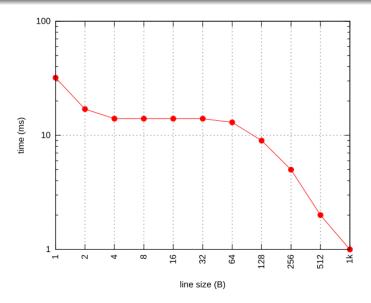


Figura 1: Tamaño de linea.

Tamaño de caché

- Mejor cuanto más grande salvo por el precio.
- Para medirlo debemos:
 - Crear un vector de tamaño considerable: 32MB ó 64MB.
 - Para cada tamaño de caché

Recorrer el vector hasta el anterior tamaño Realizar una pequeña alteración por cada linea

- Pista: en el apartado anterior ha calculado el tamaño de linea.
- Medir tiempos y comparar.
- ¿Los resultados obtenidos se parecen a los esperados?
- El resultado debería ser algo parecido al de la figura 2.
- Complete el esqueleto: size.cc, genere un gráfico y razone que tamaño de caché tiene su procesador.

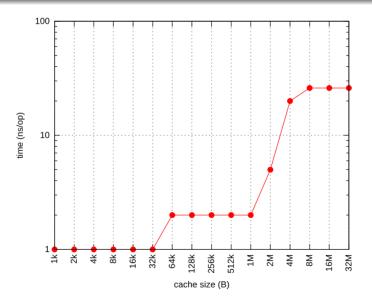


Figura 2: Tamaño de cache.

Evaluación

Para cada uno de los dos parámetros estudiados debe entregar:

- El programa: line.cc y size.cc.
- El gráfico generado por el Makefile para su CPU: live.svg y size.svg.
- Una explicación razonada de los resultados obtenidos.
- Un pantallazo de la ejecución de CPUG.

| | CPU-G | | |
|--|------------------------|-----------|-----------------------|
| Processor Mo | therboard RAM System | About | |
| General | | | |
| Vendor | ntel | | (intel) |
| Model | ntel(R) Core(TM)2 Quad | CPU Q9300 | |
| Core Speed | 2003.000 MHz | | Core 2 Quad Inside |
| CPU | | | |
| Family | 6 Model 23 | Stepp | ing 7 |
| Flags fpu vme de pse tsc msr pae mce cx8 apic sep mtrr pge mca | | | |
| Bogomips 5000.28 | | Width 64 | 4-bit |
| Cache | | | |
| L1 Data | 32K | | |
| L1 Instruction | 32K | | |
| Level 2 | 3072K | | |
| Level 3 | N/A | | |
| Core selection | | | |
| Number of co | res 4 | | cpu #0 🛕 |
| CPU-G | | | Cerrar |

Figura 3: Mi CPU vista con CPUG

Enlaces de interés

- https://en.wikipedia.org/wiki/CPU_cache
- http://igoro.com/archive/ gallery-of-processor-cache-effects/
- http://cpug.sourceforge.net/