摘要

Abstract

目录

1. 绪论
   1. **研究背景**

随着社会发展的不断进步，电力电子设备得到了广泛的应用，其产生的谐波和电磁干扰对电力系统产生了巨大的影响，成为了电力系统的主要污染源。因为电力电子产品通常是将电网交流电压先整流，再经过滤波电容，接着通过直流变换器获得直流源。传统的整流和滤波电路通常采用四个整流二极管和滤波电容，使输入电流产生畸变，引入大量的谐波，产生大量无功功率，电能利用效率低，图1.1为传统的整流滤波电路。



图1-1 整流滤波电路

传统电力电子设备的整流部分普遍采用图1-1的电路结构，该结构由四个二极管D1、D2、D3、D4组成全桥不可控电路，由电容C作为输出滤波大电容，在滤波电容C的作用下，使得输出电压Vout趋于平稳。当系统带负载时，只有当输入交流电压Vac大于滤波电容电压Vout时，二极管才会有电流流过，导致输入电流产生严重畸变，呈现尖峰状，产生一系列奇次谐波，使功率因数较低，所以输入电流畸变是造成电路功率因数低的主要原因，如图1-2所示：



图1-2 输入电压、电流波形

为了较少对电网其对电网的危害，国际上已经颁布了一系列限制输入电流谐波的相应标准，包括IEEE519、IEC555-2、IEC1000-3-2等标准。这些标准目的是将电网输入电流的谐波分量控制在允许的范围内，从而减少输入电流谐波对电网的干扰。虽然不可控整流器电路简单可靠，但他们产生高峰值电流谐波，使输入端电流波形发生畸变，使交流电网一侧的功率因数下降到0.5~0.65，无功损耗过大，因此我们必须引入功率因数校正。

**1.1.1谐波**

谐波，是数学或物理学概念，是指周期函数或周期性的波形中能用常数、与原函数的最小正周期相同的正弦函数和余弦函数的线性组合表达的部分。从严格意义上讲，谐波是指电流中所含有的频率为基波的整数倍的电量，一般指对周期性的非正弦电量进行傅里叶级数分解，其余大于基波频率的电流产生的电量。

根据傅里叶变换原理，其瞬时输入电流可表示为：

式中，n是谐波次数。输入总电流的有效值可表示为：

上式中，I1为基波电流的有效值，其余I2、I3 …In分别代表2,3…n次谐波电流有效值。电流总谐波含量反应了电流波形的畸变特性，用基波电流百分比表示的电流总谐波含量叫总谐波失真THD，也叫总谐波畸变率，公式如下：

谐波电流会对电网与电气设置产生巨大的危害，主要包括以下几个方面：

1. 高次谐波会使电网电压与电流波形发生严重畸变，同频谐波电压和谐波电流会产生大量无功功率，从而降低电网电压，增加线路损耗，浪费电网容量。
2. 谐波电流使变压器的铜耗增加，引起局部过热，噪声增大，绕组附加发热等。谐波电压引起的附加损耗使变压器的磁滞及涡流损耗增加，对三角形连接的绕组，零序性谐波在绕组内形成换流，是绕组温度升高，增加系统损耗。
3. 谐波会造成异步电动机效率下降，噪声增大，使得低压设备产生误动作，对企业自动化的正常通讯造成干扰。
4. 谐波污染将会使电缆的介质损耗、输电损耗增大，泄露电流上升，温升增大及干式电缆的局部放电增加，引发单相接地故障的可能性增加。

因此，解决谐波问题对提高电网供电质量和提高系统功率因数等具有非常重要的意义。

**1.1.2功率因数定义**

功率因数(Power Factor，PF)的大小为有功功率与视在功率的比值。无功功率会引起电网中流动的功率增大，增大电网损耗，污染电网并破坏电网的稳定性。有功功率越大，功率因数PF值越高，PF值越趋近为1。因此，提高功率因素对电网的意义重大。

在交流电路中，功率因数PF是指交流输入的有功功率P与视在功率S的比值，其公式表达式为：

其中，P为有功功率，S为视在功率，为基波功率因数(相移因数)，它反映了基波电流与电压U的相位关系，是基波相位角，其中输入基波电流有效值与输入总电流有效值的百分比叫做输入电流失真系数。

上式表明，在非正弦的电路中，功率因素PF不仅与基波电流与电压的相位角有关，还与输入的电流失真系数有关。输入电流的失真系数就是基波电流相对电压滞后的情况，将(2)、(4)代入(5)中得到功率因数PF与总谐波失真THD的关系如下公式：

上式说明，在相移因数不变时，降低总谐波失真THD，可提高功率因数PF。反之，PF越高则THD越小。

**1.1.3 PFC技术的发展现状**

功率因素校正(Power Factor Correction，PFC)是指为了提高用电设备功率因数所采用的技术。目前，根据是否用有源器件将功率因数校正分为无源功率因数校正(Passive Power Factor Correction，PPFC)和有源功率因数校正(Active Power Factor Correction，APFC)两大类。

所谓的PPFC技术，通常采用无源元件电容和电感组成低通、带通滤波器，工作在输入市电工作频率(50~60Hz)，将输入电流波形进行移相和整形，如图1-3所示。PPFC的主要优点有：电路简单、安全可靠、成本较低。主要缺点有：通常滤波电感和滤波电容的值较大，导致尺寸大、重量重、工作性能与频率和输入电压有关，而且通常较难的到高的功率因数值，满载时PF值一般能达到0.9左右，但是轻载时PF值仍然较低，因此对谐波电流的抑制作用不是太好。所以PPFC一般适用于功率较小、对尺寸和重量要求不高、对价格敏感的场景。



图1-3 传统PPFC电路图

而APFC技术主要采用的是电力电子变换器，使输入电流波形呈正弦，并且与输入电压相位相同，从而实现PFC。在APFC电路中，APFC电感位于交流输入市电供电整流电路和APFC滤波电容之间，而APFC输出负载端有一个大电容量的APFC滤波电容。有源功率因数校正能对变化的谐波进行迅速的动态跟踪补偿，而且补偿特性不受电网阻抗和负载阻抗的影响，所以和PPFC相比，具有补偿特性好、功率因数高等优点。

APFC按照拓扑结构可以分为Buck、Boost、Buck-Boost、Cuk、Flyback等变换器。其中前三种拓扑结构较为简单，如图1-4所示。



图1-4(a) Buck变换器



图1-4(b) Boost变换器



图1-4(c) Buck-Boost变换器

Buck PFC变换器拓扑如图1-4(a)所示，其主要的优点是电路控制简单，输出电压较低，可以用作降压功率因数校正。Buck变换器只有在输出电压低于输入电压时才能正常工作，因此Buck PFC在输入电压过零附近，输入电流为零，功率因数较低。所以Buck变化应用范围较窄。

Buck-Boost PFC变换器拓扑如图1-4(b)所示，其主要优点是电路简单，输入功率因数高，电压变比可由零到无穷大，即可升压又可降压。但是缺点也比较明显，该电路输入和输出电流都有脉动，使得对输入电源有电磁干扰且输出纹波较大，所以实际应用通常应加上输入输出滤波器。

Boost PFC变换器拓扑如图1-4(c)所示，其主要优点是电路结构简单，成本低，可靠性高。在全输入电压范围内可以获得较高的PF值。Boost变换器具有三种不同的工作方式，即电感电流连续模式、电感电流临界连续模式和电感电流断续模式，储能电感也可用作滤波电感来抑制RFI和EMI噪声，电流波形畸变小，输出功率大及APFC功率开关共源极工作和驱动电路简单。正是由于这些特性，使得Boost PFC变换器应用得最为广泛。

**1.1.4 Boost PFC的三种工作模式**

按有源功率因数校正电路输入电流检测和控制方式，升压型Boost型功率因数校正电路可分为三大类：

(1)电感电流连续模式(Continuous current mode，CCM)

(2)电感电流临界导通模式(Critical conduction mode，CRM)

(3)电感电流断续模式(Discontinuous current mode，DCM)

CCM Boost PFC控制电路通常采用固定频率平均电流模式控制，主要利用乘法器方法实现功率因数校正。它的主要优点是通过功率开关器件的电流峰值应力小，使得功率开关器件和有关元器件上的电应力小、输入纹波电流小。其缺点是开关管始终工作在硬开关状态，二极管存在反向恢复问题，开关损耗较大，控制电路较为复杂，成本较高，主要应用于大功率场合。

CRM Boost PFC控制电路通常采用变频的控制方法，随着输入电流的改变随时改变PWM占空比。它的主要优点是控制集成芯片造价较低，电路易于设计，开关管损耗较小，升压二极管也比较好选择，能实现开关管零电流开通、升压二极管零电流关断且无反向恢复问题。其缺点在于工作在变频方式，EMI干扰问题需引起重视，这样对有源功率因数校正输入滤波电路的设计要求较高，一般应用于中小功率场合。

DCM Boost PFC控制电路通常采用电压跟随器的方法来实现，它通常工作在固定频率下，在两个开关周期之间电感电流存在等于零的死区，不能连续流动。它保留了CRM开关管零电流开通和升压二极管无反向恢复的优点，而且控制电路简单、易于控制，成本低，有利于电感和EMI滤波器的设计。其缺点是在同样的平均电流下有较大的峰值电流，因而需要选用较大电流容量的开关管和升压二极管。所以，DCM Boost适用于较低功率的场合。

* 1. **本文的研究内容和意义**

**1.2.1 本文的研究内容**

本课题来源于实际研发项目，根据研发要求，本文以DCM Boost PFC变换器为基本拓扑，利用Boost交错并联的方式设计一款最大输出功率为1500W的功率因数校正电路。本文主要内容包括：

第一章介绍了PFC技术的背景和发展现状，重点讨论了几种不同拓扑PFC校正电路的拓扑及原理，分析了输入电流谐波对电网的干扰，介绍了功率因数的定义以及在PFC研究的重要意义。

第二章

第三章

第四章

第五章

第六章

1.2.2 本文的研究意义

1. **Boost PFC分析**

**2.1 Boost PFC变换器的工作原理**

DC-DC变换器典型的有Buck，Boost和Buck-Boost三种类型。Boost变换器为升压型，Buck变换器为降压型，Buck-Boost变换器为升降压型。由于Boost电路结构简单，成本低，可靠性高。在全输入电压范围内可以获得较高的PF值。Boost变换器具有三种不同的工作方式，即CCM、CRM、DCM，储能电感也可用作滤波电感来抑制RFI和EMI噪声，电流波形畸变小，输出功率大及APFC功率开关共源极工作和驱动电路简单。正是由于这些特性，使得Boost PFC变换器应用得最为广泛，本课题正是采用Boost电路作为基本拓扑。

**2.1.1 Boost变换器拓扑及工作过程分析**

Boost变换器为升压变换器，它主要由功率开关Q、升压电感L、升压二极管D以及滤波电容C组成，其结构如图2-1所示。



图2-1 Boost变换器拓扑

为了简化分析，将图2-1中的开关管Q、升压二极管、电感和电容均看做理想器件，理想情况下输出电压的纹波极小，可以忽略不计。电路可分为两种情况进行分析：

当开关管Q导通时，此时升压二极管D截止，电源向电感充电，电感电流线性上升，电能以磁场能的形式存储在电感L中，并且随电流的增大而增大，而此时储能电容通过向负载供电。在此种模态下，电感右侧接地，等效电路如图2-2(a)所示，此时电感电压和电容电流如下：

当开关管Q断开时，由于电感电流不能突变，故通过升压二极管D流向电容C，二极管导通，对电容进行充电。同时存储在电感中的能量开始释放并存储在输出大电容C上，使得电感电流线性减小。此种模态下，电感直接与负载相连，等效电路如图2-2(b)所示，此时电感电压和电容电流如下：

由等式(2-1)和(2-2)可以得出电感电压和电容电流的波形如图2-3所示：



(a) Q导通



(b) Q截止

图2-2 Boost的两种开关模态



图2-3 Boost变换器电感电压和电容电流波形

可以从图2-3推断出，在第一个区间，电感电压等于DC输入电压，此时电感电压为正。然而，在稳态条件下，电感两端总电压在一个开关周期内必须为零，所以在第二个区间内，电感电压()为负。因此输出电压大于输入电压。在一个开关周期内有如下等式：

等式左边为零，由等式2-3可得：

由此可得Boost变换器的输出电压为：

式2.7反应的是电压转换比M(D)，即Boost变换器输出电压和输入电压的比值。该值反映了变换器的升压比，输出电压随着占空比D的增加而增加，如图2-4所示，在理想条件下，变换器能产生任何大于输入电压的电压。



图2-4 电压转换比M(D)曲线

**2.1.2 CCM Boost PFC变换器工作原理及控制策略**

工作在CCM模式下的Boost PFC变换器。CCM模式下电流纹波最小，为其它两种模式的1/2，甚至更小。CCM的每个开关周期内电感电流均不为零，开关始终处于硬开关的状态，所以开关导通损耗和二极管反向恢复损耗均很大。在Boost变换器的一个开关周期内有两种开关模态，此时D1+D2=1，工作原理参见2.1.1节，CCM控制电路较为复杂，一般应用于大功率场合。

CCM Boost PFC变换器常用的控制策略包括峰值电流控制、滞环电流控制和平均电流控制。三种控制策略如下：

1. 峰值电流控制

峰值电流控制本质是使电感电流跟踪正弦给定值，功率开关管在恒定的时钟脉冲下周期性导通，当输入电流上升到基准电流峰值时开关管关断。电流基准值和电感电流的波形如图2-5所示：



图2-5 峰值电流基准值和电感电流波形

峰值电流控制的电路原理框图如图2-6所示，流过开关管的电流被监测到，经过电流比较器，以整流输出的电压和输出误差放大信号的乘积最为电流峰值基准信号。这两个输入信号经过电流比较器后，得到功率开关管的PWM驱动信号。当电感电流达到基准电流之前，开关管导通，一旦达到电流基准后，比较器就输出关断信号，使开关管截止。从而控制电感电流以其峰值为包络线跟踪输入电压整流后的半波，使得输入电流与输入电压同相位，并接近正弦波，实现对功率因数的校正。

峰值电流控制的优点是实现容易，缺点是当交流电网电压从零变化到峰值时，其占空比由最大值(通常为95%)变换到最小值(峰值电网电压附近)。在占空比大于50%时，电流环会产生次谐波振荡现象，这种现象常出现在恒频DC-DC变换器中。为克服这一现象，必须在比较器的输入端加一斜坡补偿函数，但有时也显得不是很理想。



图2-6 峰值电流控制PFC电路原理图

1. 滞环电流控制

滞环电流控制的本质是通过控制开关管的导通和关断，使电感电流在设定的滞环宽度内变化。滞环电流控制是最简单的电流控制方式，它没外加的调制信号，电流反馈控制和调制于一体，可以获得较宽的电流频带宽度，其电感电流和控制波形如图2-7所示：



图2-7 电感电流、电流最大和最小基准值波形

滞环电流控制的电路原理图如图2-8所示，它由一个比较器构成电流滞环带，所检测的输入电压经分压后产生两个基准电流：上限和下限值。当电感电流达到上限值时，功率开关管关断，此时电感电流下降，当电感电流达到基准下限时，开关管导通，电感电流上升。

滞环电流控制的优点是电流环带宽高，具有很强的鲁棒性和快速动态响应的能力，电流跟踪误差小，硬件上容易实现。缺点是负载的大小对开关频率影响较大，不利于设计输出滤波器的优化设计。目前，关于滞环电流控制的改进方案研究还很活跃，通过实现恒频控制将其他控制方法与滞环电流控制相结合是一个较热门的发展方向。



图2-8 滞环电流控制PFC电路原理图

1. 平均电流控制

平均电流控制的本质是