Systèmes concurrents

Philippe Mauran, Philippe Quéinnec

ENSEEIHT Département Sciences du Numérique

16 septembre 2020



Systèmes concurrents

1 / 37

Organisation

Matière : systèmes concurrents

- Cours (50%): définitions, principes, modèles
- TD (25%) : conception et méthodologie
- TP (25%) : implémentation des schémas et principes

Evaluation de l'UE

- Examen Systèmes concurrents : écrit, sur la conception de systèmes concurrents
- (Examen Intergiciels : écrit)
- Projet commun : réalisation d'un service de support à la programmation concurrente, parallèle ou répartie.
 - présentation mi-octobre, rendu final mi janvier
 - travail en groupe de 4, suivi + points d'étape réguliers

Pages de l'enseignement :

http://queinnec.perso.enseeiht.fr/Ens/sc.html

http://moodle-n7.inp-toulouse.fr

Contact : mauran@enseeiht.fr, queinnec@enseeiht.fr

Objectifs de la matière

Objectif

Être capable de comprendre et développer des applications parallèles (concurrentes)

- → modélisation pour la conception de programmes parallèles
- → connaissance des schémas (patrons) essentiels
- → raisonnement sur les programmes parallèles : exécution, propriétés
- → pratique de la programmation parallèle avec un environnement proposant les objets/outils de base

Plan du cours

- Introduction : problématique
- 2 Exclusion mutuelle
- Synchronisation à base de sémaphores
- Interblocage
- 5 Synchronisation à base de moniteur
- API Java, Posix Threads
- Processus communicants Go, Ada
- Transactions mémoire transactionnelle
- 9 Synchronisation non bloquante



Systèmes concurrents 4 / 37

Contenu de cette partie

Première partie

Introduction

- Nature et particularités des programmes concurrents ⇒ conception et raisonnement systématiques et rigoureux
- Modélisation des systèmes concurrents
- Points clés pour faciliter la conception des applications concurrentes
- Intérêt et limites de la programmation parallèle
- Mise en œuvre de la programmation concurrente sur les architectures existantes



Systèmes concurrents

Activités concurrentes Conception Le problème Un peu d'architecture Communication & activités

Avantages/inconvénients

Plan

Systèmes concurrents - Introduction

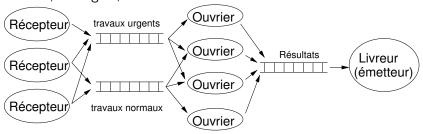
Activités concurrentes Conception

Le problème Un peu d'architecture Communication & activités

Avantages/inconvénients

Le problème

Concevoir une application concurrente qui reçoit des demandes de travaux, les régule, et fournit leur résultat



- coopération : les activités « se connaissent »
- compétition : les activités « s'ignorent »
- vitesse d'exécution arbitraire



Activités concurrentes • Le problème

- Un peu d'architecture
- Communication & activités
- Conception
 - Comment contrôler (réaliser) la composition?
 - Comment décrire?
 - Comment raisonner?



Activités concurrentes Conception Avantages/inconvénients Le problème
Un peu d'architecture
Communication & activités

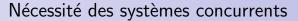
Activités concurrentes Conception Avantages/inconvénients Le problème
Un peu d'architecture
Communication & activités

Intérêt des systèmes concurrents

Facilité de conception

le parallélisme est naturel sur beaucoup de systèmes

- temps réel : systèmes embarqués, applications multimédia
- mode de fonctionnement : modélisation et simulation de systèmes physiques, d'organisations, systèmes d'exploitation
- Pour accroître la puissance de calcul algorithmique parallèle et répartie
- Pour faire des économies mutualisation de ressources coûteuses via un réseau
- Parce que la technologie est mûre banalisation des systèmes multiprocesseurs, des stations de travail/ordinateurs en réseau, services répartis



- La puissance de calcul monoprocesseur atteint un plafond
 - l'augmentation des performances d'un processeur dépend directement de sa fréquence d'horloge *f*
 - l'énergie consommée et dissipée augmente comme f^3 \rightarrow une limite physique est atteinte depuis quelques années
- Les gains de parallélisme au niveau mono-processeur sont limités : processeurs vectoriels, architectures pipeline, GPU conviennent mal à des calculs irréguliers/généraux
- La loi de Moore reste valide : la densité des transistors double tous les 18 à 24 mois

Les architectures multiprocesseurs sont (pour l'instant) le principal moyen d'accroître la puissance de calcul

74

Systèmes concurrents - Introduction

9 / 3

Systèmes concurrents - Introduction

10 / 37

Activités concurrentes Conception Avantages/inconvénients Le problème Un peu d'architecture Communication & activités

Concurrence vs parallélisme

Activités concurrentes Conception Avantages/inconvénients Le problème
Un peu d'architecture
Communication & activités

Parallélisme

Exécution simultanée de plusieurs codes

Concurrence

Structuration d'un programme en activités \pm indépendantes qui interagissent et se coordonnent.

| | Pas de concurrence | Concurrence |
|---------------------|--------------------|------------------------|
| Pas de parallélisme | prog. séquentiel | plusieurs activités |
| | | sur un monoprocesseur |
| Parallélisme | parallélisation | plusieurs activités |
| | automatique / | sur un multiprocesseur |
| | implicite | |

Différence avec la programmation séquentielle

Activités ± simultanées ⇒ explosion de l'espace d'états

- ullet P1 seul ightarrow 10 états \odot
- P1 \parallel P2 \rightarrow 10 x 10 = 100 états \odot
- P1; P2 \rightarrow 1 exécution \odot
- P1 \parallel P2 \rightarrow 184756 exécutions \odot
- Interdépendance des activités
 - logique : production/utilisation de résultats intermédiaires
 - chronologique : disponibilité des résultats

⇒non déterminisme

⇒ nécessité de méthodes et d'outils (conceptuels et logiciels) pour le raisonnement et le développement



Activités concurrentes Conception Avantages/inconvénients Le problème Un peu d'architecture Communication & activités Activités concurrentes Conception Avantages/inconvénients Le problème
Un peu d'architecture
Communication & activités

Composants matériels

Architecture d'un ordinateur :

- Processeurs
- Mécanisme d'interconnexion
- Mémoire et caches

Vision simpliste : à chaque cycle, le processeur exécute une instruction machine à partir d'un flot séquentiel (le code). En pratique :

- pipeline : plusieurs instructions en cours dans un même cycle : obtention, décodage, exécution, écriture du résultat
- superscalaire : plusieurs unités d'exécution

Activités concurrentes

Avantages/inconvénients

Conception

- instructions vectorielles
- réordonnancement (out-of-order)
- exécution spéculative



13 / 37

Systèmes concurrents - Introduction

Processeur

14 /

Activités concurrentes Conception Avantages/inconvénients Le problème
Un peu d'architecture
Communication & activités

Mémoire

Interconnexion

Systèmes concurrents - Introduction

Bus unique

- interconnecte des processeurs entre eux
- interconnecte les processeurs et la mémoire
- interconnecte les processeurs et des unités d'E/S
- médium à diffusion : usage exclusif
- Plusieurs bus dédiés
- Mini réseaux locaux, network-on-chip (parallélisme massif)
- Réseaux locaux classiques (système réparti)

La mémoire et le processeur sont éloignés : un accès mémoire est considérablement plus lent que l'exécution d'une instruction (facteur 10 à 1000 dans un ordinateur, 10 000 en réparti).

Le problème Un peu d'architecture

Communication & activités

Principe de localité

temporelle si on utilise une adresse, on l'utilisera probablement de nouveau dans peu de temps

spatiale si on utilise une adresse, on utilisera probablement une adresse proche dans peu de temps

 \Rightarrow conserver près du CPU les dernières cases mémoire accédées

⇒ Cache : mémoire rapide proche du processeur

Plusieurs niveaux de caches : de plus en plus gros, de moins en moins rapides (actuellement 3 niveaux).

CPU Cache L1 Cache L2 Mémoire





Le problème Un peu d'architecture Communication & activités

Activités concurrentes Conception Avantages/inconvénients

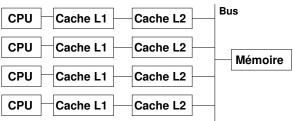
Le problème Un peu d'architecture Communication & activités

Cache

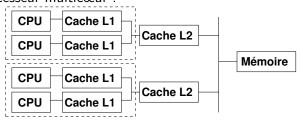
- Différents principes de placement dans le cache (associatif, mappé, k-associatif...)
- Différentes stratégies de remplacement (LRU least recently used...)
- Différentes stratégies d'invalidation cohérence mémoire

Multiprocesseur « à l'ancienne » :

Architecture multiprocesseur



Multiprocesseur multicœur:



Activités concurrentes

Conception

Activités concurrentes Conception Avantages/inconvénients Le problème Un peu d'architecture Communication & activités

Avantages/inconvénients Écritures en mémoire

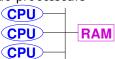
Systèmes concurrents - Introduction

18 / 37

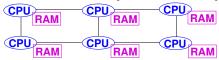
Architecture multiprocesseur

Systèmes concurrents - Introduction

SMP Symmetric multiprocessor : une mémoire + un ensemble de processeurs



NUMA Non-Uniform Memory Access: un graphe d'interconnexion de {CPU+mémoire}



CC-NUMA Cache-Coherent Non-Uniform Memory Access

Comment fonctionne l'écriture d'une case mémoire en présence de caches?

Write-Through diffusion sur le bus à chaque valeur écrite

+ visible par les autres processeurs ⇒ invalidation des valeurs passées

Le problème

Un peu d'architecture

Communication & activités

- + la mémoire et le cache sont cohérents
- trafic inutile : écritures répétées, écritures de variables privées au thread

Write-Back diffusion uniquement à l'éviction de la ligne

- + trafic minimal
- cohérence cache mémoire autres caches?



Activités concurrentes Conception Avantages/inconvénients Le problème Un peu d'architecture Communication & activités

Activités concurrentes Conception Avantages/inconvénients

Le problème Un peu d'architecture Communication & activités

Cohérence mémoire

Si un processeur écrit la case d'adresse a_1 , quand les autres processeurs verront-ils cette valeur? Si plusieurs écritures consécutives en a_1, a_2, \ldots , sont-elles vues dans cet ordre? Et les lectures indépendantes d'une écriture?

Règles de cohérence mémoire

Cohérence séquentielle le résultat d'une exécution parallèle est le même que celui d'une exécution séquentielle qui respecte l'ordre partiel de chacun des processeurs.

Cohérence PRAM (pipelined RAM ou fifo) les écritures d'un même processeur sont vues dans l'ordre où elles ont été effectuées; des écritures de processeurs différents peuvent être vues dans des ordres différents.

Cohérence « lente » (slow consistency) : une lecture retourne une valeur précédemment écrite, sans remonter dans le

Systèmes concurrents - Introduction

21 / 37

Activités concurrentes Conception Avantages/inconvénients Le problème Un peu d'architecture Communication & activités

Activité

Activité/processus/tâches/threads/processus légers/...

- exécution d'un programme séquentiel
- entité logicielle
- exécutable par un processeur
- interruptible et commutable

Cohérence Mémoire – exemple

Init:
$$x = 0 \land y = 0$$

Processeur P1 | Processeur P2
(1) $x \leftarrow 1$ | (a) $y \leftarrow 1$
(2) $r1 \leftarrow y$ | (b) $r2 \leftarrow x$

Un résultat r1 = $0 \land r2 = 0$ est possible en cohérence PRAM et slow, impossible en cohérence séquentielle.

Init:
$$x = 0 \land y = 0$$

Processeur P1
(1) $x \leftarrow 1$
(2) $y \leftarrow 1$
Processeur P2
(a) $r1 \leftarrow y$
(b) $r2 \leftarrow x$

Un résultat $r1 = 1 \land r2 = 0$ est possible en cohérence slow ou PSO (partial store order – réordonnancement des écritures)

22 / 37

Systèmes concurrents - Introduction

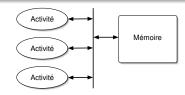
Activités concurrentes Conception Avantages/inconvénients

Un peu d'architecture Communication & activités

Interaction par mémoire partagée

Système centralisé multitâche

- communication implicite, résultant de l'accès par chaque activité à des variables partagées
- activités anonymes (interaction sans identification)
- coordination (synchronisation) nécessaire (pour déterminer l'instant où une interaction est possible)



Exemples

- multiprocesseurs à mémoire partagée,
- processus légers,
- Unix : couplage mémoire (mmap), fichiers



Activités concurrentes Conception Avantages/inconvénients Le problème Un peu d'architecture Communication & activités

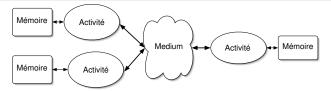
Activités concurrentes Conception Avantages/inconvénients

Comment contrôler (réaliser) la composition? Comment décrire? Comment raisonner?

Interaction par échange de messages

Activités communiquant par messages

- communication explicite par transfert de données (messages)
- désignation nécessaire du destinataire (ou d'un canal de communication)
- coordination implicite, découlant de la communication



Exemples

- processeurs en réseau,
- architectures logicielles réparties (client/serveur...),
- Unix : tubes, signaux

Systèmes concurrents - Introduction 25 / 37

Activités concurrentes Conception Avantages/inconvénients Comment contrôler (réaliser) la composition? Comment décrire? Comment raisonner?

Contrôler

- Le problème
- Un peu d'architecture
- Communication & activités
- 2 Conception

Plan

- Comment contrôler (réaliser) la composition?
- Comment décrire?
- Comment raisonner?
- Avantages/inconvénients

26 / 37

Systèmes concurrents - Introduction

Activités concurrentes Conception Avantages/inconvénients Comment raisonner?

Comment contrôler (réaliser) la composition? Comment décrire

Contrôler

Concevoir une application concurrente

- contrôler un ensemble d'activités concurrentes
- contrôler la progression et les interactions de chaque activité
- assurer leur protection réciproque

Moven

attente (par blocage – suspension – de l'activité)

→ déblocage nécessairement par une autre activité

Hypothèses de bon comportement des activités : un protocole définit les interactions possibles :

- Opérations et paramètres autorisés.
- Séquences d'actions autorisées. Un ouvrier ne doit pas déposer plus de résultats qu'il n'a pris de travaux.





Décrire

Décrire

Compteurs d'événements

Compter les actions ou les changements d'états et les relier entre eux.

Exemple

Invariant #nb de travaux soumis = #nb travaux effectués + #nb travaux en cours + #nb travaux en attente



Triplets de Hoare

précondition/action/postcondition

Exemple

 $\{t = \text{nb travaux en attente } \land t > 0 \land r = \text{nb résultats}\}$ ouvrier effectue un travail {nb travaux en attente = $t - 1 \land$ nb résultats = r + 1}

Sérialisation : $\{p\}A_1; A_2\{q_{12}\}, \{p\}A_2; A_1\{q_{21}\}$ $\{p\}A_1 \parallel A_2\{q_{12} \lor q_{21}\}$

Indépendance :

 A_1 et A_2 sans interférence, $\{p\}A_1\{q_1\}, \{p\}A_2\{q_2\}$ $\{p\}A_1 \parallel A_2\{q_1 \land q_2\}$



Systèmes concurrents - Introduction

29 / 37

Systèmes concurrents - Introduction

30 / 37

Activités concurrentes Conception Avantages/inconvénients

Comment contrôler (réaliser) la composition? Comment décrire? Comment raisonner?

Activités concurrentes Conception Avantages/inconvénients

Comment contrôler (réaliser) la composition? Comment décrire? Comment raisonner?

Décrire

Propriétés temporelles

Linéaires : pour toutes les exécutions possibles,

à tout moment d'une exécution.

Arborescentes : pour certaines exécutions possibles,

à tout moment d'une exécution.

Modèle : l'entrelacement

Raisonner sur tous les cas parallèles est trop complexe ⇒ on raisonne sur des exécutions séquentielles obtenues par entrelacement des instructions des différentes activités.

Deux activités $P = p_1$; p_2 et $Q = q_1$; q_2 . L'exécution concurrente P||Q est vue comme (équivalente à) l'une des exécutions :

 p_1 ; p_2 ; q_1 ; q_2 ou p_1 ; q_1 ; p_2 ; q_2 ou p_1 ; q_1 ; q_2 ; p_2 ou q_1 ; p_1 ; p_2 ; q_2 ou $q_1; p_1; q_2; p_2 \text{ ou } q_1; q_2; p_1; p_2$

• Ne pas oublier que c'est un modèle simplificateur (vraie

Nombre d'entrelacements : $\frac{(p+q)!}{p!}$

concurrence, cohérence mémoire...)

Exemple

- Sûreté : rien de mauvais ne se produit Deux ouvriers ne peuvent jamais prendre le même travail.
- Vivacité : quelque chose de bon finit par se produire Un travail déposé finit par être pris par un ouvrier.
- Possibilité : deux travaux déposés consécutivement peuvent être exécutés séquentiellement par le même ouvrier.



parallèle.

Attention

Comment contrôler (réaliser) la composition ? Comment décrire ? Comment raisonner ?

Activités concurrentes Conception Avantages/inconvénients

Raisonner

Plan

Contrôler les effets des interactions

- isoler (raisonner indépendamment) ⇒ modularité
- spécifier/contrôler l'interaction
- schémas connus d'interaction (design patterns)

- Activités concurrentes
 - Le problème
 - Un peu d'architecture
 - Communication & activités
- 2 Conception
 - Comment contrôler (réaliser) la composition ?

Activités concurrentes

Avantages/inconvénients

Conception

- Comment décrire?
- Comment raisonner?
- 3 Avantages/inconvénients

77

33 / 37

Systèmes concurrents - Introduction

34 / 37

Activités concurrentes Conception Avantages/inconvénients

Avantages/inconvénients

Systèmes concurrents - Introduction

Parallélisme et performance

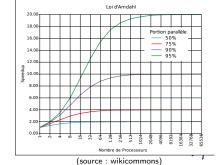
- + utilisation d'un système multiprocesseur.
- + utilisation de la concurrence naturelle d'un programme.
- + modèle de programmation naturel, en explicitant la synchronisation nécessaire.
- surcoût d'exécution (synchronisation, implantation du pseudo-parallélisme).
- surcoût de développement : nécessité d'expliciter la synchronisation, vérifier la réentrance des bibliothèques, danger des variables partagées.
- surcoût de mise-au-point : debuggage souvent délicat (pas de flot séquentiel à suivre); effet d'interférence entre des activités, interblocage. . .

Mythe du parallélisme

 \ll Si je remplace ma machine mono-processeur par une machine à N processeurs, mon programme ira N fois plus vite \gg

Soit un système composé par une partie p parallélisable + une partie 1-p séquentielle.

| CPU | durée | <i>p</i> = 40% | p = 80% | | |
|--|-------------------------------|----------------|---------|--|--|
| 1 | p + (1 - p) | 100 | 100 | | |
| 4 | $\frac{p}{4} + (1-p)$ | 70 | 40 | | |
| 8 | $\frac{\dot{p}}{8} + (1 - p)$ | 65 | 30 | | |
| 16 | $\frac{p}{16} + (1-p)$ | 62, 5 | 25 | | |
| ∞ | 10 | 60 | 20 | | |
| Loi d'Amdahl : maximal speedup = $\frac{1}{1-p}$ | | | | | |



7

Parallélisme et performance

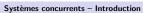
Mythe de la performance

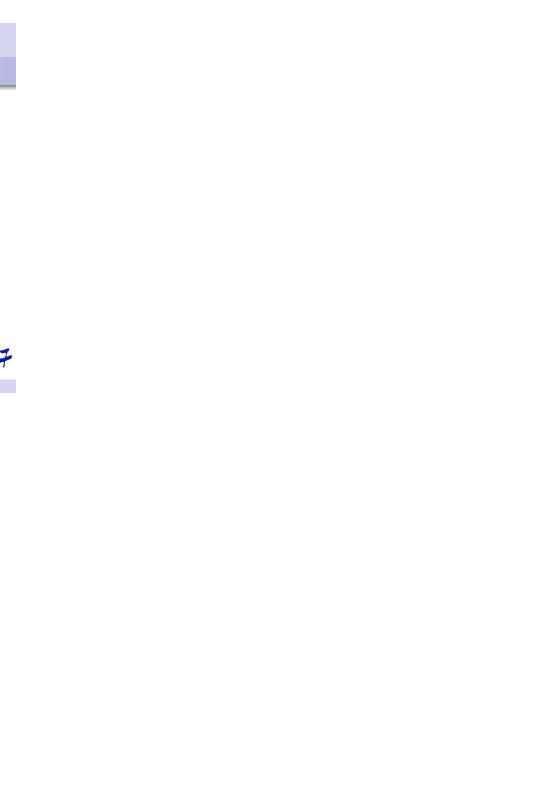
 \ll Si je remplace ma machine par une machine N fois plus rapide, mon programme traitera des problèmes N fois plus grands dans le même temps \gg

Pour un problème de taille n soluble en temps T, taille de problème soluble dans le même temps sur une machine N fois plus rapide :

| complexité | N = 4 | N=16 | N = 1024 |
|-----------------------|-------------------------------|--------------------------------|---------------------------------|
| <i>O</i> (<i>n</i>) | 4 <i>n</i> | 16 <i>n</i> | 1024 <i>n</i> |
| $O(n^2)$ | $\sqrt{4}n = 2n$ | $\sqrt{16}n = 4n$ | $\sqrt{1024}n = 32n$ |
| $O(n^3)$ | $\sqrt[3]{4}$ n $pprox 1.6$ n | $\sqrt[3]{16}$ n $pprox 2.5$ n | $\sqrt[3]{1024}$ n $pprox 10$ n |
| $O(e^n)$ | $ln(4)n \approx 1.4n$ | $ln(16)n \approx 2.8n$ | $\ln(1024)n\approx 6.9n$ |

En supposant en outre que tout est 100% est parallélisable et qu'il n'y a aucune interférence!





Contenu de cette partie

Deuxième partie

L'exclusion mutuelle

- Difficultés résultant d'accès concurrents à un objet partagé
- Mise en œuvre de protocoles d'isolation
 - solutions synchrones (i.e. bloquantes) : attente active
 - → difficulté du raisonnement en algorithmique concurrente
 - → aides fournies au niveau matériel
 - solutions asynchrones : gestion des processus

| | | | - 19 | | | - 19 |
|----------------------|--|-----------------------------------|---|---|-----------------------------------|------|
| Systèmes concurrents | | 2 / 31 | Systèmes concurrents – Exclusion mutuelle | | 3 / 31 | |
| | Interférences entre actions Mise en œuvre | Isolation L'exclusion mutuelle | | Interférences entre actions Mise en œuvre | Isolation L'exclusion mutuelle | |
| Plan | | | | Trop de pain? | | 111 |

- 1 Interférences entre actions
 - Isolation
 - L'exclusion mutuelle
- 2 Mise en œuvre
 - Solutions logicielles
 - Solutions matérielles
 - Primitives du système d'exploitation
 - En pratique. . .

Vous

- Arrivez à la maison
- Constatez qu'il n'y a plus de pain
- 3 Allez à une boulangerie
- 4 Achetez du pain
- Revenez à la maison
- 6 Rangez le pain

Votre colocataire

- Arrive à la maison
- Constate qu'il n'y a plus de pain
- 3 Va à une boulangerie
- 4 Achète du pain
- Revient à la maison
- Range le pain





Spécification

Solution 1?

111

Propriétés de correction

- Sûreté : un seul pain est acheté
- Vivacité : s'il n'y a pas de pain, quelqu'un en achète

Que se passe-t-il si

- votre colocataire était arrivé après que vous soyez revenu de la boulangerie?
- Vous étiez arrivé après que votre colocataire soit revenu de la boulangerie?
- Votre colocataire attend que vous soyez là pour vérifier s'il y a du pain?

⇒ race condition quand la correction dépend de l'ordonnancement des actions

Vous (processus A)

- A1. si (pas de pain && pas de note) alors
- A2. laisser une note
- АЗ. aller acheter du pain
- A4. enlever la note finsi

Colocataire (processus B)

- B1. si (pas de pain) alors && pas de note) alors
- B2. laisser une note
- ВЗ. aller acheter du pain
- B4. enlever la note finsi
- ⇒ deux pains possibles si entrelacement A1.B1.A2.B2....

Interférences entre actions

Systèmes concurrents - Exclusion mutuelle

6 / 31

111

Systèmes concurrents - Exclusion mutuelle

7 / 31

Interférences entre actions Mise en œuvre

Isolation L'exclusion mutuelle

Solution 3?

Isolation L'exclusion mutuelle

Solution 2?

111

Vous (processus A)

laisser une note A si (pas de note B) alors si pas de pain alors aller acheter du pain finsi finsi

 \Rightarrow zéro pain possible

enlever la note A

Colocataire (processus B)

laisser une note B si (pas de note A) alors si pas de pain alors aller acheter du pain finsi finsi enlever la note B

Vous (processus A)

laisser une note A tant que note B faire rien finta si pas de pain alors aller acheter du pain finsi enlever la note A

Colocataire (processus B)

laisser une note B si (pas de note A) alors si pas de pain alors aller acheter du pain finsi finsi enlever la note B

Pas satisfaisant

Hypothèse de progression / Solution peu évidente / Asymétrique / Attente active



Interférence et isolation

(1) x := lire_compte(2); (2) y := lire_compte(1); (3) y := y + x; (4) ecrire_compte(1, y); (a) v := lire_compte(1); (b) v := v - 100; (c) ecrire_compte(1, v);

- Le compte 1 est partagé par les deux traitements;
- les variables x, y et v sont locales à chacun des traitements;
- les traitements s'exécutent en parallèle, et leurs actions peuvent être entrelacées.
- (1) (2) (3) (4) (a) (b) (c) est une exécution possible, cohérente.
- (1) (a) (b) (c) (2) (3) (4) " " " " "
- (1) (2) (a) (3) (b) (4) (c) est une exécution possible, incohérente.

Définition

Section critique

Les séquences $S_1 = (1); (2); (3); (4)$ et $S_2 = (a); (b); (c)$ sont des sections critiques, qui doivent chacune être exécutées de manière atomique (indivisible) :

- le résultat de l'exécution concurrente de S₁ et S₂ doit être le même que celui de l'une des exécutions séquentielles S₁; S₂ ou S₂; S₁.
- cette équivalence peut être atteinte en contrôlant directement l'ordre d'exécution de S_1 et S_2 (exclusion mutuelle), ou en contrôlant les effets de S_1 et S_2 (contrôle de concurrence).

« Y a-t-il du pain? Si non alors acheter du pain; ranger le pain. »

Isolation

L'exclusion mutuelle



Systèmes concurrents - Exclusion mutuelle

10 / 3

Systèmes concurrents - Exclusion mutuelle

11 / 31

Interférences entre actions
Mise en œuvre

vre L'exc

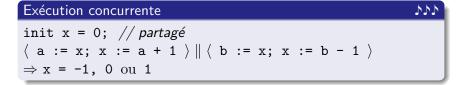
Isolation

L'exclusion mutuelle

L'exclusion mutuelle

111

Accès concurrents



```
Modification concurrente
\langle x := 0x 00 01 \rangle \parallel \langle x := 0x 02 00 \rangle
\Rightarrow x = 0x0001 \text{ ou } 0x0200 \text{ ou } 0x0201 \text{ ou } 0x0000 \text{ ou } 1234 \text{ !}
```

```
Cohérence mémoire init x = 0 \land y = 0 \langle x := 1; y := 2 \rangle \parallel \langle printf("%d %d",y,x); \rangle \Rightarrow affiche 0 0 ou 2 1 ou 0 1 ou 2 0!
```

Exécution en exclusion mutuelle d'un ensemble de sections critiques

• ensemble d'activités concurrentes A;

Interférences entre actions

Mise en œuvre

- variables partagées par toutes les activités variables privées (locales) à chaque activité
- structure des activités

```
cycle

[entrée] section critique [sortie]

:
fincycle
```

- fincycle
 hypothèses :
 - vitesse d'exécution non nulle
 - section critique de durée finie



Propriétés du protocole d'accès

111

Plan

• (sûreté) à tout moment, au plus une activité est en cours d'exécution d'une section critique

invariant
$$\forall i, j \in 0..N - 1 : A_i.excl \land A_j.excl \Rightarrow i = j$$

• (progression ou vivacité globale) lorsqu'il y a (au moins) une demande, une activité qui demande à entrer sera admise

$$(\exists i \in 0..N-1 : A_i.dem) \rightsquigarrow (\exists j \in 0..N-1 : A_j.excl)$$

 $\forall i \in 0..N-1 : A_i.dem \rightsquigarrow (\exists j \in 0..N-1 : A_i.excl)$

• (vivacité individuelle) si une activité demande à entrer, elle finira par obtenir l'accès (son attente est finie)

$$\forall i \in 0..N-1 : A_i.dem \sim A_i.excl$$

 $(p \sim q : \text{à tout moment, si } p \text{ est vrai, alors } q \text{ sera vrai ultérieurement})$

Mise en œuvre



Interférences entre actions

- Isolation
- L'exclusion mutuelle
- Mise en œuvre
 - Solutions logicielles
 - Solutions matérielles
 - Primitives du système d'exploitation

Interférences entre actions

Mise en œuvre

En pratique...

15 / 31

Interférences entre actions

Systèmes concurrents - Exclusion mutuelle

Comment?

14 / 31

Solutions logicielles Solutions matérielles Primitives du système d'exploitation

En pratique...

777

Systèmes concurrents - Exclusion mutuelle

Solutions logicielles

En pratique...

Solutions matérielles Primitives du système d'exploitation

Une fausse solution

111

- Solutions logicielles utilisant de l'attente active : tester en permanence la possibilité d'entrer
- Mécanismes matériels
 - simplifiant l'attente active (instructions spécialisées)
 - évitant l'attente active (masquage des interruptions)
- Primitives du système d'exploitation/d'exécution

Forme générale

Variables partagées par toutes les activités Activité A:

entrée section critique sortie

Algorithme

occupé : shared boolean := false;

tant que occupé faire nop; $occupé \leftarrow true;$

section critique $occupé \leftarrow false;$

(Test-and-set non atomique)

Interférences entre actions Mise en œuvre Solutions logicielles Solutions matérielles

Solutions matérielles Primitives du système d'exploitation En pratique... Interférences entre actions Mise en œuvre Solutions logicielles Solutions matérielles Primitives du système d'exploitation En pratique. . .

Alternance

111

Priorité à l'autre demandeur

111

```
Algorithme tour: shared 0..1;

tant que tour \neq i faire nop;

section critique

tour \leftarrow i + 1 \mod 2;
```

- note : i = identifiant de l'activité demandeuse
- deux activités (généralisable à plus)
- lectures et écritures atomiques
- alternance obligatoire



Systèmes concurrents - Exclusion mutuelle

Solutions logicielles

Interférences entre actions

Mise en œuvre

Pri

Solutions matérielles Primitives du système d'exploitation En pratique...

Peterson 1981

111

- i = identifiant de l'activité demandeuse
- i = identifiant de l'autre activité
- deux activités (non facilement généralisable)
- lectures et écritures atomiques
- risque d'attente infinie (interblocage)



19 / 31

Systèmes concurrents – Exclusion mutuelle

Interférences entre actions Mise en œuvre Solutions logicielles
Solutions matérielles
Primitives du système d'exploitation
En pratique...

Solution pour n activités (Lamport 1974)

נתת

```
Algorithme
```

```
demande: shared array 0..1 of boolean := [false,false];
tour : shared 0..1;

demande[i] ← true;
tour ← j;
tant que (demande[j] et tour = j) faire nop;
section critique
demande[i] ← false;
```

- deux activités (non facilement généralisable)
- lectures et écritures atomiques
- évaluation non atomique du « et »
- vivacité individuelle



L'algorithme de la boulangerie

int num[N]; // numéro du ticket

boolean choix[N]; // en train de déterminer le n°

choix[i] true;
int tour 0;
pour k de 0 à N faire tour max(tour,num[k]);
num[i] tour + 1;
choix[i] false;

pour k de 0 à N faire
 tant que (choix[k]) faire nop;
 tant que (num[k] 0) (num[k],k) (num[i],i) faire nop;
section critique

num[i] 0;

Solutions logicielles
Solutions matérielles
Primitives du système d'exploitation
En pratique...

Interférences entre actions Mise en œuvre

Interférences entre actions

Mise en œuvre

Solutions logicielles
Solutions matérielles
Primitives du système d'exploitation
En pratique...

Instruction matérielle TestAndSet

んんん

Utilisation du TestAndSet

Retour sur la fausse solution avec test-and-set non atomique de la variable *occupé* (page 17).

Soit TestAndSet(x), instruction indivisible qui positionne x à vrai et renvoie l'ancienne valeur :

Alors: protocole d'exclusion mutuelle:

```
Algorithme

occupé : shared boolean := false;

tant que TestAndSet(occupé) faire nop;

section critique

occupé ← false;
```

Tous les processeurs actuels possèdent une instruction analogue au TestAndSet, et adaptée aux multiprocesseurs symétriques.

Systèmes concurrents - Exclusion mutuelle

22 / 31

Systèmes concurrents - Exclusion mutuelle

23 / 31

Interférences entre actions Mise en œuvre Solutions logicielles Solutions matérielles

Primitives du système d'exploitation En pratique...

Spinlock x86

Solutions logicielles
Solutions matérielles
Primitives du système d'exploitation
En pratique...

Utilisation de FetchAndAdd

♪♪♪ Spinlo

111

```
Définition
```

```
ticket : shared int := 0;
tour : shared int := 0;
montour : shared int;

montour \( \times \) FetchAndAdd(ticket);
tant que tour \( \neq \) montour faire nop;
section critique

FetchAndAdd(tour);
```

Spinlock Linux 2.6

lock dec = décrémentation atomique multiprocesseur avec positionnement du bit "sign"



Interférences entre actions Mise en œuvre Solutions logicielles
Solutions matérielles
Primitives système d'exploitation
En pratique

Masquage des interruptions

111

Le système d'exploitation

Éviter la préemption du processeur par une autre activité :

Algorithme

masquer les interruptions section critique démasquer les interruptions

- plus d'attente!
- mono-processeur seulement
- pas d'entrée-sortie, pas de défaut de page, pas de blocage dans la section critique
- $\rightarrow \mu$ -système embarqué



Systèmes concurrents - Exclusion mutuelle

26 / 31

Solutions logicielles Solutions matérielles

Primitives du système d'exploitation

Ordonnanceur avec priorités

Interférences entre actions

Mise en œuvre

111

Ordonnanceur (scheduler) d'activités avec priorité fixe : l'activité de plus forte priorité s'exécute, sans préemption possible.

Algorithme

 $priorité \leftarrow ext{priorité max // pas de préemption possible} \\ section critique \\ priorité \leftarrow ext{priorité habituelle // avec préemption}$

- mono-processeur seulement
- les activités non concernées sont aussi pénalisées
- entrée-sortie? mémoire virtuelle?
- ightarrow système embarqué



- Contrôle de la préemption
- 2 Contrôle de l'exécution des activités
- **③** ≪ Effet de bord ≫ d'autres primitives

Systèmes concurrents – Exclusion mutuelle

Éviter l'attente active : contrôle des activités

ווו

```
Algorithme
occupé : shared bool := false;
demandeurs : shared fifo;
 bloc atomique
       si occupé alors
            self \leftarrow identifiant de l'activité courante
           ajouter self dans demandeurs
           se suspendre
       sinon
           occupé \leftarrow true
       finsi
 fin bloc
      section critique
 bloc atomique
       si demandeurs est non vide alors
           p \leftarrow \text{extraire premier de } demandeurs
           débloquer p
       sinon
            occup\'e \leftarrow false
       finsi
 fin bloc
```

Solutions logicielles Solutions matérielles Primitives du système d'exploitation En pratique...

Le système de fichiers (!)

Pour jouer : effet de bord d'une opération du système d'exploitation qui réalise une action atomique analogue au TestAndSet, basée sur l'existence et la création d'un fichier.

Algorithme

```
tant que
  open("toto", O_RDONLY | O_EXCL | O_CREAT, 0) == -1
  // échec si le fichier existe déjà; sinon il est créé
faire nop;
  section critique
unlink("toto");
```

- ne nécessite pas de mémoire partagée
- atomicité assurée par le noyau d'exécution



Actuellement, tout environnement d'exécution fournit un mécanisme de verrou (lock), avec les opérations atomiques :

- obtenir (acquire) : si le verrou est libre, l'attribuer à l'activité demandeuse ; sinon bloquer l'activité demandeuse
- rendre/libérer (release) : si au moins une activité est en attente du verrou, transférer la possession à l'un des demandeurs et le débloquer; sinon marquer le verrou comme libre.

Algorithme

La réalité

accès : shared lock
accès.acquire
section critique
accès.release



111

Systèmes concurrents - Exclusion mutuelle

30 / 3

Systèmes concurrents - Exclusion mutuelle

Contenu de cette partie

Troisième partie

Sémaphore

- Présentation d'un objet de synchronisation élémentaire (sémaphore)
- Patrons de conception élémentaires utilisant les sémaphores
- Exemple récapitulatif (schéma producteurs/consommateurs)
- Schémas d'utilisation pour le contrôle fin de l'accès aux ressources partagées
- Mise en œuvre des sémaphores



74

4 / 33

Spécification
Applications
Implantation
Conclusion

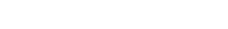
Plan

Spécification Définition
Applications Spécification intuitive
Implantation Spécification formelle : Hoare
Conclusion Ordonnancement

But

- Spécification
 - Définition
 - Spécification intuitive
 - Spécification formelle : Hoare
 - Ordonnancement
- 2 Applications
 - Méthodologie
 - L'exclusion mutuelle
 - L'allocateur de ressources critiques
 - Producteurs/consommateurs
- 3 Implantation
 - Sémaphore général à partir de verrous
 - Système d'exploitation
 - L'inversion de priorité

- Fournir un moyen simple, élémentaire, de contrôler les effets des interactions entre activités
 - isoler (modularité) : atomicité
 - spécifier des interactions précises : synchronisation
- Exprimer ce contrôle par des interactions sur un *objet partagé* (indépendant des activités en concurrence) plutôt que par des interactions entre activités (dont le code et le comportement seraient alors interdépendants)





Spécification Applications Implantation Définition

Spécification intuitive
Spécification formelle : Hoare
Ordonnancement

Spécification Applications Implantation

Définition Spécification intuitive

Spécification intuitive
Spécification formelle : Hoare
Ordonnancement

Définition – Dijkstra 1968

Principes directeurs:

- Abstraction de la file d'attente des activités bloquées
- Manipuler des objets de synchronisation, pas des activités

Définition

Un sémaphore encapsule un entier, avec une contrainte de positivité, et deux opérations atomiques d'incrémentation et de décrémentation.

- Contrainte de positivité : l'entier est toujours positif ou nul.
- opération down : décrémente le compteur s'il est strictement positif; bloque s'il est nul en attendant de pouvoir le décrémenter.

Définition

Spécification formelle : Hoare

• opération up : incrémente le compteur.

Spécification

Applications Implantation



Un sémaphore est un tas de cailloux avec deux opérations :

- Prendre un caillou, en attendant si nécessaire qu'il y en ait;
- Déposer un caillou.

Spécification intuitive

Attention:

- les cailloux sont anonymes et illimités : une activité peut déposer un caillou sans en avoir pris ;
- il n'y a pas de lien entre le caillou déposé et l'activité déposante;
- lorsqu'une activité dépose un caillou et qu'il existe des activités en attente, une seule d'entre elles peut prendre un caillou.



8 / 33

Systèmes concurrents - Sémaphore

7 / 33

 $Syst\`{e}mes\ concurrents-S\'{e}maphore$

· · · · · ·

Spécification
Applications
Implantation
Conclusion

Définition
Spécification intuitive
Spécification formelle : Hoare
Ordonnancement

Spécification formelle : Hoare

Propriétés

Définition

Un sémaphore S encapsule un entier cnt tel que

$$\begin{array}{ccc} & \text{init} & \Rightarrow & S.\textit{cnt} \geq 0 \\ \{S.\textit{cnt} = k \land k > 0\} & S.\textit{down}() & \{S.\textit{cnt} = k - 1\} \\ \{S.\textit{cnt} = k\} & S.\textit{up}() & \{S.\textit{cnt} = k + 1\} \end{array}$$

- Si la précondition de *S.down*() n'est pas vérifiée, l'activité est retardée ou bloquée.
- Quand une activité, via l'opération up, rend vraie la précondition de S.down() et qu'il existe au moins une activité bloquée sur down, une telle activité est débloquée (et décrémente le compteur).
- invariant $S.cnt = S.cnt_{init} + \#up \#down$ où #up et #down sont le nombre d'opérations up et downeffectuées.



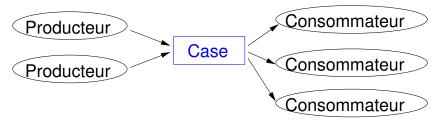


Spécification Applications Implantation Définition
Spécification intuitive
Spécification formelle : Hoare
Ordonnancement

Spécification Applications Implantation Conclusion

Définition Spécification intuitive Spécification formelle : Hoare

Producteurs/consommateurs simplifié



- échange des données via une unique case (zone mémoire partagée)
- nombre indéterminé et dynamique de producteurs
- " " de consommateurs
- objectifs : ne pas écraser une case occupée, une unique lecture consommatrice par case, attendre pour déposer si plein, attendre pour retirer si vide

Producteurs/consommateurs

77

12 / 33

Systèmes concurrents – Sémaphore

11 / 33

Spécification Applications Implantation Conclusion Définition
Spécification intuitive
Spécification formelle : Hoare
Ordonnancement

Systèmes concurrents – Sémaphore

Spécification Applications Implantation Définition
Spécification intuitive
Spécification formelle : Hoare
Ordonnancement

Ordonnancement

Autres noms des opérations :

| P | Probeer (essayer [de décrémenter]) | down | wait/attendre | acquire/prendre |
|---|---------------------------------------|------|---------------|-----------------|
| V | Verhoog (incrémenter) | up | signal(er) | release/libérer |

Plusieurs stratégies de déblocage :

- First-In-First-Out = par ordre chronologique d'arrivée
- Priorité des activités demandeuses
- Indéfinie

Les implantations courantes sont en général sans stratégie définie : avec une primitive rapide mais non équitable, on peut implanter (laborieusement) une solution équitable, mais avec une primitive lente et équitable, on ne peut pas implanter une solution rapide (et inéquitable).





Variante : down non bloquant

opération tryDown

$$\left\{ S.cnt = k \right\} r \leftarrow S.tryDown() \left\{ \begin{array}{l} (k > 0 \land S.cnt = k - 1 \land r) \\ \lor (k = 0 \land S.cnt = k \land \neg r) \end{array} \right\}$$

Conduit à de l'attente active. Généralement utilisé à tort.

Plan

- Spécification
 - Définition
 - Spécification intuitive
 - Spécification formelle : Hoare
 - Ordonnancement
- 2 Applications
 - Méthodologie
 - L'exclusion mutuelle
 - L'allocateur de ressources critiques
 - Producteurs/consommateurs
- 3 Implantation
 - Sémaphore général à partir de verrous
 - Système d'exploitation
 - L'inversion de priorité



16 / 33

Systèmes concurrents - Sémaphore

.

Spécification
Applications
Implantation
Conclusion

Méthodologie L'exclusion mutuelle L'allocateur de ressources critiques Producteurs/consommateurs Systèmes concurrents – Sémaphore

Spécification Applications Implantation Méthodologie

L'exclusion mutuelle L'allocateur de ressources critiques Producteurs/consommateurs

Schémas standards

Contrôle du degré de parallélisme

sémaphore accès := N

accès.down() zone(s) contrôlée(s) accès.up()

<u>Événeme</u>nts

Attendre/signaler un événement :

- associer un sémaphore à l'événement : occurrenceE (généralement initialisé à 0)
- signaler la présence de l'événement : occurrenceE.up()
- attendre et consommer une occurrence de l'événement : occurrenceE.down()

Schémas moins standards

L'exclusion mutuelle L'allocateur de ressources critiques Producteurs/consommateurs

Spécification **Applications** Implantation Conclusion

Méthodologie

L'exclusion mutuelle L'allocateur de ressources critiques Producteurs/consommateurs

Schémas moins standards

Rendez-vous à N activités (barrière)

Pour passer la barrière, une activité doit attendre que les N-1autres activités l'aient atteinte.

barrière = array 0..N-1 of Semaphore := $\{0,...\}$;

-- Protocole de passage pour l'activité k for i := 0..N-1 do barrière[k].up(); end; for i := 0..N-1 do barrière[i].down(); end;

Précondition

Pré/post-conditions

Précondition de l'action qui suit =

- état qui doit être vrai pour pouvoir faire l'action,
- ou événement qui doit être survenu pour pouvoir faire l'action.

sém.down

Postcondition

Postcondition de l'action précédente

- état garanti après terminaison de l'action,
- ou événement qui survient après l'action.

Spécification

Applications

Implantation

sém.up

Systèmes concurrents - Sémaphore

L'exclusion mutuelle

20 / 33

Spécification Applications Implantation Conclusion

Méthodologie L'exclusion mutuelle

L'allocateur de ressources critiques Producteurs/consommateurs

Systèmes concurrents - Sémaphore

Méthodologie

L'exclusion mutuelle

L'allocateur de ressources critiques Producteurs/consommateurs

Sémaphore booléen – Verrou

Algorithme

mutex : global semaphore := 1;

mutex.down()

section critique

mutex.up()

Définition

Sémaphore S encapsulant un booléen b tel que

 $\{S.b\}$ S.down() $\{\neg S.b\}$

- Un sémaphore booléen est différent d'un sémaphore entier initialisé à 1 : plusieurs up consécutifs sont équivalents à un seul.
- Souvent nommé verrou/lock
- Opérations down/up = lock/unlock ou acquire/release

Spécification Applications Implantation Conclusion Méthodologie L'exclusion mutuelle L'allocateur de ressources critiques Producteurs/consommateurs Spécification
Applications
Implantation
Conclusion

Méthodologie L'exclusion mutuelle L'allocateur de ressources critiques Producteurs/consommateurs

Verrou lecture/écriture

Une ressource peut être utilisée :

- concurremment par plusieurs lecteurs (plusieurs lecteurs simultanément);
- exclusivement par un rédacteur (pas d'autre rédacteur, pas d'autre lecteur).

Souvent rencontré sous la forme de verrou lecture/écriture (read-write lock).

Permet l'isolation des modifications avec un meilleur parallélisme que l'exclusion mutuelle.

Définition

- N ressources critiques, équivalentes, réutilisables
- usage exclusif des ressources

Allocateur (simplifié) de ressources

- opération allouer une ressource
- opération libérer une ressource précédemment obtenue
- bon comportement d'une activité : pas deux demandes d'allocation consécutives sans libération intermédiaire
- \Rightarrow trivialement implanté par un sémaphore avec N jetons

Attention : le problème où allouer demande plusieurs ressources est plus dur! Idem, si plusieurs allocations consécutives.

74

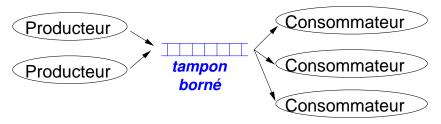
Systèmes concurrents – Sémaphore

23 / 33

Spécification
Applications
Implantation
Conclusion

Méthodologie L'exclusion mutuelle L'allocateur de ressources critiques Producteurs/consommateurs

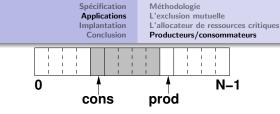
Producteurs/consommateurs



- tampon de taille borné et fixé
- nombre indéterminé et dynamique de producteurs
- " " de consommateurs
- objectifs : ne pas écraser une case occupée, une unique lecture consommatrice par case, attendre pour déposer si plein, attendre pour retirer si vide

Systèmes concurrents – Sémaphore

24 / 33



déposer(1)

```
vide.down()
{ pré : ∃ places libres }
  mutex.down()
  { pré : section critique }
    tampon[prod] ← 1
    prod ← prod + 1 mod N
  { post : fin SC }
  mutex.up()
{ post : ∃ places occupées }
plein.up()
```

retirer(*1)

```
plein.down()
{ pré : ∃ places occupées }
   mutex.down()
   { pré : section critique }
    *1 ← tampon[cons]
    cons ← cons + 1 mod N
   { post : fin SC }
   mutex.up()
{ post : ∃ places libres }
vide.up()
```

Sémaphores : mutex := 1, vide := N, plein := 0



Plan

- Spécification
 - Définition
 - Spécification intuitive
 - Spécification formelle : Hoare
 - Ordonnancement
- 2 Applications
 - Méthodologie
 - L'exclusion mutuelle
 - L'allocateur de ressources critiques
 - Producteurs/consommateurs
- 3 Implantation
 - Sémaphore général à partir de verrous
 - Système d'exploitation
 - L'inversion de priorité



Systèmes concurrents - Sémaphore

27 / 33

Spécification Applications Implantation Conclusion

Sémaphore général à partir de verrous Système d'exploitation L'inversion de priorité

Implantation d'un sémaphore

Gestion des activités fournissant :

- l'exclusion mutuelle (cf partie II)
- le blocage (suspension) et déblocage (reprise) des activités

Implantation

```
\mbox{S\'{e}maphore} = \langle \mbox{ int nbjetons}; \\ \mbox{File} < \mbox{Activit\'{e}} > \mbox{bloqu\'{e}es} \ \rangle
```

77

Sémaphore général à partir de verrous

```
Sg = \langle cnt := ?,
    mutex := BinarySemaphore(true),
    accès := BinarySemaphore(cnt > 0) \rangle // verrous
Sg.down() = Sg.accès.lock
    Sg.mutex.lock
    Sg.mutex.lock
    S.cnt \leftarrow S.cnt - 1
    si S.cnt \geq 1 alors Sg.accès.unlock
    Sg.mutex.unlock
Sg.up() = Sg.mutex.lock
```

 $S.cnt \leftarrow S.cnt + 1$

Sg.mutex.unlock

ightarrow les sémaphores binaires ont (au moins) la même puissance d'expression que les sémaphores généraux

Spécification

Applications

Implantation

si S.cnt = 1 alors Sg.accès.unlock



28 / 33

Systèmes concurrents - Sémaphore

Algorithme

Sémaphore général à partir de verrous

Système d'exploitation L'inversion de priorité

Algorithme

```
S.down() =
             entrer en excl. mutuelle
             si S.nbjetons = 0 alors
                   insérer self dans S.bloquées
                   suspendre l'activité courante
             sinon
                   S.nbjetons \leftarrow S.nbjetons - 1
             finsi
             sortir d'excl. mutuelle
S.up() =
           entrer en excl. mutuelle
           si S.bloquées \neq vide alors
                actRéveillée \leftarrow extraire de S.bloquées
                 débloquer actRéveillée
           sinon
                S.nbjetons \leftarrow S.nbjetons + 1
           finsi
           sortir d'excl. mutuelle
```



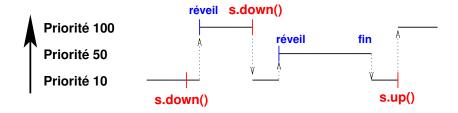
Spécification Applications Implantation Conclusion

Sémaphore général à partir de verrous Système d'exploitation L'inversion de priorité Spécification Applications Implantation

Sémaphore général à partir de verrous Système d'exploitation L'inversion de priorité

Sémaphores et priorités

Temps-réel ⇒ priorité ⇒ sémaphore non-FIFO. Inversion de priorités : une activité moins prioritaire bloque indirectement une activité plus prioritaire.



77

Systèmes concurrents - Sémaphore

31 / 33

Spécification Applications Implantation

Conclusion

Conclusion

Le concept de sémaphore est

- + simple
- + facile à comprendre
- + performant
- délicat à l'usage
 - $\rightarrow \text{sch\'emas g\'en\'eriques}$

Solution à l'inversion de priorité

- Plafonnement de priorité (priority ceiling) : monter systématiquement la priorité d'une activité verrouilleuse à la priorité maximale des activités potentiellement utilisatrices de cette ressource.
 - Nécessite de connaître a priori les demandeurs
 - Augmente la priorité même en absence de conflit
 - + Simple et facile à implanter
 - + Prédictible : la priorité est associée au sémaphore (= à la ressource)
- Héritage de priorité : monter dynamiquement la priorité d'une activité verrouilleuse à celle du demandeur.
 - + Limite les cas d'augmentation de priorité aux cas de conflit
 - Nécessite de connaître les possesseurs d'un sémaphore
 - Dynamique ⇒ comportement moins prédictible



Systèmes concurrents - Sémaphore

L'allocation et l'interblocage Détection – guérison

Contenu de cette partie

Quatrième partie

L'interblocage

- Notion d'interblocage
- Caractérisation des situations d'interblocage
- Protocoles de traitement de l'interblocage
 - préventifs
 - curatifs
- Apport déterminant d'une bonne modélisation/formalisation pour la recherche de solutions



Systèmes concurrents

L'allocation et l'interblocage

Conclusion

L'allocation de ressources multiples Sûreté / vivacité L'interblocage Graphe d'allocation

Prévention Détection – guérison Systèmes concurrents - Interblocage

L'allocation et l'interblocage

Prévention Détection – guérison L'allocation de ressources multiples

Sûreté / vivacité L'interblocage Graphe d'allocation

Plan

L'allocation et l'interblocage

- L'allocation de ressources multiples
- Sûreté / vivacité
- L'interblocage
- Graphe d'allocation
- Prévention
 - Approches statiques
 - Approche dynamique
- 3 Détection guérison
 - Détection
 - Guérison

Allocation de ressources multiples

- Ressources banalisées, réutilisables, regroupées en classes
- Une activité demande un certain nombre de ressources dans chaque classe
- Demande bloquante, ressources allouées par un gérant de ressources
- Interface du gérant :
 - demander : (IdClasse \rightarrow natural) \rightarrow (Set of IdRessource)
 - libérer : (Set of IdRessource) → unit
- Le gérant :
 - rend la ressource réutilisable, lors d'une libération;
 - libère les ressources détenues, à la terminaison d'une activité.





L'allocation et l'interblocage

Prévention
Détection – guérison
Conclusion

L'allocation de ressources multiples

Sûreté / vivacité L'interblocage Graphe d'allocation

L'allocation et l'interblocage

Prévention

Détection – guérison

Conclusion

L'allocation de ressources multiples Sûreté / vivacité

L'interblocage Graphe d'allocation

Exemples

Exclusion mutuelle

1 classe, 1 ressource, demande = 1

Sémaphore

1 classe, R ressources, demande = 1

Philosophes

N classes de 1 ressource, P_i demande R_i et $R_{i\oplus 1}$

Allocateur mono-classe

1 classe de R ressources, demande $\in [1..R]$

Lecteurs/rédacteurs

1 classe de N ressources, demande = 1 ou = N

Systèmes concurrents – Interblocage 6 /

L'allocation et l'interblocage Prévention Détection – guérison L'allocation de ressources multiples Sûreté / vivacité L'interblocage Graphe d'allocation

La vivacité

- Progression : si *des* activités déposent des requêtes de manière continue, *une* des requêtes finira par être satisfaite ;
- Vivacité faible : si une activité dépose sa requête de manière continue, elle finira par être satisfaite;
- Vivacité forte : si une activité dépose une requête infiniment souvent, elle finira par être satisfaite;
- Vivacité FIFO : si une activité dépose une requête, elle sera satisfaite avant tout autre requête (conflictuelle) déposée ultérieurement.

Famine

Une activité est en famine lorsqu'elle attend infiniment longtemps la satisfaction de sa requête (elle n'est jamais satisfaite).

(les activités sont supposées se comporter « correctement »)

Exprimer la correction

Propriétés temporelles

Pour toutes les exécutions possibles,

à tout moment d'une exécution.

- sûreté : rien de mauvais ne se produit l'exclusion mutuelle, les invariants d'un programme
- vivacité : quelque chose de bon finit par se produire l'équité, l'absence de famine, la terminaison d'une boucle
- (possibilité : pour *certaines* exécutions, . . .)

77

Systèmes concurrents - Interblocage

L'allocation et l'interblocage Prévention

Prévention
Détection – guérison
Conclusion

L'allocation de ressources multiples Sûreté / vivacité L'interblocage

Graphe d'allocation

L'interblocage

Allocation de ressources réutilisables

- non réquisitionnables
- non partageables
- en quantités entières et finies
- dont l'usage est indépendant de l'ordre d'allocation

Problème : A_1 demande R_1 puis demande R_2 , A_2 demande R_2 puis demande R_1 entrelacement \rightarrow risque d'interblocage.

- \bullet A_1 demande et obtient R_1
- \mathbf{Q} A_2 demande et obtient R_2
- \bullet A_2 demande R_1 et se bloque



L'allocation et l'interblocage Prévention Détection – guérison

L'allocation de ressources multiples Sûreté / vivacité L'interblocage Graphe d'allocation

L'allocation et l'interblocage Prévention Détection – guérison

L'allocation de ressources multiples Sûreté / vivacité L'interblocage Graphe d'allocation

Définition de l'interblocage

Interblocage : définition

Un ensemble d'activités est en *interblocage* (deadlock) si et seulement si toute activité de l'ensemble est en attente d'une ressource qui ne peut être libérée que par une autre activité de l'ensemble.

Pour l'ensemble d'activités interbloquées, interblocage \equiv négation de la progression

absence de famine \rightarrow absence d'interblocage

L'interblocage est un état stable.

10 / 29

Systèmes concurrents - Interblocage

L'allocation et l'interblocage

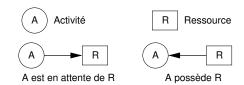
Prévention
Détection – guérison
Conclusion

Approches statiques
Approche dynamique

Plan

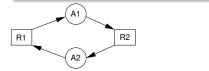
- L'allocation et l'interblocage
 - L'allocation de ressources multiples
 - Sûreté / vivacité
 - L'interblocage
 - Graphe d'allocation
- 2 Prévention
 - Approches statiques
 - Approche dynamique
- 3 Détection guérison
 - Détection
 - Guérison
- Conclusion

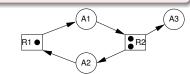
Graphe d'allocation



Interblocage = cycle/knot dans le graphe d'allocation

Conclusion





Solutions

- Prévention : empêcher la formation de cycles
- Détection + guérison : détecter l'interblocage, et l'éliminer

77

11 / 29

Systèmes concurrents - Interblocage

L'allocation et l'interblocage Prévention Détection – guérison

Approches statiques Approche dynamique

Éviter le blocage

Pas de blocage o pas d'arc sortant o pas de cycle!

Éviter l'accès exclusif

Ressource virtuelle : imprimante, fichier

Éviter la redemande bloquante

Acquisition non bloquante : le demandeur peut ajuster sa demande si elle ne peut être immédiatement satisfaite



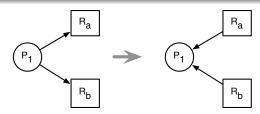


Éviter les demandes fractionnées

Demande unique

Allocation globale : chaque activité demande et obtient en bloc, en une seule fois, toutes les ressources nécessaires

- → une seule demande pour chaque activité
 - ullet demande satisfaite o arcs entrants uniquement
 - ullet demande non satisfaite o arcs sortants (attente) uniquement



- connaissance a priori des ressources nécessaires
- sur-allocation et risque de famine

Systèmes concurrents – Interblocage

L'allocation et l'interblocage Prévention Détection – guérison Conclusion

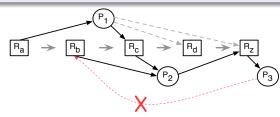
Approches statiques
Approche dynamique

Éviter l'attente circulaire

Classes ordonnées

Systèmes concurrents - Interblocage

- Un ordre est défini sur les classes de ressources
- Toute activité doit demander les ressources selon cet ordre



Pour chaque activité, les chemins du graphe d'allocation vont des ressources inférieures (déjà obtenues) aux supérieures (demandées) \rightarrow absence de cycle

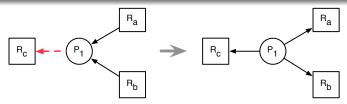
Principale solution pour éviter l'interblocage dû à des verrous multiples.

Réquisition des ressources allouées

Permettre la réquisition des ressources allouées

Inverser les arcs entrants d'une activité si création d'arcs sortants. Une activité demandeuse doit :

- libérer les ressources qu'elle a obtenues
- réobtenir les ressources libérées, avant de pouvoir poursuivre
 - → risque de famine



(optimisation : restitution paresseuse des ressources : libération que si la demande est bloquante)

Systèmes concurrents - Interblocage

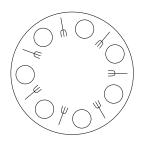
15 / 29

L'allocation et l'interblocage Prévention Détection – guérison Conclusion

Approches statiques Approche dynamique

Exemple: Philosophes et spaghettis - Dijkstra

N philosophes sont autour d'une table. Il y a une assiette par philosophe, et une fourchette entre chaque assiette. Pour manger, un philosophe doit utiliser les deux fourchettes adjacentes à son assiette (et celles-là seulement).



Un philosophe peut être :

16 / 29

- penseur : il n'utilise pas de fourchettes ;
- mangeur : il utilise les deux fourchettes adjacentes ; aucun de ses voisins ne peut manger ;
- demandeur : il souhaite manger mais ne dispose pas des deux fourchettes.

Ce problème est analogue au problème de l'allocateur multiclasse multiressource.

Exemple: philosophes et interblocage

Risque d'interblocage

Chaque philosophe demande sa fourchette gauche et l'obtient. Puis quand tous ont leur fourchette gauche, chaque philosophe demande sa fourchette droite et se bloque. ⇒ interblocage

Solutions

Allocation globale : chaque philosophe demande simultanément les deux fourchettes.

Non conservation : quand un philosophe essaye de prendre sa seconde fourchette et qu'elle est déjà prise, il relâche la première et se met en attente sur la seconde.

Classes ordonnées : imposer un ordre sur les fourchettes ≡ tous les philosophes prennent d'abord la gauche puis la droite, sauf un qui prend d'abord droite puis gauche.



Esquive

L'algorithme du banquier

qu'elle demandera.

• L'algorithme maintient le système dans un état fiable, i.e. tel qu'il existe toujours une possibilité d'éviter l'interblocage dans le pire des scénarios.

Avant toute allocation, évaluation du risque (futur) d'interblocage.

• Chaque activité annonce le nombre maximal de ressources

• En cas de danger détecté, le requête est mise en attente (comme si les ressources n'étaient pas disponibles).

 Un état est fiable s'il existe une séquence d'allocations satisfaites qui permet à tous les processus d'obtenir toutes leurs ressources



Systèmes concurrents - Interblocage

18 / 29

L'allocation et l'interblocage Prévention Détection – guérison Conclusion

Approches statiques Approche dynamique

12 ressources, $A_0/A_1/A_2$ annoncent 10/4/9

$$A_1$$
 4 2 +1 oui

$$(5+4+2 \le 12) \land (10+0+2 \le 12) \land (0+0+9 \le 12)$$

$$A_2$$
 9 2 +1 non, bloque (10 + 2 + 3 > 12)

ou
$$((5+4+3 \le 12) \land (10+0+3 > 12) \land (5+0+9 > 12))$$

ou
$$(5+2+9>12)$$

77

Systèmes concurrents - Interblocage

L'allocation et l'interblocage Prévention Détection – guérison

Approches statiques
Approche dynamique

Algorithme du banquier (1/2)

fonction allouer(id, demande)

```
var disponibles : entier = N
    annoncées, allouées : tableau [1..NbProc] de entier

tant que demande non satisfaite faire
    si étatFiable({1..NbProc}, disponibles - demande) alors
        allouées[id] ← allouées[id] + demande
        disponibles ← disponibles - demande
    sinon <br/>
    sinon <br/>
    sinon <br/>
    finsi
fintq
```

fonction terminer(id)

```
\begin{tabular}{ll} $\tt disponibles + allou\'ees[id] \\ &\tt allou\'ees[id] \leftarrow 0 \\ &\tt d\'ebloquer (intelligemment) toutes les bloqu\'ees \\ \end{tabular}
```



21 / 29

Algorithme du banquier (2/2)

```
fonction étatFiable(demandeurs:ensemble de 1..NbProc,
                           dispo: entier): booléen
var vus, S : ensemble de 1..NbProc = \emptyset, \emptyset;
     ok : booléen = (demandeurs = ∅);
début
  répéter
     S \leftarrow \{p \in demandeurs \setminus vus : \}
                      annoncées[p]-allouées[p] < dispo}
     si S \neq \emptyset alors
        choisir d \in S
        vus \leftarrow vus \cup \{d\}
        ok \leftarrow \text{\'etatFiable(demandeurs-}\{d\},
                             dispo+annoncées[d]-allouées[d])
     finsi
  jusqu'à (S = \emptyset) ou (ok)
  renvoyer ok
fin
```

Systèmes concurrents – Interblocage

L'allocation et l'interblocage

Prévention
Détection – guérison
Conclusion

Détection Guérison

Détection

- Construire le graphe d'allocation
- Détecter l'existence d'un cycle (ressources uniques) ou d'un

```
 \begin{array}{l} \ll \mathsf{knot} \gg \mathsf{(ressources \ multiples \ \'equivalentes)} \\ \mathsf{knot} = \mathsf{composante} \ \mathsf{fortement} \ \mathsf{connexe} \ \mathsf{terminale} \\ = \mathsf{ensemble} \ S \ \mathsf{d'activit\'es/ressources} \ \mathsf{tels} \ \mathsf{que} \\ \forall s \in S : \ \mathsf{successeur}(s) \in S \\ \land \ s \in \mathsf{activit\'e} \Rightarrow \mathsf{successeur}(s) \neq \emptyset \\ \land \ s \in \mathsf{ressources} \Rightarrow \mathsf{card}(\mathsf{succ}(s)) = \mathsf{nb} \ \mathsf{ress}. \end{array}
```

• Algorithme coûteux \to périodiquement et non à chaque allocation (l'interblocage est un état stable \to il finira par être détecté)

Plan

- 1 L'allocation et l'interblocage
 - L'allocation de ressources multiples
 - Sûreté / vivacité
 - L'interblocage
 - Graphe d'allocation
- 2 Prévention
 - Approches statiques
 - Approche dynamique
- 3 Détection guérison
 - Détection
 - Guérison
- 4 Conclusion

77

23 / 29

Systèmes concurrents – Interblocage

L'allocation et l'interblocage Prévention Détection – guérison

Détection Guérison

Guérison

Réquisition des ressources détenues par une (ou plusieurs) activité(s).

- Comment choisir le(s) activités victimes (la dernière qui a alloué, la plus grosse/petite consommatrice, notion d'importance...)?
- Annulation de l'activité ou retour en arrière?
- Solution coûteuse (détection + choix + travail perdu), pas toujours acceptable (systèmes interactifs, systèmes embarqués).
- Simplifie l'allocation.
- Points de reprise pour retour arrière.



25 / 29

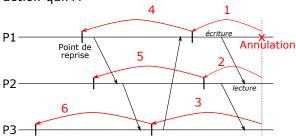
•

Points de reprise

Définition

Sauvegarde d'états intermédiaires pour éviter de perdre tout le travail.

Utilisé pour les transactions en base de données Effet domino : l'annulation d'une action entraîne l'annulation d'une deuxième action qui...



Systèmes concurrents – Interblocage 26 / 29

L'allocation et l'interblocage Prévention Détection – guérison

Conclusion

- Usuellement : interblocage = inconvénient occasionnel
 - ullet ightarrow laissé à la charge de l'utilisateur / du programmeur
 - utilisation de méthodes de prévention simples (p.e. classes ordonnées)
 - ou détection empirique (délai de garde) et guérison par choix manuel des victimes
- Cas particuliers : systèmes ouverts contraints par le temps
 - systèmes interactifs, systèmes embarqués
 - recherche de méthodes efficaces, prédictibles, ou automatiques
 - compromis à réaliser entre
 - la prévention (statique, coûteuse, restreint le parallélisme)
 - la détection/guérison (moins prédictible, coûteuse quand les conflits sont fréquents)
- Approche sans blocage (cf synchronisation non bloquante)

Plan

- L'allocation et l'interblocage
 - L'allocation de ressources multiples
 - Sûreté / vivacité
 - L'interblocage
 - Graphe d'allocation
- 2 Prévention
 - Approches statiques
 - Approche dynamique
- 3 Détection guérison
 - Détection
 - Guérison
- 4 Conclusion

77

Systèmes concurrents - Interblocage

27 / 29

L'allocation et l'interblocage Prévention Détection – guérison Conclusion

Autres difficultés de synchronisation

 Accès non protégé à un état partagé (conflits d'écriture, visibilité d'états transitoires). Se manifestent souvent par des comportements non reproductibles (heisenbugs)

Variables partagées ⇒ verrous

Outils d'analyse statique pour identifier de potentiels problèmes

- Invalidation d'un invariant (souvent facile à détecter, mais coûteux et non correctible en général)
- Famine : difficilement prouvable, impossible à détecter (sauf stratégie régulière : FIFO)
- « Livelock » : boucle d'états distincts mais où une (ou aucune) activité ne progresse vers sa terminaison (p.e. boucle allocation - détection d'interblocage - préemption retentative)

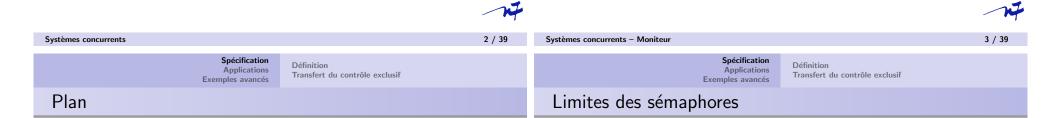


Contenu de cette partie

Cinquième partie

Moniteur

- Un objet de synchronisation structuré : le moniteur
- Démarche de conception basée sur l'utilisation de moniteurs
- Exemple récapitulatif (schéma producteurs/consommateurs)
- Variantes
- Exemples avancés



- Spécification
 - Définition
 - Transfert du contrôle exclusif
- 2 Applications
 - Méthodologie
 - Producteurs/consommateurs
 - Allocateur de ressources
- 3 Exemples avancés
 - Cours unisexe
 - Barrière
 - Régions critiques

- Imbrication aspects de synchronisation/aspects fonctionnels
 → manque de modularité, code des activités interdépendant
- Pas de contrainte sur le protocole d'utilisation des sémaphores
 → démarche de conception artisanale, à partir de schémas
 élémentaires (attendre/signaler un événement, contrôler
 l'accès à une ressource...)
- Approche opératoire
 - → raisonnement et vérification difficiles





Systèmes concurrents – Moniteur 4 / 39 Systèmes concurrents – Moniteur 5 / 39

Synchronisation: variable condition

Définition - Hoare 1974

Idée de base

Un moniteur est une construction qui permet de définir et de contrôler le bon usage d'un objet partagé par un ensemble d'activités

Définition

Un moniteur = un module exportant des procédures (et éventuellement des constantes et des types).

- Contrainte d'exclusion mutuelle pour l'exécution des procédures du moniteur : au plus une procédure en cours d'exécution.
- Mécanisme de synchronisation interne.

Un moniteur est passif : ce sont les activités qui invoquent ses procédures.



Systèmes concurrents - Moniteur

Spécification Applications Exemples avancés

Définition Transfert du contrôle exclusif

Exemple élémentaire – travail délégué

Travail délégué : 1 client + 1 ouvrier

Les activités Client **Ouvrier** boucle boucle déposer_travail(t) $x \leftarrow prendre_travail()$ $// (y \leftarrow f(x))$ rendre_résultat(y) r ←lire_résultat() finboucle finboucle

Définition

Variables de type condition définies dans le moniteur. Opérations possibles sur une condition C:

- C.wait : bloque l'activité appelante en libérant l'accès exclusif au moniteur.
- C.signal : s'il y a des activités bloquées sur C, en réveille une ; sinon, nop.

condition ≈ événement

- condition ≠ sémaphore (pas de mémorisation des ≪ signaux ≫)
- o condition ≠ prédicat logique

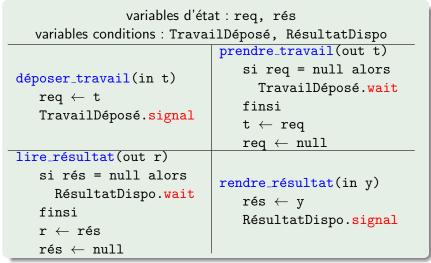
Systèmes concurrents - Moniteur

Définition

Spécification Applications Exemples avancés

Transfert du contrôle exclusif

Exemple élémentaire - Le moniteur



Transfert du contrôle exclusif

Le code dans le moniteur est exécuté en exclusion mutuelle. Lors d'un réveil par signal, qui obtient/garde l'accès exclusif?

Priorité au signalé

Lors du réveil par signal,

- l'accès exclusif est transféré à l'activité réveillée (signalée);
- l'activité signaleuse est mise en attente de pouvoir ré-acquérir l'accès exclusif.

Priorité au signaleur

Lors du réveil par signal,

- l'accès exclusif est conservé par l'activité réveilleuse;
- l'activité réveillée (signalée) est mise en attente de pouvoir acquérir l'accès exclusif.

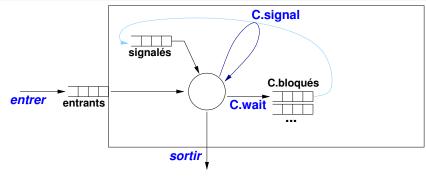
Systèmes concurrents – Moniteur

10 / 39

Spécification Applications Exemples avancés

Définition Transfert du contrôle exclusif

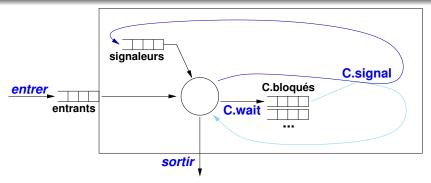
Priorité au signaleur, avec file spécifique des signalés



C.signal()

- si la file des bloqués sur *C* est non vide, extrait l'activité de tête et la range dans la file des signalés
- le signaleur conserve le contrôle
- signalés prioritaires sur les entrants

Priorité au signalé



C.signal()

- = opération nulle si pas de bloqués sur C
- sinon,
 - suspend et ajoute le signaleur à la file des signaleurs
 - passe le contrôle à l'activité en tête des bloqués sur C
- signaleurs prioritaires sur les entrants (progression garantie)



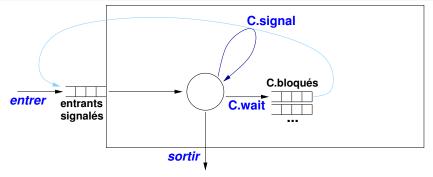
Systèmes concurrents - Moniteur

11 / 39

Spécification Applications Exemples avancés

Définition Transfert du contrôle exclusif

Priorité au signaleur, sans file spécifique des signalés



C.signal()

- si la file des bloqués sur *C* est non vide, extrait l'activité de tête et la range dans la file des entrants
- le signaleur conserve le contrôle
- signalés non prioritaires vis-à-vis des entrants



Systèmes concurrents – Moniteur 12 / 39 Systèmes concurrents – Moniteur 13 / 39

Travail délégué avec 1 client, 2 ouvriers

Priorité au signalé

OK : quand un client dépose une requête et débloque un ouvrier, celui-ci obtient immédiatement l'accès exclusif et prend la requête.

Priorité au signaleur

- KO : situation : ouvrier n°1 bloqué sur TravailDéposé.
- Le client appelle déposer_travail et en parallèle, l'ouvrier n°2 appelle prendre_travail. L'ouvrier n°2 attend l'accès exclusif.
- Lors de TravailDéposé.signal, l'ouvrier n°1 est débloqué de la var. condition et se met en attente de l'accès exclusif.
- Quand le client libère l'accès exclusif, qui l'obtient? Si ouvrier n°2, il « vole » la requête, puis ouvrier n°1 obtient l'accès exclusif et récupère null.

Et donc?

- Priorité au signalé : garantit que l'activité réveillée obtient l'accès au moniteur dans l'état où il était lors du signal.
 - Raisonnement simplifié
 - Absence de famine facile
- Priorité au signaleur : le réveillé obtient le moniteur ultérieurement, éventuellement après que d'autres activités ont eu accès au moniteur.
 - Implantation du mécanisme plus simple et plus performante
 - Nécessité de tester à nouveau la condition de déblocage au réveil du signalé
 - Absence de famine/vivacité plus difficile



15 / 39

Systèmes concurrents - Moniteur

14 / 39

Spécification Applications Exemples avancés

Définition
Transfert du contrôle exclusif

Simplifier l'expression de la synchronisation?

ldée

Attente sur des prédicats, plutôt que sur des événements (variables de type condition)

 \rightarrow opération : wait(B) où B est une expression booléenne

Systèmes concurrents – Moniteur

Spécification Défin

Définition Transfert du contrôle exclusif

Pourquoi wait(prédicat) n'est-il pas disponible en pratique?

Efficacité problématique : évaluer B à chaque nouvel état (= à chaque affectation), et pour chacun des prédicats

- → gestion de l'évaluation laissée au programmeur.
 - une variable condition (*P_valide*) est associée à chaque prédicat (*P*)
 - wait(P) est implantée par
 si ¬P alors P_valide.wait() fsi
 - le programmeur a la possibilité de signaler (*P_valide.signal()*) aux instants/états (pertinents) où P est valide

Exemple : travail délégué, avec wait(prédicat)

- requête/résultat en attente (null si aucun(e))

| requete/resultat en attente (nuil si aucun(e)) | |
|--|--|
| | <pre>prendre_travail(out t)</pre> |
| <pre>déposer_travail(in t)</pre> | $	exttt{wait}(ext{req} eq 	ext{null})$ |
| $\mathtt{req} \leftarrow \mathtt{t}$ | $\texttt{t} \leftarrow \texttt{req}$ |
| | $\mathtt{req} \leftarrow \mathtt{null}$ |
| lire_résultat(out r) | |
| $	exttt{wait}(ext{rés} eq 	ext{null})$ | rendre_résultat(in y) |
| $\mathtt{r} \leftarrow \mathtt{r\acute{e}s}$ | rés ← y |
| $\texttt{r\'es} \leftarrow \texttt{null}$ | |

Principe

- Concevoir en termes de prédicats attendus
- Simuler cette attente de prédicats avec des variables conditions



variables d'état : req, rés

Spécification Applications Exemples avancés Méthodologie Producteurs/consommateurs Allocateur de ressources

Spécification **Applications** Exemples avancés

Méthodologie Producteurs/consommateurs Allocateur de ressources

Plan

- Spécification
 - Définition
 - Transfert du contrôle exclusif
- 2 Applications
 - Méthodologie
 - Producteurs/consommateurs
 - Allocateur de ressources
- - Cours unisexe
 - Barrière
 - Régions critiques

Déterminer l'interface du moniteur

- 2 Énoncer informellement les prédicats d'acceptation de chaque opérations
- 3 Déduire les variables d'état qui permettent d'écrire ces prédicats d'acceptation
- Formuler l'invariant du moniteur et les prédicats d'acceptation
- 5 Pour chaque prédicat d'acceptation, définir une variable condition
- Programmer les opérations
- Vérifier l'invariant et les réveils



Systèmes concurrents - Moniteur

Spécification Applications Méthodologie Producteurs/consommateurs

Allocateur de ressources

Schéma standard d'une opération

Si prédicat d'acceptation est faux alors Attendre (wait) sur la variable condition associée finsi

{ (1) État nécessaire au bon déroulement }

Maj de l'état du moniteur (action)

{ (2) État garanti }

Signaler (signal) les variables conditions dont le prédicat associé est vrai

Vérifier, pour chaque variable condition, que chaque précondition à signal (2) implique chaque postcondition de wait (1) de la variable condition correspondante.



Systèmes concurrents - Moniteur

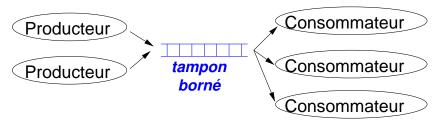
Méthodologie

Spécification Applications

Producteurs/consommateurs Allocateur de ressources

19 / 39

Producteurs/consommateurs



- tampon de taille borné et fixé
- nombre indéterminé et dynamique de producteurs
- de consommateurs
- objectifs : ne pas écraser une case occupée, une unique lecture consommatrice par case, attendre pour déposer si plein, attendre pour retirer si vide



Systèmes concurrents - Moniteur Systèmes concurrents - Moniteur

Méthodologie appliquée aux producteurs/consommateurs

- Interface :
 - déposer(in v)
 - retirer(out v)
- 2 Prédicats d'acceptation :
 - déposer : il y a de la place, le tampon n'est pas plein
 - retirer : il y a quelque chose, le tampon n'est pas vide
- Variables d'état :
 - nb0ccupées : natural
 - déposer : ${\tt nbOccupées} < {\it N}$
 - ullet retirer : nbOccupées > 0
- **1** Invariant : $0 \le nb0ccupées \le N$
- Variables conditions : PasPlein, PasVide



Systèmes concurrents - Moniteur

.

Spécification Applications Exemples avancés Méthodologie Producteurs/consommateurs Allocateur de ressources

Vérification & Priorité

- Vérification : $(2) \Rightarrow (3)$? $(4) \Rightarrow (1)$?
- Si priorité au signaleur, transformer si en tant que :

```
déposer(in v)
tant que ¬(nbOccupées < N) faire
    PasPlein.wait
fintq
{ (1) nbOccupées < N }
// action applicative (ranger v dans le tampon)
nbOccupées + +
{ (2) N ≥ nbOccupées > 0 }
PasVide.signal
```

Note : il n'y a alors plus d'équité entre demandeurs.




```
retirer(out v)
si ¬(nbOccupées > 0) alors
    PasVide.wait
finsi
{ (3) nbOccupées > 0 }
// action applicative (prendre v dans le tampon)
nbOccupées - -
{ (4) 0 ≤ nbOccupées < N }
PasPlein.signal</pre>
```

Systèmes concurrents - Moniteur

Spécification
Applications
Exemples avancés

Méthodologie Producteurs/consommateurs Allocateur de ressources

Allocateur de ressources

- N ressources équivalentes, une activité en demande $p \in 1..N$ puis les libère.
- Bon comportement : pas deux demandes consécutives sans libération (cf interblocage).
- Difficulté : une libération peut débloquer 0, 1 ou plusieurs demandeurs selon le nombre de ressources rendues et attendues.



23 / 39

Systèmes concurrents – Moniteur 24 / 39 Systèmes concurrents – Moniteur

Spécification Applications Exemples avancés Méthodologie Producteurs/consommateurs Allocateur de ressources

Allocateur de ressources - méthodologie

Interface :

• demander(p: 1..N) • libérer(q: 1..N)

Prédicats d'acceptation :

demander(p): il y a au moins p ressources libres

retirer(q) : rien

Variables d'état :

• nbDispo : natural

• demander(p) : $nbDispo \ge p$

• libérer(q) : true

• Invariant : $0 \le nbDispo \le N$

Variable condition : AssezDeRessources



Systèmes concurrents - Moniteur

26 / 39

Spécification Applications Exemples avancés

Cours unisexe Barrière Régions critiques

Plan

- Spécification
 - Définition
 - Transfert du contrôle exclusif
- 2 Applications
 - Méthodologie
 - Producteurs/consommateurs
 - Allocateur de ressources
- 3 Exemples avancés
 - Cours unisexe
 - Barrière
 - Régions critiques

Allocateur de ressources – opérations

```
demander(p)
```

```
si demande \neq 0 alors -- il y a déjà un demandeur \rightarrow j'attends mon tour
    Sas.wait
finsi
si \neg (nbDispo < p) alors
    \mathtt{demande} \leftarrow p
    AssezDeRessources.wait
                                     -- au plus un bloqué ici
    demande \leftarrow 0
finsi
nbDispo \leftarrow nbDispo - p
Sas.signal -- au suivant de demander
```

libérer(q)

```
nbDispo \leftarrow nbDispo + q
si nbDispo ≥ demande alors
    AssezDeRessources.signal
finsi
```

Note : priorité au signaleur ⇒ transformer le premier "si" de demander en "tant que" (ça suffit ici).

> Spécification Applications Exemples avancés

Cours unisexe Rarrière Régions critiques

Réveil multiple : signalAll/broadcast

C.signalAll (ou broadcast) : toutes les activités bloquées sur la variable condition C sont débloquées. Elles se mettent en attente de l'accès exclusif.

Rarement utilisé à bon escient. Une solution triviale à un problème de synchronisation serait d'utiliser une unique variable condition Accès et d'écrire toutes les opérations du moniteur sous la forme :

```
tant que ¬(condition d'acceptation) faire
    Accès.wait
fintq
Accès.signalAll -- battez-vous
```

Mauvaise idée! (performance, prédictibilité)



Spécification Applications Exemples avancés Cours unisexe Barrière Régions critiques Spécification Applications Exemples avancés Cours unisexe Barrière Régions critiques

Réveil multiple : cour de récréation unisexe

• type genre \triangleq (Fille, Garçon) inv(g) \triangleq si g = Fille alors Garçon sinon Fille

Interface : entrer(genre) / sortir(genre)

Prédicats : entrer : personne de l'autre sexe / sortir : -

Variables : nb(genre)

1 Invariant : $nb(Filles) = 0 \lor nb(Garçons) = 0$

Variables condition : accès(genre)

(solution naïve : risque de famine si un genre se coalise pour avoir toujours un membre présent dans la cour)

30 / 39

Systèmes concurrents - Moniteur

Spécification Cours u

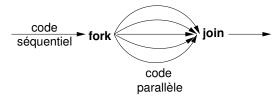
Applications
Exemples avancés

Cours unisexe Barrière Régions critiques

Barrière

- Barrière élémentaire : ensemble d'activités qui attendent mutuellement qu'elles soient toutes au même point (rendez-vous multiple)
- 2 Barrière généralisée :
 - barrière de taille M alors qu'il existe N candidats (N > M)
 - barrière réutilisable (cyclique) : nécessité de la refermer

Schéma de parallélisme « fork-join »



Priorité au signaleur : transformation systématique?

Pour passer de priorité au signalé à priorité au signaleur, transformer « si CA » en « tant que CA » n'est correct que si la condition d'acceptation (à l'entrée) et la condition de déblocage (au réveil) sont identiques.

Contre-exemple : éviter la famine : variable attente(genre) pour compter les enfants en attente et ne pas accaparer la cour.

```
entrer(genre g)
si nb(inv(g)) \neq 0 \quad \text{attente(inv(g))} \geq 4 \text{ alors}
    attente(g)++
    accès(g).wait
    attente(g)--
finsi
    nb(g)++
```

Interblocage possible avec priorité au signaleur et « tant que » à la place du « si » \to repenser la solution.

74

31 / 39

Systèmes concurrents - Moniteur

Spécification Applications Exemples avancés Cours unisexe Barrière Régions critiques

Barrière à N activités - méthodologie

- Interface :
 - franchir()
- 2 Prédicats d'acceptation :
 - franchir() : N processus ont demandé à franchir
- Variables d'état :
 - nbArrivés : natural
 - franchir(): nbArrivés = N
- **1** Invariant : $0 \le nbArrivés \le N$
- Variable condition : BarrièreLevée





Barrière à N activités – opération

```
franchir()
nbArrivés++
si \neg (nbArrivés = N) alors
      BarrièreLevée.wait
finsi
\{ \text{ nbArrivés} = N \}
BarrièreLevée.signal
                           // réveil en chaîne du suivant
nbArrivés--
                           // ou nbArrivés \leftarrow 0
```

Note : On pourrait remplacer le réveil en chaîne par : si nbArrivés=N alors BarrièreLevée.signalAll

(la sémantique de SignalAll en priorité au signalé est fragile : un seul obtient l'accès exclusif, les autres attendent leur tour)

Systèmes concurrents - Moniteur

Barrière à N activités – opération

```
franchir(), priorité au signaleur
tant que (nbArrivés = N) alors
     // barrière en cours de vidage
     BarrièreBaissée.wait
fintq
nbArrivés++
tant que \neg(nbArrivés = N) alors
      BarrièreLevée.wait
fintq
si nbArrivés = N \land \text{nbSortis} = 0 \text{ alors } // \text{ dernier arrivé}
    BarrièreLevée.signalAll
finsi
nbSortis++
si nbSortis = N alors
                              // dernier sorti
    nbSortis \leftarrow 0
    nbArrivés \leftarrow 0
     BarrièreBaissée.signalAll
finsi
```

Barrière à N activités – Priorité au signaleur?

- Correct avec priorité au signalé
- Incorrect avec priorité au signaleur :
 - > N peuvent passer : Le n-ième arrive, signale, décrémente et libère l'accès exclusif; pendant ce temps un n+1-ième est arrivé; s'il obtient l'accès exclusif avant celui signalé ⇒ il passe et signale; etc. Puis tous ceux signalés passent.
 - Remplacement du si en tant que : un seul passe : Le n-ième arrive, signale, décrémente et libère l'accès exclusif; celui réveillé reteste la condition, trouve nbArrivés à N-1 se rebloque.

La condition de réveil (il y a eu N arrivées) est plus faible que la condition de passage (il y a actuellement N arrivées en attente). Retester la condition de passage est trop fort.

 \rightarrow se souvenir que N activités sont en cours de franchissement.

Systèmes concurrents - Moniteur

34 / 39

Cours unisexe Rarrière

Spécification Applications Exemples avancés Régions critiques

Régions critiques

- Éliminer les variables conditions et les appels explicites à $signal \Rightarrow d\'eblocages calcul\'es par le système.$
- Exclusion mutuelle plus « fine », en listant les variables partagées effectivement utilisées.

region liste des variables utilisées when prédicat logique do code

- Attente que le prédicat logique soit vrai
- 1 le code est exécuté en exclusion mutuelle vis-à-vis des autres régions ayant (au moins) une variable commune
- 3 À la fin du code, évaluation automatique des prédicats logiques des régions pour débloquer éventuellement.



35 / 39

Systèmes concurrents - Moniteur

37 / 39

Régions critiques

Exemple

```
nbOcc : shared int := 0;
retrait, dépôt : shared int := 0, 0;
déposer(m)
  region
     nbOcc, tampon, dépôt
  when
                                    when
     nbOcc < N
  do
                                    do
     \texttt{tampon[dépôt]} \; \leftarrow \; \texttt{m}
     dépôt ← dépôt + 1 % N
    nb0cc \leftarrow nb0cc + 1
                                    end
  end
```

```
tampon : shared array 0..N-1 of msg;
                              retirer()
                                 region
                                   nbOcc, tampon, retrait
                                   nb0cc > 0
                                   Result \( \tau \) tampon[retrait]
                                  retrait ← retrait + 1 % N
                                   nb0cc \leftarrow nb0cc - 1
```

Conclusion

Un moniteur implante un objet partagé et contrôle la bonne utilisation de cet objet

Apports

- modularité et encapsulation.
- ullet la synchronisation est localisée dans le moniteur ightarrow
 - raisonnement simplifié
 - meilleure lisibilité

Limites

- la synchronisation reste mêlée aux aspects fonctionnels
- la sémantique des moniteurs est complexe
- l'exclusion mutuelle des opérations facilite la conception mais:
 - est une source d'interblocages (moniteurs imbriqués)
 - limite l'efficacité



Systèmes concurrents - Moniteur

38 / 39

Systèmes concurrents - Moniteur

Contenu de cette partie

Préparation aux TPs : présentation des outils de programmation concurrente autour de la plateforme Java

- notion de processus léger
- présentation de la plateforme
- classe Thread
- objets de synchronisation : moniteurs, sémaphores. . .
- régulation des activités : pools d'activités, appels asynchrones, fork/join...
- outils de synchronisation de bas niveau
- autres environnements et modèles : Posix, OpenMP...



Systèmes concurrents

Généralités

Sixième partie

Programmation multiactivité

Java & Posix Threads

Threads Java Synchronisation Java **POSIX Threads & autres approches**

Plan

- Généralités
- - Manipulation des activités
 - Données localisées
- Synchronisation Java
 - Moniteur Java
 - Autres objets de synchronisation
 - Régulation du parallélisme
 - Synchronisation java d'origine
- 4 POSIX Threads & autres approches
 - Posix Threads
 - Synchronisation Posix Thread
 - Autres approches

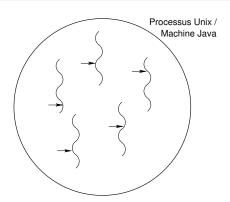


Systèmes concurrents - Java & Posix Threads

3 / 66

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Processus multiactivité



1 espace d'adressage, plusieurs flots de contrôle.

⇒ plusieurs activités (ou processus légers) au sein d'un même processus UNIX / d'une même machine virtuelle Java.

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Activité

Pile

Registres

Données

spécifiques

Généralités
Threads Java
Synchronisation Java
POSIX Threads & autres approches

Manipulation des activités Données localisées

Manipulation des activités

Données localisées

Plan

Généralités

2 Threads Java

- Manipulation des activités
- Données localisées
- Synchronisation Java
 - Moniteur Java
 - Autres objets de synchronisation
 - Régulation du parallélisme
 - Synchronisation java d'origine
- 4 POSIX Threads & autres approches
 - Posix Threads
 - Synchronisation Posix Thread
 - Autres approches

74

Systèmes concurrents - Java & Posix Threads

Processus Unix

Fichiers

Signaux

(masque, connexion)

Mémoire

Tas

Static

Code

6 / 66

Systèmes concurrents – Java & Posix Threads

7 / 66

Threads Java Synchronisation Java POSIX Threads & autres approches

Conception d'applications parallèles en Java

Généralités

Manipulation des activités Données localisées

Activité

Pile

Registres

Données

spécifiques

Activité

Pile

Registres

Données

spécifiques

POSIX Threads & autres approches

Cycle de vie d'une activité

Java permet de manipuler

- les processus (lourds) : classes java.lang.ProcessBuilder et java.lang.Process
- les activités (processus légers) : classe java.lang.Thread

Le degré de parallélisme des applications Java peut être

- contrôlé directement (manipulation des threads)
- ou régulé
 - explicitement : interface java.util.concurrent.Executor
 - implicitement : programmation asynchrone/fonctionnelle

Généralités

Threads Java

Synchronisation Java



Données localisées

Création d'une activité – interface Runnable

```
Code d'une activité
class MonActivité implements Runnable {
     public void run() { /* code de l'activité */ }
```

```
Création d'une activité
Runnable a = new MonActivité(...):
Thread t = new Thread(a); // activité créée
t.start(); // activité démarrée
t.join(); // attente de la terminaison
```

```
Thread t = \text{new Thread}(() -> \{ /* code de l'activité */ \});
t. start ();
```

Systèmes concurrents - Java & Posix Threads

10 / 66

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Manipulation des activités Données localisées

Création d'une activité – héritage de Thread

Héritage de la classe Thread et redéfinition de la méthode run :

```
Définition d'une activité
class MonActivité extends Thread {
     public void run() { /* code de l'activité */ }
```

```
Utilisation
MonActivité t = new MonActivité(); // activité créée
t.start(); // activité démarrée
t.join(); // attente de la terminaison
```

Déconseillé : risque d'erreur de redéfinition de Thread.run.

Création d'activités – exemple

```
class Compteur implements Runnable {
    private int max:
    private int step:
    public Compteur(int max, int step) {
        this .max = max; this .step = step;
    public void run() {
        for (int i = 0; i < max; i += step)
         System.out. println (i);
public class DemoThread {
    public static void main (String[] a) {
       Compteur c2 = new Compteur(10, 2);
       Compteur c3 = new Compteur(15, 3);
       new Thread(c2).start();
       new Thread(c3).start();
```

Généralités Threads Java Synchronisation Java

Manipulation des activités Données localisées

Quelques méthodes

```
Classe Thread .
```

```
static Thread currentThread()
            obtenir l'activité appelante
```

```
static void sleep(long ms) throws InterruptedException
            suspend l'exécution de l'activité appelante pendant la
            durée indiquée (ou jusqu'à ce que l'activité soit
            interrompue)
```

```
void join() throws InterruptedException
             suspend l'exécution de l'activité appelante jusqu'à la
             terminaison de l'activité sur laquelle join() est
             appliquée (ou jusqu'à ce que l'activité appelante soit
             interrompue)
```

Manipulation des activités Données localisées

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Manipulation des activités Données localisées

Interruption

Mécanisme minimal permettant d'interrompre une activité. La méthode interrupt () appliquée à une activité provoque

soit la levée de l'exception InterruptedException si l'activité
 est bloquée sur une opération de synchronisation
 (Thread.join, Thread.sleep, Object.wait...)

soit le positionnement d'un indicateur interrupted, testable :

boolean isInterrupted() qui renvoie la valeur de l'indicateur de l'activité sur laquelle cette méthode est appliquée;

static boolean interrupted() qui renvoie et efface la valeur de l'indicateur de l'activité appelante.

Pas d'interruption des entrées-sorties bloquantes ⇒ peu utile.



14 / 66

Systèmes concurrents - Java & Posix Threads

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Plan

- Généralités
- 2 Threads Java
 - Manipulation des activités
 - Données localisées
- 3 Synchronisation Java
 - Moniteur Java
 - Autres objets de synchronisation
 - Régulation du parallélisme
 - Synchronisation java d'origine
- POSIX Threads & autres approches
 - Posix Threads
 - Synchronisation Posix Thread
 - Autres approches

77

Données localisées / spécifiques

Un même objet localisé (instance de InheritableThreadLocal ou ThreadLocal) possède une valeur spécifique dans chaque activité.

```
class MyValue extends ThreadLocal {
    // surcharger éventuellement initValue
}
class Common {
    static MyValue val = new MyValue();
}
// thread t1
    o = new Integer(1);
Common.val.set(o);
x = Common.val.get();
// thread t2
o = "machin";
Common.val.set(o);
x = Common.val.get();
```

Utilisation \approx variable globale à chaque activité : identité de l'activité, priorité, date de création, requête traitée. . .

77

Systèmes concurrents - Java & Posix Threads

15 / 66

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Objets de synchronisation

Le paquetage java.util.concurrent fournit

- une réalisation des moniteurs
- divers autres objets de synchronisation
 - barrière
 - sémaphore
 - compteur
 - . . .
- le contrôle du degré de parallélisme : Thread, Executor
- des structures de données autorisant/facilitant les accès concurrents
 - accès atomiques : ConcurrentHashMap...
 - $\bullet \ \ acc\`{e}s \ \ non \ \ bloquants : \\ \hline \textbf{ConcurrentLinkedQueue}$

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Moniteur Java

Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Moniteur Java

Principe des moniteurs

- 1 verrou assurant l'exclusion mutuelle
- plusieurs variables conditions associées à ce verrou
- attente/signalement de ces variables conditions
- un moniteur
- pas de priorité au signalé et pas de file des signalés



Systèmes concurrents - Java & Posix Threads

18 / 66

Moniteur Java - un producteur/consommateur (2)

```
public Object retirer () throws InterruptedException {
    verrou.lock();
    while (nbElems == 0)
        pasVide.await();
    Object x = items[ retrait ];
    retrait = ( retrait + 1) % items.length;
    nbElems—-;
    pasVide. signal ();
    verrou.unlock();
    return x;
}
```

Moniteur Java - un producteur/consommateur (1)

```
import java. util .concurrent.locks .*;
class ProdCon {
  Lock verrou = new ReentrantLock();
  Condition pasPlein = verrou.newCondition();
  Condition pasVide = verrou.newCondition();
  Object [] items = new Object [100];
  int depot, retrait, nbElems;
  public void deposer(Object x) throws InterruptedException {
        verrou.lock();
        while (nbElems == items.length)
            pasPlein .await ();
        items[depot] = x;
        depot = (depot + 1) \% items.length;
        nbElems++:
        pasVide. signal ();
        verrou.unlock();
```

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Sémaphores

```
Sémaphore
```

```
Semaphore sem = new Semaphore(1); // nb initial de jetons
sem.acquire(); // = down
sem.release(); // = up

public class ProdConSem {
    private Semaphore mutex, placesVides, placesPleines;
    private Object[] items;
    private int depot, retrait;
    public ProdConSem(int nbElems) {
        items = new Object[nbElems];
        depot = retrait = 0;
        placesVides = new Semaphore(nbElems);
        placesPleines = new Semaphore(0);
        mutex = new Semaphore(1);
    }
    ...
```



Sémaphores - un producteur/consommateur (2)

```
public void deposer(Object x) throws InterruptedException {
    placesVides . acquire ();
    mutex.acquire ();
    items[depot] = x;
    depot = (depot + 1) % items.length;
    mutex.release ();
    placesPleines . release ();
}

public Object retirer () throws InterruptedException {
    placesPleines . acquire ();
    mutex.acquire ();
    Object x = items[retrait];
    retrait = (retrait + 1) % items.length;
    mutex.release ();
    placesVides . release ();
    return x;
}
```

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Barrière

java.util.concurrent.CyclicBarrier

Rendez-vous bloquant entre N activités : passage bloquant tant que les N activités n'ont pas demandé à franchir la barrière ; passage autorisé pour toutes quand la N-ième arrive.

Généralisation : la classe Phaser permet un rendez-vous (bloquant ou non) pour un *groupe variable* d'activités.

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Producteurs/consommateurs

Paquetage java.util.concurrent

BlockingQueue

BlockingQueue = producteurs/consommateurs (interface)
LinkedBlockingQueue = prod./cons. à tampon non borné
ArrayBlockingQueue = prod./cons. à tampon borné

BlockingQueue bq = **new** ArrayBlockingQueue(4); // capacité bq.put(m); // dépôt (bloquant) d'un objet en queue x = bq.take(); // obtention (bloquante) de l'objet en tête



Systèmes concurrents - Java & Posix Threads

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Compteurs, Verrous L/R

java.util.concurrent.countDownLatch

init(N) valeur initiale du compteur

await() bloque si strictement positif, rien sinon.

countDown() décrémente (si strictement positif).

Lorsque le compteur devient nul, toutes les activités bloquées sont débloquées.

interface java.util.concurrent.locks.ReadWriteLock

Verrous pouvant être acquis en mode

- exclusif (writeLock().lock()),
- partagé avec les autres non exclusifs (readLock().lock())
- ightarrow schéma lecteurs/rédacteurs.

Implantation : ReentrantReadWriteLock (avec/sans équité)



Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java

Autres objets de synchronisation

Régulation du parallélisme

Synchronisation – java d'origine

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Atomicité à grain fin

Outils pour réaliser la coordination par l'accès à des données partagées, plutôt que par suspension/réveil (attente/signal d'événement)

- le paquetage java.util.concurrent.atomic fournit des classes qui permettent des accès atomiques cohérents,
- et des opérations de mise à jour conditionnelle du type TestAndSet.
- Les lectures et écritures des références déclarées volatile sont atomiques et cohérentes.
- ⇒ synchronisation non bloquante

Danger

Concevoir et valider de tels algorithmes est très ardu. Ceci a motivé la définition d'objets de synchronisation (sémaphores, moniteurs...) et de patrons (producteurs/consommateurs...)

Systèmes concurrents – Java & Posix Threads 26 / 66

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation **Régulation du parallélisme** Synchronisation – java d'origine

Interfaces d'exécuteurs

- Interface java.util.concurrent.Executor: void execute(Runnable r),
 - fonctionnellement équivalente à (new Thread(r)).start()
 - mais r ne sera pas forcément exécuté immédiatement / par une nouvelle activité.
- Interface java.util.concurrent.ExecutorService :
 Future<T> submit(Callable<T> task)
 soumission d'une tâche rendant un résultat, récupérable
 ultérieurement, de manière asynchrone.
- L'interface ScheduledExecutorService est un ExecutorService, avec la possibilité de spécifier un calendrier (départs, périodicité...) pour les tâches exécutées.

Idée

Séparer la création et la vie des activités des autres aspects (fonctionnels, synchronisation. . .)

Services de régulation du parallélisme : exécuteurs

- \rightarrow définition d'un service de gestion des activités (exécuteur), régulant/adaptant le nombre d'activités effectivement actives, en fonction de la charge courante et du nombre de CPU disponibles :
 - ullet trop d'activités o consommation de ressources inutile
 - pas assez d'activités → capacité de calcul sous-utilisée

77

Systèmes concurrents - Java & Posix Threads

27 / 66

Utilisation d'un Executor (sans lambda)

```
import java. util .concurrent .*;
public class ExecutorExampleOld {
 public static void main(String[] a) throws Exception {
   final int NB = 10:
   ExecutorService exec = Executors.newCachedThreadPool();
   Future<?>[] res = new Future<?>[NB];
   for (int i = 0; i < NB; i++) { // lancement des travaux
     int i = i;
    exec.execute(new Runnable() {
                     public void run() {
                         System.out. println ("hello" + j); \});
     res[i] = exec.submit(new Callable<Integer>() {
                     public Integer call () { return 3 * j; }});
   // récupération des résultats
   for (int i = 0; i < NB; i++) {
       System.out. println (res[i].get());
```

74

Utilisation d'un Executor (avec lambda)

```
import java. util .concurrent .*;
public class ExecutorExample {
  public static void main(String[] a) throws Exception {
    final int NB = 10;
    ExecutorService exec = Executors.newCachedThreadPool();
    Future<?>[] res = new Future<?>[NB];

    // lancement des travaux
    for (int i = 0; i < NB; i++) {
        int j = i;
        exec.execute(() -> { System.out.println(" hello" + j); });
        res[i] = exec.submit(() -> { return 3 * j; });

    // récupération des résultats
    for (int i = 0; i < NB; i++) {
            System.out. println (res[i]. get());
        }
    }
}</pre>
```

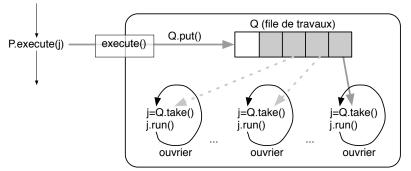
Implantation naïve d'un Thread Pool

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Pool de Threads

Schéma de base pour la plupart des implémentations d'exécuteurs

- Une file d'attente de travaux à effectuer
- Un ensemble (fixe ou dynamique) d'activités (ouvriers)
- Une politique de distribution des travaux aux activités (réalisée par un protocole ou par une activité)



Pool P [sans politique de distribution particulière (file partagée)]

Systèmes concurrents - Java & Posix Threads

31 / 66

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation **Régulation du parallélisme** Synchronisation – java d'origine

Exécuteurs prédéfinis

java.util.concurrent.Executors est une fabrique pour des stratégies d'exécution :

- Nombre fixe d'activités : newSingleThreadExecutor(), newFixedThreadPool(int nThreads)
- Nombre d'activités adaptable : newCachedThreadPool()
 - Quand il n'y a plus d'activité disponible et qu'un travail est déposé, création d'une nouvelle activité
 - Quand la queue est vide et qu'un délai suffisant (p.ex. 1 min) s'est écoulé, terminaison d'une activité inoccupée
- Parallélisme massif avec vol de jobs : newWorkStealingPool(int parallelism)

java.util.concurrent.ThreadPoolExecutor permet de contrôler les paramètres de la stratégie d'exécution : politique de la file (FIFO, priorités...), file bornée ou non, nombre minimal / maximal de threads...



Moniteur Java Autres objets de synchronisation **Régulation du parallélisme** Synchronisation – java d'origine Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation **Régulation du parallélisme** Synchronisation – java d'origine

Évaluation asynchrone

- Evaluation paresseuse : l'appel effectif d'une fonction peut être différée (éventuellement exécutée en parallèle avec l'appelant)
- submit(...) fournit à l'appelant une référence à la valeur future du résultat.
- L'appelant ne se bloque que quand il veut utiliser le résultat de l'appel, si l'évaluation n'est pas terminée.

```
→ appel de la méthode get() sur le Future
class FonctionAsynchrone implements Callable<TypeRetour> {
    public TypeRetour call() { ... return v; }
}

ExecutorService executor = Executors.newCachedThreadPool();
Callable < TypeRetour> fonc = new FonctionAsynchrone();
Future < TypeRetour> appel = executor.submit(fonc);
...

TypeRetour ret = appel.get(); // éventuellement bloquant
```

Systèmes concurrents – Java & Posix Threads

34 / 66

T

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation **Régulation du parallélisme** Synchronisation – java d'origine

Exécuteur pour le schéma fork/join (1/3)

Difficulté de la stratégie diviser pour régner : schéma exponentiel + coût de la création d'activités

Classe ForkJoinPool

- Ensemble prédéterminé (pool) d'activités, chacune équipée d'une file d'attente de travaux à traiter.
- Les activités gérées sont des instances de ForkJoinTask (méthodes fork() et join())

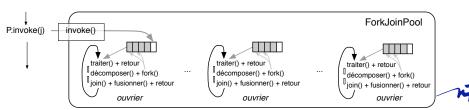
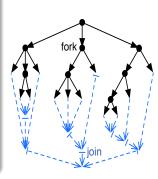


Schéma diviser pour régner (fork/join, map/reduce)

Schéma de base Résultat résoudre(Problème pb) { si (pb est assez petit) { résoudre directement pb } sinon { décomposer le problème en parties indépendantes fork : créer des (sous-)tâches pour résoudre chaque partie join : attendre la réalisation de ces (sous-)tâches fusionner les résultats partiels retourner le résultat }



Systèmes concurrents - Java & Posix Threads

35 / 6

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation **Régulation du parallélisme** Synchronisation – java d'origine

Exécuteur pour le schéma fork/join (2/3)

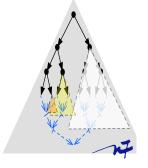
Activité d'un ouvrier du ForkJoinPool :

- Un ouvrier traite la tâche placée en tête de sa file
- Un ouvrier appelant fork() ajoute les travaux créés en tête de sa propre file

 \rightarrow

Chaque ouvrier traite un arbre de tâches qu'il

- ullet parcourt et traite en profondeur d'abord o économie d'espace
- construit progressivement en largeur, au fur et à mesure de son parcours : lorsqu'un ouvrier descend d'un niveau, les frères de la tâche à traiter sont créés, et placés en tête de la file d'attente

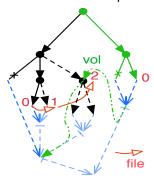


Moniteur Java Autres objets de synchronisation **Régulation du parallélisme** Synchronisation – java d'origine Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Exécuteur pour le schéma fork/join (3/3)

Synchronisation (Java ancien)

Vol de travail : lorsqu'une activité a épuisé les travaux de sa file, elle prend un travail en queue d'une autre file



La tâche prise correspond au dernier sousarbre (le plus proche de la racine) qui était affecté à l'ouvrier « volé »

- → pas de conflits si les sous-problèmes sont bien partitionnés
- → pas d'attente inutile pour l'ouvrier
 « volé » puisque la tâche volée était
 la dernière à traiter.

Obsolète

La protection par exclusion mutuelle (syncronized) sert encore, mais éviter la synchronisation sur objet et préférer les véritables moniteurs introduits dans Java 5.

Principe

- exclusion mutuelle
- attente/signalement sur un objet
- équivalent à un moniteur avec une seule variable condition

Généralités

Threads Java

77

Systèmes concurrents - Java & Posix Threads

39 / 66

Systèmes concurrents - Java & Posix Threads

30 / 6

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Synchronisation Java POSIX Threads & autres approches

Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Exclusion mutuelle

Exclusion mutuelle

Tout objet Java est équipé d'un verrou d'exclusion mutuelle.

```
Code synchronisé

synchronized (unObj) {

// Exclusion mutuelle vis—à—vis des autres

// blocs synchronized(cet objet)
}
```

```
Méthode synchronisée
synchronized T uneMethode(...) { ... }

Équivalent à :
```

T uneMethode(...) { synchronized (this) { ... } } (exclusion d'accès à l'objet sur lequel on applique la méthode, pas à la méthode elle-même)

Chaque classe possède aussi un verrou exclusif qui s'applique aux méthodes de classe (méthodes statiques) :

```
class X {
    static synchronized T foo() { ... }
    static synchronized T' bar() { ... }
}
```

synchronized assure l'exécution en exclusion mutuelle pour toutes les méthodes statiques synchronisées de la classe X. Ce verrou ne concerne pas l'exécution des méthodes d'objets.

Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Synchronisation par objet

Méthodes wait et notify[All] applicables à tout objet, pour lequel l'activité a obtenu l'accès exclusif.

unObj.notify() réveille une unique activité bloquée sur l'objet, et la met en attente de l'obtention de l'accès exclusif (si aucune activité n'est bloquée, l'appel ne fait rien);

unObj.notifyAll() réveille toutes les activités bloquées sur l'objet, qui se mettent toutes en attente de l'accès exclusif.

74

Systèmes concurrents - Java & Posix Threads

42 / 66

Synchronisation basique – exemple

```
class BarriereBasique {
    private final int N;
    private int nb = 0;
    private boolean ouverte = false:
    public BarriereBasique (int N) \{ this .N = N; \}
   public void franchir() throws InterruptedException {
        synchronized(this) {
            this.nb++:
            this.ouverte = (this.nb >= N);
            while (! this.ouverte)
              this . wait ();
            this.nb—-:
            this . notifyAll ();
    public synchronized void fermer() {
        if (this.nb == 0)
          this. ouverte = false;
```

Synchronisation basique – exemple

```
class StationVeloToulouse {
    private int nbVelos = 0;

public void prendre() throws InterruptedException {
        synchronized(this) {
            while (this.nbVelos == 0) {
                this.wait();
            }
            this.nbVelos--;
        }
    }

public void rendre() {
    // assume : toujours de la place
        synchronized(this) {
            this.nbVelos++;
            this.notify();
        }
    }
}
```

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation – java d'origine

Difficultés

• prises multiples de verrous :

```
\textbf{synchronized}(\texttt{o1}) \ \{ \ \textbf{synchronized}(\texttt{o2}) \ \{ \ \texttt{o1.wait}(); \ \} \ \}
```

o1 est libéré par wait, mais pas o2

 une seule notification possible pour une exclusion mutuelle donnée → résolution difficile des problèmes de synchronisation

Pas des moniteurs de Hoare!

- programmer comme avec des sémaphores
- affecter un objet de blocage distinct à chaque requête et gérer soit-même les files d'attente
- pas de priorité au signalé, pas d'ordonnancement sur les déblocages



```
Généralités
                     Threads Java
             Synchronisation Java
POSIX Threads & autres approches
```

Moniteur Java Autres objets de synchronisation Régulation du parallélisme Synchronisation - java d'origine

```
Généralités
                    Threads Java
             Synchronisation Java
POSIX Threads & autres approches
```

Posix Threads Synchronisation Posix Thread Autres approches

class Requête bool ok; // paramètres d'une demande List<Requête> file;

```
demande bloquante
req = new Requête(...)
synchronized(file) {
   if (satisfiable(req)) {
     // + maj état applicatif
     req.ok = true;
   } else {
     file.add(reg)
synchronized(req) {
   while (! req.ok)
     req.wait();
```

```
libération
synchronized(file) {
   // + maj état applicatif
   for (Requête r : file) {
     synchronized(r) {
       if (satisfiable(r)) {
         // + maj état applicatif
         r.ok = true
         r.notify();
```

Systèmes concurrents - Java & Posix Threads

Threads Java Synchronisation Java POSIX Threads & autres approches

Posix Threads Synchronisation Posix Thread Autres approches

Posix Threads

Standard de librairie multiactivité pour le C, supporté par de nombreuses implantations plus ou moins conformantes. Contenu de la bibliothèque :

Généralités

- manipulation d'activités (création, terminaison...)
- synchronisation : verrous, variables condition.
- primitives annexes : données spécifiques à chaque activité, politique d'ordonnancement...
- ajustement des primitives standard : processus lourd, E/S, signaux, routines réentrantes.

Plan

- Généralités
- - Manipulation des activités
 - Données localisées
- - Moniteur Java
 - Autres objets de synchronisation
 - Régulation du parallélisme
 - Synchronisation java d'origine
- POSIX Threads & autres approches
 - Posix Threads
 - Synchronisation Posix Thread
 - Autres approches

47 / 66

Systèmes concurrents - Java & Posix Threads

Posix Threads

Synchronisation Posix Thread Autres approches

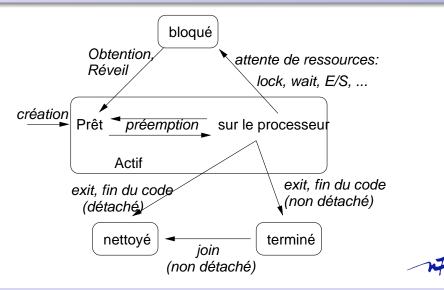
Généralités

Threads Java

Synchronisation Java

POSIX Threads & autres approches

Cycle de vie d'une activité



Posix Threads Synchronisation Posix Thread Autres approches Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Posix Threads Synchronisation Posix Thread Autres approches

Création d'une activité

Crée une nouvelle activité pour exécuter la routine indiquée, appelée avec l'argument arg. Les attributs sont utilisés pour définir la priorité et la politique d'ordonnancement (scheduling policy). thread contient l'identificateur de l'activité créée.

```
pthread_t pthread_self (void);
int pthread_equal (pthread_t thr1, pthread_t thr2);
```

self renvoie l'identificateur de l'activité appelante. pthread_equal : vrai si les arguments désignent la même activité.

Systèmes concurrents - Java & Posix Threads

50 / 66

Généralités hreads Java sation Java sation Java Santroches Synchronisation Posix Thread Autres approches

Threads Java Synchronisation Java POSIX Threads & autres approches

Terminaison – 2

int pthread_detach (pthread_t thread);

Détache l'activité thread.

Les ressources allouées pour l'exécution d'une activité (pile...) ne sont libérées que lorsque l'activité s'est terminée et que :

- ou join a été effectué,
- ou l'activité a été détachée.

void pthread_exit (void *status);

Termine l'activité appelante en fournissant un code de retour. pthread_exit(NULL) est automatiquement exécuté en cas de terminaison du code de l'activité sans appel de pthread_exit.

```
int pthread_join (pthread_t thr, void **status);
```

Attend la terminaison de l'activité et récupère le code retour. L'activité ne doit pas être détachée ou avoir déjà été « jointe ».

N

Systèmes concurrents - Java & Posix Threads

Terminaison

Posix Threads

Threads Java Synchronisation Java POSIX Threads & autres approches Synchronisation Posix Thread Autres approches

L'activité initiale

Au démarrage, une activité est automatiquement créée pour exécuter la procédure main. Elle exécute une procédure de démarrage qui contient le code :

Généralités

```
{ int r = main(argc,argv); exit(r); }
```

Si la procédure main se termine, le process unix est ensuite terminé (par l'appel à exit), et non pas seulement l'activité initiale. Pour éviter que la procédure main ne se termine alors qu'il reste des activités :

- bloquer l'activité initiale sur l'attente de la terminaison d'une ou plusieurs autres activités (pthread_join);
- terminer explicitement l'activité initiale avec pthread_exit, ce qui court-circuite l'appel de exit.



Données spécifiques

Données spécifiques

Pour une clef donnée (partagée), chaque activité possède sa propre valeur associée à cette clef.

Principe

Moniteur de Hoare élémentaire avec priorité au signaleur :

- verrous
- variables condition

Synchronisation PThread

• pas de transfert du verrou à l'activité signalée

74

Systèmes concurrents - Java & Posix Threads

54 / 66

Systèmes concurrents - Java & Posix Threads

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Posix Threads Synchronisation Posix Thread Autres approches Généralités Threads Java

Threads Java Synchronisation Java POSIX Threads & autres approches Posix Threads Synchronisation Posix Thread Autres approches

Verrou

Verrouillage/déverrouillage

```
int pthread_mutex_lock (pthread_mutex_t *m);
int pthread_mutex_trylock (pthread_mutex_t *m);
int pthread_mutex_unlock (pthread_mutex_t *m);
```

- lock verrouille le verrou, avec blocage en attente si déjà verrouillé. Renvoie 0 si ok.
- trylock verrouille le verrou si possible et renvoie 0, sinon renvoie EBUSY si le verrou est déjà verrouillé.
- unlock déverrouille. Seule l'activité qui a verrouillé m a le droit de le déverrouiller.





Variable condition

74

Systèmes concurrents - Java & Posix Threads

58 / 66

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Posix Threads
Synchronisation Posix Thread
Autres approches

Attente/signal

int pthread_cond_signal (pthread_cond_t *vc);
int pthread_cond_broadcast (pthread_cond_t *vc);

cond_signal signale la variable condition : une activité bloquée sur la variable condition est réveillée et tente de réacquérir le verrou de son appel de cond_wait. Elle sera effectivement débloquée quand elle le réacquerra.

cond_broadcast toutes les activités en attente sont réveillées, et tentent d'obtenir le verrou correspondant à leur appel de cond wait.

Attente/signal

cond_wait l'activité appelante doit posséder le verrou spécifié.

L'activité se bloque sur la variable condition après
avoir libéré le verrou. L'activité reste bloquée jusqu'à
ce que vc soit signalée et que l'activité ait réacquis le
verrou.

cond_timedwait comme cond_wait avec délai de garde. À
l'expiration du délai de garde, le verrou est reobtenu
et la procédure renvoie ETIMEDOUT.

Systèmes concurrents - Java & Posix Threads

59 / 66

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Posix Threads
Synchronisation Posix Thread
Autres approches

Ordonnancement

Par défaut : ordonnancement arbitraire pour l'acquisition d'un verrou ou le réveil sur une variable condition.

Les activités peuvent avoir des priorités, et les verrous et variables conditions peuvent être créés avec respect des priorités.

Windows API (C, C++)

Plus de 150 (?) fonctions, dont :

- création d'activité : CreateThread
- exclusion mutuelle: InitializeCriticalSection, EnterCriticalSection, LeaveCriticalSection
- synchronisation basique: WaitForSingleObject, WaitForMultipleObjects, SetEvent
- synchronisation « évoluée » : SleepConditionVariableCS, WakeConditionVariable

Note: l'API Posix Threads est aussi supportée (ouf).



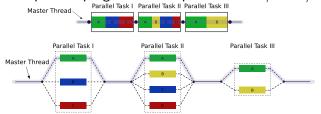
Systèmes concurrents - Java & Posix Threads

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Posix Threads Synchronisation Posix Thread Autres approches

OpenMP

• API pour la programmation parallèle en C/C++/Fortran



• Annotations dans le code, interprétées par le compilateur

```
Boucle parallèle
  int i, a[N];
  #pragma omp parallel for
  for (i = 0; i < N; i++)
    a[i] = 2 * i;</pre>
```

.NET (C#)

Très similaire à Java ancien :

- Création d'activité:
 t = new System.Threading.Thread(méthode);
- Démarrage : t.Start();
- Attente de terminaison : t.Join();
- Exclusion mutuelle : lock(objet) { ... } (mot clef du langage)
- Synchronisation élémentaire :
 System.Threading.Monitor.Wait(objet);
 System.Threading.Monitor.Pulse(objet); (= notify)
- Sémaphore :
 - s = new System.Threading.Semaphore(nbinit,nbmax);
 s.Release(); s.WaitOne();

Systèmes concurrents - Java & Posix Threads

63 / 66

Généralités Threads Java Synchronisation Java POSIX Threads & autres approches

Posix Threads
Synchronisation Posix Thread
Autres approches

OpenMP avantages/inconvénients

- + simple
- + amélioration progressive du code
- + une seule version séquentielle / parallèle
- + peu de modifications sur le code séquentiel d'origine
- exclusivement multiprocesseur à mémoire partagée
- compilateur dédié
- peu de primitives de synchronisation (atomicité uniquement)
- gros travail sur du code mal conçu
- introduction de bugs en parallélisant du code non parallélisable

Intel Threading Building Blocks

- Bibliothèque pour C++
- Structures de contrôles optimisées parallel_for...
- Structures de données optimisées concurrent_queue...
- Peu de primitives de synchronisation (exclusion mutuelle, verrou lecteurs/rédacteurs)
- Implantation spécialisée par modèle de processeur
- Partage de tâches par « vol de travail »
- Inconvénient : portabilité (compilateur + matériel)



Systèmes concurrents - Java & Posix Threads

66 / 66

Contenu de cette partie

Modèles de programmation concurrente

- Modèle des processus communicants
- Approche CSP/Go pour la programmation concurrente
 - Goroutine et canaux
 - Communiquer explicitement plutôt que partager implicitement
- Approche Ada pour la programmation concurrente
 - Tâches et rendez vous
 - Démarche de conception d'applications concurrentes en Ada
 - Transposition de la démarche vue dans le cadre de la mémoire partagée (moniteurs)
 - Extension tirant parti des possibilités de contrôle fin offertes par Ada



Systèmes concurrents

fin boucle

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Modèles d'interaction : mémoire partagée

Donnée Processus

| Donnée | Processus | Doucle attendre() trailer signaler() | Irre/écrire | Irre/é

Septième partie

Processus communicants

- Données partagées
- Communication implicite
 - résulte de l'accès et de la manipulation des variables partagées

Mémoire partagée (RAM)

- l'identité des activités n'intervient pas dans l'interaction
- Synchronisation explicite (et nécessaire)
- Architectures/modèles cibles
 - multiprocesseurs à mémoire partagée,
 - programmes multiactivités

• • • •

111

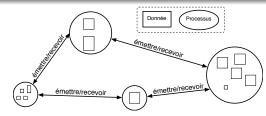
Systèmes concurrents

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Modèles d'interaction : processus communicants

111

3 / 60



- Données encapsulées par les processus
- Communication nécessaire, explicite : échange de messages
 - Programmation et interactions plus lourdes
 - ullet Visibilité des interactions o possibilité de trace/supervision
 - Isolation des données
- Synchronisation implicite : attente de message
- Architectures/modèles cibles
 - systèmes répartis : sites distants, reliés par un réseau
 - moniteurs, CSP/Erlang/Go, tâches Ada



Systèmes concurrents 4 / 60 Systèmes concurrents

5 / 60

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Processus communicants

• Désignation, alternatives

Recherche concurrente

Principe du rendez-vous

• Mise en œuvre en Ada

• Architecture d'une application parallèle

Exemples d'objets de synchronisation

Méthodologie par machine à états

Communication synchrone - CSP/CCS/Go

Processus communicants

Rendez-vous étendu - Ada

Principes

Principes

Principes
Désignation, alternatives
Architecture d'une application parallèle

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principes
Désignation, alternatives
Architecture d'une application parallèle

Plan

Processus communicants

Principes

 Communication inter-processus avec des opérations explicites d'envoi / réception de messages

 Synchronisation via ces primitives de communication bloquantes : envoi (bloquant) de messages / réception bloquante de messages

• Communicating Sequential Processes (CSP) / Calculus of Communicating Systems (CCS) / π -calcul / Erlang / Go

Ada

Les principes détaillés des échanges et leur utilisation pour développer des applications sont vus dans le module « intergiciels ». On ne s'intéresse ici qu'à la synchronisation.

77

111

Principes

Désignation, alternatives
Architecture d'une application parallèle

))))

- 14

Systèmes concurrents

Princine

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principes

Désignation, alternatives

Architecture d'une application parallèle

Désignation du destinataire et de l'émetteur

١٨٨

7 / 60

Quelle synchronisation?

Réception

Systèmes concurrents

Réception bloquante : attendre un message

Émission

- Émission non bloquante ou asynchrone
- Émission bloquante ou synchrone : bloque jusqu'à la réception du message = rendez-vous élémentaire entre l'activité émettrice et l'activité destinataire
- Rendez-vous étendu : bloquant jusqu'à réception + réaction + réponse ≈ appel de procédure
- Émission asynchrone ⇒ buffers (messages émis non reçus)
- Synchrone \Rightarrow 1 case suffit



Nommage

Direct : désignation de l'activité émettrice/destinataire
 SEND message TO processName
 RECV message FROM processName

 Indirect : désignation d'une boîte à lettres ou d'un canal de communication

SEND message TO channel RECV message FROM channel

77

Systèmes concurrents 8 / 60 Systèmes concurrents 9 / 60

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada Principes Désignation, alternatives

Architecture d'une application parallèle

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Principes Désignation, alternatives Architecture d'une application parallèle

Alternative

111

Multiplicité

Désignation de l'activité : 1 émetteur / 1 récepteur désignés

n-1

Canal réservé en lecture (consommation) : envoi par n'importe quelle activité; réception par une seule, propriétaire du canal

n-m

Canal avec envoi par n'importe qui, réception par n'importe qui :

- pas de duplication : un seul destinataire consomme le message
- ou duplication à tous les destinataires (diffusion)

En mode synchrone, la diffusion est complexe et coûteuse à mettre en œuvre (nécessite une synchronisation globale entre tous les récepteurs)



10 / 60

444

٦٨٨

444

Systèmes concurrents

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Désignation, alternatives

Architecture d'une application parallèle

Divers

Émission asynchrone ⇒ risque de buffers pleins

- perte de messages?
- ou l'émission devient bloquante si plein?

Émission non bloquante \rightarrow émission bloquante

introduire un acquittement

(SEND m TO ch; RECV _ FROM ack)

| (RECV m FROM ch; SEND _ TO ack)

Emission bloquante \rightarrow émission non bloquante

introduire une boîte intermédiaire qui accepte immédiatement tout message et le stocke dans une file.

(SEND m TO ch1)

| boucle (RECV m FROM ch1; insérer m dans file)

boucle (si file non vide alors extraire et SEND TO ch2)

(RECV FROM ch2)

Alternative en émission ou en réception = choix parmi un ensemble de communications possibles :

RECV msg FROM channel1 OR channel2 (SEND msg1 TO pid1) OR (SEND msg2 TO pid2) (RECV msg1 FROM channel1) OR (SEND msg2 TO channel2)

- Si aucun choix n'est faisable ⇒ attendre
- Si un seul des choix est faisable \Rightarrow le faire
- Si plusieurs choix sont faisables ⇒ sélection non-déterministe (arbitraire)

11 / 60

Systèmes concurrents

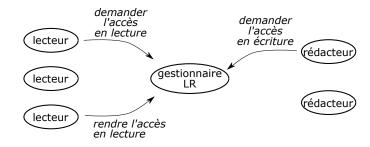
Processus communicants

Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada Désignation, alternatives Architecture d'une application parallèle

Architecture

נננ

La résolution des problèmes de synchronisation classiques (producteurs/consommateurs...) ne se fait plus en synchronisant directement les activités via des données partagées, mais indirectement via une activité de synchronisation.





Systèmes concurrents 12 / 60 Systèmes concurrents Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principes
Désignation, alternatives
Architecture d'une application parallèle

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

celle de l'activité de synchronisation

+ transfert explicite d'information : traçage

parallélisation du service : au cas par cas

+ réalisation centralisée et répartie

+ contrôle fin des interactions

Principes
Désignation, alternatives
Architecture d'une application parallèle

Activité arbitre pour un objet partagé

111

14 / 60

Intérêt

Interactions avec l'objet partagé

Pour chaque opération $\mathcal{O}_{\mathcal{P}}$,

- émettre un message de requête vers l'arbitre
- attendre le message de réponse de l'arbitre

(⇒ se synchroniser avec l'arbitre)

Schéma de fonctionnement de l'arbitre

- L'arbitre exécute une boucle infinie contenant une alternative
- Cette alternative possède une branche par opération fournie
- Chaque branche est gardée par la condition d'acceptation de l'opération (suivie de l'attente du message correspondant)

Note : en communication synchrone, on peut se passer du message de réponse s'il n'y a pas de contenu à fournir.

fonction

15 / 60

Processus communicants

Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Recherche concurrente
Exemples d'objets de synchronisation

Go language

Systèmes concurrents

111

Processus communicants

Communication synchrone – CSP/CCS/Go Rendez-vous étendu – Ada Recherche concurrente
Exemples d'objets de synchronisation

Plan

Systèmes concurrents

- Processus communicants
 - Principes
 - Désignation, alternatives
 - Architecture d'une application parallèle
- 2 Communication synchrone CSP/CCS/Go
 - Principes
 - Recherche concurrente
 - Exemples d'objets de synchronisation
- Rendez-vous étendu Ada
 - Principe du rendez-vous
 - Mise en œuvre en Ada
 - Méthodologie par machine à états

Principes de conception

- Syntaxe légère inspirée du C
- Typage statique fort avec inférence
- Interfaces avec extension et polymorphisme (typage structurel / duck typing à la Smalltalk)

+ découplage entre les activités clientes : l'interface partagée est

+ pas de données partagées ⇒ pas de protection nécessaire

+ schéma naturel côté client : question/réponse = appel de

multiples recopies (mais optimisations possibles)

Ramasse-miettes

Concepts pour la concurrence

- Descendant de CSP (Hoare 1978), cousin d'Erlang
- ullet Goroutine \sim activité/thread
 - une fonction s'exécutant indépendant (avec sa pile)
 - très léger (plusieurs milliers sans problème)
 - gérée par le noyau Go qui alloue les ressources processeurs
- Canaux pour la communication et la synchronisation

77



Systèmes concurrents

17 / 60

Recherche concurrente Exemples d'objets de synchronisation

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada Principes

Recherche concurrente Exemples d'objets de synchronisation

111 Go – canaux

Go – canaux

Canaux

Systèmes concurrents

- Création : make(chan type) ou make(chan type, 10) (synchrone / asynchrone avec capacité)
- Envoi d'une valeur sur le canal chan : chan <- valeur
- Réception d'une valeur depuis chan : <- chan

Processus communicants

Rendez-vous étendu - Ada

Communication synchrone - CSP/CCS/Go

• Canal transmissible en paramètre ou dans un canal : chan chan int est un canal qui transporte des canaux (transportant des entiers)

Alternative en réception et émission select { case $v1 := \langle - chan1 \rangle$ fmt. Printf (" received %v from chan1\n", v1) case $v2 := \langle - chan 2 \rangle$ fmt. Printf (" received %v from chan2\n", v2) **case** chan3 < - 42: fmt. Printf ("sent %v to chan3\n", 42) default: fmt. Printf ("no one ready to communicate\n")

Systèmes concurrents

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Recherche concurrente Exemples d'objets de synchronisation

Exemple élémentaire

111

Moteur de recherche

נננ

19 / 60

777

```
func boring(msg string, c chan string) {
  for i := 0; i ++ +
    c <- fmt.Sprintf("%s %d", msg, i)</pre>
    time.Sleep(time.Duration(rand.Intn(4)) * time.Second)
```

Recherche concurrente

Exemples d'objets de synchronisation

```
func main() {
  c := make(chan string)
 go boring("boring!", c)
  for i := 0; i < 5; i++ \{
     fmt. Printf ("You say: %q n", <-c)
  fmt. Println ("You're boring; I'm leaving.")
```

Objectif : agrégation de la recherche dans plusieurs bases

```
func Web(query string) Result
func Image(query string) Result
func Video(query string) Result
```

```
Moteur séquentiel
func Google(query string) ( results [] Result ) {
     results = append(results, Web(query))
     results = append(results, Image(query))
     results = append(results, Video(query))
     return
```

exemple tiré de https://talks.golang.org/2012/concurrency.slide



21 / 60 Systèmes concurrents 20 / 60 Systèmes concurrents

Le temps sans interruption

```
Moteur concurrent
func Google(query string) ( results [] Result) {
    c := make(chan Result)
    go func() { c <- Web(query) } ()
    go func() { c <- Image(query) } ()
    go func() { c <- Video(query) } ()

for i := 0; i < 3; i++ {
    result := <- c
    results = append(results, result)
    }
    return
}</pre>
```

Crée un canal sur lequel un message sera envoyé après la durée spécifiée.

```
time.After
func After(d time.Duration) <-chan bool {
    // Returns a receive-only channel
    // A message will be sent on it after the duration
    c := make(chan bool)
    go func() {
        time.Sleep(d)
        c <- true
    }()
    return c
}</pre>
```

Systèmes concurrents

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principes
Recherche concurrente

Exemples d'objets de synchronisation

Recherche concurrente en temps borné

111

22 / 60

Processus communicants
Communication synchrone – CSP/CCS/Go

Systèmes concurrents

Recherche concurrente
Exemples d'objets de synchronisation

Recherche répliquée

Rendez-vous étendu - Ada

111

23 / 60

Moteur concurrent avec timeout

```
c := make(chan Result)
go func() { c <- Web(query) } ()
go func() { c <- Image(query) } ()
go func() { c <- Video(query) } ()

timeout := time. After(80 * time. Millisecond)
for i := 0; i < 3; i++ {
    select {
        case result := <-c:
            results = append(results, result)
        case <-timeout:
            fmt. Println ("timed out")
        return
    }
}
return</pre>
```

Utiliser plusieurs serveurs répliqués et garder la réponse du premier qui répond.

```
Recherche en parallèle
func First (query string, replicas ... Search) Result {
    c := make(chan Result)
    searchReplica := func(i int) { c <- replicas[i](query) }
    for i := range replicas {
        go searchReplica(i)
    }
    return <-c
}</pre>
```

74

Systèmes concurrents 24 / 60

) Sy

Systèmes concurrents

25 / 60

Communication synchrone - CSP/CCS/Go

Lecteurs/rédacteurs

Rendez-vous étendu - Ada

Recherche répliquée

```
Moteur concurrent répliqué avec timeout
c := make(chan Result)
go func() { c <- First(query, Web1, Web2, Web3) } ()
go func() { c <- First(query, Image1, Image2) } ()
go func() { c <- First(query, Video1, Video2) } ()
timeout := time. After(80 * time. Millisecond)
for i := 0; i < 3; i++ {
    select {
        case result := <-c:
            results = append(results, result)
        case <-timeout:
            fmt. Println ("timed out")
            return
        }
}
return</pre>
```

• Création ultra-légère de goroutine : penser concurrent

Pas besoin de variables partagées
 ⇒ Pas de verrous

- Pas besoin de variable condition / sémaphore pour synchroniser
- Pas besoin de callback ou d'interruption

Rendez-vous étendu - Ada

Don't communicate by sharing memory, share memory by communicating.

(la bibliothèque Go contient *aussi* les objets usuels de synchronisation pour travailler en mémoire partagée : verrous, sémaphores, moniteur. . .)

Systèmes concurrents 26 / 60

Processus communicants Principes

Principes
Recherche concurrente
Exemples d'objets de synchronisation

777

Processus communicants
Communication synchrone – CSP/CCS/Go

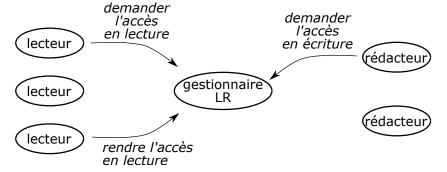
Principes
Recherche concurrente
Exemples d'objets de synchronisation

Lecteurs/rédacteurs

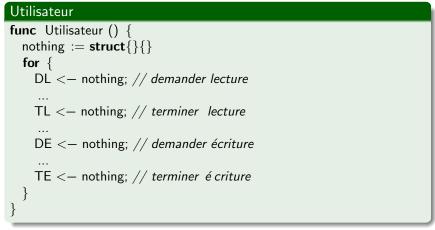
Systèmes concurrents

111

27 / 60



- Un canal pour chaque type de requête : DL, TL, DE, TE
- Émission bloquante ⇒ accepter un message (une requête) uniquement si l'état l'autorise





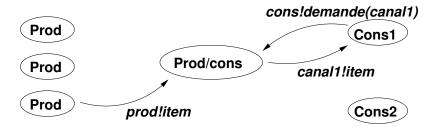
111

Bilan



Producteurs/consommateurs: architecture

777



- Un canal pour les demandes de dépôt
- Un canal pour les demandes de retrait
- Un canal par activité demandant le retrait (pour la réponse à celle-ci)

(exercice futile: make(chan T, N) est déjà un tampon borné = un prod/cons de taille N)

Systèmes concurrents

31 / 60

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Recherche concurrente

Exemples d'objets de synchronisation

Producteurs/consommateurs

111

Producteur

```
func producteur(prod chan int) {
  for {
    item := ...
    prod <- item
```

```
Consommateur
```

```
func consommateur(cons chan chan int) {
 moi := make(chan int)
  for {
    cons <- moi
    item := <- moi
    // utiliser item
```



```
func when(b bool, c chan struct{}) chan struct{} {
   if b { return c } else { return nil }
func SynchroLR() {
  nblec := 0:
  ecr := false:
  for {
     select {
        case < - when(nblec == 0 && !ecr, DE):
             ecr := true;
       case <- when(!ecr, DL):
             nblec++;
       case <- TE:
             ecr := false:
       case <- TL:
             nblec--:
```

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Recherche concurrente Exemples d'objets de synchronisation

Producteurs/consommateurs

111

```
Programme principal
func main() {
                              // un canal portant des entiers
   prod := make(chan int)
  cons := make(chan chan int) // un canal portant des canaux
  go prodcons(prod, cons)
  for i := 1; i < 10; i++ \{
     go producteur(prod)
  for i := 1; i < 5; i++ {
     go consommateur(cons)
  time. Sleep (20*time. Second)
  fmt. Println ("DONE.")
```

Systèmes concurrents 32 / 60 Systèmes concurrents

33 / 60

Producteurs/consommateurs

111

Goroutine de synchronisation func prodcons(prod chan int, cons chan chan int) { nbocc := 0: queue := make([]int, 0)for { if nbocc == 0 { $m := \langle - \text{ prod}; \text{ nbocc} + +; \text{ queue} = append(\text{queue}, m)$ $\}$ else if $nbocc == N \{$ c := <- cons; c <- queue[0]; nbocc--; queue = queue[1:]} else { select { case $m := \langle - \text{ prod: nbocc} + +; \text{ queue} = append(\text{queue, } m)$ case c := < - cons: c <- queue[0]; nbocc--; queue = queue[1:]Systèmes concurrents 34 / 60

Principes

Plan

- Désignation, alternatives
- Architecture d'une application parallèle
- - Principes
 - Recherche concurrente
 - Exemples d'objets de synchronisation
- Rendez-vous étendu Ada
 - Principe du rendez-vous
 - Mise en œuvre en Ada
 - Méthodologie par machine à états

35 / 60

Systèmes concurrents

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Principe du rendez-vous

111

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Modèle Ada

Intérêt

- Modèle adapté à la répartition, contrairement aux sémaphores ou aux moniteurs, intrinsèquement centralisés.
- Similaire au modèle client-serveur.
- Contrôle plus fin du moment où les interactions ont lieu.

Vocabulaire : tâche = activité

- Une tâche possède des points d'entrée de rendez-vous.
- Une tâche peut :
 - demander un rendez-vous avec une autre tâche désignée explicitement:
 - attendre un rendez-vous sur un (ou plusieurs) point(s) d'entrée.
- Un rendez-vous est dissymétrique : tâche appelante ou cliente vs tâche appelée ou serveur.
- Échanges de données :
 - lors du début du rendez-vous, de l'appelant vers l'appelé;
 - lors de la fin du rendez-vous, de l'appelé vers l'appelant.



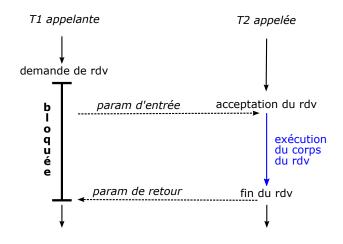
Systèmes concurrents Systèmes concurrents

Rendez-vous - client en premier

111

Rendez-vous - serveur en premier

111



demande de rdv

bloquée

param d'entrée

exécution du rdv

bloquée

exécution du corps du rdv

param de retour

param de retour

fin du rdv

Systèmes concurrents

Principe du rendez-vous

Communication synchrone – CSP/CCS/Go Rendez-vous étendu – Ada

Processus communicants

Mise en œuvre en Ada Méthodologie par machine à états

Principe du rendez-vous

Systèmes concurrents

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Déclaration d'une tâche

111

39 / 60

- Si un client demande un rendez-vous alors que le serveur n'est pas prêt à l'accepter, le client se bloque en attente de l'acceptation.
- Si un serveur indique qu'il est prêt à accepter un rendez-vous et qu'il n'y a pas de demandeur, il se bloque.
- En outre, l'appelant est bloqué pendant l'exécution du corps du rendez-vous.

Important : il est impossible d'accepter/refuser un rendez-vous selon la valeur des paramètres.

```
Déclaration
```

```
task <nom> is
    { entry <point d'entrée> (<param formels>); }+
end
```

```
Exemple
```

```
task X is
entry A;
entry B (msg : in T);
entry C (x : out T);
entry D (a : in T1; b : out T2);
end X
```



77

41 / 60

Systèmes concurrents 40 / 60 Systèmes concurrents

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Processus communicants Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Appel de rendez-vous

111

Acceptation d'un rendez-vous

```
111
```

```
Appel de rendez-vous
```

```
<nom tâche>.<point d'entrée> (<param effectifs>);
```

Syntaxe identique à un appel de procédure, sémantique bloquante.

Exemple

```
X.A;
```

X.D(x,y);



Systèmes concurrents

select

or

Principe du rendez-vous

Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Processus communicants

Mise en œuvre en Ada Méthodologie par machine à états

Acceptation parmi un ensemble

Alternative gardée

when C1 =>

end E1:

when C2 =>

accept E1 do

111

```
Acceptation
accept <point d'entrée> (<param formels>)
          { <instructions> }+
       end <point d'entrée> ]
```

```
Exemple
task body X is
begin
  loop
      accept D (a : in Natural; b : out Natural) do
          if a > 6 then b := a / 4;
          else b := a + 2: end if:
      end D:
  end loop;
end X:
```

Processus communicants

Communication synchrone - CSP/CCS/Go Rendez-vous étendu - Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Producteurs/consommateurs

111

43 / 60

Déclaration du serveur

Systèmes concurrents

```
task ProdCons is
   entry Deposer (msg: in T);
   entry Retirer (msg: out T);
end ProdCons:
```

Client : utilisation

```
begin
```

```
-- engendrer le message m1
   ProdCons.Deposer (m1);
   ProdCons.Retirer (m2);
   -- utiliser m2
end
```

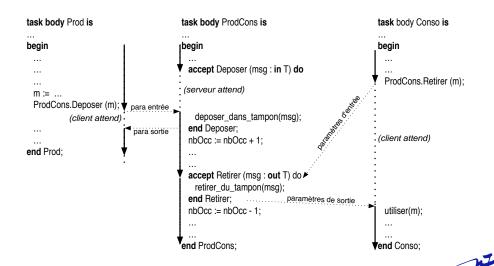
accept E2 do end E2: or end select:

Systèmes concurrents 44 / 60

Systèmes concurrents

45 / 60

Producteurs/consommateurs – un exemple d'exécution



Systèmes concurrents

Processus communicants Communication synchrone – CSP/CCS/Go Rendez-vous étendu – Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Allocateur de ressources

111

47 / 60

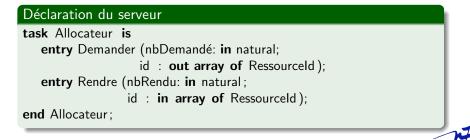
task body ProdCons is Libre : integer := N; 777 begin loop select when Libre > 0 = >accept Deposer (msg: in T) do deposer_dans_tampon(msg); **end** Deposer; Libre := Libre -1; or when Libre < N =>accept Retirer (msg : out T) do $msg := retirer_du_tampon();$ end Retirer: Libre := Libre + 1: end select: end loop: end ProdCons: Systèmes concurrents 46 / 60

Processus communicants Communication synchrone – CSP/CCS/Go Rendez-vous étendu – Ada Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Remarques

- Les accept ne peuvent figurer que dans le corps des tâches.
- ullet accept sans corps o synchronisation pure.
- Une file d'attente (FIFO) est associée à chaque entrée.
- rdv'count (attribut des entrées) donne le nombre de clients en attente sur une entrée donnée.
- La gestion et la prise en compte des appels diffèrent par rapport aux moniteurs :
 - la prise en compte d'un appel au service est déterminée par le serveur;
 - plusieurs appels à un même service peuvent déclencher des traitements différents :
 - le serveur peut être bloqué, tandis que des clients attendent.

Un système comporte des ressources critiques c'est-à-dire non partageables et non préemptibles, comme les pages mémoire. L'allocateur de ressources est un service qui permet à un processus d'acquérir par une seule action plusieurs ressources. On ne s'intéresse qu'à la synchronisation et on ne s'occupe pas de la gestion effective des identifiants de ressources.



77

Systèmes concurrents 48 / 60 Systèmes concurrents 49 / 60

end Rendre;

end loop:

end Demander;

end Rendre:

end select:

task body Allocateur is

select

or

end loop;
end Allocateur;

Systèmes concurrents

begin loop

nbDispo: integer := N;

accept Demander (nbDemandé : in natural) do while nbDemandé > nbDispo loop

nbDispo := nbDispo - nbDemandé;

accept Rendre (nbRendu : in natural) do

nbDispo := nbDispo + nbRendu;

accept Rendre (nbRendu : in natural) do

nbDispo := nbDispo + nbRendu;

111

50 / 60

```
Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada
```

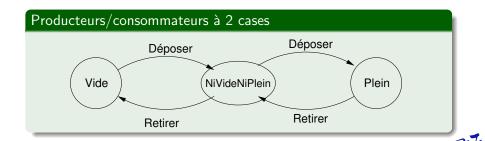
Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Méthodologie par machine à états

トトト

Construire un automate fini à états :

- identifier les états du système
- un état est caractérisé par les rendez-vous acceptables
- un rendez-vous accepté change (éventuellement) l'état



Systèmes concurrents

51 / 60

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

```
task body ProdCons is
  type EtatT is (Vide, NiVideNiPlein, Plein);
   etat : EtatT := Vide;
begin
  loop
      if etat = Vide then
            select
               accept Deposer (msg : in T) do
                  deposer_dans_tampon(msg);
               end Deposer:
               etat := NiVideNiPlein;
            end select:
      elsif etat = NiVideNiPlein then
            select
               accept Deposer (msg: in T) do
                  deposer_dans_tampon(msg);
               end Deposer;
               etat := Plein;
               accept Retirer (msg : out T) do
                  msg := retirer_du_tampon();
               end Retirer:
               etat := Vide:
            end select:
```



Systèmes concurrents 53 / 60

111

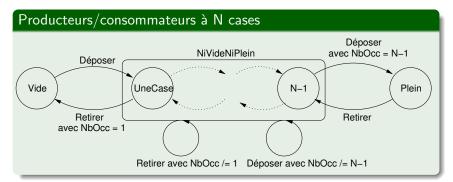
Automate paramétré

111

Lecteurs/rédacteurs

Lecteurs/rédacteurs

Représenter un *ensemble d'états* comme un unique état *paramétré*. Les valeurs du paramètre différenciant les états de l'ensemble peuvent être utilisées pour étiqueter les transitions.



DL Libre

DE

TL TE 1 réd

DL = demander lecture

DE = demander écriture

TL = terminer lecture

TE = terminer écriture

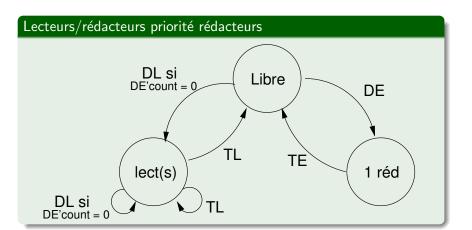
Systèmes concurrents 54 / 60

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Lecteurs/rédacteurs priorité rédacteurs

-NNN





Systèmes concurrents 55 / 60

```
task body LRprioRed is
   type EtatT is (Libre, Lect, Red);
   etat : EtatT := Libre;
   nblect : Natural := 0;
begin
  loop
    if etat = Libre then
      select
        when DE'count = 0 \Rightarrow accept DL; etat := Lect; nblect := 1;
        accept DE; etat := Red;
      end select:
    elsif etat = Lect then
      select
        when DE'count = 0 \Rightarrow accept DL; nblect := nblect + 1;
        accept TL; nblect := nblect - 1;
        if nblect = 0 then etat := Libre; else etat := Lect; end if;
      end select:
    elsif etat = Red then
      accept TE:
      etat := Libre;
    end if;
  end loop:
end | RprioRed
```

Systèmes concurrents 56 / 60

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Dynamicité : activation de tâche

Une tâche peut être activée :

- statiquement : chaque task T, déclarée explicitement, est activée au démarrage du programme, avant l'initialisation des modules qui utilisent T.entry.
- dynamiquement :
 - déclaration par task type T
 - activation par allocation : var t is access T := new T;
 - possibilité d'activer plusieurs tâches d'interface T.



Systèmes concurrents 58 / 60

Processus communicants
Communication synchrone – CSP/CCS/Go
Rendez-vous étendu – Ada

Principe du rendez-vous Mise en œuvre en Ada Méthodologie par machine à états

Bilan processus communicants

- + Pas de partage implicite de la mémoire (\rightarrow isolation)
- + Transfert explicite d'information (\rightarrow traçage)
- + Réalisation centralisée et répartie
- + Contrôle fin des interactions
- ~ Méthodologie
- Performance (copies)
- Quelques schémas classiques, faire preuve d'invention
 (→ attention aux doigts)

Dynamicité : Terminaison

Une tâche T est potentiellement appelante de T' si

- T' est une tâche statique et le code de T contient au moins une référence à T',
- ou T' est une tâche dynamique et (au moins) une variable du code de T référence T'.

Une tâche se termine quand :

- elle atteint la fin de son code.
- ou elle est bloquée en attente de rendez-vous sur un select avec clause terminate et toutes les tâches potentiellement appelantes sont terminées.

La terminaison est difficile!

- 14

Systèmes concurrents 59 / 60

Systèmes concurrents 60

Contenu de cette partie

Huitième partie

Transactions

- Nouvelle approche : programmation concurrente déclarative
- Mise en œuvre de cette approche déclarative : notion de transaction (issue du domaine des SGBD)
- Protocoles réalisant les propriétés de base d'un service transactionnel
 - Atomicité (tout ou rien)
 - Isolation (non interférence entre traitements)
- Adaptation de la notion de transaction au modèle de la programmation concurrente avec mémoire partagée (mémoire transactionnelle)



Systèmes concurrents 2 / 59

Systèmes concurrents - Transactions

2 / 5/

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Interférences entre actions Définition des transactions Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Interférences entre actions
Définition des transactions

Plan

- Transaction
 - Interférences entre actions
 - Définition des transactions
- 2 Atomicité/Tout ou rien
- 3 Contrôle de concurrence
 - Principe
 - Modélisation
 - Méthodes
 - Cohérence affaiblie
- Mémoire transactionnelle
 - Intégration dans un langage
 - Difficultés
 - Implantation : STM, HTM

Interférences et isolation

Objets partagés + actions concurrentes \Rightarrow résultats cohérents ? Approches :

- directe : synchronisation des actions contrôlant explicitement l'attente/la progression des processus (p.e. exclusion mutuelle)
- indirecte : contrôle de concurrence assurer un contrôle transparent assurant l'équivalence à un résultat cohérent





Contraintes d'intégrité

États cohérents décrits en intention par des contraintes d'intégrité (prédicats portant sur les valeurs des données).

Exemple

Base de données bancaire

- données = ensemble des comptes
- contraintes d'intégrité :
 - la somme des comptes est constante
 - chaque compte est positif

Note : les contraintes sont souvent non explicitement exprimées, l'équivalence du code concurrent avec un code séquentiel suffit.



Systèmes concurrents - Transactions

Transaction

Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Interférences entre actions Définition des transactions

Transaction - exemple

Invariant x + y = z

$$T_1$$

1.
$$a_1 \leftarrow x$$

$$\gamma$$
. $d_2 \leftarrow$

1.
$$a_1 \leftarrow x$$

2. $b_1 \leftarrow y$
3. $x \leftarrow a_1 - 100$
4. $y \leftarrow b_1 + 100$
 $\begin{vmatrix} \alpha & c_2 \leftarrow z \\ \beta & z \leftarrow c_2 + 200 \\ \gamma & d_2 \leftarrow x \\ \delta & x \leftarrow d_2 + 200 \end{vmatrix}$

$$\delta$$
. $x \leftarrow d_2 + 20$

OK : $\langle 1 \cdot 2 \cdot \alpha \cdot \beta \cdot 3 \cdot \gamma \cdot 4 \cdot \delta \rangle$ car $\equiv T1$; T2 (sérialisable) KO : $\langle 1 \cdot 2 \cdot \alpha \cdot \beta \cdot \gamma \cdot 3 \cdot 4 \cdot \delta \rangle$ car $\not\equiv T1$; T2 et $\not\equiv T2$; T1

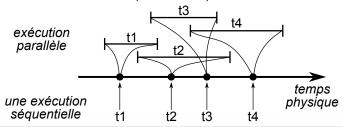
 $(x, y, z : données partagées; a_1, b_1, c_2, d_2 variables locales privées$ à la transaction)

Transaction

Définition

Suite d'opérations menant à un état cohérent, à partir de tout état cohérent.

- masquer les états intermédiaires
- parenthésage des états non observables
- possibilité d'abandon sans effet visible
 - ⇒ transaction validée (committed).



7 / 59

Systèmes concurrents - Transactions

Transaction

Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Interférences entre actions Définition des transactions

Transaction - exemple

Invariant x = y

1.
$$x \leftarrow x + 100$$

2. $y \leftarrow y + 100$ α . $x \leftarrow x * 2$
 β . $y \leftarrow y * 2$

$$\alpha. \quad x \leftarrow x * 2$$

2.
$$y \leftarrow y + 100$$

$$\beta$$
. $y \leftarrow y * 2$

 $OK : \langle 1 \cdot 2 \cdot \alpha \cdot \beta \rangle, \langle 1 \cdot \alpha \cdot 2 \cdot \beta \rangle, \dots$

 $\mathsf{KO}: \langle 1 \cdot \alpha \cdot \beta \cdot 2 \rangle, \langle \alpha \cdot 1 \cdot 2 \cdot \beta \rangle$

1.
$$x \leftarrow x + 100$$
 α . $x \leftarrow x * 2$
2. $y \leftarrow y + 100$ β . $y \leftarrow x$

$$\alpha$$
. $x \leftarrow x * 2$

$$2. \quad y \leftarrow y + 100$$

$$\beta$$
. $y \leftarrow x$

 $OK : \langle 1 \cdot 2 \cdot \alpha \cdot \beta \rangle, \langle 1 \cdot \alpha \cdot 2 \cdot \beta \rangle, \langle \alpha \cdot 1 \cdot 2 \cdot \beta \rangle, \dots$

$$\mathsf{KO}: \langle 1 \cdot \alpha \cdot \beta \cdot 2 \rangle$$

Interférences entre actions Définition des transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Interférences entre actions Définition des transactions

Propriétés ACID

Annulation/abandon

Propriétés ACID

Atomicité ou « tout ou rien » : en cas d'abandon (volontaire ou subi), aucun effet visible

Cohérence : respect des contraintes d'intégrité

Isolation: pas d'interférences entre transactions = pas d'états

intermédiaires observables

Durabilité : permanence des effets d'une transaction validée

 Pour garantir la cohérence et/ou l'isolation ⇒ possibilité d'abandon (abort) d'un traitement en cours, décidé par le système de gestion.

• Du coup, autant le fournir aussi au programmeur.



Systèmes concurrents - Transactions

Systèmes concurrents - Transactions

11 / 59

Transaction

Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Interférences entre actions Définition des transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Interférences entre actions Définition des transactions

Service transactionnel

Comment évaluer la cohérence efficacement?

Interface du service :

- tdébut()/tfin() : parenthésage des opérations transactionnelles
- tabandon(): annulation des effets de la transaction
- técrire(...), tlire(...): accès aux données. (opérations éventuellement implicites, mais dont l'observation est nécessaire au service transactionnel pour garantir la cohérence)

Objectif

Eviter d'évaluer la cohérence globalement, et à chaque instant

- Evaluation épisodique/périodique (après un ensemble de pas) → pouvoir annuler un ensemble de pas en cas d'incohérence
- Evaluation approchée : trouver une condition suffisante, plus simple à évaluer (locale dans l'espace ou dans le temps) → notions de sérialisabilité et de conflit (cf infra)
- Relâcher les exigences de cohérence, afin d'avoir des critères locaux, plus simples à évaluer





Interférences entre actions Définition des transactions Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Mise en œuvre

Propagation des valeurs écrites

- Contrôle la visibilité des écritures
- Optimiste (dès l'écriture) / pessimiste (à la validation)
- → Atomicité d'un ensemble d'écritures (tout ou rien)

Contrôle de concurrence

- Contrôle l'ordonnancement des opérations
- Optimiste (à la validation) / pessimiste (à chaque opération)
- Nombreuses variantes
- ightarrow Cohérence et isolation, comme si chaque transaction était seule

Ces deux politiques se combinent \pm bien.

17

14 / 59

Systèmes concurrents - Transactions

Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Atomicité (tout ou rien)

Objectif

- Intégrer les résultats des transactions bien terminées (= validées)
- Assurer qu'une transaction annulée n'a aucun effet sur les données partagées

Difficulté

Tenir compte de la possibilité de pannes en cours

- d'exécution,
- ou d'enregistrement des résultats définitifs,
- ou d'annulation.

Plan

- Transaction
 - Interférences entre actions
 - Définition des transactions
- 2 Atomicité/Tout ou rien
- 3 Contrôle de concurrence
 - Principe
 - Modélisation
 - Méthodes
 - Cohérence affaiblie
- 4 Mémoire transactionnelle
 - Intégration dans un langage
 - Difficultés
 - Implantation : STM, HTM



15 / 59

Systèmes concurrents - Transactions

Transaction
Atomicité/Tout ou rien
Contrôle de concurrence

Abandon sans effet

Comment abandonner une transaction sans effet?

Mémoire transactionnelle

- Pessimiste / propagation différée : mémoire temporaire transférée en mémoire définitive à la validation (redo-log)
- Optimiste / propagation immédiate (en continu) : écriture directe avec sauvegarde de l'ancienne valeur ou de l'action inverse (journaux / undo-log)

Effet domino : T' observe une écriture de T puis T abandonnée T' doit être abandonnée



Mise en œuvre de l'atomicité

Opérations de base

- défaire : revenir à l'état initial d'une transaction annulée
- refaire : reprendre une validation interrompue par une panne

Réalisation de défaire et refaire

Basée sur la gestion d'un journal, conservé en mémoire stable.

- Contenu d'un enregistrement du journal : [date, id. transaction, id. objet, valeur avant (et/ou valeur après)]
- Utilisation des journaux
 - défaire → utiliser les valeurs avant pour revenir à l'état initial
 - refaire → utiliser les valeurs après pour rétablir l'état atteint
- Remarque : en cas de panne durant une opération défaire ou refaire, celle-ci peut être reprise du début.



Systèmes concurrents - Transactions

18 / 59

Systèmes concurrents - Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence

Principe Modélisation Méthodes Cohérence affaiblie

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Approche optimiste : propagation en continu

Utilisation d'un journal des valeurs avant

- écrire → écriture directe en mémoire permanente
- \bullet valider \rightarrow effacer les images avant
- défaire → utiliser le journal avant
- refaire → sans objet (validation sans pb)

Problèmes liés aux abandons

- Rejets en cascade
- (1) técrire(x,10)
 - (2) tlire(x)
 - (3) técrire(y, 8)
- (4) tabandon()
- \rightarrow abandonner aussi
- Perte de l'état initial

initialement : x=5

- (1) técrire(x,10) || (2) técrire(x,8) -- sauve "x valait 10"
- (3) tabandon()
- (4) tabandon() \rightarrow x=10 au lieu de x=5

Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Transaction

Approche pessimiste : propagation différée

Utilisation d'un journal des valeurs après

Principe

- Écriture dans un espace de travail privé, en mémoire volatile → adapté aux mécanismes de gestion mémoire (caches...)
- Journalisation de la validation
- écrire → préécriture dans l'espace de travail
- valider → recopier l'espace de travail en mémoire stable (liste d'intentions), puis copier celle-ci en mémoire permanente
 - → protection contre les pannes en cours de validation
- défaire → libérer l'espace de travail
- refaire → reprendre la recopie de la liste d'intentions

Mémoire transactionnelle

Plan

- - Interférences entre actions
 - Définition des transactions
- Atomicité/Tout ou rien
- Contrôle de concurrence
 - Principe
 - Modélisation
 - Méthodes
 - Cohérence affaiblie
- 4 Mémoire transactionnelle
 - Intégration dans un langage
 - Difficultés
 - Implantation : STM, HTM



Principe
Modélisation
Méthodes
Cohérence affaiblie

Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Principe Modélisation Méthodes Cohérence affaiblie

Contrôle de concurrence

Objectif

Assurer une protection contre les interférences entre transactions identique à celle obtenue avec l'exclusion mutuelle, tout en autorisant une exécution concurrente (autant que possible)

- 1 Exécution sérialisée : isolation par exclusion mutuelle.
- 2 Exécution sérialisable : contrôler l'entrelacement des actions pour que *l'effet final* soit équivalent à une exécution sérialisée.
- Il peut exister plusieurs exécutions sérialisées équivalentes
- Contrôle automatique



Systèmes concurrents - Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle Principe Modélisation Méthodes Cohérence affaiblie

Conflits

Conflit : opérations non commutatives exécutées sur un même objet

Exemple

Avec opérations Lire(x) et $\acute{E}crire(x,v)$:

- o conflit LL: non
- conflit LE : T_1 .lire(x); ...; T_2 .écrire(x,n);
- conflit EL : T_1 .écrire(x,n); ...; T_2 .lire(x);
- conflit EE : T₁.écrire(x,n); ...; T₂.écrire(x,n');

Sémantique

- Single-lock atomicity : exécution équivalente à l'utilisation d'un unique verrou global.
- Sérialisabilité : résultat final équivalent à une exécution sérialisée des transactions qui valident.
- Sérialisabilité stricte : sérialisabilité + respect de l'ordre temps réel (si T_A termine avant que T_B ne démarre et que les deux valident, T_A doit apparaître avant T_B dans l'exécution sérialisée équivalente)
- Linéarisabilité: transaction considérée comme une opération atomique instantanée, à un point entre son début et sa validation.
 (différence avec sérialisabilité: accès non transactionnels pris
- Opacité : sérialisabilité stricte, y compris des transactions annulées (indépendance par rapport aux transactions actives).

77

Systèmes concurrents – Transactions

en compte)

23 / 59

Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Principe
Modélisation
Méthodes
Cohérence affaiblie

Autres conflits

La notion de conflit n'est pas spécifique aux opérations Lire/Écrire.

Exemple

| | lire | écrire | incrémenter | décrémenter |
|-------------|------|--------|-------------|-------------|
| lire | OK | _ | _ | _ |
| écrire | _ | _ | _ | _ |
| incrémenter | _ | _ | OK | OK |
| décrémenter | _ | _ | OK | OK |





Principe
Modélisation
Méthodes
Cohérence affaiblie

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Principe Modélisation Méthodes Cohérence affaiblie

Graphe de dépendance, sérialisabilité

Définition

Relation de dépendance \rightarrow : $T_1 \rightarrow T_2$ ssi une opération de T_1 précède et est en conflit avec une opération de T_2 .

Définition

Graphe de dépendance : relations de dépendance pour les transactions déjà validées.

Théorème

Exécution sérialisable : une exécution est sérialisable si son graphe de dépendance est acyclique.

77

26 / 59

Systèmes concurrents - Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Principe Modélisation **Méthodes** Cohérence affaiblie

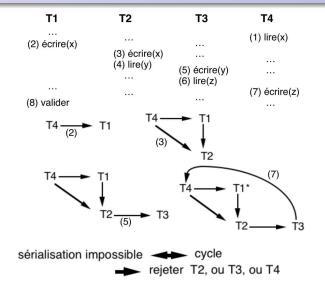
Contrôle de concurrence

Quand vérifier la sérialisabilité :

- à chaque terminaison d'une transaction (contrôle par certification ou optimiste)
- à chaque nouvelle dépendance (contrôle continu ou pessimiste)

Comment garantir la sérialisabilité :

- 1 Utilisation explicite du graphe de dépendance
- ② Fixer/observer un ordre sur les transactions qui garantit l'absence de cycle : estampilles, verrous



Systèmes concurrents - Transactions

Exemple

Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Principe
Modélisa
Méthode
Cohéren

Principe Modélisation Méthodes Cohérence affaiblie

Certification (concurrence explicite)

Algorithme

```
-- écritures en mémoire privée avec recopie à la validation T.lus, T.écrits : objets lus/écrits par T T.concur : transactions ayant validé pendant l'exéc. de T actives : ensemble des transactions en cours d'exécution procédure Certifier(T) : si (\forall T' \in T.concur : T.lus \cap T'.écrits = \emptyset) alors  
-- T peut valider  
\forall T' \in actives : T'.concur \leftarrow T'.concur \cup {T} sinon  
-- abandon de T fin
```

Protocole coûteux et coût du rejet ⇒ faible taux de conflit



29 / 59

Certification (estampille)

Algorithme -- écritures en mémoire privée avec recopie à la validation C : nbre de transactions certifiées T.déb : valeur de C au début de T T.fin : valeur de C à la fin de T T.val : valeur de C si T certifiée T.lus, T.écrits : objets lus/écrits par T procédure Certifier(T) : si (∀ T' : T.déb < T'.val < T.fin : T.lus ∩ T'.écrits = ∅) alors C ← C + 1 T.val ← C sinon abandon de T fin

Protocole coûteux et coût du rejet ⇒ faible taux de conflit

Systèmes concurrents – Transactions

Transaction

Principe Modélisation

Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Méthodes
Cohérence affaiblie

Estampilles: abandon par prudence

L'abandon n'est nécessaire que s'il y *aura* conflit effectif ultérieurement. Dans le doute, abandon.

Contrôle continu par estampilles

Ordre de sérialisation = ordre des estampilles

```
Algorithme
T.E : estampille de T
O.lect : estampille du plus récent lecteur de O
O.réd : estampille du plus récent écrivain de O
procédure lire(T,0)
                                 procédure écrire(T,0,v)
si T.E > 0.réd
                                 si T.E > 0.lect \land T.E > 0.réd
alors
                                 alors
   lecture de O possible
                                     écriture de O possible
                                     0.red \leftarrow T.E
    0.\text{lect} \leftarrow \max(0.\text{lect}, T.E)
sinon
                                 sinon
    abandon de T
                                     abandon de T
finsi
                                 finsi
```

Estampille fixée au démarrage de la transaction ou au 1er conflit.

Systèmes concurrents – Transactions

31 / 59

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle Principe
Modélisation
Méthodes
Cohérence affaiblie

Estampilles: amélioration

Réduire les cas d'abandons. Exemple : règle de Thomas

```
Algorithme

procédure écrire(T,0,v)

si T.E ≥ 0.lect

alors

action sérialisable : écriture possible

si T.E ≥ 0.réd

écriture effective

0.red ← T.E

sinon

rien : écriture écrasée par transaction plus récente

finsi

sinon

abandon de T

finsi
```

Contrôle continu par verrouillage à deux phases

Ordre de sérialisation = ordre chronologique d'accès aux objets

 $T_1 \rightarrow T_2$: bloquer T_2 jusqu'à ce que T_1 valide. Verrous en lecture/écriture/...

Si toute transaction est

- bien formée (prise du verrou avant une opération)
- à deux phases (pas de prise de verrou après une libération)

phase 1 : acquisitions et opérations
point de validation
phase 2 : libérations

alors la sérialisation est assurée.

Note: et l'interblocage? Cf gestion de la contention.

Systèmes concurrents – Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Principe Modélisation **Méthodes** Cohérence affaiblie

Verrouillage à deux phases : justification du protocole

Idée de base

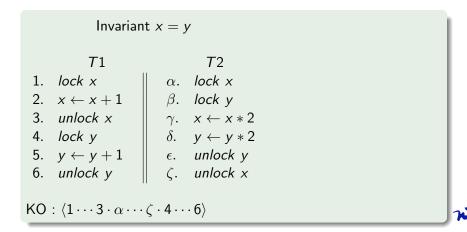
Lorsque deux transactions sont en conflit, toutes les paires d'opérations en conflit sont exécutées dans le même ordre → pas de dépendances d'orientation opposée → pas de cycle

Schéma de preuve

- Notation :
 - $e_1 \prec e_2 \equiv$ l'événement e_1 s'est produit avant l'événement e_2
- $T_i \rightarrow T_i \Rightarrow \exists O_1 : T_i.libérer(O_1) \prec T_i.verrouiller(O_1)$
- $T_i \rightarrow T_i \Rightarrow \exists O_2 : T_i.libérer(O_2) \prec T_i.verrouiller(O_2)$
- T_i à deux phases $\Rightarrow T_i$.verrouiller $(O_2) \prec T_i$.libérer (O_1)
- donc, T_j n'est pas à deux phases (contradiction), car : T_i .libérer $(O_2) \prec T_i$.verrouiller $(O_2) \prec T_i$.libérer $(O_1) \prec T_i$.verrouiller $(O_1) \rightarrow T_i$

Nécessité des deux phases

L'utilisation simple de verrous (sans règle des deux phases) ne suffit pas à assurer la sérialisation.



Systèmes concurrents - Transactions

34 / 59

Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Principe Modélisation Méthodes Cohérence affaiblie

Verrouillage à deux phases

- Condition suffisante ⇒ restrictions inutiles du parallèlisme
- Que faire en cas de conflit de verrouillage :
 - Abandon systématique ⇒ famine
 - Blocage systématique ⇒ interblocage
 - ordre sur la prise des verrous (classes ordonnées)
 - prédéclaration de *tous* les verrous nécessaires (pour les prendre tous ensemble atomiquement)
 - ullet Soit un conflit $T_1
 ightarrow T_2$
 - wait-die : si T_2 a démarré avant T_1 , alors bloquer T_2 sinon abandonner T_2 .
 - wound-wait : si T_2 a démarré avant T_1 alors abandonner T_1 sinon bloquer T_2 .



Verrouillage strict à deux phases

- Prise implicite du verrou au premier accès à une variable
- Libération automatique à la validation/abandon
- Garantit simplement les deux phases
- Tout se fait à la validation : simple
- Restriction du parallélisme (conservation des verrous jusqu'à la fin)

Contention

En cas de conflit :

- quelle transaction bloquer?
- Quelle transaction annuler?

Gestionnaire de contention

éventuellement quelle transaction redémarrer et quand?

Garantir la progression optimale et l'absence d'interblocage ⇒ d'innombrables stratégies.



Systèmes concurrents - Transactions

Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Principe Modélisation Méthodes Cohérence affaiblie

Moins que sérialisable?

Systèmes concurrents - Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Principe Modélisation Méthodes Cohérence affaiblie

Incohérences tolérables?

La sérialisabilité est parfois un critère trop fort \to cohérence faible. SQL définit quatre niveaux d'isolation :

- Serializable : cohérence complète
- Repeatable_read : lectures fantômes acceptées
- Read_committed : lectures non répétables ou fantômes acceptées
- Read_uncommitted : lectures sales, non répétables ou fantômes acceptées

Pertes de mises à jour

Écritures écrasées par d'autres écritures.

$$(1) a := lire(x);$$

(a)
$$b := lire(x)$$

(2) \acute{e} crire(x,a+10);

(b)
$$\acute{e}$$
crire(x, b+20)

Lectures sales

Écritures abandonnées mais observées

(a)
$$b := lire(x)$$
:

(2) abandon;



Incohérences tolérables?

Lectures non répétables

Donnée qui change de valeur pendant la transaction

(1)
$$a := lire(x)$$
;
(2) $b := lire(x)$:
(a) $écrire(x,100)$;

Lectures fantômes

Donnée agrégée qui change de contenu

(0) sum := 0;
(1) nb := cardinal(S)
(2)
$$\forall x \in S : sum := sum + x$$

(3) moyenne := sum / nb (a) ajouter(S, 15);

• Chaque méthode a son contexte d'application privilégié

- Paramètres déterminants
 - taux de conflit
 - durée des transactions
- Résultats

Conclusion

- ullet peu de conflits o méthodes optimistes
- nombreux conflits/transactions longues
 → verrouillage à deux phases
- situation intermédiaire pour l'estampillage
- Simplicité de mise en œuvre du verrouillage à deux phases
 - ightarrow choix le plus courant en base de données

Transaction

Atomicité/Tout ou rien

Contrôle de concurrence

Mémoire transactionnelle

74

43 / 59

Systèmes concurrents - Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Intégration dans un langage Difficultés Implantation : STM, HTM Systèmes concurrents - Transactions

Systèmes concurrents - Transactions

Intégration dans un langage

Difficultés
Implantation : STM, HTM

Plan

- Transaction
 - Interférences entre actions
 - Définition des transactions
- 2 Atomicité/Tout ou rien
- 3 Contrôle de concurrence
 - Principe
 - Modélisation
 - Méthodes
 - Cohérence affaiblie
- Mémoire transactionnelle
 - Intégration dans un langage
 - Difficultés
 - Implantation : STM, HTM

Mémoire transactionnelle

- Introduire la notion de transactions au niveau du langage de programmation
- Objectif : se passer des verrous habituellement utilisés pour protéger les variables partagées
 - plus nécessaire d'identifier la bonne granularité des verrous
 - interblocage, etc : c'est le problème de la STM
 - gestion des priorité, etc : idem



T

Intégration explicite dans un langage

Intégration dans un langage

Exposer l'interface de manipulation des transactions et des accès.

```
Interface exposée
do {
   tx = StartTx():
   int v = tx.ReadTx(&x);
   tx.WriteTx(&y, v+1);
  while (! tx.CommitTx());
```

Introduire un bloc atomique :

```
atomically
atomically {
   x = y + 2;
   y = x + 3;
```

(analogue aux régions critiques, sans déclaration explicite des variables partagées)



Systèmes concurrents - Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Intégration dans un langage Difficultés Implantation: STM, HTM

Transaction et synchronisation

Synchronisation \Rightarrow blocage \Rightarrow absence de progression de la transaction \Rightarrow absence de progression d'autres transactions \Rightarrow interblocage.

Intégrer la synchronisation dans les transactions

Abandonner la transaction pour la redémarrer automatiquement quand certaines des valeurs lues auront changé.

```
retry
    procédure consommer
      atomically {
          if (nbÉlémentsDisponibles > 0) {
               // choisir un élément et l'extraire
               nbÉlémentsDisponibles--
           } else {
               retry;
Systèmes concurrents - Transactions
```

Systèmes concurrents - Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Intégration dans un langage Implantation: STM, HTM

Transaction et synchronisation 2

Exécuter une autre transaction si la première échoue :

```
orelse
  atomically {
       // consommer dans le tampon 1
orelse
  atomically {
       // consommer dans le tampon 2
```



Intégration dans un langage Difficultés Implantation : STM, HTM Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Interaction avec code non transactionnel

Intégration dans un langage Difficultés Implantation : STM, HTM

Cohérence interne

Sémantique définie sur les transactions validées (sérialisabilité) ou toutes (opacité) ?

Transaction zombie (ou condamnée) mais visible.

77

Systèmes concurrents - Transactions

50 / 59

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Intégration dans un langage Difficultés Implantation : STM, HTM

Actions non annulables

Une transaction annulée doit être sans effet : comment faire s'il y a des effets de bords (p.e. entrées/sorties)?

- 1 Interdire : uniquement des lectures/écritures de variables.
- 2 Ignorer le problème en considérant ces opérations comme des nop, et tant pis si la transaction est annulée.
- Irrévocabilité: quand une transaction invoque une action non défaisable/non retardable, la transaction devient irrévocable: ne peut plus être annulée une fois l'action effectuée.
- Intégrer dans le système transactionnel : monade d'IO d'Haskell

Lectures non répétables

Donnée qui change de valeur

```
atomic {
a := lire(x);
b := lire(x);
\begin{cases}
b := lire(x);
\end{cases}
```

Lectures sales

Écritures abandonnées mais observées

Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Intégration dans un langage Difficultés Implantation : STM, HTM

Transaction et exception

Exception dans une transaction?

- Une transaction est une séquence tout ou rien de code;
- La levée d'une exception dans un bloc doit sortir immédiatement du bloc.
- Valider la transaction : considérer l'exception comme une branche conditionnelle.
 - Simple à mettre en œuvre, ne change pas la sémantique d'un code séquentiel.
- Annuler la transaction : considérer l'exception comme abort. Simplifie la composition et l'utilisation de librairie : dans atomic { s.foo(); s.bar();}, si bar échoue à cause d'une exception, rien n'a eu lieu.

Mais si l'exception est due au code de la transaction, la cause de l'exception disparaît à l'annulation!

Intégration dans un langage Difficultés Implantation : STM, HTM Transaction
Atomicité/Tout ou rien
Contrôle de concurrence
Mémoire transactionnelle

Intégration dans un langage Difficultés Implantation : STM, HTM

Imbrication

Transaction imbriquée

Transaction s'exécutant dans le contexte d'une transaction parente.

```
init x = 1 atomic{ x \leftarrow 2; atomic{ x \leftarrow x+1; abort/commit;} ...}
```

- 1 Une seule transaction fille active ou plusieurs (parallélisme)?
- 2 Dans la fille, visibilité des effets de la transaction parente?
- 3 L'annulation de la fille entraı̂ne l'annulation de la parente?
- 4 Les effets de la fille sont-ils visibles dès sa validation (ou seulement lors de la validation de la parente)?

À plat : 3 oui, 4 non / fermée : 3 non, 4 non / ouverte : 3 non, 4 oui.

Systèmes concurrents – Transactions

54 / 59

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Intégration dans un langage Difficultés Implantation : STM, HTM

HTM - Hardware Transactional Memory

Instructions processeur

- begin_transaction, end_transaction
- Accès explicite (load/store_transactional) ou implicite (tous)

Accès implicite \Rightarrow code de bibliothèque automatiquement pris en compte + isolation forte

Implantation

- read/write-set : pratiquement le rôle du cache
- ullet détection des conflits pprox cohérence des caches
- undo/redo-log : dupliquer le cache

STM – Software Transactional Memory

Implantation purement logicielle de la mémoire transactionnelle.

Interface explicite

- StartTx, CommitTx, AbortTx
- ReadTx(T *addr), WriteTx(T *addr, T v),

Programmation explicite, ou insertion par le compilateur.

Points critiques

- Connaissances des accès read-set, write-set
- Journal ⇒ copie supplémentaire (undo-log, redo-log) ou double indirection (shadow copy)
- Meta-data associées à chaque objet élémentaire ⇒ granularité
- Efficacité

Nombreuses implantations, beaucoup de variété.

Systèmes concurrents – Transactions

Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Intégration dans un langage Difficultés Implantation : STM, HTM

HTM - limitations

- Pas de changement de contexte pendant une transaction
- Petites transactions (2 ou 4 mots mémoire)
- Granularité fixée = unité d'accès (1 mot)
- Faux conflits dus à la granularité mot ↔ ligne de cache
- Grande variété des propositions, sémantique incertaine
- Portabilité d'un code prévu pour une implantation?



55 / 59

Systèmes concurrents – Transactions 56 / 59 Systèmes concurrents – Transactions 57

Intégration dans un langage Difficultés Implantation : STM. HTM Transaction Atomicité/Tout ou rien Contrôle de concurrence Mémoire transactionnelle

Intégration dans un langage Difficultés

 $Implantation: STM, \, HTM$

Implantation hybride

Coopération STM/HTM

- Petites transactions en HTM, grosses en STM
- Problème : détection d'inadéquation de l'HTM, basculement ?
- Problème : sémantiques différentes

Implantation STM sur HTM

- Une HTM pour petites transactions
- Implantation de la STM avec les transactions matérielles
- HTM non visible à l'extérieur

Implantation STM avec assistance matérielle

- Identifier les bons composants élémentaires nécessaires ⇒ implantation matérielle
- Cf Multithread / contexte CPU ou Mémoire virtuelle / MMU



Programmation concurrente par transactions :

+ simple à appréhender

Conclusion

- + réduction des bugs de programmation
- + nombreuses implantations portables en logiciel
- + compatible avec la programmation événementielle
- nombreuses sémantiques, souvent floues (mais ce n'est pas pire que les modèles de mémoire partagée)
- surcoût d'exécution
- effet polluant des transactions (par transitivité sur les variables partagées)
- questions ouvertes : code hors transaction, composition, synchronisation



Systèmes concurrents - Transactions

58 / 59

Systèmes concurrents - Transactions

Neuvième partie

Synchronisation non bloquante

Objectifs et principes

- 2 Exemples
 - Splitter & renommage
 - Pile chaînée
 - Liste chaînée
- 3 Conclusion



Systèmes concurrents

Objectifs et principes

Exemples

2 / 32

Systèmes concurrents – synchronisation non bloquante

3 / 32

Objectifs et principes Exemples Conclusion

Limitation des verrous

111

Objectifs de la synchronisation non bloquante

111

Limites des verrous (et plus généralement de la synchronisation par blocage/attente) :

- Interblocage : ensemble de processus se bloquant mutuellement
- Inversion de priorité : un processus de faible priorité bloque un processus plus prioritaire
- Convoi : une ensemble d'actions avance à la vitesse de la plus lente
- Interruption : quelles actions dans un gestionnaire de signal?
- Arrêt involontaire d'un processus
- Tuer un processus?
- ullet Granularité des verrous o performance

Problème

Garantir la cohérence d'accès à un objet partagé sans blocage

- Résistance à l'arrêt (crash) d'une activité : une activité donnée n'est jamais empêchée de progresser, quel que soit le comportement des autres activités
- Vitesse de progression indépendante de celle des autres activités
- Passage à l'échelle
- Surcoût négligeable de synchronisation en absence de conflit (notion de *fast path*)
- Compatible avec la programmation événementielle (un gestionnaire d'interruption ne doit pas être bloqué par la synchronisation)



Mécanismes matériels

111

Non-blocking synchronization

Obstruction-free Si à tout point, une activité en isolation parvient à terminer en temps fini (en un nombre fini de pas).

Lock-free Synchronisation et protection garantissant la progression du système même si une activité s'arrête arbitrairement. Peut utiliser de l'attente active mais (par exemple) pas de verrous.

Absence d'interblocage et d'inversion de priorité mais risque de famine individuelle (vivacité faible).

Wait-free Une sous-classe de lock-free où toute activité est certaine de compléter son action en temps fini, indépendamment du comportement des autres activités (arrêtées ou agressivement interférantes). Absence de famine individuelle (vivacité forte).

Mécanismes matériels utilisés

- Registres : protocoles permettant d'abstraire la gestion de la concurrence d'accès à la mémoire partagée (caches. . .).
 - registres sûrs : toute lecture fournit une valeur écrite ou en cours d'écriture
 - registres réguliers : toute lecture fournit la dernière valeur écrite ou une valeur en cours d'écriture
 - registres atomiques : toute lecture fournit la dernière valeur écrite
- Instructions processeur atomiques combinant lecture(s) et écriture(s) (exemple : test-and-set)

77

Systèmes concurrents - synchronisation non bloquante

6 / 32

74

 $Syst\`emes\ concurrents-synchronisation\ non\ bloquante$

7 / 3

Objectifs et principes
Exemples
Conclusion

Splitter & renommage Pile chaînée Liste chaînée

Principes généraux

111

Plan

Principes

- Chaque activité travaille à partir d'une copie locale de l'objet partagé
- Un conflit est détecté lorsque la copie diffère de l'original
- Boucle active en cas de conflit d'accès non résolu
 → limiter le plus possible la zone de conflit

Objectifs et principes

Exemples Conclusion

 Entraide: si un conflit est détecté, une activité peut exécuter des opérations pour le compte d'une autre activité (p.e. finir la mise à jour de l'objet partagé)

- Objectifs et principes
- 2 Exemples
 - Splitter & renommage
 - Pile chaînée
 - Liste chaînée
- 3 Conclusion





Objectifs et principes Exemples Conclusion Splitter & renommage

Pile chaînée Liste chaînée

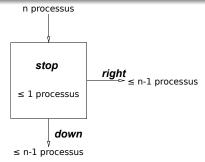
Conclusion

Splitter & renommage Pile chaînée Liste chaînée

Splitter 111

Splitter

Moir. Anderson 1995



- x (indéterminé) activités appellent concurremment (ou pas) le splitter
- au plus une activité termine avec *stop*
- si x = 1, l'activité termine avec *stop*
- au plus (x-1) activités terminent avec *right*
- au plus (x-1) activités terminent avec down

Objectifs et principes

Exemples



111

Systèmes concurrents - synchronisation non bloquante

Systèmes concurrents - synchronisation non bloquante

Objectifs et principes Splitter & renommage Exemples Pile chaînée

Renommage

Liste chaînée

Schéma de preuve

Validité les seules valeurs retournées sont right, stop et down. Vivacité ni boucle ni blocage

Splitter & renommage

Pile chaînée Liste chaînée

stop si x = 1 évident (une seule activité exécute direction())

au plus x-1 right les activités obtenant right trouvent Y, qui a nécessairement été positionné par une activité obtenant down ou stop

au plus x-1 down soit p_i la dernière activité ayant écrit X. Si p_i trouve Y, elle obtiendra right. Sinon son test $X = id_i$ lui fera obtenir stop.

au plus 1 stop soit p_i la première activité trouvant $X = id_i$. Alors aucune activité n'a modifié X depuis que p_i l'a fait. Donc toutes les activités suivantes trouveront Y et obtiendront right (car p_i a positionné Y), et les activités en cours qui n'ont pas trouvé Y ont vu leur écriture de X écrasée par p_i (puisqu'elle n'a pas changé jusqu'au test par p_i). Elles ne pourront donc trouver Xégal à leur identifiant et obtiendront donc down.

Registres

- Lectures et écritures atomiques
- Pas d'interférence due aux caches en multiprocesseur

Objectifs et principes

Exemples

Implantation non bloquante

```
Deux registres partagés : X (init \forall) et Y (init faux)
Chaque activité a un identifiant unique id; et un résultat dir;.
function direction (id<sub>i</sub>)
   X := id_i;
   if Y then dir: := right:
   else Y := true:
       if (X = id_i) then dir_i := stop;
       else dir_i := down;
       end if
   end if
   return dir i:
```

111

11 / 32

- Soit *n* activités d'identité $id_1, \ldots, id_n \in [0..N]$ où $N \gg n$
- On souhaite renommer les activités pour qu'elles aient une identité prise dans [0..M] où $M \ll N$
- Deux activités ne doivent pas avoir la même identité

Solution à base de verrous

- Distributeur de numéro accédé en exclusion mutuelle
- \bullet M=n
- Complexité temporelle : O(1) pour un numéro, O(n) pour tous
- Une activité lente ralentit les autres

Solution non bloquante

- Grille de splitters
- $M = \frac{n(n+1)}{2}$
- Complexité temporelle : O(n) pour un numéro, O(n) pour tous



Splitter & renommage Pile chaînée Liste chaînée Objectifs et principes
Exemples
Conclusion

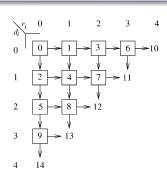
Splitter & renommage Pile chaînée Liste chaînée

Grille de splitters

111

Étiquettes uniques : un splitter renvoie stop à une activité au plus

Vivacité : traversée d'un nombre fini de splitters, chaque splitter est non bloquant



Toute activité obtient une étiquette :

- stop si x = 1,
- un splitter ne peut orienter toutes les activités dans la même direction.
- les bords de la grille sont à distance n-1 de l'origine.



14 / 32

Systèmes concurrents - synchronisation non bloquante

Splitter & renommage Pile chaînée

Liste chaînée

Exemples
Conclusion

444

Objectifs et principes

Pile chaînée basique

Objet avec opérations push et pop

Non résistant à une utilisation concurrente par plusieurs activités

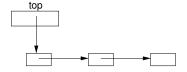
Renommage non bloquant

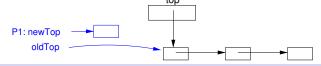
```
\begin{aligned} & d_i \leftarrow 0; r_i \leftarrow 0; term_i \leftarrow false; \\ & \textbf{while} \ (\neg term_i) \ \textbf{do} \\ & & X[d_i, r_i] \leftarrow id_i; \\ & \textbf{if} \ Y[d_i, r_i] \ \textbf{then} \ r_i \leftarrow r_i + 1; \ \% \ right \\ & \textbf{else} \ Y[d_i, r_i] \leftarrow true; \\ & \textbf{if} \ (X[d_i, r_i] = id_i) \ \textbf{then} \ term_i \leftarrow true; \ \% \ stop \\ & \textbf{else} \ d_i \leftarrow d_i + 1; \ \% \ down \\ & \textbf{endif} \\ & \textbf{endwhile} \\ & \textbf{return} \ \frac{1}{2}(r_i + d_i)(r_i + d_i + 1) + d_i \\ & \% \ \textit{le nom en position} \ d_i, r_i \ \textit{de la grille} \end{aligned}
```

Systèmes concurrents – synchronisation non bloquante

Objectifs et principes Exemples Conclusion Splitter & renommage Pile chaînée Liste chaînée

Pile chaînée basique : conflit push/push





Synchronisation classique

111

Conflit push/push, pop/pop, push/pop ⇒ exclusion mutuelle

```
public T pop() {
                                      verrou . lock ();
public void push(T item) {
                                      try {
   verrou.lock();
                                         Node < T > old Top = top:
  Node<T> newTop
                                         if (oldTop == null)
          = new Node<>(item);
                                            return null:
   Node < T > old Top = top:
                                         top = oldTop.next;
  newTop.next = oldTop;
                                         return oldTop.item;
  top = newTop;
                                        finally {
   verrou.unlock();
                                         verrou.unlock();
```

- Bloquant définitivement si une activité s'arrête en plein milieu
- Toutes les activités sont ralenties par un unique lent

Systèmes concurrents - synchronisation non bloquante

18 / 32

Objectifs et principes
Exemples
Conclusion

Splitter & renommage Pile chaînée Liste chaînée

Registres et Compare-and-set

java.util.concurrent.atomic.AtomicReference

- Lectures et écritures atomiques (registres atomiques), sans interférence due aux caches en multiprocesseur
- Une instruction atomique évoluée : compareAndSet

```
public class AtomicReference<V> { /* simplified */
    private volatile V value; /* la valeur contenue dans le registre */
    public V get() { return value; }
    public boolean compareAndSet(V expect, V update) {
        atomically {
            if (value == expect) { value = update; return true; }
            else { return false; }
        }
    }
}
```

Pile chaînée non bloquante

NN

Principe du push

- 1 Préparer une nouvelle cellule (valeur à empiler)
- 2 Chaîner cette cellule avec le sommet actuel
- 3 Si le sommet n'a pas changé, le mettre à jour avec la nouvelle cellule. cette action doit être atomique!
- Sinon, recommencer à l'étape 2

Principe du pop

- Récupérer la cellule au sommet
- 2 Récupérer la cellule suivante celle au sommet
- 3 Si le sommet n'a pas changé, le mettre à jour avec celle-ci. cette action doit être atomique!
- 4 Sinon, recommencer à l'étape 1
- 5 Retourner la valeur dans l'ancien sommet

74

Systèmes concurrents - synchronisation non bloquante

19 / 32

Push/pop lock free

111

```
class Stack<T> {
    class Node<T> { Node<T> next; T item; }
    AtomicReference < Node < T>> top = new AtomicReference <> ();
   public void push(T item) {
       Node < T > old Top, new Top = new Node < >();
       newTop.item = item;
       do {
           oldTop = top.get();
           newTop.next = oldTop;
       } while (! top.compareAndSet(oldTop, newTop));
   public T pop() {
       Node<T> oldTop, newTop;
       do {
            oldTop = top.get();
            if (oldTop == null)
             return null;
           newTop = oldTop.next;
       } while (! top.compareAndSet(oldTop, newTop));
       return oldTop.item;
```

File chaînée basique

ررر

```
class Node<T> { Node<T> next; T item; }
class File <T> {
 Node<T> head, queue:
 File () { // noeud bidon en tête
     head = queue = new Node<T>();
                                    T dequeue () {
void enqueue (T item) {
                                       T res = null:
                                        if (head != queue) {
   Node<T> n = new Node<T>();
   n.item = item;
                                          head = head.next:
                                          res = head.item;
   queue.next = n;
   queue = n;
                                       return res:
```

Non résistant à une utilisation concurrente par plusieurs activités

Systèmes concurrents - synchronisation non bloquante

22 / 32

Objectifs et principes
Exemples
Conclusion

Splitter & renommage Pile chaînée Liste chaînée

File non bloquante

- Toute activité doit s'attendre à trouver une opération *enqueue* à moitié finie, et aider à la finir
- Invariant : l'attribut queue est toujours soit le dernier nœud, soit l'avant-dernier nœud.
- Présent dans la bibliothèque java (java.util.concurrent.ConcurrentLinkedQueue)

Synchronisation classique

Conflit enfiler/enfiler, retirer/retirer, enfiler/retirer ⇒ tout en exclusion mutuelle

```
void enqueue (T item) {
   Node<T> n = new Node<T>();
   n.item = item;
   verrou.lock();
   queue.next = n;
   queue = n;
   verrou.unlock();
}

verrou.unlock();

res = null;
   verrou.lock();
   if (head != queue) {
      head = head.next;
      res = head.item;
   }
   verrou.unlock();
   return res;
}
```

- Bloquant définitivement si une activité s'arrête en plein milieu
- Toutes les activités sont ralenties par un unique lent
- Compétition systématique enfiler/défiler

 ${\bf Syst\`emes}\,\,{\bf concurrents-synchronisation}\,\,{\bf non}\,\,{\bf bloquante}$

23 / 32

Objectifs et principes Exemples Conclusion Splitter & renommage Pile chaînée Liste chaînée

Enfiler non bloquant

```
enqueue non bloquant
Node<T> n = new Node<T>;
n.item = item;
do {
   Node<T> Iqueue = queue;
   Node < T > Inext = Iqueue.next;
   if (lqueue == queue) {
                               // Iqueue et Inext cohérents ?
      if (lnext == null) {
                              // queue vraiment dernier ?
         if CAS(Iqueue.next, Inext, n) // essai lien nouveau noeud
            break:
                              // succès !
                              // queue n'était pas le dernier noeud
      } else {
         CAS(queue, lqueue, lnext); // essai mise à jour queue
  while (1);
CAS(queue, lqueue, n); // insertion réussie, essai m. à j. queue
```

if (lhead == head) { // Iqueue, Ihead, Inext cohérents ?

if (lhead == lqueue) { // file vide ou queue à la traîne ?

// file vide

CAS(queue, Iqueue, Inext); // essai mise à jour queue

if CAS(head, lhead, lnext) // essai mise à jour tête

} while (1); // sinon (queue ou tête à la traîne) on recommence

Problème A-B-A

- L'algorithme précédent n'est correct qu'en absence de recyclage des cellules libérées par dequeue
- Problème A-B-A:
 - \bullet \bullet A₁ lit \times et obtient \bullet
 - 2 A_2 change x en b et libère a
 - \bullet \bullet \bullet demande un objet libre et obtient \bullet

Objectifs et principes

Exemples

Conclusion

- \bigcirc A_3 change x en a
- **5** A_1 effectue CAS(x,a,...), qui réussit et lui laisse croire que x n'a pas changé depuis sa lecture

77

Systèmes concurrents - synchronisation non bloquante

return res:

dequeue non bloquant

} else {

Node<T> lhead = head; Node<T> lqueue = queue; Node<T> lnext = lhead.next:

if (lnext == null)

return null:

res = lnext.item;

do {

27 / 32

74

Systèmes concurrents – synchronisation non bloquante

29 / 32

Objectifs et principes Exemples Conclusion Splitter & renommage Pile chaînée Liste chaînée

// succès!

// file non vide, prenons la tête

Plan

Solutions au problème A-B-A

- Compteur de générations, incrémenté à chaque modification $\langle a, \text{gen } i \rangle \neq \langle a, \text{gen } i+1 \rangle$ Nécessite un CAS2 (x,a,gen,i,\dots) (java.util.concurrent.atomic.AtomicStampedReference)
- Instructions load-link / store-conditional (LL/SC) :
 - Load-link renvoie la valeur courante d'une case mémoire
 - Store-conditional écrit une nouvelle valeur à condition que la case mémoire n'a pas été écrite depuis le dernier load-link.
 - (les implantations matérielles imposent souvent des raisons supplémentaires d'échec de SC : imbrication de LL, écriture sur la ligne de cache voire écriture quelconque...)
- Ramasse-miette découplé : retarder la réutilisation d'une cellule (Hazard pointers). L'allocation/libération devient alors le facteur limitant de l'algorithme.

- Objectifs et principes
- 2 Exemples
 - Splitter & renommage
 - Pile chaînée
 - Liste chaînée
- 3 Conclusion

Objectifs et principes Exemples Conclusion

Conclusion

- + performant, même avec beaucoup d'activités
- + résistant à l'arrêt temporaire ou définitif d'une activité
- structure de données ad-hoc
- implantation fragile, peu réutilisable, pas extensible
- implantation très complexe, à réserver aux experts
- implantation liée à une architecture matérielle
- nécessité de prouver la correction
- + bibliothèques spécialisées java.util.concurrent.ConcurrentLinkedQueue j.u.concurrent.atomic.AtomicReference.compareAndSet j.u.concurrent.atomic.AtomicInteger

Systèmes concurrents - synchronisation non bloquante



Conclusion

Systèmes concurrents

Philippe Quéinnec

ENSEEIHT Département Sciences du Numérique

16 septembre 2020

| $^{\circ}$ rc | ogra | amn | natic | on p | aral | lèl | ϵ |
|---------------|------|-----|-------|------|------|-----|------------|
| | | | | | | | |

- souvent utile
- parfois indispensable
- fragile et complexe
- souvent difficile
- amusant

Deux aspects

- le parallélisme
- la synchronisation

77

- -

Systèmes concurrents

2 / 5

Approches

Systèmes concurrents

Approches

Approches traditionnelles

- création explicite d'activités
- synchronisation explicite
- mécanismes classiques (verrou d'exclusion mutuelle, sémaphore, moniteur)
- raisonnablement connues
- schémas classiques (producteurs/consommateurs, lecteurs/rédacteurs)

Exemples: Java Thread, C POSIX Threads

Approches modernes

- création implicite d'activités
- synchronisation implicite
- schémas classiques (fork-join)
- ne résolvent pas tous les problèmes

Exemple : OpenMP, interface Java Executor (pool de

threads...), bibliothèques avancées





Systèmes concurrents 3 / 5 Systèmes concurrents 4 / 5

Approches

Approches d'avenir (?)

- Création implicite et explicite d'activités
- Synchronisation implicite
 - mémoire transactionnelle
 - bibliothèque de structures de données non bloquantes
- Absence d'effets de bord :
 - langages fonctionnels (Haskell)
 - ightarrow parallélisation paresseuse
 - programmation événementielle ou dataflow



Systèmes concurrents 5 / 5