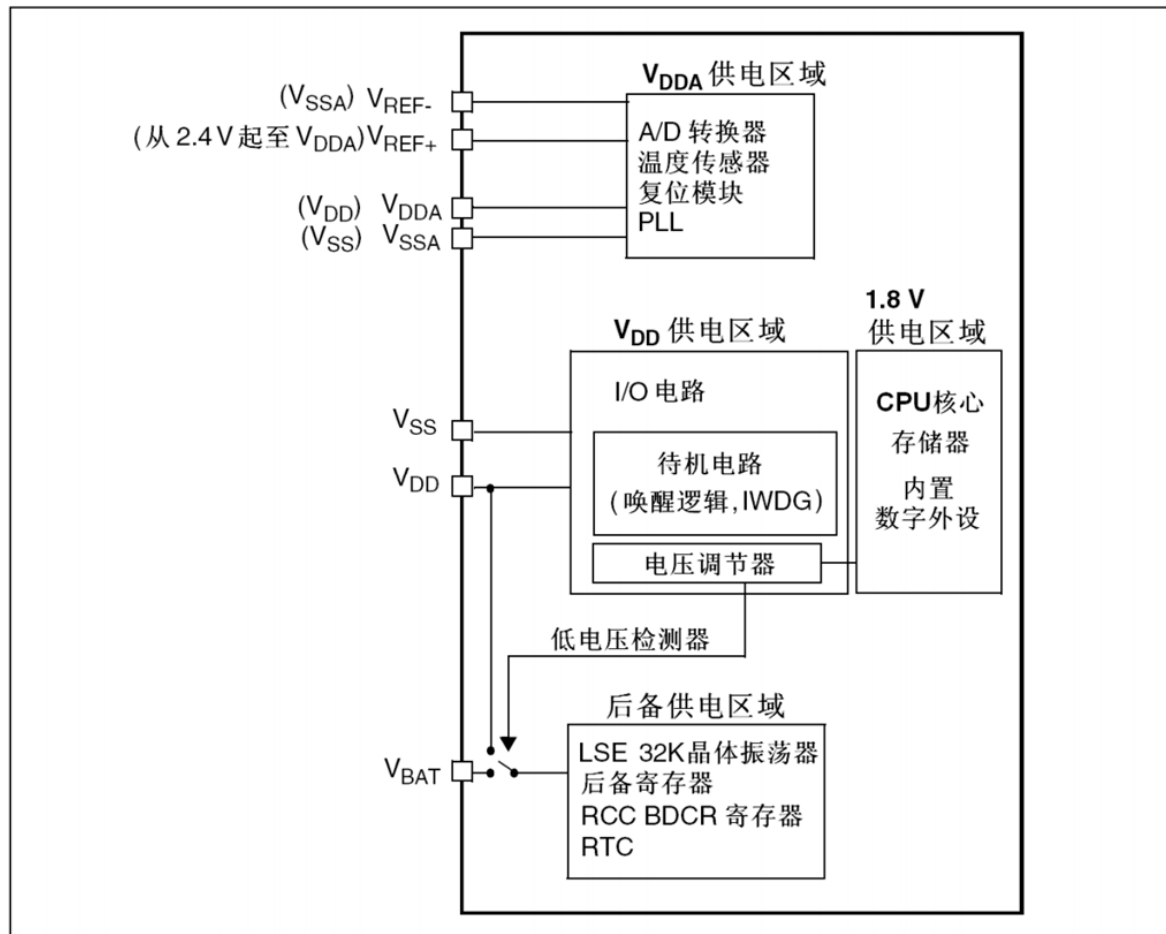


# 江协科技-4

供电：

图4 电源框图



V<sub>DDA</sub> 和 V<sub>SSA</sub> 必须分别联到 V<sub>DD</sub> 和 V<sub>SS</sub>。

表8 低功耗模式一览

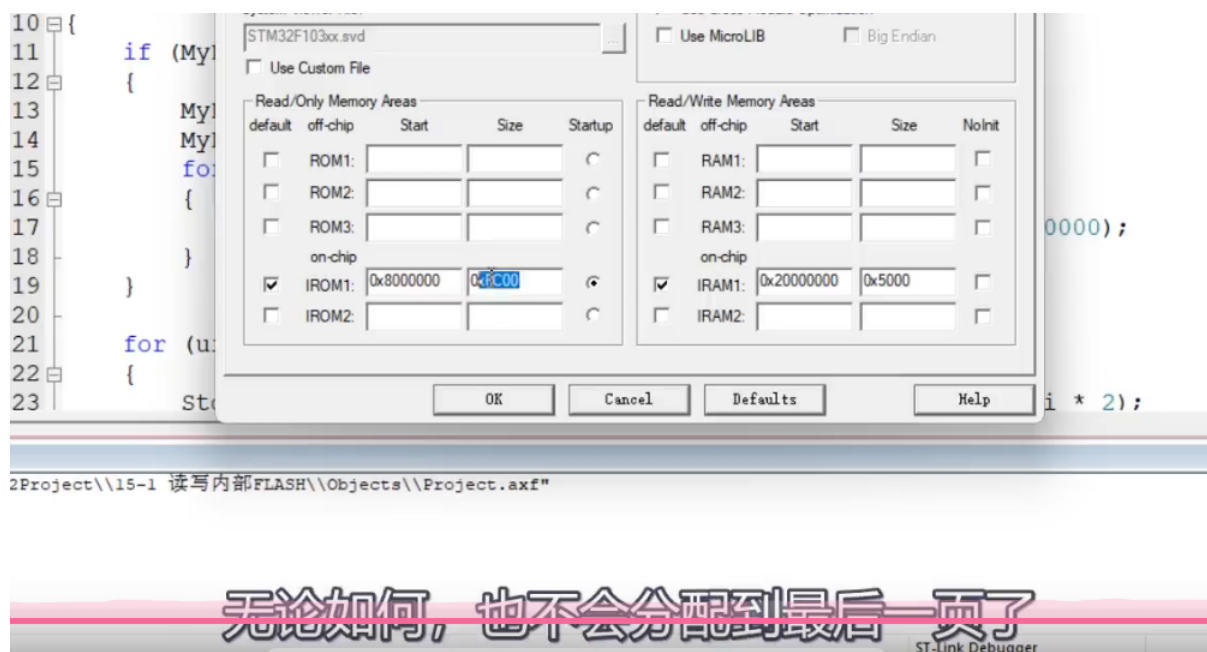
模式	进入	唤醒	对1.8V区域时钟的影响	对VDD区域时钟的影响	电压调节器
睡眠 (SLEEP-NOW或 SLEEP-ON-EXIT)	WFI	任一中断	CPU时钟关，对其他时钟和ADC时钟无影响	无	开
	WFE	唤醒事件			
停机	PDDS和LPDS位 +SLEEPDEEP位 +WFI或WFE	任一外部中断(在外部中断寄存器中设置)	关闭所有1.8V区域的时钟	HSI 和HSE的振荡器关闭	开启或处于低功耗模式(依据电源控制寄存器(PWR_CR)的设定)
待机 <span style="color: red;">从上到下，逐渐关闭</span>	PDDS位 +SLEEPDEEP位 +WFI或WFE	WKUP引脚的上升沿、RTC闹钟事件、NRST引脚上的外部复位、IWDG复位			关

## 待机模式

- 执行完WFI/WFE指令后，STM32进入待机模式，唤醒后程序从头开始运行
- 整个1.8V供电区域被断电，PLL、HSI和HSE也被断电，SRAM和寄存器内容丢失，只有备份的寄存器和待机电路维持供电
- 在待机模式下，所有的I/O引脚变为高阻态（浮空输入）
- WKUP引脚的上升沿、RTC闹钟事件的上升沿、NRST引脚上外部复位、IWDG复位退出待机模式

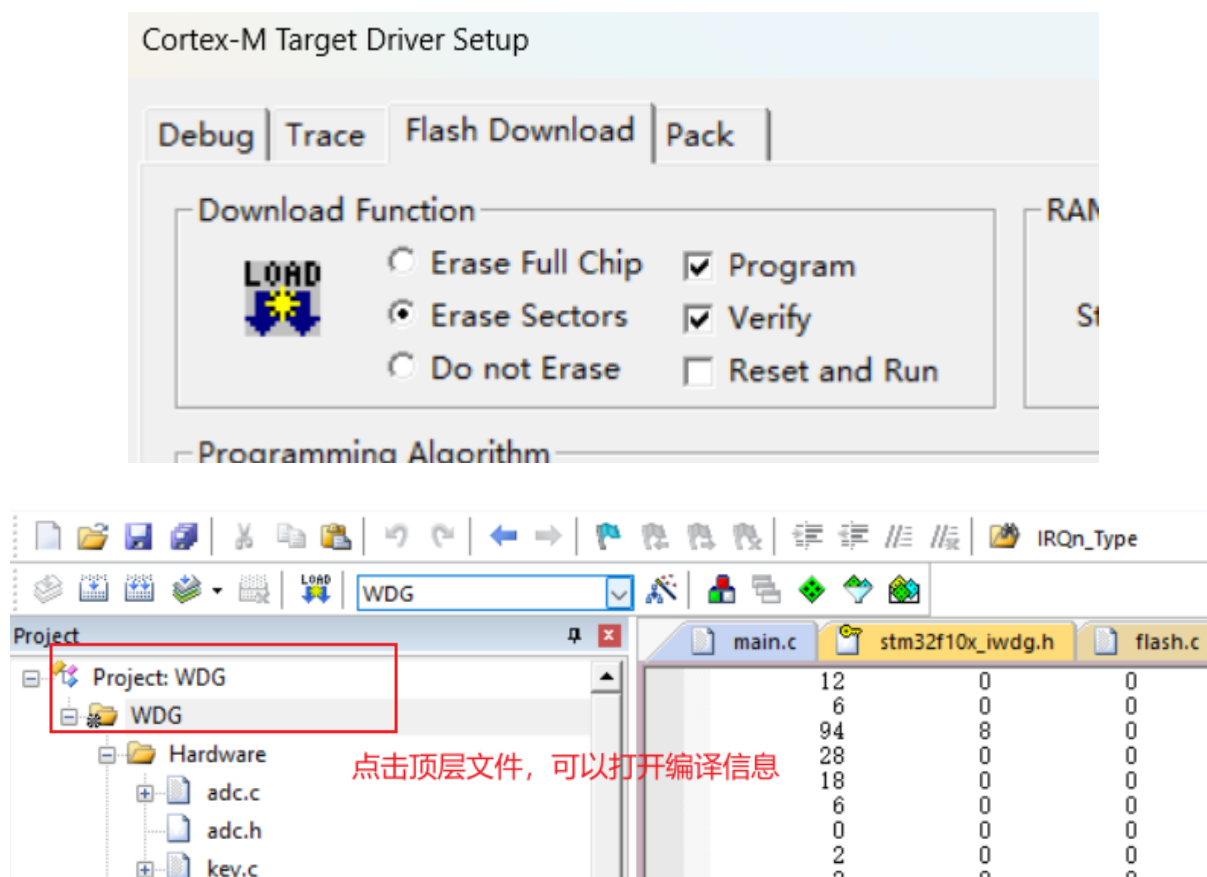
FLASH 存储数据与 存储程序的冲突；

可以通过Keil设置程序存储空间 修正；



选择 擦除扇区，程序写到哪一页，才会擦除某一页；

第一个选项会全部擦除；



	Code (inc. data)	RO Data	RW Data	ZI Data	Debug	
3118	42	1774	0	2656	48560	Grand Totals
3118	42	1774	0	2656	48560	ELF Image Totals
3118	42	1774	0	0	0	ROM Totals

编译信息的底部，就是程序的大小

Total RO	Size (Code + RO Data)	4892	(	4.78kB)	
Total RW	Size (RW Data + ZI Data)	2656	(	2.59kB)	static RAM大小
Total ROM	Size (Code + RO Data + RW Data)	4892	(	4.78kB)	FLASH 大小