

電腦輔助電路設計

作業

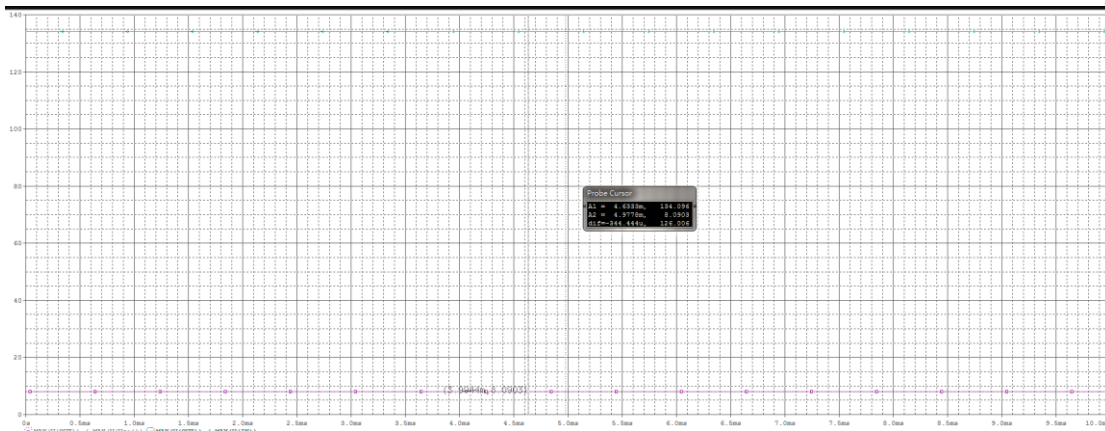
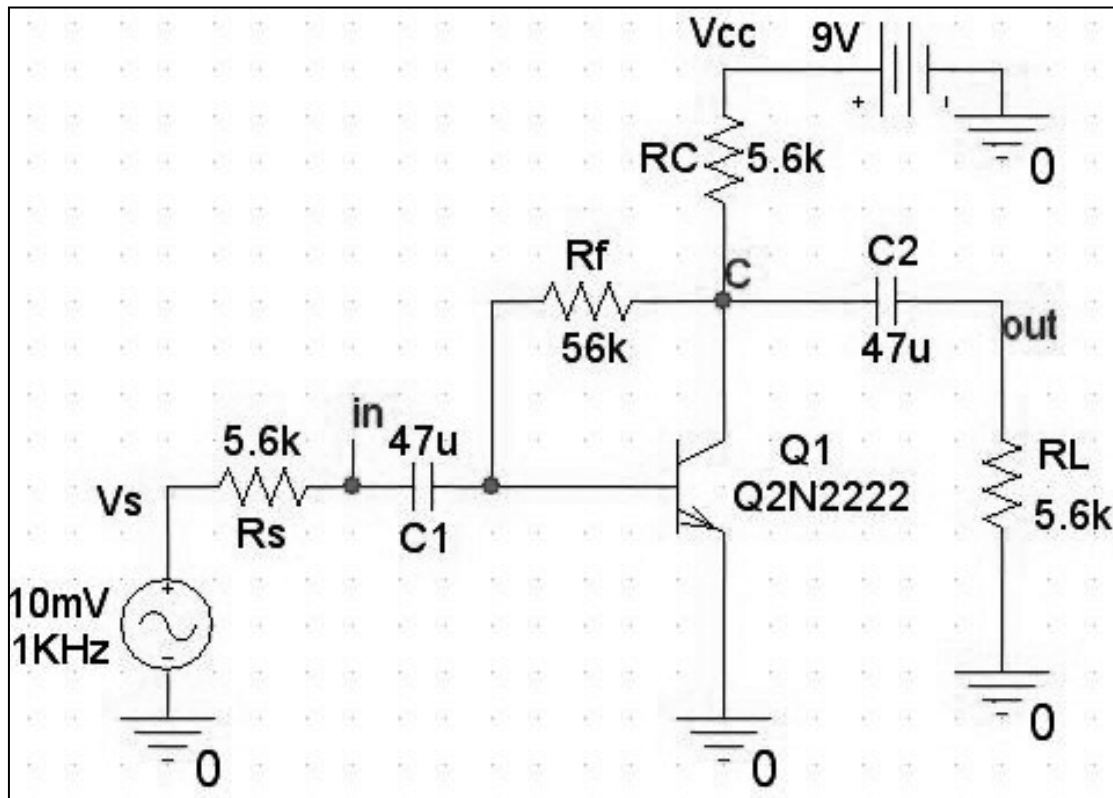
班級： 四 電 三

姓名：

學號：

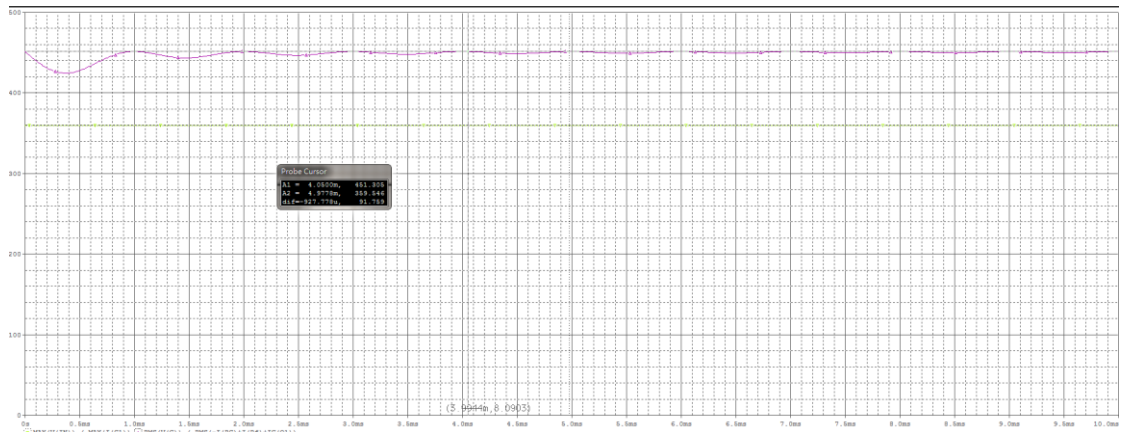
老師： 陳俊達

例題 42. Analog Operators and Functions in Trace Expression



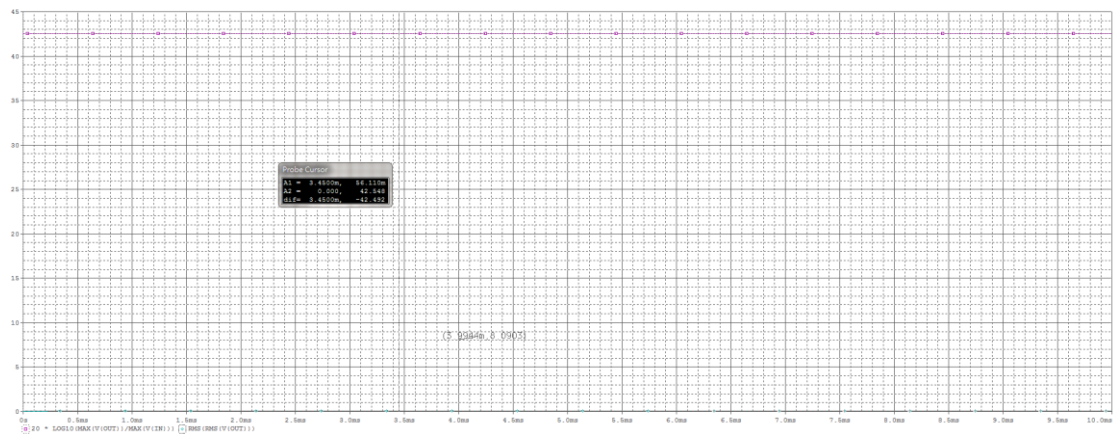
$$A_{vs} = -8.09$$

$$A_v = -134.1$$



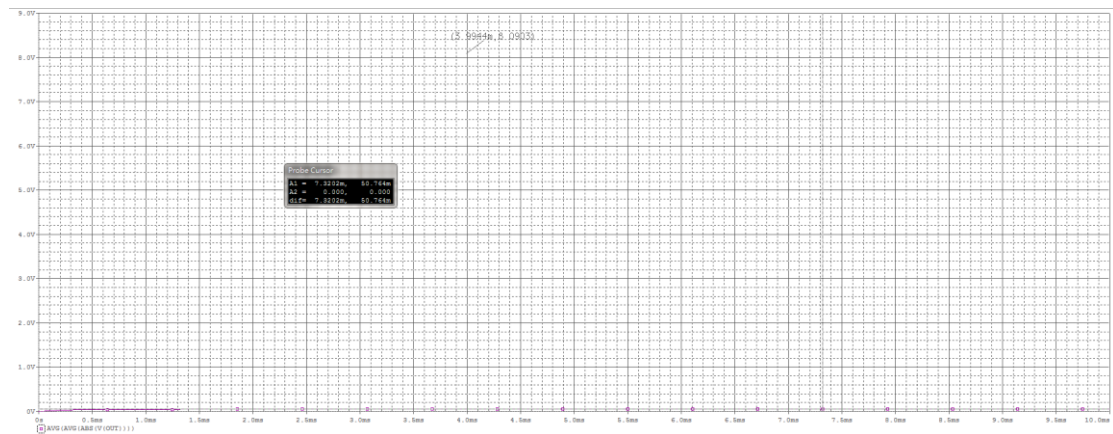
$Z_{in}=359.5\Omega$

$Z_{out}=451\Omega$

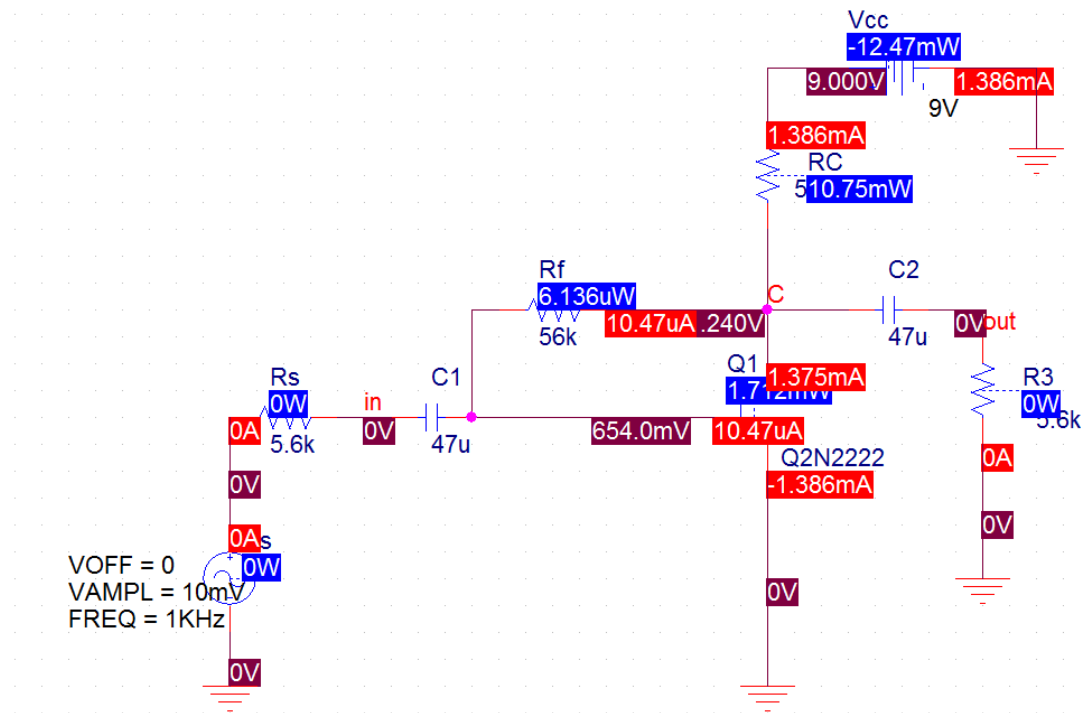


$A_v=42.54\text{Db}$

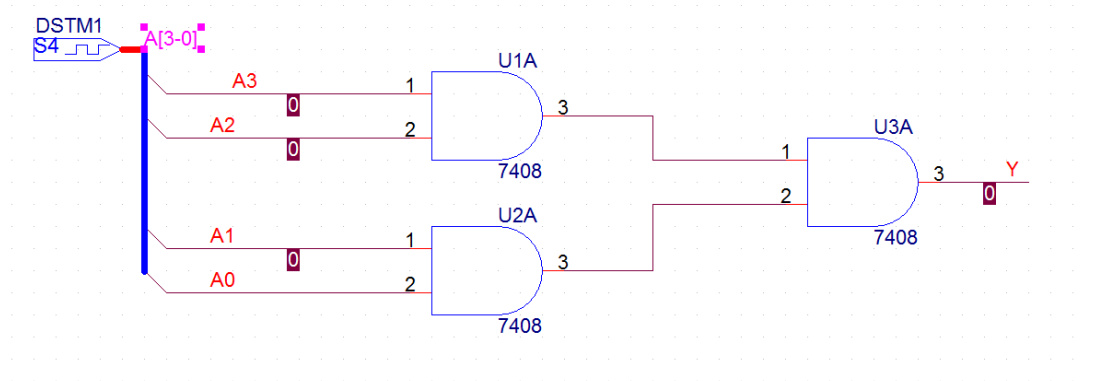
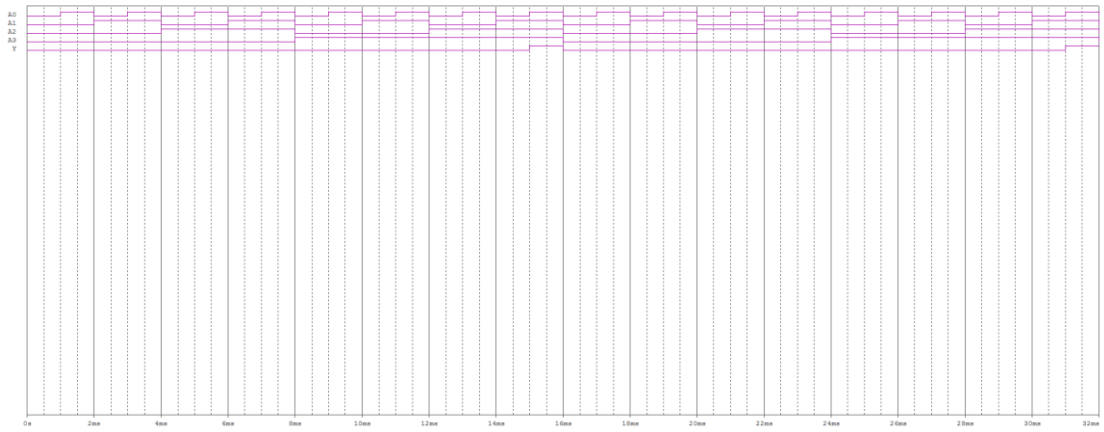
V(OUT)的有效值=56.1mV



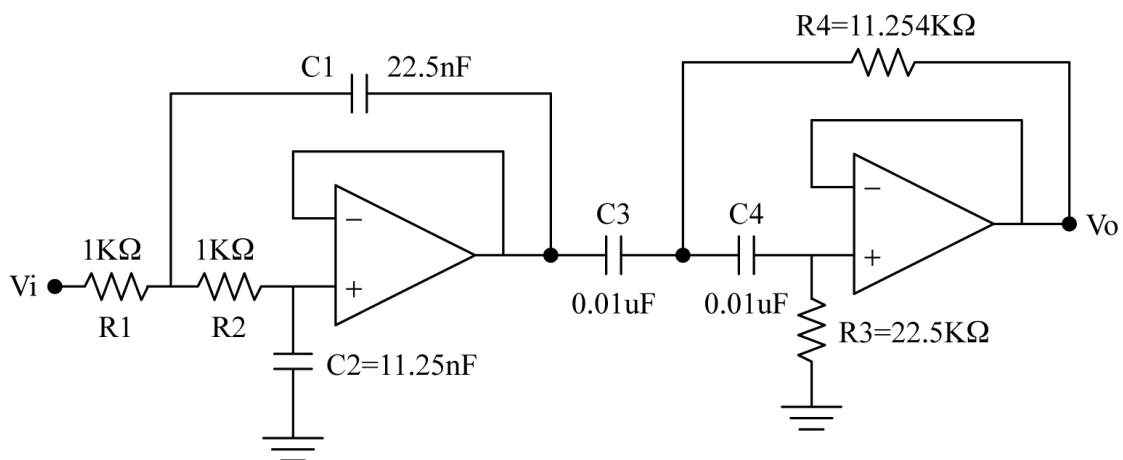
V(OUT)直流成分=50.1mV



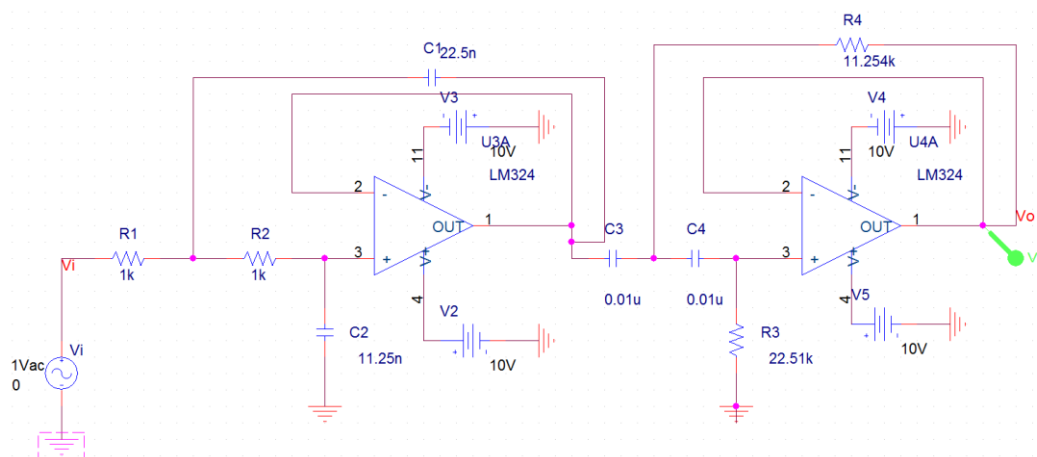
例題 43 數位邏輯閘電路應用



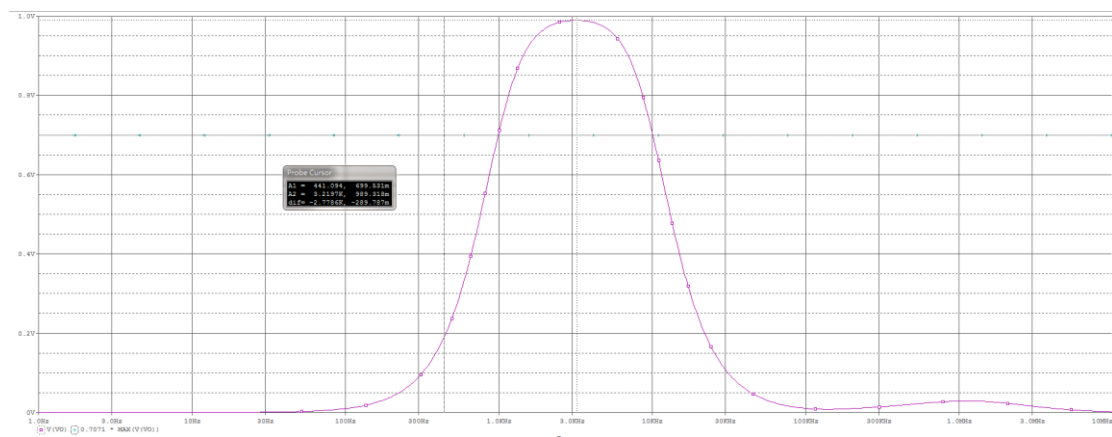
例題 44 二階帶通巴氏濾波器



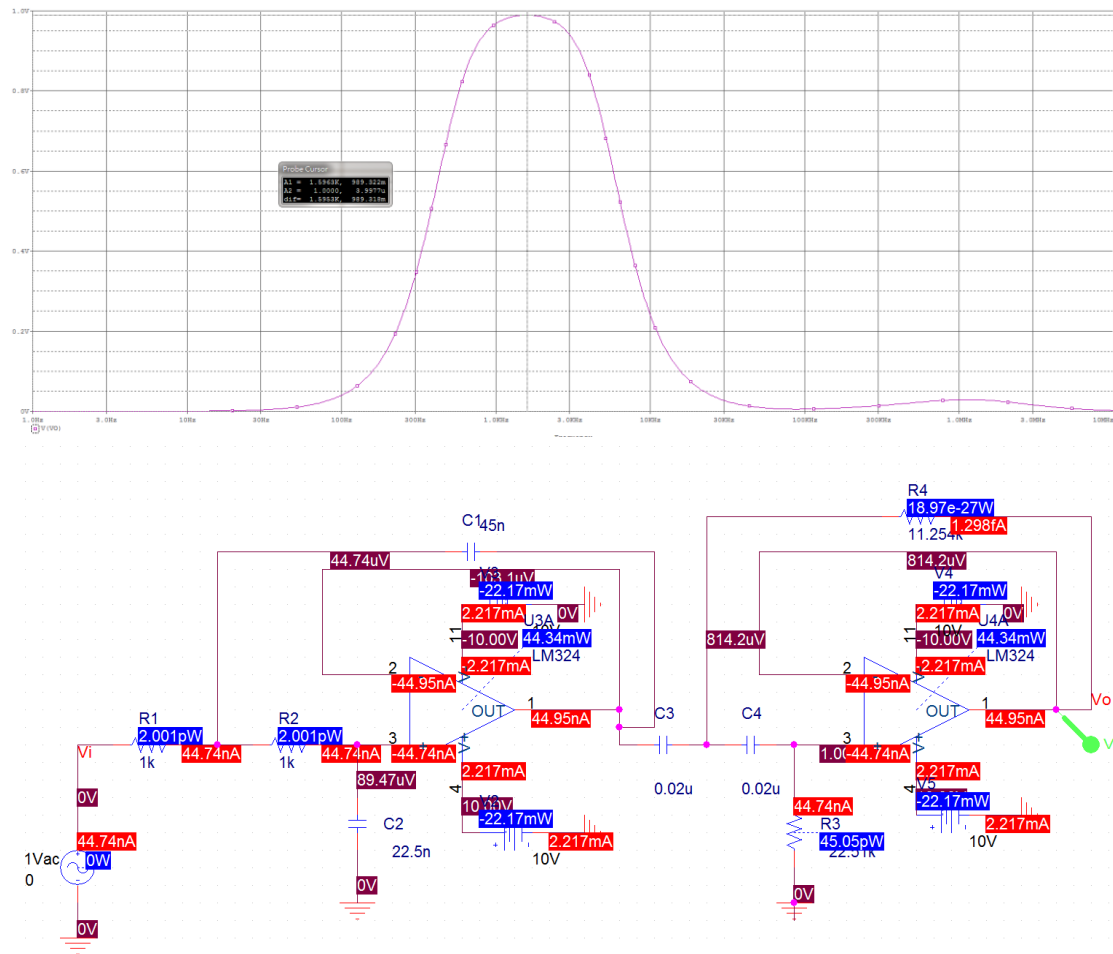
電容 1 倍時



電容 1 倍時



電容 2 倍時



電容改成 2 倍之後，波形會往前移，較為改善。

例題 46 反相史密特觸發電路

